

12

DEMANDE DE BREVET D'INVENTION

A1

22 Date de dépôt : 10.01.90.

30 Priorité :

43 Date de la mise à disposition du public de la demande : 12.07.91 Bulletin 91/28.

56 Liste des documents cités dans le rapport de recherche : Se reporter à la fin du présent fascicule.

60 Références à d'autres documents nationaux apparentés :

71 Demandeur(s) : ETAT FRANCAIS représenté par le Ministre des Postes, Télécommunications et de l'Espace (Centre National d'Etudes des Télécommunications) — FR et Société dite: THOMSON-CSF (Société Anonyme) — FR.

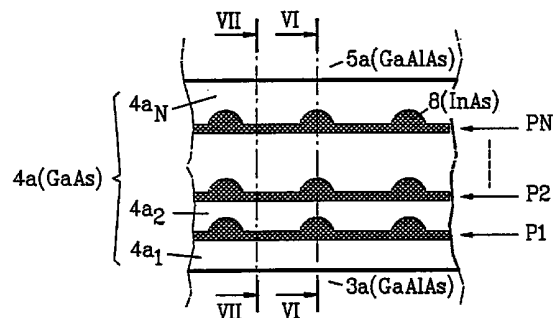
72 Inventeur(s) : Gérard Jean-Michel et Weisbuch Claude.

73 Titulaire(s) :

74 Mandataire : Martinet & Lapoux.

54 Structure à semiconducteurs pour composant optoélectronique.

57 L'invention vise à réduire l'influence des dislocations sur le fonctionnement des structures pour composant optoélectronique, tel que laser, réalisées à partir de matériaux semiconducteurs. A cette fin, l'une (4a) des couches d'une telle structure comprend des inclusions tridimensionnelles (8) en un matériau semiconducteur ayant une bande interdite plus étroite que la bande interdite du matériau de la couche (4a). Les inclusions sont par exemple réparties dans plusieurs plans (P1, P2) de la couche active d'un laser, et peuvent être en InAs introduites dans une couche en GaAs.



Structure à semiconducteurs pour composant optoélectronique

La présente invention concerne une structure à plusieurs couches en matériau semiconducteur notamment pour laser à l'état solide. Plus généralement, l'invention trouve application en optoélectronique, et pour une bonne part au niveau de l'intégration monolithique de fonctions opto- et microélectroniques.

Le silicium Si et l'arséniure de gallium GaAs sont les matériaux semiconducteurs les plus employés actuellement. Si un très haut degré d'intégration a été obtenue en microélectronique au silicium, l'optoélectronique s'est, elle, développée à partir d'hétérostructures avec des matériaux semiconducteurs des groupes III et V de la classification de Mendeleiev, telles que GaAs/GaAlAs sur substrat de GaAs et telles que GaInAs/AlInAs ou GaInAs/InP sur substrat d'InP. L'intégration sur un même substrat de dispositifs optoélectroniques et microélectroniques ayant des fonctions complémentaires, mais réalisés à partir de matériaux différents, par exemple des matériaux des groupes III et V et du silicium, est une perspective particulièrement séduisante, qui a motivé un intense travail de recherche ces dernières années.

Un substrat en silicium présente de nombreux avantages : résistance mécanique, perfection, conductibilité thermique élevée, faible coût, etc. C'est la déposition de matériaux III-V sur silicium qui a été principalement étudiée. De nombreux progrès ont été réalisés concernant ce type de croissance épitaxiale et ont permis de vaincre partiellement les obstacles rencontrés : la difficulté de déposer un matériau polaire tel que semiconducteur III-V, sur un matériau non polaire, tel que silicium, et la grande différence de paramètre de maille entre ceux-ci, par exemple 4 % pour GaAs sur Si.

Ce désaccord implique en particulier la présence d'une très grande quantité de dislocations dans les premières dizaines de nanomètres du matériau épitaxié. Ces dislocations peuvent être dues à la préparation de l'état de la surface sur laquelle est effectuée la croissance épitaxiale, et/ou à une dégradation de la qualité cristallographique du 5 semiconducteur épitaxié au cours du temps. Quelle que soit leur origine, les dislocations engendrent des inhomogénéités locales et peuvent évoluer.

10 Par exemple, lorsque le paramètre de maille cristalline dans une couche est inférieur à celui d'une seconde couche, la première couche est soumise à une tension et des dislocations naissent dans l'interface des couches. Si la première couche constitue la couche active d'un composant 15 laser, les performances du composant laser dépendent fortement du nombre de dislocations présentes. Ces défauts affectent bien sûr le courant de seuil de ce composant à porteurs minoritaires, mais aussi son vieillissement. La présence d'un champ électrique, et de fortes densités de 20 photons et de porteurs aident en effet, lors du fonctionnement du composant, le déplacement des défauts existants et assistent la génération de nouveaux défauts.

Pour les applications traditionnelles d'optoélectronique, des composants optoélectroniques sont 25 réalisés à partir des hétérostructures de semiconducteurs III-V, telles que GaAs/GaAlAs sur substrat de GaAs et telles que GaInAs/AlInAs ou GaInAs/InP sur substrat d'InP. Les taux de dislocations obtenus lors de la croissance de ces structures par les techniques conventionnelles, comme 30 l'épitaxie par jets moléculaires, et l'épitaxie en phase vapeur à partir d'organométalliques, sont de l'ordre de $10^4/\text{cm}^2$. Ces taux sont compatibles avec le bon fonctionnement de ces composants optoélectroniques, comme en témoigne l'utilisation commerciale à grande échelle de certains 35 d'entre eux, tels que diodes laser GaAs/GaAlAs à longueur d'onde de $0,85 \mu\text{m}$; dans certains cas cependant, le

déplacement et la multiplication des dislocations au cours du fonctionnement des composants ont pu être observés, et corrélés avec des problèmes de durée de vie de ces composants. Ces problèmes liés aux dislocations, latents dans le cas présent, deviennent cruciaux si ces défauts sont plus nombreux dans le matériau utilisé.

Dans le cas de la croissance d'un matériau III-V sur silicium, la recherche d'un taux de dislocations le plus faible possible dans la structure est donc primordiale. Les taux de dislocation dans la couche superficielle du matériau restent de l'ordre de 10^6 à 10^7 dislocations par cm^2 . Le nombre de dislocations tend à décroître avec l'épaisseur du dépôt, mais on ne peut déposer plus de 4 à 5 microns de matériau. Au delà, la très grande différence de coefficients de dilatation entre le silicium et le matériau III-V entraîne la formation de nombreuses fissures dans la couche épitaxiée lors du passage de la température de croissance, de l'ordre de 500 à 600°C, à la température ambiante. Cet échec des tentatives de réduction du nombre de dislocations est lourd de conséquences en ce qui concerne la stabilité des composants lasers réalisés sur substrat en silicium.

Pour illustrer les résultats obtenus, on peut considérer le cas d'une structure à GaAs sur Si, qui a été le plus intensément étudiée. A l'heure actuelle, une observation d'émission en continu et à la température ambiante n'a jamais été rapportée pour des lasers à double hétérostructure, une dégradation du composant intervenant avant le seuil laser. Par contre, un fonctionnement en mode pulsé à la température ambiante, puis en continu sur de faibles durées de l'ordre de la minute a été observé pour des lasers à puits quantiques, c'est-à-dire des structures à confinement séparé par gradient d'indice. La réduction des dimensions de la couche active a donc un rôle clairement bénéfique sur le fonctionnement du composant optoélectronique. Ce résultat est lié à plusieurs facteurs favorables. L'utilisation du concept de confinement séparé conduit à une réduction du courant de

seuil du composant, et donc à une stabilité accrue de celui-ci. Par ailleurs, la taille de la couche active, seul endroit de la structure où les deux types de porteurs sont simultanément présents, est réduite : la diffusion des porteurs avant recombinaison se fait maintenant dans un plan et les dislocations n'interviennent plus dans la capture des porteurs que par leur fragment de ligne qui intersecte la couche active. Cependant, même avec ces structures à puits quantiques, les composants obtenus sont peu stables, et présentent des problèmes marqués de durée de vie.

L'invention vise à réduire l'influence des dislocations sur le fonctionnement des structures pour composant optoélectronique, tel que laser, réalisées à partir de matériaux semiconducteurs.

A cette fin, une structure à plusieurs couches en matériaux semiconducteurs, est caractérisée en ce que l'une des couches comprend des inclusions tridimensionnelles en un matériau semiconducteur ayant une bande interdite plus étroite que la bande interdite du matériau de ladite couche.

De préférence, la couche comprenant les inclusions constitue la couche active d'un composant optoélectronique, tel que laser. Les inclusions assurent une fonction de piégeage des porteurs, évitant ainsi une diffusion de ceux-ci vers le coeur des dislocations et les centres non radiatifs associés, et sont le siège de la recombinaison radiative entre électrons et trous piégés conduisant au gain laser.

L'insertion des inclusions est effectuée au cours de la croissance, en utilisant le mode de nucléation tridimensionnel observé lors de l'épitaxie de matériaux III-V très désaccordés par rapport au substrat utilisé.

D'autres avantages de la présente invention apparaîtront plus clairement à la lecture de la description d'une réalisation préférée de l'invention en référence aux dessins annexés correspondants dans lesquels :

- la Fig. 1 est une vue schématique en coupe transversale d'une structure de laser selon la technique antérieure ;

- la Fig. 2 est un diagramme épaisseur-énergie quantique de la structure selon la Fig. 1, en correspondance avec la ligne II-II ;

5 - la Fig. 3 est un diagramme épaisseur-indice de réfraction de la structure montrée à la Fig. 1, selon la ligne II-II ;

10 - la Fig. 4 est une vue schématique en coupe transversale d'une structure à plusieurs couches en matériaux semiconducteurs conforme à l'invention, d'un type analogue à celui de la Fig. 1 ;

- la Fig. 5 est une vue schématique de détail de la couche active dans la structure montrée à la Fig. 4 ;

15 - les Figs. 6 et 7 sont des diagrammes épaisseur-énergie quantique de la structure montrée à la Fig. 4, en correspondance avec les lignes VI-VI et VII-VII dans la Fig. 5 , respectivement; et

20 - les Figs. 8, 9 et 10 sont des vues schématiques en perspective de la structure de la Fig. 4 pour illustrer l'état de la couche active de la Fig. 5 avant et après dépôt d'inclusions dans un plan et après dépôt d'une sous-couche de couche active sur les inclusions, respectivement.

Comme cela apparaît par comparaison des Figs. 1 et 4, une structure d'un laser semiconducteur conforme à l'invention est analogue à une structure de laser connu à l'état solide. La structure connue comprend un substrat 25 semiconducteur 1 et un empilement de trois ou quatre couches en matériau semiconducteur 2, 3, 4 et 5 disposé sur une face principale du substrat 1.

30 Selon la réalisation illustrée à la Fig. 1, quatre couches 2 à 5 sont prévues et constituent une double hétérostructure. Les couches 2 et 4 sont en matériau semiconducteur offrant des étroites bandes interdites BI entre bande de valence BV et bande de conduction BC, et des indices de réfraction élevés ; le matériau semiconducteur des couches 2 et 4 peut être du GaAs. Les deux autres couches 35 3 et 5 sont en matériau semiconducteur ayant des largeurs

de bande interdite L3 et L5 plus grandes que la largeur de bande interdite L4 de la couche 4, comme montré aux Figs. 2 et 3, et des indices de réfraction faibles. Le caractère étroit des bandes interdites des couches 2 et 4 est ici défini relativement au caractère large des bandes interdites des couches 3 et 5. Dans ces conditions, les couches 3 et 5 confinent, comme il est connu, un faisceau laser se propageant dans la couche active 4 intermédiaire entre les couches 3 et 5.

10 Selon une réalisation préférée, l'empilement de couches 2 à 5 constitue une double hétérostructure GaAs /GaAlAs formée sur un substrat en silicium Si.

La couche 2 est du type monocouche ou multicouche et est épitaxiée directement sur ladite grande face du substrat 1 et est en GaAs. La couche 2 constitue une couche tampon aussi peu disloquées que possible qui vise uniquement à fournir un support accordé en maille à la structure laser proprement dite constituée par les couches 3, 4 et 5. Selon certaines variantes, la couche 2 peut être omise.

20 La couche active 4 est également en GaAs et, est interposée entre les couches épaisses 3 et 5 et plus mince que celles-ci.

Les couches 3 et 5 sont en l'alliage ternaire GaAlAs ayant un indice de réfraction plus faible que celui de la couche active 4 enterrée entre les couches 3 et 5. Les couches 3 et 5 sont dopées avec des impuretés de conductivité opposées, respectivement de type n et p. Ainsi des électrons et trous injectés sont confinés et se recombinent dans la couche active 4 qui assure le confinement de l'onde optique. Dans la couche 4 qui constitue le milieu actif du laser, de l'énergie est transférée à l'onde électromagnétique par la recombinaison des porteurs.

30 Pour être complet, on notera que l'invention peut s'appliquer à tout type de structure connue en matériaux semiconducteurs pour laser ou composants optoélectroniques tels que modulateurs optiques ou commutateurs optiques. En

particulier, les couches de confinement 3 et 5 peuvent être constituées chacune par plusieurs couches du même matériau mais avec des concentrations de dopage différentes, et la couche supérieure 5 peut être recouverte d'autres couches en matériau semiconducteur différent et/ou de conductivité différente, voire de couche isolante telle que SiO_2 ou Si_3N_4 . Bien entendu, de part et d'autre de l'empilement des couches sont prévues deux couches métalliques minces 6 et 7, formant électrodes.

En se reportant à la Fig. 4, la structure de laser semiconducteur selon l'invention comporte un substrat 1a, et des couches superposées 2a, 3a, 4a et 5a ainsi que des électrodes 6a et 7a qui sont agencés les uns par rapport aux autres de la même manière que le substrat 1, les couches 2 à 5 et les électrodes 6 et 7 dans la structure connue montrée à la Fig. 1. Toutes les couches, à l'exception de la couche 4a, sont identiques aux couches correspondantes dans la structure connue.

Selon l'invention, la couche active 4a est modifiée par rapport à la couche antérieure 4, par des inclusions ponctuelles 8 en un matériau semiconducteur, tel que l'arséniure d'indium InAs, ayant, comme montré à la Fig. 6, une largeur de bande interdite L_8 plus petite que celle L_4 du matériau semiconducteur de la couche active 4a, tel qu'arséniure de gallium GaAs. Comme montré en détail et schématiquement à la Fig. 5, les inclusions 8 d'InAs forment des îlots sensiblement en calotte semi-sphérique qui sont répartis dans la couche 4a, avec une densité sensiblement uniforme, dans plusieurs plans parallèles aux couches de confinement 3a et 5a. Pour éviter toute surcharge de la Fig. 5, seulement trois plans P1, P2, PN d'inclusions 8 y ont été illustrés.

La fabrication du laser semiconducteur selon l'invention est analogue à celle d'un laser de même type selon la technique antérieure, à l'exception de l'étape de formation de la couche active 4a. L'ensemble de la structure du laser est

réalisé par la même technique de croissance, par exemple l'épitaxie par jets moléculaires EJM, ou selon une autre variante par épitaxie en phase vapeur.

A la fin de la formation de la couche de confinement 3a
5 débute la croissance par épitaxie par jets moléculaires du matériau GaAs constituant la couche 4a. Lorsque l'épaisseur de cette couche atteint chacun des plans P1 à PN, la croissance est interrompue à cet endroit de la structure, comme montré à la Fig. 8 pour le plan P2. Une fine couche d'InAs est
10 déposée sur la surface de la "sous-couche" ainsi formée 4a₁, 4a₂,... de la couche active 4a. Le matériau, InAs, présente un fort désaccord de maille avec GaAs, de l'ordre de 7 %, ce qui influence fortement le mode de croissance d'InAs. La première couche moléculaire P1 d'InAs, en pratique ayant
15 une épaisseur de 0,3 nm environ, accommode élastiquement cette différence de paramètre de maille. Cependant, dès la seconde monocouche, correspondant au plan P2, un passage à un mode de croissance tridimensionnel est observé à la température usuelle de croissance de 500 à 550°C. Des îlots
20 8 d'arséniure d'indium InAs sont formés à la surface. Au cours d'une observation de ces îlots au microscope électronique en transmission à balayage STEM (Scanning Transmission Electron Microscope), il est constaté que la taille des îlots d'InAs est assez homogène, ainsi que la répartition des îlots est relativement uniforme à la surface
25 de l'échantillon, comme montré au niveau de la seconde sous-couche active 4a₂ à la Fig. 8. En pratique, chaque inclusion est inscrite dans un petit pavé de taille 5x5x2 nm³ environ, et les inclusions sont réparties dans un ou plusieurs
30 plans, tels que les plans illustrés P1, P2 et PN à la Fig. 5. Après chaque dépôt d'inclusions dans un plan, la croissance épitaxiale de GaAs est à nouveau effectuée pour former une autre sous-couche active. Les inclusions 8 sont ainsi enterrées au sein de la couche active 4a. Les inclusions,
35 contraintes dans la matrice de GaAs, ne contiennent cependant pas de dislocation.

Comme montré aux Figs. 6 et 7, l'arséniure d'indium InAs possède une énergie de bande interdite plus petite que celle de l'arséniure de gallium GaAs. Les inclusions 8 ont donc un caractère plus attractif pour les électrons et les trous.

5 Une étude en photoluminescence de structures d'InAs dans du GaAs montre que le piégeage des porteurs par les inclusions est très efficace, ce qui se traduit par une luminescence très intense liée aux inclusions, et une très faible contribution de la matrice en GaAs, et que la qualité optique

10 de ces structures est très bonne. Une étude en transmission de ces structures montre que cette luminescence est intrinsèque, c'est-à-dire liée à la présence d'une forte densité d'états conjointe à l'énergie de luminescence. Enfin, la taille des inclusions et donc la position de la raie de

15 luminescence associée dépendent de la quantité d'InAs déposée après le passage à un mode de croissance tridimensionnel.

En outre, la densité des inclusions 8 d'InAs dans un plan P1 à PN est très élevée, environ $10^{12}/\text{cm}^2$, et en particulier est très grande devant le nombre de dislocations

20 dans les structures connues GaAs sur Si, typiquement de l'ordre de $10^6/\text{cm}^2$. Les inclusions 8 se trouvant à proximité d'une dislocation ne représentent donc qu'une infime fraction de leur population. Les porteurs injectés ont donc une très forte probabilité d'être piégés par une inclusion plutôt

25 que par une dislocation, et par une inclusion intacte plutôt que par une inclusion perturbée par la proximité d'une dislocation. Enfin, la présence de zones fortement contraintes dans la structure autour des inclusions d'InAs peut inhiber le déplacement des dislocations existantes.

30 Le facteur de confinement Γ , qui représente la fraction de l'onde optique contenue dans la couche active 4a est faible pour la structure selon l'invention, alors qu'il est voisin de 1 dans la double hétérostructure comme montré à la Fig. 1. Pour un plan d'inclusions P1 à PN, le facteur de

35 confinement est voisin de celui d'une structure à un mono-puits quantique de 0,6 nm de large. Par contre, le gain

par unité de volume du milieu actif g_V augmente très fortement pour un tel laser à boîtes quantiques. Pour obtenir la même amplification de l'onde optique dans la cavité, le gain modal $\Gamma \cdot g_V$ doit être le même pour les deux structures. Il est alors
5 nécessaire de multiplier les plans d'inclusions dans la structure pour augmenter le facteur de confinement optique. Cette exigence est satisfaite par exemple en formant $N=10$ à 40 plans P1 à PN d'inclusions 8 d'InAs dans une cavité de GaAs ayant une épaisseur de 200 nm.

10 Bien que la description ci-dessus se réfère à une hétérostructure GaAs/GaAlAs, des inclusions dans la couche active d'autres hétérostructures connues peuvent être introduites selon l'invention. Parmi les hétérostructures d'alliages semiconducteurs des composés III-V, on peut citer
15 les structures laser (InGa)As/(InAl)As ou (InGa)As/InP sur substrat très désaccordé Si ou GaAs. Ici des inclusions d'InAs peuvent être réalisées par le procédé selon l'invention. A la place d'alliage binaire ou ternaire peut être prévu un alliage quaternaire, tel que GaInAsP ou
20 InGaAlAs. Le procédé selon l'invention est également mis en oeuvre dans des structures accordées lorsque le substrat utilisé disponible commercialement est de qualité insuffisante, c'est-à-dire offre un taux de dislocation élevé.

25 L'invention s'applique également aux structures laser habituellement utilisées pour optimiser le facteur de confinement optique et la collection des porteurs, telles qu'hétérostructures à confinement séparé, à confinement séparé par gradient d'indice, ... etc.

30 Il est possible d'appliquer l'invention dans le cadre d'autres techniques de croissance, pour lesquelles un passage à un mode de croissance tridimensionnel est observé. La réalisation d'une structure laser GaAs sur Si à inclusions d'InAs serait par exemple également possible en épitaxie en
35 phase vapeur à partir d'organométalliques.

D'une manière générale, la présente invention permet de

réduire la dégradation des performances de composants optoélectroniques dès lors que celle-ci est due aux dislocations, qu'il s'agisse de l'augmentation de leur nombre ou de leur déplacement, puisque l'influence des dislocations est diminuée. Cet aspect est important pour l'application 5 puissance des composants laser.

REVENDICATIONS

1 - Structure à plusieurs couches en matériaux semiconducteurs (1a-5a), caractérisée en ce que l'une (4a) des couches comprend des inclusions tridimensionnelles (8) en un matériau semiconducteur ayant une bande interdite (L8) plus étroite que la bande interdite (L4) du matériau de ladite couche (4a).

2 - Structure conforme à la revendication 1, caractérisée en ce que lesdites inclusions (8) sont réparties dans plusieurs plans (P1 à PN) sensiblement parallèles.

3 - Structure conforme à la revendication 1 ou 2, caractérisée en ce que la taille de chacune des inclusions est de l'ordre de 50 nm^3 .

4 - Structure conforme à l'une quelconque des revendications 1 à 3, caractérisée en ce que ladite couche comprenant lesdites inclusions est une couche active (4a) d'un composant optoélectronique.

5 - Structure conforme à l'une quelconque des revendications 1 à 4, caractérisée en ce que les inclusions (8) sont en arséniure d'indium (InAs).

6 - Structure conforme à l'une quelconque des revendications 1 à 5, caractérisée en ce que ladite couche (4a) comprenant lesdites inclusions (8) est en l'un des matériaux semiconducteurs suivants : InGaAs, GaAs, GaInAsP, InGaAlAs.

7 - Procédé pour fabriquer la structure à plusieurs couches en matériaux semiconducteurs conforme à l'une quelconque des revendications 1 à 6, caractérisé en ce que, au cours de la croissance du matériau constituant ladite couche (4a), ladite croissance est interrompue au moins une fois pour déposer une fine couche (P1 à PN) du matériau semiconducteur constituant lesdites inclusions.

8 - Procédé conforme à la revendication 7, caractérisé en ce que ladite croissance résulte d'une épitaxie par jets moléculaires ou d'une épitaxie en phase vapeur, notamment à partir d'organométallique.

1/3

FIG. 1

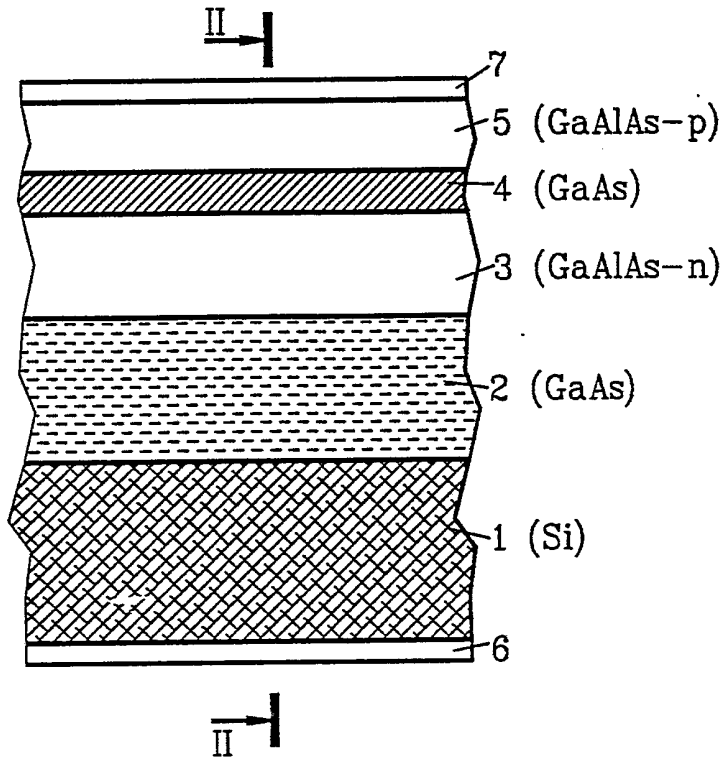


FIG. 2

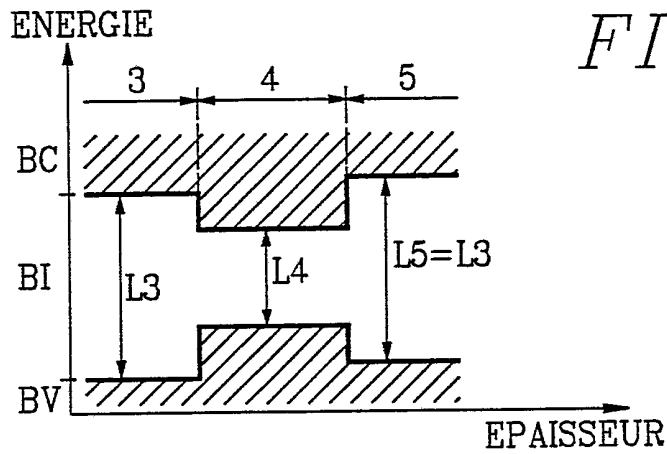


FIG. 3

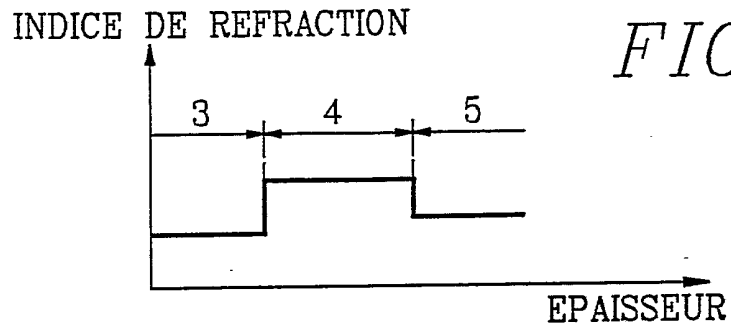


FIG. 4

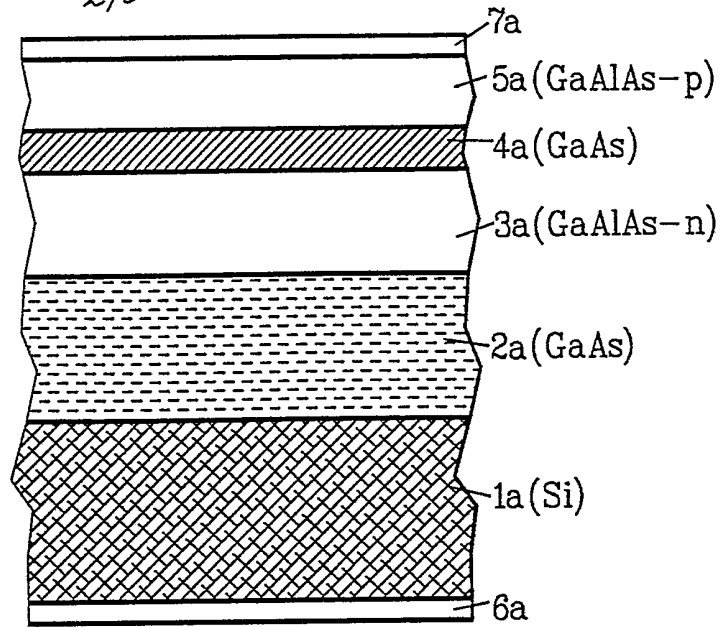


FIG. 5

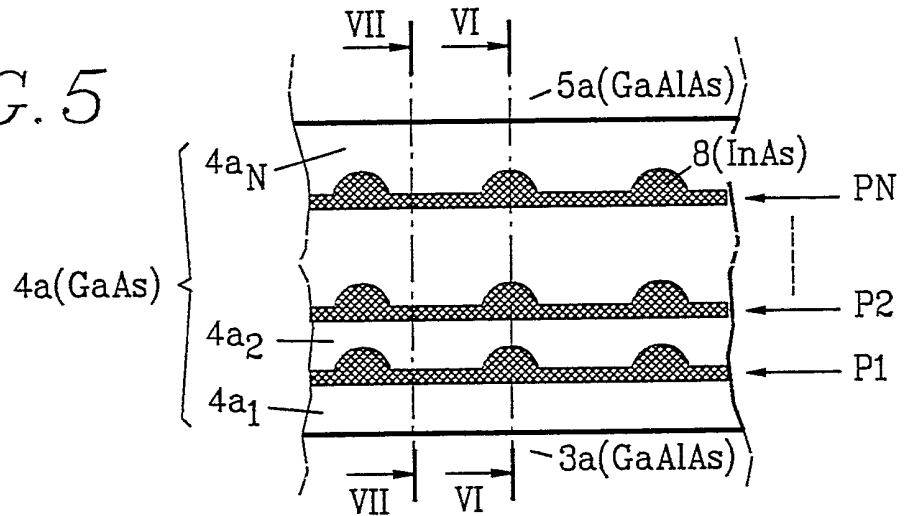


FIG. 6

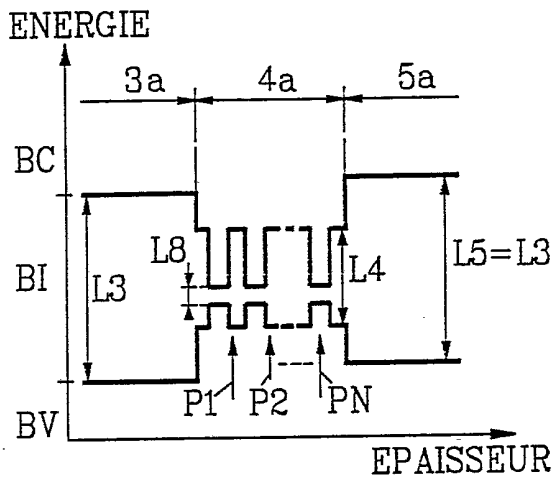
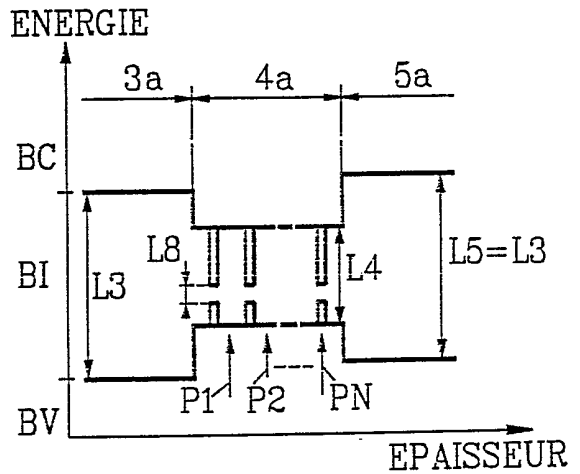


FIG. 7



3/3

↑
EPAISSEUR

FIG. 8

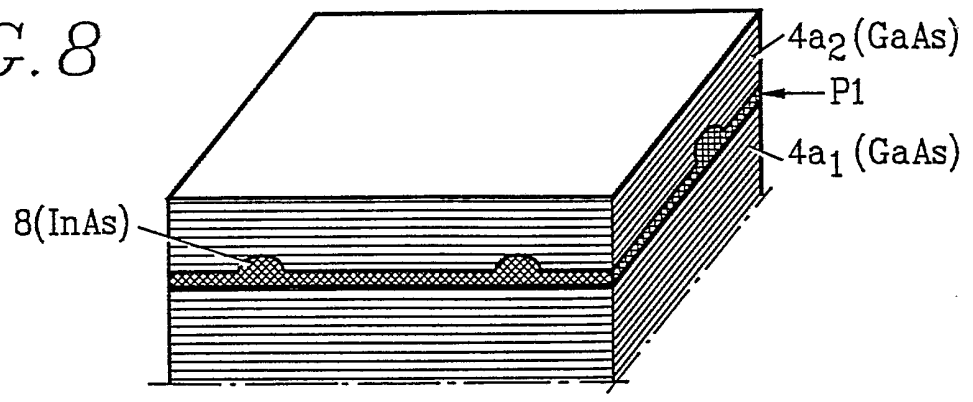


FIG. 9

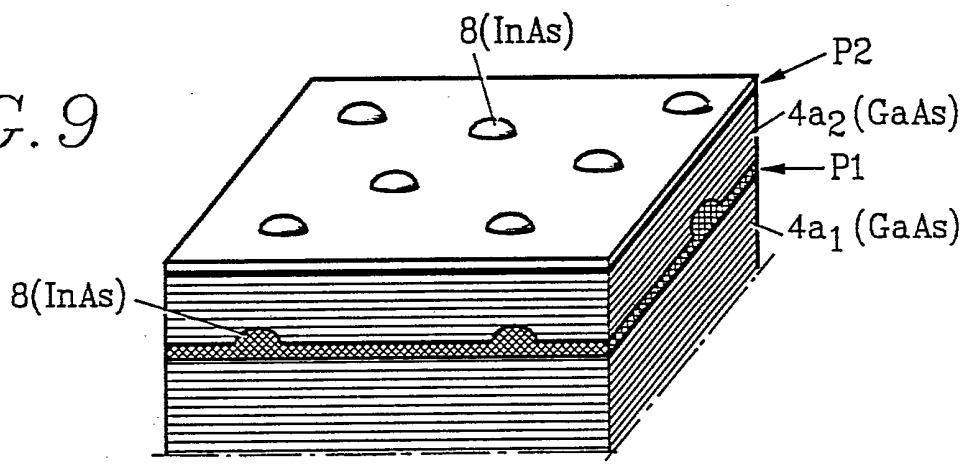
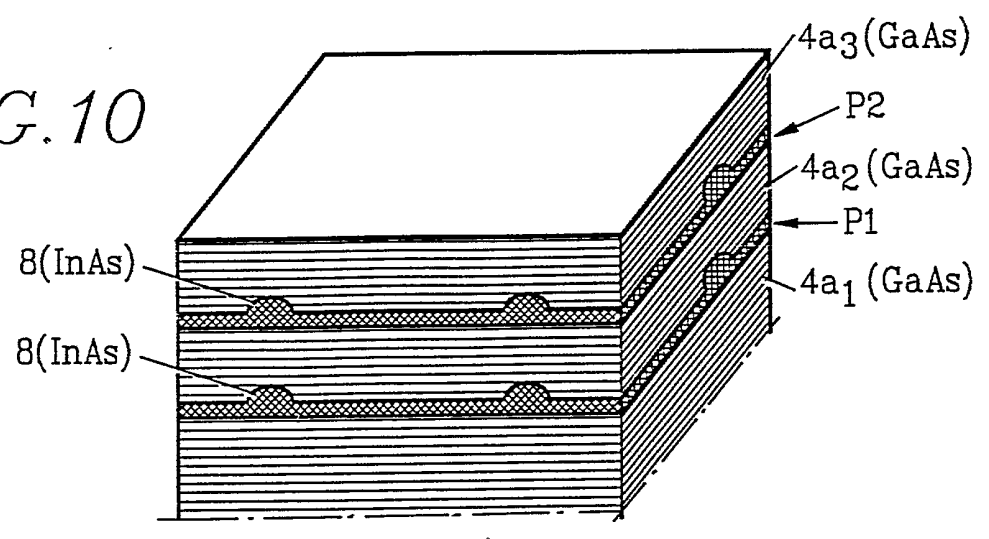


FIG. 10



INSTITUT NATIONAL
de la
PROPRIETE INDUSTRIELLE

RAPPORT DE RECHERCHE
établi sur la base des dernières revendications
déposées avant le commencement de la recherche

N° d'enregistrement
national

FR 9000229
FA 438587

DOCUMENTS CONSIDERES COMME PERTINENTS		Revendications concernées de la demande examinée
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	
X	APPLIED PHYSICS LETTERS. vol. 53, no. 10, 05 septembre 1988, NEW YORK US pages 854 - 855; M.Razeghi et al.: "First room-temperature cw operation of a GaInAsP/InP light-emitting diode on a silicon substrate" * le document en entier *	1, 4, 6
A	---	8
A	US-A-4205329 (R.DINGLE ET AL.) * colonne 11, lignes 35 - 50; revendications 1-15; figure 4A *	1-4, 7-8
A	JOURNAL OF VACUUM SCIENCE AND TECHNOLOGY: PART B. vol. 6, no. 2, 03 avril 1988, NEW YORK US pages 620 - 624; A.Fisher-Colbrie et al.: "Growth and characterization of AlGaAs/InGaAs/GaAs pseudomorphic structures" * figures 2-3 * section III *	1, 3, 5, 6, 8
A	JAPANESE JOURNAL OF APPLIED PHYSICS. vol. 26, no. 3, mars 1987, TOKYO JP pages L198 - L199; H.Shiraishi et al.: "AlGaAs/GaAs MQW Laser Diode Fabricated on Si Substrates by MOCVD" * le document en entier *	1, 4, 6, 8
A	APPLIED PHYSICS LETTERS. vol. 42, no. 6, 15 mars 1983, NEW YORK US pages 487 - 489; M.J.Ludowise et al.: "Continuous 300-K laser operation of strained superlattices" * le document en entier *	4, 6, 8
Date d'achèvement de la recherche		Examineur
24 JUILLET 1990		MUNNIX, S
<p style="text-align: center;">CATEGORIE DES DOCUMENTS CITES</p> <p>X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : pertinent à l'encontre d'au moins une revendication ou arrière-plan technologique général O : divulgation non-écrite P : document intercalaire</p> <p style="text-align: center;">T : théorie ou principe à la base de l'invention E : document de brevet bénéficiant d'une date antérieure à la date de dépôt et qui n'a été publié qu'à cette date de dépôt ou qu'à une date postérieure. D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant</p>		

EPO FORM 1503 03.82 (P0413)