

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成 19 年 9 月 6 日 (2007.9.6)

【公開番号】特開 2006-58770 (P2006-58770A)

【公開日】平成 18 年 3 月 2 日 (2006.3.2)

【年通号数】公開・登録公報 2006-009

【出願番号】特願 2004-242535 (P2004-242535)

【国際特許分類】

**G 0 9 G 3/36 (2006.01)**

**G 0 2 F 1/133 (2006.01)**

**G 0 9 G 3/20 (2006.01)**

**G 1 1 C 19/28 (2006.01)**

**H 0 3 K 17/10 (2006.01)**

**H 0 3 K 17/687 (2006.01)**

【F I】

G 0 9 G 3/36

G 0 2 F 1/133 5 5 0

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 2 2 B

G 0 9 G 3/20 6 2 2 E

G 0 9 G 3/20 6 2 3 B

G 0 9 G 3/20 6 2 3 H

G 1 1 C 19/28 D

H 0 3 K 17/10

H 0 3 K 17/687 A

【手続補正書】

【提出日】平成 19 年 7 月 25 日 (2007.7.25)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

走査線又は信号線のうちの少なくとも一方を駆動する表示装置の駆動回路において、  
入力された入力信号の位相をシフトさせて出力するシフトレジスタと、  
シフトレジスタの出力信号の振幅をイネーブル信号を用いて増幅し走査線又は信号線に  
出力するバッファとを備え、

前記イネーブル信号のハイレベル電圧とローレベル電圧との電位差を走査線又は信号線  
の駆動用の電位差とし、シフトレジスタ及びバッファでのハイレベル電源電圧とローレベ  
ル電源電圧との電位差を、前記イネーブル信号のハイレベル電圧とローレベル電圧との電  
位差よりも小さく設定したことを特徴とする表示装置の駆動回路。

【請求項 2】

前記バッファは、イネーブル信号が入力されるイネーブル端子と増幅した信号を出力す  
る出力端子との間の導電パスをもつトランジスタと、

前記出力端子と電源電圧との間の導電パスをもつトランジスタと、  
を備えた出力回路を有することを特徴とする表示装置の駆動回路。

【請求項 3】

前記シフトレジスタおよび前記バッファを構成する各トランジスタは、p MOS トランジスタであって、前記イネーブル信号のローレベル電圧よりも、シフトレジスタ及びバッファでのローレベル電源電圧を高く設定したことを特徴とする請求項 1 又は 2 記載の表示装置の駆動回路。

【請求項 4】

前記シフトレジスタおよび前記バッファを構成する各トランジスタは、n MOS トランジスタであって、前記イネーブル信号のハイレベル電圧よりも、シフトレジスタ及びバッファでのハイレベル電源電圧を低く設定したことを特徴とする請求項 1 又は 2 記載の表示装置の駆動回路。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0009

【補正方法】変更

【補正の内容】

【0009】

本表示装置の駆動回路は、さらに具体的な構成として、前記シフトレジスタおよび前記バッファを構成する各トランジスタは、p MOS トランジスタであって、前記イネーブル信号のローレベル電圧よりも、シフトレジスタ及びバッファでのローレベル電源電圧を高く設定したことを特徴とする。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0010

【補正方法】変更

【補正の内容】

【0010】

本表示装置の駆動回路は、別の具体的な構成として、前記シフトレジスタおよび前記バッファを構成する各トランジスタは、n MOS トランジスタであって、前記イネーブル信号のハイレベル電圧よりも、シフトレジスタ及びバッファでのハイレベル電源電圧を低く設定したことを特徴とする。