

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-191989  
(P2010-191989A)

(43) 公開日 平成22年9月2日(2010.9.2)

(51) Int.Cl.	F I	テーマコード (参考)
<b>G06F 3/06 (2006.01)</b>	G06F 3/06 301A	5B065
	G06F 3/06 304F	
	G06F 3/06 301Z	

審査請求 有 請求項の数 12 O L (全 32 頁)

(21) 出願番号	特願2010-100461 (P2010-100461)	(71) 出願人	000005108 株式会社日立製作所
(22) 出願日	平成22年4月26日 (2010. 4. 26)		東京都千代田区丸の内一丁目6番6号
(62) 分割の表示	特願2004-116069 (P2004-116069) の分割	(74) 代理人	110000279 特許業務法人ウィルフォート国際特許事務所
原出願日	平成16年4月9日 (2004. 4. 9)	(72) 発明者	毛塚 禎子 神奈川県小田原市中里322番2号 株式会社日立製作所RAIDシステム事業部内
		(72) 発明者	室谷 暁 神奈川県小田原市中里322番2号 株式会社日立製作所RAIDシステム事業部内
		(72) 発明者	檜垣 誠一 神奈川県小田原市中里322番2号 株式会社日立製作所RAIDシステム事業部内

最終頁に続く

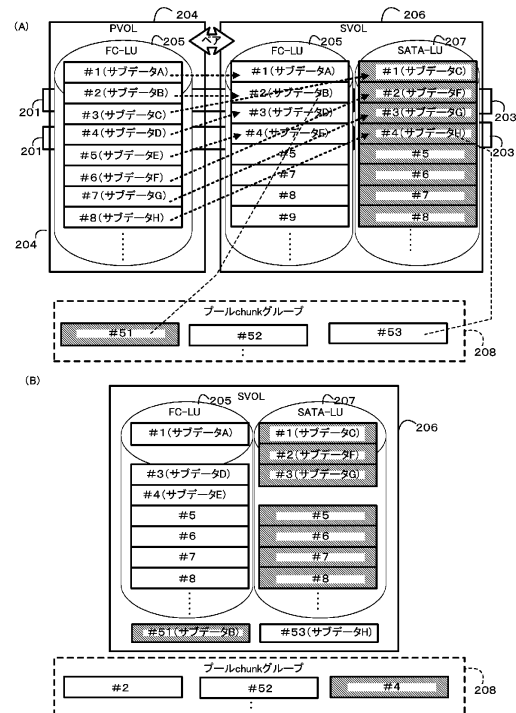
(54) 【発明の名称】 記憶制御システム及び方法

(57) 【要約】 (修正有)

【課題】 属性レベルの異なる複数の記憶デバイスのうちの属性レベルの低い記憶デバイスの影響を受けにくくする。

【解決手段】 記憶制御システム上に存在する複数のLUの各々が、複数のchunkに分割される。PVOLはFC-chunkのみで構成され、SVOLは、FC-chunkとSATA-chunkの両方で構成される。複数のPVOL-chunkにそれぞれ対応した複数のSVOL-chunkの各々には、対応するPVOL-chunkのサブデータの更新頻度に基づいて、複数のプールchunkの中から選択されたFC-chunkとSATA-chunkのいずれかが動的に対応付けられる。例えば、データの更新頻度が高いIPVOL-chunkにSVOL-SATA-chunkが対応付けられている場合は、そのSVOL-SATA-chunk内のサブデータの入替え先として、プールFC-chunkが対応付けられる。

【選択図】 図1



**【特許請求の範囲】****【請求項 1】**

属性レベルの異なる複数の物理記憶デバイスと、  
前記複数の物理記憶デバイス上に備えられる複数の論理ユニットと、  
外部装置から受信したデータを前記複数の論理ユニットの中から選択された論理ユニットに書込む制御装置と

を備え、

前記複数の論理ユニットは、高い属性レベルの物理記憶デバイス上に備えられる 1 以上の高レベル論理ユニットと、前記高い属性レベルよりも低い属性レベルの物理記憶デバイス上に備えられる 1 以上の低レベル論理ユニットとを含み、

10

前記複数の論理ユニットの各々は、2 以上のチャンクから構成されており、

前記複数の論理ユニットを構成する複数のチャンクには、前記 1 以上の高レベル論理ユニットを構成する複数の高レベルチャンクと、前記 1 以上の低レベル論理ユニットを構成する複数の低レベルチャンクとが含まれており、

前記複数の高レベルチャンクの少なくとも 1 つと、前記複数の前記複数の低レベルチャンクの少なくとも 1 つが、動的に対応付けられることが可能なプールチャンクであり、

前記制御装置は、前記複数のチャンクの中から選択された第 1 のチャンク内のデータを第 2 のチャンクに書込む場合、前記複数のチャンクの使用状況に基づいて、複数の前記プールチャンクの中から高レベルチャンクと低レベルチャンクのいずれかを選択し、選択したチャンクに前記第 1 チャンク内のデータを書込む、

20

記憶制御システム。

**【請求項 2】**

前記複数の論理ユニットの中から選択された 1 以上の前記高レベル論理ユニットから構成されるプライマリボリュームと、

前記複数の論理ユニットの中から選択された 1 以上の前記高レベル論理ユニット及び 1 以上の前記低レベル論理ユニットから構成されるセカンダリボリュームと、

メモリと

を更に備え、

前記複数のチャンクには、前記複数のプールチャンクと、複数の割当済みチャンクとが含まれ、

30

前記複数の割当済みチャンクには、前記プライマリボリュームを構成する複数のプライマリチャンクと、前記セカンダリボリュームを構成する複数のセカンダリチャンクとが含まれ、

前記複数のセカンダリチャンクには、前記セカンダリボリューム内の前記高レベル論理ユニットを構成する複数の高レベルセカンダリチャンクと、前記セカンダリボリューム内の前記低レベル論理ユニットを構成する複数の低レベルセカンダリチャンクとが含まれ、

前記メモリは、前記複数のプライマリチャンクのうちのどのプライマリチャンクに前記高レベルセカンダリチャンクと前記低レベルセカンダリチャンクとのどちらが対応付けられているかを記憶し、

前記制御装置は、前記複数のチャンクの使用状況及び前記メモリに記憶されている情報に基づいて、前記複数のプライマリチャンクの中から選択されたプライマリチャンクに対応付けられている元のセカンダリチャンクに対し、前記複数のプールチャンクの中から選択された、前記セカンダリチャンクとは別の属性レベルを有する新たなセカンダリチャンクを対応付け、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込む、

40

請求項 1 記載の記憶制御システム。

**【請求項 3】**

前記制御装置は、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込んだ後、前記元のセカンダリチャンクと前記選択されたプライマリチャンクとの対応付け解除し、前記メモリ上で、前記選択されたプライマリチャンクに対して前記

50

新たなセカンダリチャンクを対応付ける、  
請求項 2 記載の記憶制御システム。

【請求項 4】

前記複数のチャンクの使用状況とは、前記セカンダリボリュームが提供する記憶容量を前記高レベルセカンダリボリューム又は前記低レベルセカンダリボリュームが占める割合である、

請求項 2 記載の記憶制御システム。

【請求項 5】

前記制御装置は、

前記セカンダリボリュームが提供する記憶容量を複数の高レベルセカンダリチャンクが占める割合である高レベル割合の閾値が前記メモリに記録されている場合、前記高レベル割合の閾値よりも前記高レベル割合の方が多ければ、前記低レベルセカンダリチャンクを優先的に前記選択された元のセカンダリチャンクに対応付け、

前記セカンダリボリュームが提供する記憶容量を複数の低レベルセカンダリチャンクが占める割合である低レベル割合の閾値が前記メモリに記録されている場合、前記低レベル割合の閾値よりも前記低レベル割合の方が多い場合には、前記高レベルセカンダリチャンクを優先的に前記選択された元のセカンダリチャンクに対応付ける、

請求項 4 記載の記憶制御システム。

【請求項 6】

前記制御装置は、

複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、  
前記データ更新回数が多いものほど優先的に前記プライマリチャンクを選択する、

請求項 5 記載の記憶制御システム。

【請求項 7】

前記制御装置は、前記第 1 のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が多いならば、前記第 1 のチャンクに対して高レベルチャンクを対応付ける、

請求項 1 記載の記憶制御システム。

【請求項 8】

前記制御装置は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付ける、

請求項 2 記載の記憶制御システム。

【請求項 9】

前記制御装置は、前記第 1 のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が少ないならば、前記第 1 のチャンクに対して低レベルチャンクを対応付ける、

請求項 1 記載の記憶制御システム。

【請求項 10】

前記制御装置は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付ける、

請求項 2 記載の記憶制御システム。

【請求項 11】

10

20

30

40

50

前記制御装置は、前記プライマリボリュームと同じ新たなプライマリボリュームを生成する場合、前記複数のプライマリチャンクの少なくとも1つに前記低レベルセカンダリチャンクが対応付けられていることが前記メモリから判別されたならば、前記低レベルセカンダリチャンクに対して、前記複数のプールチャンクの中から選択された高レベルチャンクを対応付け、前記低レベルセカンダリチャンク内のデータを前記対応付けた高レベルチャンクに書込み、前記対応付けた高レベルチャンクと、前記複数のプライマリチャンクのうちの1以上のプライマリチャンクにそれぞれ対応付けられている1以上の高レベルセカンダリチャンクとから構成される複数の高レベルチャンクの各々をプライマリチャンクとして前記メモリに設定する、  
請求項2記載の記憶制御システム。

10

【請求項12】

属性レベルの異なる複数の物理記憶デバイスと、前記複数の物理記憶デバイス上に備えられる複数の論理ユニットとが備えられている場合の記憶制御方法であって、

前記複数の論理ユニットは、高い属性レベルの物理記憶デバイス上に備えられる1以上の高レベル論理ユニットと、前記高い属性レベルよりも低い属性レベルの物理記憶デバイス上に備えられる1以上の低レベル論理ユニットとを含み、

前記複数の論理ユニットの各々は、2以上のチャンクから構成されており、

前記複数の論理ユニットを構成する複数のチャンクには、前記1以上の高レベル論理ユニットを構成する複数の高レベルチャンクと、前記1以上の低レベル論理ユニットを構成する複数の低レベルチャンクとが含まれており、

20

前記複数の高レベルチャンクの少なくとも1つと、前記複数の前記複数の低レベルチャンクの少なくとも1つが、動的に対応付けられることが可能なプールチャンクであり、

前記複数のチャンクの中から選択された第1のチャンク内のデータを第2のチャンクに書込む場合、前記複数のチャンクの使用状況に基づいて、複数の前記プールチャンクの中から高レベルチャンクと低レベルチャンクのいずれかを選択するステップと、

前記選択したチャンクに前記第1チャンク内のデータを書込むステップとを有する記憶制御方法。

【請求項13】

前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニットから構成されるプライマリボリュームと、

30

前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニット及び1以上の前記低レベル論理ユニットから構成されるセカンダリボリュームとが更に備えられている場合、

前記複数のチャンクには、前記複数のプールチャンクと、複数の割当済みチャンクとが含まれ、

前記複数の割当済みチャンクには、前記プライマリボリュームを構成する複数のプライマリチャンクと、前記セカンダリボリュームを構成する複数のセカンダリチャンクとが含まれ、

前記複数のセカンダリチャンクには、前記セカンダリボリューム内の前記高レベル論理ユニットを構成する複数の高レベルセカンダリチャンクと、前記セカンダリボリューム内の前記低レベル論理ユニットを構成する複数の低レベルセカンダリチャンクとが含まれ、

40

前記複数のプライマリチャンクのうちのどのプライマリチャンクに前記高レベルセカンダリチャンクと前記低レベルセカンダリチャンクとのどちらが対応付けられているかを記憶するメモリと、前記複数のチャンクの使用状況とに基づいて、前記複数のプライマリチャンクの中から選択されたプライマリチャンクに対応付けられている元のセカンダリチャンクに対し、前記複数のプールチャンクの中から選択された、前記セカンダリチャンクとは別の属性レベルを有する新たなセカンダリチャンクを対応付けるステップと、

前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込むステップと

を有する請求項12記載の記憶制御方法。

50

## 【請求項 14】

前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込んだ後、前記元のセカンダリチャンクと前記選択されたプライマリチャンクとの対応付け解除するステップと、

前記メモリ上で、前記選択されたプライマリチャンクに対して前記新たなセカンダリチャンクを対応付けるステップと

を有する請求項 13 記載の記憶制御方法。

## 【請求項 15】

前記複数のチャンクの使用状況とは、前記セカンダリボリュームが提供する記憶容量を前記高レベルセカンダリボリューム又は前記低レベルセカンダリボリュームが占める割合である、

請求項 13 記載の記憶制御方法。

## 【請求項 16】

前記第 1 のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が多いならば、前記第 1 のチャンクに対して高レベルチャンクを対応付けるステップを更に有する、

請求項 12 記載の記憶制御方法。

## 【請求項 17】

プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録するステップと

、  
前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付けるステップと

を有する請求項 13 記載の記憶制御方法。

## 【請求項 18】

前記第 1 のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が少ないならば、前記第 1 のチャンクに対して低レベルチャンクを対応付けるステップを更に有する、

請求項 12 記載の記憶制御方法。

## 【請求項 19】

プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録するステップと

、  
前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付けるステップと

を有する請求項 12 記載の記憶制御方法。

## 【請求項 20】

前記プライマリボリュームと同じ新たなプライマリボリュームを生成する場合、前記複数のプライマリチャンクの少なくとも 1 つに前記低レベルセカンダリチャンクが対応付けられていることを前記メモリから判別するステップと、

前記低レベルセカンダリチャンクに対して、前記複数のプールチャンクの中から選択された高レベルチャンクを対応付けるステップと、

前記低レベルセカンダリチャンク内のデータを前記対応付けた高レベルチャンクに書込むステップと、

前記対応付けた高レベルチャンクと、前記複数のプライマリチャンクのうちの 1 以上のプライマリチャンクにそれぞれ対応付けられている 1 以上の高レベルセカンダリチャンク

10

20

30

40

50

とから構成される複数の高レベルチャンクの各々をプライマリチャンクとして前記メモリに設定するステップと

を有する請求項 1 3 記載の記憶制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、記憶デバイスへのデータの格納を制御する記憶制御システム及び方法に関する。

【背景技術】

【0002】

例えば、データセンタ等のような大規模なデータを取り扱うデータベースシステムでは、ホストコンピュータとは別に構成された記憶制御システムを用いてデータを管理する。この記憶制御システムは、例えば、多数の記憶デバイスをアレイ状に配設して構成された RAID (Redundant Array of Independent Inexpensive Disks) のようなディスクアレイシステムである。

【0003】

このような記憶制御システムでは、例えば、記憶デバイスに記録されたデータが壊れてしまってもそのデータを回復することができるように、その記憶デバイスに記録されているデータを別の記憶デバイスにコピーして保存しておくバックアップが行われる。その際、コピー作業中に、コピーされたデータが更新され、データに不整合が生じるとバックアップとして意味をなさないため、コピー作業中はデータの整合性を保証する必要がある。

【0004】

バックアップされるデータの整合性を保証するための方法としては、データにアクセスするバックアッププログラム以外のプログラムを停止する方法が考えられるが、高可用性が要求されるシステムではプログラムを長時間停止させることができない。そのため、バックアップ中にプログラムがデータを更新することを妨げず、且つ、バックアップ開始時点でのデータの記憶イメージを作成する仕組みを提供する必要がある。なお、以下、ある時点でのデータの記憶イメージを「ボリュームコピー」と呼び、指定された時点のボリュームコピーを作成しつつデータの更新が可能な状態を提供する仕組みを「ボリュームコピー管理方法」と呼ぶ。また、ボリュームコピーを作成することを「ボリュームコピーの取得」と呼び、ボリュームコピー取得の対象となったデータを「オリジナルデータ」と呼ぶ。また、ボリュームコピーを作成した状態をやめることを「ボリュームコピーの削除」と呼ぶ。

【0005】

ボリュームコピー管理方法の一つとして、データの二重化による方法が挙げられる。

【0006】

この方法では、例えば、ボリュームコピーを取得していない通常の状態において、記憶制御システム上のプログラムが、すべてのデータを2つの記憶領域上に生成する（つまりデータを二重化する）。そして、記憶制御システムは、2つの記憶領域を個々の記憶領域に分離し、一方の記憶領域上に存在するデータをオリジナルデータとして提供し、他方の記憶領域上に存在するデータをボリュームコピーとして提供する。

【0007】

ボリュームコピーを取得し二重化を停止している間（非ミラー時）、記憶制御システムは、オリジナルデータの記憶領域に対するデータの更新を許可するとともに、データ更新が発生した場合は更新した位置を記録しておく。記憶制御システムは、ボリュームコピーの削除の場合には、データの二重化を再開するとともに、2つの記憶領域の間で内容が一致していない更新データを、更新位置の記録に基づいて、オリジナルデータの記憶領域からボリュームコピーとして提供していた記憶領域にコピーする。なお、以下、このようなコピーを「ミラー再同期化」と呼ぶこととする。また、ボリュームコピーの削除の場合、上記とは逆に、更新データをボリュームコピーの記憶領域からオリジナルデータの記憶領

10

20

30

40

50

域にコピーすることもできるが、そのようなコピーを「ミラー逆再同期化」と呼ぶ。

【0008】

コンピュータ上のプログラムでデータを二重化する方法は、例えば米国特許5,051,887に示されている。

【先行技術文献】

【特許文献】

【0009】

【特許文献1】米国特許5,051,887公報。

【発明の概要】

【発明が解決しようとする課題】

10

【0010】

ところで、記憶デバイスとしては、ディスク装置（例えばハードディスクドライブ）、磁気テープ記憶デバイスなど種々の装置を採用することができる。ディスク装置には、例えば、高価ではあるが信頼性及び性能が高い高信頼性・高性能ディスク装置と、高信頼性・高性能ディスク装置よりも信頼性及び性能が低い安価である低信頼性・低性能ディスク装置とがある。高信頼性・高性能ディスク装置には、例えば、ANSI T11によって標準化作業が行われているファイバチャネル（以下「FC」）インターフェースを備えたディスク装置（以下、「FCディスク装置」）がある。一方、低信頼性・低性能ディスク装置には、例えば、高信頼性・高性能ディスク装置のインターフェースと異なるインターフェースを有するディスク装置、具体例として、ANSI T13によって標準化作業が行われているATA（ATA Attachment）インターフェースを備えたディスク装置（以下、「ATAディスク装置」）がある。

20

【0011】

ボリュームコピーを取得する場合、ユーザから、オリジナルデータは、FCディスク装置上の記憶領域（以下、FC記憶領域）に格納しておきたいが、ボリュームコピーは、コストの問題等から、ATAディスク装置上の記憶領域（以下、ATA記憶領域）上に用意したいというような要求が出る可能性がある。

【0012】

しかし、この要求を満たすために、FC記憶領域上のオリジナルデータと、ATA記憶領域上のボリュームコピーとを二重化して用いると（換言すれば、FC記憶領域とATA記憶領域とをペア状態にすると）、例えば、記憶制御システムの上位装置からI/O要求（入/出力要求）を受信して処理する場合、FCディスク装置のI/O処理性能（例えば、データの読み出し或いは書き込みの速度）を、ATAディスク装置と同等にするため、記憶制御システムと上位装置との間のI/O処理性能が低下してしまう。また、例えば、ボリュームコピーの取得或いはミラー再同期化を行う場合にも、ATAディスク装置の性能がボトルネックとなってしまう。

30

【0013】

このような問題点は、データの書き込み先記憶デバイスについて、信頼性や性能以外の属性レベルが低い場合にも起こり得る。

【0014】

従って、本発明の目的は、属性レベルの異なる複数の記憶デバイスのうちの属性レベルの低い記憶デバイスの影響を受けにくくすることにある。具体的には、例えば、高性能の記憶デバイスから低性能の記憶デバイスにデータをコピーする場合にコピー処理速度が低下してしまうことを抑えることにある。

40

【0015】

本発明の他の目的は、後の記載から明らかになるであろう。

【課題を解決するための手段】

【0016】

本発明の第1の観点に従う記憶制御システムは、属性レベルの異なる複数の物理記憶デバイスと、前記複数の物理記憶デバイス上に備えられる複数の論理ユニットと、外部装置

50

から受信したデータを前記複数の論理ユニットの中から選択された論理ユニットに書込む制御装置とを備える。前記複数の論理ユニットは、高い属性レベルの物理記憶デバイス上に備えられる1以上の高レベル論理ユニットと、前記高い属性レベルよりも低い属性レベルの物理記憶デバイス上に備えられる1以上の低レベル論理ユニットとを含む。前記複数の論理ユニットの各々は、2以上のチャンクから構成されている。前記複数の論理ユニットを構成する複数のチャンクには、前記1以上の高レベル論理ユニットを構成する複数の高レベルチャンクと、前記1以上の低レベル論理ユニットを構成する複数の低レベルチャンクとが含まれている。前記複数の高レベルチャンクの少なくとも1つと、前記複数の前記複数の低レベルチャンクの少なくとも1つが、動的に対応付けられることが可能なプールチャンクである。前記制御装置は、前記複数のチャンクの中から選択された第1のチャンク内のデータを第2のチャンクに書込む場合、前記複数のチャンクの使用状況に基づいて、複数の前記プールチャンクの中から高レベルチャンクと低レベルチャンクのいずれかを選択し、選択したチャンクに前記第1チャンク内のデータを書込む。

10

**【0017】**

本発明の第1の観点に従う記憶制御システムの第1の実施態様では、記憶制御システムは、前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニットから構成されるプライマリボリュームと、前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニット及び1以上の前記低レベル論理ユニットから構成されるセカンダリボリュームと、メモリとを更に備える。前記複数のチャンクには、前記複数のプールチャンクと、複数の割当済みチャンクとが含まれる。前記複数の割当済みチャンクには、前記プライマリボリュームを構成する複数のプライマリチャンクと、前記セカンダリボリュームを構成する複数のセカンダリチャンクとが含まれる。前記複数のセカンダリチャンクには、前記セカンダリボリューム内の前記高レベル論理ユニットを構成する複数の高レベルセカンダリチャンクと、前記セカンダリボリューム内の前記低レベル論理ユニットを構成する複数の低レベルセカンダリチャンクとが含まれる。前記メモリは、前記複数のプライマリチャンクのうちのどのプライマリチャンクに前記高レベルセカンダリチャンクと前記低レベルセカンダリチャンクとのどちらが対応付けられているかを記憶する。前記制御装置は、前記複数のチャンクの使用状況及び前記メモリに記憶されている情報に基づいて、前記複数のプライマリチャンクの中から選択されたプライマリチャンクに対応付けられている元のセカンダリチャンクに対し、前記複数のプールチャンクの中から選択された、前記セカンダリチャンクとは別の属性レベルを有する新たなセカンダリチャンクを対応付け、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込む。

20

30

**【0018】**

本発明の第1の観点に従う記憶制御システムの第2の実施態様では、前記第1の実施態様において、前記制御装置は、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込んだ後、前記元のセカンダリチャンクと前記選択されたプライマリチャンクとの対応付け解除し、前記メモリ上で、前記選択されたプライマリチャンクに対して前記新たなセカンダリチャンクを対応付ける。

**【0019】**

本発明の第1の観点に従う記憶制御システムの第3の実施態様では、前記第1の実施態様において、前記複数のチャンクの使用状況とは、前記セカンダリボリュームが提供する記憶容量を前記高レベルセカンダリボリューム又は前記低レベルセカンダリボリュームが占める割合である。

40

**【0020】**

本発明の第1の観点に従う記憶制御システムの第4の実施態様では、前記第3の実施態様において、前記制御装置は、前記セカンダリボリュームが提供する記憶容量を複数の高レベルセカンダリチャンクが占める割合である高レベル割合の閾値が前記メモリに記録されている場合、前記高レベル割合の閾値よりも前記高レベル割合の方が多ければ、前記低レベルセカンダリチャンクを優先的に前記選択されたプライマリチャンクに対応付ける

50



。或いは、前記制御装置は、前記セカンダリボリュームが提供する記憶容量を複数の低レベルセカンダリチャンクが占める割合である低レベル割合の閾値が前記メモリに記録されている場合、前記低レベル割合の閾値よりも前記低レベル割合の方が多い場合には、前記高レベルセカンダリチャンクを優先的に前記選択されたプライマリチャンクに対応付ける。

【0021】

本発明の第1の観点に従う記憶制御システムの第5の実施態様では、前記第4の実施態様において、前記制御装置は、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、前記低レベルセカンダリチャンクを優先的に前記選択されたプライマリチャンクに対応付ける場合、前記メモリに記録されたデータ更新回数が少ないものほど優先的に前記プライマリチャンクを選択し、前記高レベルセカンダリチャンクを優先的に前記選択されたプライマリチャンクに対応付ける場合、データ更新回数が多いものほど優先的に前記プライマリチャンクを選択する。

10

【0022】

本発明の第1の観点に従う記憶制御システムの第6の実施態様では、前記制御装置は、前記第1のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が多いならば、前記第1のチャンクに対して高レベルチャンクに対応付ける。

【0023】

本発明の第1の観点に従う記憶制御システムの第7の実施態様では、前記第1の実施態様において、前記制御装置は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクに対応付ける。

20

【0024】

本発明の第1の観点に従う記憶制御システムの第8の実施態様では、前記制御装置は、前記第1のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が少ないならば、前記第1のチャンクに対して低レベルチャンクに対応付ける。

30

【0025】

本発明の第1の観点に従う記憶制御システムの第9の実施態様では、前記第1の実施態様において、前記制御装置は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録し、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクに対応付ける。

40

【0026】

本発明の第1の観点に従う記憶制御システムの第9の実施態様では、前記第1の実施態様において、前記制御装置は、前記プライマリボリュームと同じ新たなプライマリボリュームを生成する場合、前記複数のプライマリチャンクの少なくとも1つに前記低レベルセカンダリチャンクが対応付けられていることが前記メモリから判別されたならば、前記低レベルセカンダリチャンクに対して、前記複数のプールチャンクの中から選択された高レベルチャンクを対応付け、前記低レベルセカンダリチャンク内のデータを前記対応付けた高レベルチャンクに書込み、前記対応付けた高レベルチャンクと、前記複数のプライマリチャンクのうちの1以上のプライマリチャンクにそれぞれ対応付けられている1以上の高レベルセカンダリチャンクとから構成される複数の高レベルチャンクの各々をプライマリチャンクとして前記メモリに設定する。

50

## 【 0 0 2 7 】

本発明の第2の観点に従う記憶制御方法は、属性レベルの異なる複数の物理記憶デバイスと、前記複数の物理記憶デバイス上に備えられる複数の論理ユニットとが備えられている場合の記憶制御方法である。前記複数の論理ユニットは、高い属性レベルの物理記憶デバイス上に備えられる1以上の高レベル論理ユニットと、前記高い属性レベルよりも低い属性レベルの物理記憶デバイス上に備えられる1以上の低レベル論理ユニットとを含む。前記複数の論理ユニットの各々は、2以上のチャンクから構成されている。前記複数の論理ユニットを構成する複数のチャンクには、前記1以上の高レベル論理ユニットを構成する複数の高レベルチャンクと、前記1以上の低レベル論理ユニットを構成する複数の低レベルチャンクとが含まれている。前記複数の高レベルチャンクの少なくとも1つと、前記複数の前記複数の低レベルチャンクの少なくとも1つが、動的に対応付けられることが可能なプールチャンクである。前記記憶制御方法は、前記複数のチャンクの中から選択された第1のチャンク内のデータを第2のチャンクに書込む場合、前記複数のチャンクの使用状況に基づいて、複数の前記プールチャンクの中から高レベルチャンクと低レベルチャンクのいずれかを選択するステップと、前記選択したチャンクに前記第1チャンク内のデータを書込むステップとを有する。

10

## 【 0 0 2 8 】

本発明の第2の観点に従う記憶制御方法の第1の実施態様では、前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニットから構成されるプライマリボリュームと、前記複数の論理ユニットの中から選択された1以上の前記高レベル論理ユニット及び1以上の前記低レベル論理ユニットから構成されるセカンダリボリュームとが更に備えられている。前記複数のチャンクには、前記複数のプールチャンクと、複数の割当済みチャンクとが含まれる。前記複数の割当済みチャンクには、前記プライマリボリュームを構成する複数のプライマリチャンクと、前記セカンダリボリュームを構成する複数のセカンダリチャンクとが含まれる。前記複数のセカンダリチャンクには、前記セカンダリボリューム内の前記高レベル論理ユニットを構成する複数の高レベルセカンダリチャンクと、前記セカンダリボリューム内の前記低レベル論理ユニットを構成する複数の低レベルセカンダリチャンクとが含まれる。前記記憶制御方法は、前記複数のプライマリチャンクのうちのどのプライマリチャンクに前記高レベルセカンダリチャンクと前記低レベルセカンダリチャンクとのどちらが対応付けられているかを記憶するメモリと、前記複数のチャンクの使用状況とに基づいて、前記複数のプライマリチャンクの中から選択されたプライマリチャンクに対応付けられている元のセカンダリチャンクに対し、前記複数のプールチャンクの中から選択された、前記セカンダリチャンクとは別の属性レベルを有する新たなセカンダリチャンクに対応付けるステップと、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込むステップとを有する。

20

30

## 【 0 0 2 9 】

本発明の第2の観点に従う記憶制御方法の第2の実施態様では、前記第1の実施態様において、記憶制御方法は、前記元のセカンダリチャンク内のデータを前記新たなセカンダリチャンク内に書込んだ後、前記元のセカンダリチャンクと前記選択されたプライマリチャンクとの対応付け解除するステップと、前記メモリ上で、前記選択されたプライマリチャンクに対して前記新たなセカンダリチャンクに対応付けるステップとを有する。

40

## 【 0 0 3 0 】

本発明の第2の観点に従う記憶制御方法の第3の実施態様では、前記第1の実施態様において、前記複数のチャンクの使用状況とは、前記セカンダリボリュームが提供する記憶容量を前記高レベルセカンダリボリューム又は前記低レベルセカンダリボリュームが占める割合である。

## 【 0 0 3 1 】

本発明の第2の観点に従う記憶制御方法の第4の実施態様では、記憶制御方法は、前記第1のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が多いならば、前記第1のチャンクに対して高

50

レベルチャンクを対応付けるステップを更に有する。

【0032】

本発明の第2の観点に従う記憶制御方法の第5の実施態様では、前記第1の実施態様において、前記記憶制御方法は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録するステップと、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付けるステップとを有する。

【0033】

本発明の第2の観点に従う記憶制御方法の第6の実施態様では、前記記憶制御方法は、前記第1のチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、前記データ更新回数の閾値よりも前記データ更新回数が少ないならば、前記第1のチャンクに対して低レベルチャンクを対応付けるステップを更に有する。

【0034】

本発明の第2の観点に従う記憶制御方法の第7の実施態様では、前記第1の実施態様において、前記記憶制御方法は、プライマリチャンクのデータ更新回数の閾値が前記メモリに記録されている場合、複数のプライマリチャンクの各々についてデータ更新回数を前記メモリに記録するステップと、前記データ更新回数の閾値よりも前記選択されたプライマリチャンクのデータ更新回数が多く、且つ、前記選択されたプライマリチャンクに低レベルセカンダリチャンクが対応付けられたならば、前記低レベルセカンダリチャンクに対して高レベルチャンクを対応付けるステップとを有する。

【0035】

本発明の第2の観点に従う記憶制御方法の第8の実施態様では、前記記憶制御方法は、前記プライマリボリュームと同じ新たなプライマリボリュームを生成する場合、前記複数のプライマリチャンクの少なくとも1つに前記低レベルセカンダリチャンクが対応付けられていることを前記メモリから判別するステップと、前記低レベルセカンダリチャンクに対して、前記複数のプールチャンクの中から選択された高レベルチャンクを対応付けるステップと、前記低レベルセカンダリチャンク内のデータを前記対応付けた高レベルチャンクに書込むステップと、前記対応付けた高レベルチャンクと、前記複数のプライマリチャンクのうちの1以上のプライマリチャンクにそれぞれ対応付けられている1以上の高レベルセカンダリチャンクとから構成される複数の高レベルチャンクの各々をプライマリチャンクとして前記メモリに設定するステップとを有する。

【0036】

なお、上述した記憶制御方法は、例えば、単一の記憶制御システム内で行うこともできるし、複数のコンピュータが接続された通信ネットワーク上でも行うこともできる。また、上述したメモリは、例えば、単一のメモリであっても良いし、複数のメモリであっても良い。複数のメモリの場合、例えば、分散して配置されても良い。

【発明の効果】

【0037】

本発明によれば、属性レベルの異なる複数の記憶デバイスのうちの属性レベルの低い記憶デバイスの影響を受けにくくなる。

【図面の簡単な説明】

【0038】

【図1】本発明の一実施形態の概念の説明図である。

【図2】本発明の一実施形態に係る記憶制御システムの構成例を示す。

【図3】ボリュームコピーLU登録テーブル309の構成例を示す。

【図4】ボリュームコピー管理テーブルの構成例を示す。

【図5】設定値テーブル307の構成例を示す。

【図6】障害対応ボリュームコピー管理テーブルの構成例を示す。

10

20

30

40

50

【図 7】ボリュームコピー取得プログラム 302 によって実行される処理の流れを示す。  
【図 8】更新頻度閾値入替えプログラム 303 によって実行される処理の流れを示す。  
【図 9】ディスク使用割合入替えプログラム 304 によって実行される処理の流れを示す。

【図 10】障害切り替えプログラム 305 によって実行される処理の流れを示す。  
【図 11】図 7 の S1 で行われるボリュームコピーのペア設定を説明するための図。  
【図 12】図 7 に示した処理流れにおいて、ボリュームコピー管理テーブル 308 に情報が登録される流れを説明するための図。  
【図 13】障害対応ボリュームコピー管理テーブル 306 の更新前と更新後の様子の一例を示す図。

10

【図 14】LU 管理テーブル 911 の構成例を示す。  
【発明を実施するための形態】

【0039】

以下、図面を参照して、本発明の一実施形態について説明する。

【0040】

図 1 は、本実施形態の概念の説明図である。まず、図 1 を参照して、本実施形態の概念について説明する。

【0041】

図 1 (A) に示すように、本実施形態では、信頼性及び性能のうちの少なくとも 1 つの属性レベルが異なる複数の記憶デバイスが混在している。複数の記憶デバイスには、例えば、属性レベルの高い記憶デバイスとして、高信頼性及び高性能のディスク装置である 1 以上のファイバチャネルディスク装置（以下、「FC ディスク装置」と言う）201 が含まれている。また、属性レベルの低い記憶デバイスとして、低信頼性及び低性能であるが FC ディスク装置 201 よりも安価である 1 以上のシリアル ATA ディスク装置（以下、「SATA ディスク装置」と言う）203 が含まれている。なお、本実施形態において、「信頼性」とは、例えば、データを破損することなく保持することができる耐久性や、故障が発生する確率等であり、具体的には、例えば、MTBF (Mean Time Between Failure) のことを言う。また、「性能」とは、例えば、データの転送レートの大きさや、応答速度の速さのことである。

20

【0042】

1 以上の FC ディスク装置 201 及び 1 以上の SATA ディスク装置 203 上には、それぞれ、複数の論理ユニット（以下、LU）が備えられる。各 LU は、複数の同一サイズのサブ LU（以下、「chunk」と言う）から構成されている。以下、FC ディスク装置 201 上に備えられる LU 205 を、「FC-LU」と称し、SATA ディスク装置 203 上に備えられる LU 207 を、「SATA-LU」と称する。また、FC-LU 205 を構成する chunk を「FC-chunk」と称し、FC-LU 206 を構成する chunk を「SATA-chunk」と称する。なお、図 1 では、FC-chunk を白抜きで表し、SATA-chunk をハッチングで表す。

30

【0043】

本実施形態では、1 以上の LU によって、1 つの仮想 LU が構成される。仮想 LU は、論理ボリュームとも言う。本実施形態では、仮想 LU として、例えば、プライマリボリューム（以下 PVOL）204 と、セカンダリボリューム（以下 SVOL）206 とがある PVOL 204 は、1 以上の FC-LU 205 から構成される。一方 SVOL 206 は、1 以上の FC-LU 205 のみから構成されても良いし、1 以上の SATA-LU 207 のみから構成されても良いし、FC-LU 205 と SATA-LU 207 との組み合わせから構成されても良い。以下、PVOL 204 を構成する FC-LU 205 を、「PVOL-FC-LU 205」と称し PVOL 204 を構成する FC-chunk を、「PVOL-FC-chunk」と称する。また、SVOL 206 を構成する FC-LU 205 を、「SVOL-FC-LU 205」と称し、SVOL 206 を構成する SATA-LU 207 を、「SVOL-SATA-LU 207」と称し、SVOL 206 を構成する FC-chunk を、「SVOL-FC-chunk」と称し、SVOL 206 を構成する SATA-chunk を、「SVOL-SATA-chunk」と称する。更に、SVOL-FC-chunk 及び SVOL-SATA-chunk を単に「SVOL-chunk」と総称する場合もある。

40

50

## 【 0 0 4 4 】

本実施形態では、記憶制御システムは、PVOL 2 0 4 とSVOL 2 0 6 とを二重化して管理することができ、その場合、例えばホスト装置からのデータをPVOL 2 0 4 に書込む場合、同一のデータをSVOL 2 0 6 に書込むことができる。具体的には、記憶制御システムは、PVOL-FC-chunkと、SVOL-FC-chunk又はSVOL-SATA-chunkとを二重化して管理し、或るPVOL-FC-chunkにサブデータ（データの構成要素）を書き込む場合、二重化されたSVOL-FC-chunk又はSVOL-SATA-chunkにも同じサブデータを書き込む。以下、PVOL 2 0 4 とSVOL 2 0 6 に同じデータを格納することを「ミラーリング」と呼び、PVOL 2 0 4 とSVOL 2 0 6 のペアのことを「ボリュームペア」と呼び、PVOL-FC-chunkとSVOL-FC-chunk又はSVOL-SATA-chunkとのペアのことを「chunkペア」と呼ぶ。

10

## 【 0 0 4 5 】

また、本実施形態では、PVOL-FC-chunk、SVOL-FC-chunk及びSVOL-SATA-chunkの他に、PVOL 2 0 4 及びSVOL 2 0 6 のいずれにも属していない複数のプールchunkから構成されたプールchunkグループ 2 0 8 が存在する。プールchunkグループ 2 0 8 を構成する複数のプールchunkには、FC-chunkである「プールFC-chunk」と、SATA-chunkである「プールSATA-chunk」とが含まれている。記憶制御システムは、プールchunkグループ 2 0 8 の中からプールchunkを選択してSVOL-chunkに割当て、そのSVOL-chunk内のサブデータを、選択されたプールchunkにコピーし、そのプールchunkをSVOL-chunkとし、サブデータのコピー元となったSVOL-chunkをプールchunkにすることで、プールchunkとSVOL-chunkとを交換することができる。なお、どのSVOL-chunkにどのようなプールchunkを割当てるかは、種々の観点、例えば、そのSVOL-chunkのchunkペア相手であるPVOL-chunk内のサブデータ更新頻度が幾つかに基づいて行うことができる。

20

## 【 0 0 4 6 】

具体的には、例えば、図 1 ( A ) に示すように、PVOL-FC-chunk 「 # 2 」 とSVOL-FC-chunk 「 # 2 」 によってchunkペアが構成されている場合において、PVOL-FC-chunk 「 # 2 」 内のサブデータの更新頻度が所定閾値よりも低いことが検出されたならば、記憶制御システムは、プールchunkグループ 2 0 5 の中からプールSATA-chunk ( 例えば「 # 5 1 」 ) を選択し、SVOL-FC-chunk 「 # 2 」 内のサブデータ B を、選択したプールSATA-chunk 「 # 5 1 」 にコピーする。そして、記憶制御システムは、図 1 ( B ) に示すように、プールSATA-chunk 「 # 5 1 」 を、SVOL-FC-chunk 「 # 2 」 の代わりにSVOL-FC-chunk 「 # 5 1 」 とし、逆に、SVOL-FC-chunk 「 # 2 」 をプールSATA-chunk 「 # 5 1 」 の代わりにプールSATA-chunk 「 # 2 」 とする。このように、サブデータの更新頻度が所定閾値よりも低いPVOL-FC-chunkのchunkペア相手がSVOL-FC-chunkであることが検出された場合には、そのPVOL-FC-chunkのchunkペア相手は、SVOL-FC-chunkからプールSATA-chunkに切替えられる（なお、切替え後、そのプールSATA-chunkはSVOL-SATA-chunkとなる）。

30

## 【 0 0 4 7 】

また、例えば、図 1 ( A ) に示すように、PVOL-FC-chunk 「 # 8 」 とSVOL-SATA-chunk 「 # 4 」 によってchunkペアが構成されている場合において、PVOL-FC-chunk 「 # 8 」 内のサブデータの更新頻度が所定閾値よりも高いことが検出されたならば、記憶制御システムは、プールchunkグループ 2 0 5 の中からプールFC-chunk ( 例えば「 # 5 3 」 ) を選択し、SVOL-SATA-chunk 「 # 4 」 内のサブデータHを、選択したプールFC-chunk 「 # 5 3 」 にコピーする。そして、記憶制御システムは、図 1 ( B ) に示すように、プールFC-chunk 「 # 5 3 」 を、SVOL-SATA-chunk 「 # 4 」 の代わりにSVOL-FC-chunk 「 # 5 3 」 とし、逆に、SVOL-SATA-chunk 「 # 4 」 をプールFC-chunk 「 # 5 3 」 の代わりにプールSATA-chunk 「 # 4 」 とする。このように、サブデータの更新頻度が所定閾値よりも高いPVOL-FC-chunkのchunkペア相手がSVOL-SATA-chunkであることが検出された場合には、そのPVOL-FC-chunkのchunkペア相手は、SVOL-SATA-chunkからプールFC-chunkに切替えられる（なお、切替え後、そのプールFC-chunkはSVOL-FC-chunkとなる）。

40

## 【 0 0 4 8 】

以上が、本実施形態の概念についての説明である。なお、以下の説明では、PVOL 2 0 4

50

を構成する 1 以上の FC-LU 2 0 5 や、SVOL 2 0 6 を構成する 1 以上の FC-LU 2 0 5 及び SATA-LU 2 0 7 は、同一の記憶制御システム内に存在するものとするが、複数の装置に分散して備えられていても良い。

【 0 0 4 9 】

以下、本実施形態について詳述する。

【 0 0 5 0 】

図 2 は、本実施形態に係る記憶制御システムの構成例を示す。

【 0 0 5 1 】

記憶制御システム 2 0 0 は、1 又は複数のファイバチャネルインターフェース装置（以下、ファイバ I / F）2 9 0 A、2 9 0 B を備えている（勿論 FC のインターフェース装置に限らず他のインターフェース装置であっても良い）。例えば、ファイバ I / F 2 9 0 A には、パーソナルコンピュータ等のホスト装置 1 0 0 が接続されても良いし、ファイバ I / F 2 9 0 B には、テープ装置（例えば磁気テープ記録装置）5 0 0 を有するバックアップサーバ 4 0 0 が接続されても良い。バックアップサーバ 4 0 0 は、ファイバ I / F 2 9 0 B を介して SVOL 2 0 6 内のデータを読み出し、そのデータをテープ装置 5 0 0 に書き込むことができる。なお、バックアップ中に SVOL 2 0 6 内のデータが更新されるとデータの整合性がとれなくなるため、記憶制御システム 2 0 0 は、ミラーリングの最中には、バックアップサーバ 4 0 0 によるバックアップを許可しない。バックアップを許可する場合は、例えば、ホスト装置 1 0 0 から PVOL 2 0 4 へのデータ更新は許可するが同じデータ更新を SVOL 2 0 6 には行わない非ミラーリングの状態中がある。

【 0 0 5 2 】

記憶制御システム 2 0 0 は、例えば LAN コントローラ等の管理インターフェース（以下、管理 I / F）2 4 0 を有する。管理 I / F 2 4 0 には、記憶制御システム 2 0 0 を管理するための管理端末 6 0 0 が接続される。

【 0 0 5 3 】

記憶制御システム 2 0 0 は、複数のディスク装置 2 0 1、2 0 3 と、複数のディスク装置 2 0 1、2 0 3 を制御するディスクコントローラ 2 5 0 と、外部装置（例えばホスト装置 1 0 0）とディスク装置 2 0 1、2 0 3 との間でやり取りされるデータを一時的に記憶するキャッシュメモリ 2 3 0 と、記憶制御システム 2 0 0 の動作を制御する CPU 2 1 0 と、CPU 2 1 0 に読み込まれるコンピュータプログラムや CPU 2 1 0 に参照されるテーブル等の制御情報が格納される制御メモリ 2 2 0 とが備えられる。

【 0 0 5 4 】

複数のディスク装置 2 0 1、2 0 3 には、1 以上の FC ディスク装置 2 0 1 と、1 以上の SATA ディスク装置 2 0 3 とが含まれている。1 以上の FC ディスク装置 2 0 1 には、前述したように、複数の FC-LU 2 0 5 が備えられている。各 FC-LU 2 0 5 は、PVOL 2 0 4 の構成要素にもなるし、SVOL 2 0 6 の構成要素になることもできる。一方、1 以上の SATA ディスク装置 2 0 3 には、前述したように、1 以上の SATA-LU 2 0 7 が備えられている。SATA-LU 2 0 7 は、SVOL 2 0 6 の構成要素になることができる。図示の例では、1 つの FC-LU 2 0 5 によって PVOL 2 0 4 が構成され、1 つの FC-LU 2 0 5 と 1 つの SATA-LU 2 0 7 とによって SVOL 2 0 6 が構成されている。

【 0 0 5 5 】

制御メモリ 2 2 0 には、基本制御プログラム 3 0 1、ボリュームコピー取得プログラム 3 0 2、更新頻度閾値入替えプログラム 3 0 3、ディスク使用割合入替えプログラム 3 0 4、障害切り替えプログラム 3 0 5、ボリュームコピー LU 登録テーブル 3 0 9、ボリュームコピー管理テーブル 3 0 8、設定値テーブル 3 0 7、障害対応ボリュームコピー管理テーブル 3 0 6 及び LU 管理テーブル 9 1 1 が格納されている。

【 0 0 5 6 】

基本制御プログラム 3 0 1 は、記憶制御システム 2 0 0 の基本的な動作を制御するためのコンピュータプログラムである。例えば、基本制御プログラム 3 0 1 は、ホスト装置 1 0 0 からの I / O 要求に従って、LU 2 0 5、2 0 6 A 又は 2 0 6 B からデータを読み出

10

20

30

40

50

しキャッシュメモリ 230 を介してホスト装置 100 に送信したり、その I/O 要求に含まれているデータを第 1 LU 205 に格納したりする。

【0057】

ボリュームコピー取得プログラム 302 は、ボリュームコピー取得を実施するためのコンピュータプログラムである。

【0058】

更新頻度閾値入替えプログラム 303 は、PVOL-FC-chunk の更新頻度が所定の更新頻度閾値以上か否かに基づいて、PVOL-FC-chunk に対応付けられた SVOL chunk のデータ入替え相手とする chunk の種類（別の言い方をすれば、プール FC-chunk とプール SATA-chunk のいずれか）を選択する。

10

【0059】

ディスク使用割合入替えプログラム 304 は、SVOL 206 内における SVOL-FC-chunk（又は SVOL-SATA-chunk）の割合が所定の割合以上か否かに基づいて、SVOL-chunk 内のサブデータのコピー先とする chunk の種類（別の言い方をすれば、プール FC-chunk とプール SATA-chunk のいずれか）を選択する。

【0060】

障害切り替えプログラム 305 は、PVOL 204 に障害が発生した場合（例えば PVOL-FC-LU を有する FC ディスク装置が破損した場合）、PVOL-FC-chunk に対応した SVOL-FC-chunk を、PVOL-FC-chunk に切替える。また、障害切り替えプログラム 305 は、PVOL 204 に障害が発生した場合、PVOL-FC-chunk に対応した SVOL-SATA-chunk が SVOL 207 内に存在するならば、その SVOL-SATA-chunk 内のサブデータを、プール chunk グループ 208の中から選択されたプール FC-chunk に移動し、そのプール FC-chunk を PVOL-FC-chunk に切替える。このようにして、障害切り替えプログラム 305 は、PVOL 204 に障害が発生した場合、PVOL-FC-chunk に対応した SVOL-FC-chunk と、PVOL-FC-chunk に対応する SVOL-SATA-chunk に割当てられたプール FC-chunk とによって、新たな PVOL を構成する。

20

【0061】

以下、図 3 ~ 図 6 を参照して、制御メモリ 220 に格納される各テーブル 309 ~ 306 及び 911 について説明する。

【0062】

図 3 は、ボリュームコピー LU 登録テーブル 309 の構成例を示す。

30

【0063】

ボリュームコピー LU 登録テーブル 309 には、記憶制御システム 200 内の複数の LU に関する情報が登録されるテーブルである。具体的には、例えば、ボリュームコピー LU 登録テーブル 309 には、複数の LU の各々について、ペア番号、外部用 LU 番号、内部用 LU 番号、LU 容量、ディスク種類、PVOL / SVOL 情報及びアクセス属性が登録される。

【0064】

ペア番号とは、ボリュームペアの識別番号である。

【0065】

外部用 LU 番号とは、ホスト装置等の外部装置から受ける LU 番号である。外部用 LU 番号は、2 以上の LU を 1 つの論理ボリュームとして外部装置に提供したい場合には、それら 2 以上の LU に対して同一の番号となる。図示の例で言えば、外部装置から LU 番号として「2」が指定された場合、内部用 LU 番号が「2」の LU と、内部用 LU 番号が「3」の LU とが 1 つの SVOL 206 として外部装置に提供されることになる。

40

【0066】

内部用 LU 番号とは、記憶制御システム 200 が認識し管理する LU 番号である。この実施形態では、例えば、内部用 LU 番号が「1」の LU は PVOL-FC-LU 205 であり、内部用 LU 番号が「2」の LU は SVOL-FC-LU 205 であり、内部用 LU 番号が「3」の LU は SVOL-SATA-LU 207 である。

【0067】

50

LU容量とは、LUの記憶容量である。

【0068】

ディスク種類とは、対応するLUを備えたディスク装置の種類（例えばインターフェース）を表す。具体的には、例えば、ディスク種類とは、FCディスク装置かSATAディスク装置かを表す。

【0069】

PVOL/SVOL情報とは、対応するLUがPVOLとSVOLのどちらを構成するのかを表す情報である。

【0070】

アクセス属性とは、対応するLUにどのようなアクセスを許可するかを表す情報である。例えば、「R/W可」は、読み出し及び書き込みの両方が許可されることを意味し、「Rのみ可」は、読み出しは許可されるが書き込みは禁止されることを意味し、図示しない「Wのみ可」は、書き込みは許可されるが読み出しは禁止されることを意味し、図示しない「R/W不可」は、読み出しも書き込みも禁止されることを意味する。アクセス属性には、様々な種類を採用することができる。

【0071】

図14は、LU管理テーブル911の構成例を示す。

【0072】

LU管理テーブル911には、記憶制御システム200に存在する複数のLUにそれぞれ対応した複数のLU情報が登録されている。LU情報には、例えば、内部用LU#（番号）、LU容量、ディスク種類、選択可否情報及びプールchunk#等のLU情報要素が含まれている。ここで、選択可否情報とは、ボリュームコピーのペアを設定する際に選択可能か否かを表す情報である（ちなみに、「ボリュームコピー」とは、ある時点でのデータの記憶イメージのことである）。また、プールchunk#とは、どのようなchunkとして使用されるかが未だ決まっておらず動的に割当可能な状態のchunk（つまりプールchunk）の番号である。

【0073】

図4は、ボリュームコピー管理テーブルの構成例を示す。

【0074】

ボリュームコピー管理テーブル308は、オリジナルデータ及びボリュームコピーに関する情報を管理するためのテーブルである。ボリュームコピー管理テーブル308は、左列、中列、及び右列の3つに大別される。

【0075】

左列には、オリジナルデータを格納するPVOL204に関する情報が登録される。具体的には、例えば、左列には、PVOL204を構成する各chunk毎に、LU#、chunk#及び更新頻度が登録される。LU#は、対応するchunkを有し、PVOLとして登録されているLUの内部用LU番号である。chunk#は、そのLU内での付与されたchunkの通し番号である。例えば、chunk#の最小値は1、chunk#の最大値は、対応するchunkを有するLUのLU容量をchunkサイズで割って得られた商の値（余りが生じたら商に1を加えた値）である。更新頻度は、対応するchunkに格納されているサブデータが更新された回数であり、初期値は0である。更新頻度は、例えばCPU210によって、インクリメントされたりリセットされたりする。

【0076】

中列には、ボリュームコピーを格納するSVOL206に関する情報が登録される。具体的には、例えば、中列には、SVOL206を構成する各chunk毎に、ディスク種類、LU#、及びchunk#が登録される。ディスク種類は、対応するchunkを有するLUを搭載したディスク装置の種類（例えばインターフェース種類）である。LU#は、対応するchunkを有し、SVOLとして登録されているLUの内部用LU番号である。chunk#は、そのLU内での付与されたchunkの通し番号である。この中列の各行は、左列の各行に対応している。すなわち、左列の行には、PVOL-FC-chunkに関する情報が登録されており、中列の行には

10

20

30

40

50



、SVOL-chunk（具体的には、SVOL-FC-chunkとSVOL-SATA-chunkのいずれか）に関する情報が登録されている。

【 0 0 7 7 】

右列には、入替え相手chunkに関する情報が登録される。ここで、「入替え相手chunk」とは、それに対応するSVOL-chunk内のサブデータの入替え先（換言すれば移動先）となるchunkである。この右列には、各入替え相手chunk毎に、ディスク種類、LU#、及びchunk#が登録される。なお、入替え相手chunkとしては、未だどのchunkとして使用されることが決まっていないうプールchunkを割当てることができる。また、空欄は、SVOL-chunkに入替え相手chunkがないことを意味する。

【 0 0 7 8 】

このボリュームコピー管理テーブル308を参照するCPU210は、以下のことを識別することができる。すなわち、例えば、LU#「1」でchunk#が「1」であるPVOL-FC-chunkには、LU#「2」でchunk#が「1」であるFC-chunkがSVOL-chunkとして対応付けられていることを識別することができる。そして、そのSVOL-chunkには、LU#「3」でchunk#「5」であるプールSATA-chunkが入替え相手chunkとして対応付けられていることも識別することができる。

【 0 0 7 9 】

以上が、ボリュームコピー管理テーブル308の構成例である。なお、ボリュームコピー管理テーブル308では、1つのPVOL-FC-chunkに対して複数のSVOL-chunkが対応付けられていても良いし、1つのSVOL-chunkに対して複数の入替え相手chunkが対応付けられていても良い。

【 0 0 8 0 】

図5は、設定値テーブル307の構成例を示す。

【 0 0 8 1 】

設定値テーブル307には、例えば、管理端末600から情報を入力して登録することができる。設定値テーブル307には、例えば、chunkサイズ、入替周期、更新頻度閾値及びディスク割合閾値が登録される。

【 0 0 8 2 】

chunkサイズは、LUを何バイト毎に分割してchunkに区切るかを示す値である。

入替周期は、SVOL-chunkに格納されたデータを、更新頻度閾値或いはディスク割合閾値に基づいて、プールFC-chunkもしくはプールSATA-chunkに入れ替えるためのスケジュールを示すための値（例えば、1週間単位であれば「weekly」）である。

更新頻度閾値は、PVOL-FC-chunkに対応したSVOL-chunk内のサブデータをプールchunkに格納するか否かを決定するための閾値である。この更新頻度閾値は、外部装置からのライトコマンドによってPVOL-FC-chunk内のサブデータが上述した入替周期中に更新された回数（つまり、ボリュームコピー管理テーブル308に記録されている更新頻度）と比較される数値である。

ディスク割合閾値は、1以上のSVOL-FC-chunkで構成される記憶容量（以下、SVOL-FC記憶容量）のSVOL206全体における割合の閾値である。具体的には、例えば、ディスク割合閾値が「0.3」となっている場合には、SVOL-FC記憶容量が、SVOL206全体において0.3（つまり30%）であり、1以上のSVOL-SATA-chunkで構成される記憶容量（以下、SVOL-SATA記憶容量）が、SVOL206全体において残りの0.7（つまり70%）であることを意味する。

【 0 0 8 3 】

なお、複数のペア番号（換言すれば、複数のボリュームペア）にそれぞれ対応した複数の設定値テーブルが備えられても良い。この場合、記憶制御システム200のCPU210は、各ペア番号に対応した設定値テーブルを参照して制御を行っても良い。これにより、制御の柔軟性が高くなる。

【 0 0 8 4 】

図6は、障害対応ボリュームコピー管理テーブルの構成例を示す。

10

20

30

40

50

## 【 0 0 8 5 】

障害対応ボリュームコピー管理テーブル 3 0 6 は、PVOL 2 0 4 で障害が発生した場合に、PVOL 2 0 4 内のどのPVOL-FC-chunkに対応付けられたFC-chunkをPVOL-FC-chunkに切替えるかを管理するためのテーブルである。障害対応ボリュームコピー管理テーブル 3 0 6 は、ボリュームコピー管理テーブル 3 0 8 と同様に、左列、中列、及び右列の 3 つに大別される。左列は、更新頻度が登録されないことを除いて、ボリュームコピー管理テーブル 3 0 8 の左列と同様の構成である。中列は、ボリュームコピー管理テーブル 3 0 8 の中列と同様の構成である。

## 【 0 0 8 6 】

右列には、障害対応移動先chunkに関する情報が登録される。ここで、「障害対応移動先chunk」とは、SVOL-chunk内のサブデータの移動先としてプールchunkグループ 2 0 8 の中から選択されたchunkである。この右列には、各障害対応移動先chunk毎に、ディスク種類、LU #、及びchunk # が登録される。図 6 から分かるように、障害対応移動先chunkは、本実施形態では、FC-chunkであり、その障害対応移動先chunkに対応付けられるSVOL-chunkはSVOL-SATA-chunkである。これにより、PVOL 2 0 4 で障害が発生した際、PVOL-FC-chunk内のサブデータのコピーがSVOL-SATA-chunkに存在する場合には、そのSVOL-SATA-chunk内のサブデータは、そのSVOL-SATA-chunkに対応付けられたFC-chunk（つまり、高信頼性・高性能のディスク装置であるFCディスク装置上の空きchunk）に移動される。なお、空欄は、SVOL-chunkに障害対応移動先chunkが対応付けられていないことを意味する。

## 【 0 0 8 7 】

以上が、制御メモリ 2 2 0 に格納される各テーブル 3 0 9 ~ 3 0 6 及び 9 1 1 についての説明である。

## 【 0 0 8 8 】

以下、上述したテーブル 3 0 9 ~ 3 0 6 及び 9 1 1 を参照して本実施形態で行われる処理流れを説明する。

## 【 0 0 8 9 】

図 7 は、CPU 2 1 0 に読み込まれたボリュームコピー取得プログラム 3 0 2 によって実行される処理の流れを示す。

## 【 0 0 9 0 】

ボリュームコピー取得プログラム 3 0 2 は、ボリュームコピーのペアを設定する（ステップ S 1）。この場合、例えば、図 1 1 に示すような流れで、ボリュームコピーLU登録テーブル 3 0 9 に情報が登録される。

## 【 0 0 9 1 】

例えば、ボリュームコピー取得プログラム 3 0 2 は、例えば管理端末 6 0 0 のディスプレイ画面に、コピーペア設定画面 9 1 2 を表示させる。コピーペア設定画面 9 1 2 は、PVOL 2 0 4 を構成するPVOL-LUのLU #（内部用LU番号）と、SVOLを構成する複数のSVOL-LU（1以上のFC-LU及び1以上のSATA-LU）のLU #とを入力するようになっている。このコピーペア設定画面 9 1 2 に、ボリュームコピーLU登録テーブル 3 0 9 に登録されていない複数のLU（つまり、LU管理テーブル 9 1 1 において選択可になっているLU）の中からPVOL-FC-LU（PVOL 2 0 4 を構成するFC-LU）、SVOL-FC-LU（SVOL 2 0 6 を構成するFC-LU）、及びSVOL-SATA-LU（SVOL 2 0 6 を構成するSATA-LU）が選択されてそれぞれのLU #が入力されたならば、ボリュームコピー取得プログラム 3 0 2 は、入力された各LU #を、ボリュームコピーLU登録テーブル 3 0 9 に書く。また、ボリュームコピー取得プログラム 3 0 2 は、入力されたLU #に対応する他のLU情報要素（例えばディスク種類）をLU管理テーブル 9 1 1 から取得し、取得したLU情報要素をボリュームコピーLU登録テーブル 3 0 9 に書く。これにより、例えば、PVOL-FC-LUとして内部用LU #「1」が入力され、SVOL-FC-LUとして内部用LU #「2」が入力され、SVOL-SATA-LUとして内部用LU #「3」が入力された場合、ボリュームコピー取得プログラム 3 0 2 は、LU管理テーブル 9 1 1 において、内部用LU #「1」~「3」の各々に対応した選択可否情報を選択可から選択不可に切替え、且つ、図 3 に示したようなボリュームコピーLU登録テ

10

20

30

40

50

ーブル309を構築する。

【0092】

再び図7を参照して、S2以降について説明する。

【0093】

ボリュームコピー取得プログラム302は、例えば管理端末600を介して、ユーザから、設定値テーブル307の値の入力を受付ける。種々の値（すなわち、chunkサイズ、入替周期、更新頻度閾値及びディスク割合閾値）が入力された場合、ボリュームコピー取得プログラム302は、入力された値を設定値テーブル307に登録する（S2）。

【0094】

次に、ボリュームコピー取得プログラム302は、PVOL-FC-chunkをボリュームコピー管理テーブル308に登録する（S3）。この処理における具体例を、図12（A）を参照し説明する。すなわち、例えば、ボリュームコピー取得プログラム302は、ボリュームコピーLU登録テーブル309に設定されたPVOL-FC-LUについて、そのLU容量及び設定値テーブル307に登録されたchunkサイズを基にchunkの数を算出する。そして、ボリュームコピー取得プログラム302は、算出された数のchunkに、それぞれ、通し番号としてchunk#を割当て、割当てたchunk#と、そのPVOL-FC-LUのLU#とを、ボリュームコピーLU登録テーブル309に登録する。ボリュームコピー取得プログラム302は、各PVOL-FC-chunkの更新頻度には、初期値として0を入力する。なお、ボリュームコピー取得プログラム302は、ホスト装置100等の外部装置からのライトコマンドに従ってデータ更新が行われたならば、データ更新が行われたPVOL-FC-chunkに対応する更新頻度を1つ加算する。

10

20

【0095】

次に、ボリュームコピー取得プログラム302は、SVOL-FC-chunkをボリュームコピー管理テーブル308に登録する（S4）。この処理における具体例を、図12（B）を参照し説明する。すなわち、例えば、ボリュームコピー取得プログラム302は、PVOL-FC-chunkを登録する場合と同様の方法で、PVOL-FC-LUのchunkの数を算出して各chunkにchunk#を割当て、割当てたchunk#と、そのSVOL-FC-LUのLU#とを、ボリュームコピーLU登録テーブル309に登録する。

【0096】

なお、S4において、全てのPVOL-FC-chunkに対してSVOL-chunkが設定されたならば（S5でY）、ボリュームコピー取得プログラム302は、後述するS6～S10の動作は行わず、S11へ移行する。

30

【0097】

また、ボリュームコピー取得プログラム302は、S4において、少なくとも1つのPVOL-FC-chunkに対してSVOL-chunkが設定されておらず、且つ、SVOL-FC-chunkが未だPVOL-FC-chunkに対応付けられておらずに残っている場合には（S5でN及びS6でY）、残っているPVOL-FC-chunkに対し、S4の動作を実行する。

【0098】

また、ボリュームコピー取得プログラム302は、S4において、少なくとも1つのPVOL-FC-chunkに対してSVOL-chunkが設定されておらず、且つ、SVOL-FC-chunkが残っていない場合には（S5でN及びS6でN）、SVOL-SATA-LUについて、SVOL-FC-LUの場合と同様に、chunkの数を算出して各chunkにchunk#を割当て、割当てたchunk#及びLU#をボリュームコピーLU登録テーブル309に登録する（S7）。その結果の一例を、図12（C）に示す。

40

【0099】

なお、S7において、ボリュームコピー取得プログラム302は、全てのPVOL-FC-chunkに対してSVOL-chunkが設定された場合には（S8でY）、後述するS9～S10の動作は行わず、S11へ移行する。

【0100】

また、S7において、ボリュームコピー取得プログラム302は、少なくとも1つのPV

50

OL-chunkに対してSVOL-chunkが設定されておらず、且つ、SVOL-SATA-chunkが未だPVOL-FC-chunkに対応付けられておらずに残っている場合には（S 8でN及びS 9でY）、S 7に戻る。

【0101】

また、S 7において、ボリュームコピー取得プログラム302は、少なくとも1つのPVOL-FC-chunkに対してSVOL-chunkが設定されておらず、且つ、SVOL-SATA-chunkが残っていない場合には（S 8でN及びS 9でN）、SVOLのchunkが足りないということなので、SVOLにLUを追加することの警告を、例えば管理端末600に出力する（S 10）。

【0102】

S 5でY又はS 8でYの後、PVOLにデータが格納された場合、ボリュームコピー取得プログラム302は、ボリュームコピー管理テーブル308を参照して、PVOLのどのchunkにどのSVOLのどのchunkが対応付けられているかを判別し、PVOL-FC-chunk及びそれに対応付けられたSVOL-chunkにサブデータを格納する（S 11）。具体的には、例えば、ボリュームコピー取得プログラム302は、キャッシュメモリ230に登録されているサブデータを二重化し、キャッシュメモリ230上の一方のサブデータをPVOL-FC-chunkに格納し、キャッシュメモリ230上の他方のサブデータを、そのPVOL-FC-chunkに対応付けられたSVOL-chunkに格納する。

【0103】

S 11の後、ボリュームコピー取得プログラム302は、任意のタイミングで、ボリュームコピーLU登録テーブル309において、SVOLを構成する各LUのアクセス属性を、R/W可（読みし及び書き込みの両方を許可）に設定する（S 12）。

【0104】

なお、この処理において、PVOLには、ランダムライトアクセスによってデータが書き込まれても良いし、シーケンシャルライトアクセスによってデータが書き込まれても良い。例えば、ランダムライトアクセスの場合、ボリュームコピー取得プログラム302は、各PVOL-FC-chunk毎に対応したライトコマンドを受け、1つのライトコマンドを処理する度に、PVOL-FC-chunk及びそれに対応付けられたSVOL-chunkにサブデータを格納する。一方、例えば、シーケンシャルライトアクセスの場合、ボリュームコピー取得プログラム302は、複数のPVOL-FC-chunk（例えば全てのPVOL-FC-chunk）に対応したライトコマンドを受け、1つのライトコマンドを処理する際に、chunk#の若い方から順に、複数のPVOL-FC-chunk及びそれらにそれぞれ対応した複数のSVOL-chunkにサブデータを書き込んでいく。

【0105】

図8は、CPU210に読み込まれた更新頻度閾値入替えプログラム303によって実行される処理の流れを示す。

【0106】

設定値テーブル307に登録された入替周期の時期になった場合（S 21-A）、或いは、ユーザから所定端末（例えば管理端末600或いはホスト装置100）を介してデータ入替え指示が入力された場合（S 21-B）、基本制御プログラム301が更新頻度閾値入替えプログラム303を起動する。

【0107】

更新頻度閾値入替えプログラム303は、1以上のボリュームペアの中から選択されたボリュームペア（以下、対象ボリュームペア）が、非ミラーの状態であることが判別されたならば、ボリュームコピーLU登録テーブル309において、対象ボリュームペアのSVOLを構成する各LUのアクセス属性を更新不可（例えばRのみ可）に設定する。対象ボリュームペアがミラー状態にあった場合には、警告を出力する（S 22）。なお、対象ボリュームペアが非ミラー状態かミラー状態かは、例えば、各ペア番号に対応した状態情報（ミラー状態か非ミラー状態かを表す情報）が登録されているペア管理テーブル914（例えば制御メモリ220に用意される）を参照することにより、判別することができる。また、ミラー状態とは、二重化されている状態。すなわち、PVOL内でデータが更新された場

10

20

30

40

50

合にはPVOLからSVOLに更新後データがコピーされるようになっている状態（換言すれば、SVOLがPVOLに同期した状態）である。非ミラー状態とは、二重化が解除されている状態、すなわち、PVOL内でデータが更新されてもPVOLからSVOLに更新後データがコピーされないようになっている状態（換言すれば、SVOLがPVOLに非同期した状態）である。

【 0 1 0 8 】

さて、次に、更新頻度閾値入替えプログラム 3 0 3 は、ボリュームコピー管理テーブル 3 0 8 の最初の行に登録されているPVOLchunkの更新頻度と、設定値テーブル 3 0 7 に登録されている更新頻度閾値とを比較する（ S 2 3 ）。

【 0 1 0 9 】

S 2 3 において、更新頻度閾値入替えプログラム 3 0 3 は、PVOL-FC-chunkの更新頻度が更新頻度閾値以上であり（ S 2 3 で Y ）、且つ、そのPVOL-FC-chunkのchunkペア相手のSVOL-chunkがFC-chunkであることがボリュームコピー管理テーブル 3 0 8 から判別された場合には（ S 2 4 で Y ）、後述の S 2 8 に進む。

10

【 0 1 1 0 】

S 2 3 において、更新頻度閾値入替えプログラム 3 0 3 は、PVOL-FC-chunkの更新頻度が更新頻度閾値以上であり（ S 2 3 で Y ）、且つ、そのPVOL-FC-chunkに対応したSVOL-chunkがFC-chunkでないことがボリュームコピー管理テーブル 3 0 8 から判別された場合には（ S 2 4 で N ）、複数のプールchunkの中からプールFC-chunkを選択し、選択されたプールFC-chunkのchunk # 及びLU # を、上記FC-chunkでないSVOL-chunk（つまりSVOL-SATA-chunk）に対応付けて、ボリュームコピー管理テーブル 3 0 8 の右列（入替え相手chunkの列）に書込む（ S 2 5 ）。これにより、サブデータの更新頻度が更新頻度閾値以上であるPVOL-FC-chunkに対応付けられたSVOL-SATA-chunkに対し、データの入替え相手として、高信頼性・高性能のディスク装置上に存在するFC-chunkが対応付けられる。なお、SVOL-SATA-chunkに対応付けられるchunk # は、複数のプールchunkの中から選択されたことから分かるように、ボリュームコピー管理テーブル 3 0 8 上に登録されていないchunk # である。

20

【 0 1 1 1 】

S 2 3 において、更新頻度閾値入替えプログラム 3 0 3 は、PVOL-FC-chunkの更新頻度が更新頻度閾値未満であり（ S 2 3 で N ）、且つ、そのPVOL-FC-chunkに対応したSVOL-chunkがSATA-chunkであることがボリュームコピー管理テーブル 3 0 8 から判別された場合には（ S 2 6 で Y ）、後述の S 2 8 に進む。

30

【 0 1 1 2 】

S 2 3 において、更新頻度閾値入替えプログラム 3 0 3 は、PVOL-FC-chunkの更新頻度が更新頻度閾値未満であり（ S 2 3 で N ）、且つ、そのPVOL-FC-chunkに対応したSVOL-chunkがSATA-chunkでないことがボリュームコピー管理テーブル 3 0 8 から判別された場合には（ S 2 6 で N ）、複数のプールchunkの中からSATA-chunkを選択し、選択されたSATA-chunkのchunk # 及びLU # を、上記SATA-chunkでないSVOL-chunk（つまりSVOL-FC-chunk）に対応付けて、ボリュームコピー管理テーブル 3 0 8 の右列（入替え相手chunkの列）に書込む（ S 2 7 ）。これにより、サブデータの更新頻度が更新頻度閾値未満であるPVOL-FC-chunkに対応付けられたSVOL-FC-chunkに対し、データの入替え相手として、低信頼性・低性能であるが安価であるディスク装置上に存在するSATA-chunkが対応付けられる。

40

【 0 1 1 3 】

なお、 S 2 4 で Y 、 S 2 6 で Y 、 S 2 5 又は S 2 7 において、入替え先のchunkが存在しない場合（換言すれば、選択可能なプールchunkが存在しない場合）（ S 2 8 で N ）、入替え先のchunkのプールが不足しているので、更新頻度閾値入替えプログラム 3 0 3 は、SVOLにLUを追加するか閾値の変更を行うような警告を、例えば管理端末 6 0 0 又はホスト装置 1 0 0 に出力する（ S 2 9 ）。また、全てのchunkの確認を行わずとも、後述の S 3 1 ~ S 3 6 までの処理が行われても良い。この場合、その処理の後に、 S 2 2 以降の処理が行われても良い。

【 0 1 1 4 】

50

さて、S 2 8において、入替え先chunkが足りている場合（S 2 8でY）、更新頻度閾値入替えプログラム3 0 3は、全てのPVOL-FC-chunkについて、更新頻度と更新頻度閾値との比較処理を終えたかを判断する（S 3 0）。

【0 1 1 5】

S 3 0において、まだ比較処理が行われていないPVOL-FC-chunkがあれば（S 3 0でN）、更新頻度閾値入替えプログラム3 0 3は、S 2 3に戻り、次のPVOL-FC-chunkについて、S 2 3～S 2 8の処理を行う。

【0 1 1 6】

一方、S 3 0において、全てのPVOL-FC-chunkについて比較処理が終わっていると判断されたならば（S 3 0でY）、更新頻度閾値入替えプログラム3 0 3は、ボリュームコピー管理テーブル3 0 8に登録されたchunk#を有する入替え先chunkに、それに対応付いたコピー先chunk内のデータを入れ替える処理を実行するべく、バックアップ等によってSVOLからデータの読み出しが行われているか否かを判断する（S 3 1）。

【0 1 1 7】

S 3 1において、SVOLからデータの読出中であった場合は（S 3 1でY）、更新頻度閾値入替えプログラム3 0 3は、読み出しを行っているバックアップ等の操作を停止するか、入替えプログラムを停止するような警告を出力する（S 3 2）。

【0 1 1 8】

一方、S 3 1において、SVOLからデータの読出し中でない場合には（S 3 1でN）、更新頻度閾値入替えプログラム3 0 3は、SVOLを構成する各LUのアクセス属性を読出し不可（例えばR/W不可）に設定する（S 3 3）。

【0 1 1 9】

S 3 3の後、更新頻度閾値入替えプログラム3 0 3は、ボリュームコピー管理テーブル3 0 8に基づいて、中列（SVOL欄）に登録されているchunk#を持つSVOL-chunk内のサブデータを、そのSVOL-chunkに対応付けられた入替え先chunkに移動させる（S 3 4）。それが完了したならば、更新頻度閾値入替えプログラム3 0 3は、ボリュームコピー管理テーブル3 0 8において、その入替え先chunkの内容（ディスク種類、LU#及びchunk#）を、その入替え先chunkに対応するSVOL-chunkの内容に上書きし、且つ、右列（入替え相手chunk欄）から、上記入替え先chunkの内容を消去する（S 3 5）。また、その場合、更新頻度閾値入替えプログラム3 0 3は、消去した入替え先chunkの内容（例えばchunk#）を、プールchunkの内容として、例えばLU管理テーブル9 1 1に登録しても良い。

【0 1 2 0】

S 3 5の後、更新頻度閾値入替えプログラム3 0 3は、SVOLを構成する各LUのアクセス属性を読出し可（例えばRのみ可）に設定する（S 3 6）。なお、S 3 6の後、もし全てのPVOL-FC-chunkについて上記比較処理を行わずにS 3 1以降を行っていた場合には、更新頻度閾値入替えプログラム3 0 3は、点線で示す通り、S 3に戻る。

【0 1 2 1】

S 3 6の後、更新頻度閾値入替えプログラム3 0 3は、ボリュームコピー管理テーブル3 0 8にお上の各vの更新頻度を、初期値に戻す（S 3 7）。そして、更新頻度閾値入替えプログラム3 0 3は、SVOLを構成する各LUのアクセス属性を更新可（例えばR/W可）に設定する（S 3 8）。

【0 1 2 2】

以上が、更新頻度閾値入替えプログラム3 0 3が行う処理流れである。

【0 1 2 3】

図9は、CPU 2 1 0に読み込まれたディスク使用割合入替えプログラム3 0 4によって実行される処理の流れを示す。

【0 1 2 4】

設定値テーブル3 0 7に登録された入替周期の時期になった場合（S 4 1 - A）、或いは、ユーザから所定端末（例えば管理端末6 0 0或いはホスト装置1 0 0）を介してデータ入替え指示が入力された場合（S 4 1 - B）、基本制御プログラム3 0 1がディスク使

用割合入替えプログラム304を起動する。

【0125】

ディスク使用割合入替えプログラム304は、図8のS22と同様の方法で、ボリュームコピーLU登録テーブル309において、対象ボリュームペアのSVOLを構成する各LUのアクセス属性を更新不可（例えばRのみ可）に設定する（S42）。

【0126】

次に、ディスク使用割合入替えプログラム304は、ボリュームコピー管理テーブル803上の複数の行を、データ更新頻度の降順（つまり高い順）にソートする（S43）。以下、ボリュームコピー管理テーブル803の行数を $n$ とし、降順ソート後の行番号を $i$ とし、降順ソート後のボリュームコピー管理テーブル803を $P(i)$ とする。ディスク使用割合入替えプログラム304は、例えば、降順ソート後行番号 $i$ の若い順に（換言すれば、データ更新頻度の高い順に）、以下のS44以降の処理を行なう。

10

【0127】

ディスク使用割合入替えプログラム304は、複数の降順ソート後行番号の中から1つの行番号 $i$ を選択し、選択した行番号 $i$ を行数 $n$ で割った値 $i/n$ と、設定値テーブル307に登録されているディスク割合閾値 $T$ とを比較する（S44）。

【0128】

S44の結果、 $i/n$ が $T$ 以上である場合、ディスク使用割合入替えプログラム304は、上記選択された行番号 $i$ のPVOL-FC-chunkに対応したSVOL-chunkはFC-chunkであるかを判別する（S45）。S45において、肯定的な判別結果が得られた場合（S45でY）、ディスク使用割合入替えプログラム304は、後述のS51の処理を行う。一方、S45において、否定的な判別結果が得られた場合（S45でN）、ディスク使用割合入替えプログラム304は、複数のプールchunkの中からFC-chunkを選択し、その選択したFC-chunkを、上記対応したSVOL-chunkの入替え相手chunkとして $P(i)$ に設定する（S46）。その際、複数のプールchunkの中に、選択可能なFC-chunkが存在しない場合には（S49でN）、ディスク使用割合入替えプログラム304は、選択可能なプールFC-chunkを増やすことの警告をユーザに出力し（S50）、そうでない場合は（S49でY）、S51を行なう。

20

【0129】

S44の結果、 $i/n$ が $T$ 未満である場合、ディスク使用割合入替えプログラム304は、上記選択された行番号 $i$ のPVOL-FC-chunkに対応したSVOL-chunkはSATA-chunkであるかを判別する（S47）。S47において、肯定的な判別結果が得られた場合（S47でY）、ディスク使用割合入替えプログラム304は、後述のS51の処理を行う。一方、S47において、否定的な判別結果が得られた場合（S47でN）、ディスク使用割合入替えプログラム304は、複数のプールchunkの中からSATA-chunkを選択し、その選択したSATA-chunkを、上記対応したSVOL-chunkの入替え相手chunkとして $P(i)$ に設定する（S48）。その際、複数のプールchunkの中に、選択可能なSATA-chunkが存在しない場合には（S49でN）、ディスク使用割合入替えプログラム304は、選択可能なプールSATA-chunkを増やすことの警告をユーザに出力し（S50）、そうでない場合は（S49でY）、S51を行なう。

30

40

【0130】

ディスク使用割合入替えプログラム304は、以上のS44～S48の処理を、全ての行番号 $i$ について行ない（S51でN）、全ての行番号 $i$ について行ったのであれば（S51でY）、図8のS31～S38と同様の処理を行う。

【0131】

以上の処理流れによれば、PVOL-FC-chunk内のサブデータの更新頻度に応じて、そのPVOL-FC-chunkに対応したSVOL-chunkが適切な属性レベルのchunkでなければ、そのSVOL-chunk内のサブデータが適切な属性レベルの別のchunkに移されると共に、SVOL206におけるSVOL-FC記憶容量の割合（別の言い方をすれば、SVOL-SATA記憶容量の割合）がディスク割合閾値 $T$ に調整される。

50

## 【 0 1 3 2 】

図 1 0 は、C P U 2 1 0 に読み込まれた障害切り替えプログラム 3 0 5 によって実行される処理の流れを示す。なお、以下の説明では、説明を分かり易くするために、障害発生時のPVOLを元PVOL、障害発生時のSVOLを元SVOL、障害切り替えプログラムにより作成されたPVOLおよびSVOLをそれぞれ新PVOLおよび新SVOLと呼ぶ。また、以下の説明では、ホスト装置 1 0 0 からライト対象データを受けて元PVOLに書込んでいる最中に元PVOLで障害が発生したものとする。

## 【 0 1 3 3 】

元PVOLで障害が発生した場合 ( S 6 1 )、基本制御プログラム 3 0 1 が、それを検出して、障害切り替えプログラム 3 0 5 を起動する。

10

## 【 0 1 3 4 】

障害切り替えプログラム 3 0 5 は、障害が発生した元PVOLを構成する各 L U のアクセス属性として読み出し不可 ( 例えば R / W 不可 ) をボリュームコピー L U 登録テーブル 3 0 9 に設定する ( S 6 2 )。また、障害切り替えプログラム 3 0 5 は、元PVOLに対するホスト装置 1 0 0 からのライト対象データを、キャッシュメモリ 2 3 0 又は別の L U に保存する ( S 6 3 )。

## 【 0 1 3 5 】

次に、障害切り替えプログラム 3 0 5 は、複数のプールchunkの中からFC-chunkを選択し、選択されたFC-chunkのchunk # 及びLU # を、元SVOL-SATA-chunkに対応付けて、障害対応管理テーブル 3 0 6 の右列 ( 障害対応移動先chunk欄 ) に書込む ( S 6 4 )。なお、その際、割当て可能なFC-chunkが不足してなければ ( S 6 5 で Y )、障害切り替えプログラム 3 0 5 は、後述の S 6 7 を行い、一方、割当て可能なFC-chunkが複数のプールchunk内に存在しない場合には、FC-LUが不足している旨の警告を出力する ( S 6 5 で N 及び S 6 6 )。

20

## 【 0 1 3 6 】

S 6 7 では、障害切り替えプログラム 3 0 5 は、障害対応ボリュームコピー管理テーブル 3 0 6 に基づいて、中列 ( SVOL欄 ) に登録されているchunk # を持つ元SVOL-SATA-chunk内のサブデータを、その元SVOL-SATA-chunkに対応付けられた入替え先chunk ( FC-chunk ) に移動させる ( S 6 7 )。

## 【 0 1 3 7 】

30

次に、障害切り替えプログラム 3 0 5 は、障害対応ボリュームコピー管理テーブル 3 0 6 において、入替え先chunkの内容 ( L U # 及びchunk # ) を、その入替え先chunkに対応する元PVOL-FC-chunkの内容に上書きし、入替え先chunkの内容の内容を消去する。また、障害切り替えプログラム 3 0 5 は、入替え先chunkが存在しない元PVOL-FC-chunkについては、元SVOL-FC-chunkの内容 ( L U # 及びchunk # ) を、元PVOL-FC-chunkの内容に上書きし、その元SVOL-FC-chunkの内容を消去する ( S 6 8 )。このような処理によって、元PVOLに障害が発生した場合、元PVOL-FC-chunkに対応した元SVOL-chunkがFC-chunkであれば、その元SVOL-chunkがそのまま新PVOL-chunkに切り替わる。そして、元PVOL-chunkに対応した元SVOL-chunkがSATA-chunkであれば、複数のプールchunkの中から選択されたFC-chunkがそのSATA-chunkに対応付けられて、選択されたFC-chunkが新PVOL-chunkに切り替わる。この結果、障害対応ボリュームコピー管理テーブル 3 0 6 の左列 ( オリジナルデータ欄 ) に登録されていた複数の元PVOL-chunkの各々が、元SVOL-FC-chunk又は上記選択されたFC-chunkに切替えられて、元SVOL-FC-chunkや上記選択されたFC-chunkで構成された新PVOLが生成される。なお、障害対応ボリュームコピー管理テーブル 3 0 6 の更新前の様子を図 1 3 ( A ) に示し、そのテーブル 3 0 6 の更新後の様子を図 1 3 ( B ) に示す。

40

## 【 0 1 3 8 】

S 6 8 のテーブル更新処理によって、複数の元SVOL-chunkのうちFC-chunkであるものは、全て新PVOL-FC-chunkに切り替わったので、その分の新SVOL-chunkが必要になる。そこで、障害切り替えプログラム 3 0 5 は、例えば、複数のプールchunkの中から、必要な数だけのFC-chunkを選択し、選択されたFC-chunkを、新SVOL-chunkとして、障害対応ボリュ

50



ームコピー管理テーブル306やボリュームコピー管理テーブル308の中列に登録する。そして、障害切り替えプログラム305は、元SVOL-chunkであったFC-chunk内のデータを、新SVOL-chunkにコピーする(S69)。

【0139】

その後、障害切り替えプログラム305は、S63で保存したライト対象データを、新PVOLに書込む。また、障害切り替えプログラム305は、例えばホスト装置100から所定の照会コマンド(例えばSCSIプロトコルに基づくInquiryコマンド)を受信した場合に、新PVOLに関する情報(例えば、外部用LU番号及び記憶容量等)をホスト装置100に提供する(S69)。それにより、ホスト装置100は、新PVOLを認識することができる。

10

【0140】

以上が、障害切り替えプログラム305によって行われる処理の流れである。なお、上述のS68の際、障害切り替えプログラム305は、ボリュームコピー管理テーブル308の内容も同様に更新しても良い。また、新PVOL-chunkに切替えられた元SVOL-chunkの内容は、障害対応ボリュームコピー管理テーブル306やボリュームコピー管理テーブル308から消去しても良い。

【0141】

以上、上述した実施形態によれば、記憶制御システム200上に存在する複数のLUの各々が、複数のchunkに分割される。また、PVOLはFC-chunkのみで構成されるが、SVOLは、FC-chunkとSATA-chunkの両方で構成される。そして、複数のSVOL-chunkの各々には、複数のプールchunkの中から選択されたFC-chunkとSATA-chunkのいずれかが動的に対応付けられる。対応付けられるchunkの種類は、PVOLへのデータの書込み状況に基づいて切替えられる。具体的には、例えば、データの更新頻度が高いPVOL-FC-chunkに対応したSVOL-SATA-chunkには、高信頼性及び高性能であるFCディスク装置上に存在するFC-chunkが対応付けられ、一方、データの更新頻度が低いPVOL-FC-chunkに対応したSVOL-FC-chunkには、低信頼性及び低性能であるが安価であるSATAディスク装置上に存在するSATA-chunkが対応付けられる。これにより、低信頼性及び低性能のディスク装置によるコピー処理が低速になることとコストの両方を抑えることができる。

20

【0142】

また、上述した実施形態によれば、SVOLにおけるSVOL-FC記憶容量割合(換言すればSVOL-SATA記憶容量割合)が、予め設定したディスク割合閾値になるように自動的に調節される。これにより、ユーザが定期的になんら面倒な設定を行わなくても、SVOLにおけるFC記憶容量割合はユーザ所望の割合になる。

30

【0143】

また、上述した実施形態によれば、SVOL-FC記憶容量割合の調節は、更新頻度の高いPVOL-FC-chunkに対応したSVOL-chunk順に行なわれる。これにより、効率的に、FC記憶容量割合の調節が行われる。

【0144】

また、上述した実施形態によれば、元PVOLで障害が発生した場合、元PVOL-chunkに対応付けられているchunkがSATA-chunkであっても、そのSATA-chunk内のデータは、複数のプールchunkの中から選択されたFC-chunkに移動され、そのFC-chunkが新PVOL-chunkに切り替わる。これにより、元PVOL-chunkに対応付けられているchunkの種類に関わらず、新PVOLを構成する新PVOL-chunkをFC-chunkにすることができる。

40

【0145】

以上、本発明の実施形態を説明したが、これは本発明の説明のための例示であって、本発明の範囲をこの実施形態にのみ限定する趣旨ではない。本発明は、他の種々の形態でも実施することが可能である。例えば、上述した実施形態は、信頼性や性能以外の属性レベルの記憶デバイスに対しても適用することができる。また、上述した実施形態は、複数のLUが2以上の装置に分散して配置されていても(例えば、PVOLが記憶制御システム200に存在していてSVOLが他の記憶制御システムに存在していても)、適用することができ

50

る。また、上述した実施形態では、ディスク装置の優劣は、高信頼性及び高性能であるか低信頼性及び低性能であるかの2段階であるが、それよりも多段階であっても良い。また、上述した実施形態において、更新頻度閾値及びディスク割合閾値の少なくとも一方は、より細かな調節を行うことができるよう複数個存在していても良い。また、ディスク割合閾値は、FC記憶容量割合用とSATA記憶容量割合用の2種類が用意されても良い。また、データ更新頻度は、一定期間内でのデータ更新回数であるが、必ずしも一定期間でなく、例えば単に更新回数であっても良い。

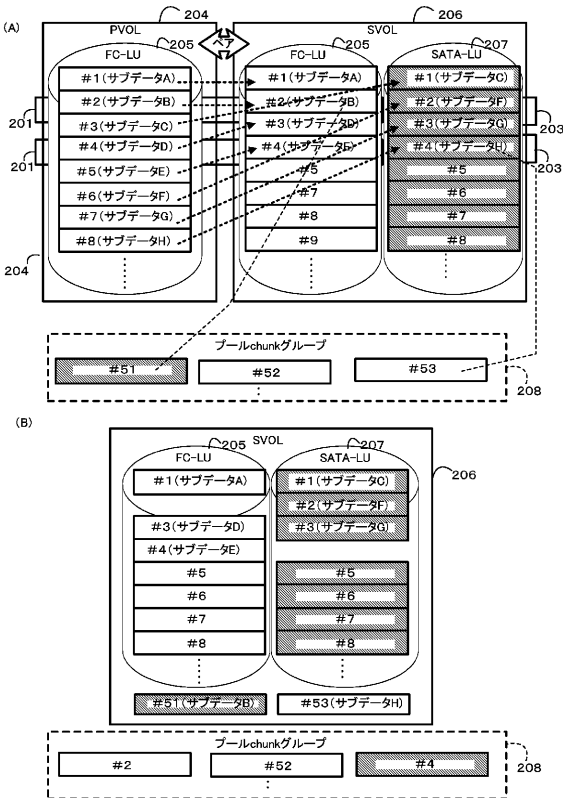
【符号の説明】

【0146】

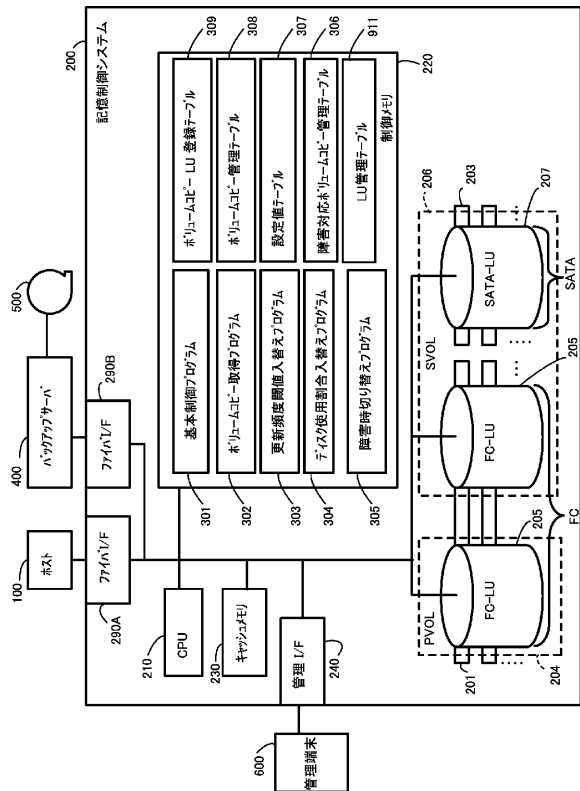
100... ホスト装置    200... 記憶制御システム    201... FCディスク装置    203... SATAディスク装置  
 204... プライマリボリューム(PVOL)    206... セカンダリボリューム(SVOL)    205、206A、206B... LU(論理ユニット)    210... CPU  
 220... 制御メモリ    230... キャッシュメモリ    250... ディスクコントローラ  
 400... バックアップサーバ    500... テープ装置    600... 管理端末

10

【図1】



【図2】



【 図 3 】

ペア番号	外部用LU番号	内部用LU番号	LU容量	ディスク種類	P-VOL/SVOL	アクセス属性
1	1	1	100GB	FC	P-VOL	R/W可
1	2	2	100GB	FC	S-VOL	Rのみ可
1	2	3	100GB	SATA	S-VOL	Rのみ可

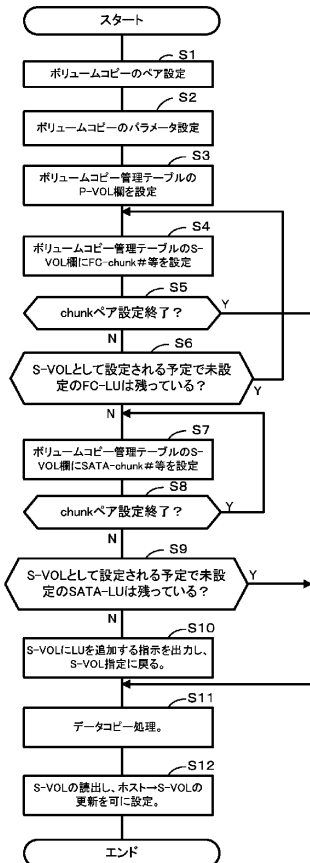
【 図 4 】

行番号	オリジナルデータ (PVOL)			ボリュームコピー (SVOL)			入替え相手chunk		
	LU#	chunk #	更新頻度	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	1	120	FC	2	1	SATA	3	5
2	1	2	178	FC	2	2			
3	1	3	87	SATA	3	1	FC	2	5
4	1	4	230	FC	2	3			
5	1	5	145	FC	2	4			
6	1	6	21	SATA	3	2			
7	1	7	0	SATA	3	3			
8	1	8	0	SATA	3	4			

【 図 5 】

項目	値
chunkサイズ	100MB
入替周期	weekly
更新頻度閾値	100
ディスク割合閾値 (SVOLのFC/ATA)	0.5

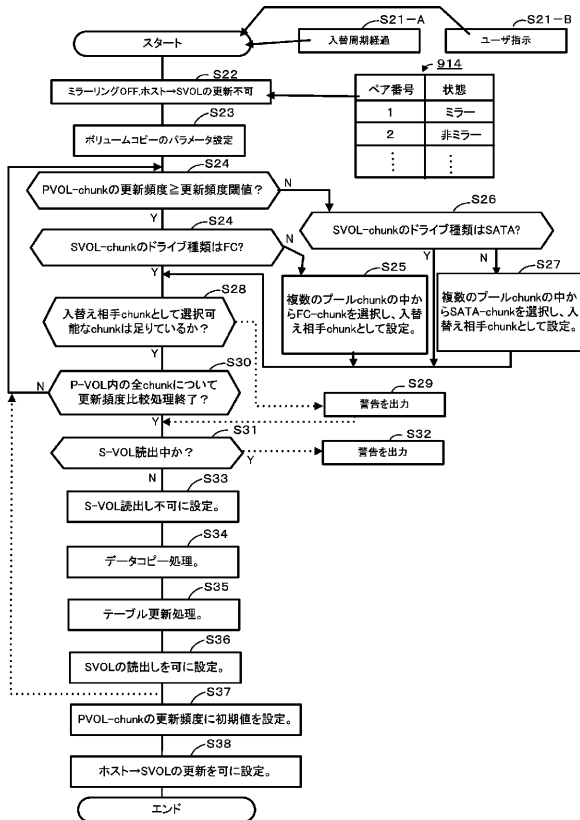
【 図 7 】



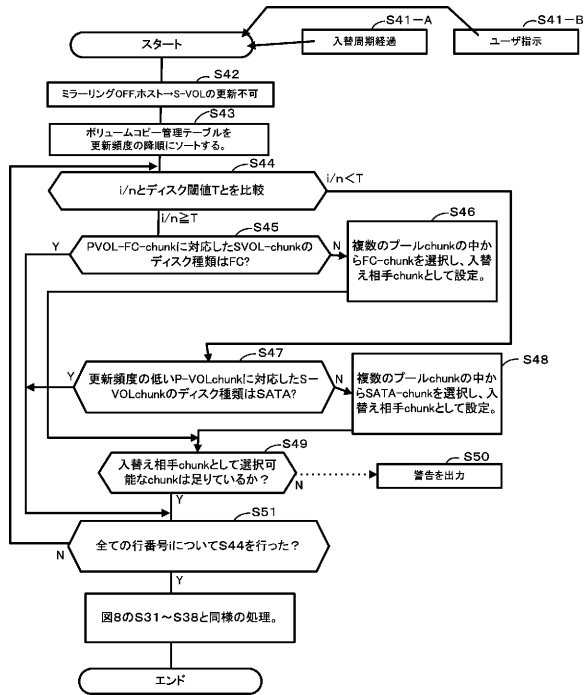
【 図 6 】

オリジナルデータ (P VOL)		ボリュームコピー (S VOL)		障害対応移動先chunk			
LU#	chunk #	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	FC	2	1			
1	2	FC	2	2			
1	3	ATA	3	1	FC	4	1
1	4	FC	2	3			
1	5	FC	2	4			
1	6	ATA	3	2	FC	4	2
1	7	ATA	3	3	FC	4	3
1	8	ATA	3	4	FC	4	4

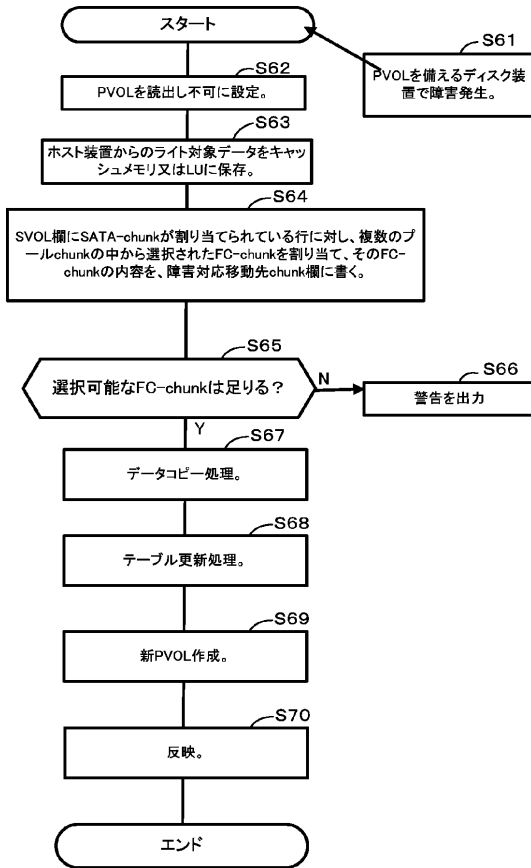
【 図 8 】



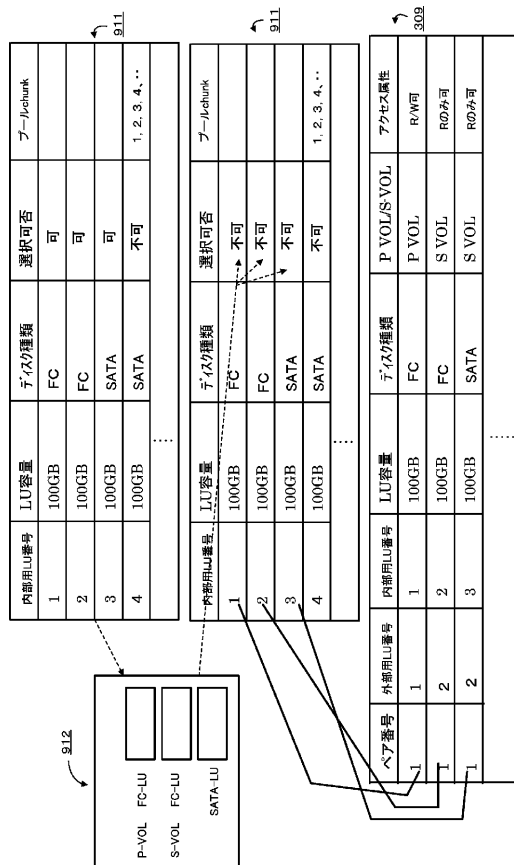
【図9】



【図10】



【図11】



【図12】

(A)

オリジナルデータ(PVOL)			ボリュームコピー(SVOL)			入替え相手chunk		
LU#	chunk #	更新頻度	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	0						
1	2	0						
1	3	0						
1	4	0						
1	5	0						
1	6	0						
1	7	0						
1	8	0						

(B)

オリジナルデータ(PVOL)			ボリュームコピー(SVOL)			入替え相手chunk		
LU#	chunk #	更新頻度	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	0	FC	2	1			
1	2	0	FC	2	2			
1	3	0	FC	2	3			
1	4	0	FC	2	4			
1	5	0						
1	6	0						
1	7	0						
1	8	0						

(C)

オリジナルデータ(PVOL)			ボリュームコピー(SVOL)			入替え相手chunk		
LU#	chunk #	更新頻度	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	0	FC	2	1			
1	2	0	FC	2	2			
1	3	0	FC	2	3			
1	4	0	FC	2	4			
1	5	0	SATA	3	1			
1	6	0	SATA	3	2			
1	7	0	SATA	3	3			
1	8	0	SATA	3	4			

【 図 1 3 】

(A)

オリジナルデータ (P VOL)		ボリュームコピー (S VOL)			障害対応移動先chunk		
LU#	chunk #	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
1	1	FC	2	1			
1	2	FC	2	2			
1	3	ATA	3	1	FC	4	1
1	4	FC	2	3			
1	5	FC	2	4			
1	6	ATA	3	2	FC	4	2
1	7	ATA	3	3	FC	4	3
1	8	ATA	3	4	FC	4	4

(B)

オリジナルデータ (P VOL)		ボリュームコピー (S VOL)			障害対応移動先chunk		
LU#	chunk #	ディスク種類	LU#	chunk #	ディスク種類	LU#	chunk #
2	1						
2	2						
4	1						
2	3						
2	4						
4	2						
4	3						
4	4						

【 図 1 4 】

内部用LU番号	LU容量	ディスク種類	選択可否	プールchunk
1	100GB	FC	可	
2	100GB	FC	可	
3	100GB	SATA	可	
4	100GB	SATA	不可	1, 2, 3, 4, ...
	⋮			

## 【 手続 補正書 】

【 提出日 】平成22年5月26日 (2010.5.26)

## 【 手続 補正 1 】

【 補正対象書類名 】特許請求の範囲

【 補正対象項目名 】全文

【 補正方法 】変更

【 補正の内容 】

【 特許請求の範囲 】

【 請求項 1 】

属性レベルの異なる複数の物理記憶デバイスと、

前記複数の物理記憶デバイス上に備えられる複数の論理ユニットと、

外部装置から受信したデータを前記複数の論理ユニットの中から選択された論理ユニットに書込む制御装置と

を備え、

前記複数の論理ユニットは、高い属性レベルの物理記憶デバイス上に備えられる1以上の高レベル論理ユニットと、前記高い属性レベルよりも低い属性レベルの物理記憶デバイス上に備えられる1以上の低レベル論理ユニットとを含み、

前記複数の論理ユニットの各々は、2以上のチャンクから構成されており、

前記複数の論理ユニットを構成する複数のチャンクには、前記1以上の高レベル論理ユニットを構成する複数の高レベルチャンクと、前記1以上の低レベル論理ユニットを構成する複数の低レベルチャンクとが含まれており、

前記複数の高レベルチャンクの少なくとも1つと、前記複数の前記複数の低レベルチャンクの少なくとも1つが、動的に対応付けられることが可能なプールチャンクであり、

前記制御装置は、前記複数のチャンクの中から選択された第1のチャンク内のデータを第2のチャンクに書込む場合、前記複数のチャンクの使用状況に基づいて、複数の前記プ

ールチャンクの中から高レベルチャンクと低レベルチャンクのいずれかを選択し、選択したチャンクに前記第1チャンク内のデータを書込む、記憶制御システム。

【手続補正書】

【提出日】平成22年6月8日(2010.6.8)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数の第1種別の記憶デバイスと、前記複数の第1種別の記憶デバイスと属性の異なる複数の第2種別の記憶デバイスと、を含む複数の記憶デバイスと、

前記複数の第1種別の記憶デバイス上の複数の第1種別のチャンクと、前記複数の第2種別の記憶デバイス上の複数の第2種別のチャンクと、を管理し、ボリュームを構成する複数のチャンク各々に対応して格納されているデータのアクセス頻度に基づいて、前記複数のチャンクの各々に割当てられるべきチャンクの種別を選択する制御部と、を有することを特徴とする記憶制御システム。

【請求項2】

前記制御部は、

前記選択に利用される前記アクセス頻度を定期的に参照することを特徴とする請求項1に記載の記憶制御システム。

【請求項3】

前記ボリュームを構成する複数のチャンクは、第1のチャンクと第2のチャンクとを含み、

前記制御部は、

前記アクセス頻度に基づいて、前記第1のチャンクには前記第1種別のチャンクを割当て、前記第2のチャンクには前記第2種別のチャンクを割当てることを特徴とする請求項1に記載の記憶制御システム。

【請求項4】

前記第1種別の記憶デバイスはFCであり、

前記第2種別の記憶デバイスはSATAであることを特徴とする請求項1に記載の記憶制御システム。

【請求項5】

複数の第1種別の記憶デバイスと、前記複数の第1種別の記憶デバイスと属性の異なる複数の第2種別の記憶デバイスと、を含む複数の記憶デバイスを有する記憶制御システムのプログラムであって、

前記複数の第1種別の記憶デバイス上の複数の第1種別のチャンクと、前記複数の第2種別の記憶デバイス上の複数の第2種別のチャンクと、を管理し、ボリュームを構成する複数のチャンク各々に対応して格納されているデータのアクセス頻度に基づいて、前記複数のチャンクの各々に割当てられるべきチャンクの種別を選択することを特徴とする記憶制御システムのプログラム。

【請求項6】

前記プログラムは、

前記選択に利用される前記アクセス頻度を定期的に参照することを特徴とする請求項5に記載の記憶制御システムのプログラム。

【請求項7】

前記ボリュームを構成する複数のチャンクは、第1のチャンクと第2のチャンクとを含

み、

前記プログラムは、

前記アクセス頻度に基づいて、前記第1のチャンクには前記第1種別のチャンクを割当て、前記第2のチャンクには前記第2種別のチャンクを割当てる処理を実行させることを特徴とする請求項5に記載の記憶制御システムのプログラム。

【請求項8】

前記第1種別の記憶デバイスはFCであり、

前記第2種別の記憶デバイスはSATAであることを特徴とする請求項5に記載の記憶制御システムのプログラム。

【請求項9】

複数の第1種別の記憶デバイスと、前記複数の第1種別の記憶デバイスと属性の異なる複数の第2種別の記憶デバイスと、を含む複数の記憶デバイスを有する記憶制御システムの制御方法であって、

前記複数の第1種別の記憶デバイス上の複数の第1種別のチャンクと、前記複数の第2種別の記憶デバイス上の複数の第2種別のチャンクと、を管理し、ボリュームを構成する複数のチャンク各々に対応して格納されているデータのアクセス頻度に基づいて、前記複数のチャンクの各々に割当てられるべきチャンクの種別を選択することを特徴とする記憶制御システムの制御方法。

【請求項10】

前記選択に利用される前記アクセス頻度を定期的に参照することを特徴とする請求項9に記載の記憶制御システムの制御方法。

【請求項11】

前記ボリュームを構成する複数のチャンクは、第1のチャンクと第2のチャンクとを含み、

前記アクセス頻度に基づいて、前記第1のチャンクには前記第1種別のチャンクを割当て、前記第2のチャンクには前記第2種別のチャンクを割当てることを特徴とする請求項9に記載の記憶制御システムの制御方法。

【請求項12】

前記第1種別の記憶デバイスはFCであり、

前記第2種別の記憶デバイスはSATAであることを特徴とする請求項9に記載の記憶制御システムの制御方法。

フロントページの続き

Fターム(参考) 5B065 BA01 CA01 CA30 EA34 EK01 ZA01