

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7631308号
(P7631308)

(45)発行日 令和7年2月18日(2025.2.18)

(24)登録日 令和7年2月7日(2025.2.7)

(51)国際特許分類 F I
H 0 3 M 7/30 (2006.01) H 0 3 M 7/30 Z

請求項の数 16 (全19頁)

(21)出願番号	特願2022-508996(P2022-508996)	(73)特許権者	591016172 アドバンスト・マイクロ・デバイス ・インコーポレイテッド ADVANCED MICRO DEVI CES INCORPORATED
(86)(22)出願日	令和2年8月12日(2020.8.12)		アメリカ合衆国 9 5 0 5 4 カリフォル ニア州、 サンタ クララ、 オーガスティ ン ドライブ 2 4 8 5
(65)公表番号	特表2022-545644(P2022-545644 A)	(74)代理人	100108833 弁理士 早川 裕司
(43)公表日	令和4年10月28日(2022.10.28)	(74)代理人	100111615 弁理士 佐野 良太
(86)国際出願番号	PCT/US2020/045903	(74)代理人	100162156 弁理士 村雨 圭介
(87)国際公開番号	WO2021/034565	(72)発明者	アレクサンダー ディー . プレスロウ 最終頁に続く
(87)国際公開日	令和3年2月25日(2021.2.25)		
審査請求日	令和5年8月8日(2023.8.8)		
(31)優先権主張番号	16/542,872		
(32)優先日	令和1年8月16日(2019.8.16)		
(33)優先権主張国・地域又は機関	米国(US)		

(54)【発明の名称】 エンコーディング及びデコーディングテーブルを用いたセミソーティング圧縮

(57)【特許請求の範囲】

【請求項1】

データ処理プラットフォームであって、
メモリと、
前記メモリに結合されたプロセッサと、を備え、
前記プロセッサは、
データ項目のセットを受け取ることと、
前記データ項目の個々のデータ項目毎に、サフィックスデータ及びプレフィックスを前
記個々のデータ項目のデータ内容に基づいて選択することと、
前記プレフィックスに基づいて前記データ項目のセットをソートすることと、
複数のエンコーディングテーブルに問い合わせ、前記複数のエンコーディングテーブル
から得られた複数の整数を合計することによって前記プレフィックスをエンコードして、
前記データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコード
ワード を生成することと、
前記データ項目毎の前記サフィックスデータと前記コードワード とを前記メモリに記
憶することと、
前記コードワード を復元して前記プレフィックスを再生することと、
前記再生されたプレフィックスを各々のサフィックスデータと組にすることと、
を行うように動作可能である、
データ処理プラットフォーム。

10

20

【請求項 2】

前記複数のエンコーディングテーブルの各々は、いくつかのプレフィックス位置を含み、
前記複数のエンコーディングテーブルに問い合わせることによって、前記プレフィックスの各々のプレフィックス位置を表す前記複数の整数が得られる、
請求項 1 のデータ処理プラットフォーム。

【請求項 3】

前記エンコーディングテーブルは、プレフィックス毎に、前記プレフィックス位置を表す個々のプレフィックスインデックスが、順序付け特性によって順序付けられたプレフィックス値の複数の順序付き集合に基づく数値を提供するように設けられており、
前記数値は、前記順序付き集合内の前記プレフィックスの相対位置に基づいている、
請求項 2 のデータ処理プラットフォーム。

10

【請求項 4】

個々のプレフィックスインデックス毎の前記数値は、プレフィックス値の順序付き集合の数を示し、各々の順序付き集合のサイズは、前記順序付き集合内の前記プレフィックス値の相対位置に適用される関数の出力であり、前記順序付き集合内の全てのプレフィックス値は、前記順序付け特性によって計算された前記個々のプレフィックスの値よりも小さい、
請求項 3 のデータ処理プラットフォーム。

【請求項 5】

前記プロセッサは、前記コードワード を復元する要求に応じて、前記複数のエンコーディングテーブルを少なくとも部分的に計算するように動作可能である、
請求項 1 のデータ処理プラットフォーム。

20

【請求項 6】

前記複数のエンコーディングテーブルは、数 k のエンコーディングテーブル $l_0 \sim l_{k-1}$ を含み、前記エンコーディングテーブルは、 k 個のプレフィックスの各々のプレフィックスを部分的にエンコードする、
請求項 1 のデータ処理プラットフォーム。

【請求項 7】

前記プロセッサは、
前記コードワード を生成する場合に、前記複数のエンコーディングテーブルにアクセスして、以下の式の個々の部分値を取得するように動作可能であり、

30

【数 1】

$$\sigma = \sum_{i=0}^{k-1} \binom{p_i + i}{i + 1}$$

は、コードワードであり、 p_i は、前記プレフィックスに基づいて前記データ項目のセットをソートすることによって得られた順序における i 番目のプレフィックスの値である、

40

請求項 6 のデータ処理プラットフォーム。

【請求項 8】

複数のエンコーディングテーブルは、前記プレフィックス値と、前記プレフィックス値の順序で配列されていないプレフィックスインデックスと、を含む、
請求項 7 のデータ処理プラットフォーム。

【請求項 9】

前記コードワード を復元することは、複数の反復を行うことを含み、
前記複数の反復は、
第 1 の反復において、 i を $k - 1$ に初期化し、検索値 ' を前記コードワード に等しい値に初期化することと、

50

エンコーディングテーブル l_i を検索して、前記検索値 v 以下の最大値を検索することと、

前記プレフィックス p_i を、前記検索で見つかった前記最大値のテーブルインデックスに等しい値に設定することと、

後続の反復において、 i をデクリメントして、前記検索値 v を、以前の検索値 v から以前の検索反復で見つかった最大値を引いたものに等しい値に設定することと、

エンコーディングテーブル l_i を検索して、前記検索値 v 以下の最大値を検索することと、

前記プレフィックス p_i を、前記検索で見つかった前記最大値のテーブルインデックスに等しい値に設定することと、を含む、

請求項 8 のデータ処理プラットフォーム。

【請求項 10】

前記プロセッサは、前記プレフィックスのみを用いて前記データ項目をソートする、請求項 1 のデータ処理プラットフォーム。

【請求項 11】

データを圧縮して記憶する方法であって、

データ項目のセットを受け取ることと、

前記データ項目のセット内の個々のデータ項目毎に、サフィックスデータ及びプレフィックスを前記個々のデータ項目のデータ内容に基づいて選択することと、

前記プレフィックスに基づいて前記データ項目のセットをソートすることと、

複数のエンコーディングテーブルに問い合わせ、前記複数のエンコーディングテーブルから得られた複数の整数を合計することによって前記プレフィックスをエンコードして、前記データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコードワードを生成することと、

前記データ項目毎の前記サフィックスデータと前記コードワードとを記憶することと、

前記コードワードを復元して前記プレフィックスを再生することと、

前記再生されたプレフィックスを各々のサフィックスデータと組にすることと、を含む、方法。

【請求項 12】

前記複数のエンコーディングテーブルの各々は、いくつかのプレフィックス位置を含み、

前記複数のエンコーディングテーブルに問い合わせることによって、前記プレフィックスの各々のプレフィックス位置を表す前記複数の整数が得られる、

請求項 11 の方法。

【請求項 13】

前記エンコーディングテーブルは、プレフィックス毎に、前記プレフィックス位置を表す個々のプレフィックスインデックスが、順序付け特性によって順序付けられたプレフィックス値の複数の順序付き集合に基づく数値を提供するように設けられており、

前記数値は、前記順序付き集合内の前記プレフィックスの相対位置に基づいている、

請求項 12 の方法。

【請求項 14】

個々のプレフィックスインデックス毎の前記数値は、プレフィックス値の順序付き集合の数を示し、各々の順序付き集合のサイズは、前記順序付き集合内の前記プレフィックス値の相対位置に適用される関数の出力であり、前記順序付き集合内の全てのプレフィックス値は、前記順序付け特性によって計算された前記個々のプレフィックスの値よりも小さい、

請求項 13 の方法。

【請求項 15】

前記複数のエンコーディングテーブルは、数 k のエンコーディングテーブル $l_0 \sim l_{k-1}$ を含み、前記エンコーディングテーブルは、 k 個のプレフィックスの各々のプレフィックスを部分的にエンコードする、

10

20

30

40

50

請求項 11 の方法。

【請求項 16】

前記コードワード を生成する場合に、前記複数のエンコーディングテーブルにアクセスして、以下の式の個々の部分値を取得することをさらに含み、

【数 2】

$$\sigma = \sum_{i=0}^{k-1} \binom{p_i + i}{i + 1}$$

は、コードワードであり、 p_i は、前記プレフィックスに基づいて前記データ項目のセットをソートすることによって得られた順序における i 番目のプレフィックスの値である、

請求項 15 の方法。

【発明の詳細な説明】

【背景技術】

【0001】

セミソーティング (semi-sorting) は、カックウフィルタ (cuckoo filters) 及び d -left counting Bloom filters) においてフィンガープリントを圧縮する際に使用されることについて説明されている。これらは、他のアプリケーション (例えば、データベースシステム、ゲノムシーケンシング及びファイルシステム) の中でも、ネットワークングハードウェア及びソフトウェアにおいて普及している 2 つの重要な近似セットメンバーシップデータ構造 (ASMS) である。フィンガープリントは、ASMS が近似的に表すセット内の項目 (item) の存在をエンコードする短いハッシュである。典型的に、フィンガープリントは、ASMS 内のバケット (キャッシュセットに似ている) に記憶される。バケット内のフィンガープリントの位置は、その意味を変えない。

【0002】

従来の研究では、これらのフィンガープリントをそれらのプレフィックスによって順序付けて、プレフィックスをコードワードと取り替えている。フィンガープリントをエンコード及びデコードするために、従来の研究では、一組のエンコーディング及びデコーディングテーブルを用いている。しかし実際には、これらのテーブルのサイズの、連想度に対するこれらのテーブルのサイズの増加率は、連想度が 4 の場合にルックアップテーブルのサイズが数キロバイトになるため、バケットの連想度を 4 以下に制限している。したがって、これらのテーブルのサイズを小さくして、ハードウェアキャッシュや他のメモリへのそれらの記憶を改良するソリューションが望まれている。

【図面の簡単な説明】

【0003】

【図 1】いくつかの実施形態による、圧縮を含むデータ処理プラットフォームのブロック図である。

【図 2】いくつかの実施形態による、データを圧縮及び復元するためのプロセスのフロー図である。

【図 3】いくつかの実施形態による、圧縮データを含むコードワードを形成するためのより詳細なプロセスのフロー図である。

【図 4】いくつかの実施形態による、エンコーディングテーブルを用いて圧縮データを含むコードワードを形成するためのプロセスを示すテーブルである。

【図 5】いくつかの実施形態による、セミソーティングプロセスを示す図である。

【図 6】いくつかの実施形態による、エンコーディングテーブルを用いてコードワードを形成する例を示す図である。

【図 7】いくつかの実施形態による、コードワードを復元するためのプロセスのフロー図

10

20

30

40

50

である。

【図 8】いくつかの実施形態による、エンコーディングテーブルを用いてコードワードを復元するプロセスの一部を示す図である。

【図 9】図 8 のプロセスのさらなる部分を示す図である。

【図 10】いくつかの典型的な実施形態による、取得された圧縮性能の例を示すチャートである。

【発明を実施するための形態】

【0004】

以下の説明において、異なる図面での同じ符号の使用は、類似又は同一のアイテムを示す。特に断らない限り、「結合された」という用語及びその対応付けられる動詞の形態には、当該技術分野で周知の手段による直接接続及び間接的な電気接続の両方が含まれ、特に断らない限り、直接接続の任意の説明には、間接的な電気接続の適切な形態を用いた代替的な実施形態の意味も含む。

10

【0005】

データ処理プラットフォームは、メモリと、メモリに結合されたプロセッサと、を含み、プロセッサは、データ項目のセットの圧縮及び復元を行うことができる。プロセッサは、データ項目のセットを受け取り、データ項目のセット内の各々の個々のデータ項目に対してサフィックスデータ及びプレフィックスを、個々のデータ項目のデータ内容に基づいて選択する。データ項目のセットをプレフィックスに基づいてソートする。プレフィックスを、複数のエンコーディングテーブルに問い合わせる (querying) ことによってエンコードして、データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコードワードを形成する。データ項目の各々及びコードワードに対するサフィックスデータを、メモリに記憶する。コードワードを復元してプレフィックスを再生し、再生したプレフィックスをその個々のサフィックスデータと組にする。

20

【0006】

方法は、データ項目を圧縮及び記憶する。データ項目のセットを受け取り、データ項目のセット内の各々の個々のデータ項目に対してサフィックスデータ及びプレフィックスを、個々のデータ項目のデータ内容に基づいて選択する。データ項目のセットをプレフィックスに基づいてソートする。プレフィックスを、複数のエンコーディングテーブルに問い合わせることによってエンコードして、データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコードワードを形成する。データ項目の各々に対するコードワード及びサフィックスデータを記憶する。コードワードを復元してプレフィックスを再生する。再生したプレフィックスをその個々のサフィックスデータと組にする。

30

【0007】

有形の非一時的なコンピュータ可読媒体が、少なくとも 1 つのプロセッサによってデータ項目を圧縮及び復元することが実行可能なプログラム製品を保持する。データ項目のセットを受け取り、データ項目のセット内の各々の個々のデータ項目に対してサフィックスデータ及びプレフィックスを、個々のデータ項目のデータ内容に基づいて選択する。データ項目のセットをプレフィックスに基づいてソートする。プレフィックスを、複数のエンコーディングテーブルに問い合わせることによってエンコードして、データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコードワードを形成する。データ項目の各々に対するコードワード及びサフィックスデータを、メモリに記憶する。コードワードを復元してプレフィックスを再生する。再生したプレフィックスをその個々のサフィックスデータと組にする。

40

【0008】

図 1 に、いくつかの実施形態による、圧縮を含むデータ処理プラットフォームのブロック図を示す。データ処理プラットフォーム 100 は、任意の並べ直し得る (may be reordered) 高いエントロピを伴うデータ項目のセットを圧縮する必要があるプラットフォームであり得る。例えば、本明細書における技術には、近似セットメンバーシップデータ構造 (approximate set membership data structures) におけるソフトウェア及びハー

50

ドウェアキャッシュタグ及びフィンガープリントの圧縮のような多くの用途がある。全般的に、データ処理プラットフォーム 100 は、固定長の項目のセットに対する圧縮及び復元を行う。本技術は、その順番を置換することができる一様なランダム項目（すなわち、情報エントロピが最大）のときに、最も有用である。用途は、ネットワークング、ソフトウェアシステム及びハードウェアキャッシュから変化し得る。

【0009】

データ処理プラットフォーム 100 は、ネットワーク又はホストシステム 10 と通信して、データ記憶及び取り出しに対する要求を満たすか、ホストシステムに対する暗号化鍵取り出し又はキャッシング等の動作を実行する。データ処理プラットフォーム 100 には、この例では、ランダムアクセスメモリ (RAM) 112 と通信するプロセッサ 110 が含まれる。ランダムアクセスメモリ (RAM) 112 は、プロセッサ 110 の内部又は外部にあってもよい。RAM 112 は、例えば、プロセッサ 110 の統合キャッシュの一部であってもよいし、プラットフォーム 100 のメインメモリ内であってもよい。また、プロセッサ 110 は、不揮発性メモリ 120 と通信する。不揮発性メモリ 120 は、圧縮及び復元プログラムコード 122 等のコンピュータプログラムコードを保持する有形の非一時的なコンピュータ可読媒体（例えば、フラッシュメモリ又はハードドライブ）である。

10

【0010】

RAM 112 は、以下で説明する圧縮技術で用いられるデータを保持する。例えば、コードワード及びサフィックス 0 ~ サフィックス $k - 1$ （数 k のサフィックスが存在し、それぞれ k 個のデータ項目のうち何れかと対応付けられる）である。このようなデータも不揮発性メモリに記憶されてよい。プログラムコード 122 が不揮発性メモリ 120 からロードされると、RAM 112 内に圧縮及び復元プログラムコードが存在する。これを、ロードされた圧縮エンジン 114 及びロードされた復元エンジン 116 によって示す。本明細書で説明する技術と共に用いる他のデータ（例えば、圧縮されるデータ項目及びエンコーディングテーブル）も、RAM 112 又は不揮発性メモリ 120 に保持されてよい。

20

【0011】

この実施形態では、データ処理プラットフォームには、プログラムコード命令を実行するプロセッサ 110 が含まれているが、他の実施形態では、圧縮機能の一部又は全部を、ネットワークング ASIC、CPU、GPU 又は FPGA 内のプログラマブルロジックにおけるデジタルロジック等のハードウェアで実施してもよい。

30

【0012】

図 2 に、いくつかの実施形態による、データ圧縮及び復元するためのプロセス 200 のフロー図を示す。データ項目のセットを圧縮用に用意する（ブロック 202）。データ項目は、典型的には、固定長の項目であり、前述したようにエントロピが高い場合が多い。データ項目内のビットのいくつかのサブシーケンスはエントロピが高い場合があり、一方で、他のサブシーケンスの方が、ランダム性が低い場合がある。例えば、例を挙げると、ASMSD から種々のタイプのキャッシュライン、キャッシュタグ、フィンガープリント、ネットワークルーティングデータ、分岐予測器若しくはハードウェアプリフェッチャからのハードウェアテーブル、又は、データベースエントリである。

【0013】

ブロック 204 において、プロセス 200 は、セット内の各データ項目に対してプレフィックス及びサフィックスデータを、項目のデータ内容に基づいて選択する。いくつかの実施形態では、データ項目は、識別されたプレフィックス及びサフィックスを既に有していることがあり、その場合、ブロック 204 は必要ない。例えば、データ項目のセットは、キャッシュタグが既に与えられているキャッシュラインのセットであってもよく、一部又は完全タグがプレフィックスとして用いられる。プレフィックスを選択するとき、プロセス 200 は、好ましくは、各項目からビットの確定論的なサブシーケンス（例えば、項目から最初のビットの数）を選択する。サブシーケンスは、データ項目の任意の所望の一部から選択してもよく、データ項目からの不連続ビット（例えば、データ項目からの不連続ビットサブシーケンスから計算されたフィンガープリント又はハッシュ）を含んでいて

40

50

もよい。代替的に、データ項目の所望の一部に対するハッシュ又は計算を特定の実施形態で用いて、プレフィックスを選択するか生成する。サフィックスデータは、典型的に、プレフィックスを除いたデータ項目内に残ったビットである。

【0014】

次に、ブロック206において、データ項目をプレフィックスに基づいてソートする。ソートは、データ項目の全セットに対して行ってもよいし、セットをサブセットに分割してサブセットをソートしてもよい。いくつかの実施形態では、データ項目をプレフィックスの順序付けに従う順番で記憶し、これらの実施形態の場合、ブロック206を実行する必要はない。次に、ブロック208において、セット内の全てのプレフィックスの圧縮された値を表すコードワードを形成する。これについては、後述する。コードワードを、ソートしたセットに基づいて形成する。コードワードは、非損失性(non-lossy)であってもよく、すなわち、圧縮されたプレフィックスの全てのビットを再現することができてもよい。複数のサブセットをソートする場合、コードワードは、典型的に、各サブセットに対して形成する。

10

【0015】

ブロック210において、サフィックスデータ及びコードワードをメモリに記憶する。用途に応じて、記憶用に用いるメモリは、短期(short term)RAM(例えば、RAM112(図1))又は記憶メモリ(例えば、不揮発性メモリ120(図1))であってもよい。また、サフィックスデータ及びコードワードを、圧縮及び復元を行うデータ処理プラットフォームの一部ではないデータベース又はネットワーク接続された記憶装置に記憶してもよい。

20

【0016】

データセットからの情報が要求されると、記憶したサフィックスデータ及びコードワードを取り出して、プレフィックスを復元する(ブロック212)。1つの好適な復元プロセスの例について以下に説明する。次に、復元したプレフィックスをプレフィックスデータと組にして、完全なデータ項目を得る。場合によっては、後述するように、所望のデータ項目が復元プロセスの早くに抽出された場合には、完全なコードワードを復元する必要がない。

【0017】

図3に、いくつかの実施形態による、圧縮データを含むコードワードを形成するためのより詳細なプロセス300のフロー図を示す。圧縮プロセスのさらなる例を図4~図6に示す。これらのプロセスは、ソフトウェア圧縮エンジン(例えば、図1の圧縮エンジン114)によって、又は、ハードウェア及びソフトウェアの他の好適な組み合わせによって行われてよい。

30

【0018】

プロセス300は、ブロック302においてコードワードの形成を始める。ブロック304では、コードワードの形成に必要なエンコーディングテーブルを、それらをメモリから取り出すか、それらを計算するか、又は、それらを部分的に計算することによって設ける。これについては後述する。

【0019】

各プレフィックスに対して、ソーティングによって与えられる順番で、ブロック306は、複数のエンコーディングテーブルに問い合わせることによってプレフィックスをエンコードして、データ項目のセットに対する全てのプレフィックスの値を表す圧縮情報を含むコードワードを形成する。この実施形態では、ブロック306は、エンコーディングテーブルに問い合わせ、エンコーディングテーブル内の個々のプレフィックス位置を表す複数の整数を取得する。

40

【0020】

データ項目がそのプレフィックス値を介して順序付けられる限り、図5に示すように、プロセスは、ソーティング結果の変化を処理してもよい。ブロック308において、複数の入力テーブルに問い合わせた結果を用いて、この実施形態では、図示するように、結果

50

として得られる整数を合計することによって、コードワード を形成する。図 5 に、プレフィックス及びサフィックスが識別されたデータ項目のセットの未処理入力を示す。図示したデータ項目は、簡単にするために、少数の小さいデータ項目を伴う単なる一例であり、本明細書の技術によりデータ項目の他の多くの構成を記憶してもよい。これらのデータ項目をブロック 2 0 6 (図 2) で述べたようにソートする。このソートは、データ項目に対するセミソート (semi-sort) を構成する。なぜならば、ソーティングにおいてサフィックスデータを用いておらず、プレフィックスデータのみ用いるからである。したがって、ソートの結果は、順番が変化し得る。これは、図 5 のソート出力 A 及び B によって示す通りであり、これらは両方とも、データ項目に対するプレフィックススペースのソートの正当な結果である。なお、同じプレフィックス (1 0 1) を共有する 2 つのデータ項目が、A 及び B における交換位置に現れている。より一般的には、同じプレフィックスを伴うデータ項目が互いのソートの出力に任意の順番で現れ得るが、出力の正しさには影響しない。入力データの順番の変化 (例えば、図 5 に示すもの) が起こり得るにもかかわらず、プロセス 3 0 0 は効果的である。

10

【 0 0 2 1 】

図 3 を再び参照すると、ブロックは順次的であると示しているが、実際の順番は実施形態に依存する。プロセッサによって行われると、プロセスは各プレフィックスを反復して、各反復において累積した合計に整数値を加え得る。より並列な実施形態の場合、エンコーディングテーブルルックアップを並列に実行し得る。全ての整数が合計されると (ブロック 3 0 8) 、完了した合計によってコードワード が得られる。

20

【 0 0 2 2 】

図 4 に、いくつかの実施形態による、エンコーディングテーブルを用いて圧縮データを含むコードワードを形成するためのプロセスのテーブルを示す。圧縮エンコーディングは、k 個の r ビットプレフィックスの順序付きリストを取得し、それらを表現するコードワードを出力する。整数 k はセット内のデータ項目の数を表し、r は各プレフィックスにおけるビットの数を表す。このようなエンコーディング方式の一つを示す。これは、組合せ論的表現

【 数 1 】

$$\binom{2^r + k - 1}{k}$$

30

の変形を用いてエンコーディングを列挙している。この方式では、セット 0 , 1 , 2 , . . . , k - 2 , k - 1 においてデータ項目を列挙するイテレータ i を用いている。列挙する際、2^r の代わりに i 番目のデータ項目に対するプレフィックスの値 (p_i と言う) 、k の代わりに i + 1 (ゼロインデックスでなければ k の代わりに i となる) 番目のデータ項目に対するプレフィックスの値に付け加えられる。そして、これらの部分表現にわたって合計して、正味の合計を生成する。この実施形態では k 個のプレフィックスをエンコードするコードワード に対する数式が、式 (1) によって与えられる。

40

【 数 2 】

$$\sigma = \sum_{i=0}^{k-1} \binom{p_i + i}{i + 1}$$

【 0 0 2 3 】

図示したテーブル 4 0 0 には、k = 4 及び r = log₂ (3) に続くこの数式の適用の例を示す。この例では、プロセスは、4 個のデータ項目プレフィックスを取り、それらの

50

記憶コストを $4 \log_2(3) \sim 6.34$ ビットから $\log_2(15) \sim 3.91$ ビットに減らす。このエンコーディングは、1つ以上の事前に計算されたテーブルにアクセスすることによって、計算値を必要とする圧縮又は復元要求に応じて閉形式表現 (closed form expressions) を計算することによって、又は、これらの組み合わせによって行うことができる。さらに別の代替案は、値又は部分値を必要時に計算するのみであるが、関連するデータ又はハードウェア構造において値が計算された後にそれをキャッシュして、後の使用に備えることである。計算に含まれる乗算計算を一連の等価な加算、シフト及びマスキング動作まで減らすことも可能である。

【0024】

事前に計算されたエンコーディングルックアップテーブルを用いるバージョンでは、セット内の各データ項目に対して別個のルックアップテーブルを用いることが好ましい (エンコーディングが恒等関数である 0 番目のデータ項目を除く)。テーブル 400 から、4つのエンコーディングテーブル $l_0 \sim l_3$ が形成されて、4つの各列において示される組合せ論的表現に対する値を保持している。そしてこれらの同じテーブルも、デコーディングに対して用いることができる。これについては後述する。

10

【0025】

この実施形態では、テーブルの数は、プレフィックス k の数に等しい。他の実施形態では、より少ないテーブルを用いてもよい。例えば、暗黙的なエンコーディングを用いてテーブル l_0 を実装することができる。これについては、図 10 に関してさらに後述する。テーブルは、概して、テーブル $l_0 \sim l_{k-1}$ と呼ばれる。各 l_i は、 i 番目のデータ項目のプレフィックス p_i に対するエンコーディングテーブルである。各 l_i は、 2^r 個のエントリを保持し、特定の p_i (特定のエンコーディングを示す) によってインデックス付けされる。具体的には、

20

【数 3】

$$l_i[p_i] = \begin{pmatrix} p_i + i \\ i + 1 \end{pmatrix}$$

は、 i ($0 \leq i < k$) の全ての整数値及び p_i ($0 \leq p_i < 2^r$) の全ての整数値に対するものである。この実施形態では、テーブル内のプレフィックス位置を表すインデックス値を用いてプレフィックスをエンコードする。他の実施形態では、他の値を用いてもよい。例えば、インデックス付き値が、テーブル内で示される順番とは異なる順番で現れ得る。この場合、返されるインデックスは、必ずしもプレフィックス位置ではない。

30

【0026】

エンコーディングテーブルを計算又は記憶する効率を上げるために種々の技術を用いてもよい。実行中にエンコーディングテーブルを部分的に計算してその記憶コストを減らすことができる。例えば、全ての 2 の乗算をシフト演算として実施してもよく、したがって、シフトされた値ではなくこのようなシフトのカウントを記憶する方が効率的である。エンコーディングテーブル $l_0 \sim l_{k-1}$ を提供する際に、エンコーディングテーブル内の 2つのエントリが同じ値を記憶する場合には、プロセスは、2つのエントリをマージして単一のエントリにしてもよい。例えば、 r 及び k に対する適切な値を選択することによって、プロセスは、

40

【数 4】

$$\begin{pmatrix} p_i + i \\ i + 1 \end{pmatrix} = \begin{pmatrix} p_i + i \\ p_i - 1 \end{pmatrix}$$

という特性又は他の暗号化方式に対する同様の特性を利用して、記憶する必要があるテ

50

ブル毎のエントリの数を減らしてもよい（例えば、 $p_i = 5$ 及び $i = 2$ の場合、
【数 5】

$$\begin{pmatrix} 5 + 2 \\ 2 + 1 \end{pmatrix} = \begin{pmatrix} 5 + 2 \\ 5 - 1 \end{pmatrix}$$

であり、何れも 3 5 である）。その場合、プロセスは、個々の l_i を、タブル p_i 及び i によってインデックス付けされた単一の行列と取り替えてもよい。これは、 $i + 1$ が $p_i - 1$ に等しい場合には重複値を記憶しない（例えば、プロセスは
【数 6】

$$\begin{pmatrix} 7 \\ 3 \end{pmatrix} \text{ 及び } \begin{pmatrix} 7 \\ 4 \end{pmatrix}$$

の両方を記憶しない）。

【0027】

いくつかの実施形態では、エンコーディングテーブルは、 r 及び k の共通の値に対してサイズがキロバイトを超えない場合がある。プロセスはただ、 $2^r k$ 個のエントリのオー
ダーで記憶すれば良いので、約 4 ~ 8 の範囲の r の値を用いてもよく、一方で、依然とし
てスペース節約の大部分が得られ、エンコーディングテーブルに対する面積オーバーヘッドが小さい。この範囲の r 値における典型的な実施形態に対して記憶要求が下がることを
以下の図 10 で見ることができる。

【0028】

図 5 及び図 6 のシーケンスに、8 ビットデータ項目を使用して 3 ビットプレフィックス
を用いる圧縮プロセス例を示す。図 5 に、いくつかの実施形態による、セミソーティング
プロセスの結果 5 0 0 を示す。図示しているのは、プロセスに対する 4 つの未処理入力デ
ータ項目（それぞれ 8 ビット）である。3 ビットプレフィックスと残りの 5 ビットサフィ
ックスとが識別される。セミソートされた出力（例えば、図 2 のブロック 2 0 6 の出力）
の 2 つの正当な変化を、示された A 及び B として示す。図から分かるように、セット内の
2 つのデータ項目のプレフィックス値は 1 0 1 である。その個々のプレフィックスの相対
的な順序付けを受けるデータ項目がソートによって再配列されるため、ソートされた出力
において、プレフィックス 1 0 1 である 2 つの図示したデータ項目は、正確さに影響する
ことなく互いに置き換えられ得る。

【0029】

図 6 に、いくつかの実施形態による、エンコーディングテーブルを用いてコードワード
を形成する典型的なプロセス 6 0 0 を示す。図示したシナリオでは、図 5 からのデータ項
目のセット（出力 A によりソートされている）を用いる。符号化プロセスは、概して、 k
個の r ビットプレフィックスで開始され、プレフィックスをエンコードして、プレフィッ
クスの圧縮表現であるコードワード を生成する。このシナリオでは、 k は 4 であり、プ
ロセス 6 0 0 は、4 つのエンコーディングテーブル $l_3 \sim l_0$ を用いる。エンコーディン
グテーブルは、図 4 に関して説明した技術により、又は、他の好適な技術を用いて生成し
てもよい。図に、各プレフィックス値からこのプレフィックスに対する個々のエンコー
ディングテーブル内のテーブルエントリまでの矢印を示す。プレフィックス値は、テー
ブル内でインデックスとして用いられることが示されている。関数「 $n C r$ 」は、組合せ論的
表現「 n 選択 k (n choose k)」（順番が問題とならない場合に n 個の項目のグループ
から k 個の項目を選択する方法の数）を示す。それぞれの個々のエントリにおいて整数値が
結果として生じるのは、図 3 のブロック 3 0 6 に関して説明した通りである。テーブルエ
ントリから加算器ブロックまでの矢印は、整数値が合計されてコードワード（この例で

10

20

30

40

50

は、261の値を有する)が生成されることを表す。このコードワード値を5ビットのサフィックス値と一緒にメモリに記憶する。

【0030】

いくつかの実施形態では、エンコーディングテーブルは、各プレフィックスに対して、個々のプレフィックスインデックスが、順序付け特性によって順序付けられたプレフィックス値の複数の順序付き集合に基づいてカウントを与えるように設けられており、カウントは、順序付き集合内のプレフィックスの相対位置に基づいている。それぞれの個々のプレフィックスインデックスに対するカウントは、プレフィックス値の順序付き集合の数を示し、それぞれの順序付き集合のサイズは、順序付き集合内でのプレフィックス値の相対位置に適用される関数の出力であり、順序付き集合内の全てのプレフィックス値は、順序付け特性によって計算された個々のプレフィックスの値よりも小さい。例えば、図6の実施形態では、 i 番目のプレフィックス($0 \leq i < k$)を試験する場合、 i 番目のプレフィックスのエンコーディングを、 l_i [プレフィックス]上でテーブルルックアップを行うことによって取り出す。返されるインデックス値は、 i 番目のプレフィックスを含む第1のリストを数値的に先行するプレフィックスの長さ $i + 1$ のソートされたリストの数のカウントである。例えば、 i が3でプレフィックスが2である場合、 l_3 [2]に、リスト2, 0, 0, 0に先行する非増加の順番で順序付けられた長さ3 + 1のリストの数のカウントが記憶される。これらは(1, 1, 1, 1)、(1, 1, 1, 0)、(1, 1, 0, 0)、(1, 0, 0, 0)及び(0, 0, 0, 0)であり、全体で5つである。この実施形態では、順序付き集合とともに用いる順序付け特性は非増加であるが、規定された順番でプレフィックス値を配置する任意の好適な順序付け特性を用いてもよい。

【0031】

図7に、いくつかの実施形態による、コードワードを復元するためのプロセス700のフロー図を示す。図8に、いくつかの実施形態による、エンコーディングテーブルを用いてコードワードを復元するプロセス800の一部を示す。図9は、図8のプロセスのさらなる部分900を示す図である。以下の説明では、必要に応じて図7～図9を参照する。プロセス700は、ソフトウェア復元エンジン116(図1)、又は、他の好適なハードウェア実施形態によって行われてもよい。図示した復号プロセスは、前述した所定の符号化プロセスを用い得る一例である。上記のエンコーディング又は他のエンコーディングに対して、他のデコーディング方式が可能である。

【0032】

ブロック702において、データ項目のセットからデータを得る要求に応じて、プロセス700は、データ項目のセットに対するコードワードをメモリから取り出して、復元を始める。図8の一番上に沿って示すように、データ項目のセットの記憶したサフィックスも取り出す。デコーディングは、全般的に、 k 個の r ビットプレフィックスの圧縮表現であるコードワードで始まり、プレフィックスのデコードを $k - 1$ 番目のプレフィックスから始めて0番目のプレフィックスまで行う。プロセス700には k 個の反復(この例では4つ、プレフィックスあたり1つ)が含まれる。反復では、エンコーディングテーブル $l_3 \sim l_0$ (図8及び9に示すような)を、セミアソートによって生成された順番で用いる。この実施形態では、使用するテーブルは、テーブル l_{k-1} からテーブル l_0 のエンコーディングで用いたのと同じエンコーディングテーブルである。

【0033】

第1の反復において、ブロック704におけるプロセス700では、整数 i を $k - 1$ に、検索値 v_i をコードワード w に等しい値に初期化する。次にブロック706において、エンコーディングテーブル l_i を検索して、検索値 v_i 以下の最大値を探す。これを図8に例示する。図8では、テーブル l_3 を、261の v_3 よりも小さい最高値の検索から強調された検索結果とともに示している。これは、最後のエントリで見られる値210である。

【0034】

この検索結果をブロック708で用いる。ブロック708では、再生したプレフィックス p_i を、検索で見つかった最大値のテーブルインデックスに等しい値に設定する。図9

の例において、再生したプレフィックスを、テーブル l_3 内の最後のエントリのインデックス 111 に設定する。再生したプレフィックス値の 111 を、記憶したサフィックス値 10111 と、コードワードをエンコードするときに用いたソートによって得られた順番で結合し、テーブル l_3 の下に示す完全なデータ項目が得られる。

【0035】

次にブロック 710 において、整数 i を減らして設定して、次の反復に進む。ブロック 712 において、検索値 $'$ を、以前の検索値 $'$ から、以前の検索値 $'$ 以下であった以前の検索反復で見つかった最大値を引いたものに等しい値に設定する。図9の例では、この値を、 $261 - 210 = 51$ として計算された新しい検索値 $'_2$ 'によって示す。値の供給元を、加算ブロック 902 に送り込まれる矢印によって示す。

10

【0036】

次にブロック 714 において、エンコーディングテーブル l_i を検索して、新しい検索値 $'$ 以下の最大値を探す。これを、図8において、テーブル l_2 内の強調された検索結果である 35 (51 よりも小さい最大のテーブルエントリ)によって示す。ブロック 716 において、再生したプレフィックス p_i を、検索で見つかった最大値のテーブルインデックスに等しい値に設定する。例では、再生したプレフィックス p_2 を、テーブル l_2 に対して、強調されたインデックス値 101 に設定する。このプレフィックスを、記憶したサフィックスデータと結合して、プレフィックス p_2 に対する完全なデータ項目が得られ、 10111111 である。

【0037】

20

ブロック $710 \sim 716$ を、整数 i がゼロにおいて最後の反復が完了するまで繰り返し、再生したプレフィックスのセットが完成する。図8～図9の例では、最後の2つの反復が示され、結果として得られる値を示している。テーブル l_1 を $'_1$ 'の値 16 を用いて検索する。これは、以前の反復からの以前の検索値 51 から、見つかった最大値 35 を引いたものに等しい。再生したインデックス p_1 を、 16 を用いた検索で見つかったテーブルインデックス値(101 であり、テーブル l_1 からのインデックス 15)に設定する。次にテーブル l_0 を、 $'_0$ 'の値 1 を用いて検索する。これは、以前の検索値 16 から、これまでに見つかった最大値 15 を引いたものに等しい。再生したインデックス p_0 を、 1 を用いた検索で見つかったテーブルインデックス値(001 であり、テーブル l_0 内で見られる値 1 のインデックス)に設定する。

30

【0038】

なお、図示したプロセス 700 では、プレフィックス再生又は復元が完全に生じると示しているが、これは限定ではなく、プロセスの早くに再生されたプレフィックスからのみ値が必要である場合には、プロセスは単に部分的に完了する場合がある。

【0039】

ブロック 706 及び 714 の検索は、小さいテーブルに対して線形又は並列な方法で行ってもよいし、代替的に、より大きいテーブルに対して、修正された二分探索等の別の好適な検索アルゴリズムを用いて行ってもよい。前述したように、プロセスは、プログラムコードを実行するマイクロプロセッサを用いて、特定用途向けデジタルロジックを用いて、又は、プログラマブルロジックを用いて実施してもよい。

40

【0040】

図10に、いくつかの実施形態により得られた圧縮性能の例のチャートを示す。チャート 1000 に、複数のデータセットに対する前述したプロセス例の性能を示し、データ項目あたりのビット減少(垂直軸)対ビットで表したプレフィックス長(r)(項目あたりの圧縮ビットの数)(水平軸)を示す。チャート記号によってデータセットの異なる連想度を識別している。本明細書では、「連想度」という用語を、当該技術分野で通常使用されるように用いて、データのキャッシュセット又は同様のセットを説明する。すなわち、各メモリアドレス又は他のデータ項目識別子は、データ項目のセット又はグループ内の可能な数の位置にマッピングされる。可能な位置の数が連想度である。連想度が2の累乗で増える毎に、圧縮されたプレフィックスあたりほぼ1ビット節約されることに留意された

50

い (r に対する適切な値を想定する) 。

【 0 0 4 1 】

k 項目セットが r ビットプレフィックスを伴うことを想定すると、これらのプレフィックスを記憶する最初のスペースは k r ビットである。このようなエンコーディングによって、記憶プロセスは、複製が許される k 個の r ビット数のセットの全て 2^r k 個の並べ換えをエンコードすることができる。しかし、データ項目あたり正確に 2^r 個の別個の値がある場合、これらの値が順序付けられていると、問題は、k r ビット数の全ての並べ換えを記憶する必要があることから、単に組み合わせを記憶する必要があることに発展する。

【数 7】

$$\binom{2^r + k - 1}{k}$$

10

個のこのような組み合わせが存在し、完全な 2^r k 個の並べ換えよりもはるかに少ない。したがって、本明細書における技術は、

【数 8】

$$\left\lceil \log_2 \binom{2^r + k - 1}{k} \right\rceil$$

20

ビットにおけるこれらの組み合わせを最も近い全体ビットに丸めたときに、エンコードすることができる。したがって、セットあたりの正味の節約は、k 個の r ビット数 (k r ビット) の正味のサイズから新しいサイズ (

【数 9】

$$\left\lceil \log_2 \binom{2^r + k - 1}{k} \right\rceil$$

30

ビット) を引いたものである。正味の節約をセットあたりの項目数 (k) で割ることで、圧縮されたプレフィックス (又は、その事に対する項目) あたりのビット節約が得られる。これは、図 10 でいくつかの例に対してプロットされ、式 (2) によって概略的に記述される。

【数 10】

$$(2) \text{ r ビットプレフィックスあたりの節約されるビット} = \frac{r * k - \left\lceil \log_2 \binom{2^r + k - 1}{k} \right\rceil}{k}$$

40

【 0 0 4 2 】

チャート 1 0 0 0 から理解され得るように、連想度が高い構造の場合、プレフィックスの記憶コストは、セット連想度に応じて 1 ~ 4 ビットだけ下げることができる場合が多い。ASMD5 では、データ項目は、長さが単に 8 ~ 数 10 ビットであることが多く、項目あたり 1 ~ 4 ビットの節約は重要である。さらに、プレフィックスは、圧縮の利益の大部分を実現するために、長さが数ビットであればよい。この特性は重要である。なぜならば、本明細書のプロセス例における個々のエンコーディングルックアップテーブルは、それぞれ 2^r 個のエントリを有しているため、プレフィックスが長くなるとエンコーディングテーブルサイズの点でコストがかかるからである。

50

【 0 0 4 3 】

従来の研究では、1つのデコーディングテーブルと1つのエンコーディングテーブルとを用いている。圧縮の前にソーティングを行っていないと、完全な 2^{r+k} 個の並べ換えは、それぞれエンコーディングテーブル内にエントリが必要となる。圧縮の前にプレフィックスによるソーティングを行っていれば、

【数 1 1】

$$\binom{2^{r+k}-1}{k}$$

10

個のエントリを伴うテーブルのみが必要となる。例えば、各エントリが4バイトのサイズである場合、 $r = 4$ 及び $k = 4$ であっても、ルックアップテーブル内に3867エントリが存在する。項目あたり2バイトの場合、各テーブルは約8KB（両方に対して16KB）となる。

【 0 0 4 4 】

対照的に、本明細書のいくつかの実施例では k 個のルックアップテーブルを使用し、それぞれ 2^r エントリを伴っている。 $k = 4$ 及び $r = 4$ の場合、このようなデザインでは最大で $k \cdot 2^r$ 個のエントリを用いる。エントリあたり2バイトでは、全体的なスペースコストは2バイト $\times 4 \times 2^4 = 128$ バイトとなる。このアプローチの記憶コストは、 r が固定されているときに k に対してほぼ直線的にスケール変更するが、線形挙動から逸脱する。なぜならば、各ルックアップテーブルエントリは、

20

【数 1 2】

$$\log_2 \binom{2^{r+k}-1}{k}$$

ビットのオーダーでエンコードするからである。実行中にルックアップテーブル値を計算することによってエンコーディング及びデコーディングを行うことで、記憶コストがさらに減る。前述したように、別の利用可能な最適化は、最後のルックアップテーブルを暗黙にすることである。なぜならば、それは常に

30

【数 1 3】

$$\binom{p_0}{0+1}$$

であり、単に p_0 であるため、復元プロセスの $k - 1$ 個の反復後に残っているものは何であれ、最後のプレフィックスだからである。同様に、エンコーディング中に、ゼロ番目のプレフィックスを整数合計に加えることによって、符号化プロセスの最後のプレフィックスをコードワードにエンコードしてもよい（図3の308）。

40

【 0 0 4 5 】

本明細書で説明した技術は、ハードウェア及びソフトウェアの様々な組み合わせを用いて実施することができる。例えば、ハードウェア回路は、デジタルロジック、有限状態機械、プログラマブルロジックアレイ（PLA）等を含んでもよい。圧縮及び復元プロセスは、マイクロコントローラが、記憶されたプログラム命令を実行して、保留中のコマンドの相対的なタイミングの適格性を評価することで実施することができる。この場合、命令の一部を非一時的なコンピュータメモリ又はコンピュータ可読記憶媒体に記憶して、マイクロコントローラが実行するようにしてもよい。様々な実施形態では、非一時的なコンピ

50

ュータ可読記憶媒体は、磁気若しくは光ディスク記憶装置、フラッシュメモリ等の個体記憶装置、又は、他の不揮発性メモリ装置若しくはデバイスを含む。非一時的なコンピュータ可読記憶媒体に記憶されるコンピュータ可読命令は、ソースコード、アセンブリ言語コード、オブジェクトコード、又は、1つ以上のプロセッサによって解釈され及び/又は実行可能な他の命令フォーマットであってもよい。

【0046】

図1のデータ処理プラットフォーム100、その任意の部分(例えば、プロセッサ110等)、又は、他の実施形態(例えば、カスタマイズされたデジタルロジック実施形態等)は、データベース、データベースインデックスの形態のコンピュータアクセス可能なデータ構造、または他のデータ構造であって、集積回路を製造するためにプログラムによって読み出し、直接又は間接的に使用できるものによって、記述又は表現されてもよい。例えば、このデータ構造は、例えばVerilog又はVHDL等の高レベル設計言語(HDL)におけるハードウェア機能の動作レベル記述又はレジスタ転送レベル(RTL)記述であってもよい。この記述は、合成ライブラリからゲートのリストを含むネットリストを生成するためにこの記述を合成し得る合成ツールによって読み出されてもよい。ネットリストには、集積回路を含むハードウェアの機能を表すゲートのセットが含まれる。そして、マスクに適用される幾何学的形状を記述するデータセットを生成するために、ネットリストを配置及びルーティングしてもよい。そして、マスクを種々の半導体製造ステップで用いて、集積回路を製造してもよい。代替的に、コンピュータアクセス可能な記憶媒体上のデータベースは、ネットリスト(合成ライブラリ付き若しくは無し)又はデータセット、必要に応じて、グラフィックスデータシステム(GDS)IIデータであってもよい。

10

20

【0047】

特定の実施形態について説明してきたが、これらの実施形態に対する種々の変更が当業者には明らかである。例えば、データセット内のデータのタイプは、異なる実施形態において異なってもよく、例えば、様々なタイプのキャッシュライン、キャッシュタグ、ASMDSからのフィンガープリント、ネットワークルーティングデータ、分岐予測器若しくはハードウェアプリフェッチャからのハードウェアテーブル、又は、データベースエントリ等である。エンコーディングテーブルを生成するために用いられる数学的アルゴリズムは、異なってもよい。複数のテーブルに基づくエンコーディング及びデコーディング用の特定のプロセスも異なってもよい。エンコーディングテーブルを設ける方法も異なってもよく、テーブル値の計算又は部分的な計算が含まれる。さらに、本明細書の例では単一のコードワードを用いているが、他の実施形態では、使用する圧縮アルゴリズムに応じて、特定のデータセットに対して複数のコードワードを生成してもよい。

30

【0048】

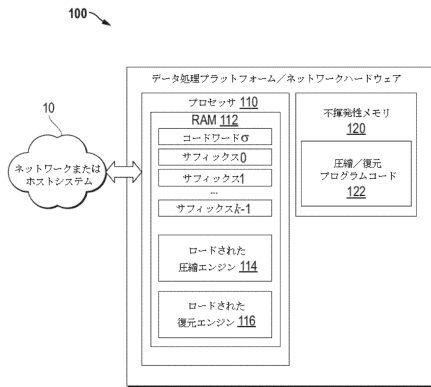
したがって、添付の特許請求の範囲によって、本開示の範囲に含まれる開示した実施形態の全ての変更をカバーすることが意図されている。

40

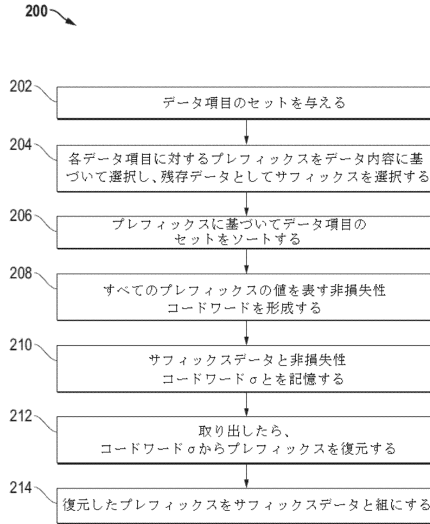
50

【 図 面 】

【 図 1 】

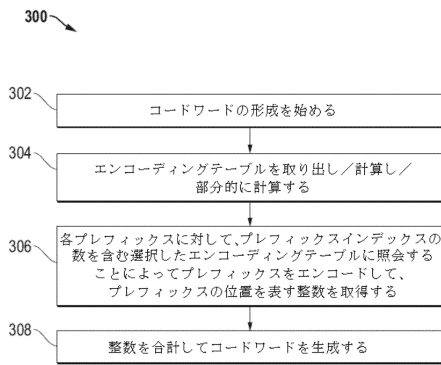


【 図 2 】



10

【 図 3 】



【 図 4 】

$l_3 \quad l_2 \quad l_1 \quad l_0$

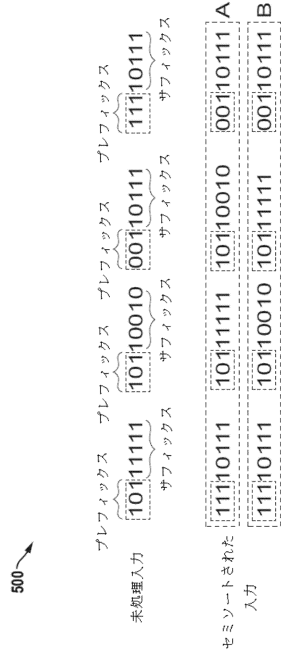
プレフィックス (右から左に順移付けられている)	出力(σ)
0,0,0,0	$0 = \binom{0+3}{3+1} + \binom{0+2}{2+2} + \binom{0+1}{1+1} + \binom{0+0}{0+1} = 0+0+0+0$
1,0,0,0	$1 = \binom{1+3}{4} + \binom{0+2}{3} + \binom{0+1}{2} + \binom{0+0}{1} = 1+0+0+0$
1,1,0,0	$2 = \binom{1+3}{4} + \binom{0+2}{3} + \binom{0+1}{2} + \binom{0+0}{1} = 1+1+0+0$
1,1,1,0	$3 = \binom{1+3}{4} + \binom{1+2}{3} + \binom{1+1}{2} + \binom{0+0}{1} = 1+1+1+0$
1,1,1,1	$4 = \binom{1+3}{4} + \binom{1+2}{3} + \binom{1+1}{2} + \binom{1+0}{1} = 1+1+1+1$
2,0,0,0	$5 = \binom{2+3}{4} + \binom{0+2}{3} + \binom{0+1}{2} + \binom{0+0}{1} = 5+0+0+0$
2,1,0,0	$6 = \binom{2+3}{4} + \binom{1+2}{3} + \binom{0+1}{2} + \binom{0+0}{1} = 5+1+0+0$
2,1,1,0	$7 = \binom{2+3}{4} + \binom{1+2}{3} + \binom{1+1}{2} + \binom{0+0}{1} = 5+1+1+0$
2,1,1,1	$8 = \binom{2+3}{4} + \binom{1+2}{3} + \binom{1+1}{2} + \binom{1+0}{1} = 5+1+1+1$
2,2,0,0	$9 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{0+1}{2} + \binom{0+0}{1} = 5+4+0+0$
2,2,1,0	$10 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{1+1}{2} + \binom{0+0}{1} = 5+4+1+0$
2,2,1,1	$11 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{1+1}{2} + \binom{1+0}{1} = 5+4+1+1$
2,2,2,0	$12 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{2+1}{2} + \binom{0+0}{1} = 5+4+3+0$
2,2,2,1	$13 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{2+1}{2} + \binom{1+0}{1} = 5+4+3+1$
2,2,2,2	$14 = \binom{2+3}{4} + \binom{2+2}{3} + \binom{2+1}{2} + \binom{2+0}{1} = 5+4+3+2$

30

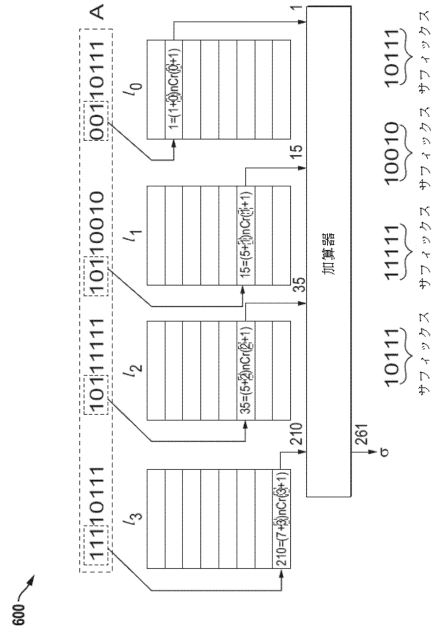
40

50

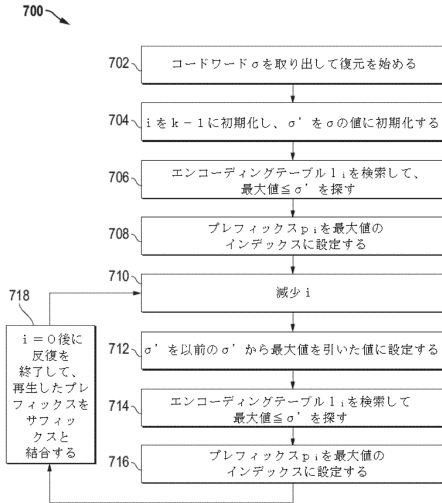
【図5】



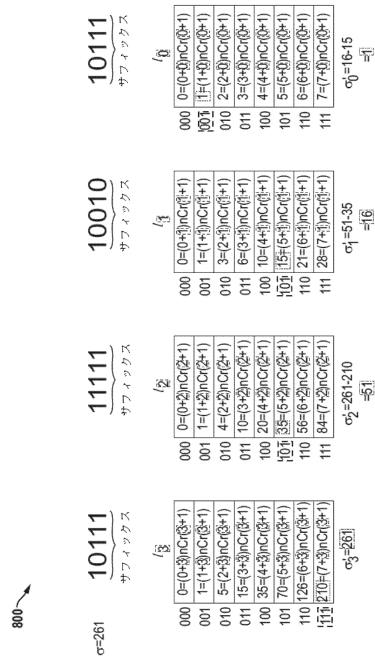
【図6】



【図7】



【図8】



10

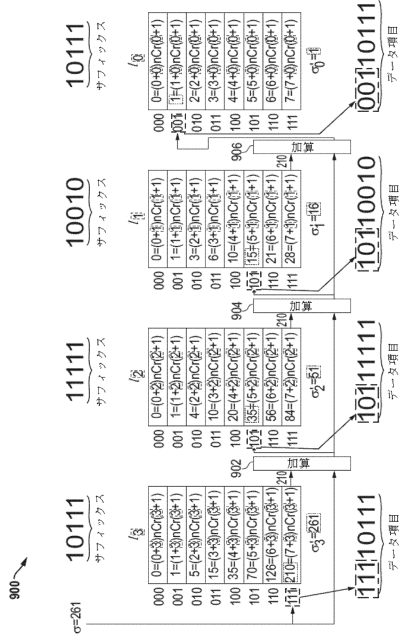
20

30

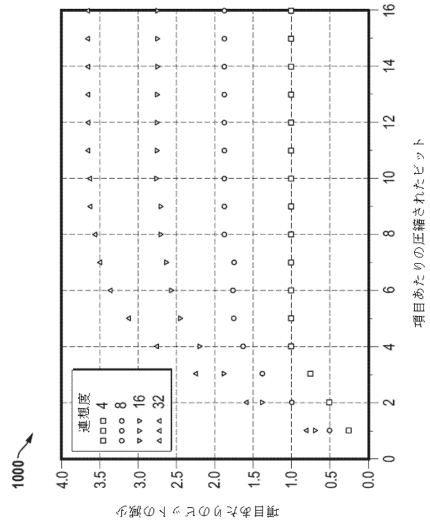
40

50

【 図 9 】



【 図 10 】



10

20

30

40

50

フロントページの続き

- アメリカ合衆国 9 5 0 5 4 カリフォルニア州、サンタ クララ、オーガスティン ドライブ 2 4
8 5、アドバンスト・マイクロ・ディバイシズ・インコーポレイテッド内
- (72)発明者 スワン ジャヤセーナ
アメリカ合衆国 9 5 0 5 4 カリフォルニア州、サンタ クララ、オーガスティン ドライブ 2 4
8 5、アドバンスト・マイクロ・ディバイシズ・インコーポレイテッド内
- (72)発明者 ジョン カラマティアノス
アメリカ合衆国 0 1 7 1 9 マサチューセッツ州、ボックスボロー、セントラル ストリート 9
0、1、2 & 3 フロア、アドバンスト・マイクロ・ディバイシズ・インコーポレイテッド内
- 審査官 原田 聖子
- (56)参考文献 特表 2 0 1 2 - 5 0 2 5 7 3 (J P , A)
米国特許出願公開第 2 0 1 1 / 0 1 5 8 3 2 3 (U S , A 1)
- (58)調査した分野 (Int.Cl. , D B 名)
H 0 3 M 7 / 3 0