

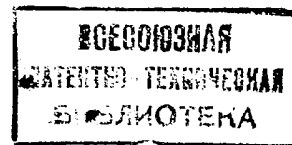


СОЮЗ СОВЕТСКИХ
СОЦИАЛИСТИЧЕСКИХ
РЕСПУБЛИК

(19) **SU** (11) **1649552** **A2**

(51) 5 G 06 F 12/00

ГОСУДАРСТВЕННЫЙ КОМИТЕТ
ПО ИЗОБРЕТЕНИЯМ И ОТКРЫТИЯМ
ПРИ ГНТ СССР



ОПИСАНИЕ ИЗОБРЕТЕНИЯ

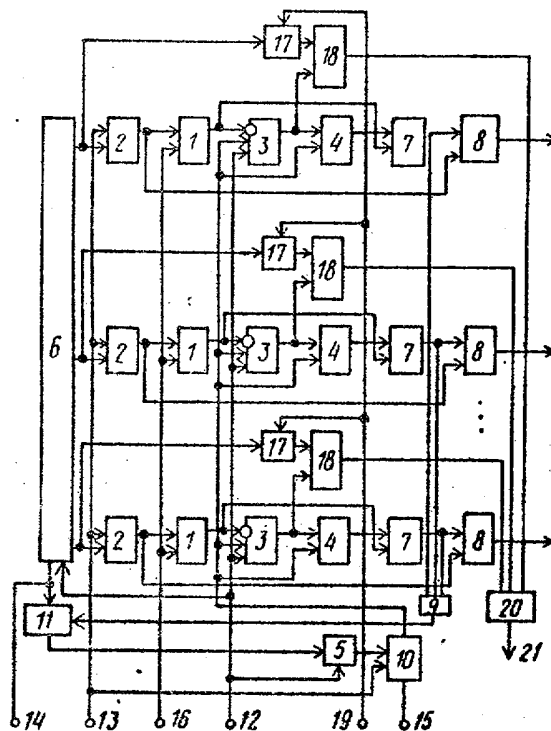
К АВТОРСКОМУ СВИДЕТЕЛЬСТВУ

(61) 1394217
(21) 4620436/24
(22) 14.12.88
(46) 15.05.91. Бюл. № 18
(72) Н.Г.Пархоменко, В.Ю.Лозбенев,
С.В.Козелков и В.Г.Черняев
(53) 681.325 (088.8)
(56) Авторское свидетельство СССР
№ 1394217, кл. G 06 F 12/00, 1980.

(54) УСТРОЙСТВО ДЛЯ АДРЕСАЦИИ БЛОКОВ
ПАМЯТИ

(57) Изобретение относится к авто-

матике и вычислительной технике и может быть использовано для адресации блоков памяти в системе памяти и является усовершенствованием устройства по авт. св. № 1394217. Целью изобретения является расширение функциональных возможностей устройства. В устройство введены n элементов И 17 третьей группы, n коммутаторов 18 группы, сумматор 20. Устройство обладает однородной структурой, что делает возможным его микросхемотехническое исполнение. 1 ил.



(19) **SU** (11) **1649552** **A2**

Изобретение относится к автоматике и вычислительной технике, может быть использовано для адресации блоков в системе памяти и является усовершенствованием изобретения по авт. св. № 1394217.

Цель изобретения - расширение функциональных возможностей устройства.

На чертеже приведена функциональная схема устройства.

Устройство содержит группу переключателей 1, первую группу элементов И 2, группу n регистров 3 условных адресов, группу n схем 4 сравнения, счетчик 5, регистр 6 сдвига, вторую группу n элементов И 7, группу элементов ИЛИ 8, элемент ИЛИ 9, коммутатор 10, элемент И 11, входы сброса (12), режима работы (13), тактовый (14), адресный (15), установки флага годности (16), n элементов И 17 третьей группы, n коммутаторов 18 группы, второй вход 19 режима работы устройства, сумматор 20 и выход 21 логического адреса устройства.

Устройство работает следующим образом.

Принцип работы устройства основан на присвоении неотключенным блокам памяти последовательно-непрерывных адресов и: в соответствии с этим на установлении взаимно однозначного соответствия между логическими и физическими адресами блоков памяти.

Устройство работает в двух режимах: в режиме присвоения условных непрерывных адресов неотключенным блокам памяти и в режиме выбора блока при обращении к памяти. Работа устройства в этих режимах не отличается от работы известного устройства, причем в первом режиме на входе 13 должен быть сигнал высокого уровня (ВУ), а во втором режиме - сигнал низкого уровня (НУ).

В режиме работы блока при обращении к памяти (НУ на входе 13) можно (независимо от выбора блоков) совершать преобразование физического адреса в логический адрес блока.

Для этого подачей тактовых импульсов на вход 14 устройства следует установить регистр 6 сдвига в положение преобразуемого физического адреса и затем установить на входе 19 устройства сигнал ВУ. При этом сработавший элемент И 17 третьей группы разрешает прохождение через коммутатор 18 и сумматор 20 на выход 21 устройства логического адреса с выхода соответствующего регистра 3. Таким образом, если на входе 13 находится сигнал НУ, на выходе 19 - сигнал ВУ, то на сумматор 20 поступают коды нуля со всех коммутаторов 18 (кроме одного) и с одного коммутатора логический адрес блока памяти, соответствующий установленному в регистре 6 физическому адресу.

Ф о р м у л а и з о б р е т е н и я

Устройство для адресации блоков памяти по авт. св. № 1394217, отличающееся тем, что, с целью расширения функциональных возможностей, в него введены третья группа n элементов И ($n = 1, 2, \dots, i, \dots, n$), группа n коммутаторов и сумматор, причем первый вход i -го элемента И третьей группы соединен с выходом i -го разряда регистра сдвига, выход i -го элемента И третьей группы соединен с управляющим входом i -го коммутатора группы, информационный вход которого соединен с выходом i -го регистра условных адресов, а выход - с i -м входом сумматора, выход которого является выходом логического адреса устройства, а второй вход i -го элемента И третьей группы является вторым входом задания режима работы устройства.

Составитель А.Баркина

Редактор А.Огар

Техред М.Моргентал

Корректор Н.Ревская

Заказ 1523

Тираж 406.

Подписное

ВНИИПИ Государственного комитета по изобретениям и открытиям при ГКНТ СССР
113035, Москва, Ж-35, Раушская наб., д. 4/5

Производственно-издательский комбинат "Патент", г.Ужгород, ул. Гагарина, 101