

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 1 部門第 2 区分

【発行日】平成22年3月18日(2010.3.18)

【公開番号】特開2009-195736(P2009-195736A)

【公開日】平成21年9月3日(2009.9.3)

【年通号数】公開・登録公報2009-035

【出願番号】特願2009-113545(P2009-113545)

【国際特許分類】

A 6 3 F 7/02 (2006.01)

【F I】

A 6 3 F 7/02 3 2 6 Z

A 6 3 F 7/02 3 3 4

【手続補正書】

【提出日】平成22年1月28日(2010.1.28)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 7

【補正方法】変更

【補正の内容】

【0 0 0 7】

そこで本発明は、より多くの演出画像データを画像記憶装置に記憶させることができるとともに、この演出画像データを効率よく処理することができる遊技機を提供することを目的とする。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 2 6

【補正方法】変更

【補正の内容】

【0 0 2 6】

本発明の遊技機は、より多くの演出画像データを演出画像記憶装置に記憶させることができるとともに、演出画像データを効率よく処理することができる。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0 0 6 0

【補正方法】変更

【補正の内容】

【0 0 6 0】

( 4 - 2 . 読み取り制御回路 3 2 4 の構成例 )

読み取り制御回路 3 2 4 は、C P U 3 1 1 の制御信号によって、ハードディスク R O M 3 4 0 からの演出画像データ 8 1 の読み出しや、バンクメモリ 3 2 1 , 3 2 2 への書き込みを制御する機能を有する。この読み取り制御回路 3 2 4 は、バンクメモリコントローラ 3 1 4 , 3 1 7、制御回路 3 1 5、制御レジスタ群 3 1 3、バス・スイッチ回路 3 1 6、バス切替回路 3 1 8、バス変換回路 3 2 0 およびハードディスクインターフェース回路 3 1 2 を含んでいる。そして、この読み取り制御回路 3 2 4 は、C P U 3 1 1、V D P 3 3 0、バンクメモリ 3 2 1 , 3 2 2 および、ソケット 3 3 4 を経由してハードディスク R O M 3 4 0 にそれぞれ接続されている。なお、バンクメモリ 3 2 1 , 3 2 2 は、それぞれ例えば動作周波数が 1 0 0 M H z の S D R A M である。

【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0075

【補正方法】変更

【補正の内容】

【0075】

バス205には、CPU204の他にも、サーボDSP208、再生チャネル回路207およびハードディスクコントローラ203が接続されており、これらの間で制御信号が交換されるようになっている。CPU204は、バス205を介してハードディスクコントローラ203、再生チャネル回路207およびサーボDSP208を制御している。

【手続補正5】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

遊技媒体の消費に応じて遊技が進行する通常の遊技状態にて所定の条件を満たしたことを契機として遊技者にとって有利な利益を供与する特別遊技状態に移行するとともに、表示器を用いて遊技の進行に応じた演出に係る表示動作を実行する遊技機において、

前記通常遊技状態および前記特別遊技状態における視覚的な演出に係る演出表示コマンドを出力する制御手段と、

前記演出表示コマンドに基づいて視覚的な演出に係る表示動作を制御する表示制御手段とを備え、

前記表示制御手段は、

視覚的な演出に係る画像に対応した演出画像データを記憶して読み出し可能な記録部を有する本体部と、この本体部に設けられて前記演出画像データを読み出すための端子とを含む低速大容量記憶装置であり、かつ前記本体部の外面部及び前記端子が、前記端子の先端を露出させつつ封止部材によってモールドされてICチップ化された演出画像記憶装置と、

前記演出画像記憶装置に記憶された演出画像データに基づいて表示動作を実行する表示動作制御手段と、

複数のバンクメモリと、前記表示制御手段に設けられたCPUあるいは前記表示動作制御手段からの制御信号に基づいて前記演出画像記憶装置と前記各バンクメモリとの間を接続するバスの切り替え及び前記表示動作制御手段と前記各バンクメモリとの間を接続するバスの切り替えを行なうバススイッチ回路とを備えて、前記演出画像データに対する前記いずれかのバンクメモリへの書き込み及びいずれかのバンクメモリからの前記表示動作制御手段への前記演出画像データの引渡しを制御する読み取り制御回路と、

を有していることを特徴とする遊技機。