(19) **日本国特許庁(JP)** (12

(12) 特許公報(B2)

(11) 特許番号

特許第6081693号

(P6081693)

(45) 発行日 平成29年2月15日(2017.2.15)

(24) 登録日 平成29年1月27日 (2017.1.27)

請求項の数 11 (全 29 頁)

| (51) Int.Cl. | | | ΓI | | |
|--------------|------|-----------|---------|------|---|
| H05K | 3/46 | (2006.01) | HO5K | 3/46 | Т |
| | | | HO5K | 3/46 | В |
| | | | H O 5 K | 3/46 | Ν |

| (21)出願番号 (22)出願日 (65)公開番号 (43)公開日 審査請求日 審判番号 審判請求日 | 特願2011-198564 (P2011-198564) 平成23年9月12日 (2011.9.12) 特開2013-62314 (P2013-62314A) 平成25年4月4日 (2013.4.4) 平成26年7月9日 (2014.7.9) 不服2016-4652 (P2016-4652/J1) 平成28年3月30日 (2016.3.30) | (73)特許権者 000190688 新光電気工業株式会社 長野県長野市小島田町80番地 (74)代理人 100105957 弁理士 恩田 誠 (74)代理人 100068755 弁理士 恩田 博宣 (72)発明者 近藤 人資 長野県長野市小島田町80番地 新光電気 工業 株式会社 内 |
|--|--|--|
| | | 合議体 審判長 阿部 利英 審判官 中川 隆司 審判官 内田 博之 最終頁に続く |

(54) 【発明の名称】配線基板及び配線基板の製造方法

(57)【特許請求の範囲】

【請求項1】

第1配線層と、

補強材入りの絶縁性樹脂からなり、前記第1配線層の上面及び側面を覆うように形成された補強材入り絶縁層と、

前記補強材入り絶縁層<u>の上面</u>に積層され、前記補強材入り絶縁層よりも薄い密着層と、 前記密着層及び前記補強材入り絶縁層を貫通して形成され、前記第1配線層と接続され たビア配線と、前記密着層の上面に直に形成され、前記ビア配線を介して前記第1配線層 と接続された配線パターンとからなる第2配線層と、

を有し、

前記密着層の上面は、前記補強材入り絶縁層の上面よりも平滑性が高く、

前記密着層は、前記第2配線層となる金属膜との密着性が前記補強材入り絶縁層よりも 高く、且つ前記補強材入り絶縁層よりも耐デスミア性の高い絶縁性樹脂からなることを特 徴とする配線基板。

【請求項2】

前記密着層の上面の粗度が、表面粗さRa値で50~350nmであることを特徴とする請求項1に記載の配線基板。

【請求項3】

<u>前記配線パターンは、前記密着層の上面に直に形成された無電解めっきと、前記無電解</u> めっきの上面に形成された金属めっき層とを有し、

前記密着層は、エポキシ樹脂を主成分とする熱硬化性樹脂と、無機フィラーとを含有す る絶縁層であって、

(2)

前記密着層は、<u>前記無電解めっきに対する</u>ピール強度が850N/m以上であることを 特徴とする請求項1又は2に記載の配線基板。

【請求項4】

前記密着層は、熱硬化性樹脂を30vo1%以上65vo1%以下含有し、無機フィラーを1vo1%以上30vo1%以下含有した絶縁性樹脂からなることを特徴とする請求 項1~3のいずれか1つに記載の配線基板。

【請求項5】

前記記線基板は、複数の配線層と複数の絶縁層とが交互に積層されてなり、

___前記複数の絶縁層のうち任意の絶縁層が、前記補強材入り絶縁層と前記密着層とを有し、、

<u>前記複数の配線層のうち、前記任意の絶縁層の前記補強材入り絶縁層側に積層される配</u>線層が前記第1配線層であり、

<u>前記複数の配線層のうち、前記任意の絶縁層の前記密着層側に積層される配線層が前記</u> <u>第2</u>配線層であることを特徴とする請求項1~4のいずれか1つに記載の配線基板。

【請求項6】

第1配線層を形成する工程と、

補強材入りの第1絶縁性樹脂からなり、前記第1配線層の上面及び側面を覆う補強材入り絶縁層を形成するとともに、前記補強材入り絶縁層よりも薄い密着層を前記補強材入り ²⁰ 絶縁層の上面に形成する第1工程と、

前記密着層の上に直に第2配線層を形成する第2工程と、を有し、

前記第2工程は、

前記密着層及び前記補強材入り絶縁層を貫通して、前記第1配線層の上面を露出するビ アホールを形成する工程と、

前記ビアホールを形成する工程の後に、デスミア処理を実施する工程と、

前記デスミア処理の後に、前記ビアホールを充填して前記第1配線層と接続されるビア 配線を形成するとともに、前記ビア配線を介して前記第1配線層と接続される配線パター ンを前記密着層の上面に直に形成する工程と、を有し、

前記密着層の上面は、前記補強材入り絶縁層の上面よりも平滑性が高く、

30

前記密着層は、前記第2配線層となる金属膜との密着性が前記補強材入り絶縁層よりも 高く、且つ前記補強材入り絶縁層よりも耐デスミア性の高い第2絶縁性樹脂からなること を特徴とする配線基板の製造方法。

【請求項7】

絶縁性樹脂を用いて絶縁層を形成する絶縁層形成工程と、配線層を形成する配線層形成 工程とを支持基板上で繰り返し実施する第3工程と、

前記第3工程の後に、前記支持基板を除去する工程と、を有し、

前記絶縁層形成工程のうち少なくとも1つの絶縁層形成工程が前記第1工程であり、

前記記線層形成工程のうち少なくとも1つの配線層形成工程が前記第2工程であること

を特徴とする請求項6に記載の配線基板の製造方法。

【請求項8】

前記第1工程では、

前記支持基板を含む構造体上に、半硬化状態の前記第1絶縁性樹脂と半硬化状態の前記 第2絶縁性樹脂とを配置し、加熱・加圧によって前記第1絶縁性樹脂及び前記第2絶縁性 樹脂を硬化させることにより、前記補強材入り絶縁層及び前記密着層を形成すると同時に 、前記構造体上に前記補強材入り絶縁層及び前記密着層を積層することを特徴とする請求 項7に記載の配線基板の製造方法。

【請求項9】

前記ビア配線及び前記配線パターンからなる前記第2配線層は、セミアディティブ法により形成されることを特徴とする請求項6~8のいずれか1つに記載の配線基板の製造方 50

10

法。

【請求項10】

前記デスミア処理後の前記密着層の上面の粗度が、表面粗さRa値で50~350nm であることを特徴とする請求項6~9のいずれか1つに記載の配線基板の製造方法。 【請求項11】

前記第2絶縁性樹脂は、熱硬化性樹脂を30vo1%以上65vo1%以下含有し、無機フィラーを1vo1%以上30vo1%以下含有した絶縁性樹脂であることを特徴とする請求項6~10のいずれか1つに記載の配線基板の製造方法。

【発明の詳細な説明】

【技術分野】

[0001]

10

本発明は、配線基板及び配線基板の製造方法に関するものである。

【背景技術】

【0002】

従来、搭載される半導体チップの高密度化が進み、配線基板の薄型化や、配線パターン の高密度化が要求されている。このような要求に応えるために、高い剛性を有し層間絶縁 膜よりも厚いコア基板(支持部材)を除去した配線基板、いわゆるコアレス基板が提案さ れている。

[0003]

コアレス基板の基本的なプロセスは、まず支持基板としての仮基板を用意し、この仮基 20 板上にパッドとなる配線層を形成し、次いで所要の層数のビルドアップ配線層と絶縁層と を積層した後、最終的に仮基板を除去するものである。

[0004]

近年では、この種のコアレス基板において、積層される絶縁層のうち任意の絶縁層を、 補強材を入れて機械的強度を高めた絶縁層とすることにより、当該基板の反りを低減する 技術が提案されている(例えば、特許文献1参照)。

【先行技術文献】

【特許文献】

[0005]

【特許文献1】特開2007-96260号公報

【発明の概要】

【発明が解決しようとする課題】

[0006]

ところが、上記補強材入りの絶縁層を有する配線基板では、補強材入りの絶縁層上に微細配線を形成することができないという問題がある。詳述すると、例えば補強材入りの絶縁層上にセミアディティブ法により配線パターンを形成する場合には、デスミア処理によって上記絶縁層の上面がエッチングされるため、上記絶縁層の上面の粗度が大きく(例えば、表面粗さRa値で800~1000nm程度に)なる。このように上面(表面)が粗化されると、その上面に微細配線を高精度に形成することが困難となる。具体的には、上記デスミア処理後の補強材入りの絶縁層上には、L/S(ライン/スペース)=15 µm/15 µm以下の微細配線を高精度に形成することが困難である。

40

30

【課題を解決するための手段】

【 0 0 0 7 】

本発明の一観点によれば、第1配線層と、補強材入りの絶縁性樹脂からなり、前記第1 配線層の上面及び側面を覆うように形成された補強材入り絶縁層と、前記補強材入り絶縁 層<u>の上面に</u>積層され、前記補強材入り絶縁層よりも薄い密着層と、前記密着層及び前記補 強材入り絶縁層を貫通して形成され、前記第1配線層と接続されたビア配線と、前記密着 層の上面に直に形成され、前記ビア配線を介して前記第1配線層と接続された配線パター ンとからなる第2配線層と、を有し、前記密着層<u>の上面</u>は、前記補強材入り絶縁層<u>の上面</u> よりも平滑性が高く、前記密着層は、前記第2配線層となる金属膜との密着性が前記補強

(3)

10

20

30

40

材入り絶縁層よりも高く、且つ前記補強材入り絶縁層よりも耐デスミア性の高い絶縁性樹 脂からなる。 【発明の効果】 [0008]本発明の一観点によれば、反りを低減しつつも、微細配線を形成することができるとい う効果を奏する。 【図面の簡単な説明】 [0009]【図1】第1実施形態の配線基板を示す概略断面図。 【図2】第1実施形態の半導体パッケージを示す概略断面図。 【図3】(a)~(e)は、第1実施形態の配線基板の製造方法を示す概略断面図。 【図4】(a)~(c)は、第1実施形態の配線基板の製造方法を示す概略断面図。 【図5】(a)~(c)は、第1実施形態の配線基板の製造方法を示す概略断面図。 【図6】(a)~(c)は、第1実施形態の配線基板の製造方法を示す概略断面図。 【図7】(a)、(b)は、第1実施形態の配線基板の製造方法を示す概略断面図。 【図8】(a)は、第1実施形態の配線基板の製造方法を示す概略断面図、(b)は第1 実施形態の半導体パッケージの製造方法を示す概略断面図。 【図9】(a)、(b)は、は第1実施形態の半導体パッケージの製造方法を示す概略断 面図。 【図10】(a)、(b)は、第1実施形態の変形例の配線基板を示す概略断面図。 【図11】第1実施形態の変形例の配線基板を示す概略断面図。 【図12】(a)は、実施例1の配線基板を示す概略断面図、(b)は、シミュレーショ ン条件を示すテーブル、(c)は、反りの測定方法を示す説明図。 【図13】(a)~(f)は、実施例2,3及び比較例1~4の配線基板を示す概略断面 図。 【図14】第2実施形態の配線基板を示す概略断面図。 【図15】(a)~(c)は、第2実施形態の配線基板の製造方法を示す概略断面図。 【図16】(a)~(c)は、第2実施形態の配線基板の製造方法を示す概略断面図。 【図17】第2実施形態の変形例の配線基板を示す概略断面図。 【発明を実施するための形態】 [0010]以下、添付図面を参照して各実施形態を説明する。尚、添付図面は、構造の概略を説明 するためのものであり、実際の大きさを表していない。 (第1実施形態) 以下、第1実施形態を図1~図9に従って説明する。 [0011](第1実施形態に係る配線基板の構造) まず、配線基板1の構造について説明する。 図1に示すように、配線基板1は、第1配線層11と、第1絶縁層20と、第2配線層 21と、第2絶縁層30と、第3配線層31と、第3絶縁層40と、第4配線層42と、 第4絶縁層50と、第5配線層51と、第5絶縁層60と、第6配線層61とが順次積層 された構造を有している。このように、本実施形態の配線基板1は、一般的なビルドアッ プ法を用いて作製される配線基板(支持基材としてのコア基板の両面又は片面に所要数の ビルドアップ層を順次形成して積層したもの)とは異なり、支持基材を含まない「コアレ ス基板」の形態を有している。 【 0 0 1 2 】 なお、第2~第6配線層21,31,42,51,61の材料としては、例えば銅や銅 合金などの金属を用いることができる。

配線基板1において、第1配線層11は、図1では最下層に形成されている。この第1
配線層11は、第1導電層12と第2導電層13とを有している。第1導電層12として 50

は、例えば金(Au)膜、パラジウム(Pd)膜、ニッケル(Ni)膜を、Au膜が配線 基板1の外部に露出するように、この順番で順次積層した導電層を用いることができる。 また、第2導電層13としては、例えば銅(Cu)層等を含む導電層を用いることができ る。

【0013】

第1配線層11の一部、つまり第1導電層12の第1主面12A(図中の下面)は第1 絶縁層20から露出しており、半導体チップ70(図2参照)等と電気的に接続される電 極パッド11Pとして機能する。すなわち、本実施形態では、電極パッド11Pが形成さ れている面がチップ搭載面となっている。第1絶縁層20から露出する第1配線層11の 平面形状は例えば円形であり、その直径は例えば40~120µm程度とすることができ る。第1絶縁層20から露出する第1配線層11のピッチは、例えば100~200µm 程度とすることができる。第1配線層11の厚さは、例えば10~20µm程度とするこ とができる。

[0014]

第1絶縁層20は、第1配線層11の第2主面(図中の上面)及び側面を覆い、第1配 線層11の第1主面12Aを露出するように形成されている。第1絶縁層20の材料とし ては、熱硬化性を有するエポキシ系の絶縁性樹脂を用いることができる。なお、絶縁性樹 脂としては、熱硬化性を有する樹脂に限定されず、感光性を有する絶縁性樹脂を用いるこ とができる。第1絶縁層20の厚さは、例えば15~35µm程度とすることができる。 【0015】

第2 配線層21は、第1絶縁層20上に形成されている。第2 配線層21は、第1絶縁 層20を貫通して第1配線層11の上面を露出するビアホールVH1内に充填されたビア 配線21aと、第1絶縁層20上に形成された配線パターン21bを有している。ビア配 線21aは、(ビアホールVH1の底部に露出した)第1配線層11と電気的に接続され ている。なお、ビアホールVH1及びそのビアホールVH1に形成されるビア配線21a は、図1において下側(電極パッド11P(チップ搭載面)側)から上側(第6配線層6 1側)に向かうにつれて径が大きくなるテーパ状に形成されている。第2配線層21の配 線パターン21bの厚さは、例えば20~35µm程度とすることができる。

【0016】

第2絶縁層30は、第1絶縁層20上に、第2配線層21を覆うように形成されている 。第2絶縁層30の材料としては、例えば第1絶縁層20と同一組成の絶縁性樹脂を用い ることができる。第2絶縁層30の厚さは、例えば15~35µm程度とすることができ る。

[0017]

第3 配線層31は、第2絶縁層30上に形成されている。第3配線層31は、第2絶縁 層30を貫通して第2配線層21の上面を露出するビアホールVH2内に充填されたビア 配線31aと、第2絶縁層30上に形成された配線パターン31bを有している。ビア配 線31aは、ビアホールVH2の底部に露出した第2配線層21と電気的に接続されてい る。なお、ビアホールVH2及びビア配線31aは、図1において下側から上側に向かう に連れて径が大きくなるテーパ状に形成されている。第3配線層31の配線パターン31 bの厚さは、例えば20~35µm程度とすることができる。

【0018】

第3絶縁層40は、絶縁層40Aと密着層41Aを有している。絶縁層40Aは、第2 絶縁層30上に、第3配線層31(具体的には、配線パターン31b)の上面及び側面を 覆うように形成されている。絶縁層40Aは、補強材入りの絶縁層であって、その他の絶 縁層20,30,50,60よりも機械的強度(剛性や硬度等)が高い絶縁層である。こ の絶縁層40Aの材料としては、例えば熱硬化性樹脂に対し、補強材を入れた絶縁性樹脂 を用いることができる。具体的には、絶縁層40Aの材料としては、ガラス、アラミド、 LCP(Liquid Crystal Polymer)繊維の織布や不織布に、エポキシ系やポリイミド系の 熱硬化性樹脂を含浸させた補強材入りの絶縁性樹脂を用いることができる。また、絶縁層 10

20



40Aの材料としては、当該絶縁層40Aのガラス転移温度Tgがその他の絶縁層20, 30,50,60のガラス転移温度Tg(例えば150 程度)よりも高い温度(例えば 200~250 程度)になるように調整された絶縁性樹脂であることが好ましい。さら に、絶縁層40Aの材料としては、当該絶縁層40Aの熱膨張係数が第3及び第4配線層 31,42等の材料である銅の熱膨張係数(例えば17ppm/ 程度)に近づくように 調整された絶縁性樹脂であることがより好ましい。なお、絶縁層40Aの厚さは、例えば 30~60µm程度とすることができる。この絶縁層40Aは、機械的強度を高める観点 から、補強材の入っていない他の絶縁層20,30,50,60よりも厚く形成すること が好適である。

[0019]

密着層41Aは、上記絶縁層40A上に、その絶縁層40Aの上面を覆うように形成さ れている。密着層41Aは、絶縁層40Aよりも金属膜(例えば、無電解めっき)との密 着性が高い絶縁層であって、且つ絶縁層40Aよりも薄い絶縁層である。密着層41Aの 厚さは、その密着層41A上に形成される第4配線層42の配線パターン42bよりも薄 く形成することができる。すなわち、密着層41Aは、下層の第3配線層31を被覆する 上記絶縁層40A上に形成され、その絶縁層40Aやその他の絶縁層20等のように、配 線層を被覆して、積層された配線層同士の絶縁を確保する必要がないため、密着層41A を配線パターン42bよりも薄く形成することができる。このため、密着層41Aの厚さ は、配線基板1の薄型化の観点から、配線パターン42bよりも薄く設定することが好ま しい。さらに言えば、密着層41Aの厚さは、配線基板1の反り低減の観点から、絶縁層 40Aよりも十分に薄く設定することが好ましい。具体的には、密着層41Aの厚さは、 絶縁層40Aの厚さの17%以下が好ましく、絶縁層40Aの厚さの10%以下がより好 ましい。例えば密着層41Αの厚さは0.5~5μm程度とすることができる。

密着層41Aの材料としては、例えばエポキシ系樹脂を主成分とする熱硬化性樹脂と、 無機フィラーとを含有する絶縁性樹脂を用いることができる。具体的には、密着層41A の材料としては、当該密着層41A上に無電解めっきを形成した際のピール強度が、少な くとも、絶縁層40A上に無電解めっきを形成した際のピール強度(例えば100~20 0N/m)よりも高くなるように組成(例えばエポキシ樹脂及び無機フィラーの含有量) が調整された絶縁性樹脂であることが好ましい。ここで、ピール強度とは、導体パターン (無電解めっき)と絶縁層との接着力を示す値(引き剥がし強度)のことである。このピ ール強度は、絶縁層から導体パターンを引き剥がすように垂直に引っ張ったときに、幅1 mの導体パターンを絶縁層から引き剥がすために必要な力(N/m)で表され、この値が 大きいほど、導体パターンと絶縁層との密着強度が高いことを示している。さらに、密着 層41Aの材料としては、当該密着層41A上に無電解めっきを形成した際のピール強度 が、第1絶縁層20上に無電解めっきを形成した際のピール強度(例えば600~700 N/m)よりも高い850N/m以上になるように調整された絶縁性樹脂であることがよ り好ましい。また、密着層41Aの材料としては、上記絶縁層40Aよりも耐薬品性(例 えば、耐デスミア性)に優れた絶縁性樹脂であることが好ましい。すなわち、密着層41 Aの材料としては、デスミア処理液によってエッチングされにくい絶縁性樹脂であること が好ましい。また、密着層41Aの材料としては、当該密着層41Aのガラス転移温度T gが150 以上となるように調整された絶縁性樹脂であることが好ましい。以上のよう な特性を実現するための密着層41Aの具体的な材料としては、例えばエポキシ樹脂を3 0 v o 1 % 以上含有し、無機フィラーを比較的少量(例えば 1 v o 1 % 以上5 0 v o 1 % 以下)含有した絶縁性樹脂であることが好ましい。また、密着層41Aの材料の具体的な 材料としては、エポキシ樹脂を30vo1%以上65vo1%以下含有し、無機フィラー を1vo1%以上30vo1%以下含有した絶縁性樹脂であることがより好ましい。なお 、密着層41Aは、上述のように無機フィラーの含有量が比較的少量であるため、熱膨張 係数が40~100ppm/ 程度と比較的高い値になる。 [0021]

10

20



さらに、密着層41Aは、絶縁層40Aよりも表面が平滑な絶縁層である。すなわち、 密着層41Aの上面(絶縁層40Aと接する面とは反対側の面)は、凹凸が少ない平滑面 (低粗度面)である。具体的には、密着層41Aの上面は、高低差の低い微細な凹凸が形 成された低粗度面である。より具体的には、密着層41Aの上面の粗度は、表面粗さRa 値で50~350nmとなるように設定されている。ここで、表面粗さRa値とは、表面 粗さを表わす数値の一種であり、算術平均粗さと呼ばれるものであって、具体的には測定 領域内で変化する高さの絶対値を平均ラインである表面から測定して算術平均したもので ある。

[0022]

10 第4配線層42は、密着層41A上に形成されている。第4配線層42は、第3絶縁層 40(絶縁層40A及び密着層41A)を貫通して第3配線層31の上面を露出するビア ホールVH3内に充填されたビア配線42aと、密着層41A上に形成された配線パター ン42bを有している。ビア配線42aは、ビアホールVH3の底部に露出した第3配線 層31と電気的に接続されている。なお、ビアホールVH3及びビア配線42aは、図1 において下側から上側に向かうに連れて径が大きくなるテーパ状に形成されている。第4 配線層42の配線パターン42bの厚さは、例えば20~35um程度とすることができ る。

[0023]

第4絶縁層50は、密着層41A上に、第4配線層42を覆うように形成されている。 第4絶縁層50の材料としては、例えば第1絶縁層20と同一組成の絶縁性樹脂を用いる ことができる。第4絶縁層50の厚さは、例えば15~35µm程度とすることができる

20

30

[0024]

第5
配線層51は、第4絶縁層50上に形成されている。第5
配線層51は、第4絶縁 層50を貫通して第4配線層42の上面を露出するビアホールVH4内に充填されたビア 配線51aと、第4絶縁層50上に形成された配線パターン51bを有している。ビア配 線 5 1 a は、ビアホール V H 4 の底部に露出した第 4 配線層 4 2 と電気的に接続されてい る。なお、ビアホールVH4及びビア配線51aは、図1において下側から上側に向かう に連れて径が大きくなるテーパ状に形成されている。第5配線層51の配線パターン51 bの厚さは、例えば20~35µm程度とすることができる。

[0025]

第5絶縁層60は、第4絶縁層50上に、第5配線層51を覆うように形成されている 。第5絶縁層60の材料としては、例えば第1絶縁層20と同一組成の絶縁性樹脂を用い ることができる。第5絶縁層60の厚さは、例えば15~35µm程度とすることができ る。

[0026]

第6配線層61は、第5絶縁層60上に形成された最上層(最外層)の配線層である。 第6配線層61は、第5絶縁層60を貫通して第5配線層51の上面を露出するビアホー ルVH5内に充填されたビア配線61aと、第5絶縁層60上に形成された配線パターン 61bを有している。ビア配線61aは、ビアホールVH5の底部に露出した第5配線層 51と電気的に接続されている。なお、ビアホールVH5及びビア配線61aは、図1に おいて下側から上側に向かうに連れて径が大きくなるテーパ状に形成されている。第6配 線層61の配線パターン61bの厚さは、例えば20~35μm程度とすることができる

[0027]

上記電極パッド11Pが形成されている面と反対側(図1では上側)の最外層の第5絶 縁層60には、ソルダレジスト層62が積層されている。ソルダレジスト層62の材料と しては、例えばエポキシ系の絶縁性樹脂を用いることができる。ソルダレジスト層62の 厚さは、例えば15~35um程度とすることができる。 [0028]

(7)

ソルダレジスト層62には、第6配線層61の配線パターン61bの一部を外部接続用 パッド61Pとして露出させるための開口部62Xが形成されている。この外部接続用パ ッド61Pには、配線基板1をマザーボード等に実装する際に使用されるはんだボールや リードピン等の外部接続端子が接続されるようになっている。すなわち、本実施形態では 、外部接続用パッド61Pの形成されている面が外部接続端子面となっている。なお、必 要に応じて、上記開口部62Xから露出する配線パターン61b上に金属層を形成し、そ の金属層に上記外部接続端子を接続するようにしてもよい。金属層の例としては、Au層 や、Ni/Au層(Ni層とAu層をこの順番で積層した金属層)や、Ni/Pd/Au 層(Ni層とPd層とAu層をこの順番で積層した金属層)などを挙げることができる。 また、上記開口部62Xから露出する配線パターン61b(又は、配線パターン61b上 に金属層が形成されている場合には、その金属層)自体を、外部接続端子としてもよい。 [0029]

(8)

上記ソルダレジスト層62の開口部62X(外部接続用パッド61P)の平面形状は例 えば円形であり、その直径は例えば200~1000μm程度とすることができる。外部 接続用パッド61Pのピッチは、例えば500~1200μm程度とすることができる。

(第1実施形態に係る半導体パッケージの構造)

次に、上記配線基板1を用いた半導体パッケージ2の構造を図2に従って説明する。な お、図2において、配線基板1は図1とは上下を反転して描かれている。

[0031]

図2に示すように、半導体パッケージ2は、配線基板1と、その配線基板1にフリップ チップ接合される半導体チップ70と、アンダーフィル樹脂72とを有している。配線基 板1の電極パッド11Pには、はんだ14が形成されている。このはんだ14としては、 例えば共晶はんだや鉛(Pb)フリーはんだ(Sn-Ag系、Sn-Cu系、Sn-Ag - C u 系など)を用いることができる。

[0032]

半導体チップ70は、その回路形成面(図2では、下面)に、複数のバンプ71が形成 されている。この半導体チップ70は、バンプ71及びはんだ14を介して、配線基板1 の電極パッド11Pと電気的に接続されている。

[0033]

アンダーフィル樹脂72は、配線基板1と半導体チップ70との隙間を充填するように 設けられている。このアンダーフィル樹脂72は、バンプ71と電極パッド11Pとの接 続部分の接続強度を向上させると共に、電極パッド11Pの腐食やエレクトロマイグレー ションの発生を抑制し、電極パッド11Pの信頼性の低下を防ぐための樹脂である。この アンダーフィル樹脂72の材料としては、例えばエポキシ系の絶縁性樹脂を用いることが できる。

- [0034]
 - (作用)

配線基板1では、補強材を入れることにより絶縁層20,30,50,60より機械的 強度を高めた絶縁層40Aが、積層形成された配線基板1の積層方向の中心付近に位置す るように設けられている。これにより、補強材入りの絶縁層40Aを中心としてその下部 に配設される絶縁層20,30及び配線層11,21,31と、上部に配設される絶縁層 50,60及び配線層42,51,61とが略対称に配置されることになる。したがって 記線基板1の絶縁層40Aを中心とした上下のバランスが良好となり、配線基板1に反 りが発生するのを抑制することができる。

[0035]

さらに、配線基板1では、補強材入りの絶縁層40A上に密着層41Aを積層し、その 密着層41A上に配線パターン42bを形成するようにした。ここで、密着層41Aは、 その上面(配線パターン42bが形成される面)が低粗度面であって、且つ、金属膜(無 電解めっき)との密着性が絶縁層40Aよりも高い絶縁層である。このため、このような 10

20

30

密着層 4 1 A の低粗度面に形成される配線パターン 4 2 b を微細化させることが可能となる。

【0036】

(第1実施形態に係る配線基板の製造方法)

次に、上記配線基板1の製造方法を説明する。

まず、配線基板1を製造するためには、図3(a)に示すように、支持基板80を用意 する。この支持基板80としては、例えば金属板や金属箔を用いることができ、本実施形 態では、例えば銅箔を用いる。この支持基板80の厚さは、例えば35~100µmであ る。

【0037】

次に、図3(b)に示す工程では、支持基板80の一方の面(図中の上面)に、開口部 81 Xを有するレジスト層81を形成する。開口部81 Xは、上記第1配線層11(図1 参照)の形成領域に対応する部分の支持基板80の上面を露出するように形成される。レ ジスト層81の材料としては、感光性のドライフィルム又は液状のフォトレジスト(例え ばノボラック系樹脂やエポキシ系樹脂等の液状レジスト)等を用いることができる。例え ば感光性のドライフィルムを用いる場合には、支持基板80の上面にドライフィルムを熱 圧着によりラミネートし、そのドライフィルムを露光・現像によりパターニングして、第 1配線層11の形成領域に対応する所定パターンの開口部81 Xを持つレジスト層81を 形成する。なお、液状のフォトレジストを用いる場合にも、同様の工程を経て、レジスト 層81を形成することができる。

【0038】

続いて、図3(c)に示す工程では、上記レジスト層81をめっきマスクとして、支持 基板80の上面に、支持基板80をめっき給電層に利用する電解めっきを施す。具体的に は、レジスト層81の開口部81Xから露出された支持基板80の上面に電解めっき法を 施すことにより、開口部81X内に第1導電層12と第2導電層13とを順に積層して第 1配線層11を形成する。例えば第1導電層12がAu膜、Pd膜、Ni膜をこの順番で 順次積層した構造であり、第2導電層13がCu層である場合には、まず、支持基板80 をめっき給電層に利用する電解めっき法により、Au膜、Pd膜、Ni膜を順に積層して 第1導電層12を形成する。次いで、支持基板80をめっき給電層に利用する電解めっき 法により、第1導電層12上にCu層を形成して第2導電層13を形成する。 【0039】

次に、図3(d)に示す工程(絶縁層形成工程)では、図3(c)に示したレジスト層 81を除去した後、支持基板80の上面に、第1配線層11を覆うように第1絶縁層20 を形成する。なお、第1絶縁層20は、例えば支持基板80に樹脂フィルムをラミネート した後に、樹脂フィルムを押圧しながら130~150 程度の温度で熱処理して硬化さ せることにより形成することができる。

[0040]

続いて、図3(e)に示す工程では、第1配線層11の上面が露出されるように、第1 絶縁層20の所定箇所にビアホールVH1を形成する。このビアホールVH1は、例えば 炭酸ガスレーザやUV-YAGレーザ等によるレーザ加工法によって形成することができ る。なお、第1絶縁層20が感光性樹脂を用いて形成されている場合には、例えばフォト リソグラフィ法により所要のビアホールVH1を形成するようにしてもよい。 【0041】

次いで、ビアホールVH1をレーザ加工法によって形成した場合には、デスミア処理を 行って、ビアホールVH1の底部に露出する第1配線層11の上面に付着した第1絶縁層 20の樹脂残渣(樹脂スミア)を除去する。

【0042】

その後、図4(a)に示す工程(配線層形成工程)では、第1絶縁層20のビアホール VH1にビア導体を充填してビア配線21aを形成するとともに、そのビア配線21aを 介して第1配線層11に電気的に接続される配線パターン21bを第1絶縁層20上に形 10

20

30

成する。これらビア配線21 a及び配線パターン21 b、つまり第2 配線層21は、例え ばセミアディティブ法やサブトラクティブ法などの各種の配線形成方法を用いて形成する ことができる。

(10)

【0043】

次に、図4(b)に示す工程では、図3(d)~図4(a)に示した工程を繰り返すこ とにより、第2絶縁層30と第3配線層31とを積層する。すなわち、図4(b)に示す ように、第1絶縁層20及び第2配線層21上に第2絶縁層30を形成し、この第2絶縁 層30に、配線パターン21bの上面に達するビアホールVH2を形成する。その後、上 記ビアホールVH2にビア配線31aを形成するとともに、そのビア配線31aに電気的 に接続される配線パターン31bを形成する。

【0044】

続いて、図4(c)に示す工程では、絶縁層40A(図1参照)となる絶縁層40B、 つまりガラス、アラミド、LCP(Liquid Crystal Polymer)繊維の織布や不織布に未硬 化の熱硬化性樹脂を含浸させた補強材入りの絶縁層40Bを用意する。この絶縁層40B は、B-ステージ(半硬化状態)のものが使用される。絶縁層40Bの厚さは、例えば3 0~80μmとすることができる。

【0045】

また、図4(c)に示す工程では、キャリア82に密着層41A(図1参照)となる絶 縁層41Bが接着された構造体82Aを用意する。絶縁層41Bの材料としては、未硬化 のエポキシ樹脂が30vo1%以上含有され、無機フィラーが1~50vo1%の範囲で 含有された絶縁性樹脂を用いることができる。絶縁層41Bは、半硬化状態のものが使用 される。絶縁層41Bの厚さは、例えば1~6µm程度とすることができる。また、絶縁 層41Bを搬送するためのキャリア82としては、例えば銅箔を用いることができる。こ のキャリア82の厚さは、例えば2~18µm程度とすることができる。 【0046】

また、図4(c)に示す工程(第1工程)では、図4(b)に示した構造体の上面側に 下から順に上記絶縁層40Bと上記構造体82Aを配置する。このとき、構造体82Aは 、絶縁層41Bが絶縁層40Bと対向するように絶縁層41Bを下側に向けた状態で配置 される。そして、図4(b)に示した構造体、絶縁層40B及び構造体82Aを両面側か ら真空雰囲気で190~250 程度の温度で加熱・加圧する。これにより、図5(a) に示すように、絶縁層40B,41Bが硬化して、第2絶縁層30及び第3配線層31上 に絶縁層40A及び密着層41Aが形成される。また、上記絶縁層40B,41Bの硬化 に伴って、第2絶縁層30及び第3配線層31と絶縁層40Aとが接着されるとともに、 絶縁層40Aと密着層41Aとが接着される。これにより、第2絶縁層30及び第3配線 層31上に、絶縁層40Aと密着層41Aとが順に積層された第3絶縁層40が形成され たことになる。なお、例えば積層前の絶縁層40Bの厚さが60µm、配線パターン31 bの厚さが35µmである場合には、積層後の絶縁層40Aの厚さは40µm程度となる

•

【0047】

続いて、図5(b)に示す工程では、図5(a)に示したキャリア82(銅箔)を密着 40 層41Aに対して選択的に除去する。例えば塩化第二鉄水溶液、塩化第二銅水溶液又は過 硫酸アンモニウム水溶液などを用いたウェットエッチングにより、密着層41Aに対して キャリア82(銅箔)を選択的に除去することができる。

[0048]

次に、図5(c)に示す工程では、第3配線層31の配線パターン31bの上面が露出 されるように、絶縁層40A及び密着層41Aの所定箇所にビアホールVH3を形成する 。このビアホールVH3は、例えば炭酸ガスレーザやUV-YAGレーザ等によるレーザ 加工法によって形成することができる。なお、レーザ加工法により形成したビアホールV H3は、第4絶縁層50(図1参照)が形成される側に開口されるとともに、第3配線層 31の上面によって底面が形成された、開口部の面積が底面の面積よりも大きくなる円錐 10

20

台状の凹部となる。

【0049】

次いで、ビアホールVH3をレーザ加工法によって形成した場合には、デスミア処理を 行って、ビアホールVH3の底部に露出する第3配線層31の上面に付着した絶縁層40 A及び密着層41Aの樹脂残渣を除去する。このデスミア処理は、例えば過マンガン酸塩 法などを用いて行うことができる。このデスミア処理では、デスミア液(エッチング液) が密着層41Aの表面にも供給されるため、そのデスミア液によって密着層41Aの表面 がエッチングされ、その密着層41Aの表面が粗面化される。但し、このとき、密着層4 1Aは、絶縁層40Aと比べて、熱硬化性樹脂(密着層41Aではエポキシ系樹脂)の含 有量が30vo1%以上と高く、無機フィラーの含有量が1~50vo1%と比較的少量 であるため、デスミア処理の影響を受けにくい、つまり耐デスミア性に優れている。この ため、この密着層41Aは、デスミア液によってエッチングされにくく、デスミア処理後 もその表面が低粗度に維持される。具体的には、デスミア処理後の密着層41Aの表面の 粗度は、表面粗さRa値で50~350nm程度と低い値に維持される。換言すると、デ スミア処理を行っても表面粗さRa値で50~350nm程度と低い値に維持することの 可能な耐デスミア性が得られるように、密着層41Aの組成(例えば、エポキシ系樹脂及 び無機フィラーの含有量)が調整されている。

(11)

【 0 0 5 0 】

次に、図6(a)に示す工程では、ビアホールVH3の底部に露出した配線パターン3 1 bの上面、ビアホールVH3の内壁面及び密着層41Aの上面に銅等のシード層83を 形成する。このシード層83は、例えば無電解銅めっき法やスパッタ法によって形成され る。このとき、密着層41Aではシード層83(例えば無電解銅めっき)との密着性を低 下させる要因となる無機フィラーの含有量が比較的少量であるため、密着層41Aに対し てシード層83が良好に密着される。具体的には、密着層41Aでは無機フィラーの含有 量が補強材の入っていない層間絶縁層(第1絶縁層20等)における無機フィラーの含有 量と同等もしくはその含有量よりも少量になっている。このため、密着層41Aとシード 層83との密着強度は、第1絶縁層20とシード層との密着強度と同等もしくはその密着 強度よりも高くなる。さらに、上述したように密着層41Aの上面の粗度が低いため、こ の密着層41A上に形成される第4配線層42のファインライン化を実現することができ る。

[0051]

続いて、図6(b)に示す工程では、第4配線層42のパターンに対応した開口部84 Xを有するドライフィルムレジスト(DFR)等によりレジスト層84をシード層83上 に形成する。このレジスト層84は、例えばフォトリソグラフィ法によって形成される。 【0052】

次いで、図6(c)に示す工程では、シード層83を給電層とする電解めっき法により 、ビアホールVH3を含むレジスト層84の開口部84Xに銅などの金属めっき層42C を充填して形成する。ビアホールVH3内では、シード層83から内側にめっきが施され てビアホールVH3内にビア導体42Dが充填される。これにより、シード層83及びビ ア導体42Dによって構成されるビア配線42aが形成されるとともに、シード層83及 び金属めっき層42Cによって構成される配線パターン42bが形成される。このとき、 上述したように低粗度面の密着層41A上に配線パターン42bが形成されるため、配線 パターン42bのファインライン化を実現することができる。

[0053]

次に、図7(a)に示す工程では、図6(c)に示したレジスト層84を除去した後に、上記金属めっき層42C及びビア導体42Dをマスクにして、不要なシード層83をエッチングにより除去する。以上の図6(a)~図7(a)に示した工程(第2工程)によって、絶縁層40A及び密着層41A上にビア配線42a及び配線パターン42bを有する第4配線層42が形成される。すなわち、第4配線層42はセミアディティブ法によって形成される。

10

20

【0054】

次に、図7(b)に示す工程では、図3(d)~図4(a)に示した工程を再度繰り返 すことにより、絶縁層と配線層とを交互に積層する。すなわち、図7(b)に示すように

密着層41 A 及び第4 配線層42上に第4 絶縁層50を形成し、この第4 絶縁層50に、 第4 配線層42の上面に達するビアホールVH4を形成する。その後、上記ビアホールV H4にビア配線51 a を形成するとともに、そのビア配線51 a に電気的に接続される配 線パターン51 b を形成し、第5 配線層51 を設ける。次に、第4 絶縁層50 及び第5 配 線層51上に第5 絶縁層60を形成し、この第5 絶縁層60に、配線パターン51 b の上 面に達するビアホールVH5を形成する。その後、上記ビアホールVH5にビア配線61 aを形成するとともに、そのビア配線61 a に電気的に接続される配線パターン61 b を 形成し、第6配線層61を設ける。

【0055】

次に、図7(b)に示す工程では、第6配線層61の所要の箇所に画定される外部接続 用パッド61Pを露出させるための開口部62Xを有するソルダレジスト層62を第5絶 縁層60及び第6配線層61上に形成する。このソルダレジスト層62は、例えば感光性 のソルダレジストフィルムをラミネートし、又は液状のソルダレジストを塗布し、当該レ ジストを所要の形状にパターニングすることにより形成することができる。これにより、 ソルダレジスト層62の開口部62Xから第6配線層61の一部が外部接続用パッド61 Pとして露出される。なお、必要に応じて、外部接続用パッド61P上に、例えばNi層 とAu層をこの順番で積層した金属層を形成するようにしてもよい。この金属層は、例え ば無電解めっき法により形成することができる。

[0056]

次いで、図8(a)に示す工程では、仮基板として用いた支持基板80(図7(b)参照)を除去する。例えば支持基板80として銅箔を用いる場合には、塩化第二鉄水溶液、 塩化第二銅水溶液、過硫酸アンモニウム水溶液等を用いたウェットエッチングにより、支 持基板80の除去を行うことができる。この際、第1絶縁層20から露出する第1配線層 11の最表層はAu膜等であるため、銅箔である支持基板80のみを選択的にエッチング することができる。但し、第6配線層61が銅層である場合には、開口部62Xの底部に 露出する第6配線層61が支持基板80とともにエッチングされることを防止するため、 第6配線層61をマスクして上記ウェットエッチングを行う必要がある。 【0057】

30

10

20

以上の製造工程により、本実施形態の配線基板1を製造することができる。

(第1実施形態に係る半導体パッケージの製造方法)

次に、上述のように製造された配線基板1を用いた半導体パッケージ2の製造方法を説 明する。

[0058]

まず、図8(b)に示す工程では、配線基板1の電極パッド11Pにはんだ14を形成 する。このはんだ14は、例えばはんだペーストの塗布やはんだボールの搭載により形成 することができる。続いて、図9(a)に示す工程では、端子にバンプ71を形成した半 導体チップ70を、電極パッド11P上に位置決めし、はんだ14とバンプ71を溶融さ せ、半導体チップ70と電極パッド11Pとを電気的に接続する(フリップチップ接合) 。そして、図9(b)に示す工程では、半導体チップ70と配線基板1の第1絶縁層20 との間に、液状のアンダーフィル樹脂72を充填し、硬化する。以上の製造工程により、 本実施形態の半導体パッケージ2を製造することができる。

【0059】

以上説明した本実施形態によれば、以下の効果を奏することができる。

(1) 配線基板1では、補強材入りの絶縁層40A上に密着層41Aを積層し、その密 着層41A上に配線パターン42bを形成するようにした。ここで、密着層41Aは、そ の上面(配線パターン42bが形成される面)が低粗度面であって、且つ、金属膜(無電

10

20

30

40

解めっき)との密着性が絶縁層40Aよりも高い絶縁層である。このため、このような密着層41Aの低粗度面に形成される配線パターン42bを微細化させることが可能となる。具体的には、配線パターン42bをL/S=8µm/8µm程度まで微細化させることが可能となる。

【 0 0 6 0 】

(2)補強材入りの絶縁層40Aよりも耐デスミア性に優れた上記密着層41A上に配線パターン42bを形成するようにした。ここで、デスミア処理後の密着層41Aの上面の表面粗度は、表面粗さRa値で50~350nmと低い値に維持される。このため、このような密着層41Aの上面(低粗度面)に配線パターン42bを形成する際に、セミアディティブ法を利用して微細配線形成を行うことができる。

【0061】

(3)本実施形態の製造方法では、配線層11,21,31及び絶縁層20,30の形 成時には、それら配線層11,21,31及び絶縁層20,30が支持基板80に支持さ れるため、反りの発生が好適に抑制される。また、剛性の高い支持基板80に支持された 状態で、配線層11,21,31及び絶縁層20,30等の形成が行われるため、配線基 板の製造時に発生しうる薄板搬送の問題の発生を防止することができる。

【0062】

また、第2絶縁層30及び第3配線層31の形成後に、機械的強度の高い絶縁層40A を含む第3絶縁層40が積層形成される。そして、配線層42,51,61及び絶縁層5 0,60は、上記機械的強度の高い絶縁層40Aを含む第3絶縁層40上に積層形成され る。このため、配線層42,51,61及び絶縁層50,60は、第3絶縁層40及び支 持基板80に支持されるため、これら配線層42,51,61及び絶縁層50,60の形 成時にも、反りの発生が好適に抑制される。

【0063】

(4)従来から行われている多層配線基板の製造工程を大きく変更することなく、上記 配線基板1を製造できるため、設備コストの低減を図ることができる。これにより、配線 基板1の製造コストの低減も図ることができる。

【0064】

(5) 配線基板1では、補強材を入れることにより絶縁層20,30,50,60より 機械的強度を高めた絶縁層40Aが、積層形成された配線基板1の積層方向の中心付近に 位置するように設けられている。これにより、補強材入りの絶縁層40Aを中心としてそ の下部に配設される絶縁層20,30及び配線層11,21,31と、上部に配設される 絶縁層50,60及び配線層42,51,61とが略対称に配置されることになる。した がって、配線基板1の絶縁層40Aを中心とした上下のバランスが良好となり、配線基板 1に反りが発生するのを抑制することができる。なお、樹脂よりなる絶縁層と金属よりな る配線層の熱膨張係数の違い等に起因して配線基板1に反りが発生すると、半導体チップ 70を配線基板1に適正に実装することができなくなり、実装信頼性が低下してしまう。 これに対し、本実施形態では、上記反りの発生が抑制されるため、半導体チップ70を配 線基板1に適正に実装することができ、実装信頼性を向上させることができる。

【 0 0 6 5 】

なお、上記第1実施形態は、これを適宜変更した以下の態様にて実施することもできる

(第1実施形態の変形例)

・上記第1実施形態では、積層方向の中心付近に、補強材入りの絶縁層40Aと、低粗度で且つ無電解めっきとの密着性を向上させた密着層41Aとを有する絶縁層40を設けるようにした。これに限らず、配線基板において、積層される層間絶縁層の少なくとも1つの絶縁層が、上記絶縁層40A及び密着層41Aを有する絶縁層40であれば良いため、その絶縁層40の形成位置及び数は特に限定されない。

【0066】

・例えば図10(a)に示されるように、積層方向の中心付近に、補強材入りの絶縁層 50

40 A と密着層41 A とを有する絶縁層40を複数(本例では、2つ)設けるようにして もよい。すなわち、この2つの絶縁層40を有する配線基板1 A は、図1に示す配線基板 1 に対して絶縁層40(上側の絶縁層40)が追加され、その絶縁層40 上に形成された 配線層43が追加されている。この配線層43は、補強材入りの絶縁層40 A 及び密着層 41 A を貫通して配線層42の上面を露出するビアホールVH6内に充填されたビア配線 43 a と、密着層41 A 上に形成された配線パターン43 b を有している。このような構 造とすることにより、積層方向の中心付近における配線基板1 A の剛性をより高めること ができる。これにより、絶縁層40による補強効果を高めることができるため、配線基板 1 A の反りを効果的に低減することができる。換言すると、上記複数の絶縁層40が高い 剛性を有するコア基板(支持部材)と同等の効果を発揮する。

【0067】

ここで、コア基板の上下両面にビルドアップ配線層と絶縁層とを積層した配線基板では 、コア基板にスルーホールを形成する必要がある。しかし、このスルーホールの微細化が 困難であるため、配線基板全体の高密度を図ることができないという問題点がある。また 、上記スルーホールにめっきを施す場合には、ボイドレスでスルーホールめっきを形成す ることが困難であるという問題もある。

【0068】

これに対し、図10(a)に示した構造によれば、複数の絶縁層40上に形成される配線層42,43は、各絶縁層40に形成されたビアホールVH3,VH6に充填されたビア配線42a,43aを介して層間接続される。このようなビア配線42a,43aは、微細化が容易であり、ボイドレスで形成することも容易である。このため、配線基板全体の高密度化を実現することができ、さらに配線層の層間接続の信頼性を向上させることができる。

[0069]

・また、例えば図10(b)に示されるように、外部接続端子面側の最外層の層間絶縁 層を、補強材入りの絶縁層40Aと密着層41Aとを有する絶縁層40に変更するように してもよい。すなわち、配線基板1Bでは、図1に示す配線基板1における第5絶縁層6 0が絶縁層40に変更され、配線基板1Cおける絶縁層40が補強材の入っていない絶縁 層44に変更されている。また、配線基板1Bにおいて、絶縁層40上に積層された配線 層63は、補強材入りの絶縁層40A及び密着層41Aを貫通して配線層51の上面を露 出するビアホールVH7内に充填されたビア配線63aと、密着層41A上に形成された 配線パターン63bを有している。なお、ソルダレジスト層62の開口部62Xから露出 する配線層63は、外部接続用パッド63Pとして機能する。このように、補強材入りの 絶縁層40Aと密着層41Aとを有する絶縁層40を、外部接続端子面側に偏らせて設け るようにしてもよい。また、図示は省略するが、補強材入りの絶縁層40Aと密着層41 Aとを有する絶縁層40を、チップ搭載面側に偏らせて設けるようにしてもよい。

・例えば図11に示されるように、全ての層間絶縁層を、補強材入りの絶縁層40Aと 密着層41Aとを有する絶縁層40に変更するようにしてもよい。すなわち、配線基板1 Cでは、図1に示す配線基板1における絶縁層20,30,50,60の全てが絶縁層4 0に変更されている。この場合には、配線基板1Cの反りを効果的に低減することができ る。例えば配線基板1Cに用いられる材料などの応力や、積層される層の数、層の厚さ等 から考えて、配線基板1Cの反りが大きくなる懸念がある場合には、本例のように全ての 層間絶縁層を、補強材入りの絶縁層40Aと密着層41Aとを有する絶縁層40に変更す ることが好ましい。

【 0 0 7 1 】

以上のように、上記第1実施形態の配線基板1において、積層される複数の層間絶縁層 の任意の絶縁層を上記絶縁層40A及び密着層41Aを有する絶縁層40に変更してもよ い。換言すると、上記第1実施形態の配線基板1の製造方法によれば、任意の絶縁層を上 記絶縁層40に変更することができる。すなわち、配線基板の特性(積層される層の数、 10

20

層の厚さや配線層の占有面積など)に応じて、任意の絶縁層を上記絶縁層40に適宜変更 することができる。

【0072】

[実施例]

次に、実施例及び比較例を挙げて上記第1実施形態及びその変形例をさらに具体的に説 明する。

【0073】

ここでは、密着層41Aを追加した場合に、その密着層41Aが配線基板の反り改善に 対して悪影響を及ぼすか否かを検証した結果を説明する。すなわち、密着層41Aでは、 無機フィラーの含有量が比較的少量であるため、熱膨張係数が他の絶縁層20,30,4 0A等に比べて高くなる(例えば、40~100ppm/程度)。この密着層41Aの 熱膨張係数は、配線層(銅)の熱膨張係数(例えば、17ppm/程度)と大きく相違 する。このため、それら熱膨張係数の相違によって配線基板1に反りが生じることが懸念 される。すなわち、補強材入りの絶縁層40Aを追加したことにより配線基板の反りが改 善され、密着層41Aを形成したことにより配線パターンの微細化が実現されるものの、 密着層41Aを追加したことにより上記絶縁層40Aによる反り改善に悪影響が及ぼされ ることが懸念される。そこで、図12(a)及び図13に示すように、絶縁層40Aと密 着層41Aを有する絶縁層40を設けた配線基板(実施例1~3)、絶縁層40の代わり に絶縁層40Aのみを設けた配線基板(比較例1~3)、及び絶縁層40A及び密着層4 1Aを設けていない配線基板(比較例4)の各々について反りのシミュレーションを行っ た。

[0074]

(実施例1)

図12(a)に示すように、実施例1の配線基板は、7層の配線層C1~C7と6層の 絶縁層A1~A6とを交互に積層し、最下層の絶縁層A6にソルダレジスト層SRを積層 したものである。この配線基板は、上記第1実施形態の配線基板1の製造方法と同様に、 チップ搭載面側の配線層C1~C7及び絶縁層A1~A6から順に支持基板上に積層して 形成したものである。ここで、絶縁層A4は、補強材入りの絶縁層40Aと密着層41A とが積層された絶縁層40であり、その他の絶縁層A1~A3,A5,A6は補強材の入 っていない絶縁層である。

【0075】

シミュレーション条件としては、絶縁層40Aの熱膨張係数を16.5ppm/、ヤング率を約30000MPaに調整し、密着層41Aの熱膨張係数を70~90ppm/、ヤング率を約2000MPaに調整することで、絶縁層40の熱膨張係数を17.0ppm/、ヤング率を約29000MPaに調整した。また、補強材の入っていない絶縁層の熱膨張係数を39ppm/、ヤング率を約5000MPaに調整し、ソルダレジスト層SRの熱膨張係数を40ppm/、ヤング率を約3800MPaに調整した。

また、配線基板の平面形状を45mm×45mmの矩形状とした。具体的には、図12 (b)に示すように、配線層C1~C7の層厚を15µm、絶縁層A1の層厚を15µm 、補強材の入っていない絶縁層A2,A3,A5,A6の層厚を30µm、補強材入りの 絶縁層A4の層厚を40µm、ソルダレジスト層SRの層厚を15µmとした。ここで、 絶縁層40である絶縁層A4の層厚(40µm)は、絶縁層40Aの厚さ(38µm)と 密着層41Aの厚さ(2µm)を合算した厚さである。また、配線層C1~C7の残銅率 がそれぞれ1.5%、66.8%、88.6%、62.3%、82.5%、76.1%、 82.2%となるように、各配線層C1~C7のCu面積を調整した。ここで、残銅率と は、ある絶縁層上の面積に占める、配線層を形成する銅層の面積の比率である。 【0077】

なお、以上説明したシミュレーション条件は、他の実施例2,3及び比較例1~4でも 同様である。 10

20

40

(実施例2)

図13(a)に示すように、実施例2の配線基板は、絶縁層A4に加えて絶縁層A3, A5を上記絶縁層40としたものである。

[0078]

(実施例3)

図13(b)に示すように、実施例3の配線基板は、全ての絶縁層A1~A6を上記絶 縁層40としたものである。

【0079】

(比較例1)

図13(c)に示すように、比較例1の配線基板は、実施例1の配線基板の絶縁層A4 ¹⁰ から密着層41Aを省略し、実施例1の配線基板の絶縁層40を補強材入りの絶縁層40 A単体に変更したものである。

 $\begin{bmatrix} 0 & 0 & 8 & 0 \end{bmatrix}$

(比較例2)

図13(d)に示すように、比較例2の配線基板は、実施例2の配線基板の絶縁層A3 ~A5から密着層41Aを省略し、実施例2の配線基板の絶縁層40を補強材入りの絶縁 層40A単体に変更したものである。

[0081**]**

(比較例3)

図13(e)に示すように、比較例3の配線基板は、実施例3の配線基板の絶縁層A1 20 ~A6から密着層41Aを省略し、実施例3の配線基板の絶縁層40を補強材入りの絶縁 層40A単体に変更したものである。

【0082】

(比較例4)

図13(f)に示すように、比較例4の配線基板は、全ての絶縁層A1~A6を補強材の入っていない絶縁層としたものである。このとき、絶縁層A1の厚さを15µmとし、その他全ての絶縁層A2~A6の厚さを30µmとした。

【0083】

(測定方法)

各例の配線基板を190度の環境下に置いて応力を開放後、温度を25度に下げたとき 30 の反りを測定した。反りは、図12(c)に示すように、配線基板の1/2対角長におけ る各端部、つまり基板中央部B1と角部B2との高さの差を測定した。なお、チップ搭載 面が凸状に反った場合の反り量をプラスとし、チップ搭載面が凹状に反った場合の反り量 をマイナスとして、表1にシミュレーション結果を示した。

【0084】 【表1】

| | 絶縁層40の位置 | 絶縁層40Aの位置 | 反り量 [µm] |
|------|----------|-----------|-------------|
| 実施例1 | Α4 | _ | -643 |
| 実施例2 | A3~A5 | | -561 |
| 実施例3 | A1~A6 | _ | -89 |
| 比較例1 | _ | A4 | -640 |
| 比較例2 | _ | A3~A5 | -552 |
| 比較例3 | _ | A1~A6 | -36 |
| 比較例4 | 無 | 無 | -671 |

(シミュレーション結果)

表1に示すように、まず、全ての絶縁層A1~A6が補強材の入っていない絶縁層であ 50

る比較例4の配線基板では、反り量が-671μmであった。これに対し、絶縁層A1~ A6のうち少なくとも1つの絶縁層を絶縁層40(補強材入りの絶縁層40A+密着層4 1 A)とした実施例1~3の配線基板では、反り量がそれぞれ - 6 4 3 µ m 、 - 5 6 1 µ m、 - 8 9 µmであり、上記比較例 4 よりも反り量が小さくなっていることが分かる。上 述したように、熱膨張係数の高い密着層41Aを設けると、反り改善効果に悪影響が及ぼ されることが懸念されたが、上記シミュレーション結果から明らかなように、密着層41 Aを設けた場合であっても、配線基板の反りを十分に改善することができた。さらに、実 施例1と比較例1、及び、実施例2と比較例2をそれぞれ比較すると、実施例1,2にお ける反り量は、密着層41Aが存在しない場合(比較例1,2)の反り量と同等であった 。このことから、熱膨張係数が配線層の熱膨張係数と大きく相違する密着層41Aを追加 した場合であっても、その密着層41Aが上記絶縁層40Aによる配線基板の反り改善に 対して悪影響を及ぼさないことが分かる。この理由について考察する。本実施例1,2で は、密着層41Aの厚さが絶縁層40Aの厚さの約5.3%に調整され、密着層41Aの ヤング率が絶縁層40Aのヤング率の約6.7%に調整されている。このように密着層4 1 Aの厚さが絶縁層40Aに比べて十分に薄く、さらに密着層41Aのヤング率が絶縁層 40Aに比べて小さいために、補強材入りの絶縁層40Aによる反り改善効果を弱める作 用が少なく、密着層41Aが上記反り改善に対して悪影響を及ぼさなかったものと考えら れる。

【0085】

また、全ての絶縁層A1~A6を絶縁層40(補強材入りの絶縁層40A+密着層41 20 A)とした実施例3では、反り量が-89µmであり、高い反り改善効果が得られることが分かる。但し、実施例3と比較例3を比較すると、実施例3における反り量の絶対値が比較例3のそれよりも50µm以上大きくなっている。これは、反り量の絶対値が小さくなるにつれて、反り量に対する密着層41Aの熱膨張係数(やヤング率)の影響が大きくなるためと考えられる。これに伴って、密着層41Aの有無により反り量の差が増加すると考えられる。しかし、このような反り量の差は、反り量の絶対値が十分に小さくなったときに生じる差である。従って、上記シミュレーション結果からも明らかなように、たとえ比較例3との反り量の差が増加したとしても、密着層41Aを有する絶縁層40による反り改善効果は十分に得られていると言える。

【 0 0 8 6 】

(第2実施形態)

以下、第2実施形態を図14~図16に従って説明する。

上記第1実施形態では、チップ搭載面側から配線層及び絶縁層を交互に積層して形成された配線基板について説明した。これに対し、本実施形態では、外部接続端子面側から配線層及び絶縁層を交互に積層して形成された配線基板について説明する。また、上記第1 実施形態では、積層方向の中心付近に補強材入りの絶縁層と密着層とを有する絶縁層を設 けるようにしたが、本実施形態では、外部接続端子面側の最外層に補強材入りの絶縁層と 密着層とを有する絶縁層を設けるようにした。

[0087]

図14に示すように、配線基板3は、第1配線層111と、第1絶縁層120と、第2 40 配線層122と、第2絶縁層130と、第3配線層131と、第3絶縁層140と、第4 配線層141と、第4絶縁層150と、第5配線層151と、第5絶縁層160と、第6 配線層161とが順次積層された構造を有している。このように、本実施形態の配線基板 3は、上記第1実施形態の配線基板1と同様に、支持基材を含まない「コアレス基板」の 形態を有している。

[0088]

なお、第2~第6配線層122,131,141,151,161の材料としては、例 えば銅や銅合金などの金属を用いることができる。

配線基板3において、第1配線層111は、図14では最下層に形成されている。この 第1配線層111は、第1導電層112と第2導電層113とを有している。第1導電層 50

10

1 1 2 としては、例えばAu膜、Pd膜、Ni膜を、Au膜が配線基板3の外部に露出す るように、この順番で順次積層した導電層を用いることができる。また、第2導電層11 3 としては、例えばCu層等を含む導電層を用いることができる。 【0089】

第1配線層111の一部、つまり第1導電層112の第1主面112A(図中の下面) は第1絶縁層120から露出しており、マザーボード等に実装する際に使用されるはんだ ボールやリードピン等の外部接続端子が接続される外部接続用パッド111Pとして機能 する。すなわち、本実施形態では、外部接続用パッド111Pが形成されている面が外部 接続端子面となっている。また、本実施形態では、第1導電層112の第1主面112A が第1絶縁層120の第1主面(図中の下面)と面一になっている。なお、第1絶縁層1 20から露出する第1配線層111自体を、外部接続端子としてもよい。 【0090】

第1絶縁層120から露出する第1配線層111の平面形状は例えば円形であり、その 直径は例えば200~1000µm程度とすることができる。第1絶縁層120から露出 する第1配線層111のピッチは、例えば500~1200µm程度とすることができる 。第1配線層111の厚さは、例えば10~20µm程度とすることができる。 【0091】

第1絶縁層120は、絶縁層120Aと密着層121Aとを有している。絶縁層120 Aは、第1配線層111の第2主面(図中の上面)及び側面を覆い、第1配線層111の 第1主面112Aを露出するように形成されている。絶縁層120Aは、上記第1実施形 態の絶縁層40Aと同一組成の絶縁層であり、補強材入りの絶縁層である。絶縁層120 Aの材料としては、熱硬化性を有するエポキシ系の絶縁性樹脂を用いることができる。な お、絶縁性樹脂としては、熱硬化性を有する樹脂に限定されず、感光性を有する絶縁性樹 脂を用いることができる。絶縁層120Aの厚さは、例えば30~60µm程度とするこ とができる。

[0092]

密着層121Aは、上記絶縁層120A上に、その絶縁層120Aの上面を覆うように 形成されている。この密着層121Aは、上記第1実施形態の密着層41Aと同一組成の 絶縁層であり、絶縁層120Aよりも表面が平滑(低粗度)であって且つ絶縁層120A よりも金属膜(例えば、無電解めっき)との密着性が高い絶縁層である。密着層121A の材料としては、例えばエポキシ樹脂の含有量を30vo1%以上とし、無機フィラーの 含有量を1~50vo1%の範囲内とした絶縁性樹脂を用いることができる。 【0093】

30

40

20

10

密着層121Aの表面粗度は、例えば表面粗さRa値で50~350nmとなるように 設定されている。また、密着層121Aの厚さは、例えば0.5~5µm程度とすること

ができる。

【0094】

第2 配線層122は、第1絶縁層120上に形成されている。第2 配線層122は、絶 縁層120A及び密着層121Aを貫通して第1配線層111の上面を露出するビアホー ルVH11内に充填されたビア配線122aと、密着層121A上に形成された配線パタ ーン122bを有している。ビア配線122aは、ビアホールVH11の底部に露出した 第1配線層111と電気的に接続されている。なお、ビアホールVH11及びビア配線1 22aは、図14において下側(外部接続端子面側)から上側(第6配線層161側)に 向かうに連れて径が大きくなるテーパ状に形成されている。第2配線層122の配線パタ ーン122bの厚さは、例えば20~35µm程度とすることができる。 【0095】

第3~第6配線層131,141,151,161は、第2~第5絶縁層130,14 0,150,160を介在して積層され、各絶縁層130,140,150,160に形 成されたビアホールVH12,VH13,VH14,VH15に充填されたビア配線13 1a,141a,151a,161aを介して層間接続されている。 [0096]

なお、第2~第5絶縁層130,140,150,160の材料としては、熱硬化性を 有するエポキシ系の絶縁性樹脂を用いることができる。なお、絶縁性樹脂としては、熱硬 化性を有する樹脂に限定されず、感光性を有する絶縁性樹脂を用いることができる。これ ら第2~第5絶縁層130,140,150,160の厚さは、例えば15~35µm程 度とすることができる。

(19)

【0097】

上記第3配線層131は、上記第2配線層122の配線パターン122bと電気的に接続されているビア配線131aと、そのビア配線131aに電気的に接続されている配線 パターン131bとを有している。第4配線層141は、配線パターン131bと電気的 に接続されているビア配線141aと、そのビア配線141aに電気的に接続されている 配線パターン141bとを有している。第5配線層151は、配線パターン141bと電 気的に接続されているビア配線151aと、そのビア配線151aに電気的に接続されて いる配線パターン151bとを有している。第6配線層161は、配線パターン151b と電気的に接続されているビア配線161aと、そのビア配線161aと電気的に接続されて いる配線パターン161bとを有している。これら第3~第6配線層131,141 ,151,161のビア配線131a,141a,151a,161aはそれぞれ、図1 4において下側(外部接続用パッド111P側)から上側(配線パターン161b側)に なるにつれて径が大きくなるテーパ状に形成されている。具体的には、ビア配線131a ,141a,151a,161aはそれぞれ、外部接続用パッド111P側の端面が配線 パターン161b側の端面よりも小径となる円錐台形状に形成されている。

上記第5絶縁層160には、ソルダレジスト層162が積層されている。ソルダレジス ト層162の材料としては、例えばエポキシ系の絶縁性樹脂を用いることができる。ソル ダレジスト層162の厚さは、例えば15~35µm程度とすることができる。 【0099】

ソルダレジスト層162には、上記配線パターン161bの一部を電極パッド161P として露出させるための開口部162Xが形成されている。この電極パッド161Pには 、例えば半導体チップ等が電気的に接続されるようになっている。すなわち、本実施形態 では、電極パッド161Pが形成されている面がチップ搭載面となっている。なお、必要 に応じて、上記開口部162Xから露出する第6配線層161の配線パターン161b上 に金属層を形成し、その金属層に半導体チップを電気的に接続するようにしてもよい。金 属層の例としては、Au層や、Ni/Au層(Ni層とAu層をこの順番で積層した金属 層)や、Ni/Pd/Au層(Ni層とPd層とAu層をこの順番で積層した金属層)な どを挙げることができる。

【0100】

上記ソルダレジスト層162の開口部162X(電極パッド161P)の平面形状は例 えば円形であり、その直径は例えば40~120µm程度とすることができる。電極パッ ド161Pのピッチは、例えば100~200µm程度とすることができる。

【0101】

(第2実施形態に係る配線基板の製造方法)

次に、上記配線基板3の製造方法を説明する。

まず、配線基板3を製造するためには、図15(a)に示すように、支持基板180を 用意する。この支持基板180としては、例えば金属板や金属箔を用いることができ、本 実施形態では、例えば銅箔を用いる。この支持基板180の厚さは、例えば35~100 µmである。続いて、支持基板180の一方の面(図中の上面)に、第1配線層111の 形状に対応した開口部181Xを有するレジスト層181を形成する。次いで、レジスト 層181をめっきマスクとして、支持基板180の上面に、支持基板180をめっき給電 層に利用する電解めっきを施す。具体的には、レジスト層181の開口部181Xから露 出された支持基板180の上面に電解めっき法を施すことにより、開口部181X内に第 10

20

1 導電層112と第2導電層113とを順に積層して第1配線層111を形成する。例え ば第1導電層112がAu膜、Pd膜、Ni膜をこの順番で順次積層した構造であり、第 2 導電層113がCu層である場合には、まず、支持基板180をめっき給電層に利用す る電解めっき法により、Au膜、Pd膜、Ni膜を順に積層して第1導電層112を形成 する。次いで、支持基板180をめっき給電層に利用する電解めっき法により、第1導電 層112上にCu層を形成して第2導電層113を形成する。

【 0 1 0 2 】

次に、図15(b)に示す工程では、図15(a)に示したレジスト層181を除去す る。また、絶縁層120A(図14参照)となる絶縁層120B、つまりガラス、アラミ ド、LCP(Liquid Crystal Polymer)繊維の織布や不織布に未硬化の熱硬化性樹脂(例 えば、エポキシ系樹脂やポリイミド系樹脂など)を含浸させた補強材入りの絶縁層120 Bを用意する。この絶縁層120Bは、B-ステージのものが使用される。絶縁層120 Bの厚さは、例えば30~80µmとすることができる。 【0103】

また、図15(b)に示す工程では、キャリア182に密着層121A(図14参照) となる絶縁層121Bが接着された構造体182Aを用意する。絶縁層121Bの材料と しては、例えば未硬化のエポキシ樹脂が30vo1%以上含有され、無機フィラーが1~ 50vo1%の範囲で含有された絶縁性樹脂を用いることができる。絶縁層121Bは、 半硬化状態のものが使用される。絶縁層121Bの厚さは、例えば1~6µm程度とする ことができる。また、絶縁層121Bを搬送するためのキャリア182としては、例えば 銅箔を用いることができる。このキャリア182の厚さは、例えば2~18µm程度とす ることができる。

[0104]

また、図15(b)に示す工程では、支持基板180の上面に第1配線層111が形成 された構造体の上面側に、下から順に上記絶縁層120Bと上記構造体182Aを配置す る。このとき、構造体182Aは、絶縁層121Bが絶縁層120Bと対向するように絶 縁層121Bを下側に向けた状態で配置される。そして、支持基板180の上面に第1配 線層111が形成された構造体、絶縁層120B及び構造体182Aを両面側から真空雰 囲気で190~250 程度の温度で加熱・加圧する。これにより、図15(c)に示す ように、絶縁層120B,121Bが硬化して、支持基板180及び第1配線層111上 に絶縁層120A及び密着層121Aが積層形成される。また、上記絶縁層120B,1 21Bの硬化に伴って、支持基板180及び第1配線層111と絶縁層120Aとが接着 されるとともに、絶縁層120Aと密着層121Aとが接着される。

30

10

20

【0105】

続いて、図15(c)に示す工程では、図15(b)に示したキャリア182(銅箔) を、密着層121Aに対して選択的にエッチングにより除去する。

次に、図16(a)に示す工程では、第1配線層111の上面が露出されるように、絶 縁層120A及び密着層121Aの所定箇所にビアホールVH11を形成する。このビア ホールVH11は、例えば炭酸ガスレーザやUV-YAGレーザ等によるレーザ加工法に よって形成することができる。

[0106]

次いで、ビアホールVH11をレーザ加工法によって形成した場合には、デスミア処理 を行って、ビアホールVH11の底部に露出する第1配線層111の上面に付着した絶縁 層120A及び密着層121Aの樹脂残渣を除去する。このデスミア処理は、例えば過マ ンガン酸塩法などを用いて行うことができる。なお、このデスミア処理後の密着層121 Aの上面の粗度は、表面粗さRa値で50~350nm程度と低い値に維持される。 【0107】

次に、図16(b)に示す工程では、第1絶縁層120上に第2配線層122を形成す る。この第2配線層122は、図6(a)~図7(a)で説明した工程と同様に、セミア ディティブ法によって形成することができる。

[0108]

すなわち、無電解めっき法やスパッタ法により、ビアホールVH11の底部に露出した 第1配線層111の上面、ビアホールVH11の内壁面及び密着層121Aの上面に銅等 のシード層(図示略)を形成する。このとき、密着層121Aの上面(低粗度面)にシー ド層が形成され、高い密着強度で密着層121Aとシード層とが密着される。次に、シー ド層上に第2配線層122の形状に対応する開口部を備えたレジスト層(図示略)を形成 する。続いて、シード層を給電層に利用した電解めっき法により、レジスト層の開口部に 銅等からなる配線層(図示略)を形成する。次いで、レジスト層を除去した後に、配線層 をマスクにして、配線層に覆われていない部分のシード層をエッチングにより除去する。 これにより、ビアホールVH11内に充填されたビア配線122aと、密着層121A上 に形成された配線パターン122bとを有する第2配線層122が第1絶縁層120上に 形成される。

(21)

【0109】

次に、図16(c)に示す工程では、図3(d)~図4(a)に示した工程を再度繰り 返すことにより、絶縁層と配線層とを交互に積層する。すなわち、図16(c)に示すよ うに、密着層121A及び第2配線層122上に第2絶縁層130を形成し、この第2絶 縁層130上に第3配線層131を形成する。同様に、第3絶縁層140、第4配線層1 41、第4絶縁層150、第5配線層151、第5絶縁層160、第6配線層161を順 に積層形成する。

[0110]

次に、図16(c)に示す工程では、第6配線層161の所要の箇所に画定される電極 パッド161Pを露出させるための開口部162Xを有するソルダレジスト層162を第 5絶縁層160及び第6配線層161上に形成する。これにより、ソルダレジスト層16 2の開口部162Xから第6配線層161の一部が電極パッド161Pとして露出される 。その後、支持基板180を除去することにより、図14に示した配線基板3を製造する ことができる。

[0111]

以上説明した実施形態によれば、第1実施形態の(1)~(4)の効果に加えて以下の 効果を奏する。

(1)外部接続用パッド111P側の最外層の層間絶縁層のみを、補強材入りの絶縁層 120Aと密着層121Aとを有する絶縁層120とした。この理由を以下に説明する。 【0112】

まず、一般的に、外部接続用パッド111Pとして用いられる配線層(ここでは、第1 配線層111)は残銅率が高く、電極パッド161Pとして用いられる配線層(ここでは 、第6配線層161)は残銅率が低い。なお、本実施形態の場合には、金属層として銅を 想定して残銅率と称するが、金属層は銅以外であってもよい。

【0113】

上述したような残銅率の差により配線基板3に反りが生じやすくなる。具体的には、層 間絶縁層のガラス転移温度Tgよりも低い常温環境下では、残銅率の低い層、つまり絶縁 樹脂の含有量の多い層の方が縮みやすいため、電極パッド161P側(チップ搭載面側) が凹状に反る傾向にある。その一方で、層間絶縁層のガラス転移温度Tgよりも高い高温 環境下では、残銅率の低い層が残銅率の高い層に向かって反る、つまり外部接続用パッド 111P側(外部接続端子面側)が凹状に反る傾向にある。

[0114]

これに対し、本実施形態では、外部接続用パッド111P側の最外層の層間絶縁層(こ こでは、第1絶縁層120)、つまり反りの生じやすい第1絶縁層120に補強材入りの 絶縁層120Aを設けるようにした。これにより、第1絶縁層120の剛性を高めること ができるため、配線基板3の反りを効果的に低減することができる。すなわち、例えば高 温環境下で配線基板3が反った場合に、凹状となる外部接続端子面側の最外層の絶縁層1 20の剛性を高めることにより、配線基板3を反らす応力に効果的に対抗でき、配線基板 10

20

30

3の反りを低減できる効果が大きい。

【0115】

さらに、配線基板3が高温になり、上記絶縁層120A以外の絶縁層130,140, 150,160のガラス転移温度Tgを超えた場合であっても、そのガラス転移温度Tg よりも絶縁層120Aのガラス転移温度Tgが高いため、その絶縁層120A内の補強材 の剛性により反りの発生を抑制でき、高温環境下における挙動が安定する。 【0116】

(2)また、補強材入りの絶縁層120Aの厚さは、補強材を含まない他の絶縁層(例 えば、第2絶縁層130)の厚さよりも厚くなる。これにより、第1絶縁層120に形成 されるビアホールVH11は、第5絶縁層160に形成されるビアホールVH1ちよりも 深くなり、且つ、開口端における径(ソルダレジスト層162側の径)も大きくなる。す なわち、ビアホールVH11はビアホールVH1ちよりも容積が大きくなる。但し、ビア ホールVH11は外部接続端子面側に設けられており、この外部接続端子面側は外部接続 用パッド111Pのピッチを電極パッド161Pよりも広くできる等、チップ搭載面側と 比べてデザインルールが緩いため、ビアホールVH11の大容量は問題とならない。すな わち、上述のように外部接続用パッド111P側の最外層の絶縁層120に補強材入りの 絶縁層120Aを設けるようにしても、デザインルールを緩めることなく、所望のビアホ ールVH11や配線層111,122等を形成することができる。

[0 1 1 7 **]**

なお、上記各実施形態は、これを適宜変更した以下の態様にて実施することもできる。 20 (第2実施形態の変形例)

・上記第2実施形態では、外部接続端子面側の最外層の層間絶縁層に、補強材入りの絶 縁層120Aと、低粗度で且つ無電解めっきとの密着性を向上させた密着層121Aとを 有する絶縁層120を設けるようにした。これに限らず、配線基板において、積層される 層間絶縁層の少なくとも1つの絶縁層が、上記絶縁層120A及び密着層121Aを有す る絶縁層120であれば良いため、その絶縁層120の形成位置及び数は特に限定されな い。

【0118】

・例えば図17に示されるように、積層方向の中心付近の層間絶縁層を、補強材入りの 絶縁層120Aと密着層121Aとを有する絶縁層120に変更するようにしてもよい。 すなわち、配線基板3Aでは、図14に示す配線基板3における第3絶縁層140が絶縁 層120に変更され、配線基板3における絶縁層120が補強材の入っていない絶縁層1 23に変更されている。また、配線基板3Aにおいて、絶縁層120上に積層された配線 層142は、補強材入りの絶縁層120A及び密着層121Aを貫通して配線層131の 上面を露出するビアホールVH16内に充填されたビア配線142aと、密着層121A 上に形成された配線パターン142bを有している。このような構造とすることにより、 上記第1実施形態と同様の効果を奏する。

[0119]

(その他の変形例)

・上記各実施形態では、支持基板80,180上に1個の配線基板1,3を作成する例 40 を示したが、支持基板80,180上に複数の配線基板1,3となる部材を作成し、それ を個片化して複数の配線基板1,3を得るような工程としてもよい。

【 0 1 2 0 】

・上記各実施形態では、絶縁層40A,120Aの材料としては、補強材入りの絶縁性 樹脂を用いるようにした。これに限らず、例えば絶縁層40A,120Aの材料として、 例えばシリカ(SiO₂)等のフィラーの含有量が20~70%程度であるエポキシ系の 絶縁性樹脂を用いるようにしてもよい。この場合には、フィラーの含有量を調整すること により、絶縁層40A,120Aの熱膨張係数が配線層の熱膨張係数(例えば17ppm / 程度)に近づくように調整する(例えば、フィラーの含有量を増やすと熱膨張係数が 小さくなる)。

30

[0121]

・上記各実施形態では、絶縁層40A,120A及び密着層41A,121Aを一括積 層する際に、密着層41A,121Aとなる絶縁層41B,121Bをキャリア82,1 82にそれぞれ接着するようにした。これに限らず、例えばキャリア82上に絶縁層41 Bと絶縁層40Bを設けた構造体を用意し、その構造体を下層の配線層及び絶縁層上に積 層した後、キャリア82を除去するようにしてもよい。また、絶縁層40B上に絶縁層4 1Bを設けた構造体を用意し、その構造体を下層の配線層及び絶縁層上に積層するように してもよい。

[0122]

10 ・上記各実施形態では、主にビルドアップ工法により支持基板の片側(一方の面)に配 線層及び絶縁層を積層し、最後に支持基板を除去してコアレスの配線基板を製造するよう にした。これに限らず、例えば主にビルドアップ工法により支持基板の両側(一方の面及 び他方の面)に配線層及び絶縁層を積層し、最後に支持基板を除去して複数のコアレス配 線基板を製造するようにしてもよい。この場合には、支持基板の一方の面及び他方の面の 何れにも、図3~図7に示した工程と同様にチップ搭載面側から配線層及び絶縁層を順次 積層し、最後に支持基板を除去する。もしくは、支持基板の一方の面及び他方の面の何れ にも、図15及び図16に示した工程と同様に外部接続端子面側から配線層及び絶縁層を 順次積層し、最後に支持基板を除去する。

[0123]

20 ・上記各実施形態では、配線基板1に半導体チップ70を実装する場合について説明し たが、被実装体としては半導体チップ70に限定されない。例えば配線基板1の上に別の 配線基板を積み重ねる構造を有するパッケージ(パッケージ・オン・パッケージ)にも、 本発明を適用することが可能である。

[0124]

【符号の説明】

・上記各実施形態における配線基板1,3の層の数や配線の取り回し、もしくは半導体 チップ70の実装の形態(例えばフリップチップ実装、ワイヤボンディングによる実装、 又はこれらの組み合わせ)などは様々に変形・変更することが可能である。

[0125**]** 1,1A~1C,3,3A 配線基板 11,21,31,42,51,61 配線層 20,30,40,50,60 絶縁層 40A,120A 絶縁層(補強材入り絶縁層) 41A,121A 密着層 40B,120B 絶縁層(第1樹脂) 41B,121B 絶縁層(第2樹脂) 80,180 支持基板 83,183 シード層 1 1 1 , 1 2 2 , 1 3 1 , 1 4 1 , 1 5 1 , 1 6 1 配線層 120,130,140,150,160 絶縁層





8

81X

(m

81X

<u></u>=-<u>/</u>

 \bigcirc











(0)





¢

① 加熱・加圧

 \Leftrightarrow

(24)

ற

61P



【図8】

80

【図7】



40 40 -40A), -41A), -50 -60 -62 -41A) 40A -62 -60 30 50 .30 -20 20 42 ĉ λ 12A (\mathbf{q}) (a)

(25)

30



【図11】





(b)

(c)



| \square | 層厚 [µm] | Cu面積 [mm²] | 残銅 率 [%] |
|-----------|------------|---------------|--------------------|
| C1 | 15 | 27.7 | 1.5 |
| A 1 | 15 | | 0.0 |
| C2 | 15 | 1247.0 | 66.8 |
| A2 | 30 | | 0.0 |
| СЗ | 15 | 1653.3 | 88.6 |
| AЭ | 30 | | 0.0 |
| C4 | 15 | 1163.1 | 62.3 |
| A4 | 40 | | 0.0 |
| C5 | 15 | 1538.8 | 82.5 |
| A5 | 30 | | 0.0 |
| C6 | 15 | 1419.8 | 76.1 |
| A6 | 30 | | 0.0 |
| C7 | 15 | 1534.4 | 82.2 |
| SR | 15 | | 0.0 |





【図17】



フロントページの続き

(56)参考文献 特開2011-86729(JP,A) 特開2011-51247(JP,A) 特開2009-224739(JP,A) 特開2010-129942(JP,A) 特開2003-332734(JP,A) 特開2009-88429(JP,A)

(58)調査した分野(Int.Cl., DB名)

H05K3/46