

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】令和3年5月20日(2021.5.20)

【公表番号】特表2020-518881(P2020-518881A)

【公表日】令和2年6月25日(2020.6.25)

【年通号数】公開・登録公報2020-025

【出願番号】特願2019-547267(P2019-547267)

【国際特許分類】

G 0 6 F 9/50 (2006.01)

G 0 6 F 9/52 (2006.01)

G 0 6 F 17/16 (2006.01)

【F I】

G 0 6 F 9/50 1 5 0 C

G 0 6 F 9/52 1 5 0 Z

G 0 6 F 17/16 F

【手続補正書】

【提出日】令和3年4月6日(2021.4.6)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0006

【補正方法】変更

【補正の内容】

【0006】

したがって、異種コンピューティングアーキテクチャ用のソフトウェアプログラムの並列化を改善する必要がある。

この出願の発明に関連する先行技術文献情報としては、以下のものがある（国際出願日以降国際段階で引用された文献及び他国に国内移行した際に引用された文献を含む）。

（先行技術文献）

（特許文献）

（特許文献1） 国際公開第2017/016590号

（特許文献2） 米国特許出願公開第2011/0173155号明細書

（特許文献3） 米国特許出願公開第2007/0283358号明細書

（非特許文献）

（非特許文献1） Philchaya Mangpo Phothilimthana, et al. "Portable Performance on Heterogeneous Architectures", In: Proceedings of the ASPLOS '13, Houston, Texas, USA, March 16 - 20, 2013, S. 1 - 13.

（非特許文献2） J. Ansel, et al.: PetaBricks: "A Language and Compiler for Algorithmic Choice. In: Proceedings of the PLDI '09, Dublin, Ireland, June 15 - 20, 2009, S. 38 - 49.