G 06 F 9/46 Ans.nr.: 3816/86
Int. ans.nr.: PCT/SE85/00429
Int. indleveringsdag: 01 nov 1985
Videreførelsesdag: 11 aug 1986
Indleveret: 11 aug 1986
Løbedag: 01 nov 1985
Alm. tilgængelig: 11 aug 1986
Prioritet: 12 dec 1984 SE 8406312
TELEFONAKTIEBOLAGET L M *ERICSSON; Stockholm, SE.
Opfinder: Lars-oerjan *Kling; SE.
Fuldmægtig: Ingeniørfirmaet Budde, Schou & Co

Prioritetsfordelingskredsløb til samarbejdende datamaskiner

SAMMENDRAG. 3816-86

Et prioritetsfordelingskredsløb til datamaskiner, som indeholder processorer af to typer, en højprioriteret type som selv kan bestemme sin prioritet over for processorer af en anden lavprioriteret type ved anvendelse af en fælles bus, omfatter en første logikkreds (20), hvis første indgang aktiveres ved anmodning om tilgang fra en af de lavprioriterede enheder (3a-3h), hvis anden indgang aktiveres ved anmodning om tilgang fra den højprioriterede enhed og hvis tredje indgang aktiveres i hele den tid bussen anvendes, og hvis to udgange tildeler bussen til en lavprioriteret enhed henholdsvis den højprioriterede enhed. Kredsløbet indeholder endvidere en anden logikkreds (40) med to indgange, den ene for at afføle at den højprioriterede enhed ønsker tilgang, den anden for at afføle at denne tilgang kan ske med forsinkelse, og med to udgange, den ene for at angive for den første logikkreds (20) at der foreligger anmodning om tilgang fra den høj-

prioriterede enhed, og den anden for at angive at bussen anvendes. Når indgangssignalet til den anden logikkreds (20) angiver, at tildelingen af bussen til den højprioriterede enhed kan ske med forsinkelse, har kredsløbet tid til tildeling af bussen til en lavprioriteret enhed, men den højprioriterede enhed har umiddelbar tilgang til bussen efter afslutning af den lavprioriterede enheds arbejde.

3816-86

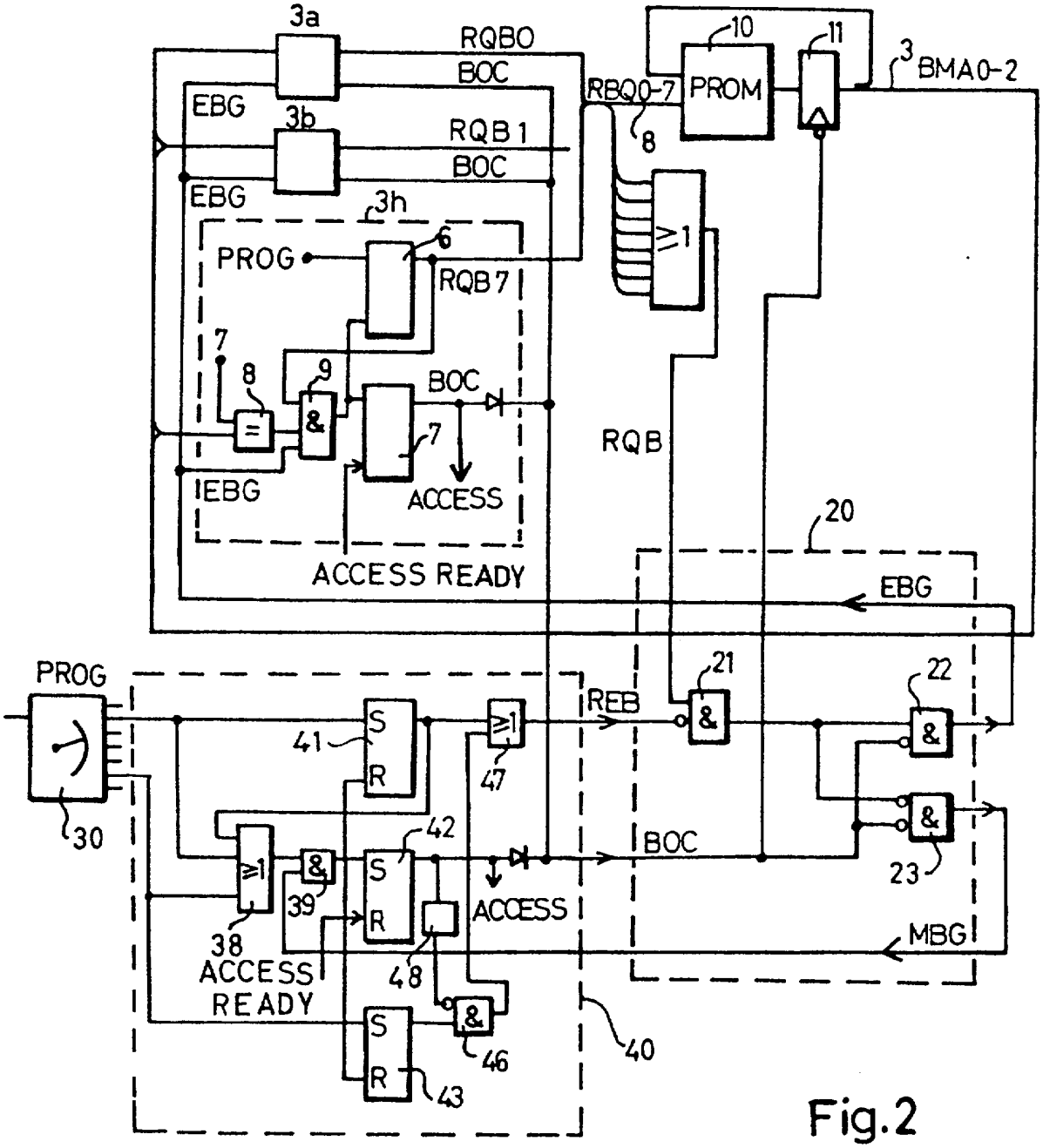

Fig.2