



(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(11) 공개번호 10-2010-0007738  
(43) 공개일자 2010년01월22일

(51) Int. Cl.  
G10L 19/00 (2006.01) H04N 7/24 (2006.01)  
G11B 20/10 (2006.01)  
(21) 출원번호 10-2009-0061607  
(22) 출원일자 2009년07월07일  
심사청구일자 없음  
(30) 우선권주장  
1020080068370 2008년07월14일 대한민국(KR)

(71) 출원인  
한국전자통신연구원  
대전 유성구 가정동 161번지  
광운대학교 산학협력단  
서울 노원구 월계동 447-1  
(72) 발명자  
이태진  
대전시 유성구 교촌동 제이파크아파트 103동 150  
2호  
백승권  
대전시 유성구 전민동 엑스포아파트 103동 301호  
(뒷면에 계속)  
(74) 대리인  
특허법인무한

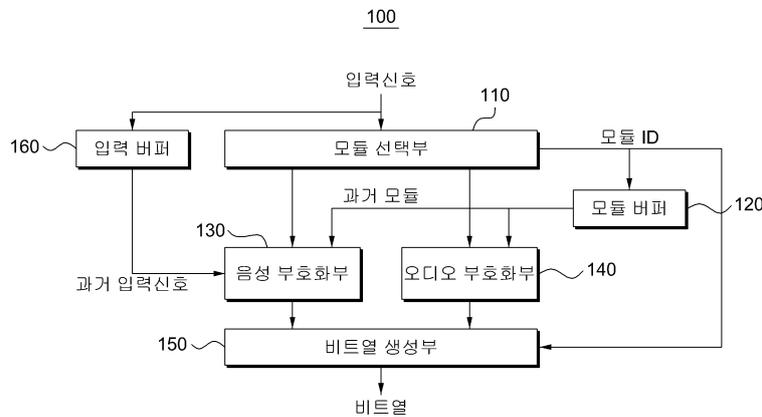
전체 청구항 수 : 총 20 항

(54) 음성/오디오 통합 신호의 부호화/복호화 장치

(57) 요약

음성/오디오 통합 신호의 부호화/복호화 장치가 개시된다. 음성/오디오 통합 신호의 부호화 장치는, 입력 신호의 특성을 분석하여 상기 입력 신호의 제1 프레임을 부호화하기 위한 제1 부호화 모듈을 선택하는 모듈 선택부, 상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 음성 비트열을 생성하는 음성 부호화부, 상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 오디오 비트열을 생성하는 오디오 부호화부 및 상기 모듈 선택부의 선택에 따라, 상기 음성 부호화부 또는 상기 오디오 부호화부로부터 출력 비트열을 생성하는 비트스트림 생성부를 포함한다.

대표도 - 도1



(72) 발명자

**김민제**

대전시 유성구 신성동 210-33번지 은총빌라 305호

**장대영**

대전시 유성구 노은동 열매마을9단지 904동 1701호

**강경욱**

대전시 유성구 전민동 삼성푸른아파트 101동 605호

**홍진우**

대전시 유성구 용산동 722번지

대우푸르지오아파트2차 106동 202호

**박호중**

경기도 성남시 분당구 수내동 청구아파트 205동

1902호

**박영철**

강원도 원주시 판부면 서곡리 포스코아파트 105동

401호

이 발명을 지원한 국가연구개발사업

과제고유번호 2008-F-011-01

부처명 지식경제부 및 정보통신연구진흥원

연구사업명 IT원천기술개발

연구과제명 차세대DTV핵심기술개발(표준화연계)-무안경개인형3D방송기술개발(계속)

주관기관 한국전자통신연구원

연구기간 2008-03-01 ~ 2011-02-28

---

## 특허청구의 범위

### 청구항 1

입력 신호의 특성을 분석하여 상기 입력 신호의 제1 프레임을 부호화하기 위한 제1 부호화 모듈을 선택하는 모듈 선택부;

상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 음성 비트열을 생성하는 음성 부호화부;

상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 오디오 비트열을 생성하는 오디오 부호화부; 및

상기 모듈 선택부의 선택에 따라, 상기 음성 부호화부 또는 상기 오디오 부호화부로부터 출력 비트열을 생성하는 비트스트림 생성부

를 포함하는 음성/오디오 통합 신호의 부호화 장치.

### 청구항 2

제1항에 있어서,

상기 선택된 부호화 모듈의 모듈 ID를 저장하고, 상기 제1 프레임의 이전 프레임에 대응하는 부호화 모듈인 제2 부호화 모듈의 정보를 상기 음성 부호화부 및 상기 오디오 부호화부로 전송하는 모듈 버퍼; 및

상기 입력 신호를 저장하고, 상기 이전 프레임에 대한 입력 신호인 과거 입력 신호를 출력하는 입력 버퍼

를 더 포함하고,

상기 비트스트림 생성부는,

상기 선택된 부호화 모듈의 모듈 ID 및 상기 선택된 부호화 모듈의 비트열을 결합하여 출력 비트열을 생성하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

### 청구항 3

제2항에 있어서,

상기 모듈 선택부는,

상기 선택된 부호화 모듈의 모듈 ID를 추출하고, 상기 모듈 ID를 상기 모듈 버퍼 및 상기 비트열 생성부로 전달하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

### 청구항 4

제2항에 있어서,

상기 음성 부호화부는,

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, CELP(Code Excitation Linear Prediction) 구조로 상기 입력 신호를 부호화하는 제1 음성 부호화부; 및

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 제1 음성 부호화부의 부호화를 위한 초기값을 결정하는 부호화 초기화부

를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

### 청구항 5

제4항에 있어서,

상기 제1 음성 부호화부는,

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, 상기 제1 음성 부호화부 내부 초기값을 사용하여 부호화하고,

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 부호화 초기화부에서 결정된 초기값을 사용

하여 부호화하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

**청구항 6**

제4항에 있어서,

상기 부호화 초기화부는,

상기 과거 입력 신호에 대한 LPC(Liner predictive Coder) 계수를 산출하는 LPC 분석부;

상기 LPC 분석부에서 산출한 LPC 계수를 LSP(Linear Spectrum Pair) 값으로 변환하는 LSP 변환부;

상기 과거 입력 신호 및 상기 LPC 계수를 이용하여 LPC 잔여 신호를 계산하는 LPC 잔여신호 계산부; 및

상기 LPC 계수, 상기 LSP 값, 및 상기 LPC 잔여 신호를 이용하여 상기 제1 음성 부호화부의 부호화를 위한 초기 값을 결정하는 부호화 초기값 결정부

를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

**청구항 7**

제2항에 있어서,

상기 오디오 부호화부는,

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, MDCT(Modified Discrete Cosine Transform) 동작을 통해 입력 신호를 부호화하는 제1 오디오 부호화부;

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, CELP 구조로 입력 신호를 부호화 하는 제2 음성 부호화부;

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, MDCT 동작을 통해 입력 신호를 부호화하는 제2 오디오 부호화부; 및

상기 제1 오디오 부호화부의 출력, 상기 제2 음성 부호화부의 출력, 및 상기 제2 오디오 부호화부의 출력 중 하나를 선택하여 출력 비트열을 생성하는 멀티플렉서

를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

**청구항 8**

제7항에 있어서,

상기 제2 음성 부호화부는,

상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 신호를 부호화하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치

**청구항 9**

제7항에 있어서,

상기 제2 오디오 부호화부는,

상기 제2 음성 부호화부의 부호화 동작 종료 후 LPC 필터에 대한 영입력 응답 (zero input response)을 산출하는 영입력 응답 산출부;

상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 신호를 영으로 변환하는 제1 변환부; 및

상기 제1 프레임의 뒤 1/2 샘플에 해당하는 입력 신호에서 상기 영입력 응답을 차감하는 제2 변환부를 포함하고,

상기 제1 변환부의 변환 신호 및 상기 제2 변환부의 변환 신호를 부호화하는 것을 특징으로 하는 음성/오디오 통합 신호의 부호화 장치.

**청구항 10**

입력 비트열의 특성을 분석하여 상기 입력 비트열의 제1 프레임을 복호화하기 위한 제1 복호화 모듈을 선택하는 모듈 선택부;

상기 모듈 선택부의 선택에 따라, 상기 입력 비트열을 복호화하여 음성 신호를 생성하는 음성 복호화부;

상기 모듈 선택부의 선택에 따라, 상기 입력 비트열을 복호화하여 오디오 신호를 생성하는 오디오 복호화부; 및

상기 모듈 선택부의 선택에 따라 상기 음성 복호화부의 음성 신호 및 상기 오디오 복호화부의 오디오 신호 중 하나를 선택하여 출력 신호를 생성하는 출력 생성부

를 포함하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 11**

제10항에 있어서,

상기 선택된 복호화 모듈의 모듈 ID를 저장하고, 상기 제1 프레임의 이전 프레임에 대한 복호화 모듈인 제2 복호화 모듈의 정보를 상기 음성 복호화부 및 상기 오디오 복호화부로 전송하는 모듈 버퍼; 및

상기 출력 신호를 저장하고, 상기 이전 프레임에 대한 출력 신호인 과거 출력 신호를 출력하는 출력 버퍼

를 더 포함하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 12**

제11항에 있어서,

상기 음성 복호화부는,

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 동일한 경우, CELP(Code Excitation Linear Prediction) 구조로 상기 입력 비트열을 복호화하는 제1 음성 복호화부; 및

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, 상기 제1 음성 복호화부의 복호화를 위한 초기값을 결정하는 복호화 초기화부

를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 13**

제12항에 있어서,

상기 복호화 초기화부는,

상기 과거 출력 신호에 대한 LPC(Liner predictive Coder) 계수를 산출하는 LPC 분석부;

상기 LPC 분석부에서 산출한 LPC 계수를 LSP(Linear Spectrum Pair) 값으로 변환하는 LSP 변환부;

상기 과거 출력 신호 및 상기 LPC 계수를 이용하여 LPC 잔여 신호를 계산하는 LPC 잔여신호 계산부;

상기 LPC 계수, 상기 LSP 값, 및 상기 LPC 잔여 신호를 이용하여 상기 제1 음성 복호화부의 복호화를 위한 초기값을 결정하는 복호화 초기값 결정부;

를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 14**

제12항에 있어서,

상기 제1 음성 복호화부는,

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 동일한 경우, 상기 제1 음성 복호화부 내부 초기값을 사용하여 복호화하고,

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, 상기 복호화 초기화부에서 결정된 초기값을 사용

하여 복호화하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 15**

제11항에 있어서,

상기 오디오 복호화부는,

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 동일한 경우, IMDCT(Inverse Modified Discrete Cosine Transform) 동작을 통해 입력 비트열을 복호화하는 제1 오디오 복호화부;

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, CELP 구조로 입력 비트열을 복호화 하는 제2 음성 복호화부;

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, IMDCT 동작을 통해 입력 비트열을 복호화하는 제2 오디오 복호화부;

상기 제2 음성 복호화부의 출력과 상기 제2 오디오 복호화부의 출력으로부터 최종 출력을 산출하는 신호 복원부; 및

상기 신호 복원부의 출력 또는 상기 제1 오디오 복호화부의 출력 중 하나를 선택하여 출력하는 출력 선택부를 포함하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 16**

제15항에 있어서,

상기 제2 음성 복호화부는,

상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, 상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 비트열을 복호화하여 입력 신호를 출력하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 17**

제15항에 있어서,

상기 신호 복원부는,

상기 제2 음성 복호화부의 출력을 상기 제1 프레임의 앞 1/2 샘플에 해당하는 출력 신호로 결정하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

**청구항 18**

제15항에 있어서,

상기 신호 복원부는,

아래 [수학식 1]에 따라 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호를 결정하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

[수학식 1]

$$h = \frac{b + w_2 w_{1R} x_{4R}}{w_2 w_2}$$

여기서,

h는 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호,

b는 제2 오디오 복호화부 출력 신호,

x4는 제2 음성 복호화부 출력 신호,

w1, w2는 윈도우,

w1<sub>R</sub>, x4<sub>R</sub>은 각각 w1, x4 신호를 1/2 프레임 길이 단위로 시간 축 회전시킨 신호를 의미함.

**청구항 19**

제15항에 있어서,

상기 신호 복원부는,

아래 [수학식 2]에 따라 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호를 결정하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

[수학식 2]

$$h = \frac{b}{w2w2}$$

여기서,

h는 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호,

b는 제2 오디오 복호화부 출력 신호,

w2는 윈도우를 의미함

**청구항 20**

제15항에 있어서,

상기 신호 복원부는,

아래 [수학식 3]에 따라 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호를 결정하는 것을 특징으로 하는 음성/오디오 통합 신호의 복호화 장치.

[수학식 3]

$$h = \frac{b}{w2w2} + x5$$

여기서,

h는 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 출력 신호,

b는 제2 오디오 복호화부 출력 신호,

w2는 윈도우,

x5는 제2 음성 복호화부 출력 신호를 복호화한 후의 LPC 필터에 대한 영입력 응답을 의미함.

**명세서**

**발명의 상세한 설명**

**기술분야**

<1> 음성/오디오 통합 신호의 부호화/복호화 장치 및 그 방법에 관한 것으로 특히, 코덱(codec)이 서로 다른 구조로 동작하는 2개 이상의 부호화/복호화 모듈을 가지고 각 동작 프레임마다 입력의 특성에 따라 다수의 내부 모듈 중에서 하나를 선택하여 동작하는 경우에, 프레임 진행에 따라 선택된 모듈이 변경될 때 발생하는 신호 왜곡 문제를 해결하여 왜곡 없이 모듈 변경이 가능하도록 하는 장치 및 그 방법에 관한 것이다.

<2> 본 발명은 지식경제부 및 정보통신연구진흥원의 IT원천기술개발사업의 일환으로 수행한 연구로부터 도출된 것이다[과제관리번호: 2008-F-011-01, 과제명: 차세대 DTV 핵심기술개발].

**배경 기술**

- <3> 음성 신호와 오디오 신호는 서로 다른 특성을 가지며, 각 신호의 고유 특성을 활용하여 각 신호에 특화된 음성 코덱과 오디오 코덱이 독립적으로 연구되고 각각의 표준 코덱이 개발되었다.
- <4> 최근 통신 및 방송 서비스가 통합됨에 따라 다양한 특성의 음성 및 오디오 신호를 하나의 코덱으로 통합적으로 처리하는 것이 필요하게 되었다. 그러나, 기존의 음성 코덱 또는 오디오 코덱은 각각 통합 코덱이 요구하는 성능을 제공하지 못하였다. 즉, 최고 성능을 가지는 오디오 코덱은 음성 신호에 대하여 만족스러운 성능을 제공하지 못하고, 최고 성능을 가지는 음성 코덱은 오디오 신호에 대하여 만족스러운 성능을 제공하지 못하였으나, 기존의 코덱은 통합 음성/오디오 코덱으로 사용되지 못하였다.
- <5> 따라서, 입력 신호의 특징에 따라 해당 모듈을 선택하여 각 신호에 최적화된 부호화/복호화를 수행할 수 있는 기술이 요구된다.

**발명의 내용**

**해결 하고자하는 과제**

- <6> 본 발명은 음성 코덱 모듈과 오디오 코덱 모듈을 결합하고, 입력 신호의 특징에 따라 코덱 모듈을 선택하여 적용함으로써, 보다 뛰어난 성능을 나타내는 음성/오디오 통합 부호화/복호화 장치 및 방법을 제공한다.
- <7> 본 발명은 시간 진행에 따라 선택된 코덱 모듈이 변경될 때 과거 모듈의 정보를 이용함으로써, 각 모듈 동작의 불연속에 의하여 발생하는 왜곡 문제를 해결하는 음성/오디오 통합 부호화/복호화 장치 및 방법을 제공한다.
- <8> 본 발명은 TDAC를 요구하는 MDCT 모듈에서 중첩-합을 위한 이전 정보가 제공되지 않을 경우에 추가적인 방법을 사용함으로써, TDAC를 가능하게 하여 정상적인 MDCT 기반 코덱 동작을 수행하도록 하는 음성/오디오 통합 부호화/복호화 장치 및 방법을 제공한다.

**과제 해결수단**

- <9> 본 발명의 일실시예에 따른 음성/오디오 통합 부호화 장치는, 입력 신호의 특성을 분석하여 상기 입력 신호의 제1 프레임에 부호화하기 위한 제1 부호화 모듈을 선택하는 모듈 선택부, 상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 음성 비트열을 생성하는 음성 부호화부, 상기 모듈 선택부의 선택에 따라, 상기 입력 신호를 부호화하여 오디오 비트열을 생성하는 오디오 부호화부 및 상기 모듈 선택부의 선택에 따라, 상기 음성 부호화부 또는 상기 오디오 부호화부로부터 출력 비트열을 생성하는 비트스트림 생성부를 포함한다.
- <10> 본 발명의 일측면에 따르면, 상기 음성/오디오 통합 부호화 장치는 상기 선택된 부호화 모듈의 모듈 ID를 저장하고, 상기 제1 프레임의 이전 프레임에 대응하는 부호화 모듈인 제2 부호화 모듈의 정보를 상기 음성 부호화부 및 상기 오디오 부호화부로 전송하는 모듈 버퍼 및 상기 입력 신호를 저장하고, 상기 이전 프레임에 대한 입력 신호인 과거 입력 신호를 출력하는 입력 버퍼를 더 포함하고, 상기 비트스트림 생성부는, 상기 선택된 부호화 모듈의 모듈 ID 및 상기 선택된 부호화 모듈의 비트열을 결합하여 출력 비트열을 생성할 수 있다.
- <11> 본 발명의 일측면에 따르면, 상기 모듈 선택부는, 상기 선택된 부호화 모듈의 모듈 ID를 추출하고, 상기 모듈 ID를 상기 모듈 버퍼 및 상기 비트열 생성부로 전달할 수 있다.
- <12> 본 발명의 일측면에 따르면, 상기 음성 부호화부는, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, CELP(Code Excitation Linear Prediction) 구조로 상기 입력 신호를 부호화하는 제1 음성 부호화부 및 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 제1 음성 부호화부의 부호화를 위한 초기값을 결정하는 부호화 초기화부를 포함할 수 있다.
- <13> 본 발명의 일측면에 따르면, 상기 제1 음성 부호화부는, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, 상기 제1 음성 부호화부 내부 초기값을 사용하여 부호화하고, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 부호화 초기화부에서 결정된 초기값을 사용하여 부호화할 수 있다.
- <14> 본 발명의 일측면에 따르면, 상기 부호화 초기화부는, 상기 과거 입력 신호에 대한 LPC(Liner predictive Coder) 계수를 산출하는 LPC 분석부, 상기 LPC 분석부에서 산출한 LPC 계수를 LSP(Linear Spectrum Pair) 값으로 변환하는 LSP 변환부, 상기 과거 입력 신호 및 상기 LPC 계수를 이용하여 LPC 잔여 신호를 계산하는 LPC 잔여신호 계산부 및 상기 LPC 계수, 상기 LSP 값, 및 상기 LPC 잔여 신호를 이용하여 상기 제1 음성 부호화부의

부호화를 위한 초기값을 결정하는 부호화 초기값 결정부를 포함할 수 있다.

- <15> 본 발명의 일측면에 따르면, 상기 오디오 부호화부는, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, MDCT(Modified Discrete Cosine Transform) 동작을 통해 입력 신호를 부호화하는 제1 오디오 부호화부, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, CELP 구조로 입력 신호를 부호화 하는 제2 음성 부호화부, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, MDCT 동작을 통해 입력 신호를 부호화 하는 제2 오디오 부호화부 및 상기 제1 오디오 부호화부의 출력, 상기 제2 음성 부호화부의 출력, 및 상기 제2 오디오 부호화부의 출력 중 하나를 선택하여 출력 비트열을 생성하는 멀티플렉서를 포함할 수 있다.
- <16> 본 발명의 일측면에 따르면, 상기 제2 음성 부호화부는, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 신호를 부호화할 수 있다.
- <17> 본 발명의 일측면에 따르면, 상기 제2 오디오 부호화부는, 상기 제2 음성 부호화부의 부호화 동작 종료 후 LPC 필터에 대한 영입력 응답 (zero input response)을 산출하는 영입력 응답 산출부, 상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 신호를 영으로 변환하는 제1 변환부 및 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 입력 신호에서 상기 영입력 응답을 차감하는 제2 변환부를 포함하고, 상기 제1 변환부의 변환 신호 및 상기 제2 변환부의 변환 신호를 부호화할 수 있다.
- <18> 본 발명의 일실시예에 따른 음성/오디오 통합 신호의 복호화 장치는, 입력 비트열의 특성을 분석하여 상기 입력 비트열의 제1 프레임을 복호화하기 위한 제1 복호화 모듈을 선택하는 모듈 선택부, 상기 모듈 선택부의 선택에 따라, 상기 입력 비트열을 복호화하여 음성 신호를 생성하는 음성 복호화부, 상기 모듈 선택부의 선택에 따라, 상기 입력 비트열을 복호화하여 오디오 신호를 생성하는 오디오 복호화부 및 상기 모듈 선택부의 선택에 따라 상기 음성 복호화부의 음성 신호 및 상기 오디오 복호화부의 오디오 신호 중 하나를 선택하여 출력 신호를 생성하는 출력 생성부를 포함한다.
- <19> 본 발명의 일측면에 따르면, 상기 음성/오디오 통합 신호의 복호화 장치는 상기 선택된 복호화 모듈의 모듈 ID 를 저장하고, 상기 제1 프레임의 이전 프레임에 대한 복호화 모듈인 제2 복호화 모듈의 정보를 상기 음성 복호화부 및 상기 오디오 복호화부로 전송하는 모듈 버퍼 및 상기 출력 신호를 저장하고, 상기 이전 프레임에 대한 출력 신호인 과거 출력 신호를 출력하는 출력 버퍼를 더 포함할 수 있다.
- <20> 본 발명의 일측면에 따르면, 상기 오디오 복호화부는, 상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 동일한 경우, IMDCT(Inverse Modified Discrete Cosine Transform) 동작을 통해 입력 비트열을 복호화하는 제1 오디오 복호화부, 상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, CELP 구조로 입력 비트열을 복호화 하는 제2 음성 복호화부, 상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, IMDCT 동작을 통해 입력 비트열을 복호화하는 제2 오디오 복호화부, 상기 제2 음성 복호화부의 출력과 상기 제2 오디오 복호화부의 출력 으로부터 최종 출력을 산출하는 신호 복원부 및 상기 신호 복원부의 출력 또는 상기 제1 오디오 복호화부의 출력 중 하나를 선택하여 출력하는 출력 선택부를 포함할 수 있다.

**효과**

- <21> 본 발명의 일실시예에 따르면, 음성 코덱 모듈과 오디오 코덱 모듈을 결합하고, 입력 신호의 특성에 따라 코덱 모듈을 선택하여 적용함으로써, 보다 뛰어난 성능을 나타내는 음성/오디오 통합 부호화/복호화 장치 및 방법이 제공된다.
- <22> 본 발명의 일실시예에 따르면, 시간 진행에 따라 선택된 코덱 모듈이 변경될 때 과거 모듈이 정보를 이용함으로써, 각 모듈 동작의 불연속에 의하여 발생하는 왜곡 문제를 해결하는 음성/오디오 통합 부호화/복호화 장치 및 방법이 제공된다.
- <23> 본 발명의 일실시예에 따르면, TDAC를 요구하는 MDCT 모듈에서 중첩-합을 위한 이전 정보가 제공되지 않을 경우에 추가적인 방법을 사용함으로써, TDAC(Domain Aliasing Cancellation)를 가능하게 하여 정상적인 MDCT 기반 코덱 동작을 수행하도록 하는 음성/오디오 통합 부호화/복호화 장치 및 방법이 제공된다.

**발명의 실시를 위한 구체적인 내용**

- <24> 이하, 첨부된 도면들에 기재된 내용들을 참조하여 본 발명에 따른 실시예를 상세하게 설명한다. 다만, 본 발명이 실시예들에 의해 제한되거나 한정되는 것은 아니다. 각 도면에 제시된 동일한 참조부호는 동일한 부재를 나타낸다.

- <25> 본 발명의 실시 예에서는 통합 코덱이 두 부호화/복호화 모듈을 각각 포함하는 구조를 가지고, 음성 부호화/복호화 모듈은 CELP(Code Excitation Linear Prediction) 구조를 가지며, 오디오 부호화/복호화 모듈은 MDCT(Modified Discrete Cosine Transform) 동작을 포함하는 구조를 가지는 것을 가정한다.
- <26> 도 1은 본 발명의 실시예에 따른, 음성/오디오 통합 신호의 부호화 장치를 도시한 도면이다.
- <27> 도 1을 참고하면, 음성/오디오 통합 신호의 부호화 장치(100)는 모듈 선택부(110), 음성 부호화부(130), 오디오 부호화부(140), 및 비트스트림 생성부(150)를 포함할 수 있다.
- <28> 또한, 음성/오디오 통합 신호의 부호화 장치(100)는 모듈 버퍼(120) 및 입력 버퍼(160)를 더 포함할 수 있다.
- <29> 모듈 선택부(110)는 입력 신호의 특성을 분석하여 상기 입력 신호의 제1 프레임을 부호화하기 위한 제1 부호화 모듈을 선택할 수 있다. 여기서, 제1 프레임은 입력 신호의 현재 프레임일 수 있다. 또한, 모듈 선택부(110)는 입력 신호를 분석하여 현재 프레임을 부호화할 모듈 ID를 결정하고, 제1 선택된 부호화 모듈로 입력 신호를 전달하며, 모듈 ID를 비트열 생성부에 입력할 수 있다.
- <30> 모듈 버퍼(120)는 선택된 부호화 모듈의 모듈 ID를 저장하고, 상기 제1 프레임의 이전 프레임에 대응하는 부호화 모듈인 제2 부호화 모듈의 정보를 상기 음성 부호화부 및 상기 오디오 부호화부로 전송할 수 있다.
- <31> 입력 버퍼(160)는 입력 신호를 저장하고, 상기 이전 프레임에 대한 입력 신호인 과거 입력 신호를 출력할 수 있다. 즉, 입력 버퍼는 입력 신호를 저장하고, 현재 프레임보다 한 프레임 이전 프레임에 해당하는 과거 입력 신호를 출력할 수 있다.
- <32> 음성 부호화부(130)는 모듈 선택부(110)의 선택에 따라, 상기 입력 신호를 부호화하여 음성 비트열을 생성할 수 있다. 여기서, 음성 부호화부(130)는 도 2를 참고하여 이하에서 더욱 상세하게 설명한다.
- <33> 도 2는 도 1에 도시된 음성 부호화부(130)의 일례를 도시한 도면이다.
- <34> 도 2를 참고하면, 음성 부호화부(130)는 부호화 초기화부(210) 및 제1 음성 부호화부(220)를 포함할 수 있다.
- <35> 부호화 초기화부(210)는 제1 부호화 모듈과 제2 부호화 모듈이 상이한 경우, 상기 제1 음성 부호화부(220)의 부호화를 위한 초기값을 결정할 수 있다. 즉, 부호화 초기화부(210)는 과거 모듈을 입력받고 이전 프레임이 MDCT 동작을 한 경우에 한하여 제1 음성 부호화부(220)에 제공할 초기값을 결정할 수 있다. 여기서, 부호화 초기화부(210)는 LPC 분석부(211), LSP 변환부(212), LPC 잔여신호 계산부(213), 및 부호화 초기값 결정부(214)를 포함할 수 있다.
- <36> LPC 분석부(211)는 상기 과거 입력 신호에 대한 LPC(Liner predictive Coder) 계수를 산출할 수 있다. 즉, LPC 분석부(211)는 과거 입력 신호를 입력받고, 제1 음성 부호화부(220)와 동일한 방법으로 LPC 분석을 진행하여 과거 입력 신호에 해당하는 LPC 계수를 구하여 출력할 수 있다.
- <37> LSP 변환부(212)는 상기 LPC 분석부에서 산출한 LPC 계수를 LSP(Linear Spectrum Pair) 값으로 변환할 수 있다.
- <38> LPC 잔여신호 계산부(213)는 상기 과거 입력 신호 및 상기 LPC 계수를 이용하여 LPC 잔여 신호를 계산할 수 있다.
- <39> 부호화 초기값 결정부(214)는 상기 LPC 계수, 상기 LSP 값, 및 상기 LPC 잔여 신호를 이용하여 제1 음성 부호화부(220)의 부호화를 위한 초기값을 결정할 수 있다. 즉, 부호화 초기값 결정부(214)는 LPC 계수, LSP 값, LPC 잔여신호 등을 입력하여 제1 음성 부호화부(220)에서 요구하는 형태로 초기값을 정하여 출력할 수 있다.
- <40> 또한, 제1 음성 부호화부(220)는 제1 부호화 모듈과 제2 부호화 모듈이 동일한 경우, CELP(Code Excitation Linear Prediction) 구조로 상기 입력 신호를 부호화할 수 있다. 여기서, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 동일한 경우, 상기 제1 음성 부호화부 내부 초기값을 사용하여 부호화하고, 상기 제1 부호화 모듈과 상기 제2 부호화 모듈이 상이한 경우, 상기 부호화 초기화부에서 결정된 초기값을 사용하여 부호화할 수 있다. 예를 들어, 제1 음성 부호화부(220)는 현재 프레임보다 한 프레임 이전의 프레임에 대해 부호화를 수행하였던 과거 모듈을 입력받고, 만일 이전 프레임이 CELP 동작을 하였으면 현재 프레임에 해당하는 입력 신호를 CELP 방법으로 부호화할 수 있다. 이 경우, 제1 음성 부호화부(220)는 연속 CELP 동작을 하게 되므로 내부적으로 제공되는 이전 정보를 이용하여 부호화 동작을 진행하여 비트열을 생성할 수 있다. 만일 이전 프레임이 MDCT 동작을 하였으면 제1 음성 부호화부(220)는 CELP 부호화를 위한 모든 과거 정보를 지우고 부호화 초기화부

(210)에서 제공되는 초기값을 사용하여 부호화 동작을 진행하고 비트열을 생성할 수 있다.

- <41> 다시 도 1을 참고하면, 오디오 부호화부(140)는 모듈 선택부(110)의 선택에 따라, 상기 입력 신호를 부호화하여 오디오 비트열을 생성할 수 있다. 여기서, 오디오 부호화부(140)는 도 3 및 도 4를 참고하여 이하에서 더욱 상세하게 설명한다.
- <42> 도 3은 도 1에 도시된 오디오 부호화부(140)의 일례를 도시한 도면이다.
- <43> 도 3을 참고하면, 오디오 부호화부(140)는 제1 오디오 부호화부(330), 제2 음성 부호화부(310), 제2 오디오 부호화부(320), 및 멀티플렉서(340)를 포함할 수 있다.
- <44> 제1 오디오 부호화부(330)는 제1 부호화 모듈과 제2 부호화 모듈이 동일한 경우, MDCT(Modified Discrete Cosine Transform) 동작을 통해 입력 신호를 부호화할 수 있다. 즉, 제1 오디오 부호화부(330)는 과거 모듈을 입력받고 이전 프레임이 MDCT 동작을 하였으면 현재 프레임에 해당하는 입력 신호도 MDCT 동작을 수행하여 부호화하고 비트열을 생성할 수 있다. 생성된 비트열은 멀티플렉서(340)에 입력될 수 있다.
- <45> 이때, 도 4를 참고하면, X를 현재 프레임의 입력 신호라 하고 이를 1/2 프레임 길이로 이등분한 신호를 각각 x1, x2라 한다. 현재 프레임의 MDCT 동작은 미래 프레임에 해당하는 Y 신호를 포함하여 XY 신호에 적용되며, 윈도우 w1w2w3w4를 XY에 곱한 후 MDCT를 실행할 수 있다. 여기서 w1, w2, w3, w4는 윈도우를 1/2 프레임 길이로 분해한 각각의 윈도우 조각을 의미한다. 만일 이전 프레임이 CELP 동작을 하였으면 제1 오디오 부호화부(330)는 아무 동작을 하지 않는다.
- <46> 제2 음성 부호화부(310)는 제1 부호화 모듈과 제2 부호화 모듈이 상이한 경우, CELP 구조로 입력 신호를 부호화할 수 있다. 이때, 제2 음성 부호화부(310)는 과거 모듈을 입력받고, 만일 이전 프레임이 CELP로 동작하였으면, x1 신호를 부호화 하여 비트열을 출력하고 멀티플렉서(340)에 입력할 수 있다. 이 경우, 이전 프레임이 CELP로 동작하였으므로 제2 음성 부호화부(310)는 이전 프레임에 연속적으로 연결되므로 초기화 문제 없이 부호화 동작을 수행할 수 있다. 만일 이전 프레임이 MDCT 동작을 하였으면 제2 음성 부호화부(310)는 아무 동작을 하지 않는다.
- <47> 제2 오디오 부호화부(320)는 제1 부호화 모듈과 제2 부호화 모듈이 상이한 경우, MDCT 동작을 통해 입력 신호를 부호화할 수 있다. 여기서, 제2 오디오 부호화부(320)는 과거 모듈을 입력받고, 만일 이전 프레임이 CELP로 동작하였으면 제1 방법 내지 제3 방법 중 하나의 방법으로 입력 신호를 부호화 한다. 제1 방법은, 기존의 MDCT 동작에 따라 입력 신호를 부호화할 수 있다. 제2 방법은,  $x1 = 0$  로 입력 신호를 변형하고 그 결과를 기존의 MDCT 동작에 따른 방법으로 부호화할 수 있다. 제3 방법은, 제2 음성 부호화부(310)가 x1 신호의 부호화 동작을 종료한 후 가지는 LPC 필터에 대하여 영입력 응답(zero input response) x3를 구하고  $x2 = x2 - x3$  에 따라 x2 신호를 변형하고, 또한  $x1 = 0$  로 하여 입력 신호를 변형하며, 그 결과를 기존의 MDCT 동작에 따른 방법으로 부호화할 수 있다. 이때, 제2 오디오 부호화부(320)가 사용한 방법에 따라 오디오 복호화 모듈의 신호 복원기 동작이 결정될 수 있다. 만일 이전 프레임이 MDCT 동작을 하였으면 제2 오디오 부호화부(320)는 아무 동작을 하지 않는다.
- <48> 상기 부호화를 위해 제2 오디오 부호화부(320)는 제2 음성 부호화부(310)의 부호화 동작 종료 후 LPC 필터에 대한 영입력 응답 (zero input response)을 산출하는 영입력 응답 산출부(미도시), 상기 제1 프레임의 앞 1/2 샘플에 해당하는 입력 신호를 영으로 변환하는 제1 변환부(미도시), 및 상기 제1 프레임의 뒤 1/2 샘플에 해당하는 입력 신호에서 상기 영입력 응답을 차감하는 제2 변환부(미도시)를 포함하고, 상기 제1 변환부의 변환 신호 및 상기 제2 변환부의 변환 신호를 부호화할 수 있다.
- <49> 멀티플렉서(340)는 제1 오디오 부호화부(330)의 출력, 제2 음성 부호화부(310)의 출력, 및 제2 오디오 부호화부(320)의 출력 중 하나를 선택하여 출력 비트열을 생성할 수 있다. 여기서, 멀티플렉서(340)는 비트열들을 결합하여 최종 비트열을 생성하는데, 만일 이전 프레임이 MDCT 동작을 하였으면 최종 비트열은 제1 오디오 부호화부(330)의 출력 비트열과 동일하다.
- <50> 다시 도 1을 참고하면, 비트스트림 생성부(150)는 선택된 부호화 모듈의 모듈 ID 및 상기 선택된 부호화 모듈의 비트열을 결합하여 출력 비트열을 생성할 수 있다. 여기서, 비트스트림 생성부(150)는 모듈 ID와 상기 모듈 ID에 해당하는 비트열을 결합하여 최종 비트열을 생성할 수 있다.
- <51> 도 5는 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 복호화 장치를 도시한 도면이다.
- <52> 도 5를 참고하면, 음성/오디오 통합 신호의 복호화 장치(500)는 모듈 선택부(510), 음성 복호화부(530), 오디오

복호화부(540), 출력 생성부(550)를 포함할 수 있다. 또한, 음성/오디오 통합 신호의 복호화 장치(500)는 모듈 버퍼(520) 및 출력 버퍼(560)를 더 포함할 수 있다.

- <53> 모듈 선택부(510)는 입력 비트열의 특성을 분석하여 상기 입력 비트열의 제1 프레임을 복호화하기 위한 제1 복호화 모듈을 선택할 수 있다. 즉, 모듈 선택부(510)는 입력 비트열로부터 전송된 모듈을 분석하여 모듈 ID를 출력하고, 해당 복호화 모듈로 입력 비트열을 전달할 수 있다.
- <54> 음성 복호화부(530)는 모듈 선택부(510)의 선택에 따라, 상기 입력 비트열을 복호화하여 음성 신호를 생성할 수 있다. 즉, CELP 기반 음성 복호화 동작을 수행할 수 있다. 여기서, 음성 복호화부(530)는 도 6을 참고하여 이하에서 더욱 상세하게 설명한다.
- <55> 도 6은 도 5에 도시된 음성 복호화부의 일례를 도시한 도면이다.
- <56> 도 6을 참고하면, 음성 복호화부(530)는 복호화 초기화부(610) 및 제1 음성 복호화부(620)를 포함할 수 있다.
- <57> 복호화 초기화부(610)는 제1 복호화 모듈과 제2 복호화 모듈이 상이한 경우, 제1 음성 복호화부(620)의 복호화를 위한 초기값을 결정할 수 있다. 즉, 복호화 초기화부(610)는 과거 모듈을 입력받고 이전 프레임이 MDCT 동작을 한 경우에 한하여 제1 음성 복호화부(620)에 제공할 초기값을 결정할 수 있다. 여기서, 복호화 초기화부(610)는 LPC 분석부(611), LSP 변환부(612), LPC 잔여신호 계산부(613), 및 복호화 초기값 결정부(614)를 포함할 수 있다.
- <58> LPC 분석부(611)는 상기 과거 출력 신호에 대한 LPC(Liner predictive Coder) 계수를 산출할 수 있다. 즉, LPC 분석부(611)는 과거 출력 신호를 입력받고, 제1 음성 복호화부(620)와 동일한 방법으로 LPC 분석을 진행하여 과거 출력 신호에 해당하는 LPC 계수를 구하여 출력할 수 있다.
- <59> LSP 변환부(612)는 LPC 분석부(611)에서 산출한 LPC 계수를 LSP(Linear Spectrum Pair) 값으로 변환할 수 있다.
- <60> LPC 잔여신호 계산부(613)는 상기 과거 출력 신호 및 상기 LPC 계수를 이용하여 LPC 잔여 신호를 계산할 수 있다.
- <61> 복호화 초기값 결정부(614)는 상기 LPC 계수, 상기 LSP 값, 및 상기 LPC 잔여 신호를 이용하여 제1 음성 복호화부(620)의 복호화를 위한 초기값을 결정할 수 있다. 즉, 복호화 초기값 결정부(614)는 LPC 계수, LSP 값, LPC residual 신호 등을 입력하여 제1 음성 복호화부(620)에서 요구하는 형태로 초기값을 정하여 출력할 수 있다.
- <62> 또한, 제1 음성 복호화부(620)는 제1 복호화 모듈과 제2 복호화 모듈이 동일한 경우, CELP(Code Excitation Linear Prediction) 구조로 상기 입력 신호를 복호화할 수 있다. 여기서, 상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 동일한 경우, 상기 제1 음성 복호화부 내부 초기값을 사용하여 부호화하고, 상기 제1 복호화 모듈과 상기 제2 복호화 모듈이 상이한 경우, 상기 복호화 초기화부에서 결정된 초기값을 사용하여 복호화할 수 있다. 즉, 제1 음성 복호화부(620)는 현재 프레임보다 한 프레임 이전의 프레임에 대해 복호화를 수행하였던 과거 모듈을 입력받고, 만일 이전 프레임이 CELP 동작을 하였으면 현재 프레임에 해당하는 입력 신호를 CELP 방법으로 복호화할 수 있다. 이 경우, 제1 음성 복호화부(620)는 연속 CELP 동작을 하게 되므로 내부적으로 제공되는 이전 정보를 이용하여 복호화 동작을 진행하여 출력 신호를 생성할 수 있다. 만일 이전 프레임이 MDCT 동작을 하였으면 제1 음성 복호화부(620)는 CELP 복호화를 위한 모든 과거 정보를 지우고 복호화 초기화부(610)에서 제공되는 초기값을 사용하여 복호화 동작을 진행하고 출력 신호를 생성할 수 있다.
- <63> 다시 도 5를 참고하면, 오디오 복호화부(540)는 모듈 선택부(510)의 선택에 따라 상기 입력 비트열을 복호화하여 오디오 신호를 생성할 수 있다. 여기서, 오디오 복호화부(540)는 도 7 및 도 8을 참고하여 이하에서 더욱 상세하게 설명한다.
- <64> 도 7은 도 5에 도시된 오디오 복호화부(540)의 일례를 도시한 도면이다.
- <65> 도 7을 참고하면, 오디오 복호화부(540)는 제1 오디오 복호화부(730), 제2 음성 복호화부(710), 제2 오디오 복호화부(720), 신호 복원부(740), 및 출력 선택부(750)를 포함할 수 있다.
- <66> 제1 오디오 복호화부(730)는 제1 복호화 모듈과 제2 복호화 모듈이 동일한 경우, IMDCT(Inverse Modified Discrete Cosine Transform) 동작을 통해 입력 비트열을 복호화할 수 있다. 즉, 제1 오디오 복호화부(730)는 과거 모듈을 입력받고 이전 프레임이 IMDCT 동작을 하였으면 현재 프레임에 해당하는 입력 신호도 IMDCT 동작을 수행하여 부호화하고 비트열을 생성할 수 있다. 즉, 제1 오디오 복호화부(730)는 현재 프레임의 입력 비트열을

입력하고, 기존 기술에 따라 IMDCT 동작을 수행하고 윈도우를 적용하며 TDAC 동작을 수행하여 최종 출력 신호를 출력한다. 만일, 이전 프레임이 CELP 동작을 하였으면 제1 오디오 복호화부(730)는 아무 동작을 하지 않는다.

<67> 도 8을 참고하면, 제2 음성 복호화부(710)는 제1 복호화 모듈과 제2 복호화 모듈이 상이한 경우, CELP 구조로 입력 비트열을 복호화할 수 있다. 즉, 제2 음성 복호화부(710)는 과거 모듈을 입력받고, 이전 프레임이 CELP 동작을 하였으면 기존의 음성 복호화 방법에 따라 비트열을 복호화하여 출력 신호를 생성할 수 있다. 이때, 제2 음성 복호화부(710)의 출력 신호는  $x4(820)$  이고  $1/2$  프레임 길이를 가질 수 있다. 이전 프레임이 CELP로 동작하였으므로 제2 음성 복호화부(710)는 이전 프레임에 연속적으로 연결되고 초기화 문제 없이 복호화 동작을 수행할 수 있다.

<68> 제2 오디오 복호화부(720)는 제1 복호화 모듈과 제2 복호화 모듈이 상이한 경우, IMDCT 동작을 통해 입력 비트열을 복호화할 수 있다. 이때, IMDCT 이후에 윈도우만 적용하고 TDAC 동작을 수행하지 않고 출력 신호를 구할 수 있다. 또한, 도 8에서, 제2 오디오 복호화부(720) 출력 신호를  $ab(830)$  로 정의하며,  $a$ 와  $b$ 는 각각  $1/2$  프레임 길이를 가지는 신호를 의미할 수 있다.

<69> 신호 복원부(740)는 제2 음성 복호화부(710)의 출력과 제2 오디오 복호화부(720)의 출력으로부터 최종 출력을 산출할 수 있다. 또한, 신호 복원부(740)는 현재 프레임의 최종 출력 신호를 구하며, 도 8과 같이 출력 신호를  $gh(850)$ 로 정의하고,  $g$ 와  $h$ 는 각각  $1/2$  프레임 길이를 가지는 신호로 정의할 수 있다. 신호 복원부(740)는 항상  $g = x4$ 로 정하고,  $h$  신호는 제2 오디오 부호화기의 동작에 따라 다음 중 하나의 방법으로 신호를 복원할 수 있다. 제1 방법은 아래 [수학식 1]에 의하여  $h$ 를 구할 수 있다. 이때, 일반적인 윈도우 동작을 가정하였고, 아래 첨자  $R$  은 신호를  $1/2$  프레임 길이 단위로 시간 축 회전시킨 것을 의미한다.

<70> [수학식 1]

$$h = \frac{b + w2w1_R x4_R}{w2w2}$$

<71>

<72> 여기서,  $h$ 는 상기 제1 프레임의 뒤  $1/2$  샘플에 해당하는 출력 신호,  $b$ 는 제2 오디오 복호화부 출력 신호,  $x4$ 는 제2 음성 복호화부 출력 신호,  $w1$ ,  $w2$ 는 윈도우,  $w1_R$ ,  $x4_R$ 은 각각  $w1$ ,  $x4$  신호를  $1/2$  프레임 길이 단위로 시간 축 회전시킨 신호를 각각 의미한다.

<73> 제2 방법은 아래 [수학식 2]에 의하여  $h$ 를 구할 수 있다.

<74> [수학식 2]

$$h = \frac{b}{w2w2}$$

<75>

<76> 여기서,  $h$ 는 상기 제1 프레임의 뒤  $1/2$  샘플에 해당하는 출력 신호,  $b$ 는 제2 오디오 복호화부 출력 신호,  $w2$ 는 윈도우를 의미한다.

<77> 제3 방법은, 아래 [수학식 3]에 의하여  $h$ 를 구할 수 있다.

<78> [수학식 3]

$$h = \frac{b}{w2w2} + x5$$

<79>

<80> 여기서,  $h$ 는 상기 제1 프레임의 뒤  $1/2$  샘플에 해당하는 출력 신호,  $b$ 는 제2 오디오 복호화부 출력 신호,  $w2$ 는 윈도우,  $x5(840)$ 는 제2 음성 복호화부 출력 신호를 복호화한 후의 LPC 필터에 대한 영입력 응답을 각각 의미한다.

<81> 이때, 이전 프레임이 MDCT 동작을 하였으면, 제2 음성 복호화부(710), 제2 오디오 복호화부(720) 및 신호 복원부(740)는 아무런 동작을 하지 않을 수 있다.

<82> 출력 선택부(750)는 신호 복원부(740)의 출력 또는 제1 오디오 복호화부(730)의 출력 중 하나를 선택하여 출력할 수 있다.

- <83> 다시 도 5를 참고하면, 출력 생성부(550)는 모듈 선택부(510)의 선택에 따라 음성 복호화부(530)의 음성 신호 및 오디오 복호화부(540)의 오디오 신호 중 하나를 선택하여 출력 신호를 생성할 수 있다. 즉, 출력 생성부(550)는 모듈 ID에 따라 출력 신호를 선택하여 최종 출력 신호로 출력할 수 있다.
- <84> 모듈 버퍼(520)는 상기 선택된 복호화 모듈의 모듈 ID를 저장하고, 상기 제1 프레임의 이전 프레임에 대한 복호화 모듈인 제2 복호화 모듈의 정보를 음성 복호화부(530) 및 오디오 복호화부(540)로 전송할 수 있다. 즉, 모듈 버퍼(520)는 모듈 ID를 저장하여 한 프레임 이전의 모듈 ID에 해당하는 과거 모듈을 출력할 수 있다.
- <85> 출력 버퍼(560)는 상기 출력 신호를 저장하고, 상기 이전 프레임에 대한 출력 신호인 과거 출력 신호를 출력할 수 있다.
- <86> 도 9는 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 부호화 방법을 나타낸 흐름도이다.
- <87> 도 9를 참고하면, 단계(910)에서는, 입력 신호를 분석하여 현 프레임을 부호화할 부호화 모듈 종류를 결정하고, 입력 신호를 버퍼링 하여 이전 프레임 입력 신호를 준비하고, 현 프레임의 모듈 종류를 저장하여 이전 프레임의 모듈 종류를 준비할 수 있다.
- <88> 단계(920)에서는, 상기 결정된 모듈의 종류가 음성 모듈인지 오디오 모듈인지 판단할 수 있다.
- <89> 단계(930)에서는, 상기 결정된 모듈이 음성 모듈인 경우, 모듈의 변경이 발생하였는지 여부를 판단할 수 있다.
- <90> 단계(950)에서는, 모듈 변경이 발생하지 않은 경우, 기존 기술에 따라 CELP 부호화 동작을 수행하고, 단계(950)에서는, 모듈 변경이 발생한 경우, 부호화 초기화 모듈의 동작에 따라 초기화를 수행하여 초기값을 구하고 이를 사용하여 CELP 부호화 동작을 수행할 수 있다.
- <91> 단계(940)에서는, 상기 결정된 모듈이 오디오 모듈인 경우, 모듈의 변경이 발생하였는지 여부를 판단할 수 있다.
- <92> 단계(970)에서는, 모듈 변경이 발생한 경우, 추가 부호화 동작을 수행할 수 있다. 추가 부호화 과정에서는 1/2 프레임에 해당하는 입력 신호를 CELP 기반으로 부호화하고, 전체 프레임 신호에 대하여 제2 오디오 부호화기 동작을 수행할 수 있다. 단계(980)에서는, 모듈 변경이 발생하지 않은 경우, 기존 기술에 따라 MDCT 기반의 부호화 동작을 수행할 수 있다.
- <93> 단계(990)에서는, 모듈 종류와 모듈 변경 여부에 따라 최종 비트열을 선택하여 출력할 수 있다.
- <94> 도 10은 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 복호화 방법을 나타낸 흐름도이다.
- <95> 도 10을 참고하면, 단계(1001)에서는, 입력 비트열 정보에 따라 현 프레임의 복호화 모듈 종류를 결정하고, 이전 프레임 출력 신호를 준비하고, 현 프레임의 모듈 종류를 저장하여 이전 프레임의 모듈 종류를 준비할 수 있다.
- <96> 단계(1002)에서는, 상기 결정된 모듈의 종류가 음성 모듈인지 오디오 모듈인지 판단할 수 있다.
- <97> 단계(1003)에서는, 상기 결정된 모듈이 음성 모듈인 경우, 모듈의 변경이 발생하였는지 여부를 판단할 수 있다.
- <98> 단계(1005)에서는, 모듈 변경이 발생하지 않은 경우, 기존 기술에 따라 CELP 복호화 동작을 수행하고, 단계(1006)에서는, 모듈 변경이 발생한 경우, 복호화 초기화 모듈의 동작에 따라 초기화를 수행하여 초기값을 구하고 이를 사용하여 CELP 복호화 동작을 수행할 수 있다.
- <99> 단계(1004)에서는, 상기 결정된 모듈이 오디오 모듈인 경우, 모듈의 변경이 발생하였는지 여부를 판단할 수 있다.
- <100> 단계(1007)에서는, 모듈 변경이 발생한 경우, 추가 복호화 동작을 수행할 수 있다. 추가 복호화 과정에서는 입력 비트열을 CELP 기반으로 복호화 하여 1/2 프레임 길이에 해당하는 출력 신호를 구하고, 입력 비트열에 대하여 제2 오디오 복호화부 동작을 수행하여 출력 신호를 구한다.
- <101> 단계(1008)에서는, 모듈 변경이 발생하지 않은 경우, 기존 기술에 따라 MDCT 기반의 복호화 동작을 수행할 수 있다.
- <102> 단계(1009)에서는, 신호 복원기 동작을 수행하여 출력 신호를 구하고, 단계(1010)에서는, 모듈 종류와 모듈 변경 여부에 따라 최종 신호를 선택하여 출력할 수 있다.

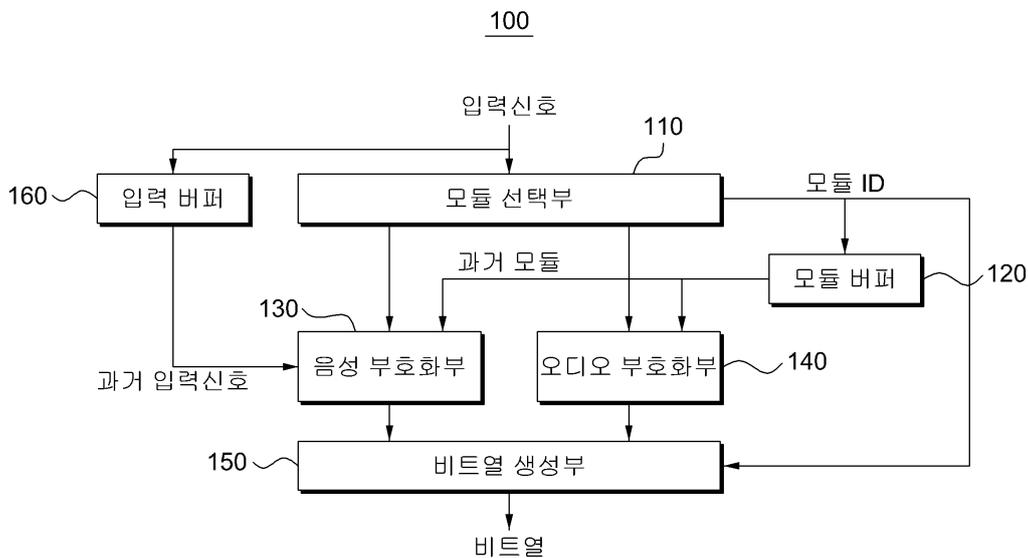
- <103> 상기와 같이, 음성 코덱 모듈과 오디오 코덱 모듈을 결합하고, 입력 신호의 특성에 따라 코덱 모듈을 선택하여 적용함으로써, 보다 뛰어난 성능을 나타내는 음성/오디오 통합 부호화/복호화 장치 및 방법을 제공할 수 있다.
- <104> 또한, 시간 진행에 따라 선택된 코덱 모듈이 변경될 때 과거 모듈이 정보를 이용함으로써, 각 모듈 동작의 불연속에 의하여 발생하는 왜곡 문제를 해결할 수 있으며, TDAC를 요구하는 MDCT 모듈에서 중첩-합을 위한 이전 정보가 제공되지 않을 경우에 추가적인 방법을 사용함으로써, TDAC를 가능하게 하여 정상적인 MDCT 기반 코덱 동작을 수행하도록 하는 음성/오디오 통합 부호화/복호화 장치 및 방법을 제공할 수 있다.
- <105> 이상과 같이 본 발명은 비록 한정된 실시예와 도면에 의해 설명되었으나, 본 발명은 상기의 실시예에 한정되는 것은 아니며, 본 발명이 속하는 분야에서 통상의 지식을 가진 자라면 이러한 기재로부터 다양한 수정 및 변형이 가능하다.
- <106> 그러므로, 본 발명의 범위는 설명된 실시예에 국한되어 정해져서는 아니 되며, 후술하는 특허청구범위뿐 아니라 이 특허청구범위와 균등한 것들에 의해 정해져야 한다.

**도면의 간단한 설명**

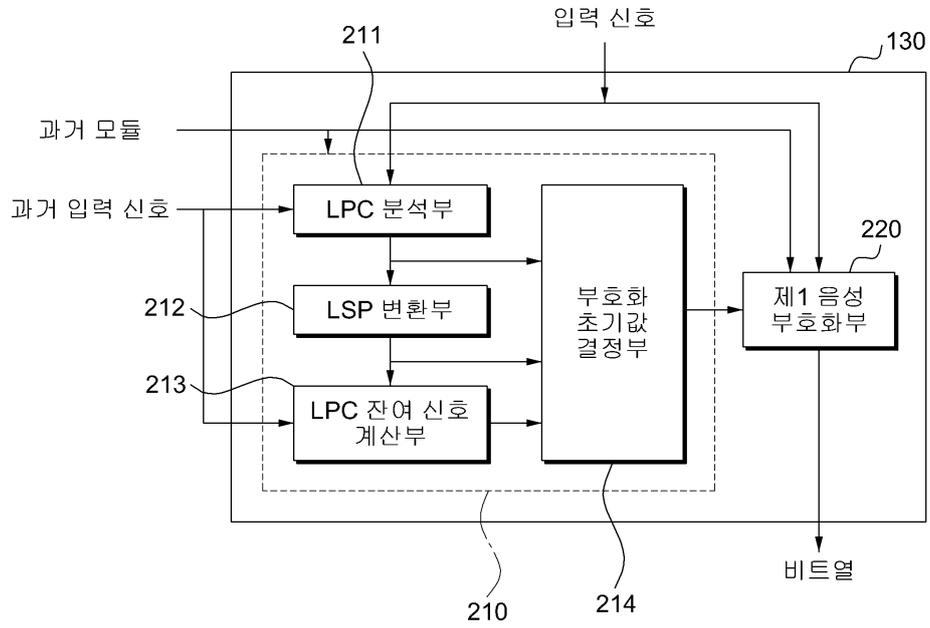
- <107> 도 1은 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 부호화 장치를 도시한 도면이다.
- <108> 도 2는 도 1에 도시된 음성 부호화부의 일례를 도시한 도면이다.
- <109> 도 3은 도 1에 도시된 오디오 부호화부의 일례를 도시한 도면이다.
- <110> 도 4는 도 3에 도시된 오디오 부호화부의 동작을 설명하기 위한 도면이다.
- <111> 도 5는 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 복호화 장치를 도시한 도면이다.
- <112> 도 6은 도 5에 도시된 음성 복호화부의 일례를 도시한 도면이다.
- <113> 도 7은 도 5에 도시된 오디오 복호화부의 일례를 도시한 도면이다.
- <114> 도 8은 도 7에 도시된 오디오 복호화부의 동작을 설명하기 위한 도면이다.
- <115> 도 9는 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 부호화 방법을 나타낸 흐름도이다.
- <116> 도 10은 본 발명의 일실시예에 따른, 음성/오디오 통합 신호의 복호화 방법을 나타낸 흐름도이다.

**도면**

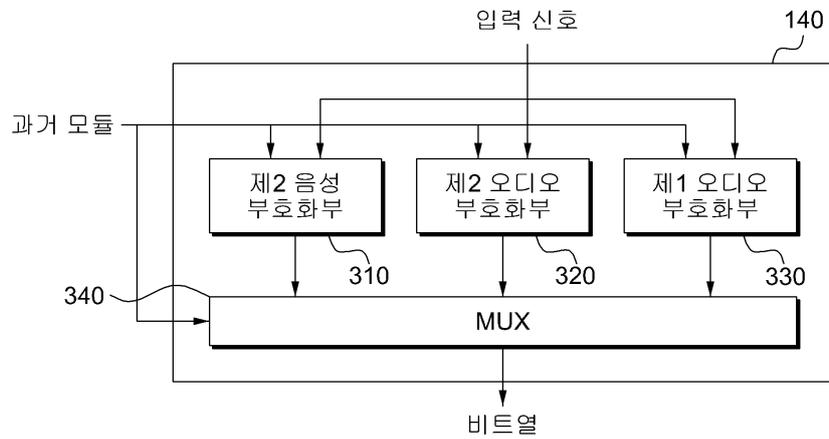
**도면1**



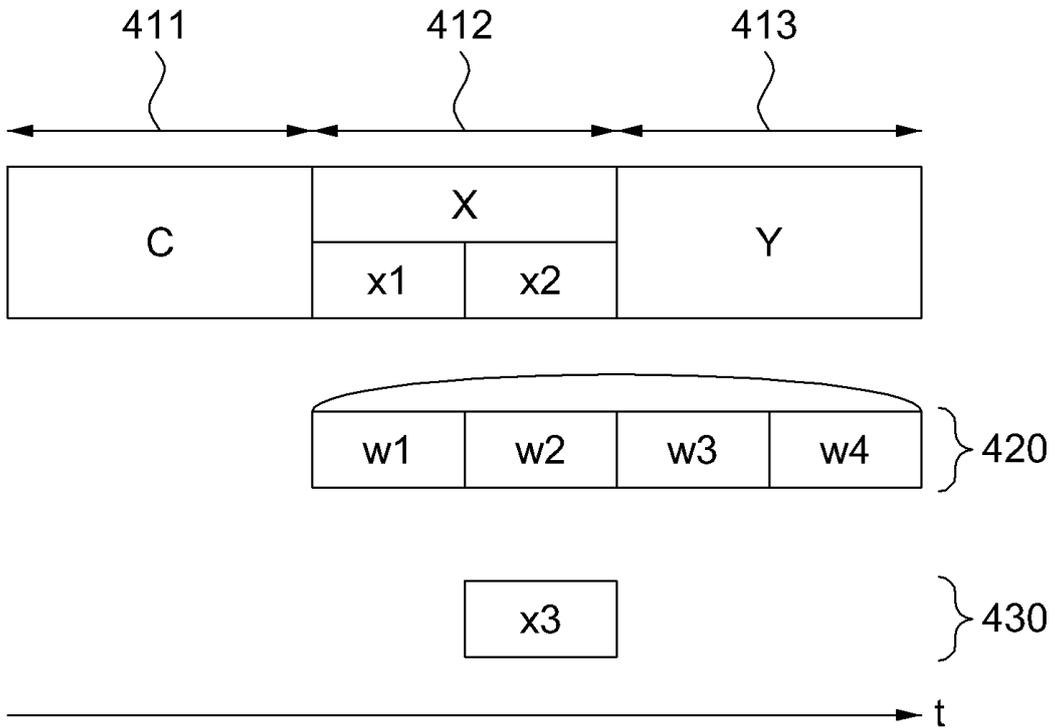
도면2



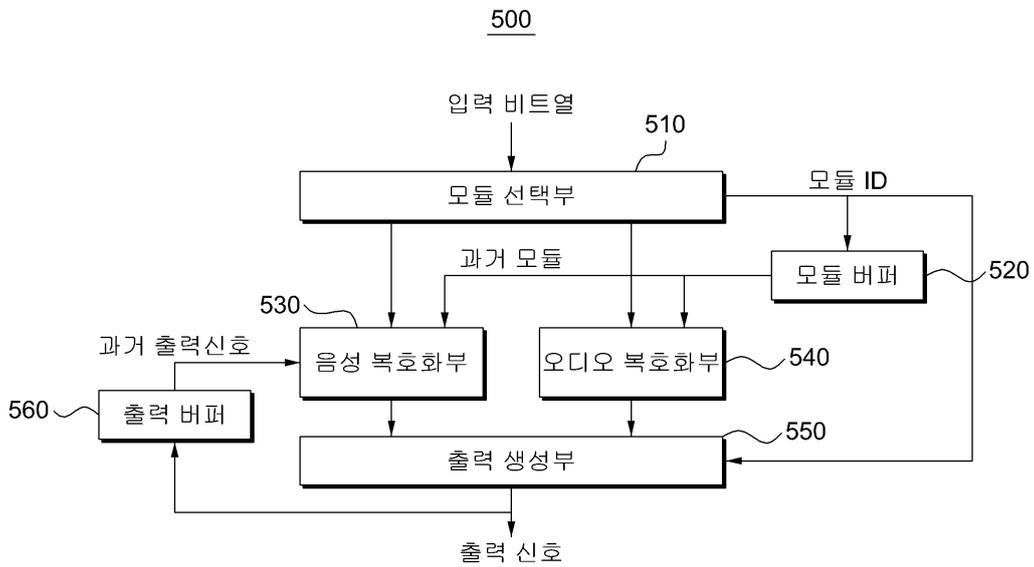
도면3



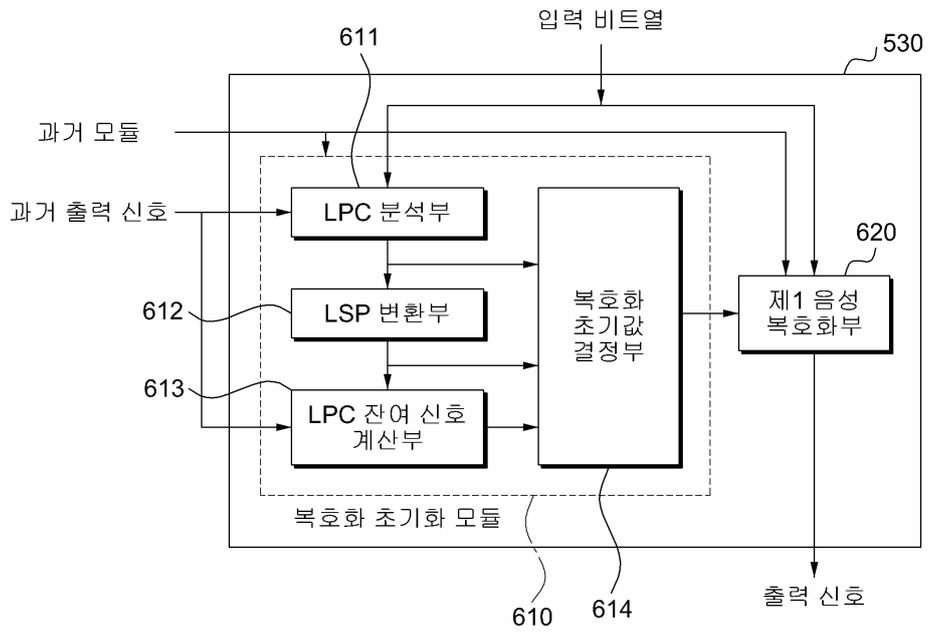
도면4



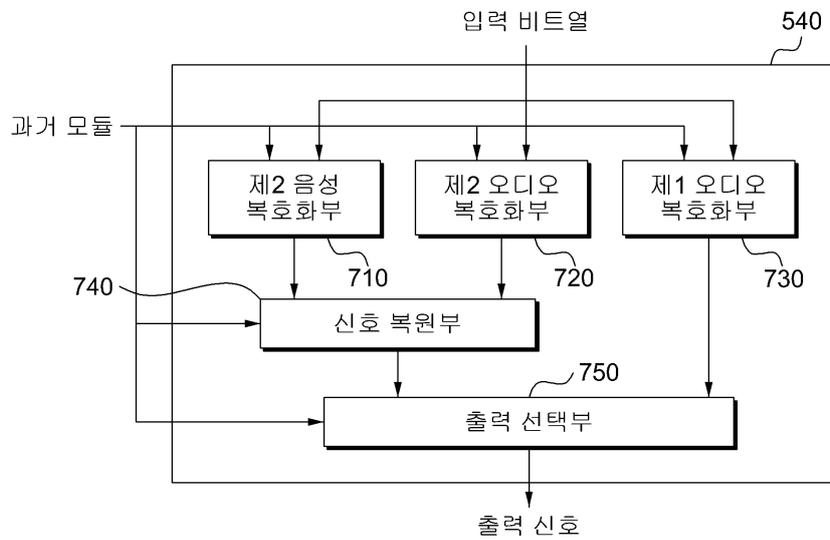
도면5



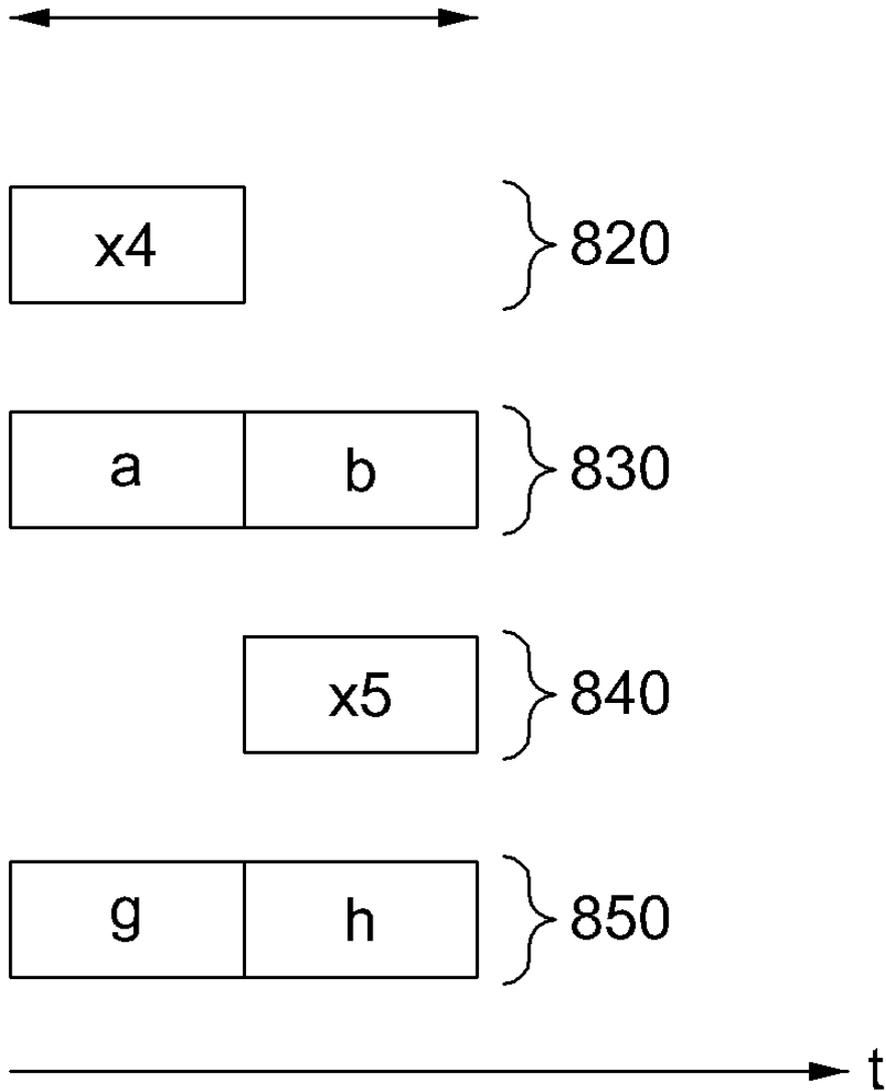
도면6



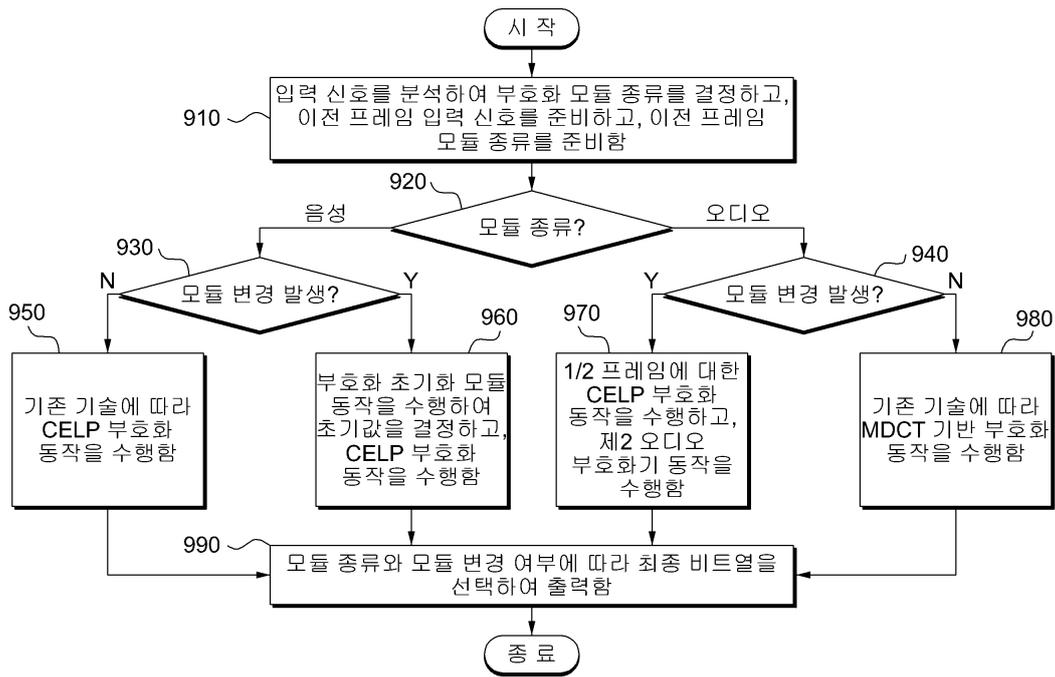
도면7



도면8



도면9



도면10

