

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成24年8月30日(2012.8.30)

【公開番号】特開2011-71752(P2011-71752A)

【公開日】平成23年4月7日(2011.4.7)

【年通号数】公開・登録公報2011-014

【出願番号】特願2009-221233(P2009-221233)

【国際特許分類】

H 0 3 F 3/34 (2006.01)

H 0 3 F 3/45 (2006.01)

【F I】

H 0 3 F 3/34 A

H 0 3 F 3/45 Z

H 0 3 F 3/34 C

【手続補正書】

【提出日】平成24年7月11日(2012.7.11)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0004

【補正方法】変更

【補正の内容】

【0004】

図4は、従来のオフセット電圧キャンセルオペアンプの回路図である。非反転入力端子101及び反転入力端子102に接続されたメインアンプ117は、トランスコンダクタンスアンプ107及び108と、トランスインピーダンスアンプ113を備える。トランスコンダクタンスアンプ108は、非反転入力端子にコンデンサ111が接続されている。反転入力端子102及びスイッチ103を介して非反転入力端子101に接続された補正用アンプ118は、トランスコンダクタンスアンプ109及び110と、トランスインピーダンスアンプ114を備える。二つの入力端子の間にはスイッチ104が接続されている。トランスコンダクタンスアンプ110は、反転入力端子にコンデンサ112が接続されている。トランスインピーダンスアンプ114の出力端子は、スイッチ115を介してコンデンサ111に接続され、スイッチ116を介してコンデンサ112に接続される。メインアンプ117は、入力端子にオフセット電圧105が存在する。補正用アンプ118は、入力端子にオフセット電圧106が存在する。

【手続補正2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

入力端子を共通に接続したメインアンプとオフセット補正用アンプとを備えたオペアンプであって、

前記メインアンプは、測定用の第1トランスコンダクタンスアンプと、オフセット補正用の第2トランスコンダクタンスアンプと、前記第2トランスコンダクタンスアンプの入力端子に接続された第1の容量と、を備え、

前記オフセット補正用アンプは、測定用の第3トランスコンダクタンスアンプと、オフセット補正用の第4トランスコンダクタンスアンプと、前記第4トランスコンダクタンス

アンプの一方の入力端子に接続された第 2 の容量と、を備え、出力端子を前記第 1 の容量に接続してなり、

前記第 4 トランスコンダクタンスアンプの他方の入力端子に、オフセット電圧調整回路を備え、前記オペアンプの入力端子に接続される素子のオフセットを補正することを特徴とするオペアンプ。

【請求項 2】

前記オペアンプは、前記第 3 トランスコンダクタンスアンプの一方の入力端子と他方の入力端子の間に設けられた第 1 のスイッチと、前記第 1 トランスコンダクタンスアンプの一方の入力端子と前記第 3 トランスコンダクタンスアンプの一方の入力端子の間に設けられた第 2 のスイッチと、を備え、

前記オフセット補正用アンプは、前記出力端子と前記第 2 の容量の間に設けられた第 3 のスイッチと、前記出力端子と前記第 1 の容量の間に設けられた第 4 のスイッチと、を備え、

前記オフセット電圧調整回路は、電圧源と、GND に接続された第 5 のスイッチと、前記電圧源に接続された第 6 のスイッチと、を備え、

前記第 1 のスイッチと前記第 3 のスイッチと前記第 5 のスイッチは同時に開閉し、前記第 2 のスイッチと前記第 4 のスイッチと前記第 6 のスイッチは同時に開閉することを特徴とする請求項 1 に記載のオペアンプ。

【請求項 3】

入力端子を共通に接続したメインアンプとオフセット補正用アンプとを備えたオペアンプであって、

前記メインアンプは、測定用の第 1 トランスコンダクタンスアンプと、オフセット補正用の第 2 トランスコンダクタンスアンプと、前記第 2 トランスコンダクタンスアンプの入力端子に接続された第 1 の容量と、を備え、

前記オフセット補正用アンプは、測定用の第 3 トランスコンダクタンスアンプと、オフセット補正用の第 4 トランスコンダクタンスアンプと、前記第 4 トランスコンダクタンスアンプの一方の入力端子に接続された第 2 の容量と、を備え、出力端子を前記第 1 の容量に接続してなり、

前記第 2 の容量に接続されたオフセット電圧調整回路を備え、前記オペアンプの入力端子に接続される素子のオフセットを補正することを特徴とするオペアンプ。