

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 1 区分

【発行日】平成21年5月28日(2009.5.28)

【公開番号】特開2006-308594(P2006-308594A)

【公開日】平成18年11月9日(2006.11.9)

【年通号数】公開・登録公報2006-044

【出願番号】特願2006-123291(P2006-123291)

【国際特許分類】

G 0 1 B 9/02 (2006.01)

【F I】

G 0 1 B 9/02

【手続補正書】

【提出日】平成21年4月6日(2009.4.6)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第 1 の入力面及び第 1 の出力面を有する第 1 の入力長斜方形サブアセンブリであって、第 1 の振幅分割無偏光界面が内部に配置される、第 1 の入力長斜方形サブアセンブリと、第 2 の入力面及び第 2 の出力面を有する第 2 の入力長斜方形サブアセンブリであって、第 2 の振幅分割無偏光界面が内部に配置される、第 2 の入力長斜方形サブアセンブリと、少なくとも第 1 の面、第 2 の面、及び第 3 の面を有し、且つ、内部に配置される偏光ビームスプリッタ界面を有する、偏光ビームスプリッタサブアセンブリと、を備え、

前記第 1 の入力長斜方形サブアセンブリの前記第 1 の出力面は、前記偏光ビームスプリッタサブアセンブリの前記第 1 の面に取り付けられ、前記第 2 の入力長斜方形サブアセンブリの前記第 2 の出力面は、前記偏光ビームスプリッタサブアセンブリの前記第 2 の面に取り付けられ、前記第 1 及び第 2 の入力長斜方形サブアセンブリならびに前記偏光ビームスプリッタサブアセンブリは、第 1 の周波数を有する第 1 のビーム及び第 2 の周波数を有する第 2 のビームが、空間的に分離された状態で、それぞれ前記第 1 の入力面及び前記第 2 の入力面を通して前記干渉計アセンブリに入ることを可能にするように構成され、且つ、互いに取り付けられ、前記第 1 の振幅分割無偏光界面及び前記第 2 の振幅分割無偏光界面は、前記第 1 のビーム及び前記第 2 のビームをそれぞれ分割する、干渉計アセンブリ。

【請求項 2】

第 1 の入力面を有する第 1 の 4 分の 1 波長板をさらに備えている、請求項 1 に記載の干渉計アセンブリ。

【請求項 3】

前記第 1 の 4 分の 1 波長板の前記第 1 の入力面が、前記偏光ビームスプリッタサブアセンブリの前記第 3 の面に取り付けられている、請求項 2 に記載の干渉計アセンブリ。

【請求項 4】

第 2 の入力面を有する第 2 の 4 分の 1 波長板をさらに備えている、請求項 1 に記載の干渉計アセンブリ。

【請求項 5】

シングルパス干渉計として動作するように構成されている、請求項 1 に記載の干渉計アセンブリ。

**【請求項 6】**

デュアルパス干渉計として動作するように構成されている、請求項 1 に記載の干渉計アセンブリ。

**【請求項 7】**

3 つ以上の光軸を有する干渉計として動作するように構成されている、請求項 1 に記載の干渉計アセンブリ。

**【請求項 8】**

測定ビーム及び基準ビームのうちの少なくとも 1 つを反射するための少なくとも 1 つのキューブコーナをさらに備えている、請求項 1 に記載の干渉計アセンブリ。

**【請求項 9】**

干渉計アセンブリを作製する方法であって、

第 1 の入力面及び第 1 の出力面を有する第 1 の入力長斜方形サブアセンブリを設けるステップであって、第 1 の振幅分割無偏光界面が前記第 1 の入力長斜方形サブアセンブリ内に配置される、ステップと、

第 2 の入力面及び第 2 の出力面を有する第 2 の入力長斜方形サブアセンブリを設けるステップであって、第 2 の振幅分割無偏光界面が前記第 2 の入力長斜方形サブアセンブリ内に配置される、ステップと、

少なくとも第 1 の面、第 2 の面、及び第 3 の面を有し、且つ、内部に配置された偏光ビームスプリッタ界面を有する、偏光ビームスプリッタサブアセンブリを設けるステップと、

前記第 1 の入力長斜方形サブアセンブリの前記第 1 の出力面を前記偏光ビームスプリッタサブアセンブリの前記第 1 の面に直接取り付けするステップと、

前記第 2 の入力長斜方形サブアセンブリの前記第 2 の出力面を前記偏光ビームスプリッタサブアセンブリの前記第 2 の面に直接取り付けするステップと、

を含み、

前記第 1 及び第 2 の入力長斜方形サブアセンブリ及び前記偏光ビームスプリッタサブアセンブリは、第 1 の周波数を有する第 1 のビーム及び第 2 の周波数を有する第 2 のビームが、空間的に分離された状態で、それぞれ前記第 1 の入力面及び前記第 2 の入力面を通過して前記干渉計アセンブリに入ることが可能にするように構成され、且つ、互いに取り付けられ、前記第 1 の振幅分割無偏光界面及び前記第 2 の振幅分割無偏光界面は、前記第 1 のビーム及び前記第 2 のビームをそれぞれ分割するように構成される、方法。