

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成27年10月8日(2015.10.8)

【公表番号】特表2014-524698(P2014-524698A)

【公表日】平成26年9月22日(2014.9.22)

【年通号数】公開・登録公報2014-051

【出願番号】特願2014-525316(P2014-525316)

【国際特許分類】

H 04 L 25/02 (2006.01)

H 03 M 9/00 (2006.01)

【F I】

H 04 L 25/02 V

H 04 L 25/02 J

H 04 L 25/02 303 A

H 03 M 9/00 A

【手続補正書】

【提出日】平成27年8月17日(2015.8.17)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

シングルエンド論理レベルベースのデータ信号およびクロック信号(HS)と、特に、コモンモードベースの差動データ信号およびクロック信号(LP)との両方を、少なくとも1つのデータソースに割り当て可能な少なくとも1つの送信装置(S)と、少なくとも1つのデータシンクに割り当て可能な少なくとも1つの受信装置(E)との間で、

前記シングルエンド論理レベルベースのデータ信号およびクロック信号(HS)と、前記差動データ信号およびクロック信号(LP)をシリアル化する少なくとも1つの共通信号ストリーム(SI)の形態で、および/または

前記差動データ信号およびクロック信号(LP)を含む少なくとも1つの信号ストリームの形態で、

伝送するための回路装置(A)。

【請求項2】

前記共通信号ストリーム(SI)は、少なくとも1つの光媒体(OM)を介して、具体的には、少なくとも1つの光導波路を介して、例えば、少なくとも1つのガラス纖維または少なくとも1つのプラスチック纖維を介して送信され得ることを特徴とする請求項1に記載の回路装置。

【請求項3】

前記差動データ信号およびクロック信号(LP)を備える信号ストリームを、少なくとも1つの電気的またはガルバニックな、具体的には、1ビット幅のリンク(GA)を介して、具体的には、少なくとも1つの銅ケーブルを介して、および/または、少なくとも1つのプリント回路基板上に配置された少なくとも1つの電気的ラインを介して送信することができる特徴とする請求項1または2に記載の回路装置。

【請求項4】

前記電気的またはガルバニックなリンク(GA)は、

前記送信装置(S)において、特に、少なくとも1つの論理モジュール(G S)が備えられた少なくとも1つのスイッチ(W S)に割り当てられ、それを用いて、前記受信装置(E)への電気的またはガルバニックなリンク(G A)を閉じることができ、および前記受信装置(E)において、論理モジュール(G E)が備えられた少なくとも1つのスイッチ(W E)に割り当てられ、それを用いて、前記送信装置(S)への電気的またはガルバニックなリンク(G A)を閉じじうることを特徴とする請求項3に記載の回路装置。

【請求項5】

前記送信装置(S)は、

前記データ信号およびクロック信号のための少なくとも1つの入力部(E S)と、

前記入力部(E S)の下流の、前記データ信号およびクロック信号を受け取るための少なくとも1つの送信インターフェースロジック(L S)と、

前記送信インターフェースロジック(L S)の下流の、共通信号ストリーム(S I)を生成するための少なくとも1つのシリアライザ(S E)と、

前記シリアライザ(S E)の上流で、前記送信インターフェースロジック(L S)のクロックモジュール(C S)の下流に設けられた、少なくとも1つの基準クロックを生成するための少なくとも1つのクロック発振器(P S)、特に、位相ロックループ、例えば、クロックマルチプライヤユニットと、

前記シリアライザ(S E)の下流の少なくとも1つの出力ドライバ(A T)と、

前記出力ドライバ(A T)の下流の、前記共通信号ストリーム(S I)を前記受信装置(E)へ送信するための少なくとも1つの出力部(A S)と、

を備えることを特徴とする請求項1または4に記載の回路装置。

【請求項6】

前記シリアライザ(S E)は、

前記送信インターフェースロジック(L S)の下流の、前記共通信号ストリーム(S I)のための、前記受信装置(E)で認識可能な少なくとも1つのフレームを生成するための少なくとも1つのフレーマ(F R)と、

前記フレーマ(F R)の下流の、前記共通信号ストリーム(S I)を生成するための少なくとも1つのマルチプレクサ(M U)と、

を備えることを特徴とする請求項5に記載の回路装置。

【請求項7】

前記シングルエンド論理レベルベースのデータ信号(H S D 0 , H S D 1 , H S D 2 , H S D 3)と前記差動データ信号(D D 0 + , D D 0 - , D D 1 + , D D 1 - , D D 2 + , D D 2 - , D D 3 + , D D 3 -)との両方を、フレーマ(F R)に印加することができること、および、前記フレーマは、少なくとも1つの符号器(K O)を用いて、具体的には、少なくとも1つの5b/6b符号器ブロックを用いて、前記差動データ信号(D D 0 + , D D 0 - , D D 1 + , D D 1 - , D D 2 + , D D 2 - , D D 3 + , D D 3 -)を、前記シングルエンド論理レベルベースのデータ信号(H S D 0 , H S D 1 , H S D 2 , H S D 3)のストリームに埋め込むことを特徴とする請求項6に記載の回路装置。

【請求項8】

前記受信装置(E)は、

前記送信装置(S)によって送信された前記共通信号ストリーム(S I)のための少なくとも1つの入力部(E E)と、

前記共通信号ストリーム(S I)を受け取るための少なくとも1つの入力増幅器(E V)と、

前記データ信号およびクロック信号を共通信号ストリーム(S I)から復元するための少なくとも1つのクロックおよびデータリカバリユニット(C D)と、

前記クロックおよびデータリカバリユニット(C D)の下流の、少なくとも1つの受信インターフェースロジック(L E)の少なくとも1つのクロックモジュール(C E)と、

前記クロックおよびデータリカバリユニット(C D)の下流の、前記データ信号を再並

列化するための、および前記再並列化されたデータ信号を前記受信インタフェースロジック（L E）に割り当てるための少なくとも1つのデシリアライザ（D S）と、

前記受信インタフェースロジック（L E）の下流の、前記データ信号およびクロック信号のための少なくとも1つの出力部（A E）と、

を備えることを特徴とする請求項1～7の少なくとも一項に記載の回路装置。

【請求項9】

前記デシリアライザ（D S）は、

前記クロックおよびデータリカバリユニット（C D）の下流の、前記データ信号を再並列化するための少なくとも1つのデマルチプレクサ（D M）と、

前記デマルチプレクサ（D M）の下流の、前記再並列化されたデータ信号を、前記受信インタフェースロジック（L E）に割り当てるための少なくとも1つのデフレーマ（D F）と、

を備えることを特徴とする請求項8に記載の回路装置。

【請求項10】

前記デフレーマ（D F）は、前記差動データ信号（D D 0 +, D D 0 -, D D 1 +, D D 1 -, D D 2 +, D D 2 -, D D 3 +, D D 3 -）を、少なくとも1つの復号器（D K）を用いて、具体的には、少なくとも1つの6b/5b復号器ブロックを用いて、前記シングルエンド論理レベルベースのデータ信号（H S D 0, H S D 1, H S D 2, H S D 3）と分けて、前記再並列化されたデータ信号を、それぞれのデータライン（C H 0 +, C H 0 -, C H 1 +, C H 1 -, C H 2 +, C H 2 -, C H 3 +, C H 3 -）に割り当てる

ことを特徴とする請求項9に記載の回路装置。

【請求項11】

シングルエンド論理レベルベースのデータ信号およびクロック信号（H S）と、

特に、コモンモードベースの、差動データ信号およびクロック信号（L P）との両方を、

少なくとも1つのデータソースに割り当て可能な少なくとも1つの送信装置（S）と、少なくとも1つのデータシンクに割り当て可能な少なくとも1つの受信装置（E）との間で、

シングルエンド論理レベルベースのデータ信号およびクロック信号（H S）と、差動データ信号およびクロック信号（L P）をシリアル化する少なくとも1つの共通信号ストリーム（S I）の形態で、および/または

差動データ信号およびクロック信号（L P）を含む少なくとも1つの信号ストリームの形態で、

伝送するための方法。

【請求項12】

前記共通信号ストリーム（S I）は、少なくとも1つの光媒体（O M）を介して、具体的には、少なくとも1つの光導波路を介して、例えば、少なくとも1つのガラス纖維および/または少なくとも1つのプラスチック纖維を介して送信されることを特徴とする請求項11に記載の方法。

【請求項13】

前記差動データ信号およびクロック信号（L P）を備える信号ストリームは、少なくとも1つの電気的またはガルバニックな、具体的には、1ビット幅のリンク（G A）を介して、具体的には、例えば、少なくとも1つの銅ケーブルを介して、および/または例えば、少なくとも1つのプリント回路基板上に配置された少なくとも1つの電気的ラインを介して送信されることを特徴とする請求項11または12に記載の方法。

【請求項14】

前記電気的またはガルバニックなリンク（G A）は、

受信装置（E）の方向において、少なくとも1つの、具体的には、少なくとも1つの論理モジュール（G S）によって作動される少なくとも1つのスイッチ（W S）を用いて、送信装置（S）内で閉じられ、および、

前記送信装置（S）の方向において、少なくとも1つの、具体的には、少なくとも1つの論理モジュール（G E）によって作動される少なくとも1つのスイッチ（W E）を用いて、前記受信装置（E）内で閉じられることを特徴とする請求項13に記載の方法。