

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成24年4月5日 (2012.4.5)

【公開番号】特開2011-14719(P2011-14719A)

【公開日】平成23年1月20日 (2011.1.20)

【年通号数】公開・登録公報2011-003

【出願番号】特願2009-157656(P2009-157656)

【国際特許分類】

H 0 1 L 27/04 (2006.01)

H 0 1 L 21/822 (2006.01)

【F I】

H 0 1 L 27/04 H

H 0 1 L 27/04 L

H 0 1 L 27/04 A

【手続補正書】

【提出日】平成24年2月17日 (2012.2.17)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

半導体装置を静電破壊から保護する静電気放電素子を有する半導体装置であって、
第一の回路と、
第二の回路と、
前記第一の回路と前記第二の回路とを接続する接続ノードと、
前記接続ノードと第一の電源との間に接続される第一のインダクタと、を備え、
前記第一のインダクタと前記静電気放電素子とは上下に重なるように形成されている半導体装置。