



(12) 发明专利申请

(10) 申请公布号 CN 101902677 A

(43) 申请公布日 2010.12.01

(21) 申请号 201010217338.4

(22) 申请日 2010.06.23

(71) 申请人 中兴通讯股份有限公司

地址 518057 广东省深圳市南山区科技南路
55号

(72) 发明人 胡楠 左自强 姜韦

(74) 专利代理机构 北京康信知识产权代理有限
责任公司 11240

代理人 余刚 吴孟秋

(51) Int. Cl.

H04R 29/00(2006.01)

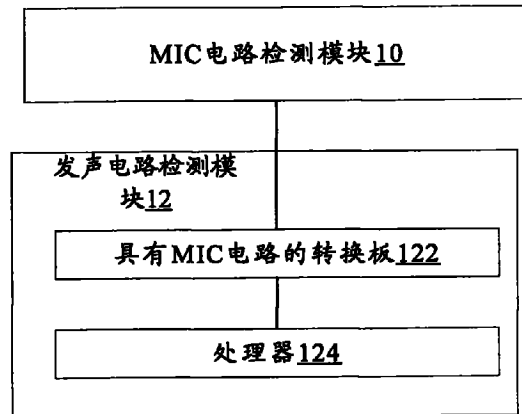
权利要求书 2 页 说明书 7 页 附图 4 页

(54) 发明名称

音频检测装置及方法

(57) 摘要

本发明公开了一种音频检测装置及方法,应用于移动终端及其耳机,移动终端及其耳机均包括:MIC 电路和发声电路,其中,该装置包括:MIC 电路检测模块和发声电路检测模块;MIC 电路检测模块,用于获取 MIC 电路采样后的正弦波信号的幅度与频率,根据幅度与频率确定 MIC 电路是否合格,并输出正弦波信号;发声电路检测模块包括:具有 MIC 电路的转换板以及处理器;转换板,用于采样发声电路输出的模拟信号,并将模拟信号转换为数字信号,发送至处理器;处理器,用于对数字信号的幅度与频率进行分析处理,判断发声电路是否合格。根据本发明提供的技术方案,可以克服移动终端的音频模块存在的质量问题,减少用户投诉,提高客户的满意度。



1. 一种音频检测装置,应用于移动终端及其耳机,所述移动终端及其耳机均包括:麦克风 MIC 电路和发声电路,其特征在于,所述音频检测装置包括:MIC 电路检测模块和发声电路检测模块;

所述 MIC 电路检测模块,用于获取所述 MIC 电路采样后的正弦波信号的幅度与频率,根据所述幅度与所述频率确定 MIC 电路是否合格,并输出所述正弦波信号;

所述发声电路检测模块包括:具有 MIC 电路的转换板以及处理器;

所述转换板,用于采样所述发声电路输出的模拟信号,并将所述模拟信号转换为数字信号,发送至所述处理器;

所述处理器,用于对所述数字信号的幅度与频率进行分析处理,判断所述发声电路是否合格。

2. 根据权利要求 1 所述的装置,其特征在于,

所述 MIC 电路检测模块,还用于在所述幅度与预定标准值的比值小于第一阈值且所述频率未发生失真时,确定所述 MIC 电路检测合格。

3. 根据权利要求 2 所述的装置,其特征在于,

所述 MIC 电路检测模块,还用于在所述幅度与预定标准值的比值大于所述第一阈值且小于第二阈值时,调节所述 MIC 电路的上行增益,直至所述比值小于所述第一阈值,其中,调节所述 MIC 电路的上行增益的次数不超过预定次数。

4. 根据权利要求 3 所述的装置,其特征在于,

所述 MIC 电路检测模块,还用于在所述幅度与预定标准值的比值大于所述第二阈值时,确定所述 MIC 电路检测不合格。

5. 根据权利要求 1 所述的装置,其特征在于,所述 MIC 电路检测模块为以下至少之一:

移动终端 MIC 电路检测模块,用于获取所述 MIC 电路采样后的正弦波信号的幅度与频率,其中,输入到所述 MIC 电路的正弦波信号为来自于消音箱内部喇叭的模拟信号;

耳机 MIC 电路检测模块,用于获取所述 MIC 电路采样后的正弦波信号的幅度与频率,其中,输入到所述耳机 MIC 电路的正弦波信号为来自于处理器的电信号。

6. 根据权利要求 1 所述的装置,其特征在于,所述发声电路检测模块为以下至少之一:移动终端听筒电路检测模块、扬声器电路检测模块、耳机听筒电路检测模块。

7. 根据权利要求 1 所述的装置,其特征在于,所述 MIC 电路检测模块包括:正弦波同步环路,用于采用可变频率的内插算法从接收到的信号中恢复正弦波信号频率和相位,在信号眼图最大时采样以获取所述正弦波信号的幅度。

8. 根据权利要求 7 所述的装置,其特征在于,所述正弦波同步环路包括:

内插器,用于在所述正弦波同步环路锁定后,从该正弦波同步环路接收到的信号的每个周期中抽取两个数据并发送至时钟误差检测器;

所述时钟误差检测器,用于根据所述内插器输入的三个连续数据提取误差并发送至环路滤波器;

所述环路滤波器,用于采用所述误差确定数控振荡器的步长更新量;

所述控制器,包括:所述数控振荡器和分数间隔计算器;

所述数控振荡器,用于采用所述步长更新量进行叠加计算获取步长,并采用所述步长进行减法计算溢出产生时钟以获取内插基点;

所述分数间隔计算器,用于使用所述内插基点以及相似三角形原理确定最佳内插时刻与基点之间的分数间隔,并反馈至所述内插器。

9. 一种音频检测方法,应用于移动终端及其耳机,其中,所述移动终端及其耳机均包括:麦克风 MIC 电路和发声电路,其特征在于,所述方法包括:

获取所述 MIC 电路采样后的正弦波信号的幅度与频率;

根据所述幅度与所述频率确定所述 MIC 电路是否合格,并输出所述正弦波信号;

放大所述正弦波信号的幅度并发送至所述发声电路;

在所述发声电路的输出信号采样后,对所述输出信号的幅度与频率进行分析处理,判断所述发声电路是否合格。

10. 根据权利要求 9 所述的方法,其特征在于,所述确定所述 MIC 电路是否合格包括以下之一:

在所述幅度与预定标准值的比值小于第一阈值且所述频率未发生失真时,确定所述 MIC 电路检测合格;

在所述幅度与预定标准值的比值大于所述第一阈值且小于第二阈值时,在调节所述 MIC 电路的上行增益,直至所述比值小于所述第一阈值,其中,调节所述 MIC 电路的上行增益的次数不超过预定次数;

在所述幅度与预定标准值的比值大于所述第二阈值时,确定所述 MIC 电路检测不合格。

11. 根据权利要求 9 所述的方法,其特征在于,获取所述 MIC 电路采样后的正弦波信号的幅度与频率包括:

采用可变频率的内插算法从接收到的信号中恢复正弦波信号频率和相位;

在信号眼图最大时采样以获取所述正弦波信号的幅度。

音频检测装置及方法

技术领域

[0001] 本发明涉及通信领域,具体而言,涉及一种音频检测装置及方法。

背景技术

[0002] 随着移动终端(例如,手机)成本的不断降低、发货量的不断增大,手机之间在音频模块上也存在一定差异,甚至极少数手机在器件和硬件电路上存在严重的质量问题,这就需要在生产环节来进行检测和校准。主要存在以下两类问题:

[0003] 第一类问题是硬件或者器件本身存在明显问题。例如,听筒(receiver)发声失效,总是出现咕咕的杂音;麦克风(MIC)音量非常小,导致对方根本无法听清楚。这样的手机如果散布到用户手中会导致用户投诉。所以要在生产过程中,直接将此类问题手机剔除,或者直接更换器件。

[0004] 第二类问题是由于器件本身存在波动,导致一些参数在某些手机上设置不合适,就需要更新其音频参数。例如,MIC由于器件原因导致灵敏度有正负3dB的差异,这样一正一负就会有6dB的差异。如果不改变上行模拟增益,会导致上行音量因为个体差异而使得音量偏大或者偏小,如果偏大的话,加之由于环境影响导致用户嗓门较大说话时,就会导致上行破音非常明显,从而导致用户体验降低。

[0005] 为了解决此类问题需要在生产测试中加入音频测试项,对于出现第一种问题的手机进行剔除,对于第二种问题的手机进行自动参数修改。

发明内容

[0006] 针对相关技术中由于移动终端的音频模块存在质量问题,导致用户投诉的问题,本发明提供了一种移动终端的音频检测方法及装置,以解决上述问题。

[0007] 根据本发明的一个方面,提供了一种音频检测装置。

[0008] 根据本发明的音频检测装置,应用于移动终端及其耳机,移动终端及其耳机均包括:麦克风MIC电路和发声电路,其中,音频检测装置包括:MIC电路检测模块和发声电路检测模块;MIC电路检测模块,用于获取MIC电路采样后的正弦波信号的幅度与频率,根据幅度与频率确定MIC电路是否合格,并输出正弦波信号;发声电路检测模块包括:具有MIC电路的转换板以及处理器;转换板,用于采样发声电路输出的模拟信号,并将模拟信号转换为数字信号,发送至处理器;处理器,用于对数字信号的幅度与频率进行分析处理,判断发声电路是否合格。

[0009] 根据本发明的一个方面,提供了一种音频检测方法。

[0010] 根据本发明的音频检测方法,应用于移动终端及其耳机,移动终端及其耳机均包括:麦克风MIC电路和发声电路,其中,该方法包括:获取MIC电路采样后的正弦波信号的幅度与频率;根据幅度与频率确定MIC电路是否合格,并输出正弦波信号;放大正弦波信号的幅度并发送至发声电路;在发声电路的输出信号采样后,对输出信号的幅度与频率进行分析处理,判断发声电路是否合格。

[0011] 通过本发明,提供了一种音频检测装置,主要包括:MIC 电路检测模块和发声电路检测模块,采用该装置对处于生产过程中的移动终端及其耳机的音频模块(MIC 电路和发声电路)的质量进行检测,克服了移动终端的音频模块存在的质量问题,减少了用户投诉,提高了客户的满意度。

附图说明

[0012] 此处所说明的附图用来提供对本发明的进一步理解,构成本申请的一部分,本发明的示意性实施例及其说明用于解释本发明,并不构成对本发明的不当限定。在附图中:

[0013] 图 1 是根据本发明实施例的音频检测装置的结构框图;

[0014] 图 2 是根据本发明优选实施例的音频检测装置的结构框图;

[0015] 图 3 是根据本发明优选实施例的正弦波同步环路的详细结构框图;

[0016] 图 4 是根据本发明实施例的计算分数间隔的示意图;

[0017] 图 5 是根据本发明实施例的音频检测方法的流程图;

[0018] 图 6 是根据本发明优选实施例的音频检测方法的流程图。

具体实施方式

[0019] 下文中将参考附图并结合实施例来详细说明本发明。需要说明的是,在不冲突的情况下,本申请中的实施例及实施例中的特征可以相互组合。

[0020] 图 1 是根据本发明实施例的音频检测装置的结构框图。如图 1 所示,根据本发明实施例的音频检测装置包括:MIC 电路检测模块 10 和发声电路检测模块 12。其中,发声电路检测模块 12 可以进一步包括:具有 MIC 电路的转换板 122 以及处理器 124。

[0021] MIC 电路检测模块 10,用于获取 MIC 电路采样后的正弦波信号的幅度与频率,根据幅度与频率确定 MIC 电路检测合格,并输出正弦波信号。

[0022] 转换板 122,用于采样发声电路输出的模拟信号,并将模拟信号转换为数字信号,发送至处理器;

[0023] 处理器 124,用于对接收到的信号的幅度与频率进行分析处理,判断该发声电路是否合格。

[0024] 通过上述装置即可将音频通路完全地检测一遍,排除硬件或器件有问题的移动终端。从而避免了用户投诉,提高了客户的满意度。

[0025] 其中,上述 MIC 电路检测模块 10 可以为以下至少之一:

[0026] 移动终端 MIC 电路检测模块,用于获取 MIC 电路采样后的正弦波信号的幅度与频率,其中,输入到 MIC 电路的正弦波信号为来自于消音箱内部喇叭的模拟信号。

[0027] 耳机 MIC 电路检测模块,用于获取 MIC 电路采样后的正弦波信号的幅度与频率,其中,输入到耳机 MIC 电路的正弦波信号为来自于处理器的电信号。

[0028] 其中,上述发声电路检测模块 12 可以为以下至少之一:

[0029] 移动终端听筒电路检测模块、扬声器电路检测模块、耳机听筒电路检测模块。

[0030] 优选地,MIC 电路检测模块,还用于在幅度与预定标准值的比值小于第一阈值且所述频率未发生失真时,确定 MIC 电路检测合格。

[0031] 优选地,在音频检测过程中,上述 MIC 电路检测模块,还用于在幅度与预定标准值

的比值大于第一阈值且小于第二阈值时,调节 MIC 电路的上行增益直至比值小于第一阈值,其中,调节 MIC 电路的上行增益的次数不超过预定次数。

[0032] 优选地,在音频检测过程中,上述 MIC 电路检测模块,还用于在幅度与预定标准值的比值大于第二阈值时,确定 MIC 电路检测不合格。

[0033] 在优选实施过程中,可以使用电脑通过小型功放和喇叭输出一个固定频率的正弦信号,手机的 MIC 电路采样到这个正弦波信号后,通过模拟基带 (analog base band, 简称为 ABB) 芯片转换为成数字信号输入给数字基带 (digital base band, 简称为 DBB) 芯片, MIC 电路检测模块 10 通过正弦波同步算法找到其最高点和最低点的位置,从而判断出其幅度范围。如果幅度范围和标准手机测量出来的比值范围差距较小 (例如,小于 1.5dB),就认为此部手机没有出现质量问题,通过 USB 口输出“OK”提示;如果幅度范围和标准手机测量出来的范围差距较大 (例如,大于 6dB),就认为此部手机出现了无法修正的问题,通过 USB 口输出“错误”提示,这时可能出现了器件或者硬件电路问题;如果幅度和标准手机测量出来的范围差距在 1.5dB 和 6dB 之间,就通过调节 ABB 中的上行增益进行改善,总共可以循环修改预定次数 (例如,3~5 次),改善成功则通过 USB 口输出“OK”提示,不成功则返回错误信息。通过正弦波同步算法中计算出来的周期来判断是否出现了频率失真,通过 USB 口输出结果给计算机。

[0034] 同样,耳机 MIC 电路的检测与手机 MIC 电路的检测基本原理相同。但是,输入到耳机 MIC 电路的正弦波信号为来自于处理器 (例如,PC 机) 的一个固定频率正弦波电信号。

[0035] 在优选实施过程中,在耳机 MIC 电路检测已经完成,而且检测没有问题的情况下,还可以采用一个幅度放大电路将此输入正弦波放大到一个固定的幅度从手机听筒 (receiver) 输出出来,通过带 MIC 的转换电路板 122 将其采样到计算机上 (这时主要每次测试转换电路板应该距离 receiver 的距离和方向是一个固定值),通过处理器 124 (例如,计算机) 计算其幅度范围,通过做 FFT 变化测试其是否出现了削波。如果计算出幅度没有达到要求,也可以通过 AT 命令的方式修改下行增益来进行适当调整。一般手机出现 receiver 灵敏度差异的情况较少,主要问题是 receiver 出现明显削波和杂音,一般可以通过更换器件来解决。

[0036] 同样,扬声器 (speaker) 电路的检测原理和手机 receiver 电路的检测原理是基本一致的,只不过带 MIC 转换电路板的位置需要发生改变,要和 speaker 的位置保持一致。耳机 receiver 电路的检测原理和手机 receiver 电路的检测原理也是基本一致的,输入的正弦波信号的通路可以是耳机 MIC 电路,也可以是手机 MIC 电路。

[0037] 通过上述优选技术方案,不但可以排除硬件和器件有问题的移动终端,还可对那些非硬件和器件有问题而是音频参数不正确的移动终端进行校准,使其成为合格的移动终端,大大的降低生产成本。

[0038] 优选地,如图 2 所示, MIC 电路检测模块 10 还可以进一步包括:正弦波同步环路 102。

[0039] 优选地,正弦波同步环路 102,用于采用可变频率的内插算法从接收到的信号中恢复正弦波信号频率和相位,在信号眼图最大时采样以获取正弦波信号的幅度。

[0040] 在优选实施过程中, MIC 电路检测模块 10 采用了正弦波同步算法电路,可以通过 AT 命令根据输入信号的频率来调整其步长,从而加快收敛速度。一般情况下,在 20 个正弦

波周期内就可以收敛,找到其幅度值。这样就可以采用不同频率的信号来进行测试。

[0041] 图 3 是根据本发明优选实施例的正弦波同步环路的详细结构框图。如图 3 所示,上述正弦波同步环路 102 可以进一步包括:

[0042] 内插器 1020,用于在正弦波同步环路锁定后,从该正弦波同步环路接收到的信号的每个周期中抽取两个数据并发送至时钟误差检测器 1022。

[0043] 时钟误差检测器 1022,用于根据内插器输入的三个连续数据提取误差并发送至环路滤波器 1024。

[0044] 环路滤波器 1024,用于采用上述误差确定数控振荡器的步长更新量。

[0045] 控制器 1026,包括:数控振荡器(NCO)10260和分数间隔计算器10262。

[0046] 数控振荡器 1028,用于采用步长更新量进行叠加计算获取步长,并采用步长进行减法计算溢出产生时钟以获取内插基点。

[0047] 分数间隔计算器 1030,用于使用内插基点以及相似三角形原理确定最佳内插时刻与基点之间的分数间隔,并反馈至内插器。

[0048] 以下详细描述上述各个器件。

[0049] (1) 内插器 1020

[0050] 内插器通常采用 Farrow 结构,又可以进一步分为线性结构、分段抛物线结构、三次 Farrow 结构、三次直接型结构。其中,线性结构插值器最简单,三次型滤波性能最好。

[0051] 然而,性能的改善通常以资源的消耗为代价,考虑到要在手机内部实现算法。内插器一般可以采用参数 $a = 0.5$ 的四点分段抛物线插值滤波器,因为其抽头系数可分解为 0.5 或者 1,软件实现只用到了 2 次乘法器,其余都是加法和位移操作,而且抛物线插值滤波器的性能基本上可以满足精度的要求,表示公式如下:

$$[0052] \quad \text{farrow1} = 0.5x(m_k + 2) - 0.5x(m_k + 1) - 0.5x(m_k) + 0.5x(m_k - 1)$$

$$[0053] \quad = \frac{1}{2} \{ [x(m_k + 2) + x(m_k - 1)] - [x(m_k + 1) + x(m_k)] \}$$

$$[0054] \quad \text{farrow2} = 1.5x(m_k + 1) - 0.5x(m_k + 2) - 0.5x(m_k) - 0.5x(m_k - 1)$$

$$[0055] \quad \text{farrow3} = x(m_k)$$

$$[0056] \quad y(n) = (\text{farrow1} \times u_k + \text{farrow2}) u_k + \text{farrow3}$$

[0057] 其中, m_k 为内插基点,表示在该时刻进行内插; m_k 为最佳内插时刻与基点之间的分数间隔。 m_k 和 u_k 的大小都是由控制器进行控制产生并修正的。

[0058] (2) 时钟误差检测器 1022

[0059] 当环路锁定后,内插器 1020 从一个波形周期内从数据中抽取两个数据,交给时钟误差检测器 1022 进行误差提取。时钟误差提取公式如下:

$$[0060] \quad \text{error} = y_2(y - y_1)$$

[0061] 其中, y_1, y_2, y_3 是内插输出的连续 3 个数据。

[0062] 每个周期内需要采样两个点。如果环路已经收敛,则此两个点中一个是 y^1 (或 y^3) 是最佳观察点(即正弦波的最高点或者最低点,其值也就是正弦波幅度),另一个 y^2 是两个最佳观察点之间的采样点,此时应该是在固定幅度附近波动,这样误差的平均值为零,环路收敛;当环路估计的正弦波周期小于实际周期时,误差的平均值为负值,使得环路滤波产生的步长更新量 $w_dis(n)$ 为负值,下次计算时使得环路产生的插值周期变小;反之,当环路

估计的正弦波周期大于实际周期时,下次计算时使得环路产生的插值周期变大。从而实现正弦波周期的捕获和跟踪。同样当捕获的采样相位超前和滞后也同样会导致步长 $w_dis(n)$ 改变,直到最后频率和相位都一致。

[0063] (3) 环路滤波器 1024

[0064] 环路滤波器 1024 采用理想一阶积分滤波器,利用时钟误差产生数控振荡器的步长更新量,输给定同步控制模块使用,环路滤波器的时域递归方程为:

$$[0065] \quad w_dis(n) = w_dis(n-1) + c_1 * [error(n) - error(n-1)] + c_2 * error(n)$$

[0066] 其中, c_1 、 c_2 可以通过一些二阶滤波器公式计算出来的,需要根据收敛速度和收敛稳定性设置此值。

[0067] (4) 控制器 1026

[0068] 控制器是专门用于产生正弦波时钟信号和提供内插分数间隔的电路。其中,数控振荡器 10260 的功能是进行减法运算溢出产生时钟,也就是内插基点 m_k ; 分数间隔计算器 10262 的功能是计算出 u_k , 提供给内插器。在进行以上运算之前,还要计算步长,公式如下:

$$[0069] \quad w(n+1) = w(n) + w_dis(n)$$

[0070] 数控振荡器是一个累加(减)器,其差分方程为:

$$[0071] \quad \eta(m+1) = [\eta(m) - w(n)] \bmod 1$$

[0072] 数控振荡器的工作过程,数控振荡器的工作周期为采样周期 T_s , 内插器的周期为 T_i (因为要在一个正弦波周期内插入 2 个点,所以内插器周期 T_i 为正弦波周期 T_s 的一半)。

收敛后步长 $w(m) \approx \frac{T_s}{T_i}$ 。

[0073] 假设 $\eta(1) = 0.9$, 并且在一个正弦波频率为 1KHz, 采样频率为 8KHz, 即一个周期内采样 8 个点则 $T_i = \frac{1}{2}T$, $T_s = \frac{1}{8}T$, $w(1) = \frac{T_s}{T} \times \frac{T}{T_i} = 0.25$, 那么可以得到 $\eta(2) = [\eta(1) - w(1)] \bmod 1 = 0.65$, $\eta(3) = [\eta(2) - w(1)] \bmod 1 = 0.4$, $\eta(4) = [\eta(3) - w(1)] \bmod 1 = 0.15$, $\eta(5) = [\eta(4) - w(1)] \bmod 1 = (0.15 - 0.25) \bmod 1 = 0.9$ 可以看出在第 4 到第 5 点时 η 溢出, 所以第 4 点为基准点, 根据相邻的第 3、4、5、6 点进行内插计算。具体可以参见图 4, 利用相似三角形原理, 可得到:

$$[0074] \quad \frac{u_k T_s}{\eta(m_k)} = \frac{(1 - u_k) T_s}{1 - \eta(m_k + 1)}$$

[0075] 可以解出:

$$[0076] \quad u_k = \frac{\eta(m_k)}{1 - \eta(m_k + 1) + \eta(m_k)} = \frac{\eta(m_k)}{w(k)}$$

[0077] 其中, $w(k)$ 步长只有在在一个正弦波周期后才发生改变, 而且除法运算设计非常复杂, 大致的频率都是已知的。所以 $w(k)$ 通常可以用内插器周期大致的采用点数来确定, 例如, 上式可以设置 $w(k) = 0.25$, 则 $u_k = 4 \eta(m_k)$, 其中此步长值可以根据输入信号的频率, 使用 AT 命令通过 USB 口输入给手机, 调整其步长, 从而更快的收敛。

[0078] 一个正弦波通过 MIC 电路被采样到后通过如此环路就可以提取出来每个波形的最高点或者最低点, 也就是幅度信息。通过幅度信息可以判断 MIC 的灵敏度和上行模拟增益是否合适, 是否需要调整, 或者直接反馈上行增益校准失败。通过查看若干组 u_k 的值可以

判断是否出现了谐波或者失真,如果出现了失真和削波情况, u_k 会剧烈抖动。另外如果输入的正弦波的频率不同,最好可以通过 at 命令设定 u_k 的初始值,这样可以加快收敛速度。其中收敛后的产生数据的时钟 T 应该为 $2f_s/f_0$, f_s 表示采样频率, f_0 为输入正弦波频率,也可以由此值来判断是否出现了失真和削波情况。

[0079] 图 5 是根据本发明实施例的音频检测方法的流程图。如图 5 所示,根据本发明实施例的音频检测方法包括以下步骤:

[0080] 步骤 S502,获取 MIC 电路采样后的正弦波信号的幅度与频率。

[0081] 步骤 S504,根据上述幅度与上述频率确定 MIC 电路检测合格。

[0082] 步骤 S506,放大上述正弦波信号的幅度并发送至发声电路。

[0083] 步骤 S508,在发声电路的输出信号采样后,对输出信号的幅度与频率进行分析处理,判断发声电路是否合格。

[0084] 采用这种方案后可以使用最简单的设备将音频通路完全的检测一遍,尽量排除手机设备上硬件和器件问题,减少用户投诉。

[0085] 优选地,根据上述幅度与上述频率确定 MIC 电路检测合格可以包括以下处理:在幅度与预定标准值的比值小于第一阈值且频率未发生失真时,确定 MIC 电路检测合格。

[0086] 优选地,根据上述幅度与上述频率确定 MIC 电路检测合格还可以包括以下处理:在幅度与预定标准值的比值大于第一阈值且小于第二阈值时,在调节 MIC 电路的上行增益值直至上述比值小于第一阈值,其中,调节 MIC 电路的上行增益的次数不超过预定次数。

[0087] 优选地,根据上述幅度与上述频率确定 MIC 电路检测合格还可以包括以下处理:在幅度与预定标准值的比值大于第二阈值时,确定 MIC 电路检测不合格。

[0088] 优选地,步骤 S502 可以进一步包括以下处理:

[0089] (1) 采用可变频率的内插算法从接收到的信号中恢复正弦波信号频率和相位;

[0090] (2) 在信号眼图最大时采样以获取正弦波信号的幅度。

[0091] 由于在采样到正弦信号后,极有可能采样到的不是最高点也就是不能直接找到幅度值。但是,采用一种算法通过正弦波同步环路加以实现可以找到输入信号的幅度。采用此算法,可以在正弦信号 20 个周期内找到相应的幅度值,在速度和计算量上相对偏小,而且可以通过 USB 口的 AT 命令来控制改变步长从而实现多个频点测量。

[0092] 因而,正弦波同步环路主要完成的功能是从接收信号中恢复出正弦波时钟速率和相位,使其在信号眼图最大时进行采样,而且要支持可变频率的内插。正弦波同步环路的详细构造具体可以参见图 3,此处不再赘述。

[0093] 上面提到可以采用不同频率的信号来进行测试。例如,可以采用手机 MIC 通道到耳机 receiver 通道进行检测、耳机 MIC 通道到手机 receiver 通道进行检测、耳机 MIC 通道到 speaker 通道进行检测,上述配对通路,在消音箱中每一时刻只有一个器件发声,可以尽量避免声音之间的相互干扰,以下结合图 6 描述手机 MIC 通道到耳机 receiver 通道的优选检测过程。

[0094] 图 6 是根据本发明优选实施例的音频检测方法的流程图。如图 6 所示,该音频检测方法从整体上可以分为两部分:手机 MIC 电路的检测和耳机 receiver 电路的检测。该方法主要包括以下处理:

[0095] 步骤 S602:先将手机放入消音箱中固定好,连接好 USB 数据线。使用电脑通过小

型功放和喇叭输出一个固定频率的正弦信号；

[0096] 步骤 S604 :手机的 MIC 电路采样这个正弦波；

[0097] 步骤 S606 :通过 ABB 转换为成数字信号输入给 DBB 芯片；

[0098] 步骤 S608 :在 DBB 芯片中通过正弦波同步算法找到其最高点和最低点的位置,从而判断出其幅度范围。

[0099] 步骤 S610 :如果幅度范围和标准手机测量出来的比值范围差距较小 (小于 1.5dB),就认为此部手机没有出现问题,通过 USB 口输出“OK”提示；

[0100] 步骤 S612 :判断幅度范围是否在一定范围内,例如,如果幅度范围和标准手机测量出来的范围差距较大 (大于6dB),就认为此部手机出现了无法修正的问题,通过USB口输出“错误”提示,这时可能出现了器件或者硬件电路问题;如果幅度和标准手机测量出来的范围差距在 1.5dB 和 6dB 之间,执行步骤 S614；

[0101] 步骤 S614 :通过调节 ABB 中的增益进行改善,总共可以循环修改 3 ~ 5 次,改善成功则通过 USB 口输出“OK”提示,不成功则返回错误信息。

[0102] 步骤 S616 :通过正弦波同步算法中计算出来的周期来判断是否出现了频率失真,通过 USB 口输出结果给计算机。

[0103] 步骤 S618 :如果 MIC 电路检测已经完成,而且检测没有问题,则将此输入正弦波放大到一个固定的幅度从 receiver 输出出来；

[0104] 步骤 S620 :通过带 MIC 的转换电路板将其采样到计算机上 (这时主要每次测试转换电路板应该距离 receiver 的距离和方向是一个固定值),通过计算机计算其幅度范围,通过做 FFT 变化测试其是否出现了削波。如果计算出幅度没有达到要求,也可以通过 AT 命令修改下行增益来进行适当调整。一般手机出现 receiver 灵敏度差异的情况较少,主要问题是 receiver 出现明显削波和杂音,一般都是通过更换器件来解决。

[0105] 综上所述,借助本发明提供的上述实施例,在生产测试中加入音频测试项,使用简单的设备将音频通路完全的检测一遍,尽量排除了手机设备上硬件和器件问题,减少了用户投诉。并且采用正弦波同步算法可以快速准确找到输入信号的幅度,计算量非常小,而且稳定性较高,所占用的手机资源也较少,实现起来比较方便。

[0106] 显然,本领域的技术人员应该明白,上述的本发明的各模块或各步骤可以用通用的计算装置来实现,它们可以集中在单个的计算装置上,或者分布在多个计算装置所组成的网络上,可选地,它们可以用计算装置可执行的程序代码来实现,从而,可以将它们存储在存储装置中由计算装置来执行,并且在某些情况下,可以以不同于此处的顺序执行所示出或描述的步骤,或者将它们分别制作成各个集成电路模块,或者将它们中的多个模块或步骤制作成单个集成电路模块来实现。这样,本发明不限制于任何特定的硬件和软件结合。

[0107] 以上所述仅为本发明的优选实施例而已,并不用于限制本发明,对于本领域的技术人员来说,本发明可以有各种更改和变化。凡在本发明的精神和原则之内,所作的任何修改、等同替换、改进等,均应包含在本发明的保护范围之内。

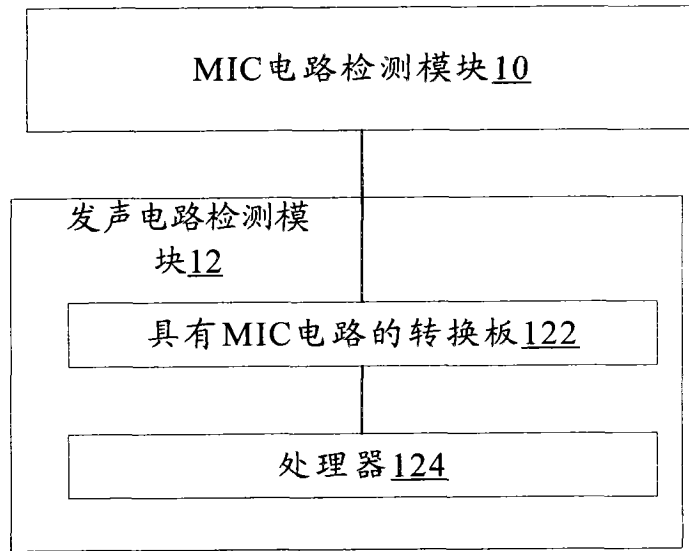


图1

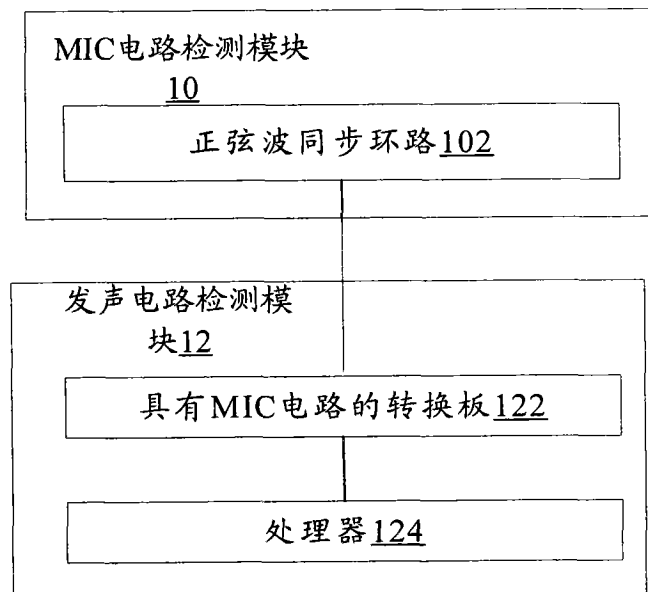


图2

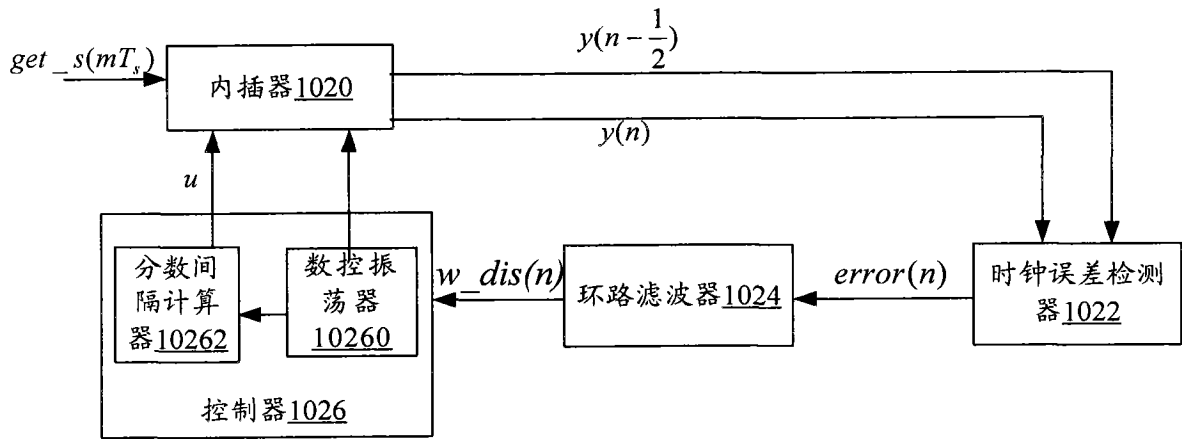


图 3

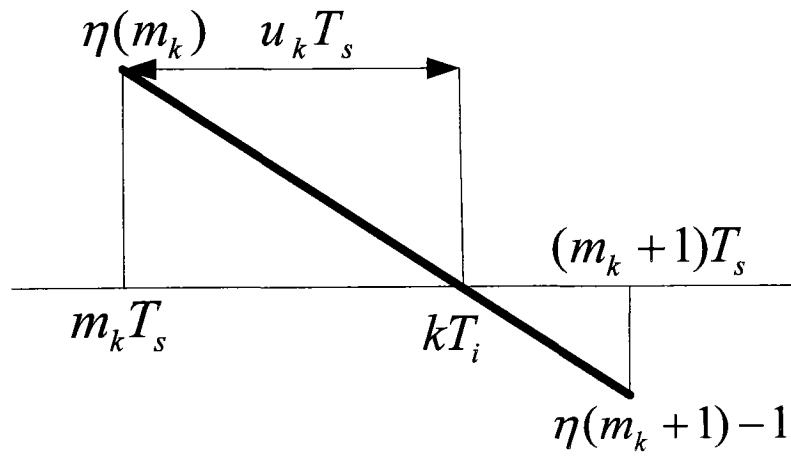


图 4

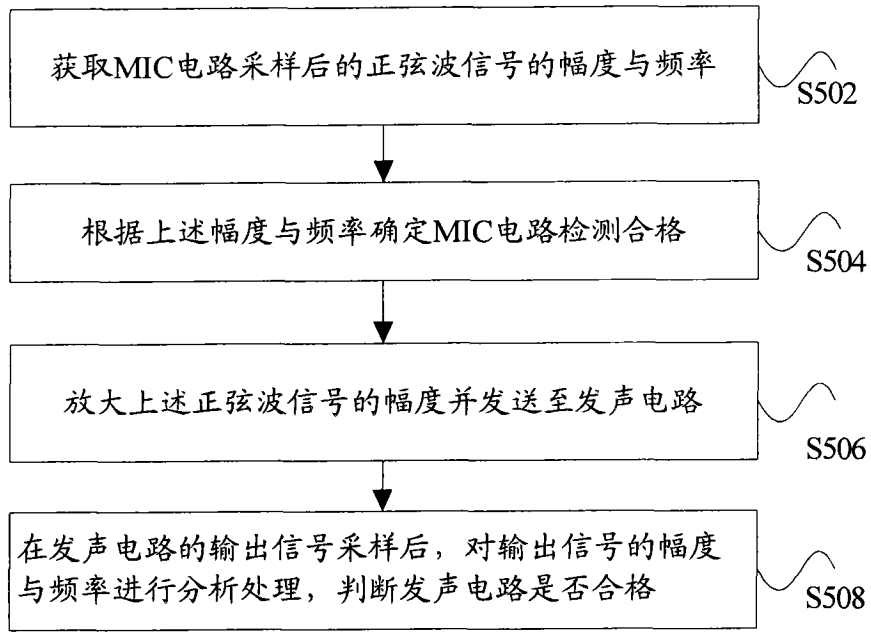


图 5

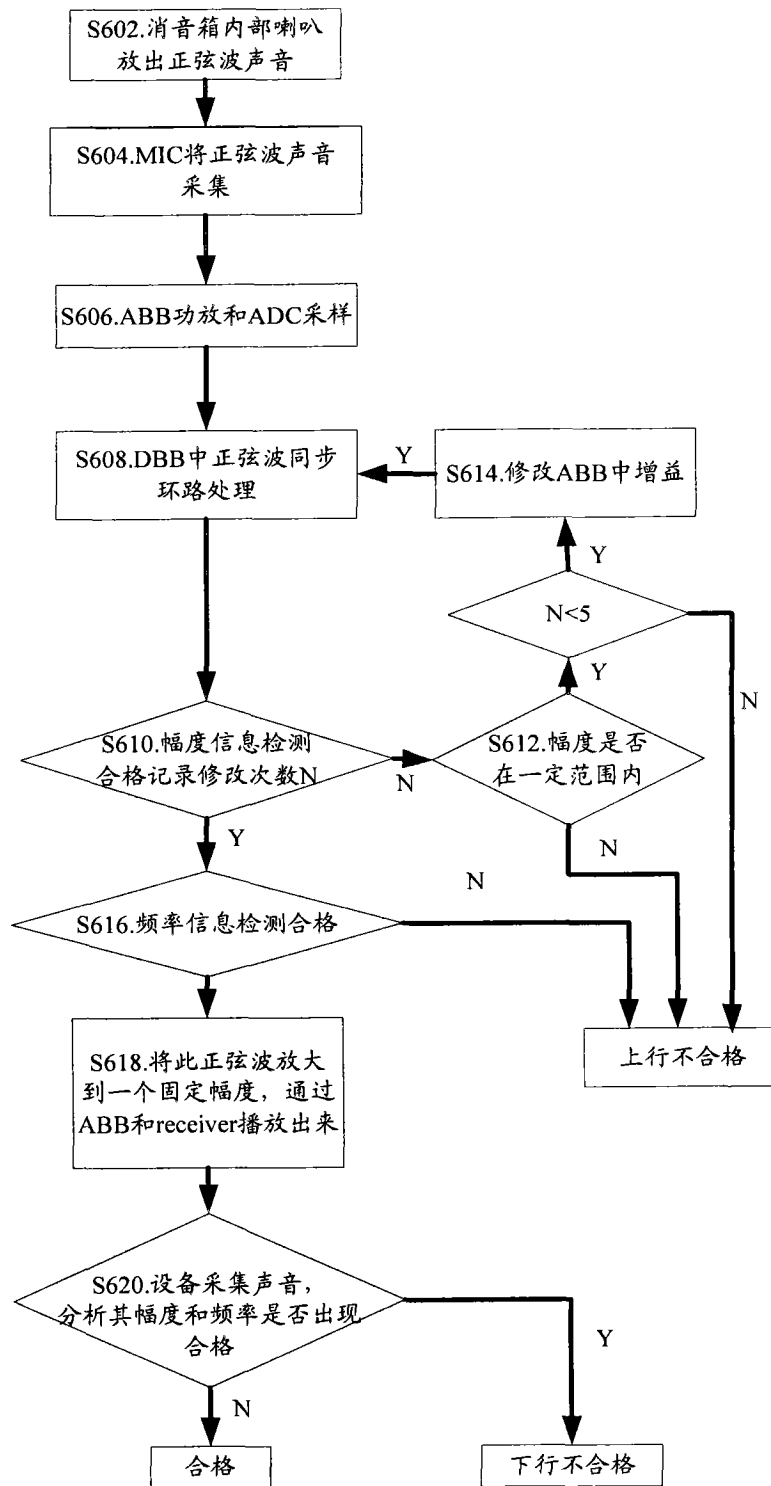


图 6