

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4792609号
(P4792609)

(45) 発行日 平成23年10月12日(2011.10.12)

(24) 登録日 平成23年8月5日(2011.8.5)

(51) Int.Cl.

F I

G 0 6 F 21/24 (2006.01)

G 0 6 F 12/14 5 6 0 C

請求項の数 20 外国語出願 (全 11 頁)

(21) 出願番号	特願2007-294389 (P2007-294389)	(73) 特許権者	500373758
(22) 出願日	平成19年11月13日(2007.11.13)		シーゲイト テクノロジー エルエルシー
(65) 公開番号	特開2008-140384 (P2008-140384A)		アメリカ合衆国、95014 カリフォル
(43) 公開日	平成20年6月19日(2008.6.19)		ニア州、クパチーノ、サウス・デ・アンザ
審査請求日	平成20年1月9日(2008.1.9)		・ブルバード、10200
(31) 優先権主張番号	11/598,409	(74) 代理人	100064746
(32) 優先日	平成18年11月13日(2006.11.13)		弁理士 深見 久郎
(33) 優先権主張国	米国 (US)	(74) 代理人	100085132
			弁理士 森田 俊雄
		(74) 代理人	100083703
			弁理士 仲村 義平
		(74) 代理人	100096781
			弁理士 堀井 豊
		(74) 代理人	100109162
			弁理士 酒井 将行

最終頁に続く

(54) 【発明の名称】 認証済みデータ・ストレージのための方法および装置

(57) 【特許請求の範囲】

【請求項 1】

データ記憶装置に記憶されたデータの認証のための方法であって、前記データ記憶装置はデータ・ストレージ媒体とリードおよびライト処理を制御するためのコントローラとを含み、

前記コントローラが、前記データ・ストレージ媒体の複数のデータ・ブロック・セットそれぞれについて、第1のメッセージ認証コードを計算するステップを含み、各前記データ・ブロック・セットは、前記データ記憶装置の物理的特徴に基づいて選択され、別途のシーク動作なしにアクセス可能なデータ・ブロックをグループ化するものであり、

前記コントローラが、前記第1のメッセージ認証コードを記憶するステップと、

前記コントローラが、認証されることになる前記データ・ブロック・セットのそれぞれについて第2のメッセージ認証コードを計算すること、および前記記憶された第1のメッセージ認証コードと前記第2のメッセージ認証コードとを比較することによって、前記データ・ブロック・セットを認証するステップと、を含む方法。

【請求項 2】

前記データ・ストレージ媒体は、表面に複数のトラックを有するディスク記録媒体を含み、

前記データ・ブロック・セットのそれぞれは、前記ディスク・ストレージ媒体の1トラック内のデータを含む、請求項1記載の方法。

10

20

【請求項 3】

前記第 1 と第 2 のメッセージ認証コードが異なる場合、前記データ・ブロック・セットが変更されているものとみなされる、請求項 1 記載の方法。

【請求項 4】

前記第 1 のメッセージ認証コードを記憶するステップは、前記第 1 のメッセージ認証コードを不揮発性メモリに格納するステップを含む、請求項 1 記載の方法。

【請求項 5】

データ・ブロック・セットに対応する比較結果を示す 1 つ以上のポイントのテーブルを記憶するステップと、

前記第 1 および第 2 のメッセージ認証コードを比較する代わりに、前記テーブルを参照することで当該データ・ブロック・セットが変更されたか否かを判断するステップとをさらに備える、請求項 1 記載の方法。

10

【請求項 6】

前記第 1 のメッセージ認証コードのグループに対して追加のメッセージ認証コードを計算するステップと、

前記第 1 のメッセージ認証コードおよび前記追加のメッセージ認証コードをツリー構造に編成するステップをさらに含む、請求項 5 記載の方法。

【請求項 7】

前記比較結果は所定の期間内に生成される、請求項 5 記載の方法。

【請求項 8】

前記所定の期間は、前記データ記憶装置のパワー・サイクルを含み、前記テーブルの前記ポイントは、前記データ記憶装置のパワー・サイクルに基づいて消去される、請求項 7 記載の方法。

20

【請求項 9】

認証障害が発生した場合、ユーザに警告を発するステップをさらに含む、請求項 1 記載の方法。

【請求項 10】

前記第 1 のメッセージ認証コードが、鍵、入力データ、および前記データ・ブロック・セットのうちの 1 つの以前に格納されたデータ・ブロックを使用して計算される、請求項 1 記載の方法。

30

【請求項 11】

前記データ記憶装置がアイドル状態である間に、生成されたメッセージ認証コードと記憶されたメッセージ認証コードとの比較に基づいて、1 つ以上の前記データ・ブロックが変更されたか否かを判断するステップと、

関連するデータ・ブロックが変更されていないと判断された場合、前記関連するデータに対応するポイントを前記テーブルに記憶させ、

前記テーブルを参照して、リードリクエストに対応するデータ・ブロック・セットが変更されたか否かを判断するステップと、

前記リードリクエストに対応するデータ・ブロック・セットと関連するポイントが前記テーブルに含まれる場合、前記リードリクエストに対応する前記データ・ブロック・セットへのアクセスを実行するステップとをさらに含む、請求項 5 記載の方法。

40

【請求項 12】

記憶されたデータを認証するための装置であって、

ストレージ媒体と、

前記ストレージ媒体の複数のデータ・ブロック・セットそれぞれについて、第 1 のメッセージ認証コードを計算し、前記第 1 のメッセージ認証コードを記憶させるためのプロセッサとを備え、各前記データ・ブロック・セットは、前記装置の物理的特徴に基づいて選択され、別途のシーク動作なしにアクセス可能なデータ・ブロックをグループ化するものであり、

前記プロセッサは、認証されるべき前記データ・ブロック・セットのそれぞれについて

50

第 2 のメッセージ認証コードを計算し、前記記憶された第 1 のメッセージ認証コードと前記第 2 のメッセージ認証コードとを比較することによって、前記データ・ブロック・セットを認証する、装置。

【請求項 13】

前記ストレージ媒体は、表面に複数のトラックを有するディスク記録媒体を含み、前記データ・ブロック・セットのそれぞれが、前記ストレージ媒体の 1 トラック内のデータを含む、請求項 12 記載の装置。

【請求項 14】

前記第 1 と第 2 のメッセージ認証コードが異なる場合、前記データ・ブロック・セットが変更されているものとみなされる、請求項 12 記載の装置。

10

【請求項 15】

前記第 1 のメッセージ認証コードを格納するための不揮発性メモリをさらに備える、請求項 12 記載の装置。

【請求項 16】

前記プロセッサは、データ・ブロック・セットに対応する比較結果を示す 1 つ以上のポインタのテーブルを記憶させ、

前記第 1 および第 2 のメッセージ認証コードを比較する代わりに、前記テーブルを参照することで当該データ・ブロック・セットが変更されたか否かを判断する、請求項 12 記載の装置。

【請求項 17】

前記プロセッサは、前記第 1 のメッセージ認証コードのグループに対して追加のメッセージ認証コードを計算し、

前記第 1 のメッセージ認証コードおよび前記追加のメッセージ認証コードがツリー構造に編成される、請求項 16 記載の装置。

20

【請求項 18】

前記プロセッサは、前記比較結果は所定の期間内に生成する、請求項 16 記載の装置。

【請求項 19】

前記所定の期間は、前記データ記憶装置のパワー・サイクルを含み、前記テーブルの前記ポインタは、前記データ記憶装置のパワー・サイクルに基づいて消去される、請求項 18 記載の装置。

30

【請求項 20】

前記第 1 のメッセージ認証コードが、鍵、入力データ、および前記データ・ブロック・セットのうちの 1 つの以前に格納されたデータ・ブロックを使用して計算される、請求項 12 記載の装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明はデータ・ストレージ・デバイスに関し、とりわけ、データ・ストレージ・デバイスに格納されたデータを認証するための方法および装置に関する。

【背景技術】

40

【0002】

セキュアなデータ・ストレージ・デバイスは、格納済みデータを暗号化し、データへのアクセスを制御するための手段を含む。デバイスは、適切な許可がなければ、たとえ暗号化されたデータに対するアクセスであっても、ストレージ・デバイス・インターフェースを介したアクセスを認可しない。しかしながら、ストレージ・デバイスの物理的保護は非常に費用がかかり、多くの場合非実用的であるため、ディスク・ドライブを分解すること、および微細な磁気検出器を備えたスピン・スタンド上にプラッタを置くこと、または単にヘッド信号を他のディスク・コントローラに接続することなどの、物理的攻撃が依然として可能な場合がある。したがって、暗号化は必ずしも、無許可者によるデータの修正を保護するものではない。

50

【 0 0 0 3 】

無許可者がストレージ・デバイスへの書き込みアクセスを得ると、たとえば、古い内容をストレージ媒体内の同じ場所に再書き込みすることによって、または他の場所からデータを上書きコピーすることによって、損害を発生させることができる。これを防ぐ安価な物理的方法がないため、データが改ざんされていることをユーザに警告するために、格納済みデータの無許可の変更を検出するための暗号化方法が必要である。

【 0 0 0 4 】

通常は、ユーザにドライブが開かれたかどうかを通知する、ディスク・ドライブ・エンクロージャのシールなどの、高価で脆弱な物理的改ざん検出器が採用される。

【 発明の開示 】

【 発明が解決しようとする課題 】

【 0 0 0 5 】

物理的改ざん検出器に依拠しない改ざん検出方法を提供することが望ましい。

【 課題を解決するための手段 】

【 0 0 0 6 】

第 1 の態様では、本発明は、データ・ストレージ媒体上の複数のデータ・ブロック・セットそれぞれについて、第 1 のメッセージ認証コードを計算するステップと、認証されるべきデータ・ブロック・セットのそれぞれについて第 2 のメッセージ認証コードを計算すること、および第 1 と第 2 のメッセージ認証コードを比較することによって、データ・ブロック・セットを認証するステップと、を含む方法を提供する。

【 0 0 0 7 】

データ・ブロック・セットは、第 1 と第 2 のメッセージ認証コードが異なる場合、変更されているとみなされる。それぞれのデータ・ブロック・セットが、ディスク・ストレージ媒体の 1 トラック内のデータを含むことができる。メッセージ認証コードは、ストレージ媒体上または不揮発性メモリのテーブル内に格納可能であり、ツリー構造に編成することができる。

【 0 0 0 8 】

他の態様では、本発明は、データ・ストレージ媒体上の複数のデータ・ブロック・セットそれぞれについて、第 1 のメッセージ認証コードを計算するため、ならびに、認証されるべきデータ・ブロック・セットのそれぞれについて第 2 のメッセージ認証コードを計算すること、および第 1 と第 2 のメッセージ認証コードを比較することによって、データ・ブロック・セットを認証するための、プロセッサを備える、装置を提供する。

【 実施例 】

【 0 0 0 9 】

図面を参照すると、図 1 は、本発明の実施形態に従って動作可能な、ディスク・ドライブ 10 の形のデータ・ストレージ・デバイスを示す絵画図である。ディスク・ドライブは、ディスク・ドライブの様々なコンポーネントを含むようにサイズ設定および構成された、ハウジング 12 (この図では、上部が取り除かれ、下部が見える)を含む。ディスク・ドライブは、ハウジング内で少なくとも 1 つのデータ・ストレージ媒体 16、この場合は磁気ディスクを回転させるための、スピンドル・モータ 14 も含む。各ハウジング 12 内には少なくとも 1 つのアーム 18 が含まれ、それぞれのアーム 18 は、記録および/または読み取りヘッドまたはスライダ 22 を備えた第 1 の端部 20 と、ベアリング 26 によってシャフトに枢動可能 (pivotally) に取り付けられた第 2 の端部 24 とを有する。アクチュエータ・モータ 28 は、ディスク 16 の所望のトラック上にヘッド 22 を位置決めするようにアーム 18 を枢動させるために、アームの第 2 の端部 24 に配置される。アクチュエータ・モータ 28 は、この図には示されていないコントローラによって制御される。データは、ディスク上の同心トラック 30 に格納される。複数のディスクが含まれる場合、複数のディスク上の対応するトラックが円柱を形成する。トラックはセクタ 32 に分割され、データ・ブロックがセクタに格納される。

【 0 0 1 0 】

図 2 は、本発明の実施形態に従って構築可能な装置 40 を示すブロック図である。装置は、コンピュータ 42 と、たとえばディスク・ドライブ、プローブ・ストレージ・デバイス、メモリ・カード、フラッシュ・ドライブ、または他のストレージ・デバイスとすることが可能な、データ・ストレージ・デバイス 44 とを含む。コンピュータ 42 は、ホスト・オペレーティング・システムに従って動作し、チャンネル 48 を介してデータ・ストレージ・デバイスと通信する、プロセッサ 46 を含む。コンピュータは、一般にコンピュータ内に見られるがこの図には示されていない、入力および出力デバイスならびにメモリ・コンポーネントなどの、他のコンポーネントも含むことになる。プロセッサ 46 は、この説明に記載された様々な読み取り、書き込み、および暗号化の機能を実行するように動作可能である。

10

【0011】

データ・ストレージ・デバイスは、磁気または光のストレージ媒体、強誘電性ストレージ媒体、あるいはソリッドステート・メモリなどの、何らかのタイプのストレージ媒体 50 と、媒体上でのデータのストレージを制御するコントローラ 52 と、を含む。コントローラは、データ・ストレージ・デバイスに含まれ、ストレージ媒体へ書き込まれ、および/またはストレージ媒体から読み取られるデータを処理するために使用される、ファームウェア 54 を実行することができる。メモリ 56 および暗号モジュール 58 を含む追加のコンポーネントを、データの処理を容易にするために含めることができる。コントローラは、ファームウェア 54 に応答して様々な機能を実行するプロセッサを含むことができる。図 2 に示されるように、暗号モジュールはストレージ・デバイス内部に含めることができるが、ホスト・コンピュータのソフトウェア内（たとえば、ホスト・オペレーティング・システム内）で実施するか、または、ホストとデータ・ストレージ・デバイスとの間のデータ・パスに挿入することもできる。

20

【0012】

一態様では、本発明は、無許可の人物が知らない秘密鍵に依拠する、改ざん検出の暗号化方法 (cryptographic method of tamper detection) を提供する。この方法は、暗号化メッセージ認証コード (MAC) を使用して、秘密鍵に基づくデータ完全性チェック (data integrity check) を提供する。暗号化メッセージ認証コードは、データ文字列を認証するために使用される短い情報である。メッセージ認証コードは、メッセージ認証アルゴリズムを通じてデータを渡す結果として生じる、暗号チェックサム (cryptographic checksum) とみなすことができる。MAC アルゴリズムは、秘密鍵と認証されるべき任意の長さのデータ文字列とを入力として受け入れ、タグと呼ばれることもある MAC を出力する。MAC 値を使用して、検証者 - 彼もまた秘密鍵を有する - がデータ文字列コンテンツへの変更があれば検出できるようにすることにより、データ文字列の完全性および真正性 (authenticity) を保護することが可能である。

30

【0013】

ハッシュ関数 (hash function) とは、任意長さのデータ文字列を固定長さのデータ文字列にマッピングする数学関数である。ハッシュ関数ベースの MAC は、ハッシュ関数とともに鍵を使用して、データ文字列に付加されるチェックサムを生成する。データの MAC は、秘密鍵の知識なしでは構築不可能である。

40

【0014】

一例では、データ認証は、データ文字列のタグまたは署名を生成するために使用される、ガロア・メッセージ認証コード (GMAC) のような、更新可能なキー付きハッシュによって提供することができる。これらのコードは、データ文字列の中ほどが変更された場合、データ文字列全体を読み取らずにタグまたは署名を更新することができる、という特性を有する。

【0015】

GMAC とは、データ認証を提供するために使用可能なブロック暗号化コード (block cipher code) である。これは、ガロア/カウンタ・モード (GCM)

50

認証済み暗号化操作に関して定義される。GCM認証済み暗号化操作は、秘密鍵、初期化ベクトル(IV)、プレーンテキスト(plaintext)、および追加認証済みデータ(additional authenticated data:AAD)に関する入力の、4つの入力を有する。出力は、プレーンテキストと同じ長さの暗号テキスト、および認証タグの、2つである。GMACは、暗号テキスト出力が無視されるGCMの特殊なケースであるため、関数の出力のみが認証タグである。

【0016】

図3および図4は、本発明の方法の一実施形態を示す流れ図である。データがストレージ・デバイスに書き込まれると、第1のMACが計算され、媒体または他の不揮発性メモリに格納される。認証中にデータがストレージ・デバイスから読み取られると、第2のMACが計算され、格納済みの第1のMACと比較される。第1および第2のMACが一致しない場合、データは不法に変更されており、ユーザに警告が出されることになる。MACは、たとえばホスト・コンピュータによって、ストレージ・デバイス内で、または独立した暗号モジュール内で、計算することができる。MACを計算するために使用される鍵は、暗号鍵が格納されているストア(store)と同じ鍵ストア(key store)内に格納することが可能である。鍵ストアは、認証モジュール内部または外部とすることが可能であり、外部の場合、セキュアな鍵転送プロトコルを実施しなければならない。一実施形態では、MACはGMACとすることができる。

【0017】

セキュアなディスク・ドライブに格納されたデータは、ディスク・ドライブの電源が入っている間に変更することができない。したがって、通常は、パワー・サイクル毎に1回のみデータ・ブロック・セットを認証し、適切に認証または変更されたものとしてデータ・ブロックにマーク付けすれば十分である。これらのマークは、揮発性ランダム・アクセス・メモリ内に格納し、電源を切る時に消去することができる。

【0018】

図3に示されるように、データがストレージ媒体に書き込まれる場合、MAC関数を使用して、秘密鍵と入力データとを組み合わせることによって形成される第1のMACを生成することが可能であり(ブロック62)、すでに格納済みのすべてのデータ・ブロックは同じセットに属する。第1のMACは、その後、入力データと共にデータ・ストレージ・デバイスに格納することができる(ブロック64)。MACがデータにリンクされる方式は、実施者に委ねられる。たとえば、MACをデータ・ブロックに添付することができるか、またはソフトウェア/ディスク・ファームウェアが、データをMACにリンクするポインタを維持することができる。

【0019】

図4に示されるように、格納済みのデータの完全性を検証するために、ストレージ・デバイスは、データが格納された際に使用されたものと同じ鍵およびMAC関数を使用して、格納済みデータについてMACを計算し(ブロック66)、その結果と以前に計算されたMACとを比較する(ブロック68)。2つの値が一致する場合、格納済みデータは認証されているものとみなされる。2つの値が一致しない場合、ユーザには、たとえばユーザ・インターフェース上のメッセージによって、データ認証の失敗が通知される。

【0020】

データ・ストレージ・デバイス内のすべてのデータの完全性を検証するためには、あらゆるブロックを読み取らなければならない、たとえこれがセッションごとに1回だけ、たとえば正常なユーザ認証の後、またはセッション終了前、すなわちユーザのログオフ前に実行しなければならないとしても、遅いプロセスである。

【0021】

本発明は、ほとんど時間的なオーバーヘッドなしにアクセス可能な、データ・ブロック・セット(set of data blocks)に対応する多くのメッセージ認証コード(MAC)値を維持することによって、プロセスの速度を上げる。たとえば、ディスク・ドライブの各トラックについて、更新可能なMACを維持することができる。したが

10

20

30

40

50

って本発明は、ストレージ・デバイスの物理的特徴を使用してブロックを共にグループ化し (to group blocks together)、それは新たなシーク操作なしにアクセス可能であり、これは平均して、単一のブロックを読み取るよりも多くともせいぜい2倍の時間しかかからない (that is only at most twice slower than reading a single block)。

【0022】

本発明の一実施形態では、データ・ブロックはグループ化される (the blocks of data are grouped) ため、ディスク上で即時に、すなわちシーク (seek) 操作を実行すること、または、ディスク回転時にヘッドの下に所望のブロックが到達するまで待機することなしに、アクセス可能である。理論的には、トラックの半分、またはトラック内の1つおきのセクタが (データの多くの他の部分またはグループと同様に) 可能であるが (Half the track, or every other sector in a track are theoretically possible)、それらはすべてトラック全体のアクセス (a whole track access) に比べて時間を失う。なぜなら、トラックは任意の開始位置から読み取りまたは書き込みが可能である、すなわちシーク操作後の遅延 (latency) がないためである。

【0023】

ユーザがデータ・ブロックにアクセスし (すなわち読み取り)、そのデータを含むブロック・セット (block set) がまだ認証されていない場合、そのブロック・セットはディスク・ファームウェアによって認証することが可能であり、認証障害が発生すると、ユーザに警告が発せられる。

【0024】

ディスク・ドライブがアイドル状態の場合、背景プロセス (background process) として格納済みのすべてのMAC値をテストし、それらを検証することができる。合格したMAC値は、RAMに格納可能な揮発性テーブル内で識別可能であるため、ユーザがデータにアクセスしたい場合、このテーブルをチェックして所望のデータが認証されているかどうかを判別することができる。認証されている場合、そのデータへのその後のアクセスはほぼ即時に行われる。ユーザがシステムからログオフするか、または電源がオフになった場合、テーブルは消去される (The table can be erased)。

【0025】

メッセージ認証コードを追加することによって、オリジナル・データが修正されているか否かを検出することができる。このコンテキストでは、メッセージ認証コードはオリジナル・データに追加されたビット・シーケンスである。修正は、格納済みデータと、格納済みデータおよび秘密鍵から導出されたMACチェックサムとを比較することによって検出される。出力が格納済みデータと一致する場合、格納済みデータは真正であると見なされる。

【0026】

他の例では、MACの均衡ツリー (a balanced tree of MACs) を利用する。この例では、複数のデータ・ブロック・セットについて複数の第1のMACが計算され、第1のMACのグループについて複数の追加のMACが計算される。次に、第1のMACおよび追加のMACが互いにツリー構造に編成される。図5は、こうしたツリー構造70の概略図である。ツリーは、階層構造に配置構成された、複数のノード72、74、76、78、80、82、84、86、88、90、および92を含む。この例では、ノード72がルート・ノードであり、ノード74および76はルート・ノードの子である。ノード78、80、82、および84はノード74の子であり、ノード86、88、90、および92はノード76の子である。図5は、4つの第1のMACのグループについて、ノード74および76でMACが計算される例を示すが、異なる数の第1のMACを使用して追加のMACを計算することが可能である。

10

20

30

40

50

【 0 0 2 7 】

ツリー内の各ノードが、データのM A Cまたはその子ノードのM A Cを含む。最低レベルでは、ノードは、データ・ブロック・セット94、96、98、100、102、104、106、および108内のデータのM A Cを含む。データ・ブロック・セットのうちの1つのデータに書き込み操作が発生した場合、変更されたブロックからルートへのパス上にあるM A Cのみを更新（すなわち再計算）しなければならない。

【 0 0 2 8 】

ツリーは、コンピュータ・サイエンスにおける標準的なデータ構造である。これらは、親ノードのアドレスを指すポインタを用いて実施することができる。ストレージ・デバイスは、既知のプログラミング方法に従い、ポインタまたはアドレス・テーブルを使用してデータ・ブロックとM A Cとの間の関係を追跡することができる。

10

【 0 0 2 9 】

まとめて認証されたデータ・ブロック内でデータが変更されていない場合、そのブロックに関するM A Cは同じままである。あるノードのすべての子が、ツリー内でそれ以上変更されていない場合、そのノード内のM A Cも変更されていない。したがって、変更されたブロックの親、親の親など、ルートまでのノードでM A Cを修正するだけでよい。

【 0 0 3 0 】

攻撃の可能性とは、攻撃者がデータ・ブロック・セット全体を、それらの古いコンテンツおよび対応する古いM A Cに置き換えられることである。古いM A Cは計算された時点で有効であったため、依然として有効である。この種のリプレイ攻撃（*replay attack*）を検出するために、対応するブロック・セットのM A Cを計算し、M A Cが有効であるかどうかを判別するためにチェックしなければならない。その後、M A Cのツリー内で次に高いレベルがチェックされる、という具合である。ルートのM A Cはあらゆるデータ・ブロックに依存するため、ディスク・データを以前の状態に完全に復元することのみが成功であり、それよりも小規模のリプレイ（*replay*）は不可能である。したがって、アクセスされたデータの認証では、現在のブロックからパスに沿ってルートまでのすべてのM A C値を再計算および検証しなければならない。

20

【 0 0 3 1 】

ツリー構造にはかなりの柔軟性がある。図5は、より実用的なシステムにおける簡略化されたツリー構造を示すが、ノードの第1のレベルは16の子を有することが可能であり、より高レベルのノードはそれより多いかまたは少ないものとすることができる。 2^{48} の論理ブロック・アドレス（L B A）があり、異なるディスク標準によるアクセス可能性が最大であり、あらゆるノードが16の子を有するものと想定すると、第1レベルの各ノードからルート・ノードへのパスの長さは12である。書き込み操作が発生すると、15の他のデータ・ブロック・セットを読み取りおよびハッシュしなければならない、ルート・ノードへのパス上では、キャッシュに入れられたデータに対して11の他のハッシュ操作が実行されることになる。これには何らかの特別な処理が必要であるが、特に16のデータ・ブロックが互いに隣り合っている場合、処理時間におけるオーバーヘッドは管理可能であるため、高速アクセスが可能である。

30

【 0 0 3 2 】

本発明を実施する場合、ストレージ・オーバーヘッドも小さい。たとえば、128ビットM A C値は、16 L B Aごとに16 B程度のストレージしか必要とせず、これはL B Aあたり1バイト、または512 Bブロックではディスク容量の0.2%未満の損失、または4 K Bブロックでは8分の1（*eight times less with 4 K B blocks*）である。M A C値はF L A S Hメモリ、または他の不揮発性R A M内に格納することもできる。R A Mはデータ・ストレージ・デバイス内に配置可能であるが、他の場所に配置してもよい。

40

【 0 0 3 3 】

他のハッシュ関数ベースのメッセージ認証コード、1鍵メッセージ認証コード（*one-key message authentication codes*）、または並列

50

化可能 (p a r a l l e l i z a b l e) メッセージ認証コードなどの、他のメッセージ認証コードを使用することができる。

【 0 0 3 4 】

以上、本発明についていくつかの例に関して説明してきたが、当業者であれば、添付の特許請求の範囲に示された本発明の範囲を逸脱することなく、説明された例に様々な変更を加えることが可能なことが明らかとなろう。

【図面の簡単な説明】

【 0 0 3 5 】

【図 1】本発明の実施形態に従って構築可能な、ディスク・ドライブを示す絵画図である。

10

【図 2】本発明の実施形態に従って構築可能なデータ・ストレージ・デバイスを含む、システムを示すブロック図である。

【図 3】本発明の方法の一実施形態を示す流れ図である。

【図 4】本発明の方法の一実施形態を示す流れ図である。

【図 5】こうしたメッセージ認証コードのツリー構造を示す概略図である。

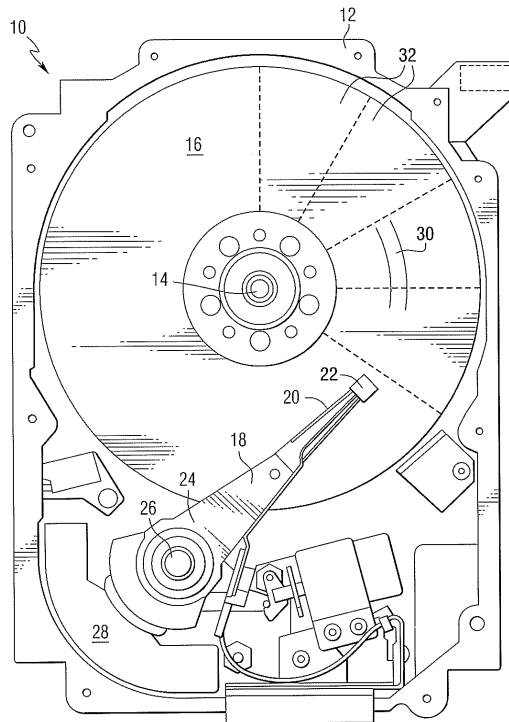
【符号の説明】

【 0 0 3 6 】

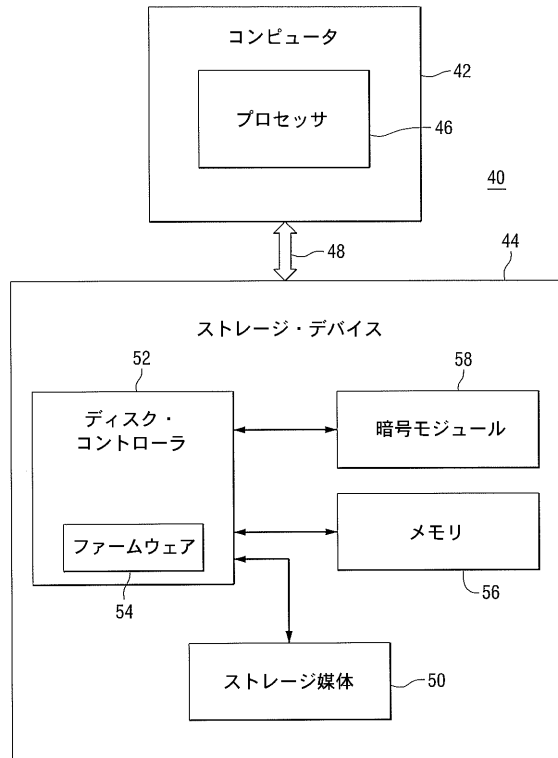
- 4 0 装置
- 4 2 コンピュータ
- 4 4 ストレージ・デバイス
- 4 6 プロセッサ
- 4 8 チャンネル
- 5 0 ストレージ媒体
- 5 2 ディスク・コントローラ
- 5 4 ファームウェア
- 5 6 メモリ
- 5 8 暗号モジュール

20

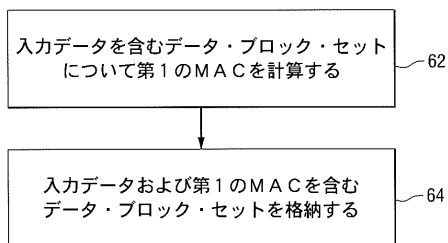
【図 1】



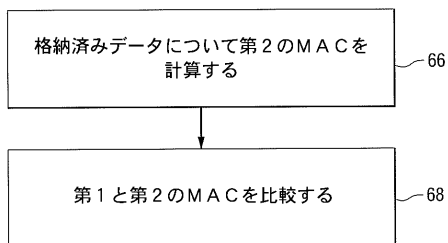
【図 2】



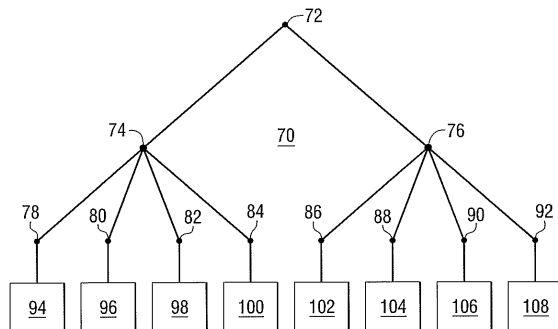
【図 3】



【図 4】



【図 5】



フロントページの続き

- (74)代理人 100111246
弁理士 荒川 伸夫
- (74)代理人 100124523
弁理士 佐々木 真人
- (74)代理人 100066692
弁理士 浅村 皓
- (74)代理人 100072040
弁理士 浅村 肇
- (74)代理人 100091339
弁理士 清水 邦明
- (74)代理人 100094673
弁理士 林 鉦三
- (72)発明者 ラズロ ハース
アメリカ合衆国、ペンシルヴァニア、克蘭ベリー タウンシップ、 スティープルチェイス ド
ライブ 372

審査官 和田 財太

- (56)参考文献 特開2006-039206(JP,A)
特開2002-074832(JP,A)
特表2008-516317(JP,A)

- (58)調査した分野(Int.Cl., DB名)
G06F 21/24