

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成22年10月14日(2010.10.14)

【公開番号】特開2008-257164(P2008-257164A)

【公開日】平成20年10月23日(2008.10.23)

【年通号数】公開・登録公報2008-042

【出願番号】特願2007-225349(P2007-225349)

【国際特許分類】

G 09 G 3/36 (2006.01)

G 09 G 3/20 (2006.01)

G 02 F 1/1343 (2006.01)

G 02 F 1/1368 (2006.01)

【F I】

G 09 G 3/36

G 09 G 3/20 6 2 1 B

G 09 G 3/20 6 1 1 A

G 09 G 3/20 6 2 4 B

G 09 G 3/20 6 2 2 Q

G 09 G 3/20 6 2 3 U

G 09 G 3/20 6 2 3 C

G 02 F 1/1343

G 02 F 1/1368

【手続補正書】

【提出日】平成22年8月26日(2010.8.26)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

第1ゲートオン電圧を伝達する第1ゲート線、

第2ゲートオン電圧を伝達する第2ゲート線、

正極性のデータ電圧を伝達する第1正極性データ線と第2正極性データ線、

負極性のデータ電圧を伝達する第1負極性データ線と第2負極性データ線、

前記第1ゲート線、前記第2ゲート線、前記第1正極性データ線、及び前記第1負極性データ線に接続され、前記第1ゲート線から前記第1ゲートオン電圧を受ける期間では前記第1正極性データ線から正極性のデータ電圧を受け、前記第2ゲート線から前記第2ゲートオン電圧を受ける期間では前記第1負極性データ線から負極性のデータ電圧を受ける第1画素、並びに、

前記第1ゲート線、前記第2ゲート線、前記第2正極性データ線、及び前記第2負極性データ線に接続され、前記第1ゲート線から前記第1ゲートオン電圧を受ける期間では前記第2負極性データ線から負極性のデータ電圧を受け、前記第2ゲート線から前記第2ゲートオン電圧を受ける期間では前記第2正極性データ線から正極性のデータ電圧を受ける第2画素、を含む液晶表示装置。

【請求項2】

データ電圧の極性は共通電圧に対する極性で決まる、請求項1に記載の液晶表示装置。

【請求項3】

前記第1画素と前記第2画素とのそれぞれは、

前記第1ゲートオン電圧によりターンオンする第1スイッチング素子、

前記第2ゲートオン電圧によりターンオンする第2スイッチング素子、及び、

前記第1スイッチング素子と前記第2スイッチング素子とに接続され、前記第1スイッチング素子のオン期間では前記第1スイッチング素子を通して正極性のデータ電圧を受け、前記第2スイッチング素子のオン期間では前記第2スイッチング素子を通して負極性のデータ電圧を受ける画素電極、を含む、請求項2に記載の液晶表示装置。

【請求項4】

前記画素電極と対向して配置され、外部から前記共通電圧が印加される共通電極、

前記画素電極と前記共通電極との間に挟まれている液晶、及び、

前記画素電極と前記液晶との間に備えられ、外部から前記液晶を通じて入射した光を前記液晶に向かって反射する反射膜、を含む、請求項3に記載の液晶表示装置。

【請求項5】

前記第1ゲート線と前記第2ゲート線との少なくとも一方は前記反射膜に重なっている、請求項4に記載の液晶表示装置。

【請求項6】

前記画素電極の間で前記第1ゲート線及び前記第2ゲート線と同じ層に形成され、前記第1正極性データ線と前記第1負極性データ線とのいずれか一方、及び前記第2正極性データ線と前記第2負極性データ線とのいずれか一方に重なっている遮光パターン、をさらに含む、請求項4に記載の液晶表示装置。

【請求項7】

前記第1画素と前記第2画素との間を区切り、前記第1正極性データ線と前記第1負極性データ線とのいずれか一方、及び前記第2正極性データ線と前記第2負極性データ線とのいずれか一方に重なっているブラックマトリックス、をさらに含む、請求項1に記載の液晶表示装置。

【請求項8】

前記第1正極性データ線に対して正極性のデータ電圧を印加する期間では前記第1負極性データ線をフローティング状態に維持し、前記第1負極性データ線に対して負極性のデータ電圧を印加する期間では前記第1正極性データ線をフローティング状態に維持する、請求項1に記載の液晶表示装置。

【請求項9】

外部から入力される映像信号に応じて正極性のデータ電圧または負極性のデータ電圧を出力するデータ駆動部、及び、

前記データ駆動部から出力された正極性のデータ電圧を前記第1正極性データ線と前記第2正極性データ線とに伝送し、前記データ駆動部から出力された負極性のデータ電圧を前記第1負極性データ線と前記第2負極性データ線とに伝送する伝送ゲート、をさらに含む、請求項1に記載の液晶表示装置。

【請求項10】

第3ゲートオン電圧を伝送する第3ゲート線、

第4ゲートオン電圧を伝送する第4ゲート線、

前記第3ゲート線、前記第4ゲート線、前記第1正極性データ線、及び前記第1負極性データ線に接続され、前記第3ゲート線から前記第3ゲートオン電圧を受ける期間では前記第1正極性データ線から正極性のデータ電圧を受け、前記第4ゲート線から前記第4ゲートオン電圧を受ける期間では前記第1負極性データ線から負極性のデータ電圧を受ける第3画素、並びに、

前記第3ゲート線、前記第4ゲート線、前記第2正極性データ線、及び前記第2負極性データ線に接続され、前記第3ゲート線から前記第3ゲートオン電圧を受ける期間では前記第2負極性データ線から負極性のデータ電圧を受け、前記第4ゲート線から前記第4ゲートオン電圧を受ける期間では前記第2正極性データ線から正極性のデータ電圧を受ける第4画素、をさらに含む、請求項1に記載の液晶表示装置。

【請求項 1 1】

第3ゲートオン電圧を伝送する第3ゲート線、

第4ゲートオン電圧を伝送する第4ゲート線、

前記第3ゲート線、前記第4ゲート線、前記第1正極性データ線、及び前記第1負極性データ線に接続され、前記第3ゲート線から前記第3ゲートオン電圧を受ける期間では前記第1負極性データ線から負極性のデータ電圧を受け、前記第4ゲート線から前記第4ゲートオン電圧を受ける期間では前記第1正極性データ線から正極性のデータ電圧を受ける第3画素、並びに、

前記第3ゲート線、前記第4ゲート線、前記第2正極性データ線、及び前記第2負極性データ線に接続され、前記第3ゲート線から前記第3ゲートオン電圧を受ける期間では前記第2正極性データ線から正極性のデータ電圧を受け、前記第4ゲート線から前記第4ゲートオン電圧を受ける期間では前記第2負極性のデータ線から負極性のデータ電圧を受ける第4画素、をさらに含む、請求項1に記載の液晶表示装置。

【請求項 1 2】

前記第1ゲートオン電圧が前記第1ゲート線に対して印加されるフレームが、前記第2ゲートオン電圧が前記第2ゲート線に対して印加されるフレームとは異なる、請求項1に記載の液晶表示装置。