

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
【部門区分】第 7 部門第 3 区分  
【発行日】令和 4 年 12 月 27 日 (2022.12.27)

【公開番号】特開 2022-166303 (P2022-166303A)  
【公開日】令和 4 年 11 月 1 日 (2022.11.1)  
【年通号数】公開公報 (特許) 2022-201  
【出願番号】特願 2022-133959 (P2022-133959)  
【国際特許分類】

H 0 4 N 19/105 (2014.01)

10

H 0 4 N 19/157 (2014.01)

H 0 4 N 19/176 (2014.01)

【F I】

H 0 4 N 19/105

H 0 4 N 19/157

H 0 4 N 19/176

【手続補正書】

【提出日】令和 4 年 12 月 19 日 (2022.12.19)

【手続補正 1】

20

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

符号化装置の少なくとも 1 つのプロセッサが実行する、ビデオ符号化のための方法であって、

位置依存イントラ予測組み合わせ (P D P C) のために、イントラモードが、イントラ予測のために、異なるイントラ予測モードのそれぞれに対応する、P D P C の異なる初期重み係数を使用するかどうかに基づいて、イントラ予測とインター予測とを組み合わせるイントラインターモードにおける出力のためにイントラ予測サンプルを生成するために使用される重み付けのセットであって現在のブロックにおける X 座標及び Y 座標それぞれの重み付けを含む重み付けのセットを選択するステップと、

30

前記重み付けのセットに基づいて、前記 P D P C を適用して、インター予測サンプル、及びインター符号化された符号化ユニット (C U) の再構成されたサンプルの少なくとも 1 つを修正するために、前記 P D P C を適用するかどうかを指示するフラグをシグナリングするステップと、

を含む方法。

【請求項 2】

40

前記 P D P C を適用することは、前記インター符号化された C U の輝度成分のみを修正することを含む請求項 1 に記載の方法。

【請求項 3】

前記フラグは、前記符号化ユニット (C U) に含まれる符号化ブロック (C B) がマージモードによって符号化されていると決定したことに応答してシグナリングされるインター P D P C フラグ (i n t e r P D P C F l a g) である、請求項 1 又は 2 に記載の方法。

【請求項 4】

デブロッキング、サンプル適応オフセット (S A O) 及び適応ループフィルタ (A L F) を含むループ内デブロッキングフィルタのいずれかを適用する前に、P D P C を、複数の再構成されたサンプルに適用するステップをさらに含む請求項 1 に記載の方法。

50

## 【請求項 5】

デフォルトのイントラ予測モードを、前記符号化ユニット（CU）に含まれる現在の符号化ブロック（CB）に割り当てるステップと、

少なくともイントラモード符号化及び最確モード（MPM）の導出のために、前記デフォルトのイントラ予測モードを前記現在のCBの次の1つ以上のCBに適用するステップと、

をさらに含む請求項 1～4 のうちの何れか 1 項に記載の方法。

## 【請求項 6】

前記PDPCを適用するために使用されるPDPCフィルタの重み係数を、前記インター予測サンプル、及び前記インター符号化されたCUの再構成されたサンプルの少なくとも1つに適用するステップをさらに含み、

前記PDPCフィルタの重み係数における各PDPCフィルタは、複数のブロックサイズのうち対応するブロックサイズについて定められている請求項 1 に記載の方法。

## 【請求項 7】

PDPCを適用するかどうかを指示する前記インターPDPCフラグ（interPDPCFlag）の少なくとも1つをシグナリングするステップと、

前記interPDPCFlagが真に等しく設定されるかどうかを決定するステップと、

前記interPDPCFlagが第1の値に等しく設定されると決定したことに応答して、第2のフラグをシグナリングするステップであって、前記第2のフラグが、インター予測後に、インター予測サンプル及びインター符号化されたCUの再構成されたサンプルの少なくとも1つに少なくとも1つのPDPCフィルタを適用することを指示するステップと、

前記interPDPCFlagが第2の値に等しく設定されると決定したことに応答して、インター予測サンプル及びインター符号化されたCUの再構成されたサンプルの少なくとも1つからPDPCを除外するステップと、

をさらに含む請求項 3 に記載の方法。

## 【請求項 8】

前記重み付けが互いに等しいかどうかをシグナリングするステップと、

前記シグナリングで前記重み付けが等しくないことを指示していると決定したことに応答して、復号化の対象となる現在のブロックに隣接する隣接ブロックがイントラ符号化、又はインター符号化、又はイントラインター符号化されているもののいずれかであるかどうかに応じて、前記重み付けのセットを決定するステップと、

をさらに含む請求項 1～7 のうちの何れか 1 項に記載の方法。

## 【請求項 9】

前記イントラインターモードにはイントラ予測のみを行う場合が存在せず、

前記イントラインターモードは、インター予測の上にPDPCを直接適用することを含む請求項 1 に記載の方法。

## 【請求項 10】

インター予測の上にPDPCを直接適用することは、次のことを含み、

## 【数 16】

$$\begin{aligned} \text{pred}(x,y) = & (w_{\text{intra}} * w_L \times R-1,y + w_{\text{intra}} * w_T \times R_x,-1 - w_{\text{intra}} * w_{TL} \times R-1,-1 + \\ & (N - w_{\text{intra}} * w_L - w_{\text{intra}} * w_T + w_{\text{intra}} * w_{TL}) \times \text{InterPred}(x,y) + N/2) \gg \log_2(N) \end{aligned}$$

ここで、InterPredは入力インター予測を指示し、w\_intraは、復号化の対象となる現在のブロックに隣接する隣接ブロックがイントラ符号化、又はインター符号化、又はイントラインター符号化されているものの少なくとも1つであるかどうかに応じて、事前定義された値のセットから選択され、

Nは8、16、32、64、128及び256のいずれかを指示する請求項9に記載の方法。

【請求項11】

コンピュータプログラムコードを記憶するように構成されている少なくとも1つのメモリと、

前記コンピュータプログラムコードにアクセスして、前記コンピュータプログラムコードの指示に従って動作するように構成されている少なくとも1つのプロセッサと、を含む装置であって、

前記コンピュータプログラムコードは、請求項1～10のうちの何れか1項に記載の方法を前記少なくとも1つのプロセッサに実行させる装置。

10

【請求項12】

請求項1～10の何れか1項に記載の方法を前記少なくとも1つのプロセッサに実行させるコンピュータプログラム。

20

30

40

50