

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第3区分
 【発行日】平成17年12月22日(2005.12.22)

【公表番号】特表2005-505027(P2005-505027A)
 【公表日】平成17年2月17日(2005.2.17)
 【年通号数】公開・登録公報2005-007
 【出願番号】特願2002-586286(P2002-586286)
 【国際特許分類第7版】

G 0 6 T 5/20
 G 0 6 T 1/20
 H 0 4 N 1/409

【F I】

G 0 6 T 5/20 J
 G 0 6 T 1/20 B
 H 0 4 N 1/40 1 0 1 D

【手続補正書】

【提出日】平成17年4月8日(2005.4.8)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

次数 $2N - 1$ の2次元ピラミッド・フィルタ・アーキテクチャを含み、 N は5より大きい正の整数であって、

前記次数 $2N - 1$ の2次元ピラミッド・フィルタ・アーキテクチャが、動作中にそれぞれのクロック・サイクルで、少なくとも

次数 $2N - 1$ の14個の1次元ピラミッド・フィルタによって生成された出力信号に対応するピラミッド・フィルタリング済み出力信号と、

4つの2次元ピラミッド・フィルタ、または、次数 $[2(N - 1) - 1]$ の信号サンプル行列を使用する次数 $[2(N - 1) - 1]$ の1つの2次元ピラミッド・フィルタのいずれかによって生成された、出力信号に対応するピラミッド・フィルタリング済み出力信号とを生成可能であり、

前記2次元ピラミッド・フィルタ・アーキテクチャ内のそれぞれの出力信号が、前記2次元ピラミッド・フィルタ・アーキテクチャのそれぞれのクロック・サイクルで合計される集積回路。

【請求項2】

次数 $2N - 1$ の2次元ピラミッド・フィルタ・アーキテクチャを使用してイメージをフィルタリングする方法であって、 N は5より大きい正の整数であり、前記方法が、

前記2次元ピラミッド・フィルタ・アーキテクチャのそれぞれのクロック・サイクルで次数 $2N - 1$ の14個の1次元ピラミッド・フィルタによって生成された出力信号に対応するピラミッド・フィルタリング済み出力信号と、

4つの2次元ピラミッド・フィルタ、または、次数 $[2(N - 1) - 1]$ の信号サンプル行列を使用する次数 $[2(N - 1) - 1]$ の1つの2次元ピラミッド・フィルタのいずれかによって生成された、出力信号に対応するピラミッド・フィルタリング済み出力信号とを、合計することを含む方法。

【請求項3】

スキャンされたカラー・イメージをフィルタリングするためのイメージ処理ユニットを含むイメージ処理システムであって、

前記イメージ処理ユニットが、少なくとも1つの2次元ピラミッド・フィルタ・アーキテクチャを含み、

前記少なくとも1つの2次元ピラミッド・フィルタ・アーキテクチャが、

次数 $2N - 1$ の2次元ピラミッド・フィルタ・アーキテクチャを含み、 N は5より大きい正の整数であって、

前記次数 $2N - 1$ の2次元ピラミッド・フィルタ・アーキテクチャが、動作中にそれぞれのクロック・サイクルで、少なくとも

次数 $2N - 1$ の14個の1次元ピラミッド・フィルタによって生成された出力信号に対応するピラミッド・フィルタリング済み出力信号と、

4つの2次元ピラミッド・フィルタ、または、次数 $[2(N - 1) - 1]$ の信号サンプル行列を使用する次数 $[2(N - 1) - 1]$ の1つの2次元ピラミッド・フィルタのいずれかによって生成された、出力信号に対応するピラミッド・フィルタリング済み出力信号とを生成可能であり、

前記2次元ピラミッド・フィルタ・アーキテクチャ内のそれぞれの出力信号が、前記2次元ピラミッド・フィルタ・アーキテクチャのそれぞれのクロック・サイクルで合計されるシステム。