

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4451560号
(P4451560)

(45) 発行日 平成22年4月14日(2010.4.14)

(24) 登録日 平成22年2月5日(2010.2.5)

(51) Int.Cl.

F I

G 0 6 F 17/50 (2006.01)
H 0 5 K 3/00 (2006.01)G 0 6 F 17/50 6 5 8 K
H 0 5 K 3/00 D

請求項の数 6 (全 16 頁)

(21) 出願番号 特願2000-332717 (P2000-332717)
 (22) 出願日 平成12年10月31日(2000.10.31)
 (65) 公開番号 特開2002-140380 (P2002-140380A)
 (43) 公開日 平成14年5月17日(2002.5.17)
 審査請求日 平成19年10月5日(2007.10.5)

(73) 特許権者 000005821
 パナソニック株式会社
 大阪府門真市大字門真1006番地
 (74) 代理人 100118924
 弁理士 廣幸 正樹
 (72) 発明者 小山 信之
 大阪府門真市大字門真1006番地 松下
 電器産業株式会社内
 (72) 発明者 福原 茂樹
 大阪府門真市大字門真1006番地 松下
 電器産業株式会社内
 (72) 発明者 吉村 宏之
 大阪府門真市大字門真1006番地 松下
 電器産業株式会社内

最終頁に続く

(54) 【発明の名称】 配線適正化方法と装置

(57) 【特許請求の範囲】

【請求項 1】

制御手段を用いて、多層基板をなす複数のバスそれぞれにおけるバス内配線の始端ないし終端を接続するバス内配線端子を持つ複数の電子部品の各バス内配線端子間の配線適正化方法であって、

バスそれぞれにつきバス内配線を1つに束線化して得るバス配線パラメータを用いて仮想バス配線状態を得て、この仮想バス配線状態のバス配線の不適正度を所定のバス配線評価項目によって前記制御手段が評価し、前記不適正度が所定以下の仮想バス配線状態のバス配線パラメータを前記制御手段が選択する工程と、

前記選択された各バス配線パラメータに従ったバス配線のそれぞれにつき、バス内配線パラメータを用いて仮想バス内配線状態を得て、この仮想バス内配線状態のバス内配線の不適正度を所定のバス内配線評価項目に従って前記制御手段が評価し、前記不適正度が所定以下のバス内配線パラメータを前記制御手段が選択する工程と、

を備え、前記制御手段が前記選択されたバス内配線パラメータを配線データとすることを特徴とする配線適正化方法。

【請求項 2】

前記バス配線パラメータおよび前記バス内配線パラメータは、該当する前記複数の電子部品に関する配置の位置と向きおよびそれらによって決まる各バス対応のバス内配線端子集合域の中央で、かつ前記電子部品の外周に近い位置を優先して前記バス配線およびバス内配線の始端と終端の位置として選択する請求項1に記載の配線適正化方法。

10

20

【請求項 3】

前記仮想バス配線は、前記バスのバス内配線数を重みとしたときの重みの大きさを優先して順次前記バスの束線化による前記電子部品の配置の位置や向きを選択を行い、まだ選択していない前記電子部品の配置の位置またはおよび向きを前記バス配線パラメータとして選択する請求項 1 または 2 に記載の配線適正化方法。

【請求項 4】

多層基板をなす複数のバスにおける各バス内配線の始端または終端を接続するバス内配線端子を持つ複数の電子部品の各バス内配線端子間の配線適正化装置であって、前記多層基板をなす複数のバスそれぞれにつきバス内配線を 1 つに束線化して得るバス配線パラメータを用いて仮想バス配線状態を得て、この仮想バス配線状態のバス配線の不適正度を所定のバス配線評価項目によって評価し、前記不適正度が所定以下の仮想バス配線状態のバス配線パラメータを選択するとともに、

10

前記選択された各バス配線パラメータに従ったバス配線のそれぞれにつき、バス内配線パラメータを用いて仮想バス内配線状態を得て、この仮想バス内配線状態のバス内配線の不適正度を所定のバス内配線評価項目に従って評価し、前記不適正度が所定以下のバス内配線パラメータを選択し、

前記選択されたバス内配線パラメータを配線データとする制御手段を備えたことを特徴とする配線適正化装置。

【請求項 5】

前記バス配線パラメータおよび前記バス内配線パラメータは、該当する前記複数の電子部品に関する配置の位置と向きおよびそれらによって決まる各バス対応のバス内配線端子集合域の中央で、かつ前記電子部品の外周に近い位置を優先して前記バス配線およびバス内配線の始端と終端の位置として選択する請求項 4 に記載の配線適正化装置。

20

【請求項 6】

前記仮想バス配線は、前記バスのバス内配線数を重みとしたときの重みの大きさを優先して順次前記バスの束線化による前記電子部品の配置の位置や向きを選択を行い、まだ選択していない前記電子部品の配置の位置またはおよび向きを前記バス配線パラメータとして選択する請求項 4 または 5 に記載の配線適正化装置。

【発明の詳細な説明】

【0001】

30

【発明の属する技術分野】

本発明は複数のバスそれぞれにおけるバス内配線の始端ないし終端を接続するバス内配線端子を持つ複数の電子部品の各バス内配線端子間の配線を適正化する配線適正化方法と装置に関する。

【0002】

【従来の技術】

従来、回路基板上に複数の電子部品を搭載して電子回路基板を製造するのに、クロックなどのクリティカルな配線について、回路基板上で電子部品間に実際の配線を行うのに配線上や回路上に問題なくしかも容易に行えるように電子部品の位置関係や向きを含む配線条件を適正化することが行われている。

40

【0003】

一方、製品の高性能化、大型化、大規模データ化が進み、集積回路素子は高集積化の一途をたどり、その一貫として、例えば CSP (Chip Size Package)、BGA (Ball Grid Array) といったパッケージ型の電子部品が使われ、他と電気接続される端子の半数以上がバス内配線であるものが開発され使用されている。

【0004】

これら CSP や BGA は集積率の高い集積回路素子とこれを搭載して自身のバス内配線端子と種々に接続する接続基板とで構成される。接続基板は概ね多層基板であって、その多層配線構造によりバス内端子と集積回路素子との接続状態を変えて、そのバス内配線端子の位置を変えることができる。

50

【 0 0 0 5 】

これによって、回路基板上で複数の電子部品間のバス配線、バス内配線をする際、上配線端子の位置を交換してもその新しい位置での配線端子の接続基板での位置によって集積回路素子との必要な接続状態を維持することができるため、所定の信号ラインの配線の引き回し位置を変更でき、配線の自由度が向上したが、電子部品の配線端子の位置が悪い場合、配線設計ができなくなるという難しさがある。

【 0 0 0 6 】

【発明が解決しようとする課題】

しかし、最近ではバス内配線数何千本にも及ぶ電子回路基板が多くなってきており、前記従来のようにクリティカルな配線を適正化するだけでは、前記のような接続基板付き電子部品の作用によっても、後に配線が行き詰まることが多く、全体の配線の適正化を行うのに大変な試行錯誤を繰り返しているのが実情である。まして、接続基板付き電子部品の設計段階では、それが製作予定している電子回路基板に専用のものであったとしても、実際の配線状態がどのように適正化され落ち着くのかは予想すべくもなく、同一バスに係るバス内配線端子を一所に集約配置したり、各バス内配線端子を通る信号の種類によって位置配分をしたりする程度に止まっている。従って、接続基板付き電子部品が与える配線の自由度は余り活かされず、電子回路基板の設計における配線の適正化に多くの時間を費やしたり、配線設計のやり直しが発生したりして、製品のコスト高の原因にもなっている。

【 0 0 0 7 】

本発明の目的は、容易かつ短時間にバス内配線の適正化ができる配線適正化方法と装置を提供することにある。

【 0 0 0 8 】

【課題を解決するための手段】

上記の目的を達成するために、本発明の配線最適化方法は、制御手段を用いて、多層基板をなす複数のバスそれぞれにおけるバス内配線の始端ないし終端を接続するバス内配線端子を持つ複数の電子部品の各バス内配線端子間の配線適正化方法であって、

バスそれぞれにつきバス内配線を1つに束線化して得るバス配線パラメータを用いて仮想バス配線状態を得て、この仮想バス配線状態のバス配線の不適正度を所定のバス配線評価項目によって前記制御手段が評価し、前記不適正度が所定以下の仮想バス配線状態のバス配線パラメータを前記制御手段が選択する工程と、前記選択された各バス配線パラメータに従ったバス配線のそれぞれにつき、バス内配線パラメータを用いて仮想バス内配線状態を得て、この仮想バス内配線状態のバス内配線の不適正度を所定のバス内配線評価項目に従って前記制御手段が評価し、前記不適正度が所定以下のバス内配線パラメータを前記制御手段が選択する工程と、

を備え、前記制御手段が前記選択されたバス内配線パラメータを配線データとすることを特徴とするものである。

【 0 0 0 9 】

このような構成では、複数の電子部品における多層基板をなす複数の各バス内配線端子に各バス内配線の始端ないし終端を接続する配線を行うのに、バスそれぞれにつきバス内配線を1つに束線化したときのバス配線パラメータを用いて仮想バス配線状態を得、各バス内配線をバス配線単位で見たバス配線数にまで集約し、例えば配線が数十分の一となる簡単な配線状態に擬制して、所定のバス配線評価項目に従った配線の適正、不適正の評価を容易にしながら、配線が不適正な場合でも、仮想バス配線を不適正度が所定以下のものを選択することが、制御手段によって自動的にできる。

【 0 0 1 0 】

さらに、前記選択したときの各バス配線パラメータに従ったバス配線のそれぞれにつき、バス内配線パラメータを用いて対応する1つのバス内での限られた少ない配線数となる実際に則した仮想バス内配線状態を個別に得、所定のバス内配線評価項目に従った配線の適正、不適正の評価が選択した各バス配線ごとに整理して容易にしながら、配線が不適正な場合でも、不適正度が所定以下となるものを選択することが、制御手段によって自動的に

にできる。

【 0 0 1 1 】

以上から、容易かつ短時間にバス配線の適正化が自動的にでき、製品コストの低減が図れるとともに、不適正な配線設計されるのを防止することができる。

【 0 0 1 2 】

上記において、さらに、前記バス配線パラメータおよび前記バス内配線パラメータは、該当する前記複数の電子部品に関する配置の位置と向きおよびそれらによって決まる各バス対応のバス内配線端子集合域の中央で、かつ前記電子部品の外周に近い位置を優先して前記バス配線およびバス内配線の始端と終端のとして選択することが有効であり、これに代えて、または加えて、さらに、前記仮想バス配線は、前記バスのバス内配線数を重みとしたときの重みの大きさを優先して順次前記バスの束線化による前記電子部品の配置の位置や向きの選択を行い、まだ選択していない前記電子部品の配置の位置またはおよび向きを前記バス配線パラメータとして選択することも有効である。

10

【 0 0 2 7 】

本発明の配線適正化装置は、多層基板をなす複数のバスにおける各バス内配線の始端または終端を接続するバス内配線端子を持つ複数の電子部品の各バス内配線端子間の配線適正化装置であって、前記多層基板をなす複数のバスそれぞれにつきバス内配線を1つに束線化して得るバス配線パラメータを用いて仮想バス配線状態を得て、この仮想バス配線状態のバス配線の不適正度を所定のバス配線評価項目によって評価し、前記不適正度が所定以下の仮想バス配線状態のバス配線パラメータを選択するとともに、前記選択された各バス配線パラメータに従ったバス配線のそれぞれにつき、バス内配線パラメータを用いて仮想バス内配線状態を得て、この仮想バス内配線状態のバス内配線の不適正度を所定のバス内配線評価項目に従って評価し、前記不適正度が所定以下のバス内配線パラメータを選択し、前記選択されたバス内配線パラメータを配線データとする制御手段を備えたことを特徴とするものである。

20

【 0 0 2 8 】

このような構成では、上記1つの特徴または今1つの特徴の配線適正化方法を、自動的に容易に実現することができる。

【 0 0 3 7 】

【発明の実施の形態】

以下、本発明の実施の形態に係る配線適正化方法と装置、それらによる接続基板付き電子部品の設計装置と製造方法につき図を参照しながら詳細に説明し、本発明の理解に供する。

30

【 0 0 3 8 】

本実施の形態では、図1、図2に示すようなバス内配線端子1のみを持った接続基板付き電子部品2におけるバス内配線に関してのみ既述するが、本発明はこれに限られることはなく、それ以外の、例えば接続基板を持たない電子部品やバス以外の配線端子や配線を含む電子部品のバス配線に適用して有効であり、それらも本発明の範疇に属する。

【 0 0 3 9 】

接続基板付き電子部品（以下単に電子部品という）2は図1、図2に示すように、集積度が比較的高い集積回路素子3とバス内配線端子1を持った接続基板4とを一体に組合せたもので、前記CSP、BGAと称されるパッケージ電子部品である。接続基板4は多層回路が形成された多層のものであり、各バス内配線端子1の位置によって集積回路素子3との電気的な接続状態が変わる。従って、バス内配線端子1の位置を変えても集積回路素子3との基の接続状態にすることができる。

40

【 0 0 4 0 】

このような電子部品2を図2に示すように回路基板5に複数搭載して電子回路基板6を製造するのに、電子部品2間のバス内配線端子1どうしをバス内配線7によって電気的な接続を行うが、回路基板5の配線を検討する段階でバス内配線7を適正化する設計操作が行われる。

50

【 0 0 4 1 】

配線の適正化は、回路基板 5 上で電子部品 2 間に実際の配線を行うのに配線上や回路上に問題なくしかも容易に行える配線状態が得られるように設計操作することであり、配線の作業速度の低下、回路基板の材料費の増大に係る中で、配線の難度に係る配線の交叉数、信号伝達の遅延に係る配線の長さが、適正化の重要な評価項目となる。これを、配線適正化の評価関数として示せば、 $F(\text{全配線}) = \text{配線の交叉数} + \text{配線長}$ と表すことができ、これを最小にすることが最適化になる。しかし、上記したように数千本にも及ぶバス内配線につきこのような最適化の操作は試行錯誤し短時間に行えない。

【 0 0 4 2 】

これに対処するのに本発明者は、図 1 1 に示すように、各バスのバス内配線を各バスごとに対応した 1 つずつに束線化して単純化した少ない配線状態でのバス間における適正化の操作を行って後、各バスごとのバス内配線どうしの適正化を行うことを着眼した。

【 0 0 4 3 】

前記バスに関して適正化するため、バスに限定して前記評価関数を見直せば、前記評価関数 F は、

$F(\text{バス}) = \text{バスどうしの交叉数} + \text{同一バスにおけるバス内配線の交叉数} + \text{バスごとのバス内配線の平均長} + \text{バスごとのバス内配線の平均長との差}$

と変化し、上記の評価関数 F は、

$F_1(\text{バス}) = \text{束線の交叉数} + \text{束線長}$

$F_2(\text{バス}) = \text{同一バスにおけるバス内配線どうしの交叉数} + \text{バスごとのバス内配線の平均長との差}$

と、2つの評価関数 F_1 、 F_2 に分けることができる。ここで、図 3 に例示するバス 1 1 におけるバス内配線 1 1 a ~ 1 1 n についての束線を図 4 に例示するようなバス配線 2 1 の始端 2 1 s t から終端 2 1 e n までのバス配線 2 1 として取り扱い、その交叉数と配線長とを重みとしたときの重みの大きさを配線の不適正度の評価項目とした配線の評価によってバス配線 2 1 の適正化操作を行う。次いで、適正化した各バス配線 2 1 ごとに対応するバス内配線どうしにおいて、同様な不適正度の評価項目とした配線の評価を行ってバス内配線の適正化操作を行う。適正化は上記評価関数 F 、 F_1 、 F_2 が最小となるように行うのが最適である。実際の配線状態でいうと、配線の交叉数が 0、配線の長さが電子部品 2 の許容隣接距離一杯まで接近させて最短となる状態が得られるのが最適である。しかし、そのような配線状態まで適正化を集束させなくても図 2 に示すような多層配線された回路基板 5 を用いて配線の交叉部での接触や邪魔のし合いが解消するなどにより実用上問題がない場合があり、不適精度が実用上問題ない程度以下となるまで適正化できれば十分である。

【 0 0 4 4 】

そこで、本実施の形態の配線適正化方法は、複数の電子部品 2 における各バス内配線端子 1 に図 2 に例示するような各バス内配線 7 の始端 7 s t ないし終端 7 e n を接続する配線を行うのに、まず、バスそれぞれにつきバス内配線 7 を 1 つに束線化したときのバス配線 2 1 におけるバス配線パラメータを用紙やボードなどの人手による描画面、各種図形操作機器の表示画面を含む図 1 0 に例示するような画面 3 1 上で操作して得た図 5 ~ 図 7 に例示するような仮想バス配線状態 2 1 a ~ 2 1 e の配線の不適正度を上記のようなあるいは他の所定のバス配線評価項目によって評価し、図 5 に示すバス配線 2 1 a ~ 2 1 e の交叉数が多く長い配線状態を、図 6 に示すように各バス配線 2 1 a ~ 2 1 d のように交叉数を 0 とし、図 7 に示すように各バス配線 2 1 a ~ 2 1 e の交叉数が 0 でしかも十分に短くなるように操作して、不適精度が所定以下となる図 7 に例示するような仮想バス配線状態 2 1 a ~ 2 1 e のバス配線パラメータを選択する。

【 0 0 4 5 】

次いで、前記選択した各バス配線パラメータに従った図 7 に例示するようなバス配線 2 1 a ~ 2 1 e のそれぞれにつき、バス内配線パラメータを図 1 0 に例示するように画面 3 1 上で操作して図 9 や図 1 0 に例示するような仮想バス内配線状態 1 1 a ~ 1 1 n を個別に

10

20

30

40

50

得て、つまり各バス配線に対応するバス内配線状態に復元して、適正化操作を行う。各バス配線 2 1 a ~ 2 1 e ごとのバス内配線状態 1 1 a ~ 1 1 n への復元は、図 8 に示すようにバス配線パラメータに含まれる始端 2 1 s t、終端 2 1 e n に対応するバス内配線端子 1 の図 8 に黒塗りして示す配置域データないしはこれに代わるバス内配線端子 1 の位置データ群から、対応するバスに含まれる図 3、図 9、図 10 に例示するようなバス内配線 1 1 a ~ 1 1 n の数と、それぞれのバス内配線 1 1 a ~ 1 1 n を始端 1 1 s t と終端 1 1 e n とが得られ、これらバス内配線 1 1 a ~ 1 1 n の始端 1 1 s t と終端 1 1 e n とに必要な数のバス内配線 1 1 a ~ 1 1 n をバス内配線パラメータに従って対応するものどうしに振り分け配線することにより行うことができ、バス配線 2 1 a ~ 2 1 e ごとに得たバス内配線状態 1 1 a ~ 1 1 n につき配線の不適正度を上記のようなあるいは他の所定のバス内配線評価項目に従って評価し、不適正度が所定以下となる図 9 や図 10 に例示するようなバス内配線 1 1 a ~ 1 1 n のバス内配線パラメータを選択し、選択したバス内配線パラメータを配線データとすることを個別に行う。なお、図 9 は図 7 に示す適正化されたバス配線 2 1 a ~ 2 1 e における 4 つの電子部品 2 のうち部品 A、D 間のバス配線 2 1 b についてバス内配線 1 1 a ~ 1 1 n に復元し適正化する状態を示している。

10

【 0 0 4 6 】

このように、バスそれぞれにつきバス内配線 7 を 1 つに束線化したときのバス配線パラメータを前記画面 3 1 などの適宜な画面上で操作して仮想バス配線状態 2 1 a ~ 2 1 e が得られ、各バス内配線 7 をバス配線 2 1 単位で見たバス配線数にまで集約し、例えば配線が数十分の一となる簡単な配線状態に擬制して視認できるので、所定のバス配線評価項目に従った配線の適正、不適正の評価が容易に行えるようになるし、配線が不適正な場合でも、そのままの画面上で、あるいはバス配線パラメータを操作して画面上の仮想バス配線状態 2 1 a ~ 2 1 e を幾通りか変えて見ながら、適正化への変化を求めやすいので、仮想バス配線 2 1 a ~ 2 1 e を不適正度が所定以下になるまで比較的短時間に適正化し選択することができる。

20

【 0 0 4 7 】

さらに、前記選択したときの各バス配線パラメータに従ったバス配線 2 1 a ~ 2 1 e のそれぞれにつき、バス内配線パラメータを前記画面 3 1 などの適宜な画面上で操作して対応する 1 つのバス内での限られた少ない配線数となる実際に則した仮想バス内配線状態 1 1 a ~ 1 1 n を個別に得て視認できるので、所定のバス内配線評価項目に従った配線の適正、不適正の評価が選択した各バス配線 2 1 a ~ 2 1 e ごとに整理して容易に行えるようになるし、配線が不適正な場合でも、そのままの画面上で、あるいはバス内配線パラメータを操作して画面上の仮想バス内配線状態 1 1 a ~ 1 1 n を幾通りか変えて見ながら、適正化への変化を求めやすいので、実際の配線に則した仮想バス内配線 1 1 a ~ 1 1 n を不適正度が所定以下になるまで比較的短時間に適正化して選択し、この選択に係るバス内配線パラメータを配線データとすることにより、不適正度が所定以下となるように実際のバス配線が行える。

30

【 0 0 4 8 】

以上から、容易かつ短時間にバス配線の適正化ができ、製品コストの低減が図れるとともに、不適正な配線設計されるのを防止することができる。

40

【 0 0 4 9 】

以上のように、バス配線 2 1 a ~ 2 1 e およびバス内配線 1 1 a ~ 1 1 n の各パラメータはバス配線 2 1 a ~ 2 1 e およびバス内配線 1 1 a ~ 1 1 n の始端 2 1 s t、1 1 s t と終端 2 1 e n、1 1 e n の位置として有効であり、さらに具体的には、バス配線 2 1 a ~ 2 1 e の始端 2 1 s t および終端 2 1 e n は、該当する前記複数の電子部品 2 に関する配置の位置と向きおよびそれらによって決まる各バス対応のバス内配線端子 1 の図 8 に黒塗りして例示するような集合域とである。また、バス内配線 1 1 a ~ 1 1 n の始端 1 1 s t および終端 1 1 e n は該当する電子部品 2 における、選択したバス配線 2 1 a ~ 2 1 e の始端 2 1 s t および終端 2 1 e n に対応するバス内配線端子集合域での図 3 に例示するような個別のバス内配線端子 1 の位置であって、復元するバス内配線状態 1 1 a ~ 1 1 n の

50

適正化のためにそれらの位置を入れ換えるのが適正化の自由度が高くなり好適である。さらに、電子部品 2 の配置位置と配置の向きも図 5 ~ 図 7 に示すようにバス配線 2 1 a ~ 2 1 e の適正化のために、対応するバス内配線端子 1 の配置域を交換することも適正化の自由度が高くなり好適である。

【 0 0 5 0 】

以上説明したところの配線適正化方法を要約すると、図 1 2 に示すようにバス束線化の工程と、電子部品 2 の配置向きの変更を含む配置交換の工程と、電子部品 2 上の各バス内配線端子 1 の位置交換の工程と、適正化した各バス配線ごとの適正化しながらバス内配線に復元する工程との組合せ操作となる。

【 0 0 5 1 】

前記仮想バス配線 2 1 において、1つのバス 1 1 に対応する図 3 に示すようなバス内配線端子 1 の集合域は、これに対応する図 3 に示すような個別のバス内配線端子 1 における 1 つに置き換えて図 4 に示すようなバス配線状態 2 1 を得ながらバス配線パラメータの操作を行うことにより、バス内配線 1 1 a ~ 1 1 n を束線化した仮想バス配線 2 1 が実際のバス内配線端子 1 を利用して、余分な仮想バス配線端子を想定せずに達成する利点があるし、束線化したバス配線状態 2 1 a ~ 2 1 e をそれらに対応するバス内配線状態 1 1 a ~ 1 1 n に分解して戻すときの各バス内配線 1 1 a ~ 1 1 n の始端域ないし終端域の現実的な基点となるので、混乱なく適正化操作ができる。

【 0 0 5 2 】

このとき置き換える 1 つのバス内配線端子 1 は、図 3 と図 4 の関係で示すようにバス内配線端子 1 の集合域の中央で、かつ電子部品 2 の外周に近いことを優先して選択する。これにより、束線化したバス配線 2 1 a ~ 2 1 e 個々につきバス内配線状態 1 1 a ~ 1 1 n に戻すときのバス内配線端子集合域に対応するバス内配線端子 1 群を、図 8 に黒塗りして示すように前記 1 つのバス内配線端子 1 を中心に電子部品 2 の外周に沿った両側と外周から奥側への必要端子数が得られるようにする選択をするだけの単純な操作で決定することができる。

【 0 0 5 3 】

また、電子部品 2 が、集積回路素子 3 とこれを搭載して自身のバス内配線端子 1 と種々に接続する接続基板 4 とを備えた接続基板付き電子部品 2 を少なくとも 1 つ含んでいるとき、バス配線 2 1 a ~ 2 1 e またはおよびバス内配線 1 1 a ~ 1 1 n の始端 2 1 s t、1 1 s t および終端 2 1 e n、1 1 e n は、少なくとも 1 つの前記接続基板付き電子部品 2 についての、接続基板 4 におけるバス内配線端子 1 を配置する位置に関する各バス配線 2 1 a ~ 2 1 e 対応のバス内配線端子集合域またはおよび各バス内配線対応の個別のバス内配線端子位置を含み、選択したバス内配線端子集合域またはおよび個別のバス内配線端子位置を、その選択に係る電子部品 2 を設計または製造するときのバス内配線端子 1 の配置データとすることにより、バス配線 2 1 a ~ 2 1 e またはおよびバス内配線 1 1 a ~ 1 1 n の適正化が、それらの始端 2 1 s t、1 1 s t ないし終端 2 1 e n、1 1 e n に対応する接続基板付き電子部品 2 のバス内配線端子集合域またはおよび個別のバス内配線端子 1 の位置の変更を含めてより高い自由度にてより容易に行えたとともに、そのときの位置変更のデータを接続基板付き電子部品 2 の設計ないしは製造のデータとすることにより、前記最適化に必要な接続基板付き電子部品 2 が製造され提供されるようにすることができる。

【 0 0 5 4 】

画面は図 1 0 に示すように図形操作機器 4 1 の図形操作画面 3 1 を用い、図形操作機器 4 1 へのバス配線パラメータの入力に従ったバス配線状態 2 1 a を表示し、入力したバス配線パラメータの切換え操作に従って前記バス配線状態 2 1 a ~ 2 1 e の表示を切換えながら前記評価に供するとともに、図形操作機器 4 1 へのバス内配線パラメータの入力に従ったバス内配線状態 1 1 a ~ 1 1 n を表示し、入力したバス内配線パラメータの切換え操作に従って前記バス内配線状態 1 1 a ~ 1 1 n の表示を切換えながら前記評価に供することにより、画面 3 1 上で視認しながらのバス配線状態 2 1 a ~ 2 1 e の適正化とバス内配線状態 1 1 a ~ 1 1 n の適正化とが図形操作機器 4 1 の自動データ処理機能を利用し人や他

10

20

30

40

50

の機器からのデータ入力とその切換えだけで連続して容易に達成することができる。データの入力は操作パネル 4 4 から人手によっても行えるが、電子部品 2 の種類やそのバス内配線端子 1 の位置、回路基板 5 や他の電子部品 2 との接続条件など、既に決まっているデータや配線パラメータは、そのデータを作り、あるいは記録している他の機器、たとえば、図 10 に示すような、回路基板 5 により実現する電子回路の電子部品 2 間の接続を伴う回路設計を行う回路キャド (CAD) 5 1 またはおよび接続基板付き電子部品 2 の接続基板 4 におけるバス内配線端子 1 と接続基板 4 に搭載する集積回路素子 3 との接続 7 1 の設計を行う電子部品キャド (CAD) 6 1 や、図 10 に示す記録媒体 5 6、6 6、4 5、アンテナ 4 7 を介した無線、アンテナを介さない有線による通信などによって自動入力して初期データとし、それを手入力により切換えていくのが入力作業合理化の上で好適である。

10

【0055】

特に、図形操作機器 4 1 が、回路基板 5 に搭載する電子部品 2 のバス内配線端子 1 を含む端子どうしの接続を設計する基板キャド (CAD) であることにより、従来の基板キャドにつき、バスそれぞれのバス内配線 1 1 a ~ 1 1 n の束線化処理と、その束線化処理データによる仮想バス配線状態 2 1 a ~ 2 1 e の表示処理の演算機能を付加するだけで実現することができる。

【0056】

バス配線 2 1 a ~ 2 1 e の評価項目はバス配線 2 1 a ~ 2 1 e の交叉数と長さで、これらを重みとしたときの重みの大きさを不適正度とし、バス内配線 1 1 a ~ 1 1 n の評価項目はバス内配線 1 1 a ~ 1 1 n の交叉数で、これを重みとしたときの重みの大きさを不適正度とすることにより、配線の交叉にて配線の難度、配線の長さにて信号伝達の遅延、全体的に配線の作業速度の低下、回路基板の材料費の増大、といった配線上重要な要因を容易かつ的確に評価することができ、高品質で配線作業が容易な配線状態となる配線データが短時間で得られる。

20

【0057】

また、バス 1 1 の束線化による電子部品 2 の配置の位置や向きの選択を伴う仮想バス配線 2 1 a ~ 2 1 e は、各バス 1 1 のバス内配線 1 1 a ~ 1 1 n の数、つまりバス幅を重みとしたときの重みの大きさを優先して順次行い、まだ選択されていない電子部品 2 の配置の位置またはおよび向きをバス配線パラメータとして選択することにより、問題が多く配線の自由度が小さいバス配線につき、問題が少なく配線自由度が高いバス配線が持つ高い自由度をまわし与える形で、全体のバス配線 2 1 a から 2 1 e の適正化を混乱や行き詰まりなく容易かつ短時間に達成しやすくなる。

30

【0058】

このような優先順位でのバス配線 2 1 a ~ 2 1 e の適正化を行うのに、入力したバス配線パラメータの切換え操作および選択は、一通り仮想配線した画面 3 1 上の各バス配線 2 1 a ~ 2 1 e につき、それらのバス内配線数を重みとして、重みの大きなバス配線 2 1 a ~ 2 1 e を優先した順序で行うことにより、仮想バス配線の全てを視認できる状態にて容易かつ正確に優先順位を設定し、適正化操作を混乱なく進めることができる。

【0059】

同系列のバス 1 1 またはおよび同系列の電子部品 2 は並列に配置すると、それらのバス配線が互いに平行でかつ近い電子部品 2 間に設定でき、それだけでバス配線の適正化ができ好適である。従って、同系列のバス 1 1 どうしまたはおよび同系列の電子部品 2 どうしについてのバス配線パラメータの切換えと選択の処理は行なわないでよい利点がある。

40

【0060】

以上のような配線適正化方法の操作を要約すると、1 つの例として、図 1 3 に示すように、バス 1 1 のバス幅を束線の重みとしてバス 1 1 を束線化する工程を行うのに次いで、束線の重みの大きな順に、まだ選択されていない電子部品 2 を選択する工程と、束線の束線の重みの大きな順に、交叉を削減し、配線長を短くするように選択した電子部品 2 を移動する工程と、同系列の束線、同一マスタの電子部品 2 は並列に並べる工程とを可能な範囲

50

で繰り返し、これが限界になると重みの大きな順にまだ選択されていない束線を選択する工程と、重みの大きな順に、交叉を削減し、配線長を短くするように選択した束線の始端と終端とを移動する工程と、同系列（同一マスタ）の束線は同時に始端、終端が移動するため束線を選択したと同じことにする工程、すなわち始端、終端の移動操作をジャンプする工程とを、該当束線がなくなるまで繰り返し、最後に、各バス内においてバス内配線に交叉が生じないように、またはすくなくなるように束線をバス内配線に復元する工程を行うことになる。

【 0 0 6 1 】

ここで、本実施の形態は、さらに、複数のバス 1 1 における各バス内配線 1 1 a ~ 1 1 n の始端 1 1 s t ないし終端 1 1 e n を接続するバス内配線端子 1 を持つ複数の電子部品 2 の各バス内配線端子 1 間の配線を、上記基板キャドである画面操作機器 4 1（以下基板キャド 4 1 に言い換える）、回路キャド 5 1、電子部品キャド 6 1 を用いて適正化するのに、基板キャド 4 1 にて、前記複数の電子部品 2 の仮想配置データの入力とその仮想配置状態の画面表示を伴い、この画面 3 1 上の電子部品 2 の仮想配置データおよび回路キャド 5 1 における電子部品 2 どちらの接続データ、電子部品キャド 6 1 またはおよび基板キャド 4 1 における電子部品 2 のバス内配線端子 1 の位置データを含み、バス内配線 1 1 a ~ 1 1 n を 1 つに束線化したときの前記画面 3 1 上の電子部品 2 におけるバス 1 1 対応のバス内配線端子集合域にある 1 つのバス内配線端子 1 間の仮想バス配線データを入力するとともに、その仮想バス配線状態 2 1 a ~ 2 1 e を画面表示することを、前記複数のバス 1 1 それぞれにつき行って後、この画面表示された仮想バス配線状態 2 1 a ~ 2 1 e における配線の不適正度を所定の評価項目により評価し、不適正度が所定以下になるように画面表示された仮想バス配線状態 2 1 a ~ 2 1 e の、電子部品 2 の向き変更、位置交換、電子部品 2 のバス内配線端子 1 の位置交換の少なくとも 1 つを伴うバス配線 2 1 a ~ 2 1 e の始端 2 1 s t ないし終端 2 1 e n の入れ換えを行い、不適正度が所定以下になる仮想バス配線 2 1 a ~ 2 1 e を選択する工程と、前記仮想バス配線状態 2 1 a ~ 2 1 e を選択した基板キャド 4 1 の画面 3 1 上で、バス 1 1 対応のバス内配線端子集合域にある個々のバス内配線端子 1 どちら間の仮想バス内配線データを基板キャド 4 1 に入力してその仮想バス内配線状態 1 1 a ~ 1 1 n を画面表示し、この画面表示した仮想バス内配線状態 1 1 a ~ 1 1 n における配線の不適正度を所定の評価項目により評価し、画面表示された仮想バス内配線状態 1 1 a ~ 1 1 n の、電子部品 2 におけるバス内配線端子 1 の位置交換を伴うバス内配線 1 1 a ~ 1 1 n の始端 1 1 s t ないし終端 1 1 e n の入れ換えを行い、不適正度が所定以下のバス内配線 1 1 a ~ 1 1 n を選択することを、前記選択された各バス配線 2 1 a ~ 2 1 e につき行なう工程と、前記工程で位置交換したバス内配線端子 1 があるとき、その交換データを電子部品キャド 6 1 またはおよび回路キャド 5 1 に入力し、この入力に従って電子部品キャド 6 1 またはおよび回路キャド 5 1 での接続データを書き換える工程と、を備え、選択した仮想バス内配線 1 1 a ~ 1 1 n でのバス内配線パラメータを配線データとすることも行う。

【 0 0 6 2 】

このようにすると、前記基板キャド 4 1 を用いたバス配線 2 1 a ~ 2 1 e およびバス内配線 1 1 a ~ 1 1 n の仮想配線とその適正化を、回路キャド 5 1 からの電子部品 2 どちらの接続データ、電子部品キャド 6 1 からの電子部品 2 のバス内配線端子 1 の位置データの自動的な初期入力を受けて容易に実現することができるし、バス配線 2 1 a ~ 2 1 e、バス内配線 1 1 a ~ 1 1 n の適正化において位置交換したバス内配線端子 1 があるとき、その交換データを電子部品キャド 6 1 またはおよび回路キャド 5 1 に入力し、この入力に従って電子部品キャド 6 1 またはおよび回路キャド 5 1 での接続データまたはおよびバス内配線端子 1 の位置データを書き換えるので、回路キャド 5 1 またはおよび電子部品キャド 6 1 にて先に設計された電子部品 2 どちらの接続データまたは電子部品 2 のバス内配線端子 1 の位置データを前記バス配線 2 1 a ~ 2 1 e またはおよびバス内配線 1 1 a ~ 1 1 n の適正化操作に有利に用いながら、配線の適正化のために先のデータを変更してもそれを回路キャド 5 1 またはおよび電子部品キャド 6 1 の既設計データに自動的に反映することが

10

20

30

40

50

でき、以降の電子部品 2、回路基板 5、および電子回路基板 6 の設計や製作に支障をきたすことがない。

【 0 0 6 3 】

このような操作のためには、基板キャド 4 1 の制御手段 4 3 と、回路キャド 5 1 の制御手段 5 3 と、電子部品キャド 6 1 の制御手段 6 3 とは、図 1 0 に示すように L A N、インターネット、記録媒体など何らかの形で双方向にデータ通信できるように接続しておく。また、各制御手段 4 3、5 3、6 3 はいずれも外部からの手入力手段としての操作パネル 4 4、5 4、6 4 を持ち、また、入、出力用の記録媒体 4 5、4 6 の組み、5 5、5 6 の組み、6 5、6 6 の組みとの接続部を持っている。また、回路キャド 5 1、電子部品キャド 6 1 も回路設計、接続基板付き電子部品設計のための図形操作の画面 5 8、6 8 を持つ

10

【 0 0 6 4 】

そこで、配線データは外部の記録媒体 4 6 に記録してデータの使用に供することができ、これにより配線データの可搬性、汎用性ができ、使用に便利である。もっとも、アンテナを介した無線、あるいはアンテナを介さない有線の通信によって使用や記録に供してもよく、この場合距離的制限がなくなる利点がある。また、基板キャド 4 1、回路キャド 5 1、電子部品キャド 6 1 における、記録媒体 4 5、4 6 の接続部、記録媒体 5 5、5 6 の接続部、記録媒体 6 5、6 6 の接続部のそれぞれは記録媒体への読み書き部としてもよく、この場合それぞれの接続部を 1 つにして記録媒体からの入力と記録媒体への出力とを切換えて行ってもよい。

20

【 0 0 6 5 】

以上のような配線適正化方法を達成する本実施の形態での配線適正化装置としては、複数のバス 1 1 における各バス内配線 1 1 a ~ 1 1 n の始端 1 1 s t または終端 1 1 e n を接続するバス内配線端子 1 を持つ複数の電子部品 2 の各バス内配線端子 1 間の配線適正化を行うために、バス 1 1 のバス内配線 1 1 a ~ 1 1 n を 1 つに束線化したときのバス 1 1 の始端 2 1 s t および終端 2 1 e n を含むバス配線パラメータに従ったバス配線状態 2 1 a ~ 2 1 e と、バス 1 1 の各バス内配線 1 1 a ~ 1 1 n の始端 1 1 s t および終端 1 1 e n を含むバス内配線パラメータに従ったバス内配線状態 1 1 a ~ 1 1 n とを画面表示する表示手段としての制御手段 4 3 の内部機能や専用制御装置および画面 3 1 と、バス配線パラメータおよびバス内配線パラメータを入力する第 1、第 2 の入力手段としての操作パネル 4 4 の内部機能や専用入力機器と、束線化したバス 1 1 の配線データおよび各バス 1 1 のバス内配線データを記憶する記憶手段 4 8 と、画面表示されたバス配線状態 2 1 a ~ 2 1 e を選択する第 1 の選択手段としての制御手段 4 3 の内部機能や専用機器と、画面表示されたバス内配線状態 1 1 a ~ 1 1 n を選択する第 2 の選択手段としての制御手段 4 3 の内部機能や専用の機器と、制御手段 4 3 の内部機能や専用機器である第 1 の入力手段からのバス配線パラメータの入力とその切り換え操作に従った仮想のバス配線状態 2 1 a ~ 2 1 e の前記制御手段 4 3 の内部機能や専用機器である表示手段による画面表示とその表示の切り換えを行い、制御手段 4 3 の内部機能や専用機器である第 1 の選択手段による選択操作があると、そのとき画面表示されているバス配線状態 2 1 a ~ 2 1 e のバス配線パラメータを記憶手段 4 8 に記憶するとともに、このバス配線状態 2 1 a ~ 2 1 e における各バス配線毎に制御手段 4 3 の内部機能や専用機器である第 2 の入力手段からの入力を受けつけ、記憶手段 4 8 に記憶された各バス配線毎に制御手段 4 3 の内部機能や専用機器である第 2 の入力手段からのバス内配線パラメータの入力とその切り換えに従った仮想のバス内配線状態 1 1 a ~ 1 1 n の制御手段 4 3 の内部機能と画面 3 1 や専用機器である表示手段による画面表示とその表示の切り換えを行い、各バス配線 2 1 a ~ 2 1 e ごとに制御手段 4 3 の内部機能や専用機器である第 2 の選択手段の選択操作があると、そのとき画面表示されているバス内配線状態 1 1 a ~ 1 1 n のバス内配線パラメータを配線データとして記憶手段 4 8 に記憶する制御手段 4 3 の内部機能や専用機器である今 1 つの制御手段と、を備えればよい。

30

40

【 0 0 6 6 】

50

これにより、第 1、第 2 の入力手段および第 1、第 2 の選択手段を用いた所定の順序での入力を伴い、上記のような各バス 1 1 についてのバス内配線 1 1 a ~ 1 1 n の適正化操作が自動的に容易に実現することができ、この場合の第 1 の入力手段、第 2 の入力手段はともに操作パネル 4 4 などによる手入力専用とすることができるし、記録媒体 4 5 や回路キヤド 5 1、電子部品キヤド 6 1 など他の機器、通信からのデータ入力をも併せ受け付けて初期入力などが行われるようにもできる。しかし、手入力の方式は操作パネル 4 4 のキーの他や画面 3 1 上のタッチキーなどどのようにしてもよい。

【 0 0 6 7 】

この場合、画面表示される各回のバス配線状態 2 1 a ~ 2 1 e またはおよびバス内配線状態 1 1 a ~ 1 1 n での各配線の交叉点数と配線長とを演算により求め、演算結果を制御手段 4 3 の内部機能と画面 3 1 または専用機器である前記表示手段により画面表示する制御手段 4 3 の内部機能や専用機器である演算手段を備えたものとして行うことができ、このようにすると、評価項目が目視判断によらずに自動的に得られるので、配線の適正化作業がより簡単になる。しかも、種々な配線状態でのデータを記憶しておけば、それらのうちの最適なものを自動抽出することができ、自動抽出した配線状態で満足であれば適正化を停止し、満足でなければそのような自動抽出を満足な配線状態が得られるまで繰り返し行ってもよい。

10

【 0 0 6 8 】

演算を行う制御手段 4 3 の内部機能などが、各バス 1 1 のバス内配線数を重みとして重みの大きなバス 1 1 を優先して、バス配線状態 2 1 a ~ 2 1 e が選択されるまでのバス配線パラメータの切換え操作が順次に行われるように優先順位を指定することにより、問題が多く配線の自由度が小さいバス配線につき、問題が少なく配線自由度が高いバス配線を持つ高い自由度をまわし与える形で行うバス配線 2 1 a ~ 2 1 e の適正化が、自動的に設定される優先順位に従って混乱や誤判断なしに行える。

20

【 0 0 6 9 】

上記各場合の配線適正化装置において、回路キヤド 5 1、電子部品キヤド 6 1 を組み合わせ備え、回路キヤド 5 1 はこれで設定された各バス内配線端子 1 間の配線接続データをバス配線パラメータおよびバス内配線パラメータとして前記制御手段 4 3 に出力する制御手段 5 3 の内部機能や専用機器である出力制御手段を有し、電子部品キヤド 6 1 はこれで設定された接続基板付き電子部品 2 の接続基板 4 におけるバス内配線端子 1 と集積回路素子 3 との接続データをバス配線パラメータおよびバス内配線パラメータとして前記制御手段 4 3 に出力し、出力した接続データが出力先で切換えられた情報を前記制御手段 4 3 を通じて入力する制御手段 6 3 の内部機能や専用機器である入出力制御手段を有していることにより、基板キヤド 4 1、回路キヤド 5 1、電子部品キヤドを 6 1 用いた上記配線適正化方法を混乱なくより容易に実現することができる。

30

【 0 0 7 0 】

また、本実施の形態は、接続基板付き電子部品 2 の特徴ある設計装置も構成している。これについて述べると、接続基板付き電子部品 2 の接続基板 4 におけるバス内配線端子 1 と接続基板 4 に搭載する集積回路素子 3 との接続パラメータの入力に従った接続状態を画面表示する制御手段 6 3 の内部機能と画面 6 8 や専用機器である表示手段と、回路基板 5 に搭載される接続基板付き電子部品 2 を少なくとも 1 つを含む電子部品 2 どちらのバス配線パラメータおよびバス内配線パラメータの入力に従ったバス配線状態およびバス内配線状態を画面表示して基板設計を行う基板キヤド 4 1 と、回路基板 5 により実現する電子回路の電子部品 2 間の接続を伴う回路設計を行う回路キヤド 5 1 と、前記接続パラメータを入力する操作パネル 6 4 や専用機器である第 3 の入力手段と、回路キヤド 5 1 からの入力を受け付けた接続基板 4 におけるバス内配線端子 1 と集積回路素子 3 との接続パラメータおよび前記第 3 の入力手段から入力された接続パラメータに従った接続状態の前記画面 6 8 などの表示手段による画面表示を行って基板付き電子部品 2 の接続設計に供し、その接続設計データをバス配線ないしはバス内配線のパラメータとして基板キヤド 4 1 に入力して基板キヤド 4 1 での基板設計に供し、基板キヤド 4 1 にて基板設計上接続データが変更さ

40

50

れたとき、その変更接続データを既設計接続データと置き換えて画像表示するとともに接続基板付き電子部品2の設計データとする制御手段63の内部機能や専用機器である制御手段と、を備えて構成する。

【0071】

これにより、回路キャド51にすでにある電子部品2間の接続パラメータまたはおよび操作パネル64などの第3の入力手段によって入力された接続パラメータに従った接続状態を画面68に画面表示しながら接続基板付き電子部品2の接続設計に供する一方、この接続設計データを基板キャド41でのバス配線21a~21eないしはバス内配線11a~11nの配線パラメータとした基板設計に供しながら、この基板設計での配線状態の選択上接続基板付き電子部品2における接続基板4のバス内配線端子1と集積回路素子3との接続データが変更されたとき、基板キャド41での配線状態の選択を優先して、その変更接続データを既設計接続データと置き換え、基板キャド41において決定される回路基板5上の複数の電子部品2間でのバス内配線状態11a~11nに適合する接続基板付き電子部品2の設計を制御手段63などの制御によって自動的に達成することができる。

10

【0072】

さらに、本実施の形態では、上記各場合の配線適正化方法、または配線適正化装置、または記録媒体、または電子部品の設計装置にて設定される接続データに従って接続基板4のバス内配線端子1と集積回路素子3との接続を行うことにより、それぞれの利点を活かして実際の配線に必要な接続基板付き電子部品2を容易に製造する製造方法も構成する。

【0073】

20

【発明の効果】

本発明によれば、以上の説明から明らかなように、複数の電子部品のバス内配線端子におけるバス対応のバス内配線を容易かつ短時間に適正化することができ、バス内配線端子を持った電子部品の生産の早期立ち上げと、回路基板の低コスト化が図れる。

【図面の簡単な説明】

【図1】本発明の実施の形態に係る配線適正化方法と装置、それらによる接続基板付き電子部品の設計、製造方法の対象となる接続基板付き電子部品の1つの例を示す断面図である。

【図2】図1の接続基板付き電子部品どうしの回路基板上でのバス内配線による接続状態の1つの例を示す電子回路基板の断面図である。

30

【図3】接続基板付き電子部品の1つのバスに対応するバス内配線状態の1つの例を示す説明図である。

【図4】図3の1つのバスに対応するバス内配線状態を束線化したバス配線状態の1つの例を示す説明図である。

【図5】回路基板上での複数の接続基板付き電子部品間での束線化したバスの配線状態の不適正度が高い時点での配線状態を示す平面図である。

【図6】回路基板上での複数の接続基板付き電子部品間での束線化したバスの配線状態の不適正度が中ぐらいに低下した時点での配線状態を示す平面図である。

【図7】回路基板上での複数の接続基板付き電子部品間での束線化したバスの配線状態の不適正度が所定以下となった時点での配線状態を示す平面図である。

40

【図8】電子部品間における束線化したバス配線とその始端および終端に対応するバス内配線端子域とそこにあるバス内配線端子群を黒塗りして示す説明図である。

【図9】図7の適正化されたバス配線状態での電子部品A、D間における束線化したバス配線をそれに対応するバス内配線状態に復元した状態を示す説明図である。

【図10】基板キャド、回路キャド、電子部品キャドの相互を接続して構成した配線適正化装置、接続基板付き電子部品の設計装置を示すブロック結線図である。

【図11】本発明の実施の形態に係る配線適正化方法の基本操作を示すフローチャートである。

【図12】図11の配線適正化方法の操作をやや具体的に示した1つの例を示すフローチャートである。

50

【図 1 3】図 1 2 の配線適正化方法の操作をさらに具体的に示した 1 つの例を示すフローチャートである。

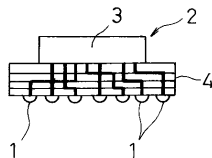
【符号の説明】

- 1 バス内配線端子
- 2 電子部品
- 3 集積回路素子
- 4 接続基板
- 5 回路基板
- 6 電子回路基板
- 7、11a ~ 11n バス内配線
- 7st、11st 始端
- 7en、11en 終端
- 11 バス
- 21、21a ~ 21e バス配線
- 21st 始端
- 21en 終端
- 31、58、68 画面
- 41 図形操作機器（基板キヤド）
- 51 回路キヤド
- 61 電子部品キヤド
- 43、53、63 制御手段
- 44、54、64 操作パネル
- 45、46、55、56、65、66 記憶媒体
- 47 アンテナ
- 48 記憶手段

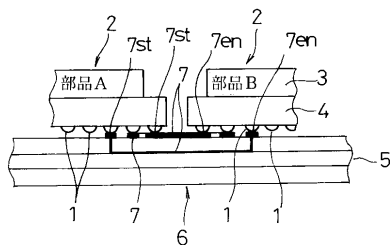
10

20

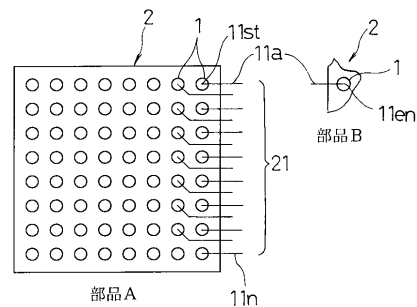
【図 1】



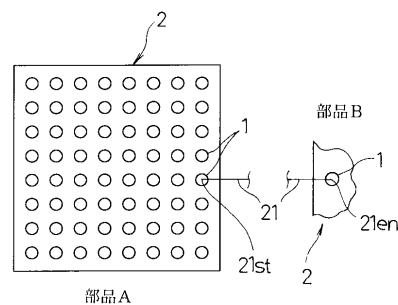
【図 2】



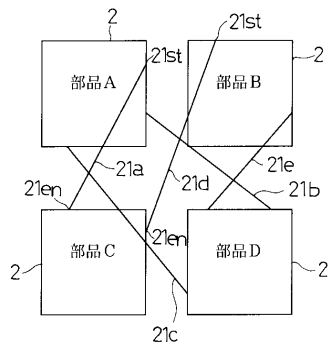
【図 3】



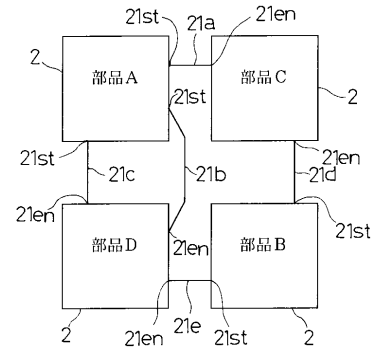
【図 4】



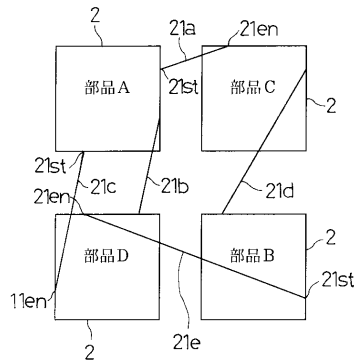
【図 5】



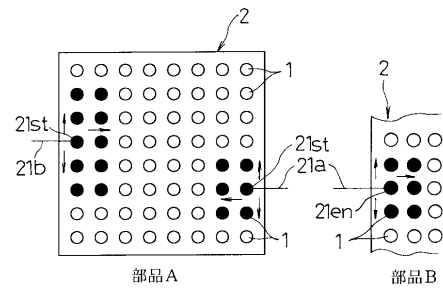
【図 7】



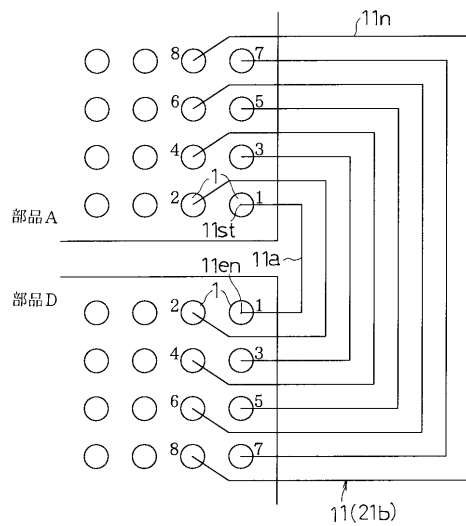
【図 6】



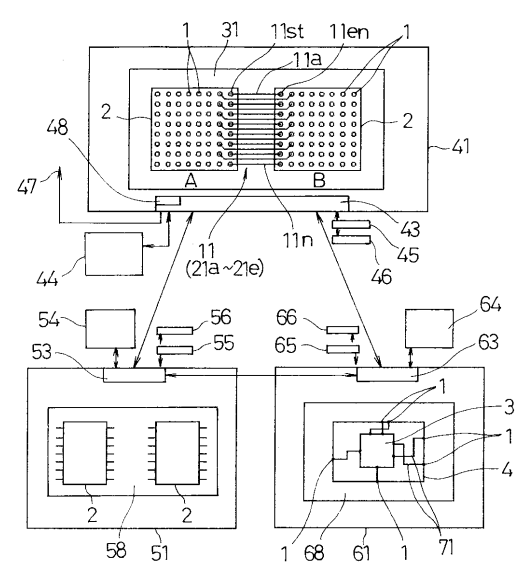
【図 8】



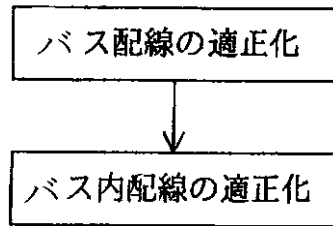
【図 9】



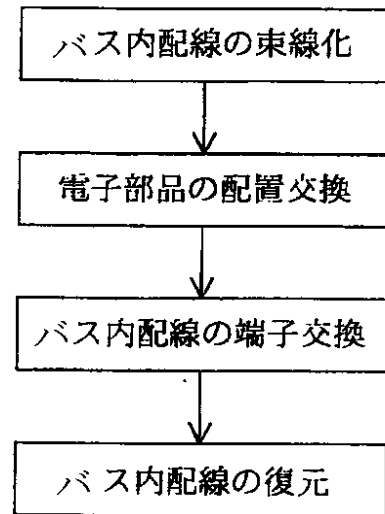
【図 10】



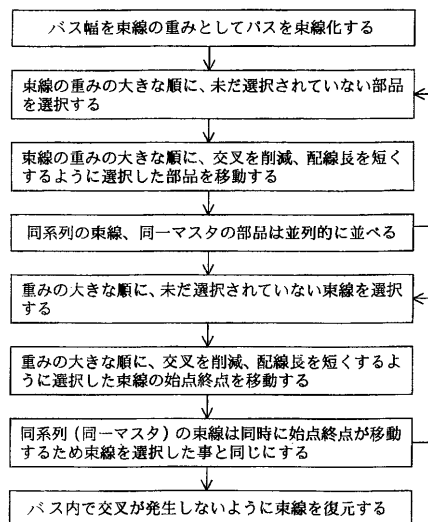
【図 1 1】



【図 1 2】



【図 1 3】



フロントページの続き

(72)発明者 山崎 孝

神奈川県横浜市港北区綱島東四丁目3番1号 松下通信工業株式会社内

審査官 平野 崇

(56)参考文献 特開平08-006972(JP,A)

(58)調査した分野(Int.Cl., DB名)

G06F 17/50

H05K 3/00