

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成19年4月12日(2007.4.12)

【公開番号】特開2002-202891(P2002-202891A)

【公開日】平成14年7月19日(2002.7.19)

【出願番号】特願2000-402421(P2000-402421)

【国際特許分類】

G 06 F 9/46 (2006.01)

F 02 D 45/00 (2006.01)

【F I】

G 06 F 9/46 3 4 0 B

F 02 D 45/00 3 7 6 B

【手続補正書】

【提出日】平成19年2月27日(2007.2.27)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0028

【補正方法】変更

【補正の内容】

【0028】

アプリケーション処理(S8)は、複数のアプリケーションプログラム1、アプリケーションプログラム2、…、アプリケーションプログラムkで構成されており、各アプリケーションプログラムは直接I/Oへの入出力処理を行わないように構成してある。すなわち入力は、メモリを媒介して、特許請求の範囲における入力処理に相当する入力層(S6)の入力処理と、S7の入力調停処理に相当する)によって行き、出力は、メモリを媒介して、特許請求の範囲における出力処理に相当する出力層(S9の出力調停処理と、S10の出力処理に相当する)によって行うのである。