

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成 19 年 4 月 12 日 (2007.4.12)

【公開番号】特開 2002-202891 (P2002-202891A)

【公開日】平成 14 年 7 月 19 日 (2002.7.19)

【出願番号】特願 2000-402421 (P2000-402421)

【国際特許分類】

G 0 6 F 9/46 (2006.01)

F 0 2 D 45/00 (2006.01)

【F I】

G 0 6 F 9/46 3 4 0 B

F 0 2 D 45/00 3 7 6 B

【手続補正書】

【提出日】平成 19 年 2 月 27 日 (2007.2.27)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 2 8

【補正方法】変更

【補正の内容】

【0 0 2 8】

アプリケーション処理 (S 8) は、複数のアプリケーションプログラム 1、アプリケーションプログラム 2、...、アプリケーションプログラム k で構成されており、各アプリケーションプログラムは直接 I / O への入出力処理を行わないように構成してある。すなわち入力は、メモリを媒介して、特許請求の範囲における入力処理に相当する入力層 (S 6 の入力処理と、S 7 の入力調停処理に相当する) によって行い、出力は、メモリを媒介して、特許請求の範囲における出力処理に相当する出力層 (S 9 の出力調停処理と、S 10 の出力処理に相当する) によって行うのである。