

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 29 年 12 月 21 日 (2017.12.21)

【公表番号】特表 2017-523683 (P2017-523683A)

【公表日】平成 29 年 8 月 17 日 (2017.8.17)

【年通号数】公開・登録公報 2017-031

【出願番号】特願 2016-573810 (P2016-573810)

【国際特許分類】

H 0 4 N 19/70 (2014.01)

H 0 4 N 19/30 (2014.01)

【F I】

H 0 4 N 19/70

H 0 4 N 19/30

【手続補正書】

【提出日】平成 29 年 11 月 7 日 (2017.11.7)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

ビデオデータの複数のレイヤを有するビットストリームを符号化するための方法であって、ビデオデータの前記複数のレイヤはベースレイヤを含み、前記方法は、

前記ビットストリーム内に、複数の出力レイヤセット (O L S) を示す 1 つまたは複数のシンタックス要素を生成することと、各 O L S は前記複数のレイヤのうちの 1 つまたは複数の レイヤを有し、前記 1 つまたは複数の シンタックス要素は、前記複数の O L S の各 O L S についてのプロファイル、ティア、およびレベル (P T L) 情報をさらに示し、

ビデオパラメータセット (V P S) 中に前記 1 つまたは複数のシンタックス要素を含む前記複数のレイヤを符号化することと、

を備える、方法。

【請求項 2】

前記 V P S は第 0 の O L S についての P T L 情報を示す、請求項 1 に記載の方法。

【請求項 3】

前記第 0 の O L S についての前記 P T L 情報は、前記 V P S の V P S 拡張部分中に含まれる、請求項 2 に記載の方法。

【請求項 4】

ビデオデータの複数のレイヤを有するビットストリームを符号化するためのデバイスであって、ビデオデータの前記複数のレイヤはベースレイヤを含み、前記デバイスは、

ビデオデータの前記複数のレイヤを記憶するように構成されたメモリと、

前記メモリに動作可能に結合され、

前記ビットストリーム内に、複数の出力レイヤセット (O L S) を示す 1 つまたは複数のシンタックス要素を生成することと、各 O L S は前記複数のレイヤのうちの 1 つまたは複数の レイヤを有し、前記 1 つまたは複数の シンタックス要素は、前記複数の O L S の各 O L S についてのプロファイル、ティア、およびレベル (P T L) 情報をさらに示し、

ビデオパラメータセット (V P S) 中に前記 1 つまたは複数のシンタックス要素を含む前記複数のレイヤを符号化することと、

を行うように構成された少なくとも 1 つのプロセッサと、

を備える、デバイス。

【請求項 5】

前記少なくとも 1 つのプロセッサは、前記 V P S 中に第 0 の O L S についての P T L 情報を示すようにさらに構成された、請求項 4 に記載のデバイス。

【請求項 6】

前記少なくとも 1 つのプロセッサは、前記 V P S の V P S 拡張部分中に前記第 0 の O L S についての前記 P T L 情報を示すようにさらに構成された、請求項 5 に記載のデバイス。

【請求項 7】

ビデオデータを復号するための方法であって、

ビデオデータの複数のレイヤを有するビットストリームを受信することと、ビデオデータの前記複数のレイヤはベースレイヤとビデオパラメータセット (V P S) とを含み、前記 V P S は、複数の出力レイヤセット (O L S) と、前記複数の O L S の各 O L S についてのプロファイル、ティア、およびレベル (P T L) 情報とを示し、

前記 1 つまたは複数のレイヤ から 1 つの O L S をターゲット O L S として選択することと、

前記 V P S 中でシグナリングされる P T L 情報に基づいて、前記ターゲット O L S を復号することと、

を備える、方法。

【請求項 8】

前記ターゲット O L S は第 0 の O L S であり、前記 V P S は前記第 0 の O L S についての P T L 情報を含む、請求項 7 に記載の方法。

【請求項 9】

前記第 0 の O L S についての前記 P T L 情報は、前記 V P S の V P S 拡張中に含まれる、請求項 8 に記載の方法。

【請求項 10】

ビデオデータを復号するためのデバイスであって、

ビデオデータの複数のレイヤを有するビットストリームを記憶するように構成されたメモリと、ビデオデータの前記複数のレイヤはベースレイヤとビデオパラメータセット (V P S) とを含み、前記 V P S は、複数の出力レイヤセット (O L S) と、前記複数の O L S の各 O L S についてのプロファイル、ティア、およびレベル (P T L) 情報とを示し、前記メモリに動作可能に結合され、

前記 1 つまたは複数のレイヤ から 1 つの O L S をターゲット O L S として選択することと、

前記 V P S 中でシグナリングされる P T L 情報に基づいて、前記ターゲット O L S を復号することと、

を行うように構成された少なくとも 1 つのプロセッサと、

を備える、デバイス。

【請求項 11】

前記ターゲット O L S は第 0 の O L S であり、前記 V P S は前記第 0 の O L S についての P T L 情報を含む、請求項 10 に記載のデバイス。

【請求項 12】

前記第 0 の O L S についての前記 P T L 情報は、前記 V P S の V P S 拡張中に含まれる、請求項 11 に記載のデバイス。