【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第３区分
【発行日】平成19年4月5日(2007.4.5)

【公開番号】特開2001-318877(P2001-318877A)
【公開日】平成13年11月16日(2001.11.16)
【出願番号】特願2000-133963(P2000-133963)
【国際特許分類】
Ｇ０６Ｆ　13/14　(2006.01)
Ｈ０４Ｌ　12/28　(2006.01)
Ｈ０４Ｌ　29/02　(2006.01)
【ＦＩ】
Ｇ０６Ｆ　13/14　３２０Ｋ
Ｈ０４Ｌ　12/28　２００Ａ
Ｈ０４Ｌ　12/28　２０７
Ｈ０４Ｌ　13/00　３０１Ｚ

【手続補正書】
【提出日】平成19年2月9日(2007.2.9)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】特許請求の範囲
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
複数の物理エントリによって構成された１つの論理エントリであるノードを備え、
上記物理エントリは、論理エントリであるユニットと、該ユニットのための記憶部とを有し、
上記記憶部には、上記ユニットに割り当てられたアドレス空間内の記憶情報が記憶されていることを特徴とする電子機器。
【請求項２】
上記物理エントリは、他の物理エントリとの通信のための通信部を有することを特徴とする請求項１に記載の電子機器。
【請求項３】
上記物理エントリは、論理エントリであるサブユニットを有することを特徴とする請求項１に記載の電子機器。
【請求項４】
上記物理エントリは、上記サブユニットのための記憶部をさらに有し、上記記憶部には、上記サブユニットに割り当てられたアドレス空間内の記憶情報が記憶されていることを特徴とする請求項３に記載の電子機器。
【請求項５】
上記物理エントリは、他の物理エントリとの通信のための通信部を有することを特徴とする請求項３に記載の電子機器。
【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】００１１
【補正方法】変更
【補正の内容】
【００１１】

【課題を解決するための手段】

この発明に係る電子機器は、複数の物理エントリによって構成された１つの論理エントリであるノードを備えるものである。例えば、物理エントリは、論理エントリであるユニットまたはサブユニットを有する。また、物理エントリは、上記ユニットまたはサブユニットのための記憶部をさらに有し、この記憶部にはユニットまたはサブユニットに割り当てられたアドレス空間内の記憶情報が記憶されている。