

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁵
H01L 31/18

(11) 공개번호 특1990-0015360
(43) 공개일자 1990년10월26일

(21) 출원번호 특1990-0003377
(22) 출원일자 1990년03월14일
(30) 우선권주장 8905910.9 1989년03월15일 영국(GB)
(71) 출원인 챔피언 스파크 플렉 유럽 에스. 에이
벨기에왕국 7120빈쉬 2A 애비뉴 레오폴드 III
(72) 발명자 피터 하우스
영국 브라이튼 21 밀너 로드
(74) 대리인 김서일, 박종길

심사청구 : 없음

(54) 감광반도체를 가지는 전자스위치

요약

내용 없음.

대표도

도1

명세서

[발명의 명칭]

감광반도체를 가지는 전자스위치

[도면의 간단한 설명]

제1도 반도체 · 기판 실시예의 평면도,

제2도는 제1도의 II-II선 단면도, 제3도는 제1도의 III-III선 단면도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

감광반도체(1,11,21) 및 반도체를 조사하여 도통시키는 광원(14,24)으로 이루어지는 전자스위치에 있어서, 감광반도체는 63내지 74중량%의 카드뮴, 16내지 24중량%의 셀레늄, 8 내지 14중량%의 황, 0.1내지 1 중량%의 염소 및 0.005내지 0.1중량%의 동을 함유하는 소결된 혼합물인 것을 특징으로 하는 전자스위치.

청구항 2

제1항에 있어서, 상기 반도체(1,11,21)는 전기절연기판(2,12,22)위에 점착층의 형태로 된 것을 특징으로 하는 전자스위치.

청구항 3

제2항에 있어서, 상기 두개의 점착성의 소정간격의 전극층(3A,3B:13A,13B:23A,23B)은 소결 반도체층(1,11,21)위에 배설된 것을 특징으로 하는 전자스위치.

청구항 4

제1항에 있어서, 전기절연기판, 기판위의 두개의 점착성의 소정간격이 전극층, 및 그 사이에 전극층과 기판에 중첩되는 소결반도체 조성물의 점착층으로 이루어지는 것을 특징으로 하는 전자스위치.

청구항 5

제3항 또는 제4항에 있어서, 상기 전극층(3A,3B:13A,13B:23A,23B)은 은, 인듐 또는 알루미늄 또는 은, 인

등 또는 알미늄이 함유된 에폭시수지로 형성되는 것을 특징으로 하는 전자스위치.

청구항 6

제2항 내지 제5항중 어느 한항에 있어서, 상기 점착성 반도체층(11,21) 및 기판(12,22)은 중공원통의 형태인 것을 특징으로 하는 전자스위치.

청구항 7

제6항에 있어서, 상기 광원(14,24)은 원통의 종축상에 위치하는 것을 특징으로 하는 전자스위치.

청구항 8

제1항 내지 제7항중 어느 한항에 있어서, 상기 광원은 하나 이상의 발광다이오드(24)인 것을 특징으로 하는 전자스위치.

청구항 9

제1항 내지 제7항중 어느 한항에 있어서, 상기 광원은 500내지 900nm의 파장을 가지는 광을 방사하는 글로우 방전등(14)인 것을 특징으로 하는 전자스위치.

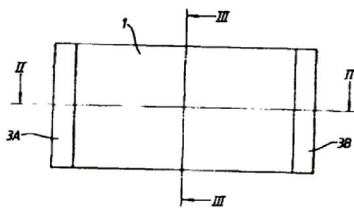
청구항 10

35내지 55중량%의 셀렌화카드뮴과, 35내지 55중량%의 황산카드뮴과, 5내지 15중량%의 염화카드뮴과, 0.01내지 0.1중량%의 염화등과, 결합제 및 휘발액으로 이루어지는 미세하게 분쇄된 분말 혼합물의 페이스트를 형성하고, 이 페이스트의 코팅을 전기절연기판에 도포하여 코팅을 건조시키고, 건조된 코팅을 540℃내지 800℃의 온도로 소결하여 기판위에 감광반도체의 점착층을 형성하고, 점착성의 소정간격의 전극층을 반도체층의 상하 어느 한쪽에 배설하고, 코팅된 기판을 광원과 함께 조립하는 것을 특징으로 하는 제1항에 의한 전자스위치의 제조방법.

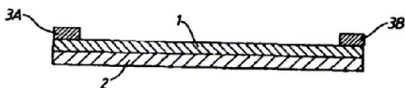
※참고사항:최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2



도면3

