

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成20年12月25日 (2008.12.25)

【公開番号】特開2008-89994(P2008-89994A)

【公開日】平成20年4月17日 (2008.4.17)

【年通号数】公開・登録公報2008-015

【出願番号】特願2006-270884(P2006-270884)

【国際特許分類】

G 0 2 F 1/1368 (2006.01)

G 0 2 F 1/1333 (2006.01)

G 0 2 F 1/1343 (2006.01)

【F I】

G 0 2 F 1/1368

G 0 2 F 1/1333 5 0 0

G 0 2 F 1/1343

【手続補正書】

【提出日】平成20年11月7日 (2008.11.7)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

背面パネルと前面パネルとで液晶層を挟持した画像表示装置であって、

前記背面パネルは、

透明基板と、

前記透明基板の前記液晶層側に形成された複数色のカラーフィルタ層と、

前記複数色のカラーフィルタ層の上層に形成される駆動素子の構成層と、該駆動素子で駆動される駆動電極と、該駆動電極と共に前記液晶層の液晶分子の配向を制御する電界を形成するための対向電極とを埋設した接着層と、

前記液晶層との界面に形成された配向膜とを有し、

前記背面パネルの前記液晶層との界面が、前記複数色のカラーフィルタのそれぞれで形成される複数の画素に亘って一様な平坦面であることを特徴とする画像表示装置。

【請求項 2】

請求項 1 において、

前記背面パネルの前記配向膜の下層に、前記駆動素子の構成層、前記接着層、あるいは前記カラーフィルタからの不純物が前記液晶層に拡散するのを防止する機能を持つストッパ層を有することを特徴とする画像表示装置。

【請求項 3】

請求項 1 又は 2 において、

前記駆動素子は前記複数色のカラーフィルタの隣接境界領域に配置され、該隣接境界領域に前記駆動素子に対して前記透明基板側から入射する光を遮断する遮光層を有することを特徴とする画像表示装置。

【請求項 4】

請求項 3 において、

前記遮光層は、前記駆動素子と前記複数色のカラーフィルタの隣接境界領域との間に有することを特徴とする画像表示装置。

**【請求項 5】**

請求項 3 において、

前記遮光層は、前記複数色のカラーフィルタの隣接境界領域と前記透明基板との間に有することを特徴とする画像表示装置。

**【請求項 6】**

請求項 1 又は 2 において、

前記背面パネルと前記前面パネルの外側のそれぞれに偏光板を有することを特徴とする画像表示装置。

**【請求項 7】**

請求項 1 乃至 6 の何れか 1 項において、

前記透明基板がプラスチック基板であることを特徴とする画像表示装置。

**【請求項 8】**

背面パネルと前面パネルとで液晶層を挟持した画像表示装置の製造方法であって、

前記背面パネルの形成工程に、

ストッパ層を設けた駆動素子形成用基板の前記ストッパ層の上に、駆動素子、駆動電極、対向電極を形成する駆動素子形成用基板製作工程と、

予め複数色のカラーフィルタを形成した透明基板の該カラーフィルタ側と、前記駆動素子形成用基板製作工程で製作した前記駆動素子形成用基板の前記駆動素子、前記駆動電極、前記対向電極の形成側面との間に隙間に接着層を介挿させ、前記駆動素子、前記駆動電極、前記対向電極を前記接着層中に埋設させて該駆動素子形成用基板を接着して、一体化した駆動素子形成用基板・透明基板を形成する接着工程と、

前記一体化した駆動素子形成用基板・透明基板から前記駆動素子形成用基板を除去する駆動素子形成用基板除去工程と、

前記駆動素子形成用基板の除去により露出された前記ストッパ層の上に配向膜を成膜し、液晶配向制御能を付与する配向膜形成工程と、

を少なくとも含むことを特徴とする画像表示装置の製造方法。

**【請求項 9】**

背面パネルと前面パネルとで液晶層を挟持した画像表示装置の製造方法であって、

前記背面パネルの形成工程に、

ストッパ層を設けた駆動素子形成用基板の前記ストッパ層の上に、駆動素子、駆動電極、対向電極を形成する駆動素子形成用基板製作工程と、

予め複数色のカラーフィルタを形成した透明基板の該カラーフィルタ側と、前記駆動素子形成用基板製作工程で製作した前記駆動素子形成用基板の前記駆動素子、前記駆動電極、前記対向電極の形成側面との間に隙間に接着層を介挿させ、前記駆動素子、前記駆動電極、前記対向電極を前記接着層中に埋設させて該駆動素子形成用基板を接着して、一体化した駆動素子形成用基板・透明基板を形成する接着工程と、

前記一体化した駆動素子形成用基板・透明基板から前記駆動素子形成用基板と前記ストッパ層とを除去する駆動素子形成用基板・ストッパ層除去工程と、

前記駆動素子形成用基板と前記ストッパ層が除去された面に配向膜を成膜し、液晶配向制御能を付与する配向膜形成工程と、

を少なくとも含むことを特徴とする画像表示装置の製造方法。

**【請求項 10】**

請求項 8 又は 9 において、

前記駆動素子形成用基板製作工程に、前記駆動素子と前記複数色のカラーフィルタの隣接境界領域の間に位置して前記駆動素子に対して前記透明基板側から入射する光を遮断する遮光層を形成する工程を有することを特徴とする画像表示装置の製造方法。

**【請求項 11】**

請求項 8 又は 9 において、

前記予め複数色のカラーフィルタを形成した透明基板として、該複数色のカラーフィルタの隣接境界領域の該透明基板側に前記駆動素子に対して前記透明基板側から入射する光

を遮断する遮光層を有する透明基板を用いることを特徴とする画像表示装置の製造方法。

【請求項 12】

請求項 8 乃至 11 の何れか 1 項において、

前記透明基板がプラスチック基板であることを特徴とする画像表示装置の製造方法。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0033

【補正方法】変更

【補正の内容】

【0033】

図 2 は、本発明による画像表示装置の実施例 2 を説明する 1 画素付近の断面図である。図 1 と同じ符号で示した部分は同じ機能を持つ。背面パネル 1201 は図 1 の背面パネル 1200 からストッパ層 1210 を除去した構成となっている。背面パネル 1201 が配向膜 1102 を介して液晶層 1100 と接する面と、前面パネル 1300 が配向膜 1103 を介して液晶層 1100 と接する面がほぼ平坦であるので、高精細化のために画素サイズを小さくしても液晶層 1100 と接する背面パネル 1201 の表面と同じく前面パネル 1300 の表面の粗さが大きくなることは無い。これにより、液晶分子の配向の乱れに起因するコントラストの低下や色ずれを防ぐことが出来る。なお、図 1 及び図 2 には二色分のカラーフィルタ 1251、1252 のみを図示しているが、フルカラー表示のためには少なくとも R (赤)、G (緑)、B (青) の三色が必要であり、図外には少なくとも三色目のカラーフィルタを具備している。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0035

【補正方法】変更

【補正の内容】

【0035】

先ず、駆動素子形成用基板 1500 上にエッチングの停止層となるストッパ層 1210 をスパッタリング法、CVD 法、蒸着法などで形成する(図 3 (b))。なお、実施例 2 の背面パネルでは、このストッパ層が除去される。ストッパ層の詳細は後述する。

【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0037

【補正方法】変更

【補正の内容】

【0037】

次に、 $\text{SiO}_x$  を CVD 法で全面に堆積させた後に、フォトリソグラフィー法でエッチングを行い、遮光層 1221 上に絶縁層 1222 を形成する(図 5 (c))。

【手続補正 5】

【補正対象書類名】明細書

【補正対象項目名】0044

【補正方法】変更

【補正の内容】

【0044】

その後、透明基板 1260 の裏面を保護テープなどで覆った後(図示せず)、エッチングによって駆動素子形成用基板 1500 を取り除く(図 5 (m))。ストッパ層 1210 によってエッチングが停止される。このエッチングの方法は、エッチングレートの観点から、ウェットエッチング法が好適であるが、時間制御によるウェットエッチングで駆動素子形成用基板 1500 の大部分を取り去った後、残った部分をドライプロセス法で精密に制御しながら取り除いても良い。あるいは、機械的研磨によって駆動素子形成用基板 150

0 をある程度取り除いた後にウェットエッチング法またはドライエッチング法、もしくはその両方を行って取り除いても良い。以上の工程で背面パネル 1 2 0 0 が作製される(図 5 ( n ) )。

【手続補正 6】

【補正対象書類名】明細書

【補正対象項目名】0 0 4 9

【補正方法】変更

【補正の内容】

【0 0 4 9】

図 1 で説明した実施例 1 の背面パネル 1 2 0 0 のように、ストッパ層 1 2 1 0 を残す場合は、除去が困難な表 1 の ( a ) 酸化物系を用いることができる。また、図 2 で説明した実施例 2 の背面パネル 1 2 0 1 のように、ストッパ層 1 2 1 0 を除去する場合は、( b ) フッ化物系か、あるいは ( c ) その他の S i N x を用いることができる。ただし、フッ化物系は一般に酸に溶解するので、単独では駆動素子 ( T F T 素子 ) 1 2 2 0 や駆動電極 ( 画素電極 ) 1 2 3 0 、対向電極 1 2 4 0 を形成する際のエッチングプロセスに耐えられない。したがって、駆動素子形成用基板 1 5 0 0 の上にまずフッ化物系、例えばフッ化マグネシウム ( M g F<sub>2</sub> ) を成膜し、その上に S i O<sub>2</sub> または S i N x を成膜することで、耐フッ酸と耐エッチングプロセス ( 素子形成用 ) を両立させることができる。このとき、ストッパ層 1 2 1 0 は M g F<sub>2</sub> + S i O<sub>2</sub> ( または、S i N x ) の二層構造となる。

【手続補正 7】

【補正対象書類名】明細書

【補正対象項目名】0 0 5 1

【補正方法】変更

【補正の内容】

【0 0 5 1】

図 7 は、本発明による画像表示装置の実施例 4 を説明する 1 画素付近の断面図である。図 1 と同じ符号で示した部分は同じ機能を持つ。実施例 4 では、駆動素子 1 2 8 0 が実施例 1 ~ 3 の駆動素子 1 2 2 0 の半導体層 1 2 2 5 とゲート電極 1 2 2 7 の上下関係が反転した構造を持つ。この場合でも液晶層 1 1 0 0 を駆動することができる。