

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁵
H04N 11/00

(11) 공개번호 특 1993-0003773
(43) 공개일자 1993년02월24일

(21) 출원번호	특 1992-0010565
(22) 출원일자	1992년06월18일
(30) 우선권주장	91306556.1 1991년07월18일 유럽(EP)
(71) 출원인	인터내셔널 비지네스 머신즈 코포레이션 존 디. 크레인 미합중국, 뉴욕 10504, 아몬크
(72) 발명자	조나단 이반 시안 영국, 햄프셔, 헛지 앤드, 굴리크로프트 미드 27
(74) 대리인	이병호, 최달용

심사청구 : 있음

(54) 다중 복합 비데오 신호를 조합하는 시스템 및 방법

요약

내용 없음.

대표도

도1

명세서

[발명의 명칭]

다중 복합 비데오 신호를 조합하는 시스템 및 방법

[도면의 간단한 설명]

제1도는 대표적인 종래 기술의 시스템의 배열의 블록 다이어그램,

제2도는 본 발명의 양호한 실시예에 따른 배열의 블록 다이어그램.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

입사되는 복합 비데오 신호를 구성 성분으로 디코딩 하는 수단과, 상기 신호를 출력 장치와 동기화하기 위해서 임시로 저장하기 위한 메모리 수단과, 상기 출력 장치에 적용하기 위해 등기화된 신호를 조합하기 위한 멀티플렉서를 포함하며, 다중 복합 비데오 신호를 출력 장치와 동기화된 단일 출력 데이터 스트림으로 조합하기 위한 시스템에 있어서, 입사되는 복합 비데오 신호를 디지털 형태로 변환하기 위한 아날로그 디지털 변환기(ADC)와, 상기 ADC의 디지털 출력을 수신하기 위한 디지털 메모리와, 상기 입사되는 복합 비데오 신호와 관련된 동기화된 디지털 샘플을 발생시키기 위해 상기 출력 장치와 동기화된 타이밍 신호의 제어에 상기 메모리의 내용을 샘플링 하고 또한 멀티플렉서가 상기 단일 출력 데이터 스트림을 개발하도록 디지털 샘플을 상기 멀티플렉서로 전송하기 위해 배열된 디코더를 포함하는 것을 특징으로 하는 다중 복합 비데오 신호를 조합하기 위한 시스템.

청구항 2

제1항에 있어서, ADC의 디지털 출력은 제1복합 비데오 신호에 대응되며, 디지털 메모리는 다수의 메모리 위치를 포함하고, 시스템은 제1복합 비데오 신호와 연관된 제1동기 신호와, 제1클럭킹 신호를 발생하기 위해 제1동기 신호에 응답하는 클럭을 포함하며, 디지털 메모리는 ADC의 디지털 출력을 제1동기 신호에 의해 결정된 메모리 위치에 제1클럭킹 신호에 의해 결정된 비율로 수신하도록 배열된 것을 특징으로 하는 다중 복합 비데오 신호를 조합하기 위한 시스템.

청구항 3

제2항에 있어서, 제1복합 비데오 신호는 대응되는 제2동기 신호와 제2클럭킹 신호를 가지며, 상기 출력

장치와 도기인 마스터 비데오 신호와 멀티플렉서에 의해 조합되고, 디코더는 제2동기 신호에 의해 결정된 메모리 위치로 부터 디지털 메모리의 내용을 샘플링하고, 제2클럭킹 신호를 타이밍 신호로서 수신하는 것을 특징으로 하는 다중 복합 비데오 신호를 조합하기 위한 시스템.

청구항 4

제1항, 2항 또는 3항에 있어서, 복합 비데오 신호를 칼라 정보를 포함하며, 상기 디코더는 대응 강도값을 발생시키기 위해 상기 디지털 메모리의 샘플링된 내용에 진폭 변조를 수행하기 위한 휘도 디코더와, 상기 디지털 메모리의 샘플링된 내용으로부터 색도 위상 데이터를 추출하고 색도 위상 데이터를 칼라값을 발생시키기 위해 메모리의 샘플링된 내용과 조합으로 사용하여 상기 타이밍 신호에 의해 결정된 비율로 작동하지만 칼라 정보에 대해 색도 위상 데이터를 추출하는 색도 디코더와, 디지털 샘플은 특정 원하는 칼라 공간 표시로 발생시키도록 강도값과 칼라값을 합성하기 위한 합성 장치를 포함한 것을 특징으로 하는 다중 복합 비데오 신호를 조합하기 위한 시스템.

청구항 5

제1항, 2항 또는 3항에 있어서, 상기 출력 장치는 모니터인 것을 특징으로 하는 다중 복합 비데오 신호를 조합하기 위한 시스템.

청구항 6

입력되는 복합 비데오 신호를 구성 성분으로 디코딩하는 단계와, 그러한 신호를 출력 장치와 동기화하기 위해 임시로 저장하는 단계와, 상기 출력 장치에 적용하기 위해서 동기화된 신호를 조합하는 단계를 포함하며, 다중 복합 비데오 신호를 상기 출력 장치와 동기화된 단일 출력 데이터 스트림으로 조합하는 방법에 있어서, 입사되는 복합 비데오 신호를 디지털 형태로 변환하는 단계와, 상기 디지털 형태의 신호를 디지털 메모리에 저장하는 단계와, 상기 디지털 메모리의 내용을 상기 출력 장치와 동기화된 타이밍 신호의 제어하에 샘플링하고 상기 입력 복합 비데오 신호에 관련하여 동기화된 디지털 샘플을 형성하도록 상기 내용을 발생시키는 단계와, 상기 단일 출력 데이터 스트림을 발생시키기 위해 디지털 샘플을 조합하는 단계를 포함하는 것을 특징으로 하는 다중 복합 비데오 신호 조합 방법.

청구항 7

제7항에 있어서, 제1복합 비데오 신호를 디지털 형태로 변환시키는 단계와, 상기 제1복합 비데오 신호 또는 관련 디지털 형태로 부터 동기 신호를 추출하는 단계와, 상기 동기 신호에 의존하여 제1클럭킹 신호를 발생시키는 단계와, 상기 제1복합 비데오 신호의 디지털 형태를 상기 동기 신호에 의해 결정된 위치에 상기 제1클럭킹 신호에 의해 결정된 비율로 상기 디지털 다중 복합 비데오 신호 조합 방법.

청구항 8

제7항에 있어서, 상기 출력 장치와 동기인 마스터 비데오 신호와 연관된 제2클럭킹 신호에 의해 결정된 비율로, 상기 마스터 비데오 신호로부터 추출된 제2동기 신호에 의해 결정된 상기 메모리내의 위치로부터 상기 디지털 메모리의 내용을 샘플링하는 단계와, 상기 출력 장치와 동기인 상기 디지털 메모리의 샘플링된 내용으로부터 디지털 샘플을 발생하는 단계와, 상기 출력 장치로의 전송을 위해 상기 단일 출력 스트림을 발생시키기 위해 마스터 비데오 신호와 디지털 샘플을 조합하는 단계를 포함하는 것을 특징으로 하는 다중 복합 비데오 신호 조합 방법.

청구항 9

제6항, 7항 또는 8항에 있어서, 상기 복합 비데오 신호는 칼라 정보를 포함하며, 디지털 메모리의 내용을 샘플링하고 디지털 샘플을 발생시키는 단계는 상기 디지털 메모리의 샘플링된 내용에 진폭 변조를 수행하고 대응 강도값을 발생시키는 단계와, 상기 칼라 정보에 대해 디지털 메모리의 샘플링된 내용으로부터 색도 위상 데이터를 추출하고, 칼라값을 발생시키기 위해 상기 메모리의 샘플링된 내용과 조합하여 상기 색도 위상 데이터를 사용하는 단계와, 디지털 샘플을 특정 원하는 칼라 공간 표시로 발생시키기 위해 강도 및 칼라값을 합성하는 단계를 포함하는 것을 특징으로 하는 다중 복합 비데오 신호 조합 방법.

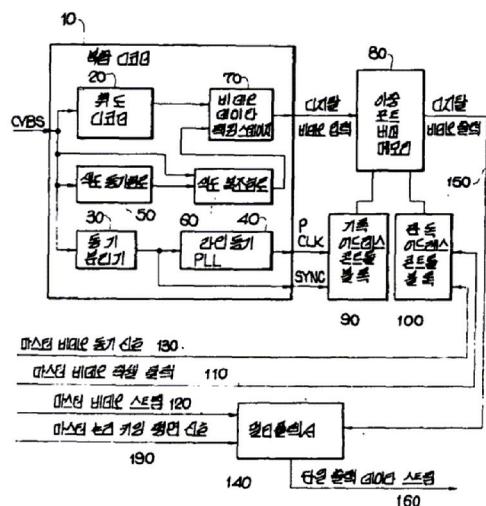
청구항 10

제6항, 7항 또는 8항에 있어서, 상기 출력 장치는 모니터인 것을 특징으로 하는 다중 복합 비데오 신호 조합 방법.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2

