

(19) (KR)
(12) (A)

(51) . Int. Cl. 7
H01L 25/00
H01L 27/10
G06F 15/00

(11) 10-2004-0072645
(43) 2004 08 18

(21) 10-2004-7008724
(22) 2004 06 05
2004 06 05
(86) PCT/US2002/035972 (87) WO 2003/050694
(86) 2002 11 08 (87) 2003 06 19

(30) 10/012,057 2001 12 05 (US)

(71) 89413 223

(72) , , .
80908 10015

89413 128. 223

(74)

(54) 가

(66) /	, 가	'IC'	가	(60)	(64),
		'FPGA'	(68)		FPGA
	가		,		가

, , 가 (reconfigurable), (adaptive) ('IC')
가

IC , 가 , 가 ,
가
/ (load/store)' , , 가
(parallelism)
가
Altera Corporation, Xilinx, Inc., Lucent Technologies, Inc.
가 ('FPGA')

, , 가 (FPGAs , FPGAs 가
(GPRP)
FPGAs

, , , , ,
PRP , , 가 GPRP , , , , ,
가 , , , , ,
GPRP , , , , ,
(job) (job)

, , GPRP
FPGA , , , , ,
가 , , , , ,
25% , , , , ,
가

, , , , ,
가 , , , , ,
가 , , , , ,
가

< >

, , FPGAs,
, GPRP , , , , ,
가 , , , , ,
(Stacked Die Hybrid: 'SDH')

Sunnyvale, CA Tru-Si Technologies , , , , B
GA , , , ,
FPGA , , , ,
가 , , , ,
가



(57)

1.
가

1

가

1

가

2

2.

1

가

FPGA

3.

1

2

4.

1

2

5.

1

2

3

6.

5

3

7.

1

,

가

가

8.

1

,

1

2

9.

8

,

10.

9

,

11.

가 (reconfigurable)

,

,

가

1

2

,

1

가

12.

11

,

1

가

FPGA

13.

11

,

2

14.

11

,

2

15.

11

,

1

2

3

16.

15

,

17.

11

,

가

가

18.

11

,

1

2

19.

18

,

20.

19

,

21.

가

1

,

1

2

;

가

1

2

가

3

22.

21

,

1

가

FPGA

23.

21

,

2

24.

21

,

3

25.

21

,

가

가

26.

21 ,

1, 2 3

27.

26 ,

28.

27 ,

29.

가

1

,

1 가 2

가

30.

29 ,

가

가

가

31.

30 ,

가

가

가

32.

30 ,

가

가

33.

30 ,

(a block memory)

가

34.

가

1

,

1 ; 2 가

1 2 가
3

39

(test stimulus)

가

가

2

45.

39

1

2

가

3

46.

45

3

가

가

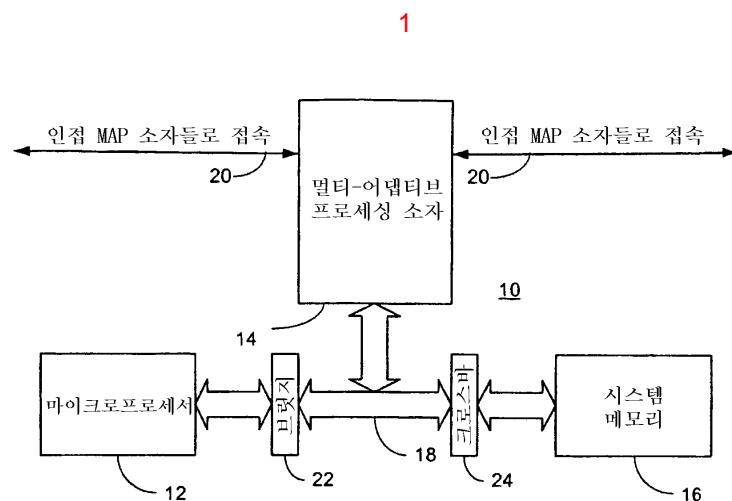
47.

45

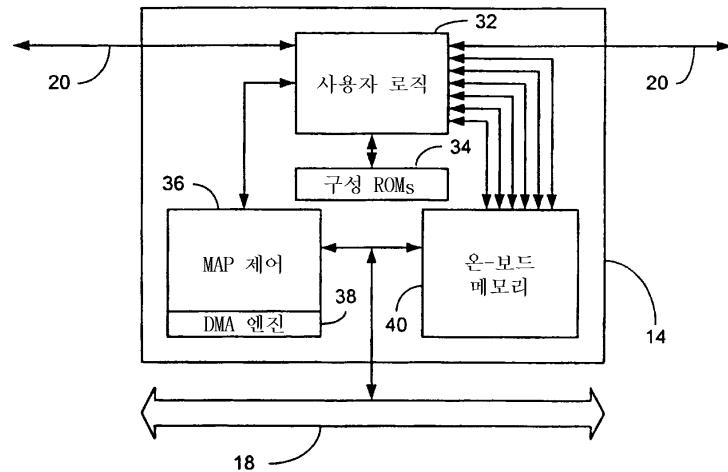
3

I/O

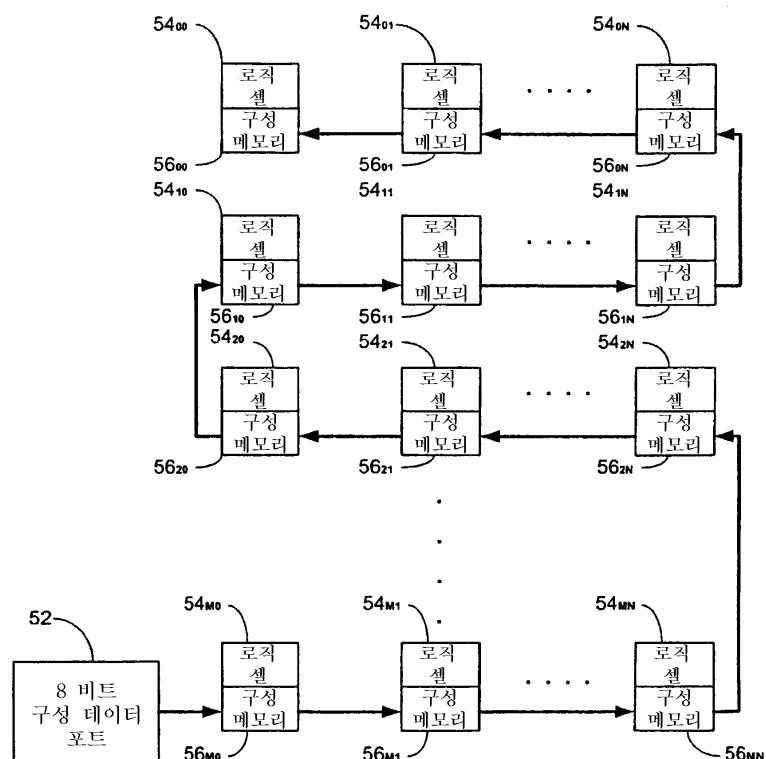
가



2

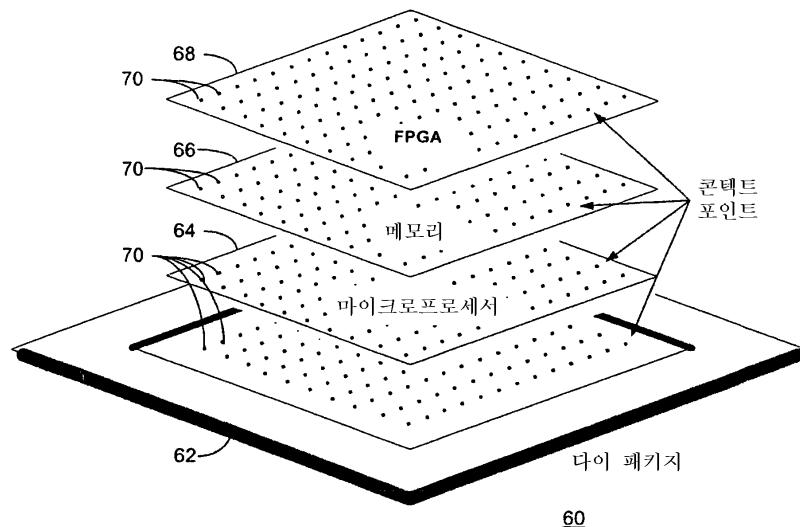


3



50

4



60

5

