

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 21 年 12 月 17 日 (2009.12.17)

【公開番号】特開 2007-129719 (P2007-129719A)

【公開日】平成 19 年 5 月 24 日 (2007.5.24)

【年通号数】公開・登録公報 2007-019

【出願番号】特願 2006-299307 (P2006-299307)

【国際特許分類】

H 0 3 F 3/68 (2006.01)

H 0 3 F 3/70 (2006.01)

【F I】

H 0 3 F 3/68 B

H 0 3 F 3/70

【手続補正書】

【提出日】平成 21 年 10 月 29 日 (2009.10.29)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

入力及び出力を有する第 1 の演算トランスコンダクタンス (O T A) と、
前記第 1 の O T A の出力に接続する入力に有する第 2 の O T A と、
前記第 1 の O T A の入力に接続する入力に有する第 3 の O T A と、
前記第 3 の O T A の出力に接続する入力及び前記第 2 の O T A の前記入力に接続する出力を有する第 4 の O T A と、

キャパシタを前記第 3 の O T A の前記入力と第 3 の O T A の前記出力の少なくとも一方に選択的に接続するスイッチドキャパシタ回路と、
を備える増幅器回路。

【請求項 2】

前記第 4 の O T A の前記入力に接続する入力及び前記第 4 の O T A の前記出力に接続する出力を有する抵抗を更に備える、請求項 1 に記載の増幅器回路。

【請求項 3】

前記スイッチドキャパシタ回路が、
前記第 3 の O T A の前記入力に接続する第 1 の端子を有する第 1 のスイッチと、
前記第 3 の O T A の前記出力に接続する第 1 の端子を有する第 2 のスイッチと、
前記第 1 のスイッチの第 2 の端子及び第 2 のスイッチの第 2 の端子に接続する一端を有するキャパシタと、
を備える、請求項 1 に記載の増幅器回路。

【請求項 4】

前記第 1 の O T A の前記入力に接続する一端、及び前記第 2 の O T A の前記出力に接続する反対端を有するキャパシタを更に備える、請求項 1 に記載の増幅器回路。

【請求項 5】

前記第 1 の O T A の前記出力と前記第 2 の O T A の前記入力との間に直列接続された N 台の追加の O T A を更に備える、請求項 1 に記載の増幅器回路。

【請求項 6】

請求項 1 に記載の増幅器回路を備え、前記第 1 の O T A の前記入力へ入力されるスイッ

チドキャパシティブ入力信号を生成する回路を更に備える、デジタル・アナログ変換器。

【請求項 7】

請求項 1 に記載の増幅器回路を備え、前記第 1 の O T A の前記入力へ入力されるスイッチドキャパシティブ入力信号を生成する回路を更に備える、アナログ・デジタル変換器。

【請求項 8】

請求項 1 に記載の増幅器回路を備え、前記第 1 の O T A の前記入力へ入力されるスイッチドキャパシティブ入力信号を生成する回路を更に備える、フィルタ。

【請求項 9】

前記スイッチドキャパシティブ入力信号が第 1 及び第 2 のフェーズを含み、前記スイッチドキャパシタ回路内のスイッチが前記スイッチドキャパシティブ入力信号の前記第 1 及び第 2 のフェーズに基づいて切り替えられる、請求項 6 に記載のデジタル・アナログ変換器。

【請求項 10】

前記スイッチドキャパシティブ入力信号が第 1 及び第 2 のフェーズを含み、前記スイッチドキャパシタ回路内のスイッチが前記スイッチドキャパシティブ入力信号の前記第 1 及び第 2 のフェーズに基づいて切り替えられる、請求項 7 に記載のアナログ・デジタル変換器。

【請求項 11】

前記スイッチドキャパシティブ入力信号が第 1 及び第 2 のフェーズを含み、前記スイッチドキャパシタ回路内のスイッチが前記スイッチドキャパシティブ入力信号の前記第 1 及び第 2 のフェーズに基づいて切り替えられる、請求項 8 に記載のフィルタ。

【請求項 12】

差動モードで構成された、請求項 1 に記載の増幅器回路。

【請求項 13】

前記第 1 の O T A の前記入力に接続する一端、及び前記第 3 の O T A の前記入力に接続する反対端を有するキャパシタを更に備える、請求項 1 に記載の増幅器回路。