

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5590280号
(P5590280)

(45) 発行日 平成26年9月17日 (2014. 9. 17)

(24) 登録日 平成26年8月8日 (2014. 8. 8)

(51) Int. Cl. F 1
A 6 3 F 5/04 (2006.01) A 6 3 F 5/04 5 1 6 D

請求項の数 1 (全 101 頁)

(21) 出願番号	特願2008-115268 (P2008-115268)	(73) 特許権者	000144522
(22) 出願日	平成20年4月25日 (2008. 4. 25)		株式会社三洋物産
(65) 公開番号	特開2009-268481 (P2009-268481A)		愛知県名古屋市千種区今池3丁目9番2 1号
(43) 公開日	平成21年11月19日 (2009. 11. 19)	(74) 代理人	100099047
審査請求日	平成23年4月25日 (2011. 4. 25)		弁理士 柴田 淳一
(31) 優先権主張番号	特願2008-103263 (P2008-103263)	(72) 発明者	那須 隆
(32) 優先日	平成20年4月11日 (2008. 4. 11)		愛知県名古屋市千種区今池三丁目9番2 1号 株式会社 三洋物産 内
(33) 優先権主張国	日本国 (JP)	(72) 発明者	関口 俊一
			愛知県名古屋市千種区春岡通7丁目4 9番地 株式会社ジェイ・ティ内
		(72) 発明者	佐藤 正光
			愛知県名古屋市千種区春岡通7丁目4 9番地 株式会社ジェイ・ティ内
			最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項 1】

絵柄を可変表示する可変表示手段と、
 開始条件の成立を検出する開始条件検出手段と、
 前記開始条件が成立したことに基づいて抽選を行う抽選手段と、
 前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段と、

前記抽選手段の抽選結果が当選であって特定停止結果となった場合、遊技者に特典を付与する特典付与手段と

を備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典の付与が終了したことに基づいて前記遊技が終了する遊技機において、

値を記憶する記憶手段と、

前記記憶手段に記憶された前記値を更新する更新処理を含む特定処理を行う特定処理実行手段と、

第1特定条件が成立したか否かを判定する判定手段と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段と、

第2特定条件が成立したか否かを判定する第2判定手段と、

10

20

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段と、
前記抽選に用いる乱数を決定するために前記値を取得する取得手段と
を備え、

前記判定手段を、前記開始条件が成立した場合に前記第1特定条件が成立したと判定する構成とするとともに、前記第2判定手段を、前記遊技が終了した場合に前記第2特定条件が成立したと判定する構成とし、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成とし、前記特定処理は、1の特定処理において、前記記憶手段に記憶された前記値を1回のみ更新する場合と、前記記憶手段に記憶された前記値を複数回更新する場合と、があることを特徴とする遊技機。

10

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、スロットマシン等の遊技機に関するものである。

【背景技術】

【0002】

例えばスロットマシンでは、各リールの外周部に複数の図柄が付与されており、表示窓を通じて各リールに付与された図柄の一部が視認可能な構成となっている。そして、遊技者がメダルを投入することで有効ラインが設定され、その後、遊技者がスタートレバーを操作することでスロットマシンの内部にてビッグボーナス（以下、「BB」と言う）役や小役、再遊技といった役の抽選が行われるとともに各リールが回転を開始し、各リールが回転を開始した後にストップスイッチを操作することで各リールが順次停止して1回のゲームが終了する。そして、全てのリールが回転を停止した際に有効ライン上に当選した役と対応する図柄の組合せが停止すると入賞となり、メダルが払い出される特典や遊技状態が移行される特典等が遊技者に付与される。ここで、スロットマシンの内部では、スタートレバーが操作されることで乱数を取得し、当該乱数を用いて役の抽選を行うことが一般的である（例えば特許文献1参照）。

20

【0003】

【特許文献1】特開2007-325888号公報

【発明の開示】

30

【発明が解決しようとする課題】

【0004】

ところで、上記乱数を生成する構成としては、例えば所定範囲の値を循環するようにして常時一定周期で更新されるカウンタを設け、スタートレバーが操作されたタイミングでカウンタの値をラッチし、当該ラッチした値を乱数として用いる構成が考えられる。しかしながら、かかる構成においては、抽選に当選となる乱数を不正に取得される可能性が懸念される。

【0005】

なお、以上の問題は、上記例示したようなスロットマシンに限らず、乱数に基づいて特典を付与するか否かを決定する他の遊技機（例えばパチンコ機等）にも該当する問題である。

40

【0006】

本発明は上記例示した事情等に鑑みてなされたものであり、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能な遊技機を提供することを目的とするものである。

【課題を解決するための手段】

【0007】

請求項1に記載の発明では、絵柄を可変表示する可変表示手段と、開始条件の成立を検出する開始条件検出手段と、前記開始条件が成立したことに基づいて抽選を行う抽選手段と、前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、

50

前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段と、前記抽選手段の抽選結果が当選であって特定停止結果となった場合、遊技者に特典を付与する特典付与手段とを備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典の付与が終了したことに基づいて前記遊技が終了する遊技機において、値を記憶する記憶手段と、前記記憶手段に記憶された前記値を更新する更新処理を含む特定処理を行う特定処理実行手段と、第1特定条件が成立したか否かを判定する判定手段と、前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段と、第2特定条件が成立したか否かを判定する第2判定手段と、前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段と、前記抽選に用いる乱数を決定するために前記値を取得する取得手段とを備え、前記判定手段を、前記開始条件が成立した場合に前記第1特定条件が成立したと判定する構成とするとともに、前記第2判定手段を、前記遊技が終了した場合に前記第2特定条件が成立したと判定する構成とし、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成とし、前記特定処理は、1の特定処理において、前記記憶手段に記憶された前記値を1回のみ更新する場合と、前記記憶手段に記憶された前記値を複数回更新する場合と、があることを特徴とする。

10

【発明の効果】

【0008】

抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

20

【発明を実施するための最良の形態】

【0009】

以下、本発明の遊技機を手段として区分して示し、必要に応じて効果等を示しつつ説明する。なお以下においては、理解の容易のため、発明の実施の形態において対応する構成を括弧書き等で適宜示すが、この括弧書き等で示した具体的構成に限定されるものではない。

【0010】

手段1. 絵柄(図柄)を可変表示する可変表示手段(リールユニット31)と、

前記絵柄の可変表示を開始させると決定する開始決定手段(CPU102の開始指令が発生したと判断する機能S516)と、

30

前記開始決定手段の決定結果に基づいて抽選を行う抽選手段(CPU102の抽選処理機能S405)と、

前記開始決定手段の決定結果に基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段(CPU102のリール制御処理機能)と、

前記抽選手段の抽選結果が当選であって特定停止結果(当選図柄の組合せが有効ライン上に停止する停止結果)となった場合、遊技者に特典(メダル払出)を付与する特典付与手段(CPU102のメダル払出処理機能S407)とを備えた遊技機において、

所定値(第1カウンタの値)を更新する更新処理(基礎乱数生成処理におけるS1402)を含む特定処理(基礎乱数生成処理)を行う特定処理実行手段(CPU102)と、

40

遊技者による操作に基づく第1特定条件(開始指令の発生)が成立したか否かを判定する判定手段(開始待ち処理におけるS516)と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段(ゲームフラグ設定処理機能S517)と、

第2特定条件(メダル払出の終了)が成立したか否かを判定する第2判定手段(メダル払出処理におけるS1201)と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段(ゲームフラグクリア処理機能S1208)と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段(CPU102の

50

乱数作成処理機能 S 6 0 1) と
を備え、

前記第 2 特定条件を、当該第 2 特定条件の成立タイミングが遊技機外部から少なくとも前記第 1 特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

本手段によれば、第 1 特定条件が成立した場合に特定処理を行うことが可能となり、第 2 特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第 1 特定条件が成立してから第 2 特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。第 1 特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとすることが可能となり、第 1 特定条件が成立してから第 2 特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

また、第 1 特定条件の成立を遊技者の操作に基づく構成とする一方、第 2 特定条件を、その成立タイミングが遊技機外部から少なくとも第 1 特定条件の成立タイミングで察知されることが困難な条件とすることにより、第 1 特定条件が成立してから第 2 特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

【0011】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0012】

手段 2. 上記手段 1 において、前記絵柄の可変表示を開始させるべく操作される開始操作手段（スタートレバー 4 1）を備え、前記判定手段は、前記絵柄の可変表示を開始させることが可能な状況（規定数のメダルがベットされている状況）で前記開始操作手段が操作された場合に、前記第 1 特定条件が成立したと判定することを特徴とする遊技機。

【0013】

本手段によれば、絵柄の可変表示を開始させることが可能な状況で開始操作手段が操作された場合に第 1 特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。また、かかる構成においては、第 1 特定条件が成立した場合、遊技が開始されたことを意味する。遊技が開始された場合に所定値の更新を可能とする構成とすることにより、遊技が行われている最中に、少なくとも次遊技回で乱数を取得する際に用いる所定値を準備することができ、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1 の遊技回から次の遊技回への進行を円滑に行うことが可能となる。

【0014】

手段 3. 上記手段 1 において、前記絵柄の可変表示を開始させるべく操作される開始操作手段（スタートレバー 4 1）を備え、前記開始決定手段は、前記開始操作手段の操作に基づいて前記絵柄の可変表示を開始させると決定し、前記判定手段は、前記開始決定手段が前記絵柄の可変表示を開始させると決定した場合に、前記第 1 特定条件が成立したと判定することを特徴とする遊技機。

【0015】

本手段によれば、絵柄の可変表示を開始させると決定した場合に第 1 特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。また、かかる構成においては、第 1 特定条件が成立した場合、遊技が開始されたことを意味する。遊技が開始された場合に所定値の更新を許可する構成とすることにより、遊技が行われている最中に次遊技回で乱数を

取得する際に用いる所定値を準備することができ、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1の遊技回から次の遊技回への進行を円滑に行うことが可能となる。

【0016】

手段4. 上記手段1において、遊技媒体の受入を検出する受入検出処理（クレジット投入処理機能S509、投入判定処理機能S510）を行う受入検出手段（CPU102）を備え、前記判定手段は、前記受入検出手段が前記遊技媒体の受入を検出した場合に、前記第1特定条件が成立したと判定することを特徴とする遊技機。

【0017】

本手段によれば、遊技媒体の受入を検出した場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。

10

【0018】

手段5. 上記手段1乃至手段4のいずれかにおいて、前記第2特定条件は、前記抽選手段の抽選結果に基づく条件であることを特徴とする遊技機。

【0019】

本手段によれば、第2特定条件は抽選手段の抽選結果に基づくものであるため、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとするのが可能となる。

【0020】

20

手段6. 上記手段1乃至手段4のいずれかにおいて、前記第2判定手段は、前記絵柄の可変表示が終了した場合に、前記第2特定条件が成立したと判定することを特徴とする遊技機。

【0021】

本手段によれば、絵柄の可変表示が終了した場合に第2特定条件が成立する。かかる構成とすることにより、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとするのが可能となる。

【0022】

手段7. 上記手段6において、前記絵柄の可変表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）と、前記抽選手段の抽選結果に基づいて前記停止操作手段が操作されてから前記絵柄の可変表示を停止させるまでの停止態様（滑り数）を決定する停止態様決定手段（スベリテーブル設定処理機能S610、スベリテーブル第1変更処理機能S1006、スベリテーブル第2変更処理機能S809、スベリ数算出機能S804）と、を備えることを特徴とする遊技機。

30

【0023】

本手段によれば、停止操作手段が操作されてから絵柄の可変表示が停止するまでの停止態様が抽選手段の抽選結果によって変化し得る。かかる構成とすることにより、仮に停止操作手段が毎遊技一定のタイミングで操作されたとしても、停止操作手段が操作されてから絵柄の可変表示が終了するまでの時間を変化させることが可能となる。この結果、特定処理を行うことができる期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

40

【0024】

手段8. 上記手段1乃至手段4のいずれかにおいて、前記第2判定手段は、前記特典付与手段が前記特典を付与しなかった場合、又は前記抽選手段の抽選結果が当選であって前記特典付与手段が前記特典の付与を終了した場合に、前記第2特定条件が成立したと判定することを特徴とする遊技機。

【0025】

本手段によれば、特典を付与しなかった場合、又は抽選手段の抽選結果が当選であって特典の付与を終了した場合に、第2特定条件が成立する。かかる構成とすることにより、少なくとも特典が付与されるか否かによって第2特定条件の成立タイミングを変化させる

50

ことが可能となる。この結果、特定処理を行うことができる時間をランダムなものとするとともに、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとするのが可能となる。

【0026】

手段9. 上記手段1乃至手段8のいずれかにおいて、前記特定処理は、第3特定条件（各リール32L, 32M, 32Rの回転開始、開始指令又は停止指令の発生、メダル払出の開始）が成立してから第4特定条件（リールインデックスセンサからの検出信号の入力、開始指令又は停止指令の操作終了、メダル払出の終了）が成立するまでの間に前記所定値を更新する第2更新処理（基礎乱数生成処理におけるS1404, S1406, S1408）を含むことを特徴とする遊技機。

10

【0027】

本手段によれば、第3特定条件や第4特定条件が成立したか否かにより、1回の特定処理で所定値が更新される更新回数が増加する。かかる構成とすることにより、特定処理を行うことができる期間になされた所定値の更新回数をよりランダムなものとするのが可能となる。

【0028】

手段10. 上記手段9において、前記絵柄の変動表示を開始させるべく操作される開始操作手段（スタートレバー41）を備え、前記第3特定条件は、前記絵柄の変動表示を開始させることが可能な状況（規定数のメダルがベットされている状況）で前記開始操作手段が操作された場合に成立し、前記第4特定条件は、前記開始操作手段の操作が終了した場合に成立すること特徴とする遊技機。

20

【0029】

本手段によれば、絵柄の変動表示を開始させることが可能な状況で開始操作手段が操作されてから当該操作が終了するまでの間に、更新処理及び第2更新処理によって所定値を更新することができる。

【0030】

手段11. 上記手段9又は手段10において、前記絵柄の変動表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）を備え、前記第3特定条件は、前記絵柄の変動表示を停止させることが可能な状況で前記停止操作手段が操作された場合に成立し、前記第4特定条件は、前記停止操作手段の操作が終了した場合に成立することを特徴とする遊技機。

30

【0031】

本手段によれば、絵柄の変動表示を停止させることが可能な状況で停止操作手段が操作されてから当該操作が終了するまでの間に、更新処理及び第2更新処理によって所定値を更新することができる。

【0032】

手段12. 上記手段8において、前記特定処理は、前記特典付与手段が前記特典の付与を開始してから終了するまでの間に前記所定値を更新する第2更新処理（基礎乱数生成処理のS1408）を含むことを特徴とする遊技機。

【0033】

40

本手段によれば、特典の付与が開始されてから終了するまでの間は、更新処理及び第2更新処理によって所定値が更新され、それ以外の期間には、更新処理によって所定値が更新される。つまり、特典の付与がなされている場合と、なされていない場合と、により、1回の特定処理で所定値が更新される更新回数が増加する。かかる構成とすることにより、特定処理を行うことができる期間になされた所定値の更新回数をよりランダムなものとするのが可能となる。

【0034】

手段13. 上記手段1において、前記絵柄の変動表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）を備え、前記判定手段は、前記絵柄の変動表示を停止させることが可能な状況で前記停止操作手段が操作された場合に、前記第1特定条

50

件が成立したと判定することを特徴とする遊技機。

【0035】

本手段によれば、絵柄の変動表示を停止させることが可能な状況で停止操作手段が操作された場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。

【0036】

なお、本手段に上記手段5乃至手段9、手段11、手段12のいずれかの構成を適用してもよく、かかる場合であっても上述した作用効果を奏することが期待できる。

【0037】

手段14. 上記手段1乃至手段13のいずれかにおいて、前記特定処理実行手段は、前記実行可能手段が前記特定処理を行うことを可能としている場合、定期的に前記特定処理を行うことを特徴とする遊技機。

10

【0038】

本手段によれば、更新処理は定期的に行われる特定処理に含まれる。かかる構成とすることにより、更新処理を行うことができる期間に定期的に更新処理を行うことができる。

【0039】

手段15. 上記手段1乃至手段14のいずれかにおいて、前記乱数取得手段は、前記所定値を用いた所定の演算を行うことで前記乱数を作成することを特徴とする遊技機。

【0040】

本手段によれば、乱数は所定値を用いた所定の演算が行われることで作成される。かかる構成においては、抽選に当選となる乱数を不正に取得しようとした場合、所定値のみならず、如何なる演算が行われるのかも把握する必要が生じる。故に、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

20

【0041】

手段16. 上記手段1乃至手段15のいずれかにおいて、第2所定値を記憶する第2所定値記憶手段（基礎乱数生成器150）と、前記第2所定値記憶手段の値を定期的に更新する更新手段（基礎乱数生成器150）と、を備え、前記乱数取得手段を、前記所定値と、前記第2所定値記憶手段の値と、を用いて所定の演算を行うことで前記乱数を作成する構成としたことを特徴とする遊技機。

【0042】

本手段によれば、乱数は、定期的に更新される第2所定値記憶手段の値と、特定処理において更新される所定値と、を用いた所定の演算が行われることで作成される。かかる構成とすることにより、作成される乱数、又は抽選に当選となる乱数が作成される周期をよりランダムなものとすることが可能となり、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

30

【0043】

手段17. 上記手段1乃至手段16のいずれかにおいて、前記抽選手段や前記表示制御手段等を有するとともに遊技の進行に関わる処理を行う演算実行手段（CPU102）を備え、当該演算実行手段に、前記所定値を記憶する記憶手段（第1カウンタ）と、前記特定処理実行手段と、を設けたことを特徴とする遊技機。

40

【0044】

本手段によれば、遊技の進行に関わる処理を行う演算実行手段に、所定値を記憶する記憶手段と、所定値を更新する更新処理を含む特定処理を行う特定処理実行手段と、が設けられている。かかる構成とすることにより、記憶手段を、抽選に当選となる乱数を取得できる値のみを記憶する不正な記憶手段に変更されることを抑制することが可能となる。

【0045】

手段18. 上記手段1乃至手段17のいずれかにおいて、特定操作（電源投入時における設定キーのON操作等）がなされた場合に前記所定値を初期値に変更する初期化手段を非具備としたことを特徴とする遊技機。

【0046】

50

本手段によれば、特定操作がなされた場合であっても所定値が初期値に変更されない。かかる構成とすることにより、所定値を初期値に変更した上で抽選に当選となる乱数を取得する不正を防止することが可能となる。

【0047】

手段19. 上記手段1乃至手段18のいずれかにおいて、乱数を生成する乱数生成手段を備え、前記乱数取得手段を、前記開始決定手段が前記絵柄の変動表示を開始させると決定した場合、前記所定値と対応する時間が経過した後に前記乱数生成手段の生成した乱数を取得する構成としたことを特徴とする遊技機。

【0048】

本手段によれば、開始決定手段が絵柄の変動表示を開始させると決定した場合、所定値と対応する時間が経過した後に乱数が取得される。かかる構成とすることにより、抽選に当選となる乱数が生成されるタイミングで絵柄の変動表示を開始させると決定させる不正が行われた場合であっても、乱数の取得タイミングを所定値と対応する時間分だけ遅延させることが可能となる。この結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0049】

手段20. 絵柄（図柄）を可変表示する可変表示手段（リールユニット31）と、

前記絵柄の可変表示を開始させると決定する開始決定手段（CPU102の開始指令が発生したと判断する機能S516）と、

前記開始決定手段の決定結果に基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記開始決定手段の決定結果に基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段（CPU102のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）とを備えた遊技機において、

所定値（第1カウンタの値）を更新する更新処理（基礎乱数生成処理におけるS1402）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU102）と、

遊技者による操作に基づく第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS516）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S517）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU102の乱数作成処理機能S601）とを備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが前記第1特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0050】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。第1特定条件の成立を遊技者による操作に基づく構成とするこ

10

20

30

40

50

とにより、特定処理を行うことができる期間の開始タイミングをランダムなものとする
ことが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特
定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前
記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

【0051】

また、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、
その成立タイミングが第1特定条件の成立タイミングによって一義的に定まらない条件と
することにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間
が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定に
することで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとする
ことが可能となる。

10

【0052】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可
能となる。

【0053】

なお、本手段に上記手段2乃至手段19のいずれかの構成を適用しても良く、かかる場
合には相乗効果を奏することが期待できる。

【0054】

手段21. 開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発
生したと判断する機能S516）と、

20

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理
機能S405）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出）を付与する特
典付与手段（CPU102のメダル払出処理機能S407）と
を備えた遊技機において、

所定値（第1カウンタの値）を更新する更新処理（基礎乱数生成処理におけるS140
2）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU102）と、

遊技者による操作に基づく第1特定条件（開始指令の発生）が成立したか否かを判定す
る判定手段（開始待ち処理におけるS516）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段
（ゲームフラグ設定処理機能S517）と、

30

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル
払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフ
ラグクリア処理機能S1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU102の
乱数作成処理機能S601）と

を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが遊技機外部から少なくとも
前記第1特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記
特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記
非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特
徴とする遊技機。

40

【0055】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第
2特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第1特定条
件が成立してから第2特定条件が成立するまでの間に繰り返し更新され、前記所定値に基
づいて乱数が取得される。第1特定条件の成立を遊技者による操作に基づく構成とすること
により、特定処理を行うことができる期間の開始タイミングをランダムなものとするこ
とが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特

50

定処理を行うことができる時間をランダムなものとするのが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとするのが可能となる。

【0056】

また、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、その成立タイミングが遊技機外部から少なくとも第1特定条件の成立タイミングで察知されることが困難な条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとするのが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

【0057】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

【0058】

手段22. 開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S516）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）と

を備えた遊技機において、

所定値（第1カウンタの値）を更新する更新処理（基礎乱数生成処理におけるS1402）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU102）と、

遊技者による操作に基づく第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS516）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S517）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU102の乱数作成処理機能S601）と

を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが前記第1特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0059】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。第1特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとするのが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとするのが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとするのが可能となる。

【0060】

また、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、その成立タイミングが第1特定条件の成立タイミングによって一義的に定まらない条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間

10

20

30

40

50

が事前に把握されることを困難なものとするのが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

【0061】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

【0062】

手段23. 開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S516）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）と
を備えた遊技機において、

所定値（第1カウンタの値）を更新する更新処理（基礎乱数生成処理におけるS1402）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU102）と、

第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS516）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S517）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU102の乱数作成処理機能S601）と
を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが遊技機外部から少なくとも前記第1特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0063】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。かかる構成とすることにより、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる期間をランダムなものとするのが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとするのが可能となる。

【0064】

また、第2特定条件を、その成立タイミングが遊技機外部から少なくとも第1特定条件の成立タイミングで察知されることが困難な条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとするのが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

【0065】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

【0066】

手段 24. 開始条件の成立を検出する開始条件検出手段（CPU 102 の開始指令が発生したと判断する機能 S 516）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU 102 の抽選処理機能 S 405）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出）を付与する特典付与手段（CPU 102 のメダル払出処理機能 S 407）と

を備えた遊技機において、

所定値（第 1 カウンタの値）を更新する更新処理（基礎乱数生成処理における S 1402）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU 102）と、

第 1 特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理における S 516）と、

前記第 1 特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能 S 517）と、

第 2 特定条件（メダル払出の終了）が成立したか否かを判定する第 2 判定手段（メダル払出処理における S 1201）と、

前記第 2 特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能 S 1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU 102 の乱数作成処理機能 S 601）と

を備え、

前記第 2 特定条件を、当該第 2 特定条件の成立タイミングが前記第 1 特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0067】

本手段によれば、第 1 特定条件が成立した場合に特定処理を行うことが可能となり、第 2 特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第 1 特定条件が成立してから第 2 特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。かかる構成とすることにより、第 1 特定条件が成立してから第 2 特定条件が成立するまで、すなわち特定処理を行うことができる期間をランダムなもの

【0068】

また、第 2 特定条件を、その成立タイミングが第 1 特定条件の成立タイミングによって一義的に定まらない条件とすることにより、第 1 特定条件が成立してから第 2 特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

【0069】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0070】

手段 25. 絵柄（図柄）を可変表示する可変表示手段（リールユニット 31）と、

開始条件の成立を検出する開始条件検出手段（CPU 102 の開始指令が発生したと判断する機能 S 516）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU 102 の抽選処理機能 S 405）と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段（CPU 102 のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S507）とを備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典の付与が終了したことに基づいて前記遊技が終了する遊技機において、

所定値（第1カウンタの値）を更新する更新処理（基礎乱数生成処理におけるS1402）を含む特定処理（基礎乱数生成処理）を行う特定処理実行手段（CPU102）と、
第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS516）と、

10

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S517）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記所定値に基づいて前記抽選に用いる乱数を取得する乱数取得手段（CPU102の乱数作成処理機能S601）とを備え、

前記判定手段を、前記遊技が開始された場合に前記第1特定条件が成立したと判定する構成とするとともに、前記第2判定手段を、前記遊技が終了された場合に前記第2特定条件が成立したと判定する構成とし、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

20

【0071】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。そして、所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新され、前記所定値に基づいて乱数が取得される。遊技が開始された場合に第1特定条件が成立し、遊技が終了された場合に第2特定条件が成立する構成とすることにより、特定処理を行うことができる時間をランダムなものとすることが可能となる。遊技の開始から終了までに要する時間は、抽選手段の抽選結果に基づいて変化するからである。この結果、前記期間に行われる特定処理の処理回数、すなわち所定値の更新回数をランダムなものとすることが可能となる。

30

【0072】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0073】

手段26. 絵柄（図柄）を可変表示する可変表示手段（リールユニット31）と、
開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S518a）と、

40

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段（CPU102のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）とを備えた遊技機において、

50

所定値（第1カウンタ111aの値）を更新する更新処理（カウンタ更新処理におけるS1403a）を含む特定処理（カウンタ更新処理）を行う特定処理実行手段（CPU102）と、

遊技者による操作に基づく第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS518a）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S519a）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（乱数生成器150のカウント値）を取得する取得処理（乱数取得処理S601）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S522a及び遅延カウンタ処理S117a）を行う遅延処理実行手段（CPU102）と

を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが遊技機外部から少なくとも前記第1特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0074】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0075】

また、第1特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとすることが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

【0076】

さらに、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、その成立タイミングが遊技機外部から少なくとも第1特定条件の成立タイミングで察知されることが困難な条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

【0077】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0078】

手段27. 上記手段26において、前記絵柄の可変表示を開始させるべく操作される開始操作手段（スタートレバー41）を備え、前記判定手段は、前記絵柄の可変表示を開始させることが可能な状況（規定数のメダルがベットされている状況）で前記開始操作手段が操作された場合に、前記第1特定条件が成立したと判定することを特徴とする遊技機。

【0079】

本手段によれば、絵柄の可変表示を開始させることが可能な状況で開始操作手段が操作された場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。また、かかる構成においては、第1特定条件が成立した場合、遊技が開始されたことを意味する。遊技が開始された場合に所定値の更新を可能とする構成とすることにより、遊技が行われている最中に、少なくとも次遊技回で遅延処理を行う際に用いる所定値を準備することができ、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1の遊技回から次の遊技回への進行を円滑に行うことが可能となる。

10

【0080】

手段28. 上記手段26において、前記絵柄の可変表示を開始させるべく操作される開始操作手段（スタートレバー41）を備え、前記開始条件検出手段は、前記開始操作手段の操作に基づいて前記開始条件の成立を検出し、前記判定手段は、前記開始条件が成立した場合に、前記第1特定条件が成立したと判定することを特徴とする遊技機。

【0081】

20

本手段によれば、開始条件が成立した場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。また、かかる構成においては、第1特定条件が成立した場合、遊技が開始されたことを意味する。遊技が開始された場合に所定値の更新を可能とする構成とすることにより、遊技が行われている最中に、少なくとも次遊技回で遅延処理を行う際に用いる所定値を準備することができ、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1の遊技回から次の遊技回への進行を円滑に行うことが可能となる。

【0082】

手段29. 上記手段26において、遊技媒体の受入を検出する受入検出処理（クレジット投入処理機能S510a、投入判定処理機能S511a）を行う受入検出手段（CPU102）を備え、前記判定手段は、前記受入検出手段が前記遊技媒体の受入を検出した場合に、前記第1特定条件が成立したと判定することを特徴とする遊技機。

30

【0083】

本手段によれば、遊技媒体の受入を検出した場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。

【0084】

手段30. 上記手段26乃至手段29のいずれかにおいて、前記第2特定条件は、前記抽選手段の抽選結果に基づく条件であることを特徴とする遊技機。

40

【0085】

本手段によれば、第2特定条件は抽選手段の抽選結果に基づくものであるため、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとすることが可能となる。

【0086】

手段31. 上記手段26乃至手段29のいずれかにおいて、前記第2判定手段は、前記絵柄の可変表示が終了した場合に、前記第2特定条件が成立したと判定することを特徴とする遊技機。

【0087】

本手段によれば、絵柄の可変表示が終了した場合に第2特定条件が成立する。かかる構

50

成とすることにより、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとするのが可能となる。

【0088】

手段32. 上記手段31において、前記絵柄の可変表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）と、前記抽選手段の抽選結果に基づいて前記停止操作手段を操作されてから前記絵柄の可変表示を停止させるまでの停止態様（滑り数）を決定する停止態様決定手段（スベリテーブル設定処理機能S610、スベリテーブル第1変更処理機能S1007a、スベリテーブル第2変更処理機能S809、スベリ数算出機能S804）と、を備えることを特徴とする遊技機。

【0089】

本手段によれば、停止操作手段が操作されてから絵柄の可変表示が停止するまでの停止態様が抽選手段の抽選結果によって変化し得る。かかる構成とすることにより、仮に停止操作手段が毎遊技一定のタイミングで操作されたとしても、停止操作手段が操作されてから絵柄の可変表示が終了するまでの時間を変化させるのが可能となる。この結果、特定処理を行うことができる期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

【0090】

手段33. 上記手段26乃至手段29のいずれかにおいて、前記第2判定手段は、前記特典付与手段が前記特典を付与しなかった場合、又は前記抽選手段の抽選結果が当選であって前記特典付与手段が前記特典の付与を終了した場合に、前記第2特定条件が成立したと判定することを特徴とする遊技機。

【0091】

本手段によれば、特典を付与しなかった場合、又は抽選手段の抽選結果が当選であって特典の付与を終了した場合に、第2特定条件が成立する。かかる構成とすることにより、少なくとも特典が付与されるか否かによって第2特定条件の成立タイミングを変化させるのが可能となる。この結果、特定処理を行うことができる時間をランダムなものとするとともに、第1特定条件の成立タイミングで第2特定条件の成立タイミングが察知されることを困難なものとするのが可能となる。

【0092】

手段34. 上記手段26乃至手段33のいずれかにおいて、前記特定処理は、第3特定条件（各リール32L、32M、32Rの回転開始、開始指令又は停止指令の発生、メダル払出の開始）が成立してから第4特定条件（リールインデックスセンサからの検出信号の入力、開始指令又は停止指令の操作終了、メダル払出の終了）が成立するまでの間に前記所定値を更新する第2更新処理（カウンタ更新処理におけるS1404a、S1406a、S1408a）を含むことを特徴とする遊技機。

【0093】

本手段によれば、第3特定条件や第4特定条件が成立したか否かにより、1回の特定処理で所定値が更新される更新回数が増加する。かかる構成とすることにより、特定処理を行うことができる期間になされた所定値の更新回数をよりランダムなものとするのが可能となる。

【0094】

手段35. 上記手段34において、前記絵柄の可変表示を開始させるべく操作される開始操作手段（スタートレバー41）を備え、前記第3特定条件は、前記絵柄の可変表示を開始させることが可能な状況（規定数のメダルがベットされている状況）で前記開始操作手段が操作された場合に成立し、前記第4特定条件は、前記開始操作手段の操作が終了した場合に成立すること特徴とする遊技機。

【0095】

本手段によれば、絵柄の可変表示を開始させることが可能な状況で開始操作手段が操作されてから当該操作が終了するまでの間に、更新処理及び第2更新処理によって所定値を更新することができる。

10

20

30

40

50

【0096】

手段36. 上記手段34又は手段35において、前記絵柄の変動表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）を備え、前記第3特定条件は、前記絵柄の変動表示を停止させることが可能な状況で前記停止操作手段が操作された場合に成立し、前記第4特定条件は、前記停止操作手段の操作が終了した場合に成立することを特徴とする遊技機。

【0097】

本手段によれば、絵柄の変動表示を停止させることが可能な状況で停止操作手段が操作されてから当該操作が終了するまでの間に、更新処理及び第2更新処理によって所定値を更新することができる。

10

【0098】

手段37. 上記手段33において、前記特定処理は、前記特典付与手段が前記特典の付与を開始してから終了するまでの間に前記所定値を更新する第2更新処理（カウンタ更新処理のS1408a）を含むことを特徴とする遊技機。

【0099】

本手段によれば、特典の付与が開始されてから終了するまでの間は、更新処理及び第2更新処理によって所定値が更新され、それ以外の期間には、更新処理によって所定値が更新される。つまり、特典の付与がなされている場合と、なされていない場合と、により、1回の特定処理で所定値が更新される更新回数が増加する。かかる構成とすることにより、特定処理を行うことができる期間になされた所定値の更新回数をよりランダムなものとする

20

【0100】

手段38. 上記手段26において、前記絵柄の変動表示を停止させるべく操作される停止操作手段（ストップスイッチ42～44）を備え、前記判定手段は、前記絵柄の変動表示を停止させることが可能な状況で前記停止操作手段が操作された場合に、前記第1特定条件が成立したと判定することを特徴とする遊技機。

【0101】

本手段によれば、絵柄の変動表示を停止させることが可能な状況で停止操作手段が操作された場合に第1特定条件が成立する。かかる構成とすることにより、特定処理を行うことができる期間の開始タイミングを遊技者による操作に依存させることが可能となる。

30

【0102】

なお、本手段に上記手段30乃至手段34、手段36、手段37のいずれかの構成を適用してもよく、かかる場合であっても上述した作用効果を奏することが期待できる。

【0103】

手段39. 上記手段26乃至手段38のいずれかにおいて、前記抽選手段や前記表示制御手段等を有するとともに遊技の進行に関わる処理を行う演算実行手段（CPU102）を備え、当該演算実行手段に、前記所定値を記憶する記憶手段（第1カウンタ111a）と、前記特定処理実行手段と、を設けたことを特徴とする遊技機。

【0104】

本手段によれば、遊技の進行に関わる処理を行う演算実行手段に、所定値を記憶する記憶手段と、所定値を更新する更新処理を含む特定処理を行う特定処理実行手段と、が設けられている。かかる構成とすることにより、記憶手段を、1の値のみを記憶する不正な記憶手段に変更されることを抑制することが可能となる。

40

【0105】

手段40. 上記手段26乃至手段39のいずれかにおいて、特定操作（電源投入時における設定キーのON操作等）がなされた場合に前記所定値を初期値に変更する初期化手段を非具備としたことを特徴とする遊技機。

【0106】

本手段によれば、特定操作がなされた場合であっても所定値が初期値に変更されない。かかる構成とすることにより、所定値を初期値に変更した上で抽選に当選となる乱数を取

50

得する不正を防止することが可能となる。

【0107】

手段41. 上記手段26乃至手段40のいずれかにおいて、前記遅延処理実行手段は、前記遅延処理として、前記開始条件が成立した際の所定値と無関係な特定値(0)となるまで前記所定値を更新する処理を行うことを特徴とする遊技機。

【0108】

本手段によれば、開始条件が成立した場合、そのときの所定値と無関係な特定値となるまで所定値が更新される。かかる構成とすることにより、開始条件が成立してから乱数又は基礎乱数としての数値情報を取得するまでの期間を、特定値から開始条件が成立した際の所定値を減じた値と対応する期間とすることができ、開始条件が成立してから乱数又は基礎乱数としての数値情報が取得されるまでの期間をランダムなものとすることができる。

10

【0109】

手段42. 絵柄(図柄)を可変表示する可変表示手段(リールユニット31)と、開始条件の成立を検出する開始条件検出手段(CPU102の開始指令が発生したと判断する機能S518a)と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段(CPU102の抽選処理機能S405)と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段(CPU102のリール制御処理機能)と、

20

前記抽選手段の抽選結果が当選であって特定停止結果(当選図柄の組合せが有効ライン上に停止する停止結果)となった場合、遊技者に特典(メダル払出)を付与する特典付手段(CPU102のメダル払出処理機能S407)と

を備えた遊技機において、

所定値(第1カウンタ111aの値)を更新する更新処理(カウンタ更新処理におけるS1403a)を含む特定処理(カウンタ更新処理)を行う特定処理実行手段(CPU102)と、

遊技者による操作に基づく第1特定条件(開始指令の発生)が成立したか否かを判定する判定手段(開始待ち処理におけるS518a)と、

30

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段(ゲームフラグ設定処理機能S519a)と、

第2特定条件(メダル払出の終了)が成立したか否かを判定する第2判定手段(メダル払出処理におけるS1201)と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段(ゲームフラグクリア処理機能S1208)と、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報(乱数生成器150のカウント値)を取得する取得処理(乱数取得処理S601)を行う取得処理実行手段(CPU102)と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理(遅延処理S522a及び遅延カウンタ処理S117a)を行う遅延処理実行手段(CPU102)と

40

を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが前記第1特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0110】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第

50

2 特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0111】

また、第1特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとすることが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

10

【0112】

さらに、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、その成立タイミングが第1特定条件の成立タイミングによって一義的に定まらない条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとする

20

【0113】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0114】

なお、本手段に上記手段27乃至手段41のいずれかの構成を適用しても良く、かかる場合には相乗効果を奏することが期待できる。

【0115】

手段43. 開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S518a）と、

30

前記開始条件が成立したに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記抽選手段の抽選結果が当選であるに基づいて特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）とを備えた遊技機において、

所定値（第1カウンタ111aの値）を更新する更新処理（カウンタ更新処理におけるS1403a）を含む特定処理（カウンタ更新処理）を行う特定処理実行手段（CPU102）と、

遊技者による操作に基づく第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS518a）と、

40

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S519a）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記開始条件が成立したに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（乱数生成器150のカウント値）を取得する取得処理（乱数取得処理S601）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タ

50

イミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理 S 5 2 2 a 及び遅延カウンタ処理 S 1 1 7 a）を行う遅延処理実行手段（C P U 1 0 2）とを備え、

前記第 2 特定条件を、当該第 2 特定条件の成立タイミングが遊技機外部から少なくとも前記第 1 特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0 1 1 6】

10

本手段によれば、第 1 特定条件が成立した場合に特定処理を行うことが可能となり、第 2 特定条件が成立した場合に特定処理が非実行とされる。所定値は、第 1 特定条件が成立してから第 2 特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0 1 1 7】

20

また、第 1 特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとすることが可能となり、第 1 特定条件が成立してから第 2 特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

【0 1 1 8】

さらに、第 1 特定条件の成立を遊技者の操作に基づく構成とする一方、第 2 特定条件を、その成立タイミングが遊技機外部から少なくとも第 1 特定条件の成立タイミングで察知されることが困難な条件とすることにより、第 1 特定条件が成立してから第 2 特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

30

【0 1 1 9】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0 1 2 0】

手段 4 4．開始条件の成立を検出する開始条件検出手段（C P U 1 0 2 の開始指令が発生したと判断する機能 S 5 1 8 a）と、

前記開始条件が成立したに基づいて抽選を行う抽選手段（C P U 1 0 2 の抽選処理機能 S 4 0 5）と、

40

前記抽選手段の抽選結果が当選であるに基づいて特典（メダル払出）を付与する特典付与手段（C P U 1 0 2 のメダル払出処理機能 S 4 0 7）とを備えた遊技機において、

所定値（第 1 カウンタ 1 1 1 a の値）を更新する更新処理（カウンタ更新処理における S 1 4 0 3 a）を含む特定処理（カウンタ更新処理）を行う特定処理実行手段（C P U 1 0 2）と、

遊技者による操作に基づく第 1 特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理における S 5 1 8 a）と、

前記第 1 特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能 S 5 1 9 a）と、

50

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（乱数生成器150のカウント値）を取得する取得処理（乱数取得処理S601）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S522a及び遅延カウンタ処理S117a）を行う遅延処理実行手段（CPU102）とを備え、

10

前記第2特定条件を、当該第2特定条件の成立タイミングが前記第1特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0121】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

20

【0122】

また、第1特定条件の成立を遊技者による操作に基づく構成とすることにより、特定処理を行うことができる期間の開始タイミングをランダムなものとすることが可能となり、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる時間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

30

【0123】

さらに、第1特定条件の成立を遊技者の操作に基づく構成とする一方、第2特定条件を、その成立タイミングが第1特定条件の成立タイミングによって一義的に定まらない条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

【0124】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

40

【0125】

手段45. 開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S518a）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）とを備えた遊技機において、

50

所定値（第1カウンタ111aの値）を更新する更新処理（カウンタ更新処理におけるS1403a）を含む特定処理（カウンタ更新処理）を行う特定処理実行手段（CPU102）と、

第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS518a）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S519a）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（乱数生成器150のカウント値）を取得する取得処理（乱数取得処理S601）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S522a及び遅延カウンタ処理S117a）を行う遅延処理実行手段（CPU102）と

を備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが遊技機外部から少なくとも前記第1特定条件の成立タイミングで察知されることが困難な条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

【0126】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0127】

また、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる構成とすることにより、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる期間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

【0128】

さらに、第2特定条件を、その成立タイミングが遊技機外部から少なくとも第1特定条件の成立タイミングで察知されることが困難な条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能となる。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとすることが可能となる。

【0129】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0130】

手段46. 開始条件の成立を検出する開始条件検出手段(CPU102の開始指令が発生したと判断する機能S518a)と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段(CPU102の抽選処理機能S405)と、

前記抽選手段の抽選結果が当選であることに基づいて特典(メダル払出)を付与する特典付与手段(CPU102のメダル払出処理機能S407)と

を備えた遊技機において、

所定値(第1カウンタ111aの値)を更新する更新処理(カウンタ更新処理におけるS1403a)を含む特定処理(カウンタ更新処理)を行う特定処理実行手段(CPU102)と、

10

第1特定条件(開始指令の発生)が成立したか否かを判定する判定手段(開始待ち処理におけるS518a)と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段(ゲームフラグ設定処理機能S519a)と、

第2特定条件(メダル払出の終了)が成立したか否かを判定する第2判定手段(メダル払出処理におけるS1201)と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段(ゲームフラグクリア処理機能S1208)と、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報(乱数生成器150のカウント値)を取得する取得処理(乱数取得処理S601)を行う取得処理実行手段(CPU102)と、

20

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理(遅延処理S522a及び遅延カウンタ処理S117a)を行う遅延処理実行手段(CPU102)とを備え、

前記第2特定条件を、当該第2特定条件の成立タイミングが前記第1特定条件の成立タイミングによって一義的に定まらない条件とするとともに、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。

30

【0131】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

40

【0132】

また、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる構成とすることにより、第1特定条件が成立してから第2特定条件が成立するまで、すなわち特定処理を行うことができる期間をランダムなものとすることが可能となる。この結果、前記期間に行われる特定処理の処理回数をランダムなものとすることが可能となる。

【0133】

さらに、第2特定条件を、その成立タイミングが第1特定条件の成立タイミングによって一義的に定まらない条件とすることにより、第1特定条件が成立してから第2特定条件が成立するまでに要する時間が事前に把握されることを困難なものとすることが可能とな

50

る。故に、前記期間を一定にすることで前記期間に行われる特定処理の処理回数を一定とする不正を困難なものとするのが可能となる。

【0134】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

【0135】

手段47. 絵柄（図柄）を可変表示する可変表示手段（リールユニット31）と、
開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S518a）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S405）と、 10

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段（CPU102のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出）を付与する特典付与手段（CPU102のメダル払出処理機能S407）と

を備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典の付与が終了したことに基づいて前記遊技が終了する遊技機において、 20

所定値（第1カウンタ111aの値）を更新する更新処理（カウンタ更新処理におけるS1403a）を含む特定処理（カウンタ更新処理）を行う特定処理実行手段（CPU102）と、

第1特定条件（開始指令の発生）が成立したか否かを判定する判定手段（開始待ち処理におけるS518a）と、

前記第1特定条件が成立した場合、前記特定処理を行うことを可能とする実行可能手段（ゲームフラグ設定処理機能S519a）と、

第2特定条件（メダル払出の終了）が成立したか否かを判定する第2判定手段（メダル払出処理におけるS1201）と、

前記第2特定条件が成立した場合、前記特定処理を非実行とする非実行手段（ゲームフラグクリア処理機能S1208）と、 30

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（乱数生成器150のカウント値）を取得する取得処理（乱数取得処理S601）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記所定値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S522a及び遅延カウンタ処理S117a）を行う遅延処理実行手段（CPU102）と

を備え、

前記判定手段を、前記遊技が開始された場合に前記第1特定条件が成立したと判定する構成とするとともに、前記第2判定手段を、前記遊技が終了された場合に前記第2特定条件が成立したと判定する構成とし、前記特定処理実行手段を、前記実行可能手段が前記特定処理を行うことを可能としてから前記非実行手段が非実行とするまでの間に、前記特定処理を繰り返し行う構成としたことを特徴とする遊技機。 40

【0136】

本手段によれば、第1特定条件が成立した場合に特定処理を行うことが可能となり、第2特定条件が成立した場合に特定処理が非実行とされる。所定値は、第1特定条件が成立してから第2特定条件が成立するまでの間に繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、所定値に基づいて開始条件の成立タイミングから遅延されたタイ 50

ミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0137】

また、遊技が開始された場合に第1特定条件が成立し、遊技が終了された場合に第2特定条件が成立する構成とすることにより、特定処理を行うことができる時間をランダムなものとするのが可能となる。遊技の開始から終了までに要する時間は、抽選手段の抽選結果に基づいて変化するからである。この結果、前記期間に行われる特定処理の処理回数、すなわち所定値の更新回数をランダムなものとするのが可能となる。

10

【0138】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

【0139】

手段48. 遊技を進行させるべく操作される操作手段（クレジット投入スイッチ56～58等）と、

前記操作手段が操作されたことに基づいて第1信号を出力するとともに、前記操作手段が操作されていないことに基づいて前記第1信号を非出力とする信号出力手段（クレジット投入検出センサ56a～58a等）と

を備え、前記信号出力手段からの信号入力状況に基づいて遊技を進行させる遊技機において、

20

第1処理（通常処理）を行う第1処理実行手段（CPU102）と、

前記信号出力手段からの信号入力状況を確認する状況確認処理（センサ監視処理S107a）を含む第2処理（タイマ割込み処理）を定期的に行う第2処理実行手段（CPU102）と

を備え、

前記第1処理実行手段は、

特定処理（割込み待ち処理）を行う特定処理実行手段（CPU102）と、

前記特定処理が終了した場合、前記状況確認処理の処理結果を用いて遊技の進行に関わる第3処理（通常処理におけるS307、S606等）を行う第3処理実行手段（CPU102）と

30

を有し、

前記特定処理実行手段は、

前記特定処理を開始した後に前記第2処理が行われたか否かを確認する確認処理（割込み待ち処理におけるS357）を行う確認処理実行手段（CPU102）と、

前記確認処理実行手段が前記第2処理が行われたことを確認した場合、前記特定処理を終了させる終了手段（CPU102）と

を有することを特徴とする遊技機。

【0140】

本手段によれば、第1処理と、定期的に行われる第2処理と、がある。第2処理は、信号出力手段からの信号入力状況を確認する状況確認処理を有している。第1処理は、第2処理が行われた場合に終了される特定処理と、特定処理が終了した場合に状況確認処理の処理結果を用いて行われる第3処理と、を有している。定期的に行われる第2処理において信号出力手段からの信号入力状況を確認する構成とすることにより、処理構成の簡略化を図ることが可能となる。また、特定処理を当該特定処理の開始後に第2処理が行われた場合に終了される構成とすることにより、特定処理が開始されてから終了されるまでの間に、少なくとも1回は第2処理を行うことができ、信号出力手段からの信号入力状況を確認することができる。さらに、特定処理が終了した場合に遊技の進行に関わる第3処理が行われる構成とすることにより、第2処理が終了してから第3処理が行われるまでの間隔を短縮させることが可能となる。以上の結果、操作手段の操作状況に即した状況確認処理

40

50

の処理結果を用いて第3処理を行うことが可能となり、遊技者による操作という所定条件の検出と遊技の進行との間に生じるずれを低減させることが可能となる。

【0141】

手段49. 上記手段48において、前記第1処理実行手段は、規定条件（当選確率設定処理におけるスタートレバー41の操作、開始待ち処理における開始指令の発生）が成立するまで前記第1処理を繰り返し行うことを特徴とする遊技機。

【0142】

本手段によれば、第1処理は規定条件が成立するまで繰り返し行われる。当該第1処理内で特定処理及び第3処理を行う構成とすることにより、遊技機が誤動作することを回避することが可能となる。仮に、第3処理の前段階で特定処理を行わない構成とした場合、状況確認処理を行ってから次に状況確認処理を行うまでの期間に第1処理を複数回行う可能性が考えられ、前記期間に第1処理を複数回行った場合、状況確認処理の同じ処理結果を用いて第3処理を複数回行うこととなる。これは、操作手段の1回の操作に対して対応する動作を複数回行うこととなり、遊技者等の意図しない動作となる可能性がある。一方、第3処理の前に特定処理を行う構成においては、第1処理を繰り返し行う場合であっても状況確認処理が少なくとも1回行われるのを待った上で第3処理を行うことができるため、上記懸念を好適に解消することができる。

10

【0143】

手段50. 上記手段49において、遊技者等により操作される所定操作手段（スタートレバー41）と、前記所定操作手段が操作されたことに基づいて前記第1信号を出力するとともに、前記所定操作手段が操作されていないことに基づいて前記第1信号を非出力とする所定信号出力手段（スタート検出センサ41a）と、を備え、前記規定条件は、前記所定信号出力手段から前記第1信号が出力されたことに基づいて成立することを特徴とする遊技機。

20

【0144】

本手段によれば、所定操作手段が操作されたことに基づいて規定条件が成立する。かかる構成においては、規定条件の成立タイミングが遊技者等による所定操作手段の操作に依存することとなり、所定操作手段がいつ操作されるのかによって第1処理の繰り返し回数が変化することとなる。このため、第1処理内で行われる第3処理の前で特定処理を行う構成とすることにより、遊技機が誤動作することを好適に回避することが可能となる。

30

【0145】

手段51. 上記手段48において、前記第1処理実行手段は、第4処理（当選確率設定処理におけるS303a～S308a、開始前準備処理S504a～S518a）を行う第4処理実行手段（CPU102）と、前記第4処理が終了した場合に規定条件（当選確率設定処理におけるスタートレバー41の操作、開始待ち処理における開始指令の発生）が成立したか否かの判定処理（当選確率設定処理におけるS305a、開始待ち処理におけるS518a）を行う判定処理実行手段（CPU102）と、前記規定条件が成立していない場合に前記第4処理に復帰させる処理を行う復帰処理実行手段（CPU102）と、前記規定条件が成立した場合に前記第4処理を終了させる処理を行う第4処理終了実行手段（CPU102）と、を備え、前記第4処理実行手段が、前記特定処理実行手段及び前記第3処理実行手段を有することを特徴とする遊技機。

40

【0146】

本手段によれば、規定条件が成立するまで繰り返し行われる第4処理があり、当該第4処理内で特定処理及び第3処理が行われる。かかる構成とすることにより、遊技機が誤動作することを回避することが可能となる。仮に、第3処理の前段階で特定処理を行わない構成とした場合、状況確認処理を行ってから次に状況確認処理を行うまでの期間に第4処理を複数回行う可能性が考えられ、前記期間に第4処理を複数回行った場合、状況確認処理の同じ処理結果を用いて第3処理を複数回行うこととなる。これは、操作手段の1回の操作に対して対応する動作を複数回行うこととなり、遊技者等の意図しない動作となる可能性がある。一方、第3処理の前に特定処理を行う構成においては、第4処理を繰り返し

50

行う場合であっても状況確認処理が少なくとも1回行われるのを待った上で第3処理を行うことができるため、上記懸念を好適に解消することができる。

【0147】

手段52. 上記手段51において、遊技者等により操作される所定操作手段（スタートレバー41）と、前記所定操作手段が操作されたことに基づいて前記第1信号を出力するとともに、前記所定操作手段が操作されていないことに基づいて前記第1信号を非出力とする所定信号出力手段（スタート検出センサ41a）と、を備え、前記判定処理実行手段は、前記所定信号出力手段から前記第1信号が出力されたことに基づいて前記規定条件が成立したと判定することを特徴とする遊技機。

【0148】

本手段によれば、所定操作手段が操作されたことに基づいて規定条件が成立する。かかる構成においては、規定条件の成立タイミングが遊技者等による所定操作手段の操作に依存することとなり、所定操作手段がいつ操作されるのかによって第4処理の繰り返し回数が増加することとなる。このため、第4処理内で行われる第3処理の前で特定処理を行う構成とすることにより、遊技機が誤動作することを好適に回避することが可能となる。

【0149】

手段53. 上記手段48乃至手段52のいずれかにおいて、前記第3処理実行手段は、前記第3処理として、前記状況確認処理の処理結果が前記第1信号の入力を示す処理結果である場合に前記操作手段の操作がなされたと判定する処理を行い、前記状況確認処理の処理結果が前記第1信号の非入力を示す処理結果である場合に前記操作手段の操作がなされてい

【0150】

本手段によれば、第3処理では、状況確認処理の処理結果を用いて操作手段が操作されたか否かを判定する処理を行う。このような第3処理の前段階で特定処理を行うことにより、操作手段の操作状況に即した状況確認処理の処理結果を用いて第3処理を行うことが可能となり、遊技者による操作と遊技の進行との間に生じるずれを低減させることが可能となる。

【0151】

手段54. 上記手段48乃至手段52のいずれかにおいて、前記状況確認処理の処理結果を記憶する記憶手段（RAM106のセンサ情報格納エリア112）を備え、前記記憶手段を、前記状況確認処理の最新の処理結果を記憶する第1記憶領域（第1エリア112a）と、前記最新の処理結果以前の処理結果を記憶する第2記憶領域（第2エリア112b、第3エリア112c）と、を有する構成としたことを特徴とする遊技機。

【0152】

本手段によれば、記憶手段には、状況確認処理の最新の処理結果と、それ以前の処理結果とが記憶される。かかる構成とすることにより、第1信号が出力状態から非出力状態に切り替わったことや非出力状態から出力状態に切り替わったこと、すなわち信号入力状況の履歴を記憶手段に記憶することが可能となる。

【0153】

手段55. 上記手段54において、前記第3処理実行手段は、前記第1記憶領域に記憶された情報と、前記第2記憶領域に記憶された情報と、を用いて前記第3処理を行うことを特徴とする遊技機。

【0154】

本手段によれば、信号入力状況の履歴を用いて第3処理が行われる。かかる構成とすることにより、操作手段の操作が開始されたタイミング又は操作手段の操作が終了したタイミングを用いて第3処理を行うことが可能となる。また特に、手段2乃至手段5のいずれかの構成に適用した場合には、繰り返し第3処理を行った場合であってもその都度信号入力状況の履歴が変化するため、遊技機が誤動作することを好適に回避することが可能となる。

【0155】

手段５６．上記手段５５において、前記第３処理実行手段は、前記第３処理として、前記第１記憶領域及び前記第２記憶領域に記憶された情報が予め定めた特定情報（「０１１」）である場合に前記操作手段の操作がなされたと判定する処理を行い、前記第１記憶領域及び前記第２記憶領域に記憶された情報が前記特定情報でない場合に前記操作手段の操作がなされていないと判定する処理を行うことを特徴とする遊技機。

【０１５６】

本手段によれば、第３処理では、第１記憶領域及び第２記憶領域に記憶された情報が特定情報であるか否かによって操作手段が操作されたか否かを判定する処理を行う。このような第３処理の前段階で特定処理を行うことにより、操作手段の操作状況に即した状況確認処理の処理結果を用いて第３処理を行うことが可能となり、遊技者による操作と遊技の進行との間に生じるずれを低減させることが可能となる。

10

【０１５７】

手段５７．開始条件の成立を検出する開始条件検出手段（ＣＰＵ１０２の開始指令が発生したと判断する機能Ｓ５１８ａ）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（ＣＰＵ１０２の抽選処理機能Ｓ４０５）と、

前記開始条件が成立したことに基づいて絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記絵柄の可変表示を終了させる表示制御手段（ＣＰＵ１０２のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出、ＢＢ状態への移行等）を付与する特典付与手段（ＣＰＵ１０２のメダル払出処理機能Ｓ４０７、ＢＢ状態処理機能Ｓ４０８等）と

20

を備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典付与手段が前記特典を付与したことに基づいて前記遊技が終了する遊技機において、

遊技を進行させるべく操作される操作手段（クレジット投入スイッチ５６～５８等）と

、
前記操作手段が操作されたことに基づいて第１信号を出力するとともに、前記操作手段が操作されていないことに基づいて前記第１信号を非出力とする信号出力手段（クレジット投入検出センサ５６ａ～５８ａ等）と、

30

第１処理（通常処理）を行う第１処理実行手段（ＣＰＵ１０２）と、

前記信号出力手段からの信号入力状況を確認する状況確認処理（センサ監視処理Ｓ１０７ａ）を含む第２処理（タイマ割込み処理）を定期的に行う第２処理実行手段（ＣＰＵ１０２）と

を備え、

前記第１処理実行手段は、

特定処理（割込み待ち処理）を行う特定処理実行手段（ＣＰＵ１０２）と、

前記特定処理が終了した場合、前記状況確認処理の処理結果を用いて遊技の進行に関わる第３処理（通常処理におけるＳ３０７ａ、Ｓ５０６ａ等）を行う第３処理実行手段（Ｃ

40

ＰＵ１０２）と

を有し、

前記特定処理実行手段は、

前記特定処理を開始した後に前記第２処理が行われたか否かを確認する確認処理（割込み待ち処理におけるＳ３５７）を行う確認処理実行手段（ＣＰＵ１０２）と、

前記確認処理実行手段が前記第２処理が行われたことを確認した場合、前記特定処理を終了させる終了手段（ＣＰＵ１０２）と

を有することを特徴とする遊技機。

【０１５８】

本手段によれば、第１処理と、定期的に行われる第２処理と、がある。第２処理は、信

50

号出力手段からの信号入力状況を確認する状況確認処理を有している。第1処理は、第2処理が行われた場合に終了される特定処理と、特定処理が終了した場合に状況確認処理の処理結果を用いて行われる第3処理と、を有している。定期的に行われる第2処理において信号出力手段からの信号入力状況を確認する構成とすることにより、処理構成の簡略化を図ることが可能となる。また、特定処理を当該特定処理の開始後に第2処理が行われた場合に終了される構成とすることにより、特定処理が開始されてから終了されるまでの間に、少なくとも1回は第2処理を行うことができ、信号出力手段からの信号入力状況を確認することができる。さらに、特定処理が終了した場合に遊技の進行に関わる第3処理が行われる構成とすることにより、第2処理が終了してから第3処理が行われるまでの間隔を短縮させることが可能となる。以上の結果、操作手段の操作状況に即した状況確認処理の処理結果を用いて第3処理を行うことが可能となり、遊技者による操作という所定条件の検出と遊技の進行との間に生じるずれを低減させることが可能となる。

10

【0159】

手段58. 所定条件を検出する検出手段(クレジット投入スイッチ56~58等)と、前記所定条件の検出に基づいて第1信号を出力する信号出力手段(クレジット投入検出センサ56a~58a等)と

を備え、前記信号出力手段からの信号入力状況に基づいて遊技を進行させる遊技機において、

第1処理(通常処理)を行う第1処理実行手段(CPU102)と、

前記信号出力手段からの信号入力状況を確認する状況確認処理(センサ監視処理S107a)を含む第2処理(タイマ割込み処理)を定期的に行う第2処理実行手段(CPU102)と

20

を備え、

前記第1処理実行手段は、

特定処理(割込み待ち処理)を行う特定処理実行手段(CPU102)と、

前記特定処理が終了した場合、前記状況確認処理の処理結果を用いて遊技の進行に関わる第3処理(通常処理におけるS307a、S506a等)を行う第3処理実行手段(CPU102)と

を有し、

前記特定処理実行手段は、

30

前記特定処理を開始した後に前記第2処理が行われたか否かを確認する確認処理(割込み待ち処理におけるS357)を行う確認処理実行手段(CPU102)と、

前記確認処理実行手段が前記第2処理が行われたことを確認した場合、前記特定処理を終了させる終了手段(CPU102)と

を有することを特徴とする遊技機。

【0160】

本手段によれば、第1処理と、定期的に行われる第2処理と、がある。第2処理は、信号出力手段からの信号入力状況を確認する状況確認処理を有している。第1処理は、第2処理が行われた場合に終了される特定処理と、特定処理が終了した場合に状況確認処理の処理結果を用いて行われる第3処理と、を有している。定期的に行われる第2処理において信号出力手段からの信号入力状況を確認する構成とすることにより、処理構成の簡略化を図ることが可能となる。また、特定処理を当該特定処理の開始後に第2処理が行われた場合に終了される構成とすることにより、特定処理が開始されてから終了されるまでの間に、少なくとも1回は第2処理を行うことができ、信号出力手段からの信号入力状況を確認することができる。さらに、特定処理が終了した場合に遊技の進行に関わる第3処理が行われる構成とすることにより、第2処理が終了してから第3処理が行われるまでの間隔を短縮させることが可能となる。以上の結果、所定条件の検出に即した状況確認処理の処理結果を用いて第3処理を行うことが可能となり、所定条件の検出と遊技の進行との間に生じるずれを低減させることが可能となる。

40

【0161】

50

以下、遊技機の一形態である回胴式遊技機、具体的にはスロットマシンに適用した場合の一実施の形態を、図面に基づいて詳細に説明する。図1はスロットマシン10の正面図、図2はスロットマシン10の前面扉12を閉じた状態の斜視図、図3はスロットマシン10の前面扉12を開いた状態の斜視図、図4は前面扉12の背面図、図5は筐体11の正面図である。

【0162】

図1～図5に示すように、スロットマシン10は、その外殻を形成する筐体11を備えている。筐体11は、全体として前面を開放した箱状に形成されており、遊技ホールへの設置の際にいわゆる島設備に対し釘を打ち付ける等して取り付けられる。

【0163】

筐体11の前面側には、前面扉12が開閉可能に取り付けられている。すなわち、筐体11には、その正面から見て左側部に上下一対の支軸13a、13bが設けられており、前面扉12には、各支軸13a、13bと対応する位置に軸受部14a、14bが設けられている。そして、各軸受部14a、14bに各支軸13a、13bが挿入された状態では、前面扉12が筐体11に対して両支軸13a、13bを結ぶ上下方向へ延びる開閉軸線を中心として回動可能に支持され、前面扉12の回動によって筐体11の前面開放側を開放したり閉鎖したりすることができるようになっている。また、前面扉12は、その裏面に設けられた施錠装置20によって開放不能な施錠状態とされる。前面扉12の右端側上部には、施錠装置20と一体化されたキーシリンダ21が設けられており、キーシリンダ21に対する所定のキー操作によって前記施錠状態が解除されるように構成されている。

【0164】

前面扉12の中央部上寄りには、遊技者に遊技状態を報知する遊技パネル25が設けられている。遊技パネル25には、縦長の3つの表示窓26L、26M、26Rが横並びに形成されており、各表示窓26L、26M、26Rを通じてスロットマシン10の内部が視認可能な状態となっている。なお、各表示窓26L、26M、26Rを1つにまとめて共通の表示窓としてもよい。

【0165】

図3に示すように、筐体11は仕切り板30によりその内部が上下2分割されており、仕切り板30の上部には、可変表示手段を構成するリールユニット31が取り付けられている。リールユニット31は、円筒状（円環状）にそれぞれ形成された左リール32L、中リール32M、右リール32Rを備えている。各リール32L、32M、32Rは、その中心軸線が当該リールの回転軸線となるように回転可能に支持されている。各リール32L、32M、32Rの回転軸線は略水平方向に延びる同一軸線上に配設され、それぞれのリール32L、32M、32Rが各表示窓26L、26M、26Rと1対1で対応している。したがって、各リール32L、32M、32Rの表面の一部はそれぞれ対応する表示窓26L、26M、26Rを通じて視認可能な状態となっている。また、リール32L、32M、32Rが正回転すると、各表示窓26L、26M、26Rを通じてリール32L、32M、32Rの表面は上から下へ向かって移動しているかのように映し出される。

【0166】

ここで、リールユニット31の構成を簡単に説明する。

【0167】

各リール32L、32M、32Rは、それぞれが1-2相励磁のステッピングモータに連結されており、各ステッピングモータの駆動により各リール32L、32M、32Rが個別に、すなわちそれぞれ独立して回転駆動し得る構成となっている。ステッピングモータは、例えば504パルスの駆動信号（以下、励磁パルス又は励磁データとも言う。）を与えることにより1回転されるように設定されており、この励磁パルスによってステッピングモータの回転位置、すなわちリールの回転位置が制御される。また、リールユニット31には、リールが1回転したことを検出するためのリールインデックスセンサが各リール32L、32M、32Rと対応させて設置されており、各リール32L、32M、32

Rには、リールインデックスセンサの素子部を通過可能なセンサカットバンが取り付けられている。そして、リールが1回転する毎にセンサカットバンの通過をリールインデックスセンサが検出し、その検出の都度、後述する主制御装置101に検出信号が出力されるようになっている。このため主制御装置101は、リールインデックスセンサの検出信号と、当該検出信号が入力されるまでに出力した励磁パルス数とに基づいて、各リール32L, 32M, 32Rの角度位置を1回転毎に確認するとともに補正することができる。

【0168】

各リール32L, 32M, 32Rの外周面には、その長辺方向（周回方向）に、識別情報としての図柄が複数個描かれている。より具体的には、21個の図柄が等間隔に描かれている。このため、所定の位置においてある図柄を次の図柄へ切り替えるには、24パルス（=504パルス÷21図柄）の励磁パルスの出力を要する。また、主制御装置101は、リールインデックスセンサの検出信号が入力されてから出力した励磁パルス数により、表示窓26L, 26M, 26Rから視認可能な状態となっている図柄を把握したり、表示窓26L, 26M, 26Rから視認可能な位置に所定の図柄を停止させたりする制御を行うことができる。

10

【0169】

次に、各リール32L, 32M, 32Rに描かれている図柄について説明する。

【0170】

図6には、左リール32L, 中リール32M, 右リール32Rの図柄配列が示されている。同図に示すように、各リール32L, 32M, 32Rには、それぞれ21個の図柄が1列に配置されている。また、各リール32L, 32M, 32Rに対応して番号が0～20まで付されているが、これら番号は主制御装置101が表示窓26L, 26M, 26Rから視認可能な状態となっている図柄を認識するための番号であり、リール32L, 32M, 32Rに実際に付されているわけではない。但し、以下の説明では当該番号を使用して説明する。

20

【0171】

図柄としては、「星」図柄（例えば、左リール32Lの20番目）、「チェリー」図柄（例えば、左リール32Lの19番目）、「青年」図柄（例えば、左リール32Lの18番目）、「ベル」図柄（例えば、左リール32Lの17番目）、「リプレイ」図柄（例えば、左リール32Lの16番目）、「白7」図柄（例えば、左リール32Lの15番目）、「スイカ」図柄（例えば、左リール32Lの14番目）、「赤7」図柄（例えば、左リール32Lの3番目）の8種類がある。そして、図6に示すように、各リール32L, 32M, 32Rにおいて各種図柄の数や配置順序は全く異なっている。

30

【0172】

各表示窓26L, 26M, 26Rは、対応するリールに付された21個の図柄のうち図柄全体を視認可能となる図柄が3個となるように形成されている。このため、各リール32L, 32M, 32Rがすべて停止している状態では、 $3 \times 3 = 9$ 個の図柄が表示窓26L, 26M, 26Rを介して視認可能な状態となる。

【0173】

本スロットマシン10では、これら9個の図柄が視認可能となる各位置を結ぶようにして、横方向へ平行に3本、斜め方向へたすき掛けに2本、計5本の組合せラインが設定されている。より詳しくは、図7に示すように、横方向の組合せラインとして、各リール32L, 32M, 32Rの上段図柄を結んだ上ラインL1と、各リール32L, 32M, 32Rの中段図柄を結んだ中ラインL2と、各リール32L, 32M, 32Rの下段図柄を結んだ下ラインL3と、が設定されている。また、斜め方向の組合せラインとして、左リール32Lの上段図柄、中リール32Mの中段図柄、右リール32Rの下段図柄を結んだ右下がりラインL4と、左リール32Lの下段図柄、中リール32Mの中段図柄、右リール32Rの上段図柄を結んだ右上がりラインL5と、が設定されている。そして、有効化された組合せライン、すなわち有効ライン上に図柄が所定の組合せで停止した場合には、入賞成立として、遊技媒体たるメダルが所定数払い出される特典が付与されたり、遊技状

40

50

態が移行される特典が付与されたりするようになっている。

【0174】

図8には、入賞となる図柄の組合せと、入賞となった場合に付与される特典とが示されている。

【0175】

メダル払出が行われる小役入賞としては、ベル入賞と、スイカ入賞と、1枚役入賞と、チェリー入賞とがある。各リール32L, 32M, 32Rの「ベル」図柄が有効ライン上に並んで停止した場合、ベル入賞として8枚のメダル払出が行われ、各リール32L, 32M, 32Rの「スイカ」図柄が有効ライン上に並んで停止した場合、スイカ入賞として6枚のメダル払出が行われ、有効ライン上に左から順に「赤7」図柄, 「青年」図柄, 「白7」図柄と並んで停止した場合、1枚役入賞として1枚のメダル払出が行われる。また、左リール32Lの「チェリー」図柄が有効ライン上に停止した場合、チェリー入賞として2枚のメダル払出が行われる。すなわち、チェリー入賞の場合には、中リール32Mと右リール32Rについて、有効ライン上に停止する図柄がどのような図柄であっても良い。換言すれば、左リール32Lの「チェリー」図柄と、中リール32M及び右リール32Rの任意の図柄との組合せが有効ライン上に停止した場合、チェリー入賞が成立するとも言える。したがって、左リール32Lの複数の有効ラインが重なる位置（具体的には上段と下段）に「チェリー」図柄が停止した場合には、各有効ライン上にてチェリー入賞が成立することとなり、結果として4（＝2×2）枚のメダル払出が行われる。本実施の形態では、左リール32Lの「チェリー」図柄が上段又は下段に停止してチェリー入賞が成立するようになっているため、チェリー入賞が成立した場合には4枚のメダル払出が行われる。

【0176】

遊技状態の移行のみが行われる状態移行入賞としては、BB入賞がある。各リール32L, 32M, 32Rの「赤7」図柄が有効ライン上に並んで停止した場合、BB入賞として遊技状態がビッグボーナス状態（以下、「BB状態」と言う。）に移行する。

【0177】

メダル払出や遊技状態の移行以外の特典が付与される入賞としては、再遊技入賞がある。各リール42L, 42M, 42Rの「リプレイ」図柄が有効ライン上に並んで停止した場合、再遊技入賞として、メダル払出や遊技状態の移行は行われられないものの、メダルを投入することなく次ゲームの遊技を行うことが可能な再遊技の特典が付与される。

【0178】

なお以下では、各入賞と対応する図柄の組合せを入賞図柄の組合せとも言う。例えば、再遊技図柄の組合せとは、再遊技入賞となる図柄の組合せ、すなわち「リプレイ」図柄, 「リプレイ」図柄, 「リプレイ」図柄の組合せである。また、各入賞と対応する各リール32L, 32M, 32Rの図柄を入賞図柄とも言う。例えば、1枚役図柄とは、左リール32Lにおいては「赤7」図柄であり、中リール32Mにおいては「青年」図柄であり、右リール32Rにおいては「白7」図柄である。

【0179】

遊技パネル25の下方左側には、各リール32L, 32M, 32Rの回転を開始させるために操作されるスタートレバー41が設けられている。スタートレバー41はリール32L, 32M, 32Rを回転開始、すなわち図柄の可変表示を開始させるべく操作される開始操作手段又は始動操作手段を構成する。スタートレバー41は、遊技者がゲームを開始するときに手で押し操作するレバーであり、手が離れたあと初期位置に自動復帰する。ちなみに、本スロットマシン10におけるスタートレバー41は、手が離れたあと初期位置に自動復帰するまでに数10msecを要するように構成されている。所定数のメダルが投入されている状態でスタートレバー41を操作された場合、各リール32L, 32M, 32Rが回転を開始するようになっている。

【0180】

スタートレバー41の右側には、回転している各リール32L, 32M, 32Rを個別

に停止させるために操作されるボタン状のストップスイッチ42～44が設けられている。各ストップスイッチ42～44は、停止対象となるリール32L、32M、32Rに対応する表示窓26L、26M、26Rの直下にそれぞれ配置されている。すなわち、左ストップスイッチ42が操作された場合には左リール32Lの回転が停止し、中ストップスイッチ43が操作された場合には中リール32Mの回転が停止し、右ストップスイッチ44が操作された場合には右リール32Rの回転が停止する。ストップスイッチ42～44はリール32L、32M、32Rの回転に基づく図柄の可変表示を停止させるべく操作される停止操作手段を構成する。ストップスイッチ42～44は、左リール32Lが回転を開始してから所定時間を経過した場合に、停止操作可能な状態となるようになっている。ストップスイッチ42～44の内部には図示しないランプが設けられており、停止操作可能な状態ではランプが点灯表示され、リールが停止している等の停止操作不可能な状態ではランプが消灯表示されるようになっている。

10

【0181】

表示窓26L、26M、26Rの下方右側には、メダルを投入するためのメダル投入口45が設けられている。メダル投入口45は遊技媒体を入力する入力手段を構成する。また、メダル投入口45が遊技者によりメダルを直接投入するという動作を伴う点に着目すれば、遊技媒体を直接入力する直接入力手段を構成するものとも言える。

【0182】

メダル投入口45から投入されたメダルは、前面扉12の背面に設けられた通路切替手段としてのセレクト46によって貯留用通路47か排出用通路48のいずれかへ導かれる。より詳しくは、セレクト46にはメダル通路切替ソレノイド46aが設けられており、そのメダル通路切替ソレノイド46aの非励磁時にはメダルが排出用通路48側に導かれ、前記メダル通路切替ソレノイド46aの励磁時にはメダルが貯留用通路47側に導かれるようになっている。貯留用通路47に導かれたメダルは、筐体11の内部に収納されたホッパ装置51へと導かれる。一方、排出用通路48に導かれたメダルは、前面扉12の前面下部に設けられたメダル排出口49からメダル受け皿50へと導かれ、遊技者に返還される。

20

【0183】

ホッパ装置51は、メダルを貯留する貯留タンク52と、メダルを遊技者に払い出す払出装置53とより構成されている。払出装置53は、図示しないメダル払出用回転板を回転させることにより、排出用通路48に設けられた開口48aへメダルを排出し、排出用通路48を介してメダル受け皿50へメダルを払い出すようになっている。また、ホッパ装置51の右方には、貯留タンク52内に所定量以上のメダルが貯留されることを回避するための予備タンク54が設けられている。ホッパ装置51の貯留タンク52内部には、この貯留タンク52から予備タンク54へとメダルを排出する誘導プレート52aが設けられている。したがって、誘導プレート52aが設けられた高さ以上にメダルが貯留された場合、かかるメダルが予備タンク54に貯留されることとなる。

30

【0184】

メダル投入口45の下方には、ボタン状の返却スイッチ55が設けられている。メダル投入口45に投入されたメダルがセレクト46内に詰まった状況下で返却スイッチ55を操作された場合、セレクト46が機械的に連動して動作され、当該セレクト46内に詰まったメダルがメダル排出口49から返却されるようになっている。

40

【0185】

表示窓26L、26M、26Rの下方左側には、遊技媒体としてのクレジットされた仮想メダルを一度に3枚投入するための第1クレジット投入スイッチ56が設けられている。また、第1クレジット投入スイッチ56の左方には、第2クレジット投入スイッチ57と、第3クレジット投入スイッチ58とが設けられている。第2クレジット投入スイッチ57は仮想メダルを一度に2枚投入するためのものであり、第3クレジット投入スイッチ58は仮想メダルを1枚投入するためのものである。各クレジット投入スイッチ56～58は前記メダル投入口45とともに遊技媒体を入力する入力手段を構成する。また、メダ

50

ル投入口45が遊技者によりメダルを直接投入するという動作を伴うのに対し、各クレジット投入スイッチ56～58は貯留記憶に基づく仮想メダルの投入という動作を伴うに過ぎない点に着目すれば、遊技媒体を間接入力する間接入力手段を構成するものとも言える。各クレジット投入スイッチ56～58の内部には図示しないランプが設けられており、投入操作可能な状態ではランプが点灯表示され、投入操作不可能な状態ではランプが消灯表示されるようになっている。

【0186】

スタートレバー41の左方には、精算スイッチ59が設けられている。すなわち、本スロットマシン10では、所定の最大値（メダル50枚分）となるまでの余剰の投入メダルや入賞時の払出メダルを仮想メダルとして貯留記憶するクレジット機能を有しており、仮想メダルが貯留記憶されている状況下で精算スイッチ59を操作された場合、仮想メダルが現実のメダルとしてメダル排出口49から払い出されるようになっている。この場合、クレジットされた仮想メダルを現実のメダルとして払い出すという機能に着目すれば、精算スイッチ59は貯留記憶された遊技媒体を実際に払い出すための精算操作手段を構成するものとも言える。

10

【0187】

遊技パネル25の表示窓26L、26M、26R下方には、クレジットされている仮想メダル数を表示するクレジット表示部60と、BB状態が終了するまでに払い出される残りのメダル数を表示する残払出枚数表示部61と、入賞時に払い出したメダルの枚数を表示する払出枚数表示部62とがそれぞれ設けられている。これら表示部60～62は7セグメント表示器によって構成されているが、液晶表示器等によって代替することは当然可能である。

20

【0188】

ここで、メダルのベット数と、有効化される組合せラインとの関係を、図7を用いて説明する。遊技の開始時にメダル投入口45からメダルが投入されるとベットとなる。

【0189】

1枚目のメダルがメダル投入口45に投入された場合、ベット数は1となり、中ラインL2が有効化される。2枚目のメダルがメダル投入口45に投入された場合、ベット数は2となり、中ラインL2に加えて上ラインL1と下ラインL3を含む合計3本の組合せラインが有効化される。3枚目のメダルがメダル投入口45に投入された場合、ベット数は3となり、組合せラインL1～L5の全てが有効化される。

30

【0190】

なお、4枚以上のメダルがメダル投入口45に投入された場合、そのときに貯留記憶されている仮想メダルが50枚未満であれば、3枚を超える余剰メダルはスロットマシン10内部に貯留され、クレジット表示部60の仮想メダル数が加算表示される。一方、仮想メダル数が50枚のとき又は50枚に達したときには、セレクト46により貯留用通路47から排出用通路48への切替がなされ、メダル排出口49からメダル受け皿50へと余剰メダルが返却される。

【0191】

また、仮想メダルが貯留記憶されており、遊技の開始時に第1～第3クレジット投入スイッチ56～58のいずれかが操作された場合にも、仮想メダルが投入されたこととなりベットとなる。なお、第1～第3クレジット投入スイッチ56～58のいずれかが操作された場合については、投入された仮想メダルの枚数分だけクレジット表示部60に表示されている仮想メダル数が減算されることを除き、メダル投入口45からメダルを投入した場合と同じため、説明を省略する。

40

【0192】

ちなみに、第1～第3クレジット投入スイッチ56～58のいずれかが操作された場合に投入されるべき仮想メダルが貯留記憶されていない場合、例えばクレジット表示部60の表示が2のときに第1クレジット投入スイッチ56が操作された場合等には、クレジット表示部60の数値が全て減算されて0となり、投入可能な仮想メダル分だけベットされ

50

る。

【0193】

前面扉12の上部には、遊技の進行に伴い点灯したり点滅したりする上部ランプ63と、遊技の進行に伴い種々の効果音を鳴らしたり、遊技者に遊技状態を報知したりする左右一対のスピーカ64と、遊技者に各種情報を与える補助表示部65とが設けられている。補助表示部65は、遊技の進行に伴って各種表示演出を実行するためのものであり、各リール32L、32M、32Rによる遊技を主表示部によるものと考えられることから、本実施形態では補助表示部65と称している。補助表示部65の背面には、上部ランプ63やスピーカ64、補助表示部65を駆動させるための表示制御装置81が設けられている。

10

【0194】

筐体11の内部においてホッパ装置51の左方には、電源ボックス70が設けられている。電源ボックス70は、その内部に電源装置91を収容するとともに、電源スイッチ71やリセットスイッチ72、設定キー挿入孔73などを備えている。電源スイッチ71は、主制御装置101を始めとする各部に電源を供給するための起動スイッチである。リセットスイッチ72は、スロットマシン10のエラー状態をリセットするためのスイッチである。また、設定キー挿入孔73は、ホール管理者などがメダルの出玉調整を行うためのものである。すなわち、ホール管理者等が設定キーを設定キー挿入孔73へ挿入してON操作することにより、スロットマシン10の当選確率を設定できるようになっている。なお、リセットスイッチ72は、エラー状態をリセットする場合の他に、スロットマシン10の当選確率を変更する場合にも操作される。

20

【0195】

リールユニット31の上方には、遊技を統括管理する主制御装置101が筐体11に取り付けられている。

【0196】

次に、本スロットマシン10の電氣的構成について、図9のブロック図に基づいて説明する。

【0197】

主制御装置101には、演算処理手段であるCPU102を中心とするマイクロコンピュータが搭載されている。CPU102には、電源装置91の他に、8.000MHzの所定周波数の矩形波（第1クロック信号）を出力する第1クロック回路103や、入出力ポート104（具体的には、コネクタ、ドライバIC、チップセレクトIC等により構成される入出力ポート）、基礎乱数を生成するための基礎乱数生成器150などが内部バスを介して接続されている。かかる主制御装置101は、スロットマシン10に内蔵されるメイン基盤としての機能を果たすものである。

30

【0198】

主制御装置101の入力側には、リールユニット31（より詳しくは各リール32L、32M、32Rが1回転したことを個別に検出するリールインデックスセンサ）、スタートレバー41の操作を検出するスタート検出センサ41a、各ストップスイッチ42～44の操作を個別に検出するストップ検出センサ42a～44a、メダル投入口45から投入されたメダルを検出する投入メダル検出センサ45a、ホッパ装置51から払い出されるメダルを検出する払出検出センサ51a、各クレジット投入スイッチ56～58の操作を個別に検出するクレジット投入検出センサ56a～58a、精算スイッチ59の操作を検出する精算検出センサ59a、リセットスイッチ72の操作を検出するリセット検出センサ72a、設定キー挿入孔73に設定キーが挿入されてON操作されたことを検出する設定キー検出センサ73a等の各種センサが接続されており、これら各種センサからの信号は入出力ポート104を介してCPU102へ出力されるようになっている。

40

【0199】

なお、投入メダル検出センサ45aは、実際には複数個のセンサにより構成されている。すなわち、メダル投入口45からホッパ装置51に至る貯留用通路47は、メダルが1

50

列で通過可能なように形成されている。そして、貯留用通路４７には、第１センサが設けられるとともに、それよりメダルの幅以上離れた下流側に第２センサ及び第３センサが近接（少なくとも一時期において同一メダルを同時に検出する状態が生じる程度の近接）して設けられている。投入メダル検出センサ４５ａは、これら第１～第３センサによって構成されている。主制御装置１０１は、第１センサから第２センサに至る時間を監視し、その経過時間が所定時間を越えた場合にはメダル詰まり又は不正があったものとみなしてエラー状態とする。エラー状態となった場合には、エラー状態報知が行われるとともに、エラー状態が解除されるまでの間、遊技者による操作が無効化される。また、主制御装置１０１は、第２センサと第３センサとがオンオフされる順序をも監視している。具体的には、第２，第３センサが共にオフ、第２センサのみオン、第２，第３センサが共にオン、第３センサのみオン、第２，第３センサが共にオフという順序通りになった場合で、かつ各オンオフ切替に移行する時間が所定時間内である場合にのみメダルが正常に取り込まれたと判断し、それ以外の場合はエラー状態とする。このようにするのは、貯留用通路４７でのメダル詰まりの他、メダルを投入メダル検出センサ４５ａ付近で往復動させてメダル投入と誤認させる不正を防止するためである。

【０２００】

また、主制御装置１０１の入力側には、入出力ポート１０４を介して電源装置９１が接続されている。電源装置９１には、主制御装置１０１を始めとしてスロットマシン１０の各電子機器に駆動電力を供給する電源部９１ａや、停電監視回路９１ｂなどが搭載されている。

【０２０１】

停電監視回路９１ｂは電源の遮断状態を監視し、停電時はもとより、電源スイッチ７１による電源遮断時に停電信号を生成するためのものである。そのため停電監視回路９１ｂは、電源部９１ａから出力されるこの例では直流１２ボルトの安定化駆動電圧を監視し、この駆動電圧が例えば１０ボルト未満まで低下したとき電源が遮断されたものと判断して停電信号が出力されるように構成されている。停電信号はＣＰＵ１０２と入出力ポート１０４のそれぞれに供給され、ＣＰＵ１０２ではこの停電信号を認識することにより後述する停電時処理が実行される。また、この停電信号は表示制御装置８１にも供給されるように構成されている。

【０２０２】

電源部９１ａは、出力電圧が１０ボルト未満まで低下した場合でも、主制御装置１０１などの制御系において駆動電圧として使用される５ボルトの安定化電圧が出力されるように構成されている。この安定化電圧が出力される時間としては、主制御装置１０１による停電時処理を実行するに十分な時間が確保されている。

【０２０３】

主制御装置１０１の出力側には、リールユニット３１（より詳しくは各リール３２Ｌ，３２Ｍ，３２Ｒを回転させるためのステッピングモータ）、セクタ４６に設けられたメダル通路切替ソレノイド４６ａ、ホップ装置５１、クレジット表示部６０、残払出枚数表示部６１、払出枚数表示部６２、表示制御装置８１、図示しないホール管理装置などに情報を送信できる外部集中端子板１２１等が入出力ポート１０４を介して接続されている。また、図示は省略するが、主制御装置１０１の出力側には、ストップスイッチ４２～４４の内部に設けられたランプや、クレジット投入スイッチ５６～５８の内部に設けられたランプ等も、入出力ポート１０４を介して接続されている。

【０２０４】

表示制御装置８１は、上部ランプ６３やスピーカ６４、補助表示部６５を駆動させるための制御装置であり、これらを駆動させるためのＣＰＵ、ＲＯＭ、ＲＡＭ等が一体化された基板を備えている。そして、主制御装置１０１からの信号を受け取った上で、表示制御装置８１が独自に上部ランプ６３、スピーカ６４及び補助表示部６５を駆動制御する。したがって、表示制御装置８１は、遊技を統括管理するメイン基盤たる主制御装置１０１との関係では補助的な制御を実行するサブ基盤となっている。なお、各種表示部６０～６２

も表示制御装置 8 1 が駆動制御する構成としてもよい。

【0205】

上述した CPU 102 は、1 チップ CPU であって、この CPU 102 によって実行される各種の制御プログラムや固定値データを記憶した ROM 105 と、この ROM 105 に記憶されている制御プログラムを実行するにあたって各種のデータを一時的に記憶する作業エリアを確保するための RAM 106 の他に、図示はしないが周知のように割込み回路を始めとしてタイマ回路、データ送受信回路などスロットマシン 10 において必要な各種の処理回路が内蔵されている。また、RAM 106 には、クレジット枚数をカウントするクレジットカウンタ、基礎乱数を生成する第 1 カウンタなどの各種カウンタのエリアが確保されている。第 1 カウンタは、2 バイトで構成されており、0 ～ 65535 の基礎乱

10

【0206】

RAM 106 は、スロットマシン 10 の電源が遮断された後においても電源装置 9 1 からバックアップ電圧が供給されてデータを保持（バックアップ）できる構成となっている。RAM 106 には、各種のデータを一時的に記憶するためのメモリや、役の抽選結果を記憶するための当選フラグ格納エリア 106 a、各リール 32 L, 32 M, 32 R の停止制御を行う場合に用いるスベリテーブルを記憶するためのスベリテーブル格納エリア 10

20

【0207】

バックアップエリアは、停電等の発生により電源が遮断された場合において、電源遮断時（電源スイッチ 7 1 の操作による電源遮断をも含む。以下同様）のスタックポインタの値を記憶しておくためのエリアであり、停電解消時（電源スイッチ 7 1 の操作による電源投入をも含む。以下同様）には、バックアップエリアの情報に基づいてスロットマシン 10 の状態が電源遮断前の状態に復帰できるようになっている。バックアップエリアへの書き込みは停電時処理（図 1 2 参照）によって電源遮断時に実行され、バックアップエリアに書き込まれた各値の復帰は電源投入時のメイン処理（図 1 3 参照）において実行される

30

【0208】

また、CPU 102 の NMI 端子（ノンマスカブル割込端子）には、停電等の発生による電源遮断時に、停電監視回路 9 1 b からの停電信号が入力されるように構成されている。そして、電源遮断時には、停電フラグ生成処理としての NMI 割込み処理が即座に実行されるようになっている。

【0209】

ここで、基礎乱数生成器 150、スタート検出センサ 4 1 a 及び CPU 102 の接続関係を、図 10 のブロック図に基づいてより詳細に説明する。

【0210】

40

基礎乱数生成器 150 の入力側には、7.915 MHz の所定周波数の矩形波（第 2 クロック信号）を出力する第 2 クロック回路 151 と、当該第 2 クロック回路 151 を監視するための監視回路 152 が接続されている。基礎乱数生成器 150 の出力側には、CPU 102 が接続されている。

【0211】

基礎乱数生成器 150 は、カウンタ 150 a とラッチ回路 150 b を有するハードウェアである。カウンタ 150 a は、16 ビットのフリーランカウンタであり、0 ～ 65535 の範囲内で順に 1 ずつ加算されると共に、最大値（つまり 65535）に達した後 0 に戻る構成となっている。カウンタ 150 a には第 2 クロック回路 151 が接続されており、当該第 2 クロック回路 151 からの第 2 クロック信号が入力されると、カウンタ 150

50

aのカウント値が更新されるようになっている。ラッチ回路150bは、複数のDフリップフロップ回路を組み合わせで構成されており、カウンタ150aのカウント値をラッチ（保持）できるようになっている。ラッチ回路150bには監視回路152が接続されており、当該監視回路152からのラッチ信号が入力されると、そのタイミングにおけるカウンタ150aのカウント値がラッチ回路150bにラッチされる。そして、ラッチされたカウント値が基礎乱数としてCPU102内蔵の入力ポートに対して出力されるようになっている。

【0212】

監視回路152は、Dフリップフロップ回路により構成されている。すなわち、監視回路152は、入力端子としてデータ端子（D端子）とクロック端子（CLK端子）を有し、出力端子として正論理出力端子（Q端子）と負論理出力端子（Qバー端子）を有している。D端子には、スタート検出センサ41aが波形整形回路153及び入出力ポート104を介して接続されており、CLK端子には、第2クロック回路151が反転器154を介して接続されている。また、Q端子には、基礎乱数生成器150のラッチ回路150bが接続されており、Qバー端子には、CPU102が接続されている。より詳しくは、Qバー端子は、CPU102内蔵の入力ポートと接続されている。

【0213】

スタート検出センサ41aは、スタートレバー41が操作されると操作信号を出力する。より詳しくは、スタート検出センサ41aは、スタートレバー41が初期位置から移動した場合に操作信号を出力し、スタートレバー41が初期位置に復帰した場合に操作信号の出力を停止する。波形整形回路153は、シュミットトリガ回路により構成されている。波形整形回路153には閾値が設定されており、波形整形回路153は、スタート検出センサ41aから出力された操作信号が電圧上昇側閾値よりも大きくなった場合に検出信号を監視回路152に対して出力し、操作信号が電圧降下側閾値よりも小さくなった場合に検出信号の出力を停止する。つまり、波形整形回路153とは、スタート検出センサ41aから出力される操作信号のなまり（立ち上がり遅れ及び立ち下がり遅れ）を整形するための回路である。なお、波形整形回路153は、入出力ポート104と監視回路152との間に接続されていても良く、波形整形回路153を主制御装置101上に設けることも可能である。

【0214】

監視回路152は、反転された第2クロック信号（反転クロック信号）がCLK端子に入力されたタイミング（より詳しくは反転クロック信号の立ち上がりのタイミング）で操作信号（より詳しくは波形整形回路153からの検出信号）が入力されている場合、基礎乱数生成器150に対してラッチ信号を出力するとともにCPU102に対して開始信号を出力する。これらラッチ信号及び開始信号は、反転クロック信号がCLK端子に入力されたタイミングで操作信号が入力されていない状態となるまで継続出力される。換言すれば、監視回路152は、反転クロック信号がCLK端子に入力されるまで操作信号の入力状態を保持しているとも言える。

【0215】

CPU102には、基礎乱数生成器150のラッチ回路150bと、監視回路152のQバー端子と、がCPU102内蔵の入力ポートに接続されている。また、CPU102には、第1クロック信号を出力する第1クロック回路103が接続されている。第1クロック回路103は、8.000MHzの所定周波数の矩形波を出力するものであり、第2クロック回路151と同期しないように構成されている。CPU102は、第1クロック信号が入力された場合に各種動作を行うようになっている。例えば、第1クロック信号の入力に基づいて開始信号の入力有無を判別し、開始信号が入力されている場合にはラッチ回路150bにラッチされたカウント値を基礎乱数として取得するようになっている。開始信号の入力有無の判別についてより詳細に説明すると、CPU102は、監視回路152のQバー端子と接続されているため、Qバー端子からの入力信号がHレベルからLレベルに切り替っている場合に開始信号が入力されたと判別している。

【0216】

次に、基礎乱数生成器150及び監視回路152の動作を図11のタイミングチャートに基づき説明する。

【0217】

t1のタイミングで第2クロック回路151から出力される信号がLレベルからHレベルに立ち上がる、すなわち第2クロック信号が出力有り状態（第2クロック回路から出力される信号がHレベルの状態）に切り替ると、基礎乱数生成器150では、カウンタ150aのカウント値が更新されてnとなる。nは0～65535のいずれかの値である。また、監視回路152のCLK端子には第2クロック回路151が反転器154を介して接続されているため、監視回路152では、CLK端子に入力される信号がタイミングt1においてHレベルからLレベルに立ち下がり、反転クロック信号が入力無し状態に切り替る。

10

【0218】

t2のタイミングで第2クロック回路151から出力される信号がHレベルからLレベルに立ち下がる、すなわち第2クロック信号が出力無し状態（第2クロック回路から出力される信号がLレベルの状態）に切り替ると、監視回路152では、CLK端子に入力される信号がLレベルからHレベルに立ち上がり、反転クロック信号が入力有り状態に切り替る。このとき、基礎乱数生成器150では、カウンタ150aのカウント値が更新されることはなく、カウント値はnのままである。

【0219】

20

監視回路152は、反転クロック信号が入力有り状態に切り替った場合、そのときにD端子に入力されている操作信号の入力状態に応じた信号を、Q端子及びQバー端子から出力する。タイミングt2では操作信号（Hレベルの検出信号）が入力されていないため、Q端子及びQバー端子からラッチ信号及び開始信号を出力しない。なお、開始信号はQバー端子（負論理出力端子）から出力されるため、開始信号に限りHレベルではなくLレベルの信号が開始信号となる。

【0220】

その後、t3のタイミングで第2クロック信号が出力有り状態に切り替ると、基礎乱数生成器150では、カウンタ150aのカウント値が更新されてn+1となる。このように、基礎乱数生成器150では、第2クロック信号が出力無し状態から出力有り状態に切り替るタイミングでカウント値の更新が順次行われる。

30

【0221】

t4のタイミングでスタートレバー41が操作された場合、監視回路152のD端子に入力されている信号がLレベルからHレベルに立ち上がり、操作信号が入力有り状態に切り替る。但し、かかるタイミングt4では反転クロック信号が入力無し状態のため、ラッチ信号及び開始信号は出力無し状態のままである。

【0222】

t5のタイミングで反転クロック信号が入力無し状態から入力有り状態に切り替った場合、監視回路152では、D端子に操作信号が入力されているため、Q端子からの出力信号をLレベルからHレベルに立ち上げるとともに、Qバー端子からの出力信号をHレベルからLレベルに立ち下げる。この結果、かかるタイミングt5で開始信号とラッチ信号が出力無し状態から出力有り状態に切り替る。基礎乱数生成器150では、監視回路152からのラッチ信号が入力無し状態から入力有り状態に切り替ったことに伴い、このときのカウンタ150aのカウント値n+1をラッチ回路150bにラッチする。つまり、t4のタイミングでスタートレバー41が操作された場合、タイミングt4ではなくタイミングt5においてカウント値n+1が乱数として取得される。

40

【0223】

t6のタイミングでは、反転クロック信号が入力有り状態から入力無し状態に切り替るが、ラッチ信号及び開始信号の出力状態が変更されることはなく、そのまま出力有り状態が保持される。つまり、反転クロック信号が入力有り状態から入力無し状態に切り替った

50

【 0 2 2 4 】

【 0 2 2 5 】

20

【 0 2 2 6 】

30

【 0 2 2 7 】

40

【 0 2 2 8 】

50

に基づいて各種処理を行う。かかるCPU102の処理としては、大別して、電源投入に伴い起動されるメイン処理と、定期的に（本実施の形態では1.49msec周期で）起動されるタイマ割込み処理と、NMI端子への停電信号の入力に伴い起動されるNMI割込み処理とがある。以下では、説明の便宜上、はじめにタイマ割込み処理を説明し、その後メイン処理を説明する。

【0229】

図12は、主制御装置101で定期的に実行されるタイマ割込み処理のフローチャートであり、主制御装置101のCPU102により例えば1.49msecごとにタイマ割込みが発生する。

【0230】

まず、ステップS101に示すレジスタ退避処理では、後述する通常処理で使用しているCPU102内の全レジスタの値をRAM106のバックアップエリアに退避させる。ステップS102では停電フラグがセットされているか否かを確認し、停電フラグがセットされているときにはステップS103に進み、停電時処理を実行する。

【0231】

ここで、停電時処理について概略を説明する。

【0232】

停電の発生等によって電源が遮断されると、電源装置91の停電監視回路91bから停電信号が出力され、当該停電信号がNMI端子を介して主制御装置101に入力される。主制御装置101は、停電信号が入力された場合、即座にNMI割込み処理を実行し、停電フラグをRAM106に設けられた停電フラグ格納エリアにセットする。

【0233】

停電時処理では、まずコマンドの送信が終了しているか否かを判定し、送信が終了していない場合には本処理を終了してタイマ割込み処理に復帰し、コマンドの送信を終了させる。コマンドの送信が終了している場合には、CPU102のスタックポインタの値をRAM106のバックアップエリアに保存する。その後、入出力ポート104における出力ポートの出力状態をクリアし、図示しない全てのアクチュエータをオフ状態にする。そして、停電解消時にRAM106のデータが正常か否かを判定するためのRAM判定値を算出してバックアップエリアに保存する。RAM判定値とは、具体的にはRAM106の作業領域アドレスにおけるチェックサム2の補数である。RAM判定値をバックアップエリアに保存することにより、RAM106のチェックサムは0となる。RAM106のチェックサムを0とすることにより、それ以後のRAMアクセスを禁止する。以上の処理を行った後は、電源が完全に遮断して処理が実行できなくなるのに備え、無限ループに入る。なお、例えばノイズ等に起因して停電フラグが誤ってセットされる場合を考慮し、無限ループに入るまでは停電信号が出力されているか否かを確認する。停電信号が出力されていなければ停電状態から復旧したこととなるため、RAM106への書き込みを許可すると共に停電フラグをリセットし、タイマ割込み処理に復帰する。停電信号の出力が継続してなされていれば、そのまま無限ループに入る。ちなみに、無限ループ下においても停電信号が出力されているか否かを確認しており、停電信号が出力されなくなった場合にはメイン処理に移行する。

【0234】

タイマ割込み処理の説明に戻り、ステップS102にて停電フラグがセットされていない場合には、ステップS104以降の各種処理を行う。

【0235】

すなわち、ステップS104では、誤動作の発生を監視するためのウォッチドッグタイマの値を初期化するウォッチドッグタイマのクリア処理を行う。ステップS105では、CPU102自身に対して次のタイマ割込みを設定可能とする割込み終了宣言処理を行う。ステップS106では、各リール32L、32M、32Rを回転させるために、それぞれの回胴駆動モータであるステッピングモータを駆動させるステッピングモータ制御処理を行う。ステップS107では、入出力ポート104に接続されたストップ検出センサ

10

20

30

40

50

4 2 a ~ 4 4 a, 投入メダル検出センサ 4 5 a, 払出検出センサ 5 1 a 等の各種センサ (図 9 参照) の状態を読み込むと共に、読み込み結果が正常か否かを監視するセンサ監視処理を行う。また、センサ監視処理では、監視回路 1 5 2 からの開始信号が入力されているか否か、すなわち監視回路 1 5 2 から L レベルの信号が入力されているか否かを判別する。そして、開始信号が入力されている場合には開始フラグをセットし、開始信号が入力されていない場合には開始フラグをクリアする。ステップ S 1 0 8 では、各カウンタやタイマの値を減算するタイマ演算処理を行う。ステップ S 1 0 9 では、メダルのベット数や、払出枚数をカウントした結果を外部集中端子板 1 2 1 へ出力するカウンタ処理を行う。

【0 2 3 6】

ステップ S 1 1 0 では、後述する抽選結果コマンド等の各種コマンドを表示制御装置 8 1 へ送信するコマンド出力処理を行う。ステップ S 1 1 1 では、クレジット表示部 6 0、残払出枚数表示部 6 1 及び払出枚数表示部 6 2 にそれぞれ表示されるセグメントデータを設定するセグメントデータ設定処理を行う。ステップ S 1 1 2 では、セグメントデータ設定処理で設定されたセグメントデータを各表示部 6 0 ~ 6 2 に供給して該当する数字、記号などを表示するセグメントデータ表示処理を行う。ステップ S 1 1 3 では、入出力ポート 1 0 4 から I / O 装置に対応するデータを出力するポート出力処理を行う。ステップ S 1 1 4 では、先のステップ S 1 0 1 にてバックアップエリアに退避させた各レジスタの値をそれぞれ C P U 1 0 2 内の対応するレジスタに復帰させる。ステップ S 1 1 5 では、基礎乱数生成処理を行う。詳細は後述するが、基礎乱数生成処理では、遊技の進行状況等に基づいて第 1 カウンタの値を更新する処理を行う。その後ステップ S 1 1 6 にて次のタイマ割込みを許可し、この一連のタイマ割込み処理を終了する。

【0 2 3 7】

図 1 3 は電源投入後に実行される主制御装置 1 0 1 でのメイン処理を示すフローチャートである。メイン処理は、停電からの復旧や電源スイッチ 7 1 のオン操作によって電源が投入された際に実行される。

【0 2 3 8】

先ずステップ S 2 0 1 では、初期化処理として、スタックポインタの値を C P U 1 0 1 内に設定するとともに、割込み処理を許可する割込みモードを設定し、その後 C P U 1 0 1 内のレジスタ群や、I / O 装置等に対する各種の設定などを行う。

【0 2 3 9】

これらの初期化処理が終了すると、ステップ S 2 0 2 では設定キーが設定キー挿入孔 7 3 に挿入されて ON 操作されているか否か、より詳しくは設定キー検出センサ 7 3 a からの ON 信号が入力されているか否かを判定する。設定キーの ON 操作がなされている場合には、ステップ S 2 0 3 に進み、強制的 R A M クリア処理を行う。強制的 R A M クリア処理では、R A M 1 0 6 に記憶されたデータのうち、第 1 カウンタの値を除く他のデータを全てクリアする。つまり、第 1 カウンタの値は、R A M クリアを行う場合であってもクリア (初期化) されない。なお、第 1 カウンタの値は、エラー状態から復旧させるべくリセットスイッチ 7 2 が操作された場合もクリア (初期化) されない。

【0 2 4 0】

ステップ S 2 0 4 では、当選確率設定処理を行う。ここで、当選確率設定処理について図 1 4 を用いて説明する。スロットマシン 1 0 には、「設定 1」から「設定 6」まで 6 段階の当選確率が予め用意されており、当選確率設定処理とは、いずれの当選確率に基づいて内部処理を実行させるのかを設定するための処理である。

【0 2 4 1】

ステップ S 3 0 1 では次のタイマ割込みを許可する。その後、ステップ S 3 0 2 にて現在の設定値を読み込むとともに、ステップ S 3 0 3 では現在の設定値をクレジット表示部 6 0 に表示する。但し、設定キーが挿入されて ON 操作された直後の処理では、先の強制的 R A M クリア処理により R A M 1 0 6 のデータがクリアされているため、クレジット表示部 6 0 に表示される設定値は「1」である。

【0 2 4 2】

ステップS304では、スタートレバー41が操作されたか否か、より詳しくは開始フラグがセットされているか否かを判定し、操作されていない場合にはステップS305～ステップS306に示す設定更新処理を行う。ステップS305では、リセットスイッチ72が操作されたか否か、より詳しくはリセット検出センサ72aからのON信号が入力されているか否かを判定する。リセットスイッチ72が操作されていない場合にはそのままステップS303に戻り、操作された場合にはステップS306にて設定値を1更新した後にステップS303に戻る。つまり、設定更新処理では、リセットスイッチ72が操作される毎に設定値が1更新され、更新された設定値がクレジット表示部60に表示される。なお、設定値が「6」のときにリセットスイッチ72が操作された場合、設定値は「1」に更新される。

10

【0243】

ステップS304にてスタートレバー41が操作された場合には、ステップS307にて設定キーのON操作が継続してなされているか否かを判定する。設定キーのON操作が継続してなされている場合には、そのまま待機し、ON操作が終了された場合には、ステップS308にて次のタイマ割込みを禁止する。その後、ステップS309では、設定値を保存し、ステップS310では、RAM106に記憶されたデータのうち、設定値、第1カウンタの値以外のデータをクリアし、本処理を終了する。

【0244】

メイン処理の説明に戻り、ステップS204にて当選確率設定処理を行った後には、ステップS205にて遊技に関わる主要な制御を行う通常処理を実行する。

20

【0245】

一方、ステップS202にて設定キーが挿入されていない場合には、ステップS206以降に示す復電処理を行う。復電処理とは、スロットマシン10の状態を電源遮断前の状態に復帰させる処理である。従って、復電処理では先ずRAM106のデータが正常かどうかを確認する必要がある。

【0246】

そこで、ステップS206では設定値が正常か否かを判定する。具体的には、設定値が1～6のいずれかである場合に正常であると判定し、0又は7以上である場合に異常であると判定する。設定値が正常である場合には、ステップS207にて停電フラグがセットされているか否かを確認する。停電フラグがセットされている場合には、さらにステップS208にてRAM判定値が正常であるか否かを確認する。具体的には、RAM106のチェックサムの値を調べ、その値が正常、つまりRAM判定値を加味したチェックサムの値が0か否かを確認する。RAM判定値を加味したチェックサムの値が0である場合、RAM106のデータは正常であると判定する。

30

【0247】

ステップS208においてRAM判定値が正常であると判定した場合にはステップS209に進み、バックアップエリアに保存されたスタックポインタの値をCPU102のスタックポインタに書き込み、スタックの状態を電源が遮断される前の状態に復帰させる。次に、ステップS210において、復電処理の実行を伝える復電コマンドを表示制御装置81に送信する。その後、ステップS211にて遊技状態として打ち止め及び自動精算設定保存処理を行い、ステップS212にてスタート検出センサ41a等の各種センサの初期化を行う。以上の処理が終了した後、ステップS213にて停電フラグをリセットし、電源遮断前の番地に戻る。具体的には、先に説明したタイマ割込み処理に復帰し、ウォッチドッグタイマクリア処理（ステップS104）が実行されることとなる。

40

【0248】

一方、ステップS206～ステップS208のいずれかがNO、すなわち、設定値が異常である、電源遮断時にセットされる筈の停電フラグがセットされていない、又はRAM判定値が異常である場合には、RAM106のデータが破壊された可能性が高い。このような場合には、ステップS214～ステップS216に示す動作禁止処理を行う。動作禁止処理として、先ずステップS214にて次のタイマ割込み処理を禁止し、ステップS

50

215では入出力ポート104内の全ての出力ポートをクリアすることにより、入出力ポート104に接続された全てのアクチュエータをオフ状態に制御する。その後、ステップS216にてホール管理者等に上部ランプ63等を用いてエラーの発生を報知するエラー報知処理を行う。かかる動作禁止状態は、上述した当選確率設定処理が行われるまで維持される。

【0249】

次に、遊技に関わる主要な制御を行う通常処理について図15のフローチャートに基づき説明する。

【0250】

先ずステップS401では、次回のタイマ割込みを許可する。ステップS402では、遊技を可能とするための開始前処理を行う。開始前処理では、表示制御装置81等が初期化を終了するまで待機する。表示制御装置81等の初期化が終了した場合には、ステップS403～ステップS408に示す遊技管理処理を行う。

【0251】

遊技管理処理として、ステップS403では、RAM106に格納された各種遊技情報等のデータ（例えば前回の遊技で用いた乱数値等）をクリアする。その後、ステップS404では開始待ち処理を行う。

【0252】

ここで、開始待ち処理について図16のフローチャートを用いて説明する。

【0253】

ステップS501では、前回の遊技で再遊技入賞が成立したか否かを判定する。再遊技入賞が成立していた場合には、ステップS502にて自動投入処理を行う。自動投入処理とは、前回のベット数と同数の仮想メダルを自動投入する処理である。自動投入処理では、クレジット表示部60に表示された仮想メダル数を減じることなく仮想メダルの投入を行う。つまり、前回の遊技で再遊技入賞が成立した場合には、遊技者は所有するメダルを減らすことなく且つメダルを投入することなく今回の遊技を行うことができる。なお、前回の遊技で再遊技入賞が成立した場合には、先ずベット数と同数の値をクレジット表示部60に加算表示し、自動投入処理において前記加算表示数を減じた上で仮想メダルの投入を行う構成としても良い。ステップS501にて再遊技入賞が成立していないと判定した場合には、ステップS503にてメダルのベットを許可するメダル受付許可処理を行う。メダル受付許可処理では、メダル通路切替ソレノイド46aを励磁状態に切り替えることにより、メダルの投入が可能な状態とする。その後は、遊技を開始させるための開始指令が発生するまで、ステップS504～ステップS516に示す開始前準備処理を繰り返し行う。

【0254】

開始前準備処理として、先ずステップS504では、タイマ割込み処理のセンサ監視処理ステップS107にてなされたセンサの読み込み結果に異常が発生していないかを確認する異常確認処理を行う。異常確認処理では、異常が発生していると判定した場合、スロットマシン10をエラー状態とすると共にエラーの発生を報知する異常発生時処理を行う。かかるエラー状態は、リセットスイッチ72が操作されるまで維持される。センサの読み込み結果が正常である場合には、ステップS505に進み、清算スイッチ59、各クレジット投入スイッチ56～58のいずれかが操作されたか否かを判定する。具体的には、清算検出センサ59a、クレジット投入検出センサ56a～58aのいずれかからのON信号が入力されているか否かを判定する。上記スイッチ56～59のいずれかが操作された場合、又はステップS502にて自動投入処理を行った場合には、ステップS506に進み、払出枚数表示部62に表示しているメダル払出数をクリアする。その後、又は清算スイッチ59、各クレジット投入スイッチ56～58のいずれも操作されていなかった場合には、ステップS507にてメダル返却処理を行う。メダル返却処理では、ステップS505にて清算スイッチ59が操作されたと判定した場合に、クレジットされた仮想メダルと同数のメダルを払い出す処理を行う。

【0255】

ステップS508では、メダルをベット可能な状態か否かを、メダル通路切替ソレノイド46aの状態すなわち励磁状態か非励磁状態かに基づいて判定する。そして、ベット可能な状態である場合には、ステップS509にてクレジット投入処理を行った後にステップS510に進む。クレジット投入処理では、ステップS505にてクレジット投入スイッチ56～58のいずれかが操作されたと判定した場合、クレジット表示部60に表示されている仮想メダル数を減算表示したり、有効ラインの設定を行ったりする等の仮想メダルの投入に関わる処理を行う。また、ベット不可能な状態である場合には、クレジット投入処理を行うことなくそのままステップS510に進む。ちなみに、ベット不可能な状態としては、前回の遊技で再遊技入賞が成立し、ステップS502にて自動投入処理を行った場合が代表例として挙げられる。ステップS510では、投入判定処理を行う。投入判定処理では、投入メダル検出センサ45aからの検出信号に基づいてメダルが投入されたか否かを判定し、メダルが投入された場合には、有効ラインの設定等の処理を行う。

10

【0256】

ステップS511では、ベットされているか否かを判定し、ベットされていない場合には、ステップS512にて設定表示処理を行う。設定表示処理では、設定キーが設定キー挿入孔73に挿入されてON操作されているか否かを判定し、設定キーのON操作がなされている場合には、現在の設定値をクレジット表示部60に表示する処理を行う。ステップS513では、デモ演出を開始済みであるか否かを判定する。本スロットマシン10では、ステップS403にてRAM106の遊技情報をクリアしてから所定時間（例えば1分）が経過した場合、補助表示部65等にてデモ演出を行う構成となっている。そこで、ステップS513では、前記所定時間を経過したか否かを判定し、所定時間を経過した場合には、さらにデモ演出を開始させるためのデモ開始コマンドを表示制御装置81に対して送信済みであるか否かを判定する。所定時間を経過していない場合、又はデモ開始コマンドを送信していない場合には、ステップS514にて演出待ち処理を行った後にステップS504に戻る。演出待ち処理では、RAM106の遊技情報をクリアしてからの経過時間を測定するカウンタを更新するとともに、所定時間を経過している場合には、デモ開始コマンドをセットする処理を行う。但し、演出待ち処理では、上記デモ開始コマンドをリングバッファにセットするのみであって、表示制御装置81に対してコマンドを送信しない。表示制御装置81へのコマンド送信は、先述したタイマ割込み処理のコマンド出力処理S110にて行う。ステップS513にてデモ開始コマンドを送信済みであると判定した場合には、演出待ち処理を行うことなくそのままステップS504に戻る。

20

30

【0257】

ステップS511にてベットされていると判定した場合には、ステップS515にてベット数が規定数（本実施の形態では3）に達しているか否かを判定し、ベット数が規定数に達していない場合には、ステップS504に戻る。ベット数が規定数に達している場合には、ステップS516にてスタートレバー41が操作されたか否か、すなわち開始フラグがセットされているか否かを判定する。スタートレバー41が操作されていない場合には、ステップS504に戻る。

【0258】

一方、スタートレバー41が操作された場合には、規定数のメダルがベットされている状況下でスタートレバー41が操作されると遊技を開始できる構成となっているため、遊技を開始させるべく開始指令が発生したことを意味する。かかる場合には、ステップS517にてゲームが開始されたことを示すゲームフラグをセットするとともに、ステップS518にて指令フラグをセットする。ここで、指令フラグとは、開始指令又は後述する停止指令が発生した場合にセットされるフラグであって、上述したタイマ割込み処理のセンサ監視処理S107においてクリアされるフラグである。より具体的に説明すると、センサ監視処理では、開始フラグと指令フラグが共にセットされている場合、指令解除待ちフラグをセットする。そして、開始信号の入力が終了して開始フラグをクリアする場合には、指令解除待ちフラグがセットされているか否かを判定する。指令解除待ちフラグがセッ

40

50

トされていない場合には、開始フラグのみをクリアし、指令解除待ちフラグがセットされている場合には、開始フラグ、指令解除待ちフラグ、指令フラグの全てをクリアする。ステップS518にて指令フラグをセットした場合には、ステップS519にてメダル受付禁止処理を行い、本処理を終了する。メダル受付禁止処理では、メダル通路切替ソレノイド46aを非励磁状態に切り替えることにより、メダルの投入（ベット）が不可能な状態とする。

【0259】

通常処理の説明に戻り、開始待ち処理にて開始指令が発生したと判定した場合には、ステップS405の抽選処理、ステップS406のリール制御処理、ステップS407のメダル払出処理、ステップS408のBB状態処理を順に実行し、ステップS403に戻る。

10

【0260】

次に、ステップS405の抽選処理について、図17のフローチャートに基づき説明する。

【0261】

ステップS601では、役の当否判定を行う際に用いる乱数を作成するための乱数作成処理を行う。乱数作成処理では、図18のフローチャートに示すように、ステップS701において、基礎乱数生成器150が生成した基礎乱数を、2バイト（16ビット）で構成された乱数バッファに格納する。より具体的には、基礎乱数生成器150は、監視回路152からのラッチ信号が入力されたタイミングでカウント値をラッチするとともに、ラッチしたカウント値をCPU102に対して出力する。CPU102は、その入力されたカウント値を基礎乱数として乱数バッファに格納する。その後、ステップS702にて乱数バッファに第1カウンタの値を加算し、乱数作成処理を終了する。つまり、本スロットマシン10では、基礎乱数生成器150のラッチしたカウント値と、第1カウンタのカウント値と、を加算することにより、乱数が作成される。

20

【0262】

ここで、タイマ割込み処理におけるステップS108～ステップS116の一連の処理は、これら一連の処理を行うために必要な時間が、基礎乱数生成器150のカウント値をラッチしてから当該ラッチ結果がCPU102に入力されるまでに要する時間より長くなるように構成されている。かかる構成とすることにより、基礎乱数生成器150の生成した基礎乱数の取得タイミング（ステップS701の処理を行うタイミング）を、今回のゲームでラッチされたカウント値がCPU102に入力されるタイミングより遅くすることができ、今回のゲームでラッチされたカウント値を確実に基礎乱数として乱数バッファに格納することが可能となる。

30

【0263】

乱数を作成した後、ステップS602では、役の当否判定を行うための抽選テーブルを選択する。具体的には、スロットマシン10の現在の遊技状態を判別し、遊技状態と対応した抽選テーブルを選択する。本スロットマシン10では、大別して通常状態とBB状態の2種類の遊技状態を有しており、各遊技状態と対応した抽選テーブルを選択する。また、設定状態が「設定1」のときにメダル払出の期待値が最も低い抽選テーブルを選択し、「設定6」のときにメダル払出の期待値が最も高い抽選テーブルを選択する。

40

【0264】

抽選テーブルについて、簡単に説明する。図19は、「設定3」の通常状態で選択される通常状態用抽選テーブルである。抽選テーブルには、判定すべき役の数と同数のインデックス値IVが設定されており、各インデックス値IVには、当選となる役がそれぞれ一義的に対応付けられると共に、ポイント値PVが設定されている。すなわち、本スロットマシン10における通常状態では、再遊技、ベル、スイカ、チェリー、1枚役、BBの6種類の役について判定が行われるようになっている。

【0265】

抽選テーブルを選択した後、ステップS603ではインデックス値IVを1とし、続く

50

ステップS604では役の当否を判定する際に用いる判定値DVを設定する。かかる判定値設定処理では、現在の判定値DVに、現在のインデックス値IVと対応するポイント値PVを加算して新たな判定値DVを設定する。なお、初回の判定値設定処理では、ステップS601にて作成した乱数値を現在の判定値DVとし、この乱数値に現在のインデックス値IVである1と対応するポイント値PVを加算して新たな判定値DVとする。

【0266】

その後、ステップS605ではインデックス値IVと対応する役の当否判定を行う。役の当否判定では判定値DVが65535を超えたか否かを判定する。65535を超えた場合には、ステップS606に進み、そのときのインデックス値IVと対応する役の当選フラグを、RAM106の当選フラグ格納エリア106aにセットする。例えば、IV=3のときに判定値DVが65535を超えた場合、ステップS606ではスイカ当選フラグを当選フラグ格納エリア106aにセットする。

10

【0267】

ちなみに、セットされた当選フラグが再遊技当選フラグ、ベル当選フラグ、スイカ当選フラグ、チェリー当選フラグ、1枚役当選フラグのいずれかである場合、この当選フラグは該当選フラグがセットされたゲームの終了後にリセットされる（通常処理のS403参照）。一方、当選フラグがBB当選フラグである場合、BB当選フラグはBB入賞が成立したことを条件の1つとしてリセットされる。すなわち、BB当選フラグは、複数回のゲームにわたって有効とされる場合がある。なお、BB当選フラグを持ち越した状態におけるステップS606では、現在のインデックス値IVが1～5であればインデックス値IVと対応する当選フラグをセットし、現在のインデックス値IVが6であればBB当選フラグをセットしない。つまり、BB当選フラグが持ち越されているゲームでは、再遊技、ベル、スイカ、チェリー、1枚役のいずれかに当選した場合には対応する当選フラグをセットする一方、BBに当選した場合にはBB当選フラグをセットしない。

20

【0268】

ステップS605にて判定値DVが65535を超えなかった場合には、インデックス値IVと対応する役に外れたことを意味する。かかる場合にはステップS607にてインデックス値IVを1加算し、続くステップS608ではインデックス値IVと対応する役があるか否か、すなわち当否判定すべき判定対象があるか否かを判定する。具体的には、1加算されたインデックス値IVが抽選テーブルに設定されたインデックス値IVの最大値を超えたか否かを判定する。当否判定すべき判定対象がある場合にはステップS604に戻り、役の当否判定を継続する。このとき、ステップS604では、先の役の当否判定に用いた判定値DV（すなわち現在の判定値DV）に現在のインデックス値IVと対応するポイント値PVを加算して新たな判定値DVとし、ステップS605では、当該判定値DVに基づいて役の当否判定を行う。ちなみに、図19に示した抽選テーブルを用いて役の当否判定を行う場合、BBの当選確率は約200分の1、再遊技の当選確率は約7.30分の1、ベルの当選確率は約10.9分の1、スイカの当選確率は128分の1、チェリーの当選確率は約73.0分の1、1枚役の当選確率は128分の1である。また、いずれの役にも当選しない外れの確率は約1.36分の1である。

30

【0269】

ステップS606にて当選フラグをセットした後、又はステップS608にて当否判定すべき判定対象がないと判定した場合には、役の当否判定が終了したことを意味する。かかる場合には、ステップS609にて抽選結果コマンドをセットする。ここで、抽選結果コマンドとは、役の当否判定の結果を把握させるべく表示制御装置81に対して送信されるコマンドである。表示制御装置81は、当該抽選結果コマンドを受信することにより、例えば当選役を示唆すべく上部ランプ63や補助表示部65の駆動制御を実行する。但し、通常処理では、上記抽選結果コマンド等の各種コマンドをリングバッファにセットするのみであって、表示制御装置81に対してコマンドを送信しない。表示制御装置81へのコマンド送信は、先述したタイマ割込み処理のコマンド出力処理S110にて行われる。

40

【0270】

50

そして、ステップS 6 1 0では、リール停止制御用のスベリテーブル（停止テーブル）を設定するスベリテーブル設定処理を行い、抽選処理を終了する。ここで、スベリテーブルとは、ストップスイッチ4 2～4 4が操作されたタイミングからリール3 2 L, 3 2 M, 3 2 Rをどれだけ滑らせた（回転させた）上で停止させるかが定められたテーブルである。すなわち、スベリテーブルとは、ストップスイッチ4 2～4 4が押された際に基点位置（本実施の形態では下段）に到達している到達図柄（到達図柄番号）と、前記基点位置に実際に停止させる停止図柄（停止図柄番号）との関係を導出することが可能な停止データ群である。

【0 2 7 1】

本スロットマシン1 0では、各リール3 2 L, 3 2 M, 3 2 Rを停止させる停止態様として、ストップスイッチ4 2～4 4が操作された場合に、基点位置に到達している到達図柄をそのまま停止させる停止態様と、対応するリールを1 図柄分滑らせた後に停止させる停止態様と、2 図柄分滑らせた後に停止させる停止態様と、3 図柄分滑らせた後に停止させる停止態様と、4 図柄分滑らせた後に停止させる停止態様との5 パターンの停止態様が用意されている。そして、各リール3 2 L, 3 2 M, 3 2 Rの図柄番号毎に前記5 パターンの停止態様のいずれかを設定されたスベリテーブルが、各役について複数用意されている。

【0 2 7 2】

このように、ストップスイッチ4 2～4 4が操作されたタイミングから規定時間（1 9 0 m s e c）が経過するまでの間に各リール3 2 L, 3 2 M, 3 2 Rが停止するようスベリテーブルを設定することにより、表示窓2 6 L, 2 6 M, 2 6 Rから視認可能な範囲に停止する図柄配列（以下、停止出目と言う。）があたかも遊技者の操作によって決定されたかのような印象を遊技者に抱かせることが可能となる。また、4 図柄分までは滑らせることが可能な構成とすることにより、かかる規定時間内で可能な限り抽選に当選した役と対応する図柄の組合せを有効ライン上に停止させることが可能となるとともに、抽選に当選していない役と対応する図柄の組合せが有効ライン上に停止することを回避させることができる。

【0 2 7 3】

図2 0は、左リール3 2 Lの「リプレイ」図柄を有効ライン上に停止させる場合にセットされるスベリテーブルの一例である。滑り数が0である番号の図柄は、下段に実際に停止する図柄である。例えば、左リール3 2 Lの1 4 番の「スイカ」図柄が下段に到達している際に左ストップスイッチ4 2を操作された場合、左リール3 2 Lは滑ることなくそのまま停止し、1 6 番の「リプレイ」図柄が上段に停止する。また、滑り数が0でない番号の図柄は、記載された図柄数分だけリールが滑ることを意味する。例えば、左リール3 2 Lの8 番の「ベル」図柄が下段に到達している際に左ストップスイッチ4 2を操作された場合、左リール3 2 Lは4 図柄分だけ滑り、1 2 番の「リプレイ」図柄が下段に停止する。このように、スベリテーブルでは、各リール3 2 L, 3 2 M, 3 2 Rに付された図柄が下段に到達したタイミングでストップスイッチ4 2～4 4を操作された場合の滑り数が図柄番号毎に設定されている。

【0 2 7 4】

さて、スベリテーブル設定処理では、R A M 1 0 6 の当選フラグ格納エリア1 0 6 a にセットされている当選フラグを確認し、セットされている当選フラグと一義的に対応するスベリテーブルを、R A M 1 0 6 のスベリテーブル格納エリア1 0 6 b にセットする。このとき、本スロットマシン1 0では、左リール3 2 Lの当選役と対応する図柄（以下、「当選図柄」と言う。）が上段又は下段のいずれかに停止するように、中リール3 2 Mと右リール3 2 Rの当選図柄が中段に停止するように設定されたスベリテーブルをセットする。ここで、左リール3 2 Lの当選図柄が上段又は下段のいずれかに停止するように設定されたスベリテーブルをセットするのは、一般的に左リール3 2 L→中リール3 2 M→右リール3 2 Rの順に回転を停止させるべくストップスイッチ4 2～4 4が操作されることを考慮し、停止出目を多様化させるためである。

10

20

30

40

50

【0275】

ここで、各リール32L、32M、32Rの図柄配列について簡単に説明する。

【0276】

「リプレイ」図柄は、下段に先に到達する図柄と次に到達する図柄との間隔が4図柄以下となるように、各リール32L、32M、32Rに配置されている。例えば、左リール32Lの4番の「リプレイ」図柄と7番の「リプレイ」図柄はその間隔が2図柄となるようにして配置されており、中リール32Mの1番の「リプレイ」図柄と6番の「リプレイ」図柄はその間隔が4図柄となるようにして配置されている。このように、「リプレイ」図柄は、同種図柄同士の間隔が4図柄以下となるようにして各リール32L、32M、32Rに配置されている。上述した通り、リール32L、32M、32Rはストップスイッチ42～44の操作されたタイミングから最大4図柄分滑らせた後に停止させることができる。したがって、かかる図柄配列とすることにより、ストップスイッチ42～44が如何なるタイミングで操作された場合であっても、再遊技入賞を成立させる際に「リプレイ」図柄を任意の位置に停止させることができる。例えば中リール32Mの1番の「リプレイ」図柄が下段に到達した際に中ストップスイッチ43が操作された場合、中リール32Mをそのまま停止させればこの「リプレイ」図柄を下段に停止させることができ、中リール32Mを3図柄分滑らせた後に停止させれば6番の「リプレイ」図柄を上段に停止させることができ、中リール32Mを4図柄分滑らせた後に停止させれば6番の「リプレイ」図柄を中段に停止させることができる。

10

【0277】

20

本スロットマシン10では、かかる「リプレイ」図柄の他、「ベル」図柄についても、同種図柄同士の間隔が4図柄以下となるようにして各リール32L、32M、32Rに配置されている。このため、ストップスイッチ42～44が如何なるタイミングで操作された場合であっても、ベル入賞を成立させる際に「ベル」図柄を任意の位置に停止させることができる。

【0278】

一方、「スイカ」図柄は、同種図柄同士の間隔が4図柄以下となるようにして各リール32L、32M、32Rに配置されていない。このため、例えば左リール32Lの3番の「赤7」図柄が下段に到達している際に左ストップスイッチ42が操作された場合、仮に左リール32Lを4図柄分滑らせても「スイカ」図柄を有効ライン上に停止させることはできない。したがって、スイカに当選し、「スイカ」図柄が有効ライン上に停止するように設定されたスベリテーブルがセットされた場合であっても、ストップスイッチ42～44の操作されたタイミングによっては「スイカ」図柄が有効ライン上に停止せず、スイカ入賞が成立しない所謂取りこぼしが発生する場合がある。本スロットマシン10では、かかる「スイカ」図柄の他、「赤7」図柄についても5図柄以上離れた区間が形成されるようにして各リール32L、32M、32Rに配置されている。また、左リール32Lにおいては、「チェリー」図柄が5図柄以上離れた区間を形成するようにして配置されており、中リール32Mにおいては、「青年」図柄が5図柄以上離れた区間を形成するようにして配置されており、右リール32Rにおいては、「白7」図柄が5図柄以上離れた区間を形成するようにして配置されている。このため、BB、スイカ、チェリー、1枚役のいずれかに当選した場合には、当選図柄が有効ライン上に停止するよう狙ってストップスイッチ42～44を操作する必要がある。

30

40

【0279】

スベリテーブル設定処理の説明に戻り、BB当選フラグと他の当選フラグがセットされている場合には、以下に示すスベリテーブルをセットする。

【0280】

BB当選フラグと再遊技当選フラグがセットされている場合、再遊技入賞を優先して成立させるための再遊技入賞用スベリテーブルをセットする。再遊技入賞用スベリテーブルでは、左リール32Lの「リプレイ」図柄が上段又は下段に優先して停止するように、中リール32Mと右リール32Rの「リプレイ」図柄が中段に優先して停止するように設定

50

されている。

【0281】

BB当選フラグと小役当選フラグ（すなわち、ベル当選フラグ、スイカ当選フラグ、チェリー当選フラグ、1枚役当選フラグのいずれか）がセットされている場合、BB入賞を優先して成立させるためのBB優先入賞用スベリテーブルをセットする。但し、BB図柄たる「赤7」図柄は上述したとおり5図柄以上離れた区間が形成されるようにして各リール32L、32M、32Rに配置されているため、ストップスイッチ42～44の操作タイミングによっては「赤7」図柄を有効ライン上に停止させることができない場合がある。そこで、BB優先入賞用スベリテーブルでは、各リール32L、32M、32Rについて以下のように設定されている。左リール32Lについては、「赤7」図柄と当選小役図柄とを共に有効ライン上に停止させることが可能であれば両図柄を有効ライン上に優先して停止させるように、「赤7」図柄を上段又は下段のいずれかに停止させることが可能であれば優先して停止させるように、「赤7」図柄を上段又は下段に停止させることが不可能であって当選小役図柄を上記各位置に停止させることが可能であれば当該当選小役図柄を上記各位置に停止させるように設定されている。また、中リール32M及び右リール32Rについては、「赤7」図柄を中段に停止させることが可能であれば優先して停止させるように設定されると共に、「赤7」図柄を上記各位置に停止させることが不可能であって当選小役図柄を上記各位置に停止させることが可能であれば当該当選小役図柄を上記各位置に停止させるように設定されている。

10

【0282】

次に、ステップS406のリール制御処理について、図21のフローチャートに基づき説明する。

20

【0283】

リール制御処理では、先ずステップS801において各リール32L、32M、32Rの回転を開始させる回転開始処理を行う。ここで、回転開始処理を、図22のフローチャートを用いて説明する。

【0284】

回転開始処理では、ステップS901において、前回の遊技を開始する際に定めたウェイト時間（例えば4.1秒）が経過したか否かを確認し、経過していない場合にはウェイト時間が経過するまで待機する。ウェイト時間が経過した場合には、ステップS902に進み、次の遊技のためのウェイト時間を再設定する。その後、ステップS903では、RAM106に設けられた加速カウンタに25をセットする。詳細は後述するが、かかる処理を行うことにより、タイマ割込み処理のステップモータ制御処理S106にてステップモータの加速処理が開始され、各リール32L、32M、32Rが回転を開始する。このため、遊技者が規定数のメダルをベットしてスタートレバー41を操作したとしても、直ちに各リール32L、32M、32Rが回転を開始しない場合がある。その後、ステップS904では、各リール32L、32M、32Rが回転を開始したか否かを判定し、回転を開始するまで待機する。すなわち、ステップS904では、加速カウンタに25をセットした後にタイマ割込み処理が行われるまで待機する。各リール32L、32M、32Rが回転を開始した場合には、ステップS905にて始動フラグをセットし、ステップS906にて各リール32L、32M、32Rが所定の回転速度で定速回転するまで待機する。そして、各リール32L、32M、32Rが定速回転となった場合には、回転開始処理を終了する。また、CPU102は、各リール32L、32M、32Rの回転速度が定速となると、各ストップスイッチ42～44の図示しないランプを点灯表示することにより、停止指令を発生させることが可能となったことを遊技者等に報知する。

30

40

【0285】

回転開始処理に続き、ステップS802では停止前処理を行う。

【0286】

停止前処理では、図23のフローチャートに示すように、先ずステップS1001にて開始指令が発生しているか否か、より具体的には開始フラグがセットされているか否かを

50

判定する。そして、開始指令が発生している場合には、当該開始フラグがクリアされるまで待機する。つまり、開始フラグがセットされている場合には、当該開始フラグがクリアされるまでステップ S 1 0 0 2 以降の処理に進まない。

【0287】

ちなみに、ステップ S 1 0 0 1 にて開始指令が発生していると判定する状況としては、ステップ S 5 1 6 の処理タイミングからステップ S 1 0 0 1 の処理タイミングまでスタートレバー 4 1 が押し操作されたままである場合、ステップ S 5 1 6 の処理を行った後にスタートレバー 4 1 が再度操作された場合、監視回路 1 5 2 等に何らかの異常が発生して開始信号が出力されたままとなっている場合等が考えられる。

【0288】

開始指令が発生していない場合にはステップ S 1 0 0 2 に進み、ストップスイッチ 4 2 ~ 4 4 のいずれかが操作されたか否か、より具体的にはストップ検出センサ 4 2 a ~ 4 4 a からの ON 信号を受信したか否かを判定する。いずれのストップスイッチ 4 2 ~ 4 4 も操作されていない場合には、ステップ S 1 0 0 1 に戻る。ストップスイッチ 4 2 ~ 4 4 のいずれかが操作されたと判定した場合には、ステップ S 1 0 0 3 に進み、回転中のリールと対応するストップスイッチが操作されたか否か、すなわち停止指令が発生したか否かを判定する。停止指令が発生していない場合には、ステップ S 1 0 0 1 に戻り、停止指令が発生した場合には、ステップ S 1 0 0 4 にて指令フラグをセットする。なお、かかる指令フラグは、上述したタイマ割込み処理のセンサ監視処理 S 1 0 7 においてクリアされる。より具体的に説明すると、センサ監視処理では、指令フラグがセットされている場合、そのときに ON 信号が入力されているストップ検出センサと対応する検出フラグをセットする。そして、検出フラグと対応するストップ検出センサからの ON 信号の入力が終了した場合には、検出フラグと指令フラグをクリアする。指令フラグをセットした場合には、ステップ S 1 0 0 5 に進み、今回の停止指令が第 3 停止指令か否か、すなわち 1 つのリールのみが回転しているときにストップスイッチが操作されたか否かを判定する。今回の停止指令が第 3 停止指令の場合には、ステップ S 1 0 0 5 にて肯定判定を行い、そのまま停止前処理を終了する。一方、全リール 3 2 L, 3 2 M, 3 2 R が回転しているときに発生する第 1 停止指令、又は 2 つのリールが回転しているときに発生する第 2 停止指令の場合には、ステップ S 1 0 0 5 にて否定判定を行うとともにステップ S 1 0 0 6 にてスベリテーブル第 1 変更処理を行い、停止前処理を終了する。

【0289】

ここで、スベリテーブル第 1 変更処理とは、RAM 1 0 6 のスベリテーブル格納エリア 1 0 6 b に格納されたスベリテーブルを、停止指令と対応するリールを停止させる前に変更する処理である。スベリテーブル第 1 変更処理では、例えば左ストップスイッチ 4 2 以外のストップスイッチ 4 3, 4 4 が操作されて第 1 停止指令が発生した場合等といった、スベリテーブル格納エリア 1 0 6 b にスベリテーブルをセットする際に想定したストップスイッチ 4 2 ~ 4 4 の操作順序と異なる操作順序でストップスイッチ 4 2 ~ 4 4 が操作された場合に、スベリテーブルを変更する。かかる処理を行うことにより、停止出目の多様化を図ったり、セットされた当選フラグと対応する入賞が成立することなく前記当選フラグが無効とされる所謂取りこぼしの発生頻度を低減させたりすることができる。

【0290】

リール制御処理の説明に戻り、ステップ S 8 0 2 にて停止前処理が終了した場合、遊技を進行させるべく回転中のリールと対応するストップスイッチが操作され、停止指令が発生したことを意味する。かかる場合には、回転中のリールを停止させるべくステップ S 8 0 3 ~ ステップ S 8 0 9 に示す停止制御処理を行う。

【0291】

すなわち、ステップ S 8 0 3 では、ストップスイッチの操作されたタイミングで下段に到達している到達図柄の図柄番号を確認する。具体的には、リールインデックスセンサの検出信号が入力された時点から出力した励磁パルス数により、下段に到達している到達図柄の図柄番号を確認する。続くステップ S 8 0 4 では、スベリテーブル格納エリア 1 0 6

bにセットされたスベリテーブルのうち到達図柄と対応する図柄番号のデータから今回停止させるべきリールのスベリ数を算出する。その後、ステップS805では、算出したスベリ数を到達図柄の図柄番号に加算し、下段に実際に停止させる停止図柄の図柄番号を決定する。ステップS806では今回停止させるべきリールの到達図柄の図柄番号と停止図柄の図柄番号が等しくなったか否かを判定し、等しくなった場合にはステップS807にてリールの回転を停止させるリール停止処理を行う。なお、リールの回転を実際に停止させる処理は、タイマ割込み処理のステッピングモータ制御処理S106で行っており、通常処理におけるリール停止処理では、今回停止させるべきリールが停止するまで待機する処理を行っている。その後、ステップS808では、全リール32L, 32M, 32Rが停止したか否かを判定する。全リール32L, 32M, 32Rが停止していない場合には、ステップS809にてスベリテーブル第2変更処理を行い、ステップS802の停止前処理に戻る。

10

【0292】

ここで、スベリテーブル第2変更処理とは、RAM106のスベリテーブル格納エリア106bに格納されたスベリテーブルを、リールの停止後に変更する処理である。スベリテーブル第2変更処理では、セットされている当選フラグと、停止しているリールの停止出目と、に基づいてスベリテーブルを変更する。例えば、ベル当選フラグがセットされ、左リール32Lの「ベル」図柄が上段に停止した場合、中リール32Mの「ベル」図柄が上段又は中段に停止するように設定されたスベリテーブルに変更する。かかる処理を行うことにより、リールの停止結果に応じてその後に停止させるリールの停止出目の多様化を図ることができるとともに、取りこぼしの発生頻度を低減させることができる。

20

【0293】

一方、ステップS808にて全リール32L, 32M, 32Rが停止していると判定した場合には、ステップS810にて払出判定処理を行い、本処理を終了する。払出判定処理とは、入賞図柄の組合せが有効ライン上に並んでいることを条件の1つとしてメダルの払出枚数を設定する処理である。

【0294】

払出判定処理では、各リール32L, 32M, 32Rの下段に停止した停止図柄の図柄番号から各有効ライン上に形成された図柄の組合せを導出し、有効ライン上で入賞が成立しているか否かを判定する。入賞が成立している場合には、さらに入賞成立役が当選フラグ格納エリア106aにセットされている当選フラグと一致しているか否かを判定する。入賞成立役と当選フラグが一致している場合には、入賞成立役と、当該入賞成立役と対応する払出数を示す払出予定数と、をRAM106に設けられた払出情報格納エリアにセットする。一方、入賞成立役と当選フラグが一致していない場合には、スロットマシン10をエラー状態とするとともにエラーの発生を報知する異常発生時処理を行う。かかるエラー状態は、リセットスイッチ72が操作されるまで維持される。全ての有効ラインについて払出判定が終了した場合には、払出判定処理を終了する。

30

【0295】

ここで、各リール32L, 32M, 32Rを実際に回転及び停止させるための具体的な処理、すなわちタイマ割込み処理にて行われるステッピングモータ制御処理を説明する。

40

【0296】

ステッピングモータ制御処理では、ステッピングモータに対する回転制御のための駆動信号（具体的には後述する励磁データであるので、以下は励磁データという）を生成するモータ制御処理を行い、生成した励磁データを一時的にRAM106に保存する。かかるモータ制御処理は、左リール32L→中リール32M→右リール32Rの順で、それぞれのリール32L, 32M, 32Rに対して実行される。そして、全てのリール32L, 32M, 32Rに対する励磁データの生成が終了した場合には、RAM106に保存されている励磁データを入出力ポート104に出力する。入出力ポート104への出力は、入出力ポート104の対応する出力ポートへのデータ書き込み処理であるから、ステッピングモータには、励磁データの入出力ポート104への書き込みと同時に励磁データが供給さ

50

れたことになる。この結果、ステッピングモータでは即座に励磁データによって指定された励磁相への通電処理が行われ、リールが回転又は停止することとなる。

【0297】

図24は、上述したモータ制御処理の具体的な処理例である。このモータ制御処理では、少なくともウェイトタイマ、加速カウンタおよび励磁順ポインタ（何れもRAM106を利用したソフトウェア処理）を使用する。

【0298】

ウェイトタイマとは、ステッピングモータを同一励磁モードで保持する保持時間（より具体的にはタイマ割込み数）を計測するためのタイマである。加速カウンタとは、前記保持時間を指定するためのカウンタであり、加速カウンタの値と保持時間との関係は、加速カウンタテーブルとしてROM105に予め記憶されている。本実施の形態におけるステッピングモータは、停止状態から定速状態となるまでに25ステップの励磁パターンを要する構成となっており、加速カウンタテーブルには、「0」～「24」の加速カウンタの値と、ウェイトタイマにセットされるタイマ割込み数と、の対応関係が定められている。励磁順ポインタは、ステッピングモータに対する励磁相を決めるときに使用されるポインタである。1-2相励磁のステッピングモータを使用した場合、1相励磁と2相励磁とを交互に行うこととなるが、そのときの相励磁パターンは8パターンとなる。ROM105には、「0」～「7」の励磁順ポインタと、出力すべき励磁データと、の対応関係を定めた励磁データテーブルが予め記憶されている。そして、前記励磁順ポインタの値により、どの相励磁のときにどの励磁データを出力励磁データとして取得し、これをRAM106に一時的に保存するか、が指定される。

【0299】

図24のモータ制御処理を、遊技の進行状況に関連させて説明する。以下の説明はあくまでも1つのリールを制御するためのステッピングモータに対する処理例である。

【0300】

先ず、開始指令が発生していない状態すなわちゲームが開始されていない状態における処理を説明する。

【0301】

スタートレバー41が操作される前のウェイトタイマの値は0であり、加速カウンタの値も0である。このため、ステップS1101におけるウェイトタイマが0か否かの判定処理では肯定判定し、ステップS1103に進む。ステップS1103では、加速カウンタの値が0でないか否かを判定するが、この判定は否定判定してステップS1104に進む。ステップS1104では、出力励磁データを「0」と設定し、本処理を終了する。この結果、開始指令が発生するまでの間は、ステッピングモータが停止状態を維持することとなり、各リール32L、32M、32Rが停止したままとなる。

【0302】

次に、開始指令が発生した場合の処理、より詳しくはリールを停止状態から定速状態に移行させるまでの処理を説明する。

【0303】

通常処理の開始待ち処理において開始指令が発生したと判定した場合（ステップS516にて肯定判定をした場合）には、回転開始処理において加速カウンタに「25」がセットされる。かかる時点ではウェイトタイマの値は0のままであるため、ステップS1101にて肯定判定をし、ステップS1103に進む。ステップS1103では、加速カウンタの値を判定する。加速カウンタには「25」がセットされているため、ステップS1103にて肯定判定をし、ステップS1105にて加速カウンタの値を1減算する。ステップS1106では、再度加速カウンタの値が0でないか否かを判定する。このときの加速カウンタの値は「24」であるため、肯定判定をしてステップS1108に進む。ステップS1108では、加速カウンタテーブルから加速カウンタの値「24」における励磁時間を参照し、かかる励磁時間（本実施の形態では「130」）をウェイトタイマに設定する。ウェイトタイマの設定が終了した場合には、ステップS1109にて励磁順ポインタ

を1加算する更新処理を実行する。そして、ステップS1110では、更新された励磁順ポインタの値と対応した励磁データを、励磁データテーブルより取得し、その励磁データを出力励磁データとしてRAM106に保存する。保存された励磁データは、全リールのステッピングモータに対する励磁データが取得された後、入出力ポート104へ同時に出力される。その後、ステップS1111にて図柄オフセットの値を更新するとともに、ステップS1112以下に示すリールインデックスセンサによるリールの1回転検出処理などを行う。このうち、ステップS1118及びS1119は、リール異常処理であって、励磁データを印加したにも拘わらずリールが正常に回転しないような場合の処理であり、ステップS1120～S1123は、ステッピングモータに対する回転停止処理（ブレーキ処理）である。これらの処理は後述することとし、モータ加速処理が正常である場合には、ステップS1118～ステップS1123までがスキップされ、図12に示すタイマ割込み処理に復帰する。

10

【0304】

以上のように、開始指令が発生した場合には、加速カウンタにカウンタ値「25」がセットされ、3つのリール32L、32M、32Rのそれぞれに対応するステッピングモータに対してモータ始動用の励磁データが供給されることでリールの回転が開始される。次のタイマ割込み処理では、再びモータ制御処理がコールされる。このときの処理を次に説明する。

【0305】

次のモータ制御処理では、ウェイトタイマの値が「130」であるため、ステップS1101にて肯定判定をしてステップS1102に進み、ウェイトタイマの値を1減算してタイマ割込み処理に復帰する。この結果、加速カウンタや励磁順ポインタの値は前回のタイマ割込み時と同じ値が保持され、ステッピングモータは同じ励磁相で励磁されたままとなる（リールが回転しない）。この同じ励磁相を使用した処理は、トータル130割込み分連続して行われ、130割込みが行われたときにウェイトタイマの値がゼロとなる。

20

【0306】

一方、加速カウンタの値は上記期間において変化しない。130割込みが終了してウェイトタイマの値が0となることにより、ステップS1103を介してステップS1105に進み、加速カウンタを減算する。その後ステップS1106及びステップS1108において、1減算された加速カウンタの値「23」と対応した励磁時間（本実施の形態では「8」）を加速カウンタテーブルより取得し、取得したこの励磁時間の値（＝8）をウェイトタイマに設定する。ステップS1109～S1112では、励磁順ポインタの値を1更新し、この励磁順ポインタの値と対応した励磁データを出力励磁データとしてRAM106に保存する。保存された励磁データは、全リールのステッピングモータに対する励磁データが取得された後、入出力ポート104へ同時に出力される。励磁順ポインタが更新されることにより、出力励磁データすなわち励磁相が変更され、リールが1ステップ角だけ回転する。次回以降のモータ制御処理では、再びウェイトタイマが0となるまでステップS1102にてウェイトタイマの減算処理を行い、0となった場合には、加速カウンタの減算処理や励磁順ポインタの更新処理等を行う。

30

【0307】

このように、リールを停止状態から回転させる場合には、加速カウンタの値と対応する励磁時間が経過するまで同じ励磁相を保持し、励磁時間が経過した場合に、励磁順ポインタを変更することで励磁相を変更する。これは、脱調や回転の不安定性を解消するための工夫である。

40

【0308】

加速カウンタの値を順次減算していった場合、やがて加速カウンタの値は「0」となる。ステップS1105の減算処理を行った結果として加速カウンタの値が「0」となった場合には、ステップS1106において否定判定をし、ステップS1107に進む。ステップS1107では加速カウンタに「1」をセットする。その後、ステップS1108に進み、ステップS1105で減算したときの加速カウンタの値「0」と対応した励磁時間

50

に相当する値（本実施の形態では「1」）をウェイトタイマに設定する。その後ステップ S 1 1 0 9, S 1 1 1 0 では、励磁順ポインタを更新するとともに対応する励磁データを読み出し、これを出力励磁データとしてセットする。

【0309】

ここで、ステップ S 1 1 0 5 において加速カウンタの値が「0」となった場合には、ステップ S 1 1 0 7 において加速カウンタの値が「1」に変更される。このため、これ以降のモータ制御処理では、ウェイトタイマの値が0となった場合、ステップ S 1 1 0 3 を経由してステップ S 1 1 0 5 に進み、加速カウンタの値を1減算する。この結果、加速カウンタの値が再び「0」となり、ステップ S 1 1 0 8 では、加速カウンタの値「0」と対応した励磁時間に相当する値（本実施の形態では「1」）が再びウェイトタイマに設定される。また、励磁順ポインタはステップ S 1 1 0 9 において更新されるため、励磁相が切り替わる。

10

【0310】

このように、加速カウンタの値が「25」から順次減算されて「0」となった場合、それ以降のモータ制御処理では、ステップ S 1 1 0 5 及びステップ S 1 1 0 7 において加速カウンタの「0」、「1」の加減算処理を交互に繰り返すこととなる一方、ステップ S 1 1 0 8 では常に加速カウンタ「0」の励磁時間をウェイトタイマに設定する。また、ステップ S 1 1 0 9, S 1 1 1 0 において励磁データは毎回更新されるため、ステッピングモータは1相励磁と2相励磁とを定期的に交互に繰り返す回転モードとなる。これは定速処理に他ならず、換言すれば、加速カウンタの値が「0」になるまでモータ制御処理が行われた場合、それ以降は各リール 3 2 L, 3 2 M, 3 2 R が定速状態に移行することになる。

20

【0311】

次に、停止指令が発生した場合の処理について説明する。

【0312】

リールが定速回転している際に遊技者が回転中のリールと対応するストップスイッチを操作して停止指令が発生した場合、ステップ S 1 1 2 0 ～ステップ S 1 1 2 3 に示す回転停止処理によって対応するリールの回転が停止する。

【0313】

回転停止処理の説明に先立ち、図柄オフセットと図柄番号の説明を行う。ステップ S 1 1 1 0 において励磁データを取得した場合、ステップ S 1 1 1 1 にて図柄オフセットの値を更新するとともに、ステップ S 1 1 1 2 にてリールインデックスセンサによるリールの回転検出処理を行う。すなわち、ステップ S 1 1 1 2 では、リールインデックスセンサがセンサカットバンの通過を検出したか否か、具体的には通過を検出したことを示す検出信号が入力されているか否かを確認する。前記検出信号が入力されている場合には、リールが1回転したことを意味する。かかる場合には、ステップ S 1 1 1 3 にて始動フラグをクリアするとともに、ステップ S 1 1 1 4 にて図柄オフセットカウンタ及び図柄番号カウンタの値を0にリセットする。

30

【0314】

図柄番号は、図柄の番号を連番で示すものであり、21個の図柄が付されている本ロットマシン10では「0」～「20」の値をとる。図6にて説明の便宜上付与した番号が図柄番号である。図柄オフセットは、1つの図柄をリールの回転方向に24等分した値であり、「0」～「23」の値をとる。図柄オフセットの値が「24」になった場合には、ステップ S 1 1 1 5 にて否定判定を行い、ステップ S 1 1 1 6 にて図柄番号を更新するとともに図柄オフセットの値を0にリセットする。

40

【0315】

さて、ステッピングモータは、リールの回転を停止させるべくブレーキがかけられたとしても、ステッピングモータのロータに滑りが発生するため、3～4ステップ分滑った後に停止する。そこで、ステップ S 1 1 1 6 において図柄番号の更新や図柄オフセットをリセットした場合には、ステップ S 1 1 2 0 においてリールを停止させることが可能な時期

50

か否かを判定する。具体的には、現在出力中の励磁相が2相励磁であるかと、図柄オフセット値が所定オフセット値を超えない範囲となっているかと、を判定する。現在の励磁相が2相励磁であるか否かは、励磁順ポインタの値を参照して判定し、所定オフセット値を超えたか否かは、図柄オフセット値を参照して判定する。なお、図柄オフセット値を考慮するのは、図柄オフセット値が大きくなればなるほど停止時における隣接するリールとの図柄位置の相対的ずれが大きくなるからである。人間の識別力では4オフセット以上になると図柄のずれがはっきり認識できるようになるため、図柄オフセット値が4以下の場合に回転停止処理を実行する。

【0316】

上記各条件を満足しない場合には、リールを停止させることが可能な時期でないと判定し、そのまま本処理を終了してタイマ割込み処理に復帰する。上記各条件を満足している場合には、ステップS1121に進む。上述したとおり、停止指令が発生した場合には、通常処理のリール制御処理において停止図柄番号が決定される。そこで、ステップS1121では、現在の図柄番号と決定された停止図柄番号との比較を行う。両者の図柄番号が一致していない場合には、そのまま本処理を終了してタイマ割込み処理に復帰し、両者の図柄番号が一致した場合には、ステップS1122にてブレーキ設定処理を行う。ブレーキ設定処理では、ブレーキ用励磁データの設定を行う。また、ウェイトタイマにブレーキ時間を設定する。本実施の形態では159割込み(=236.91ms)がブレーキ時間として設定されており、ウェイトタイマには「159」がセットされる。これに加えて、加速カウンタをリセット(=0)する。ウェイトタイマを上述した値(=159)にセットした場合には、ステップS1101、S1102の処理が159割込み分実行される。この間にブレーキ用励磁データが連続して出力されることにより、ステッピングモータのロータが完全に停止し、リールが停止する。

【0317】

ブレーキ設定処理が終了した場合には、ステップS1123にて励磁順ポインタ調整処理を行い、タイマ割込み処理に復帰する。励磁順ポインタ調整処理とは、次の回転開始時に参照する励磁順ポインタを設定する処理である。上述したように、ステッピングモータのロータは、ブレーキがかけられた場合に3~4ステップ分程度滑ってから停止する。このため、励磁順ポインタ調整処理では、現在の励磁順ポインタに4を加算する処理を行う。

【0318】

モータ制御処理の最後に、リールの回転に異常が発生した際の処理を説明する。

【0319】

すでに説明したように、リールが定速回転となる前の加速期間では、加速カウンタの加減算に応じて図柄オフセットの値を更新し、定速回転となった以降は、タイマ割込み(モータ制御処理)を行うたびに図柄オフセットの値を更新する。そして、図柄オフセットの値が「24」になると、図柄番号を更新するとともに図柄オフセットの値をリセットする。また、リールが1回転したことを検出すると、図柄番号及び図柄オフセットの値をそれぞれリセットする。これらの処理を行うことにより、図柄番号の値を基準としてどの図柄が表示窓を介して視認可能となっているかが判り、図柄オフセットの値によって表示窓から図柄のどの範囲が視認可能となっているかが判る。例えば図柄番号「0」、図柄オフセット「0」の場合には、表示窓から図柄番号「0」~「2」の図柄が視認可能となっている。

【0320】

開始指令の発生によりステッピングモータが正常に加速して定速回転に至る正常回転の場合には、上述したような状況が再現される。しかし、正常に加速しなかった場合や、故意にリールを押さえて回転が止められたりした場合には、以下のような異常回転処理となる。

【0321】

まず、上述したようにリールは504パルスの励磁信号によって1回転する。したがっ

10

20

30

40

50

て、正常回転を行っている場合には、リールインデックスセンサからの検出信号が入力されてから504パルスの励磁信号を出力した場合に、前記検出信号が再度入力されることとなる。しかしながら、加速が正常に行われずにリールが回転を開始しなかった場合や、故意にリールを押さえて回転が止められていた場合には、504パルスの励磁信号を出力しても前記検出信号が入力されない。この結果、ステップS1114における図柄番号のリセット処理が行われなため、ステップS1116において図柄番号は最大値「20」を超えて「21」に更新される。図柄番号の値が「21」となっても、次の処理ではカウンタ加減算処理が行われるため、図柄オフセットの値は今まで通り更新処理される。

【0322】

かかる場合には、ステップS1115を経て、ステップS1117において図柄番号の値を判定する。図柄番号は「0」から「20」までであるため、図柄番号が「21」となった場合には異常回転状態とみなすことができる。しかしながら、異常回転状態の原因がステッピングモータの動作上のばらつきによる可能性もあり得るため、さらにステップS1118にて4オフセット以上図柄オフセットの値を更新したかを判定し、更新している場合に初めて異常回転状態と判断してステップS1119の異常処理を行う。異常処理では、加速カウンタにその初期値である「25」をセットし、次のタイマ割込み期間から再び加速処理を行う。ちなみに、ステッピングモータには動作上のばらつきがあり、理想的には1回転＝504パルスとなるが、場合によっては503パルスあるいは505パルスで1回転することもあると考えられる。そこでステップS1117では余裕をもって4オフセット分を異常検出値として設定している。

【0323】

次に、ステップS407のメダル払出処理について、図25のフローチャートを用いて説明する。

【0324】

ステップS1201では、払出情報格納エリアにセットされた払出予定数と、実際の払出数とが一致するか否かを判定する。一致しない場合には、メダルの払い出される入賞が成立し、対応する枚数のメダルを払い出していないことを意味する。かかる場合には、ステップS1202に進み、払出開始フラグをセットする。続くステップS1203では、クレジットカウンタのカウント値が上限（貯留されているメダル数が50枚）に達しているか否かを判定する。上限に達していない場合には、ステップS1204にてクレジットカウンタのカウント値に1を加算するとともに、ステップS1206にて払出数をカウントするための払出数カウンタのカウント値を1加算し、ステップS1201に戻る。かかる処理を行うことにより、クレジット表示部60及び払出枚数表示部62の値がそれぞれ1加算される。一方、クレジットカウンタのカウント値が上限に達している場合、又は払出数の加算途中でクレジットカウンタのカウント値が上限に達した場合には、ステップS1205に進み、メダル払出用回転板を駆動し、メダルをホッパ装置51からメダル排出口49を介してメダル受け皿50へ払い出す。その後、ステップS1206にて払出数カウンタのカウント値を1加算し、ステップS1201に戻る。かかる処理を行うことにより、現実のメダルが1枚払い出されるとともに、払出枚数表示部62の値が1加算される。なお、ホッパ装置51を駆動してメダルを現実に出す場合には、ホッパ装置51に取り付けられた払出検出センサ51aのメダル検出信号に応じて払出数を1インクリメントする。なお、現在の遊技状態がBB状態である場合には、メダル払出処理において、後述する残払出数カウンタの値から払出数を減算するとともに、残払出枚数表示部61に表示される残払出数を減算する処理も行っている。

【0325】

ステップS1201において払出数と払出予定数が一致した場合には、成立した入賞と対応する枚数のメダルを払い出してゲームが終了した、又はメダルが払い出されことなくゲームが終了した、ことを意味する。そこで、ステップS1207にて払出開始フラグをクリアするとともに、ステップS1208にてゲームフラグをクリアし、本処理を終了する。

【0326】

次に、ステップS408のBB状態処理を、図26のフローチャートに基づいて説明する。

【0327】

BB状態処理の説明に先立ち、BB状態について説明する。BB状態は、複数回のRB状態で構成されている。RB状態は、12回のJACゲームで構成されている。JACゲームとは、メダル払出の特典が付与される入賞（例えばベル入賞等）の成立する確率が通常状態と比して非常に高いゲームである。そして、JACゲーム中に入賞が8回成立すると、JACゲームが12回行われる前であってもRB状態が終了する。また、BB状態は、メダル払出数が所定数（具体的には400枚）に達したことを以って終了する。加えて、RB状態の途中でメダル払出数が所定数に達した場合、BB状態のみならずRB状態も終了する。これは、BB状態中のメダル払出数に上限をもたせることにより遊技者の射幸心を抑え、遊技の健全性を担保するための工夫である。さらに、本実施の形態では、RB状態に移行する図柄の組合せを設定しておらず、BB状態に移行した直後及びRB状態が終了した直後にRB状態に移行する構成としている。故に、BB状態とは、所定数のメダル払出が行われるまでRB状態に連続して移行するゲームであるとも言える。

10

【0328】

さて、BB状態処理では、先ずステップS1301にて現在の遊技状態がBB状態か否かを判定する。BB状態でない場合には、ステップS1302～ステップS1305に示すBB判定処理を行う。

20

【0329】

BB判定処理では、ステップS1302にてBB当選フラグがセットされているか否かを判定する。BB当選フラグがセットされている場合には、ステップS1303に進み、先の払出判定処理にてセットした入賞成立役に基づいて、BB入賞が成立したか否かを判定する。そして、BB入賞が成立した場合には、ステップS1304にて遊技状態をBB状態に移行させるべくBB開始処理を実行する。具体的には、BB当選フラグをクリアするとともにBB設定フラグをRAM106の状態情報格納エリア106cにセットし、遊技状態をBB状態とする。また、前記状態情報格納エリア106cに設けられたBB状態中に払出可能な残りのメダル数をカウントするための残払出数カウンタに400をセットし、残払出枚数表示部61に400を表示させる処理を行う。その後、ステップS1305にてRB開始処理を行い、BB状態処理を終了する。RB開始処理では、RB設定フラグをRAM106の状態情報格納エリア106cにセットし、遊技状態をRB状態とする。また、RB状態下で成立した入賞回数をカウントするための残払出入賞カウンタに8をセットするとともに、JACゲームの残りゲーム数をカウントするための残JACゲームカウンタに12をセットする。なお、残払出入賞カウンタと残JAC入賞カウンタは、状態情報格納エリア106cに設けられている。また、ステップS1301等における現在の遊技状態の判定は、状態情報格納エリア106cに対応する設定フラグがセットされているか否かに基づいて実行しており、いずれの設定フラグもセットされていない場合には、現在の遊技状態が通常状態であると判定している。

30

【0330】

一方、BB当選フラグがセットされていない場合（ステップS1302がNOの場合）、又はBB入賞が成立していない場合（ステップS1303がNOの場合）には、BB開始処理等を実行することなく本処理を終了する。

40

【0331】

ステップS1301にて現在の遊技状態がBB状態であると判定した場合には、ステップS1306に進み、先の払出判定処理にてセットした入賞成立役に基づいて入賞が成立したか否かを判定する。入賞が成立した場合には、ステップS1307にて残払出入賞カウンタの値を1減算する。その後、或いはステップS1306にて入賞が成立しなかったと判定した場合には、JACゲームを1つ消化したことになるため、ステップS1308にて残JACゲームカウンタの値を1減算する。続いて、ステップS1309では残払出

50

入賞カウンタ又は残JACゲームカウンタのいずれかが0になったか否かを判定する。いずれかが0になっていたとき、つまり入賞が8回成立したかJACゲームが12回消化されたときには、RB状態の終了条件が成立したことを意味するため、ステップS1310にて残払出入賞カウンタ及び残JACゲームカウンタの値をクリアするRB終了処理を行う。続くステップS1311では、残払出数カウンタのカウント値が0か否かを確認する。0でない場合には、BB状態中に払い出されたメダル数が所定数に達しておらず、BB状態の終了条件が成立していないことを意味するため、ステップS1312に進み、先述したRB開始処理を行った後、本処理を終了する。

【0332】

また、ステップS1309において残払出入賞カウンタ及び残JACゲームカウンタのいずれの値も0になっていないとき、つまり入賞がまだ8回成立しておらずJACゲームも12回消化されていないときには、ステップS1313に進み、残払出数カウンタのカウント値が0か否かを確認する。0でない場合には、BB状態中に払い出されたメダル数が所定数に達しておらず、BB状態の終了条件が成立していないことを意味するため、そのまま本処理を終了する。一方、残払出数カウンタのカウント値が0である場合には、BB状態の終了条件が成立したことを意味するため、ステップS1314～ステップS1315に示す特別遊技状態終了処理を行う。特別遊技状態終了処理では、先ずステップS1314において、先述したRB終了処理を行う。その後、ステップS1315にてBB設定フラグや各種カウンタなどを適宜クリアしたりエンディング処理を行ったりするBB終了処理を行う。また、ステップS1311にて残払出数カウンタのカウント値が0である場合にも、BB状態の終了条件が成立したことを意味するため、ステップS1315にてBB終了処理を行う。BB終了処理を行った後、ステップS1316にて状態移行処理を実行し、BB状態処理を終了する。ここで、状態移行処理とは、遊技状態を通常状態に復帰させるための処理であり、例えばBB状態が終了したことを表示制御装置81に把握させるべく送信される終了コマンドをセットしたり、所定時間（例えばエンディング表示が終了するまでの時間）が経過するまで待機したりする処理を行う。

【0333】

最後に、タイマ割込み処理のステップS115にて行われる基礎乱数生成処理を、図27のフローチャートに基づいて説明する。基礎乱数生成処理とは、乱数を作成する際に用いる第1カウンタの値を更新する処理である。

【0334】

ステップS1401では、ゲームフラグがセットされているか否かを判定し、ゲームフラグがセットされていない場合には、そのまま本処理を終了する。一方、ゲームフラグがセットされている場合には、ステップS1402～ステップS1408に示すカウンタ更新処理を行う。上述したとおり、ゲームフラグとは、開始指令が発生した場合すなわちゲームが開始された場合にセットされるフラグであって、メダル払出が終了した場合すなわちゲームが終了された場合にクリアされるフラグである。つまり、基礎乱数生成処理では、ゲームが行われている場合にカウンタ更新処理を行う一方、ゲームが行われていない場合にカウンタ更新処理を行わない。

【0335】

ゲームフラグがセットされている場合には、ステップS1402に進み、第1カウンタの値に1を加算する。ステップS1403では、指令フラグがセットされているか否かを判定する。指令フラグがセットされている場合には、開始指令の発生後にスタートレバー41が継続して操作されている、又は停止指令の発生後に当該停止指令を発生させたストップスイッチが継続して操作されている、ことを意味する。かかる場合には、ステップS1404に進み、第1カウンタの値に1を加算する。第1カウンタの更新後、又は指令フラグがセットされていない場合には、ステップS1405に進み、始動フラグがセットされているか否かを判定する。始動フラグがセットされている場合には、各リール32L, 32M, 32Rの回転開始後にリールインデックスセンサからの検出信号が未入力であることを意味する。かかる場合には、ステップS1406に進み、第1カウンタの値に1を

加算する。第1カウンタの更新後、又は始動フラグがセットされていない場合には、ステップS1407に進み、払出開始フラグがセットされているか否かを判定する。払出開始フラグがセットされている場合には、メダルの払い出しが完了していないことを意味する。かかる場合には、ステップS1408にて第1カウンタの値に1を加算した後に本処理を終了し、払出開始フラグがセットされていない場合には、そのまま本処理を終了する。

【0336】

このように、基礎乱数生成処理では、遊技の進行状況に基づいて第1カウンタを更新する。より具体的には、ゲームが行われていない状況では第1カウンタが更新されず、ゲームが行われている状況では第1カウンタが更新される。また、基礎乱数生成処理は1.49ms毎に定期的に行われるタイマ割込み処理に含まれる処理であるため、ゲームが行われている状況では、ステップS1402にて定期的に第1カウンタが1更新される。加えて、各リール32L、32M、32Rが回転を開始してからリールインデックスセンサからの検出信号が入力されるまでの間と、開始指令又は停止指令が発生してから対応するスイッチ（スタートレバー41又はストップスイッチ42～44）の操作が終了するまでの間と、メダル払出が開始されてから終了するまでの間と、には、上述したステップS1402の定期的な第1カウンタの更新に加えて、さらに第1カウンタが更新される。つまり、基礎乱数生成処理では、ゲームの進行状況によって、第1カウンタが1だけ更新される場合と、2以上更新される場合と、がある。

【0337】

以上詳述した本実施の形態によれば、以下の優れた効果を奏する。

【0338】

ゲームが開始されてから終了するまでの間に第1カウンタの値を更新し、次のゲームが開始された場合には、更新された第1カウンタの値を用いて乱数を作成する構成とした。かかる構成の場合、ゲームの開始タイミングは、遊技者が開始指令が発生させるべくスタートレバー41を操作する操作タイミングに依存するため、ランダムなものとなる。また、ゲームの終了タイミングは、メダル払出の終了タイミングやメダルが払い出されない場合においては全リール32L、32M、32Rの停止タイミングに依存するため、ランダムなものとなる。この結果、第1カウンタの値が更新される期間をランダムなものとし、当該期間に更新される第1カウンタの更新回数をランダムなものとし、

【0339】

確かに、第1カウンタをタイマ割込み処理において常に更新する構成、すなわち第1カウンタを常に定期的に更新する構成とすることも可能である。しかしながら、かかる構成とした場合、例えば第1カウンタの値が特定の値となってから次に前記特定の値となるまでの周期の自然数倍の周期で信号を発信する体感機等が不正使用されたり、前記周期の自然数倍の周期で主制御装置101に開始指令が発生したと誤認識させる不正信号を出力可能な不正基板が取り付けられたりする可能性が懸念される。そして、当選となる乱数が作成される際の第1カウンタの値（以下、「当選基礎乱数」と言う）又はその値の範囲（以下、「当選基礎乱数範囲」と言う）が把握されると、前記不正によって毎ゲーム当選となる乱数が作成されてしまう可能性が懸念される。

【0340】

一方、ゲームが開始されてから終了されるまでというように第1カウンタの更新が行われる期間を限定した構成においては、当選となる乱数が不正に取得されることを困難なものとし、第1カウンタの値が当選基礎乱数となる周期と、体感機等や不正基板から信号が出力される周期と、を、第1カウンタの更新が行われない期間分だけずらすことができるからである。

【0341】

さらにいうと、このように第1カウンタの更新が行われる期間を限定した場合、当該期間に行われる第1カウンタの更新回数が65536回の自然数倍となるように前記期間を一定のものとする不正がなされる可能性が考えられる。しかしながら、ゲームが開始され

てから終了されるまでの期間は、種々の要因によって変化するため、一定のものとするのが困難である。具体的には、抽選処理の結果が当選であるか否かによって変化する。外れであればメダル払出が行われることなくゲームが終了となるし、当選であればメダル払出が行われた後にゲームが終了となるため、メダル払出の有無によってゲームの終了タイミングが変化するからである。

【0342】

かかる一方、スロットマシンの場合には、ストップスイッチが操作されることによってゲームが進行するため、前記期間が一定となるように各ストップスイッチを毎ゲーム同じタイミングで操作される可能性が考えられる。しかしながら、ストップスイッチ42～44を毎ゲーム同じタイミングで操作することにより前記期間を一定のものとするのも困難である。当選有無によってリールが停止するまでの時間が変化するからである。一例を挙げて説明すると、左リール32Lの7番の「リプレイ」図柄が下段に到達しているタイミングで左ストップスイッチ42を操作された場合、再遊技に当選していれば左リール32Lは滑ることなくそのまま停止し、チェリーに当選していれば左リール32Lは1図柄分滑った後に停止する。このため、少なくとも各リール32L、32M、32Rを停止させる前段階で当選有無及び当選役の種別を把握できていない限りは、全リール32L、32M、32Rが停止するまでに要する時間を特定できないからである。

10

【0343】

さらにまた、仮に各リール32L、32M、32Rを停止させる前段階で当選役の種別等を把握できた場合であっても、前記期間を一定のものとするのは困難である。上述したとおり、1つの図柄は24オフセットで構成されており、図柄オフセット値が4以下の場合に回転停止処理が行われる。このため、リールが1図柄分滑った後に停止するという事象を考えた場合であっても、実際には20オフセット滑った後に停止する場合はあれば、24オフセット滑った後に停止する場合もある。人間の識別力では4オフセット未満の違いを認識することは困難であるため、同じ図柄番号の図柄が所定位置に到達しているタイミングでストップスイッチを毎ゲーム操作することは可能であっても、同じ図柄番号且つ同じ図柄オフセットのタイミングでストップスイッチを毎ゲーム操作することは非常に困難だからである。

20

【0344】

以上の結果、第1カウンタにより生成される基礎乱数のランダム性を確保することができ、抽選に当選となる乱数を不正に取得することを困難なものとするのが可能となる。

30

【0345】

第1カウンタの値を更新することができる期間を、ゲームが開始されてから終了するまでとした。かかる構成とすることにより、ゲームが行われている最中に次ゲームで用いる基礎乱数を準備することができるため、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1のゲームから次のゲームへの進行を円滑に行うことが可能となる。確かに、第1カウンタの値を更新することができる期間を例えばゲームの終了から次ゲームの開始までとすることも可能である。しかしながら、かかる構成とした場合、第1カウンタの値を一巡させるための時間を確保できない可能性があり、前記時間を確保するために次ゲームを開始できるタイミングを遅らせる等の措置を講じる必要が生じ得るからである。

40

【0346】

基礎乱数生成処理では、各リール32L、32M、32Rが回転を開始してからリールインデックスセンサからの検出信号が入力されるまでの間と、開始指令又は停止指令が発生してから対応するスイッチ（スタートレバー41又はストップスイッチ42～44）の操作が終了するまでの間と、メダル払出が開始されてから終了するまでの間と、には、ステップS1402の定期的な第1カウンタの更新に加えて、さらに第1カウンタが更新される構成とした。つまり、基礎乱数生成処理では、ゲームの進行状況によって、第1カウンタが1だけ更新される場合と、2以上更新される場合と、がある構成とした。かかる構成とすることにより、1回の基礎乱数生成処理において第1カウンタが更新される回数を

50

ランダムなものとするのが可能となる。この結果、ゲームの開始から終了までになされる第1カウンタの更新回数をよりランダムなものとするができる。

【0347】

基礎乱数生成処理を、通常処理ではなくタイマ割込み処理において行う構成とした。かかる構成とすることにより、プログラム構成の簡略化を図りつつ、基礎乱数生成処理を定期的に起動させることが可能となる。例えば通常処理において基礎乱数生成処理を行う構成とした場合には、通常処理の至る所に基礎乱数生成処理を起動させるためのプログラムを組み込む必要が生じるからである。

【0348】

第1カウンタの値は、RAMクリアを行う場合であってもクリアされない構成とした。かかる構成とすることにより、RAMクリアを示す不正信号をCPU102に inputs して第1カウンタの値を初期値に変更した上で、当選となる乱数が作成される際の第1カウンタの値を狙ってスタートレバー41を操作する不正を防止することが可能となる。

10

【0349】

定期的にカウンタ150aの値が更新される基礎乱数生成器150を設け、乱数を作成する場合には、基礎乱数生成器150のカウンタ値と、第1カウンタのカウンタ値と、を加算する構成とした。かかる構成とすることにより、第1カウンタの値のみを用いて乱数を作成する構成と比して作成される乱数をよりランダムなものとするのが可能となる。

【0350】

CPU102が内蔵するRAM106に第1カウンタを設け、第1カウンタの更新をCPU102が行う構成とした。すなわち、ソフトフリーカウンタの値を用いて乱数を作成する構成とした。かかる構成とすることにより、当選となる乱数が不正に取得されることを困難なものとするのが可能となる。確かに、基礎乱数生成器150等のハードウェア乱数生成器がラッチしたカウント値をそのまま乱数として用いる構成とすることも可能である。しかしながら、かかる構成とした場合、当該ハードウェア乱数生成器を、例えば常にBB当選となるカウント値を出力する不正なハードウェア乱数生成器に変更される可能性が懸念され、かかる変更がなされた場合、スロットマシン10を設置する遊技場等が多大な被害を受けることとなる。一方、CPU102に第1カウンタを設け、第1カウンタの更新をCPU102が行う構成においては、仮に上記不正なハードウェア乱数生成器に変更されたとしても、第1カウンタの値を加算することでBB当選とならない乱数に変更

20

30

【0351】

また、ハードウェア乱数生成器がラッチしたカウント値をそのまま乱数として用いる構成とした場合には、上述した不正なハードウェア乱数生成器に変更される可能性に加えて、次のような問題も懸念される。すなわち、ハードウェア乱数生成器では、発振器が定周期でクロック信号をカウンタに対して出力し、当該クロック信号の入力に基づいてカウンタが更新される。このため、例えば発振器が故障等を原因としてクロック信号を出力しなくなると、カウンタの更新が行われなくなる。したがって、クロック信号が出力されなくなった後のゲームでは常に同じカウンタ値を用いて役の当否判定が行われることとなり、遊技者又はスロットマシンを設置する遊技場が不利益を被る可能性が懸念される。

40

【0352】

そこで、Dフリップフロップ回路により構成された監視回路152を主制御装置101に設け、当該監視回路152には、そのD端子にスタート検出センサ41aを接続するとともにCLK端子に第2クロック回路151を接続し、Q端子に基礎乱数生成器150を接続すると共にQバー端子にCPU102を接続した。かかる構成においては、故障等を原因として第2クロック回路151から第2クロック信号が出力されなくなった場合、或いは第2クロック信号が出力されたままの状態となった場合、監視回路152において第2クロック信号（より詳しくは反転クロック信号）の入力状態が変化しないため、CPU102に対して開始信号が出力されない。したがって、これら状況下においてスタート検出センサ41aから操作信号が出力されたとしても各リール32L、32M、32Rが回

50

転を開始することはなく、遊技者又はスロットマシン10を設置する遊技場が不利益を被ることを回避できる。第2クロック信号が基礎乱数生成器150に入力されなくなる、或いは入力されたままとなった場合、その後にゲームを行うことが可能な構成においては、常に同じ基礎乱数を用いて乱数が作成されることとなるからである。

【0353】

また、かかる構成においては、遊技者又はスロットマシン10を設置する遊技場の管理者等に、スタートレバー41を操作しても各リール32L、32M、32Rが回転を開始しないことを通じてスロットマシン10に異常が発生したことを報知することが可能となる。故に、第2クロック回路151に異常が発生したことを速やかに発見させることが可能となり、第2クロック回路151の異常に伴って遊技者又はスロットマシン10を設置する遊技場が不利益を被ることを好適に回避させることができる。

10

【0354】

確かに、第2クロック回路151が周期的に第2クロック信号を出力しているか否かを監視する監視手段を設け、第2クロック信号が周期的に出力されていない場合にはCPU102が異常発生を報知する等の異常発生時処理を行う構成としても、第2クロック回路151に何らかの異常が発生したことを遊技者又は遊技場の管理者等に報知することが可能となる。しかしながら、かかる構成とした場合、異常発生時処理を行うためのプログラムを主制御装置101又はCPU102自体に記憶させる必要が生じ、記憶容量の増大化が懸念されることとなる。また、第2クロック回路151ではなく監視手段に何らかの異常が発生した場合、第2クロック回路151に異常が発生しているにも関わらず当該異常を発見することができずに継続してゲームが行われる可能性も懸念される。

20

【0355】

一方、スタート検出センサ41aとCPU102が監視回路152を介して接続される上記実施の形態の場合、スタートレバー41を操作したにも関わらず各リール32L、32M、32Rが回転を開始しないことを通じて遊技者に異常発生を直接報知することが可能となり、CPU102側で異常発生時処理等を行う必要がない。また、監視回路152自体に何らかの異常が発生した場合、開始信号とラッチ信号の出力状態が変化しなくなるため、かかる場合であってもその後のゲームを行うことができないことを通じて遊技者に異常発生を直接報知することが可能となる。したがって、上記各懸念を解消しつつ、スロットマシン10内部で異常が発生した場合に遊技者又はスロットマシン10を設置する遊技場が不利益を被る機会を比較的簡易な構成で低減することができる。

30

【0356】

監視回路152の出力側には、CPU102に加えて基礎乱数生成器150も接続される構成とした。かかる構成とすることにより、故障等を原因として第2クロック回路151から第2クロック信号が出力されなくなった場合、或いは第2クロック信号が出力されたままの状態となった場合、監視回路152から基礎乱数生成器150に対してラッチ信号が出力されなくなる。したがって、これら状況下において無用にカウンタ150aのカウント値がラッチされることを回避することができる。

【0357】

監視回路152のCLK端子には第2クロック回路151が反転器154を介して接続される構成とした。かかる構成とすることにより、第2クロック信号が基礎乱数生成器150に入力されるタイミングと、監視回路152からのラッチ信号が基礎乱数生成器150に入力されるタイミングとを、第2クロック信号の周期に対して半周期分だけずらすことが可能となる。この結果、カウント値の更新タイミングとカウント値のラッチタイミングが同じタイミングとなることを回避でき、カウント値が更新されている最中にラッチタイミングがやってきてカウント値を正常にラッチできない不具合が生じることを回避できる。

40

【0358】

主制御装置101において、CPU102と別個に監視回路152を設けたため、第2クロック回路151が正常か否かの監視をCPU102が行うことなくスロットマシン1

50

0の異常を報知することが可能となる。故に、CPU102の処理負荷を低減させることが可能となると共に、第2クロック回路151の監視制御に関するプログラムが不要となり、CPU102の記憶容量が増大化することを抑制することも可能となる。

【0359】

さらに、第2クロック回路151ではなく監視回路152自体に何らかの異常が発生した場合であっても、当該異常を容易に発見させることが可能となる。すなわち、監視回路152に何かしらの異常が発生した場合、操作信号や第2クロック信号の入力状態に関わらず開始信号とラッチ信号の出力状態が一定となる。これは、遊技者がスタートレバー41を操作したにも関わらず各リール32L、32M、32Rが回転を開始しなかったり、遊技者がスタートレバー41を操作していないにも関わらず開始信号が出力されたままの状態となったりするという異常な事象が発生することに繋がる。故に、遊技者又は遊技場の管理者等がスロットマシン10に何かしらの異常が発生していることを容易に発見することが可能となる。これにより、監視回路152に異常が発生しているために第2クロック回路151の異常を発見することができない等の不具合が生じることを回避しつつ、スロットマシン10内部で異常が発生した場合に遊技者又はスロットマシン10を設置する遊技場が不利益を被る機会を低減することができる。

【0360】

CPU102にクロック信号を入力する第1クロック回路103と、基礎乱数生成器150にクロック信号を入力する第2クロック回路151とを別個に設けると共に、これらクロック回路103、151から出力されるクロック信号が同期しない構成とした。かかる構成とすることにより、基礎乱数生成器150においてラッチ回路150bがカウント値をラッチするタイミングと、CPU102がラッチ回路150bから乱数を取得する取得タイミングとが同期し、CPU102が基礎乱数を正常に取得できないという不具合が生じることを回避できる。

【0361】

リール制御処理において、開始フラグがセットされていないことを条件として停止指令の発生有無を判定する構成とした。すなわち、リールが回転している最中に開始フラグがセットされている場合、停止指令を無効とする構成とした。かかる構成とすることにより、第2クロック信号が出力されたままの状態第2クロック回路151に異常が発生した場合に、当該異常を速やかに発見することが可能となる。ゲームの途中で前記異常が発生した場合には、ストップスイッチを操作しても対応するリールを停止させることができないことを通じて、遊技者又は遊技場の管理者等にスロットマシン10に何らかの異常が発生したことを報知することが可能となるからである。また、スタートレバー41が操作されていない状況下で前記異常が発生して各リール32L、32M、32Rが回転を開始した場合、遊技者は違和感を抱きつつも当該ゲームを終了させるべくストップスイッチ42～44を操作する可能性が考えられる。しかしながら、ストップスイッチを操作しても対応するリールを停止させることができないことを通じて、遊技者又は遊技場の管理者等にスロットマシン10に何らかの異常が発生したことを報知することが可能となる。

【0362】

なお、上述した実施の形態の記載内容に限定されず、例えば次のように実施してもよい。

【0363】

(1) 上記実施の形態では、開始指令が発生した場合にゲームフラグをセットし、基礎乱数生成処理にて第1カウンタの更新を行うことを許可する構成としたが、かかる構成を変更する。例えば、各リール32L、32M、32Rが回転を開始した場合にゲームフラグをセットする構成とする。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。或いは、メダルが1枚ベットされた場合やメダルが3枚ベットされた場合等のように、所定数のメダルの投入(仮想メダルの投入も含む)がなされた場合にゲームフラグをセットする構成とする。メダルがベットされたということは遊技者がゲームを開始するための準備を始めたことを意味するため、かかる構成とし

た場合であっても上記実施の形態と同様の作用効果を奏することが期待できる。

【0364】

(2) 上記実施の形態では、メダル払出が終了した場合にゲームフラグをクリアし、基礎乱数生成処理にて第1カウンタの更新を行うことを禁止する構成としたが、かかる構成を変更する。例えば、全リール32L, 32M, 32Rが停止した場合にゲームフラグをクリアする構成とする。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。

【0365】

(3) 上記実施の形態では、ゲームが開始されてから終了されるまでの間に第1カウンタの値を更新する構成としたが、かかる構成に限定されるものではなく、第1カウンタの更新処理が許可される期間と、禁止される期間と、を備える構成であれば良い。

【0366】

ここで、更新処理を許可するタイミングは、遊技者の操作に依存させることが望ましい。開始時期をランダムなものとするのが可能となるからである。遊技者の操作に依存する許可タイミングとしては、上記実施の形態における開始指令の発生タイミング、すなわち開始指令を発生させることが可能な状況でのスタートレバー41の操作タイミングの他に、例えばメダルをベットされるタイミングや、停止指令を発生させることが可能な状況でのストップスイッチ42～44の操作タイミング等が考えられる。

【0367】

かかる一方、更新処理を禁止するタイミングは、その禁止タイミングが少なくとも許可タイミングで察知できないタイミングとすることが望ましい。したがって、更新処理を禁止するタイミングは、遊技者の操作に依存しないタイミング、又は遊技者の操作に基づくものの遊技者側で規定できないタイミングとすることが望ましい。例えばスタートレバー41の操作が開始された場合に更新処理を許可し、前記操作が終了された場合に更新処理を禁止する構成とした場合には、遊技者の意思で更新処理の行われる期間を自由に設定することができることとなる。このため、第1カウンタの値が固定されてしまう可能性が生じるからである。遊技者の操作に依存しないタイミングとしては、スベリテーブル設定処理にてスベリテーブルを設定するタイミングが考えられる。かかるタイミングは、ステップS605にて役の当否判定を行った回数によって変化するため、そのタイミングを遊技者が事前に察知することはできず、禁止タイミングを一定のものとすることができない。また、遊技者の操作に基づくものの遊技者側で規定できないタイミングとしては、左リール32L等の所定のリールの停止タイミングが考えられる。かかるタイミングは、対応するストップスイッチの操作タイミングに基づくものの、スベリテーブルに基づいて滑り数が決定されるため、当選役を事前に把握できていない限りそのタイミングを遊技者が事前に察知することはできず、禁止タイミングを一定のものとすることができない。

【0368】

したがって、上述した許可タイミングと禁止タイミングとを適宜組み合わせて、第1カウンタの更新処理が許可される期間と、禁止される期間と、を設定すれば良い。例えば、開始指令が発生したタイミングを許可タイミングとし、スベリテーブル設定処理にてスベリテーブルを設定したタイミングを禁止タイミングとする。または、メダルのベットされたタイミングを許可タイミングとし、中リールの停止したタイミングを禁止タイミングとする。或いは、右リールの停止指令が発生したタイミングを許可タイミングとし、全リールが停止したタイミングを禁止タイミングとする。

【0369】

なお、許可タイミング及び禁止タイミングは、上述した各種条件の成立した成立タイミングに限らず、上記各種条件の成立に基づいたタイミングであれば良いことは言うまでもない。例えば、許可タイミングを開始指令が発生してから予め定めた所定時間を経過したタイミングとしても良いし、禁止タイミングをスベリテーブル設定処理にてスベリテーブルを設定してから前記所定時間を経過したタイミングとしても良い。

【0370】

(4) 上記実施の形態では、各リール 3 2 L, 3 2 M, 3 2 R が回転を開始してからリールインデックスセンサからの検出信号が入力されるまでの間と、開始指令又は停止指令が発生してから対応するスイッチ（スタートレバー 4 1 又はストップスイッチ 4 2 ~ 4 4）の操作が終了するまでの間と、メダル払出が開始されてから終了するまでの間と、には、ステップ S 1 4 0 2 の定期的な第 1 カウンタの更新に加えて、さらに第 1 カウンタが更新される構成としたが、これら構成を設けなくても良い。かかる構成とした場合、第 1 カウンタはステップ S 1 4 0 2 において定期的に更新されることとなる。

【0 3 7 1】

また、これら構成に代えて又は加えて、特定条件が成立した場合に第 1 カウンタがさらに更新される構成としても良い。例えば、ウェイト時間が経過するまで待機している間は第 1 カウンタがさらに更新される構成としたり、停止指令が発生するまで待機している間は第 1 カウンタがさらに更新される構成としたりしても良い。

10

【0 3 7 2】

(5) 上記実施の形態では、ゲームが開始されてから終了されるまでの間は常に第 1 カウンタの更新が許可されている構成としたが、ゲームが開始されてから終了されるまでの間に許可と禁止が繰り返し行われる構成としても良い。例えば、ゲームが開始されてからリールが 1 つ停止するまでの間は第 1 カウンタの更新を許可し、1 つのリールが停止してからリールが 2 つ停止するまでの間は第 1 カウンタの更新を禁止し、2 つのリールが停止してから全リールが停止するまでの間は第 1 カウンタの更新を許可する構成とする。

【0 3 7 3】

20

(6) 上記実施の形態では、ゲームが終了してから次のゲームが開始されるまでの間は常に第 1 カウンタの更新が禁止されている構成としたが、一時的に許可する構成としても良い。例えば、電源が投入され、メイン処理の初期化処理（ステップ S 2 0 1、図 1 3 参照）を行った後に通常処理内にて第 1 カウンタの値を 1 更新し、それ以降の処理を行う。又は、当選確率設定処理のステップ S 3 0 3 ~ S 3 0 6 のループ処理において第 1 カウンタの値を 1 更新する。或いは、RAM の遊技情報をクリアした後（ステップ S 4 0 3、図 1 5 参照）に通常処理内にて第 1 カウンタの値を 1 更新し、それ以降の処理を行う。

【0 3 7 4】

(7) 上記実施の形態では、基礎乱数を生成するカウンタとして、第 1 カウンタと、基礎乱数生成器 1 5 0 のカウンタ 1 5 0 a と、を有する構成について説明したが、第 1 カウンタのみを有する構成としても良い。第 1 カウンタのみを有する構成とした場合には、乱数を作成する際に用いるカウンタが CPU 1 0 2 内部の RAM 1 0 6 に設けられた構成、すなわちソフトフリーカウンタの値のみによって乱数が作成される構成となる。故に、CPU 1 0 2 自体を不正な CPU に交換されない限りは常に当選となる乱数が作成される不正を防止することができる。但し、かかる構成とした場合には、スロットマシン 1 0 が当該スロットマシン 1 0 を製造する遊技機メーカーから出荷された後の 1 回目のゲームでは、第 1 カウンタの初期値を用いて乱数が作成されることとなる。このため、第 1 カウンタの初期値としては、当選とならない値を設定しておくことが望ましい。

30

【0 3 7 5】

(8) 上記実施の形態では、基礎乱数生成器 1 5 0 を設け、基礎乱数生成器 1 5 0 のラッチしたカウント値と、第 1 カウンタのカウント値と、を加算することで乱数を作成する構成としたが、これらカウント値を減算することで乱数を作成する構成としても良いことは言うまでも無い。

40

【0 3 7 6】

(9) 上記実施の形態では、基礎乱数生成処理をタイマ割込み処理にて行う構成としたが、通常処理にて行う構成としても良い。

【0 3 7 7】

(10) 上記実施の形態では、第 1 カウンタの値が RAM クリアを行う場合であってもクリア（初期化）されない構成としたが、クリアされる構成としても良い。但し、ハードウェア基礎乱数生成器を有さず、ソフトフリーカウンタたる第 1 カウンタの値のみを用い

50

て乱数を作成する構成においては、第1カウンタの初期値として当選とならない値を設定しておくことが望ましい。RAMクリアを示す不正信号をCPU102に入力して第1カウンタの値が初期値に変更された場合であっても、当選となる乱数が取得されることを防止できるからである。

【0378】

(11) 上記実施の形態では、基礎乱数生成器150をCPU102の外部に設ける構成としたが、CPU102が内蔵する構成としても良い。

【0379】

(12) 上記実施の形態では、第1カウンタの値を1加算する更新処理を行う構成としたが、2以上の値を加算する更新処理を行う構成としても良いし、1減算する更新処理を行う構成としても良いことは言うまでもない。基礎乱数生成器150のカウンタ150aについても同様である。

10

【0380】

(13) 上記実施の形態では、タイマ割込み処理において第1カウンタの値を更新する構成としたが、これに代えて又は加えて、通常処理において第1カウンタの値を更新する構成としても良い。かかる場合には、所定の範囲でループするループ処理内で第1カウンタの値を更新する構成とすれば、第1カウンタの更新回数を前記ループ処理のループ回数に依存させることが可能となり、第1カウンタの更新回数をランダムなものとすることが可能となる。

【0381】

20

例えば、停止前処理(図23参照)のステップS1001～ステップS1003は、停止指令が発生しなかった場合、すなわち回転中のリールと対応するストップスイッチの操作がなされなかった場合、ストップスイッチの操作がなされるまでループする。そこで、ステップS1001～ステップS1003のループ処理内で第1カウンタの値を更新する構成とする。

【0382】

ここで、停止指令が発生したか否かの判定は、ストップ検出センサ42a～44aからの信号入力状況に基づいて行われるものであり、ストップ検出センサ42a～44aからの信号入力状況の確認は、タイマ割込み処理のセンサ監視処理において行われる。そこで、前記ループ処理では、ステップS1001の開始指令確認処理の前に、タイマ割込み処理(センサ監視処理)が行われるまで開始指令確認処理に移行させないための割込み待ち処理を行う構成とする。そして、当該割込み待ち処理では、タイマ割込み処理が行われたと判定するまで第1カウンタの値を繰り返し更新する構成とする。かかる構成とした場合には、第1カウンタの更新回数を、ループ処理のループ回数と、割込み待ち処理を行うことができた処理時間(割込み待ち処理を開始してからタイマ割込み処理が行われるまでの時間)と、に依存させることが可能となり、第1カウンタの更新回数をよりランダムなものとすることが可能となる。

30

【0383】

なお、メダルがベットされた場合や自動投入処理を行った場合に第1カウンタの更新を許可する構成とするのであれば、開始前準備処理(図16参照)も開始指令が発生するまでループする処理であるため、当該開始前準備処理内にて第1カウンタの値を更新する構成としても良い。かかる場合についても、例えばステップS505やステップS516の前に割込み待ち処理を行う構成とし、当該割込み待ち処理内で第1カウンタの値を更新する構成とすれば、上述した作用効果を奏することが期待できる。

40

【0384】

(14) 上記実施の形態では、第1カウンタの値を基礎乱数生成器150のラッチした値に加算することで乱数を作成する構成としたが、かかる構成を変更する。すなわち、基礎乱数生成器のラッチした値をそのまま乱数として用いる一方、第1カウンタの値を、基礎乱数生成器のラッチタイミングを遅延させる遅延カウンタの値として用いる。より詳しくは、スタート検出センサからの信号が基礎乱数生成器のラッチ回路に入力されない構成

50

とし、CPUからの信号がラッチ回路に入力される構成とする。そして、CPUは、スタートレバーが操作された場合、第1カウンタの値を遅延カウンタにセットする。そして、タイマ割込み処理において遅延カウンタの値を減算し、遅延カウンタの値が0となった場合にラッチ回路に対して信号を出力する。かかる構成とした場合であっても、ラッチ回路がラッチするタイミングを、スタートレバーの操作タイミングから遅延カウンタにセットされた値と対応する時間（すなわち遅延カウンタの値に1.49 msecを乗算した時間）分だけ遅延させることができ、基礎乱数生成器が当選となる乱数を生成するタイミングを狙ってスタートレバーを操作する不正を困難なものとするのが可能となる。

【0385】

(15) 基礎乱数生成器150のラッチ回路150bとCPU102とを、16ビット反転接続する構成としても良い。

10

【0386】

(16) 上記実施の形態では、基礎乱数生成器150のカウンタ150aと、第1カウンタと、をそれぞれ16ビットで構成したが、8ビットで構成しても良いし、4ビットで構成しても良い。また、各カウンタのビット数が異なる構成としても良い。

【0387】

(17) 上記実施の形態では、Dフリップフロップ回路により構成される監視回路152を設ける構成としたが、RSフリップフロップ回路やJKフリップフロップ回路等の順序回路や各種論理回路により構成される監視回路を設けても良い。

【0388】

20

(18) 上記実施の形態では、監視回路152のQバー端子をCPU102と接続し、Qバー端子から出力されるLレベルの出力信号をCPU102が開始信号として認識する構成としたが、Q端子とCPU102が反転器を介して接続される構成としても、上記実施の形態と同様の作用効果を奏することは明らかである。また、CPU102がHレベルの出力信号を開始信号として認識するのであれば、Q端子とCPU102を接続する構成としても良いし、Qバー端子とCPU102が反転器を介して接続される構成としても良い。監視回路152と基礎乱数生成器150の接続についても同様である。

【0389】

(19) 上記実施の形態では、スタート検出センサ41aが監視回路152を介して基礎乱数生成器150と接続される構成としたが、監視回路152を介することなくスタート検出センサ41aが基礎乱数生成器150と接続される構成としても良い。かかる構成とした場合であっても、第2クロック回路151に何らかの異常が発生した場合にはCPU102に開始信号が入力されずゲームが開始されないため、上記実施の形態と同様の作用効果を奏することは明らかである。

30

【0390】

(20) 上記実施の形態では、波形整形回路153と監視回路152を主制御装置102の入出力ポート104を介して接続する構成としたが、これらを直接接続する構成とし、監視回路152のQバー端子とCPU102、及び基礎乱数生成器150のラッチ回路150bとCPU102を、入出力ポートを介して接続する構成としても良い。

【0391】

40

(21) 上記実施の形態では、1つの監視回路152を用い、第2クロック信号の出力状態の変化に応じて開始信号をCPU102に出力すると共にラッチ信号を基礎乱数生成器150に出力する構成としたが、これに限らない。第2クロック信号の出力状態の変化に応じて開始信号をCPU102に出力する監視回路と、第2クロック信号の出力状態の変化に応じてラッチ信号を基礎乱数生成器150に出力する監視回路と、を別個に設けても良い。但し、かかる構成とした場合には、監視回路の増加に伴う主制御装置101の複雑化やコストアップが懸念される。

【0392】

(22) 上記実施の形態では、監視回路152を、CLK端子に入力される信号がLレベルからHレベルに切り替るタイミングで開始信号及びラッチ信号の出力状態を切り替え

50

る構成としたが、前記信号がHレベルからLレベルに切り替るタイミングで開始信号及びラッチ信号の出力状態を切り替える構成としても良い。かかる構成においては、反転器154を設けることなく、基礎乱数生成器150におけるカウント値の更新タイミングとカウント値のラッチタイミングとをずらすことが可能となる。

【0393】

(23) 上記実施の形態では、Dフリップフロップ回路により構成される監視回路152を設けて第2クロック回路151に何らかの異常が発生した場合に遊技者又は遊技場が不利益を被ることを回避させる構成としたが、かかる構成を変更する。

【0394】

第2クロック回路151が周期的に第2クロック信号を出力しているか否かを常時監視するウォッチドッグタイマを第2クロック回路と接続する。ウォッチドッグタイマには、所定時間毎に減算されるタイマカウンタが設けられており、そのタイマカウンタのタイマ値は、クロック信号の入力状態が変化する毎にセットされるようになっている。そして、ウォッチドッグタイマは、タイマカウンタが非ゼロの場合にはHレベルの正常信号を出力し、同タイマカウンタがゼロの場合にはLレベルの異常発生信号を出力するようになっている。ウォッチドッグタイマの出力側には、スタート検出センサ41aからの操作信号とウォッチドッグタイマからの入力信号との論理積を演算する論理積回路を設ける。そして、その論理積回路からの出力信号を反転器によって反転した反転信号がCPU102に入力される構成とする。

【0395】

この場合、第2クロック回路151が第2クロック信号を周期的に出力していれば、ウォッチドッグタイマにおいてタイマ値が繰り返しセットされ、タイマカウンタがゼロになることはない。このため、ウォッチドッグタイマからの出力信号は常にHレベルであり、論理積回路からの出力信号はスタート検出センサ41aからの操作信号そのものとなる。そして、操作信号が出力されている場合には前記出力信号が反転器によって反転され、CPU102に開始信号として入力される。

【0396】

一方、第2クロック回路151に異常が生じるなどして第2クロック信号の出力状態が変化していない場合には、ウォッチドッグタイマにおいてタイマカウンタがゼロとなり、その出力信号がLレベルとなる。このため、論理積回路の出力信号は操作信号の入力有無に関わらず常にLレベルとなる。したがって、スタートレバー41が操作されて操作信号が出力されたとしても論理積回路からCPU102に対して開始信号が出力されない。この結果、スタートレバー41を操作したにも関わらず各リール32L、32M、32Rが回転を開始しないという事態が起こり、スロットマシン10内部に何かしらの異常が発生していることを遊技者又は遊技場の関係者等に報知することができる。

【0397】

なお、第2クロック回路151から周期的に第2クロック信号が出力されているか否かを判断するためにウォッチドッグタイマを用いたが、これに代えて第2クロック信号のデューティ比を検出し、かかるデューティ比が所定の正常範囲内（例えば25～75%の範囲）でない場合にLレベルの信号を出力するデューティ比判定回路を設けても良い。

【0398】

一般に、正常な第2クロック信号はデューティ比50%のパルス信号である。これに対して、第2クロック回路151に何らかの異常が発生するなどして第2クロック信号の出力状態が変化しなくなった場合には、デューティ比は0%（Lレベルで一定又はハイインピーダンスの場合）又は100%（Hレベルで一定の場合）に近づく。このため、実際のデューティ比が正常範囲内であるかを判定することにより、第2クロック信号が周期的に出力されているか否かを判断することが可能である。そして、本構成においては、第2クロック信号の出力状態が変化していない場合、デューティ比判定回路からLレベルの信号が出力されるため、論理積回路の出力信号は操作信号の入力有無に関わらず常にLレベルとなる。したがって、スタートレバー41が操作されて操作信号が出力されたとしても論

理積回路からCPU102に対して開始信号が出力されない。

【0399】

なお、第2クロック信号のデューティ比の正常範囲は、上記の一例に限らず、10～90%や40～80%などであっても良く、要するに正常動作時に許容される範囲とすれば良い。また、正常動作時の50%を中心にして対照的に設定する必要は無く、10～60%や40～90%などとしても良い。

【0400】

(24) 上記実施の形態では、基礎乱数生成器150を、第2クロック信号の入力に基づいてカウンタ150aのカウント値を更新し、ラッチ信号の入力されたタイミングにおけるカウンタ150aのカウント値をラッチ回路150bにラッチする構成としたが、次のような構成としても良い。

10

【0401】

ラッチ回路150bを、カウンタ150aのカウント値のビット配列を適宜入れ替えた上でラッチする構成とする。

【0402】

かかる構成の一例としては、カウンタ150aのカウント値の最下位から最上位までのビット配列を逆向きにしたものをラッチ回路150bにラッチさせる構成が代表例として挙げられる。かかる構成においては、ラッチ回路150bによりラッチされる値が第2クロック信号の入力に対して不規則に変化することとなり、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

20

【0403】

また、ラッチ回路150bのラッチした値のビット配列を適宜入れ替えた上で、CPU102に対して出力する構成としても良い。かかる構成とした場合であっても、CPU102に入力される乱数が第2クロック信号に対して不規則に変化することとなり、所定の乱数を遊技者に故意に取得される不具合が生じることを回避できる。

【0404】

異なる周波数のクロック信号を出力するクロック回路を複数設け、これらクロック信号に基づいてカウンタ150aのカウント値を更新させる。

【0405】

この場合、いずれのクロック回路から出力されたクロック信号を用いるかを適宜選択する選択回路を設けるとともに、当該選択回路により選択されたクロック信号が監視回路152のCLK端子に入力される構成とする。かかる構成では、選択回路によるクロック信号の選択によってカウンタ150aのカウント値が一巡する周期が変化するため、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

30

【0406】

カウンタ150aに代えて第2クロック信号の入力状態が変化する毎に乱数が変化する演算器を設ける。

【0407】

かかる演算器の一例としては、前回までの基礎乱数を用いて今回の基礎乱数を決定するもの、平均採中法により基礎乱数を生成するもの、素数の加算によって基礎乱数を生成するものなどが代表例として挙げられる。これら構成においても、ラッチ回路150bによりラッチされる値が第2クロック信号の入力状態の変化に基づいて複雑に変化するため、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

40

【0408】

(25) 上記実施の形態では、ハードウェア基礎乱数生成器150のクロック源として、CPU102用の第1クロック回路103とは別に乱数用の第2クロック回路151を設けたが、第1クロック回路103をクロック源として用いても良い。このとき、第1クロック回路103のクロック信号を周波数変調(分周、通倍など)させたものを用いても良い。この場合、周波数変調を行う回路部に異常が生じるなどしてハードウェア基礎乱数生成器150に入力されるクロック信号が変動しなくなると、基礎乱数が常に一定になる

50

という問題が発生するが、上記実施の形態と同様の効果を得ることによって、その異常を発見することができる。

【0409】

(26) 上記実施の形態では、第2クロック回路151から出力される第2クロック信号の周波数を変調させることなく、前記第2クロック信号を基礎乱数生成器150と監視回路152に inputs させる構成としたが、周波数変調(分周、逡倍など)させたものを inputs させる構成としても良い。具体的には、周波数変調を行う変換器を第2クロック回路151に接続し、前記変換器を基礎乱数生成器150と監視回路152に接続すれば良い。

【0410】

(27) 上記実施の形態における基礎乱数生成器150は、監視回路152からのラッチ信号が inputs された場合、そのタイミングでカウント値をラッチするとともに、ラッチしたカウント値をCPU102に対して出力したが、かかる構成を変更する。すなわち、監視回路152からのラッチ信号が inputs された場合、基礎乱数生成器150は、そのタイミングでカウント値のラッチのみを行い、CPU102に対して前記カウント値を出力しない。そして、CPU102は、抽選処理を行う際(ステップS405)に基礎乱数生成器150に対して要求信号を出力し、基礎乱数生成器150は、要求信号が inputs された場合に、そのときにラッチしているカウント値をCPU102に対して出力する。

【0411】

(28) 上記実施の形態では、投入メダル検出センサ45aを第1～第3センサの3つのセンサによって構成したが、かかる構成に限定されるものではなく、1つのセンサのみによって構成しても良いし、2つのセンサや4つ以上のセンサによって構成しても良い。また、上記実施の形態では、第1センサから第2センサに至る時間と、第2センサ及び第3センサがオンオフされる順序と、を監視する構成としたが、一方のみを監視する構成としても良い。すなわち、投入メダル検出センサを第1センサと第2センサの2つのセンサによって構成し、第1センサから第2センサに至る時間のみを監視する構成としても良い、第1センサ及び第2センサがオンオフされる順序のみを監視する構成としても良い。

【0412】

(29) 上記実施の形態では、メダルが3枚ベットされた後に開始指令が発生したか否かを判定する構成としたが、1枚ベットされた後や2枚ベットされた後にも開始指令が発生したか否かを判定する構成としてもよいことは言うまでもない。

【0413】

(30) 上記実施の形態では、付与される特典として、遊技状態が移行する特典と、再遊技の特典の他に、メダルを払い出す特典を備える構成としたが、かかる構成に限定されるものではなく、遊技者に何らかの特典が付与される構成であればよい。例えば、メダルを払い出す特典に代えてメダル以外の賞品を払い出す構成であってもよい。また、現実のメダル投入やメダル払出機能を有さず、遊技者の所有するメダルをクレジット管理するスロットマシンにおいては、クレジットされたメダルの増加が特典の付与に相当する。

【0414】

(31) 上記実施の形態では、リールを3つ並列して備え、有効ラインとして5ラインを有するスロットマシンについて説明したが、かかる構成に限定されるものではなく、例えばリールを5つ並列して備えたスロットマシンや、有効ラインを7ライン有するスロットマシンであってもよい。

【0415】

(32) 上記実施の形態では、いわゆるAタイプのスロットマシンについて説明したが、Bタイプ、Cタイプ、AタイプとCタイプの複合タイプ、BタイプとCタイプの複合タイプ、さらにはCTゲームを備えたタイプなど、どのようなスロットマシンにこの発明を適用してもよく、何れの場合であっても上述した実施の形態と同様の作用効果を奏することは明らかである。なお、これらの各タイプにおけるボーナス当選としては、BB当選、RB当選、SB当選、CT当選などが挙げられる。

【0416】

(33) 上記実施の形態では、スロットマシン10について具体化した例を示したが、パチンコ機に適用しても良い。また、スロットマシンとパチンコ機とを融合した形式の遊技機に適用してもよい。即ち、スロットマシンのうち、メダル投入及びメダル払出機能に代えて、パチンコ機のような球投入及び球払出機能をもたせた遊技機としてもよい。

【0417】

パチンコ機の場合、外枠に遊技機本体が装着されるとともに、遊技機本体の前面側に扉部材が設けられる。遊技機本体には、遊技球飛翔領域としての遊技領域が形成されるとともに作動口や液晶表示装置などが設置された遊技盤が搭載され、扉部材に設けられた視認窓により、遊技領域や液晶表示装置が視認可能となっている。そして、遊技球発射装置により発射された遊技球が作動口に入賞することに伴い、乱数が取得されて内部抽選が行われるとともに、その抽選の結果に基づいて液晶表示装置上にて絵柄の変動表示が行われる。

10

【0418】

パチンコ機においても、絵柄の変動表示が開始されてから終了されるまでの時間は、内部抽選の結果によって変化する。リーチ変動の有無や最終停止表示させる絵柄の組合せ等によって変化するからである。このため、パチンコ機においても、例えば遊技球が作動口に入賞した場合に第1カウンタの更新処理を許可し、絵柄の変動表示が終了した場合に第1カウンタの値を禁止する構成とすれば、上記実施の形態と同様の作用効果を奏することが期待できる。

【0419】

20

<第2の実施の形態>

ここで、上記(13)及び(14)の具体的な実施例を説明する。なお、上記実施の形態と同一の構成については同一番号を付すこととし、以下では上記実施の形態との相違点を説明する。また、本実施の形態では、上記実施の形態における基礎乱数生成器150の生成した値をそのまま乱数として用いるため、基礎乱数生成器150を乱数生成器150と呼称することとする。

【0420】

図28は、本実施の形態におけるRAM106の構成を示す図である。RAM106には、役の抽選結果を記憶するための当選フラグ格納エリア106a、各リール32L、32M、32Rの停止制御を行う場合に用いるスベリテーブルを記憶するためのスベリテーブル格納エリア106b、BB状態等の遊技状態を記憶するための状態情報格納エリア106cの他に、乱数生成器150が生成した乱数を記憶するための乱数格納エリア110、各種カウンタとしての機能を有するカウンタエリア111、各種センサからの信号入力状況を記憶するためのセンサ情報格納エリア112等の各種エリアが確保されている。カウンタエリア111は、乱数の取得タイミングを決定するための第1カウンタ111aや、後述する割込み待ち処理にて用いる更新カウンタ111c、クレジット枚数を記憶するためのクレジットカウンタ(図示略)等により構成されている。センサ情報格納エリア112は、リールインデックス検出用エリア、スタート検出用エリア、左ストップ検出用エリア、中ストップ検出用エリア、右ストップ検出用エリア、投入メダル検出用エリア、払出検出用エリア、第1クレジット投入検出用エリア、第2クレジット投入検出用エリア、第3クレジット投入検出用エリア、精算検出用エリア、リセット検出用エリア、設定キー検出用エリア等により構成されている。これら各検出用エリアは、対応する検出センサからの信号入力有無の履歴を記憶できるようになっており、第1エリア112aと、第2エリア112bと、第3エリア112cと、の3つの記憶エリアから構成されている。各検出用エリアは1バイト構成となっており、下位側の3ビットが上記各記憶エリアと対応付けられている。より詳しくは、下位ビットから順に第1エリア112a、第2エリア112b、第3エリア112cと対応付けられている。

30

40

【0421】

次に、本実施の形態における乱数生成器150、スタート検出センサ41a及びCPU102の接続関係を、図29のブロック図に基づいてより詳細に説明する。

50

【0422】

乱数生成器150の入力側には、7.915MHzの所定周波数の矩形波（第2クロック信号）を出力する第2クロック回路151と、CPU102が接続されている。乱数生成器150の出力側には、CPU102が接続されている。

【0423】

乱数生成器150は、カウンタ150aとラッチ回路150bを有するハードウェアである。カウンタ150aは、16ビットのフリーランカウンタであり、0～65535の範囲内で順に1ずつ加算されると共に、最大値（つまり65535）に達した後0に戻る構成となっている。カウンタ150aには第2クロック回路151が接続されており、当該第2クロック回路151からの第2クロック信号が入力されると、カウンタ150aのカウンタ値が更新されるようになっている。ラッチ回路150bは、複数のDフリップフロップ回路を組み合わせて構成されており、カウンタ150aのカウンタ値をラッチ（保持）できるようになっている。ラッチ回路150bにはCPU102が接続されており、当該CPU102からのラッチ信号が入力されると、そのタイミングにおけるカウンタ150aのカウンタ値がラッチ回路150bにラッチされる。そして、ラッチされたカウンタ値が乱数としてCPU102内蔵の入力ポートに対して出力されるようになっている。

10

【0424】

CPU102には、第2クロック回路151を監視するための監視回路152が接続されている。監視回路152は、Dフリップフロップ回路により構成されている。すなわち、監視回路152は、入力端子としてデータ端子（D端子）とクロック端子（CLK端子）を有し、出力端子として正論理出力端子（Q端子）と負論理出力端子（Qバー端子）を有している。D端子には、スタート検出センサ41aが波形整形回路153及び入出力ポート104を介して接続されており、CLK端子には、第2クロック回路151が反転器154を介して接続されている。また、Q端子は、非接続とされており、Qバー端子は、CPU102内蔵の入力ポートと接続されている。

20

【0425】

スタート検出センサ41aは、スタートレバー41が操作されると操作信号を出力する。より詳しくは、スタート検出センサ41aは、スタートレバー41が初期位置から移動した場合に操作信号を出力し、スタートレバー41が初期位置に復帰した場合に操作信号の出力を停止する。波形整形回路153は、シュミットトリガ回路により構成されている。波形整形回路153には閾値が設定されており、波形整形回路153は、スタート検出センサ41aから出力された操作信号が電圧上昇側閾値よりも大きくなった場合に検出信号を監視回路152に対して出力し、操作信号が電圧降下側閾値よりも小さくなった場合に検出信号の出力を停止する。つまり、波形整形回路153とは、スタート検出センサ41aから出力される操作信号のなまり（立ち上がり遅れ及び立ち下がり遅れ）を整形するための回路である。なお、波形整形回路153は、入出力ポート104と監視回路152との間に接続されていても良く、波形整形回路153を主制御装置101上に設けることも可能である。

30

【0426】

監視回路152は、反転された第2クロック信号（反転クロック信号）がCLK端子に入力されたタイミング（より詳しくは反転クロック信号の立ち上がりのタイミング）で操作信号（より詳しくは波形整形回路153からの検出信号）が入力されている場合、CPU102に対して開始信号を出力する。開始信号は、反転クロック信号がCLK端子に入力されたタイミングで操作信号が入力されていない状態となるまで継続出力される。換言すれば、監視回路152は、反転クロック信号がCLK端子に入力されるまで操作信号の入力状態を保持しているとも言える。

40

【0427】

CPU102の入力側には、監視回路152のQバー端子の他に、乱数生成器150のラッチ回路150bと、第1クロック信号を出力する第1クロック回路103が接続されている。また、CPU102の出力側には、乱数生成器150のラッチ回路150bが接

50

続されている。第1クロック回路103は、8.000MHzの所定周波数の矩形波を出力するものであり、第2クロック回路151と同期しないように構成されている。CPU102は、第1クロック信号が入力された場合に各種動作を行うようになっている。例えば、第1クロック信号の入力に基づいて開始信号の入力有無を判別し、開始信号が入力されていることに基づいて乱数生成器150にラッチ信号を出力するようになっている。そして、乱数生成器150から出力されたカウント値を乱数として取得するようになっている。開始信号の入力有無の判別についてより詳細に説明すると、CPU102は、監視回路152のQバー端子と接続されているため、Qバー端子からの入力信号がHレベルからLレベルに切り替っている場合に開始信号が入力されたと判別している。

【0428】

10

次に、タイマ割込み処理を図30のフローチャートに基づいて説明する。

【0429】

ステップS101a～ステップS106aの処理については、上記実施の形態におけるステップS101～ステップS106と同一の処理を行う。ステップS107aでは、入出力ポート104に接続されたストップ検出センサ42a～44a、投入メダル検出センサ45a、払出検出センサ51a等の各種センサの状態を読み込むセンサ監視処理を行う。

【0430】

ここで、センサ監視処理を図31のフローチャートに基づいて説明する。先ずステップS151では、センサ情報移行処理を行う。センサ情報移行処理では、今回確認する検出用エリアの第1～第3エリア112a～112cに格納されているデータを上位エリア側に順にシフトさせる。例えば、リセット検出センサ72aの状態を読み込む場合には、リセット検出用エリアにおいて、先ず第3エリア112cのデータをクリアし、その後、第2エリア→第3エリア、第1エリア→第2エリアといった具合に各エリア内のデータをシフトさせる。続くステップS152では、今回確認するセンサの接続されたポートを参照し、信号入力状態を読み込む。ステップS153では、ON信号が入力されているか否かを判定する。ON信号が入力されている場合には、ステップS154にて対応する検出用エリアの第1エリア112aに「1」をセットし、ON信号が入力されていない場合には、ステップS155にて対応する検出用エリアの第1エリア112aに「0」をセットする。その後、ステップS156では、全てのセンサの状態を確認したか否かを判定する。全てのセンサの状態を確認した場合には、そのまま本処理を終了し、確認していない場合には、未確認のセンサの状態を確認すべくステップS151に戻る。このように、センサ監視処理では、入出力ポート104に接続された各種センサについて、対応する検出用エリアの第1エリア112aに「0」又は「1」を格納する処理を実行する。なお、スタート検出センサ41aの状態を読み込む場合、ステップS153では、Lレベルの信号が入力されている場合にON信号が入力されていると判定し、Hレベルの信号が入力されている場合にON信号が入力されていないと判定している。

20

30

【0431】

タイマ割込み処理の説明に戻り、ステップS108aでは、各カウンタやタイマの値を減算するタイマ演算処理を行う。ステップS109aでは、更新カウンタ111cの値を1更新する。ステップS110aでは、メダルのベット数や、払出枚数をカウントした結果を外部集中端子板121へ出力する処理を行う。ステップS111aでは、抽選結果コマンド等の各種コマンドを表示制御装置81へ送信するコマンド出力処理を行う。ステップS112aでは、クレジット表示部60、残払出枚数表示部61及び払出枚数表示部62にそれぞれ表示されるセグメントデータを設定するセグメントデータ設定処理を行う。ステップS113aでは、セグメントデータ設定処理で設定されたセグメントデータを各表示部60～62に供給して該当する数字、記号などを表示するセグメントデータ表示処理を行う。ステップS114aでは、入出力ポート104からI/O装置に対応するデータを出力するポート出力処理を行う。ステップS115aでは、先のステップS101aにてバックアップエリアに退避させた各レジスタの値をそれぞれCPU102内の対応す

40

50

るレジスタに復帰させる。ステップS 1 1 6 aでは、カウンタ更新処理を行う。詳細は後述するが、カウンタ更新処理では、遊技の進行状況等に基づいて第1カウンタ1 1 1 aの値に1を加算する処理を行う。ステップS 1 1 7 aでは、第1カウンタ1 1 1 aの値を減算する遅延カウンタ処理を行う。その後ステップS 1 1 8 aにて次のタイマ割込みを許可し、この一連のタイマ割込み処理を終了する。

【0 4 3 2】

次に、スタートレバー4 1やストップスイッチ4 2～4 4等の各種スイッチの操作がなされたか否かを判定する場合に行う操作判定処理を、図3 2のフローチャートに基づいて説明する。

【0 4 3 3】

10

操作判定処理では、先ずステップS 2 5 1において今回の判定対象がリセットスイッチ7 2であるか否かを判定するとともに、ステップS 2 5 2において今回の判定対象が第1～第3クレジット投入スイッチ5 6～5 8のいずれかであるか否かを判定する。今回の判定対象がリセットスイッチ7 2、第1～第3クレジット投入スイッチ5 6～5 8のいずれかである場合には、ステップS 2 5 3～ステップS 2 5 6に示す全エリア参照処理を行う。一方、今回の判定対象が上記各スイッチ以外である場合、具体的には、スタートレバー4 1、ストップスイッチ4 2～4 4、清算スイッチ5 9、設定キーのいずれかである場合には、ステップS 2 5 7～ステップS 2 6 0に示す1エリア参照処理を行う。

【0 4 3 4】

全エリア参照処理では、ステップS 2 5 3において、今回の判定対象と対応するセンサ情報格納エリア1 1 2の第1～第3エリア1 1 2 a～1 1 2 cを参照する。ステップS 2 5 4では、参照結果が「0 1 1」であるか否か、すなわち、第1エリアに「1」、第2エリアに「1」、第3エリアに「0」が格納されているか否かを判定する。参照結果が「0 1 1」である場合には、ステップS 2 5 5にて今回の判定対象が操作されたと判定し、本処理を終了する。一方、参照結果が「0 1 1」でない場合には、ステップS 2 5 6にて今回の判定対象が操作されていないと判定し、本処理を終了する。つまり、全エリア参照処理では、対応する検出センサからの信号入力有無の履歴に基づいて、判定対象が操作されたか否かを判定する。

20

【0 4 3 5】

1エリア参照処理では、ステップS 2 5 7において、今回の判定対象と対応するセンサ情報格納エリア1 1 2の第1エリア1 1 2 aのみを参照する。ステップS 2 5 8では、参照結果が「1」であるか否か、すなわち、第1エリアに「1」が格納されているか否かを判定する。参照結果が「1」である場合には、ステップS 2 5 9にて今回の判定対象が操作されたと判定し、本処理を終了する。一方、参照結果が「0」である場合には、ステップS 2 6 0にて今回の判定対象が操作されていないと判定し、本処理を終了する。つまり、1エリア参照処理では、対応する検出センサからの信号入力有無の最新情報に基づいて、判定対象が操作されたか否かを判定する。

30

【0 4 3 6】

次に、当選確率設定処理を、図3 3のフローチャートに基づいて説明する。

【0 4 3 7】

40

ステップS 3 0 1 aでは次のタイマ割込みを許可する。その後、ステップS 3 0 2 aにて現在の設定値を読み込むとともに、ステップS 3 0 3 aでは現在の設定値をクレジット表示部6 0に表示する。但し、設定キーが挿入されてON操作された直後の処理では、先の強制的RAMクリア処理によりRAM 1 0 6のデータがクリアされているため、クレジット表示部6 0に表示される設定値は「1」である。

【0 4 3 8】

ステップS 3 0 4 aでは、割込み待ち処理を行う。

【0 4 3 9】

割込み待ち処理では、図3 4のフローチャートに示すように、ステップS 3 5 1にてレジスタ退避処理を行う。ステップS 3 5 2では、次のタイマ割込みを許可するとともに

50

、現在の更新カウンタ111cの値を取得する。ステップS353～ステップS357では、カウンタ更新処理を行う。カウンタ更新処理では、先ずステップS353にて次回のタイマ割込みを禁止し、その後、ステップS354にて後述するゲームフラグがセットされているか否かを判定する。ゲームフラグがセットされている場合には、ステップS355にて第1カウンタ111aの値を1更新する。ここで、第1カウンタ111aは、RAM106に形成された4ビットの記憶エリアであり、0～16のカウンタ値を生成できるようになっている。第1カウンタ111aの値を更新した後、又はステップS354にてゲームフラグがセットされていないと判定した場合には、ステップS356に進み、次回のタイマ割込みを許可する。ステップS357では、更新カウンタ111cの値が変化したか否かを判定する。具体的には、ステップS352にて取得した値と、更新カウンタ111cの値と、が一致するか否かを判定する。上述したとおり、更新カウンタ111cの値は、タイマ割込み処理のステップS109にて更新される。このため、更新カウンタ111cの値が変化していない場合、ステップS352の処理を行った以降にタイマ割込み処理が行われていないことを意味する。かかる場合には、ステップS353に戻り、カウンタ更新処理を行う。一方、更新カウンタ111cの値が変化した場合には、タイマ割込み処理が行われたことを意味するため、ステップS358にてレジスタ復帰処理を行い、本処理を終了する。

10

【0440】

割込み待ち処理が終了した場合には、ステップS305aにてスタートレバー41が操作されたか否かを判定する。かかる判定処理として具体的には、上述した操作判定処理の1エリア参照処理を行う。すなわち、スタート検出用エリアの第1エリア112aを参照し、「1」が格納されている場合にはスタートレバー41が操作されたと判定し、「0」が格納されている場合にはスタートレバー41が操作されていないと判定する。スタートレバー41が操作されていない場合には、ステップS306a～ステップS308aに示す設定更新処理を行う。ステップS306aでは、上述した割込み待ち処理を行い、ステップS307aでは、リセットスイッチ72が操作されたか否かを判定する。より詳しくは、操作判定処理の全エリア参照処理を行う。すなわち、リセット検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合にはリセットスイッチ72が操作されたと判定し、「011」が格納されていない場合にはリセットスイッチ72が操作されていないと判定する。リセットスイッチ72が操作されていない場合にはそのままステップS303aに戻り、操作された場合にはステップS308aにて設定値を1更新した後にステップS303aに戻る。

20

30

【0441】

ステップS305aにてスタートレバー41が操作された場合には、ステップS309aにて割込み待ち処理を行った後、ステップS310aにて設定キーのON操作が継続してなされているか否かを判定する。設定キーのON操作が継続してなされている場合には、ステップS309aに戻り、ON操作が終了された場合にはステップS311aにて次回のタイマ割込みを禁止する。その後、ステップS312aでは、設定値を保存し、ステップS313aでは、RAM106に記憶されたデータのうち、設定値、第1カウンタ111aの値以外のデータをクリアし、本処理を終了する。

40

【0442】

次に、開始待ち処理を、図35のフローチャートに基づいて説明する。

【0443】

ステップS501aでは、前回の遊技で再遊技入賞が成立したか否かを判定する。再遊技入賞が成立していた場合には、ステップS502aにて自動投入処理を行う。ステップS501aにて再遊技入賞が成立していないと判定した場合には、ステップS503aにてメダルのベットを許可するメダル受付許可処理を行う。その後は、遊技を開始させるための開始指令が発生するまで、ステップS504a～ステップS518aに示す開始前準備処理を繰り返し行う。

【0444】

50

開始前準備処理として、先ずステップS504aでは、タイマ割込み処理のセンサ監視処理ステップS107aにてなされたセンサの読み込み結果に異常が発生していないかを確認する異常確認処理を行う。異常確認処理では、異常が発生していると判定した場合、スロットマシン10をエラー状態とすると共にエラーの発生を報知する異常発生時処理を行う。センサの読み込み結果が正常である場合には、ステップS505aに進み、割込み待ち処理を行う。ステップS506aでは、清算スイッチ59、各クレジット投入スイッチ56～58のいずれかが操作されたか否かを判定する。

【0445】

具体的には、清算スイッチ59に関しては操作判定処理の1エリア参照処理を行い、各クレジット投入スイッチ56～58に関しては操作判定処理の全エリア参照処理を行う。すなわち、清算検出用エリアの第1エリア112aを参照し、「1」が格納されている場合には清算スイッチ59が操作されたと判定し、「0」が格納されている場合には清算スイッチ59が操作されていないと判定する。清算スイッチ59が操作されていない場合には、第1クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第1クレジット投入スイッチ56が操作されたと判定し、「011」が格納されていない場合には第1クレジット投入スイッチ56が操作されていないと判定する。第1クレジット投入スイッチ56が操作されていない場合には、第2クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第2クレジット投入スイッチ57が操作されたと判定し、「011」が格納されていない場合には第2クレジット投入スイッチ57が操作されていないと判定する。第2クレジット投入スイッチ57が操作されていない場合には、第3クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第3クレジット投入スイッチ58が操作されたと判定し、「011」が格納されていない場合には第3クレジット投入スイッチ58が操作されていないと判定する。

【0446】

上記スイッチ56～59のいずれかが操作された場合、又はステップS502aにて自動投入処理を行った場合には、ステップS507aに進み、払出枚数表示部62に表示しているメダル払出数をクリアする。その後、又は清算スイッチ59、各クレジット投入スイッチ56～58のいずれも操作されていなかった場合には、ステップS508aにてメダル返却処理を行う。

【0447】

ステップS509aでは、メダルをベット可能な状態か否かを、メダル通路切替ソレノイド46aの状態すなわち励磁状態か非励磁状態かに基づいて判定する。そして、ベット可能な状態である場合には、ステップS510aにてクレジット投入処理を行った後にステップS511aに進む。また、ベット不可能な状態である場合には、クレジット投入処理を行うことなくそのままステップS511aに進む。ステップS511aでは、投入判定処理を行う。

【0448】

ステップS512aでは、ベットされているか否かを判定し、ベットされていない場合には、ステップS513aにて設定表示処理を行う。ステップS514aでは、デモ演出を開始済みであるか否かを判定する。本スロットマシン10では、ステップS403にてRAM106の遊技情報をクリアしてから所定時間（例えば1分）が経過した場合、補助表示部65等にてデモ演出を行う構成となっている。そこで、ステップS514aでは、前記所定時間を経過したか否かを判定し、所定時間を経過した場合には、さらにデモ演出を開始させるためのデモ開始コマンドを表示制御装置81に対して送信済みであるか否かを判定する。所定時間を経過していない場合、又はデモ開始コマンドを送信していない場合には、ステップS515aにて演出待ち処理を行った後にステップS504aに戻る。演出待ち処理では、RAM106の遊技情報をクリアしてからの経過時間を測定するカウンタを更新するとともに、所定時間を経過している場合には、デモ開始コマンドをセットする処理を行う。但し、演出待ち処理では、上記デモ開始コマンドをリングバッファにセ

ットするのみであって、表示制御装置 8 1 に対してコマンドを送信しない。表示制御装置 8 1 へのコマンド送信は、先述したタイマ割込み処理のコマンド出力処理 S 1 1 1 a に行う。ステップ S 5 1 4 a にてデモ開始コマンドを送信済みであると判定した場合には、演出待ち処理を行うことなくそのままステップ S 5 0 4 a に戻る。

【0449】

ステップ S 5 1 2 a にてベットされていると判定した場合には、ステップ S 5 1 6 a にてベット数が規定数（本実施の形態では 3）に達しているか否かを判定し、ベット数が規定数に達していない場合には、ステップ S 5 0 4 a に戻る。ベット数が規定数に達している場合には、ステップ S 5 1 7 a にて割込み待ち処理を行うとともに、ステップ S 5 1 8 a にてスタートレバー 4 1 が操作されたか否か、すなわちスタート検出エリアの第 1 エリア 1 1 2 a に「1」がセットされているか否かを判定する。スタートレバー 4 1 が操作されていない場合には、ステップ S 5 0 4 a に戻る。

10

【0450】

一方、スタートレバー 4 1 が操作された場合には、規定数のメダルがベットされている状況下でスタートレバー 4 1 が操作されると遊技を開始できる構成となっているため、遊技を開始させるべく開始指令が発生したことを意味する。かかる場合には、ステップ S 5 1 9 a にてゲームが開始されたことを示すゲームフラグをセットするとともに、ステップ S 5 2 0 a にて指令フラグをセットする。ここで、指令フラグとは、開始指令又は停止指令が発生した場合にセットされるフラグであって、上述したタイマ割込み処理のセンサ監視処理 S 1 0 7 a においてクリアされるフラグである。より具体的に説明すると、センサ監視処理では、開始信号が入力されている状況で指令フラグがセットされている場合、指令解除待ちフラグをセットする。そして、開始信号の入力が終了した場合には、指令解除待ちフラグがセットされているか否かを判定する。指令解除待ちフラグがセットされていない場合には、後述する停止指令の発生に基づく指令フラグであるため、指令フラグをクリアせず、指令解除待ちフラグがセットされている場合には、指令解除待ちフラグと指令フラグをクリアする。ステップ S 5 2 0 a にて指令フラグをセットした場合には、ステップ S 5 2 1 a にてメダル受付禁止処理を行う。メダル受付禁止処理では、メダル通路切替ソレノイド 4 6 a を非励磁状態に切り替えることにより、メダルの投入（ベット）が不可能な状態とする。その後、ステップ S 5 2 2 a にて遅延処理を行い、本処理を終了する。

20

【0451】

遅延処理では、図 3 6 のフローチャートに示すように、ステップ S 5 3 1 にて遅延フラグをセットする。ここで、遅延フラグとは、第 1 カウンタ 1 1 1 a の値を減算させるためのフラグである。具体的に説明すると、タイマ割込み処理の遅延カウンタ処理 S 1 1 7 では、図 3 7 のフローチャートに示すように、ステップ S 5 5 1 にて遅延フラグがセットされているか否かを判定する。そして、遅延フラグがセットされていない場合には、そのまま本処理を終了し、遅延フラグがセットされている場合には、ステップ S 5 5 2 にて第 1 カウンタ 1 1 1 a の値を 1 減算し、本処理を終了する。上述したとおり、通常処理の割込み待ち処理では、第 1 カウンタ 1 1 1 a の値に 1 を加算する更新処理が行われる。また、後述するタイマ割込み処理のカウンタ更新処理においても、遊技の進行状況等に基づいて第 1 カウンタ 1 1 1 a の値に 1 を加算する更新処理が行われる。したがって、遅延フラグとは、第 1 カウンタ 1 1 1 a の更新態様を変化させるためのフラグである、とも言える。

30

40

【0452】

遅延処理の説明に戻り、遅延フラグをセットした後、ステップ S 5 3 2 では、第 1 カウンタ 1 1 1 a の値が 0 となったか否かを判定し、0 でない場合には、そのまま待機する。ここで、第 1 カウンタ 1 1 1 a の値はタイマ割込み処理において 1 減算され、タイマ割込み処理は 1. 49 m s e c 毎に行われるため、ステップ S 5 3 2 は、第 1 カウンタ 1 1 1 a の値と対応する時間（すなわち第 1 カウンタ 1 1 1 a の値に 1. 49 m s e c を乗算した時間）が経過するまで待機する処理である、とも言える。第 1 カウンタ 1 1 1 a の値が 0 となった場合には、ステップ S 5 3 3 に進み、乱数生成器 1 5 0 に対してラッチ信号を出力する。より詳しくは、ステップ S 5 3 3 ではラッチ信号を出力するためのフラグをセ

50

ットするのみであって、ラッチ信号の実際の出力はタイマ割込み処理において行う。そして、ラッチ信号は、タイマ割込み処理の1割込み分（すなわち1.49msec）にわたって継続出力されるようになっている。その後、ステップS534にて遅延フラグをクリアし、本処理を終了する。

【0453】

上述したとおり、乱数生成器150は、CPU102からのラッチ信号が入力された場合、そのタイミングにおけるカウンタ150aのカウント値をラッチ回路150bにラッチするようになっている。そこで、開始指令が発生した場合におけるCPU102、乱数生成器150及び監視回路152の動作を、図38のタイミングチャートに基づいて説明する。

10

【0454】

t1のタイミングで第2クロック回路151から出力される信号がLレベルからHレベルに立ち上がる、すなわち第2クロック信号が出力有り状態（第2クロック回路から出力される信号がHレベルの状態）に切り替ると、乱数生成器150では、カウンタ150aのカウント値が更新されてnとなる。nは0～65535のいずれかの値である。また、監視回路152のCLK端子には第2クロック回路151が反転器154を介して接続されているため、監視回路152では、CLK端子に入力される信号がタイミングt1においてHレベルからLレベルに立ち下がり、反転クロック信号が入力無し状態に切り替る。

【0455】

t2のタイミングで第2クロック回路151から出力される信号がHレベルからLレベルに立ち下がる、すなわち第2クロック信号が出力無し状態（第2クロック回路から出力される信号がLレベルの状態）に切り替ると、監視回路152では、CLK端子に入力される信号がLレベルからHレベルに立ち上がり、反転クロック信号が入力有り状態に切り替る。このとき、乱数生成器150では、カウンタ150aのカウント値が更新されることはなく、カウント値はnのままである。

20

【0456】

監視回路152は、反転クロック信号が入力有り状態に切り替った場合、そのときにD端子に入力されている操作信号の入力状態に応じた信号を、Qバー端子から出力する。タイミングt2では操作信号（Hレベルの検出信号）が入力されていないため、Qバー端子から開始信号を出力しない。なお、開始信号はQバー端子（負論理出力端子）から出力されるため、開始信号に限りHレベルではなくLレベルの信号が開始信号となる。

30

【0457】

その後、t3のタイミングで第2クロック信号が出力有り状態に切り替ると、乱数生成器150では、カウンタ150aのカウント値が更新されてn+1となる。このように、乱数生成器150では、第2クロック信号が出力無し状態から出力有り状態に切り替るタイミングでカウント値の更新が順次行われる。

【0458】

t4のタイミングでスタートレバー41が操作された場合、監視回路152のD端子に入力されている信号がLレベルからHレベルに立ち上がり、操作信号が入力有り状態に切り替る。但し、かかるタイミングt4では反転クロック信号が入力無し状態のため、開始信号は出力無し状態のままである。

40

【0459】

t5のタイミングで反転クロック信号が入力無し状態から入力有り状態に切り替った場合、監視回路152では、D端子に操作信号が入力されているため、Qバー端子からの出力信号をHレベルからLレベルに立ち下げる。この結果、かかるタイミングt5で開始信号が出力無し状態から出力有り状態に切り替る。このとき、CPU102から出力されるラッチ信号は、出力無し状態のままである。つまり、開始信号が出力されるタイミングt5では、ラッチ信号が出力されない。

【0460】

t6のタイミングでは、反転クロック信号が入力有り状態から入力無し状態に切り替る

50

が、開始信号の出力状態が変更されることはなく、そのまま出力有り状態が保持される。つまり、反転クロック信号が入力有り状態から入力無し状態に切り替ったとしても、開始信号は出力有り状態のまま保持される。

【0461】

その後、 t_7 のタイミングで反転クロック信号が入力無し状態から入力有り状態に切り替ると、かかるタイミングにおける操作信号の入力状態に応じた開始信号が出力される。 t_7 のタイミングでは操作信号が入力有り状態のため、出力有り状態のまま開始信号が継続して出力される。

【0462】

さて、タイミング t_5 において開始信号が出力有り状態に切り替わった場合、CPU102は、タイマ割込み処理のセンサ監視処理S107において開始信号の入力を検知し、スタート検出エリアの第1エリア112aに「1」をセットする。そして、開始待ち処理のステップS518にて開始指令が発生したと判定し、遅延処理を行う。遅延処理では、第1カウンタ111aの値が0となったタイミング t_d でラッチ信号を出力する。つまり、CPU102は、開始指令が発生したと判定してから遅延時間（具体的には、第1カウンタ111aの値にタイマ割込みの周期1.49msを乗算した時間）が経過した後のタイミング t_d でラッチ信号を入力無し状態から入力有り状態に切り替える。この結果、スタートレバー41の操作タイミングと、ラッチ信号が出力されるタイミングと、には、遅延時間分だけずれが生じることとなる。

【0463】

第2クロック信号が出力有り状態に切り替るタイミング t_8 において、乱数生成器150は、カウンタ150aのカウント値を更新して $m+1$ とする。 m は0～65535のいずれかの値である。このとき、乱数生成器150にはラッチ信号が入力されているが、かかるタイミングではカウント値をラッチ回路150bにラッチしない。そして、乱数生成器150は、第2クロック信号が出力無し状態に切り替るタイミング t_9 において、カウンタ150aのカウント値 $m+1$ をラッチ回路150bにラッチする。つまり、 t_4 のタイミングでスタートレバー41が操作された場合、タイミング t_4 ではなくタイミング t_9 においてカウント値 $m+1$ が乱数として取得される。

【0464】

ここで、乱数生成器150において、カウンタ150aのカウント値の更新は第2クロック信号が入力無し状態から入力有り状態に切り替るタイミング（ t_1 、 t_3 、 t_6 等）で行われ、ラッチ回路150bにおけるカウント値のラッチは第2クロック信号が入力有り状態から入力無し状態に切り替るタイミング（ t_9 ）で行われる。かかる構成とすることにより、カウント値の更新タイミングとカウント値のラッチタイミングが同じタイミングとなることを回避でき、カウント値が更新されている最中にラッチタイミングがやってきてカウント値を正常にラッチできない不具合が生じることが回避できる。

【0465】

タイミング t_{10} でスタートレバー41が初期位置に復帰すると、監視回路152に入力されている操作信号が入力有り状態から入力無し状態に切り替る。タイミング t_{10} は反転クロック信号が入力有り状態から入力無し状態に切り替るタイミングのため、かかるタイミングでは開始信号の出力状態は変化しない。そして、反転クロック信号が入力無し状態から入力有り状態に切り替るタイミング t_{11} で操作信号が入力されていないことが検知され、開始信号が出力有り状態から出力無し状態に切り替る。なお、反転クロック信号が入力無し状態下（例えばタイミング $t_{10} < \text{タイミング}t < \text{タイミング}t_{11}$ ）で操作信号が入力有り状態から入力無し状態に切り替った場合、或いは反転クロック信号が入力有り状態下（例えばタイミング $t_9 < \text{タイミング}t < \text{タイミング}t_{10}$ ）で操作信号が入力有り状態から入力無し状態に切り替った場合であっても、タイミング t_{11} で開始信号が出力有り状態から出力無し状態に切り替る。

【0466】

ちなみに、操作信号が入力されるタイミングを常時把握するのではなく反転クロック信

10

20

30

40

50

号が入力されるタイミングで把握する構成の場合、1の反転クロック信号が入力された後に操作信号が入力有り状態に切り替り、次の反転クロック信号が入力されるまでの間に操作信号が入力無し状態に切り替ると、スタートレバー41の操作を正確に把握できないという可能性が考えられる。ところが、本スロットマシン10におけるスタートレバー41は、手が離れたあと初期位置に復帰するまでに数10msecを有するように構成されており、スタートレバー41が操作されると少なくとも数10msecは操作信号が監視回路152に入力されるようになっている。また、第2クロック回路151から出力される第2クロック信号のクロック周波数は7.915MHzであり、その周期は約126nsecである。つまり、監視回路152において反転クロック信号が入力される周期は、操作信号が入力有り状態に切り替ってから入力無し状態に切り替るまでに要する時間間隔と比較して十分に短い。したがって、スタートレバー検出センサ41aから操作信号が出力されたにも関わらず監視回路152において前記操作信号が読み飛ばされるという不具合が生じることを回避できる。

10

【0467】

また、監視回路152からではなくCPU102からラッチ信号を出力する構成とした場合、CPU102と乱数生成器150が異なるクロック信号に基づいて動作するため、CPU102からラッチ信号が出力されたにも関わらず乱数生成器150において前記ラッチ信号が読み飛ばされる可能性も考えられる。ところが、ラッチ信号は、タイマ割込み処理の1割込み分すなわち1.49msecにわたって出力されるように構成されており、第2クロック信号の周期は、上述したとおり約126nsecである。したがって、CPU102からラッチ信号が出力されたにも関わらず乱数生成器150において前記ラッチ信号が読み飛ばされるという不具合が生じることを回避できる。

20

【0468】

次に、停止前処理を、図39のフローチャートに基づいて説明する。

【0469】

停止前処理では、先ずステップS1001aにて割込み待ち処理を行う。続くステップS1002aでは、開始指令が発生しているか否か、より具体的にはスタート検出エリアの第1エリア112aに「1」がセットされているか否かを判定する。そして、スタート検出エリアの第1エリア112aに「1」がセットされている場合には、ステップS1001aの割込み待ち処理に戻る。つまり、スタート検出エリアの第1エリア112aに「1」がセットされている場合には、当該スタート検出エリアの第1エリア112aが「0」に変更されるまでステップS1003a以降の処理に進まない。

30

【0470】

開始指令が発生していない場合にはステップS1003aに進み、ストップスイッチ42～44のいずれかが操作されたか否かを判定する。より具体的には、上述した操作判定処理の1エリア参照処理を、各ストップスイッチ42～44について行う。例えば、左ストップスイッチ42の操作有無については、左ストップ検出用エリアの第1エリア112aを参照し、「1」が格納されている場合には左ストップスイッチ42が操作されたと判定し、「0」が格納されている場合には左ストップスイッチ42が操作されていないと判定する。いずれのストップスイッチ42～44も操作されていない場合には、ステップS1001aの割込み待ち処理に戻る。ストップスイッチ42～44のいずれかが操作されたと判定した場合には、ステップS1004aに進み、回転中のリールと対応するストップスイッチが操作されたか否か、すなわち停止指令が発生したか否かを判定する。停止指令が発生していない場合には、ステップS1001aの割込み待ち処理に戻り、停止指令が発生した場合には、ステップS1005aにて指令フラグをセットする。なお、かかる指令フラグは、上述したタイマ割込み処理のセンサ監視処理S107においてクリアされる。より具体的に説明すると、センサ監視処理では、指令フラグがセットされている場合、そのときにON信号が入力されているストップ検出センサと対応する検出フラグをセットする。そして、検出フラグと対応するストップ検出センサからのON信号の入力が終了した場合には、検出フラグと指令フラグをクリアする。指令フラグをセットした場合には

40

50

、ステップS 1 0 0 6 aに進み、今回の停止指令が第3停止指令か否か、すなわち1つのリールのみが回転しているときにストップスイッチが操作されたか否かを判定する。今回の停止指令が第3停止指令の場合には、ステップS 1 0 0 6 aにて肯定判定を行い、そのまま停止前処理を終了する。一方、全リール3 2 L, 3 2 M, 3 2 Rが回転しているときに発生する第1停止指令、又は2つのリールが回転しているときに発生する第2停止指令の場合には、ステップS 1 0 0 6 aにて否定判定を行うとともにステップS 1 0 0 7 aにてスベリテーブル第1変更処理を行い、停止前処理を終了する。

【0471】

最後に、タイマ割込み処理のステップS 1 1 6 aにて行われるカウンタ更新処理を、図40のフローチャートに基づいて説明する。

10

【0472】

ステップS 1 4 0 1 aでは、遅延フラグがセットされているか否かを判定する。遅延フラグがセットされている場合には、タイマ割込み処理の遅延カウンタ処理S 1 1 7 aにて第1カウンタ1 1 1 aの値を減算する処理を行うため、第1カウンタ1 1 1 aの値に1を加算する処理を行うことなくそのまま本処理を終了する。遅延フラグがセットされていない場合には、さらにステップS 1 4 0 2 aにてゲームフラグがセットされているか否かを判定し、ゲームフラグがセットされていない場合には、そのまま本処理を終了する。一方、ゲームフラグがセットされている場合には、ステップS 1 4 0 3 a～ステップS 1 4 0 9 aに示す加算処理を行う。上述したとおり、ゲームフラグとは、開始指令が発生した場合すなわちゲームが開始された場合にセットされるフラグであって、メダル払出が終了した場合すなわちゲームが終了された場合にクリアされるフラグである。つまり、カウンタ更新処理では、ゲームが行われている場合に加算処理を行う一方、ゲームが行われていない場合に加算処理を行わない。

20

【0473】

ゲームフラグがセットされている場合には、ステップS 1 4 0 3 aに進み、第1カウンタ1 1 1 aの値に1を加算する。ステップS 1 4 0 4 aでは、指令フラグがセットされているか否かを判定する。指令フラグがセットされている場合には、開始指令の発生後にスタートレバー41が継続して操作されている、又は停止指令の発生後に当該停止指令が発生させたストップスイッチが継続して操作されている、ことを意味する。かかる場合には、ステップS 1 4 0 5 aに進み、第1カウンタ1 1 1 aの値に1を加算する。第1カウンタ1 1 1 aの更新後、又は指令フラグがセットされていない場合には、ステップS 1 4 0 6 aに進み、始動フラグがセットされているか否かを判定する。始動フラグがセットされている場合には、各リール3 2 L, 3 2 M, 3 2 Rの回転開始後にリールインデックスセンサからの検出信号が未入力であることを意味する。かかる場合には、ステップS 1 4 0 7 aに進み、第1カウンタ1 1 1 aの値に1を加算する。第1カウンタ1 1 1 aの更新後、又は始動フラグがセットされていない場合には、ステップS 1 4 0 8 aに進み、払出開始フラグがセットされているか否かを判定する。払出開始フラグがセットされている場合には、メダルの払い出しが完了していないことを意味する。かかる場合には、ステップS 1 4 0 9 aにて第1カウンタ1 1 1 aの値に1を加算した後に本処理を終了し、払出開始フラグがセットされていない場合には、そのまま本処理を終了する。

30

40

【0474】

このように、タイマ割込み処理におけるカウンタ更新処理では、遊技の進行状況に基づいて第1カウンタ1 1 1 aを更新する。より具体的には、ゲームが行われていない状況では第1カウンタ1 1 1 aが更新されず、ゲームが行われている状況であって遅延処理が行われていない状況では第1カウンタ1 1 1 aが更新される。また、かかるカウンタ更新処理は1.49msec毎に定期的に行われるタイマ割込み処理に含まれる処理であるため、ゲームが行われている状況では、ステップS 1 4 0 3 aにて定期的に第1カウンタ1 1 1 aが1更新される。加えて、各リール3 2 L, 3 2 M, 3 2 Rが回転を開始してからリールインデックスセンサからの検出信号が入力されるまでの間と、開始指令又は停止指令が発生してから対応するスイッチ（スタートレバー41又はストップスイッチ42～44

50

）の操作が終了するまでの間と、メダル払出が開始されてから終了するまでの間と、には、上述したステップ S 1 4 0 3 a の定期的な第 1 カウンタ 1 1 1 a の更新に加えて、さらに第 1 カウンタ 1 1 1 a が更新される。つまり、タイマ割込み処理のカウンタ更新処理では、ゲームの進行状況によって、第 1 カウンタ 1 1 1 a が 1 だけ更新される場合と、2 以上更新される場合と、がある。

【0475】

以上詳述した本実施の形態によれば、以下の優れた効果を奏する。

【0476】

スタートレバー 4 1 が操作されて開始指令が発生した場合には、当該スタートレバー 4 1 の操作タイミングではなく、前記操作タイミングから遅延時間が経過した後のタイミングで、乱数生成器 1 5 0 のカウント値をラッチする構成とした。遅延時間は第 1 カウンタ 1 1 1 a の値によって変化するため、かかる構成とすることにより、仮にスタートレバー 4 1 の操作を一定周期で行われた場合であっても、乱数生成器 1 5 0 のカウント値のラッチタイミングを変化させることができる。この結果、体感器等を用いて当選となる乱数が生成される際の乱数生成器 1 5 0 のカウント値を狙ってスタートレバー 4 1 を操作する不正や、前記カウント値が生成されるタイミングで主制御装置 1 0 1 に開始指令が発生したと誤認識させる不正信号を出力可能な不正基板を取り付ける不正を困難なものとすることができ、当選となる乱数が不正に取得されることを困難なものとするのが可能となる。

【0477】

ゲームが開始されてから終了するまでの間に第 1 カウンタ 1 1 1 a の値を更新し、次のゲームが開始された場合には、更新された第 1 カウンタ 1 1 1 a の値を用いて乱数の取得タイミングを遅延させる構成とした。かかる構成の場合、ゲームの開始タイミングは、遊技者が開始指令を発生させるべくスタートレバー 4 1 を操作する操作タイミングに依存するため、ランダムなものとなる。また、ゲームの終了タイミングは、メダル払出の終了タイミングやメダルが払い出されない場合においては全リール 3 2 L, 3 2 M, 3 2 R の停止タイミングに依存するため、ランダムなものとなる。この結果、第 1 カウンタ 1 1 1 a の値が更新される期間をランダムなものとするのができ、当該期間に更新される第 1 カウンタ 1 1 1 a の更新回数をランダムなものとするのができる。

【0478】

確かに、第 1 カウンタ 1 1 1 a をタイマ割込み処理において常に更新する構成、すなわち第 1 カウンタ 1 1 1 a を常に定期的に更新する構成とすることも可能である。しかしながら、かかる構成とした場合、例えば第 1 カウンタ 1 1 1 a の値が特定の値となってから次に前記特定の値となるまでの周期の自然数倍の周期で信号を発信する体感機等が不正使用されたり、前記周期の自然数倍の周期で主制御装置 1 0 1 に開始指令が発生したと誤認識させる不正信号を出力可能な不正基板が取り付けられたりする可能性が懸念される。そして、これら不正がなされた場合には、遅延時間が毎ゲーム一定になってしまうため、当選となる乱数が不正に取得されてしまう可能性が懸念される。

【0479】

一方、ゲームが開始されてから終了されるまでというように第 1 カウンタ 1 1 1 a の更新が行われる期間を限定した構成においては、当選となる乱数が不正に取得されることを困難なものとするのが可能となる。第 1 カウンタ 1 1 1 a の値が所定の値となってから前記所定の値となるまでの周期と、体感機等や不正基板から信号が出力される周期と、を、第 1 カウンタ 1 1 1 a の更新が行われない期間分だけずらすことができるからである。

【0480】

さらにいうと、このように第 1 カウンタ 1 1 1 a の更新が行われる期間を限定した場合、当該期間に行われる第 1 カウンタ 1 1 1 a の更新回数が 1 6 回の自然数倍となるように前記期間を一定のものとする不正がなされる可能性が考えられる。しかしながら、ゲームが開始されてから終了されるまでの期間は、種々の要因によって変化するため、一定のものとするのが困難である。具体的には、抽選処理の結果が当選であるか否かによって変化する。外れであればメダル払出が行われることなくゲームが終了となるし、当選であれ

ばメダル払出が行われた後にゲームが終了となるため、メダル払出の有無によってゲームの終了タイミングが変化するからである。

【0481】

かかる一方、スロットマシンの場合には、ストップスイッチが操作されることによってゲームが進行するため、前記期間が一定となるように各ストップスイッチを毎ゲーム同じタイミングで操作される可能性が考えられる。しかしながら、ストップスイッチ42～44を毎ゲーム同じタイミングで操作することにより前記期間を一定のものとする 것도 困難である。当選有無によってリールが停止するまでの時間が変化するからである。一例を挙げて説明すると、左リール32Lの7番の「リプレイ」図柄が下段に到達しているタイ 10
ミングで左ストップスイッチ42を操作された場合、再遊技に当選していれば左リール32Lは滑ることなくそのまま停止し、チェリーに当選していれば左リール32Lは1図柄分滑った後に停止する。このため、少なくとも各リール32L、32M、32Rを停止させる前段階で当選有無及び当選役の種別を把握できていない限りは、全リール32L、32M、32Rが停止するまでに要する時間を特定できないからである。

【0482】

さらにまた、仮に各リール32L、32M、32Rを停止させる前段階で当選役の種別等を把握できた場合であっても、前記期間を一定のものとすることは困難である。上述したとおり、1つの図柄は24オフセットで構成されており、図柄オフセット値が4以下の 20
場合に回転停止処理が行われる。このため、リールが1図柄分滑った後に停止するという事象を考えた場合であっても、実際には20オフセット滑った後に停止する場合があれば、24オフセット滑った後に停止する場合もある。人間の識別力では4オフセット未満の違いを認識することは困難であるため、同じ図柄番号の図柄が所定位置に到達しているタイミングでストップスイッチを毎ゲーム操作することは可能であっても、同じ図柄番号且つ同じ図柄オフセットのタイミングでストップスイッチを毎ゲーム操作することは非常に困難だからである。

【0483】

以上の結果、第1カウンタ111aの値のランダム性を確保することができ、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0484】

第1カウンタ111aの値を更新することができる期間を、ゲームが開始されてから終了するまでとした。かかる構成とすることにより、ゲームが行われている最中に次ゲームで用いる第1カウンタ111aの値（すなわち遅延時間の元となる情報）を準備することが 30
できるため、抽選に当選となる乱数を不正に取得することを困難なものとしつつ、1のゲームから次のゲームへの進行を円滑に行うことが可能となる。確かに、第1カウンタ111aの値を更新することができる期間を例えばゲームの終了から次ゲームの開始までとすることも可能である。しかしながら、かかる構成とした場合、第1カウンタ111aの値を一巡させるための時間を確保できない可能性があり、前記時間を確保するために次ゲームを開始できるタイミングを遅らせる等の措置を講じる必要が生じ得るからである。

【0485】

タイマ割込み処理において行うカウンタ更新処理では、各リール32L、32M、32Rが回転を開始してからリールインデックスセンサからの検出信号が入力されるまでの間と、開始指令又は停止指令が発生してから対応するスイッチ（スタートレバー41又はストップスイッチ42～44）の操作が終了するまでの間と、メダル払出が開始されてから 40
終了するまでの間と、には、ステップS1403の定期的な第1カウンタ111aの更新に加えて、さらに第1カウンタ111aが更新される構成とした。つまり、タイマ割込み処理のカウンタ更新処理では、ゲームの進行状況によって、第1カウンタ111aが1だけ更新される場合と、2以上更新される場合と、がある構成とした。かかる構成とすることにより、1回のカウンタ更新処理において第1カウンタ111aが更新される回数をランダムなものとする 50
ことが可能となる。この結果、ゲームの開始から終了までになされる第1カウンタ111aの更新回数をよりランダムなものとすることができる。

【0486】

タイマ割込み処理においてカウンタ更新処理を行う構成とした。かかる構成とすることにより、プログラム構成の簡略化を図りつつ、カウンタ更新処理を定期的に起動させることが可能となる。

【0487】

電源投入に伴って起動されるとともに繰り返し行われる通常処理で割込み待ち処理を行う構成とし、割込み待ち処理を、更新カウンタ111cの値が変化した場合、すなわちタイマ割込み処理が行われた場合に終了する構成とした。そして、当該割込み待ち処理では、ゲームフラグがセットされている場合、更新カウンタ111cの値が変化するまでの間、第1カウンタ111aの値を繰り返し更新する構成とした。かかる構成とすることにより、割込み待ち処理の開始から終了までの時間をランダムなものとするができる。タイマ割込み処理は1.49msec毎に定期的に行われる一方、割込み待ち処理を開始するタイミング、より詳しくはステップS352にて更新カウンタ111cの値を取得するタイミングは、電源投入から割込み待ち処理に至るまでに行った他の処理によって変化する。このため、タイマ割込み処理の終了直後に割込み待ち処理を開始した場合であれば、第1カウンタ111aの更新時間として1.49msecからタイマ割込み処理に要した時間を減じた時間を確保でき、第1カウンタ111aを複数回更新できる一方、ステップS352の直後にタイマ割込み処理を行った場合であれば、第1カウンタ111aを1回更新する時間しか確保できない。この結果、割込み待ち処理にて行われる第1カウンタ111aの更新回数をランダムなものとすることができ、開始指令が発生してからCPU102がラッチ信号を出力するまでの遅延時間をランダムなものとするができる。

【0488】

確かに、例えば通常処理においてタイマ割込み処理の開始タイミングと終了タイミングを監視し、タイマ割込み処理の終了タイミングから次のタイマ割込み処理の開始タイミングまで第1カウンタ111aの更新を行う構成、すなわち、割込み待ち処理の開始タイミングをタイマ割込み処理の終了タイミングに依存させる構成とすることも可能である。かかる構成とした場合であっても、上記実施の形態と同様、割込み待ち処理の開始から終了までの時間をランダムなものとするができる。しかしながら、かかる構成とした場合には、タイマ割込み処理が1.49msec毎に開始されるため、割込み待ち処理の開始タイミングがタイマ割込み処理の開始タイミングから1.49msec以内という時間的な制約が生じることとなる。また、初回の割込み待ち処理の開始タイミングと次の割込み待ち処理の開始タイミングとの間隔、すなわち割込み待ち処理の起動間隔が、タイマ割込み処理の2周期未満すなわち2.98msec未満となるという制約も生じることとなる。このため、これら制約を基にして、開始指令が発生させてからの遅延時間が毎ゲーム一定となるよう、第1カウンタ111aのカウント値が不正に狙われる可能性が生じ得る。一方、上記実施の形態においては、割込み待ち処理の開始タイミングがタイマ割込み処理の開始タイミング及び終了タイミングに依存しないため、上述した各制約が生じることとはなく、第1カウンタ111aの値が不正に狙われる可能性を低減させることが可能となる。

【0489】

通常処理では、割込み待ち処理が終了した場合、タイマ割込み処理のセンサ監視処理の結果を用いてスタートレバー41（例えばステップS518a）等が操作されたか否かを判定する処理を行う構成とした。割込み待ち処理の終了後に上記判定処理を行う構成とすることにより、タイマ割込み処理が終了してから上記判定処理が行われるまでの間隔を短縮させることが可能となる。割込み待ち処理を行わない構成においては、上記間隔が最大で1.49msecからタイマ割込み処理に要した時間を減じた時間となる一方、割込み待ち処理を行う構成においては、最大でも、1.49msecからタイマ割込み処理に要した時間を減じ、さらにステップS353～ステップS356の処理を1回行う際に要する時間とステップS357にて否定判定してステップS358の処理を行う際に要する時間とを減じた時間となるからである。この結果、スタートレバー41が操作されたか否か

等の遊技の進行や遊技状況等に関わる判定を、より近いタイミングでなされたセンサ監視処理の結果を用いて行うことが可能となる。故に、遊技者等が行ったスタートレバー41等の操作と、それに伴うゲーム等の進行と、の間に生じるタイムラグを低減させることが可能となる。この結果、開始指令が発生してから遅延時間が経過した後に乱数生成器150のカウント値をラッチする構成とした場合であっても、遊技者が上記タイムラグに対して違和感を抱くことを抑制することが可能となる。

【0490】

割込み待ち処理を、スタートレバー41（例えばステップS518a）等が操作されたか否かを判定する操作判定処理の前で行うことに加えて、当選確率設定処理のステップS303a～S308aや開始待ち処理の開始前準備処理（ステップS504a～S518a）等のループする処理内において行う構成とした。かかる構成とすることにより、スロットマシン10が誤動作することを回避することが可能となる。

10

【0491】

ここで、上記ループ処理内で割込み待ち処理を行わない構成について考える。

【0492】

例えば、当選確率設定処理のステップS303a～S308aのループ処理においては、ステップS307aにおいてリセットスイッチ72が操作されたか否かを判定し、操作されたと判定した場合に設定値を更新する処理を行う。CPU102は第1クロック信号が入力された場合に動作を行うようになっているため、CPU102の動作する周期は第1クロック信号の周期と等しく約125nsである。また、タイマ割込み処理は1.49ms毎に行われるため、CPU102は、タイマ割込み処理を行ってから次のタイマ割込み処理を行うまでの間に1000回以上の動作（処理動作）を行うことができる。このため、当選確率設定処理のループ処理において割込み待ち処理を行わない構成においては、例えばステップS303aの処理を行う直前にタイマ割込み処理を行った場合、次のタイマ割込み処理を行うまでにステップS303a～S308aのループ処理を複数回繰り返し行うことができる。

20

【0493】

ステップS307aのリセットスイッチ72が操作されたか否かを判定する処理では、全エリア参照処理を行う。すなわち、リセット検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合にはリセットスイッチ72が操作されたと判定し、「011」が格納されていない場合にはリセットスイッチ72が操作されていないと判定する。かかる場合、割込み待ち処理を行わない構成においては、「011」が格納されている状況下でステップS307aの判定処理を複数回行う可能性が生じ、これは、リセットスイッチ72が1回しか操作されていないにもかかわらず設定値が複数回更新されるという誤動作に繋がることとなる。

30

【0494】

一方、リセットスイッチ72が操作されたか否かを判定する前段階で割込み待ち処理を行う構成においては、リセット検出用エリアに「011」が格納されている状況下でステップS307aの処理を行った場合、次のステップS307aの処理を行う際にはリセット検出用エリアに「110」又は「111」が格納されていることとなり、ステップS307aにおいてリセットスイッチ72が操作されたと繰り返し肯定判定することを回避することができる。この結果、リセットスイッチ72の1回の操作に対して設定値を複数回更新する誤動作を回避することができ、遊技場の管理者等に自身の望む設定値を設定させることが可能となる。

40

【0495】

同様に、開始前準備処理S504a～S518aのループ処理においては、ステップS506aにおいてクレジット投入スイッチ56～58が操作されたか否かを判定し、操作されたと判定した場合にステップS510aにおいてクレジット投入処理を行う。かかるループ処理においても、割込み待ち処理を行わない構成においては、例えばステップS504aの処理を行う直前にタイマ割込み処理を行った場合、次のタイマ割込み処理を行

50

うまでにステップS 5 0 4 a～S 5 1 8 aのループ処理を複数回繰り返し行うことが可能となる。

【0 4 9 6】

ステップS 5 0 6 aのクレジット投入スイッチ5 6～5 8が操作されたか否かを判定する処理では、全エリア参照処理を行う。すなわち、各クレジット投入検出用エリアの全エリア1 1 2 a～1 1 2 cを参照し、「0 1 1」が格納されている場合には対応するクレジット投入スイッチが操作されたと判定し、「0 1 1」が格納されていない場合には対応するクレジット投入スイッチが操作されていないと判定する。かかる場合、割込み待ち処理を行わない構成においては、「0 1 1」が格納されている状況下でステップS 5 0 6 aの判定処理を複数回行う可能性が生じ、クレジット投入スイッチ5 6～5 8が1回しか操作
10
されていないにもかかわらず複数回操作されたと判定する可能性が生じる。これは、例えば仮想メダルを1枚だけ投入すべく第3クレジット投入スイッチ5 8を操作したにもかかわらず、仮想メダルが複数枚投入されてしまうという誤動作に繋がることとなる。

【0 4 9 7】

一方、クレジット投入スイッチ5 6～5 8が操作されたか否かを判定する前段階で割込み待ち処理を行う構成においては、クレジット投入検出用エリアに「0 1 1」が格納されている状況下でステップS 5 0 6 aの処理を行った場合、次のステップS 5 0 6 aの処理を行う際にはクレジット投入検出用エリアに「1 1 0」又は「1 1 1」が格納されていることとなり、ステップS 5 0 6 aにおいてクレジット投入スイッチ5 6～5 8が操作されたと繰り返し肯定判定することを回避することができる。この結果、クレジット投入ス
20
イッチ5 6～5 8の1回の操作に対して対応する仮想メダルの投入が複数回行われる誤動作を回避することができ、遊技者の意図する仮想メダルの投入を行わせることが可能となる。

【0 4 9 8】

RAM 1 0 6のセンサ情報格納エリア1 1 2を、第1～第3エリア1 1 2 a～1 1 2 cの3つの記憶エリアから構成した。かかる構成とすることにより、各検出センサからの信号入力有無の履歴を記憶することができ、信号入力有無の履歴を用いて操作がなされたか否かの判定を行うことができる。また、リセットスイッチ7 2とクレジット投入スイッチ5 6～5 8については全エリア参照処理を行う構成とすることにより、スロットマシン1
30
0が誤動作することを好適に回避することが可能となる。仮に上記スイッチ5 6～5 8，7 2に関して1エリア参照処理を行う構成とした場合には、当選確率設定処理のステップS 3 0 3 a～S 3 0 8 aのループ処理におけるステップS 3 0 7 aや開始前準備処理S 5 0 4 a～S 5 1 8 aのループ処理におけるステップS 5 0 6 aにおいて、対応する検出用エリアの第1エリア1 1 2 aのみを参照することとなる。上述したとおり、CPU 1 0 2の動作周期は、上記スイッチ5 6～5 8，7 2の操作が開始されてから終了までに要する時間と比して十分に早い。このため、上記スイッチ5 6～5 8，7 2に対して1エリア参照処理を行った場合には、仮に割込み待ち処理を行ったとしても一定期間に亘って第1エリア1 1 2 aに「1」が繰り返し格納されることとなり、1回の操作に対して複数回操作がなされたと判定してしまう可能性が生じるからである。

【0 4 9 9】

割込み待ち処理を、通常処理の停止前処理におけるステップS 1 0 0 1 a～ステップS 1 0 0 4 a、すなわち回転中のリールを停止させることが可能となってから停止指令が発生するまでの間に行う構成とした。ステップS 1 0 0 1 a～ステップS 1 0 0 4 aの処理は、停止指令が発生するまで繰り返し行われる処理であり、回転中のリールを停止させることが可能となってから停止指令が発生するまでの時間は、遊技者がストップスイッチ4
40
2～4 4を操作するタイミングによって変化する。このため、停止指令が発生するまでに行われるステップS 1 0 0 1 a～ステップS 1 0 0 4 aの処理回数がランダムなものとなり、これに伴って割込み待ち処理が行われる回数もランダムなものとなる。この結果、停止指令が発生するまでに行われる第1カウンタ1 1 1 aの更新回数をランダムなものとする
50
ことができる。

【0500】

第1カウンタ111aの値は、RAMクリアを行う場合であってもクリアされない構成とした。かかる構成とすることにより、RAMクリアを示す不正信号をCPU102に入力して第1カウンタ111aの値を初期値に変更した上で、当選となる乱数が作成される際の乱数生成器150のカウンタ値を狙ってスタートレバー41を操作する不正を防止することが可能となる。

【0501】

なお、上述した第2の実施の形態の記載内容に限定されず、例えば次のように実施してもよい。

【0502】

10

(a) 上記第2の実施の形態では、タイマ割込み処理のカウンタ更新処理に加えて、通常処理の割込み待ち処理においても第1カウンタ111aの値が更新される構成としたが、割込み待ち処理において第1カウンタ111aの値を更新しない構成としても良い。また、ゲームフラグがセットされている場合に限って割込み待ち処理において第1カウンタ111aの値を更新する構成としても良い。かかる構成とした場合、通常処理では停止前処理における割込み待ち処理においてのみ第1カウンタ111aの値が更新されることとなる。

【0503】

(b) 上記第2の実施の形態では、開始指令が発生した場合、第1カウンタ111aの値が0となるまで減算する処理を行う構成としたが、第1カウンタ111aの値が0となるまで加算する処理を行う構成としても良い。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。

20

【0504】

(c) 上記第2の実施の形態では、第1カウンタ111aの値が0となるまで減算する処理をタイマ割込み処理にて行う構成としたが、通常処理にて行う構成としても良い。具体的には、通常処理の遅延処理において、遅延フラグをセットした後に第1カウンタ111aの値を1減算する処理を行い、その後に第1カウンタ111aの値が0か否かの判定を行う構成とする。そして、第1カウンタ111aの値が0でない場合には、第1カウンタ111aの値が0となるまで前記減算処理を繰り返し行う構成とする。かかる構成とした場合には、遅延時間の短縮化を図ることが可能となる。タイマ割込み処理にて第1カウンタ111aの減算処理を行った場合には、前記減算処理を1.49msec毎にしか行うことができないが、通常処理にて第1カウンタ111aの減算処理を行った場合には、前記減算処理を約125nsec毎に行うことができるからである。

30

【0505】

(d) 上記第2の実施の形態では、開始指令が発生した場合、第1カウンタ111aの値が0となった後にラッチ信号を出力する構成としたが、かかる構成に限定されるものではなく、第1カウンタ111aの値が1となった後にラッチ信号を出力する構成としても良いし、第1カウンタ111aの値が10となった後にラッチ信号を出力する構成としても良い。つまり、そのときの第1カウンタ111aの値と無関係な特定値となった後にラッチ信号を出力する構成であれば良い。

40

【0506】

(e) 上記第2の実施の形態では、CPU102のRAM106に第1カウンタ111aを設け、当該第1カウンタ111aの値を通常処理とタイマ割込み処理において更新する構成としたが、通常処理において更新されるカウンタと、タイマ割込み処理において更新されるカウンタと、を別個に設けても良い。

【0507】

(f) 上記第2の実施の形態におけるタイマ割込み処理のカウンタ更新処理では、遅延フラグがセットされている場合、第1カウンタ111aの値を更新しない構成としたが、更新する構成としても良い。なお、かかる構成とする場合には、遅延カウンタ処理にて第1カウンタ111aの値を2以上減算する構成とすることが望ましい。

50

【0508】

(g) 上記第2の実施の形態では、第1カウンタ111aの値を1加算又は1減算する更新処理を行う構成としたが、2以上の値を加算又は減算する更新処理を行う構成としても良いことは言うまでもない。

【0509】

(h) 上記第2の実施の形態では、乱数生成器150のカウンタ150aを16ビットで構成し、第1カウンタ111aを4ビットで構成したが、構成するビット数は任意である。但し、第1カウンタ111aのビット数を大きくした場合には、遅延時間がその分だけ長くなることとなる。このため、かかる場合には、タイマ割込み処理において第1カウンタ111aの減算処理を行う箇所を増加させる等の工夫を行うことが望ましい。

10

【0510】

(i) 上記第2の実施の形態における乱数生成器150は、CPU102からのラッチ信号が入力されたタイミングでカウント値をラッチするとともに、ラッチしたカウント値をCPU102に対して出力したが、かかる構成を変更する。例えば、乱数生成器150を、カウンタ150aのカウント値をラッチ回路150bを介して常時出力する構成とする。すなわち、CPU102には、カウンタ150aのカウント値が常時入力される構成とする。そして、CPU102は、遅延時間を経過した場合、そのときにCPU102に入力されているカウンタ150aのカウント値をラッチし、乱数として取得する。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。

20

【0511】

(j) 上記実施の形態では、メダルが3枚ベットされた後に開始指令が発生したか否かを判定する構成としたが、1枚ベットされた後や2枚ベットされた後にも開始指令が発生したか否かを判定する構成としてもよいことは言うまでもない。かかる構成とした場合には、割込み待ち処理を、上記実施の形態のようにクレジット投入スイッチが操作されたか否かを判定する処理（ステップS506、図19参照）の直前で行うことにより、スロットマシンが誤動作することをより好適に回避することが可能となる。遊技者の望むベット数でゲームを開始できない機会が発生し得るからである。

【図面の簡単な説明】

【0512】

30

【図1】一実施の形態におけるスロットマシンの正面図である。

【図2】前面扉を閉じた状態を示すスロットマシンの斜視図である。

【図3】前面扉を開いた状態を示すスロットマシンの斜視図である。

【図4】前面扉の背面図である。

【図5】筐体の正面図である。

【図6】各リールの図柄配列を示す図である。

【図7】表示窓から視認可能となる図柄と組合せラインとの関係を示す説明図である。

【図8】入賞態様と付与される特典との関係を示す説明図である。

【図9】スロットマシンのブロック図である。

【図10】スタートレバーの操作検出及び基礎乱数の取得に関するブロック図である。

40

【図11】各種信号の変化を示すタイムチャートである。

【図12】タイマ割込み処理を示すフローチャートである。

【図13】メイン処理を示すフローチャートである。

【図14】当選確率設定処理を示すフローチャートである。

【図15】通常処理を示すフローチャートである。

【図16】開始待ち処理を示すフローチャートである。

【図17】抽選処理を示すフローチャートである。

【図18】乱数作成処理を示すフローチャートである。

【図19】通常状態用抽選テーブルの一例を示す図である。

【図20】スベリテーブルの一例を示す図である。

50

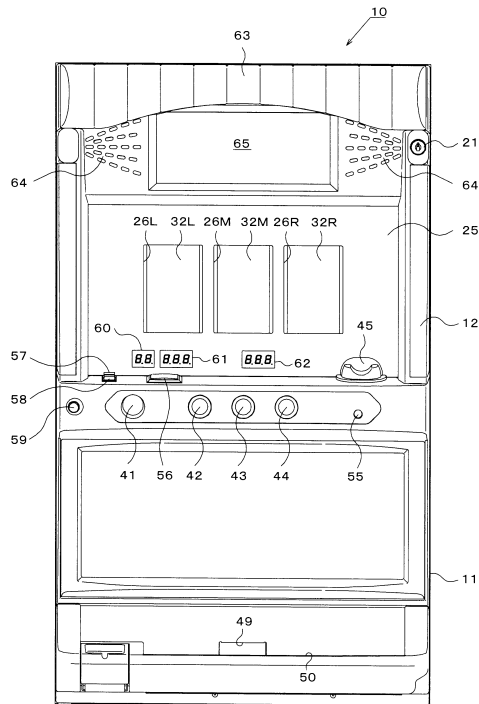
- 【図 2 1】 リール制御処理を示すフローチャートである。
- 【図 2 2】 回転開始処理を示すフローチャートである。
- 【図 2 3】 停止前処理を示すフローチャートである。
- 【図 2 4】 モータ制御処理を示すフローチャートである。
- 【図 2 5】 メダル払出処理を示すフローチャートである。
- 【図 2 6】 B B 状態処理を示すフローチャートである。
- 【図 2 7】 基礎乱数生成処理を示すフローチャートである。
- 【図 2 8】 第 2 の実施の形態における R A M の構成を説明するための説明図である。
- 【図 2 9】 スタートレバーの操作検出及び基礎乱数の取得に関するブロック図である。
- 【図 3 0】 タイマ割込み処理を示すフローチャートである。 10
- 【図 3 1】 センサ監視処理を示すフローチャートである。
- 【図 3 2】 操作判定処理を示すフローチャートである。
- 【図 3 3】 当選確率設定処理を示すフローチャートである。
- 【図 3 4】 割込み待ち処理を示すフローチャートである。
- 【図 3 5】 開始待ち処理を示すフローチャートである。
- 【図 3 6】 遅延処理を示すフローチャートである。
- 【図 3 7】 遅延カウンタ処理を示すフローチャートである。
- 【図 3 8】 各種信号の変化を示すタイムチャートである。
- 【図 3 9】 停止前処理を示すフローチャートである。
- 【図 4 0】 カウンタ更新処理を示すフローチャートである。 20

【符号の説明】

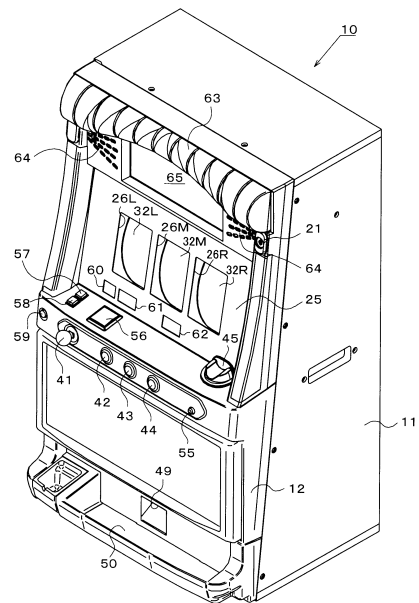
【 0 5 1 3 】

1 0 …遊技機としてのスロットマシン、 3 1 …可変表示手段としてのリールユニット、 3 2 …循環表示手段を構成すると共に周回体としてのリール、 4 1 …開始操作手段又は始動操作手段としてのスタートレバー、 4 2 ～ 4 4 …停止操作手段としてのストップスイッチ、 5 6 …開始操作手段又は入力操作手段としての第 1 クレジット投入スイッチ、 5 7 …開始操作手段又は入力操作手段としての第 2 クレジット投入スイッチ、 5 8 …開始操作手段又は入力操作手段としての第 3 クレジット投入スイッチ、 6 3 …補助演出部又は補助演出手段を構成する上部ランプ、 6 4 …補助演出部又は補助演出手段を構成するスピーカ、 6 5 …補助演出部又は補助演出手段を構成する補助表示部、 8 1 …サブ制御基板としての表示制御装置、 1 0 1 …メイン制御基板としての主制御装置、 1 0 2 …抽選手段やメイン制御手段等の各種制御手段を構成する C P U、 1 5 0 …乱数生成手段としての基礎乱数生成器、 1 5 0 a …数値情報生成手段としてのカウンタ、 1 5 0 b …数値情報取得手段としてのラッチ回路、 1 5 1 …クロック信号出力手段としての第 2 クロック回路、 1 5 2 …開始信号出力手段、 取得信号出力手段及びクロック信号監視装置としての監視回路、 1 5 3 …波形整形回路、 1 5 4 …遅延手段としての反転器。 30

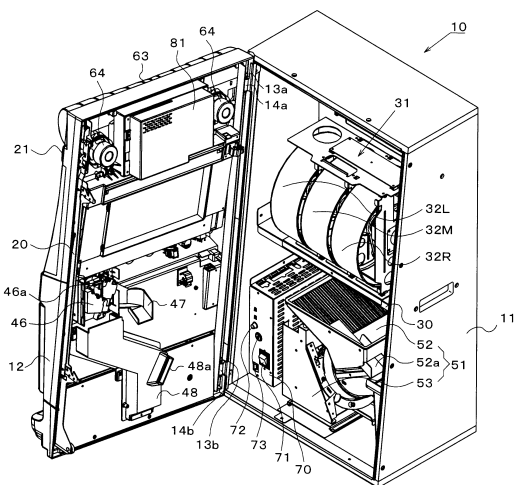
【図 1】



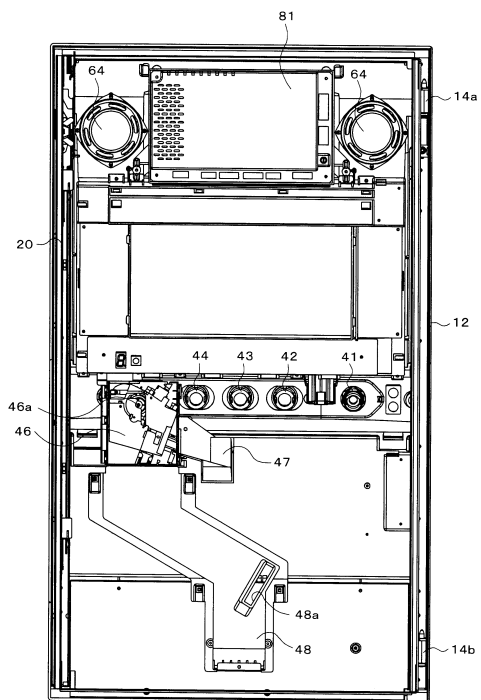
【図 2】



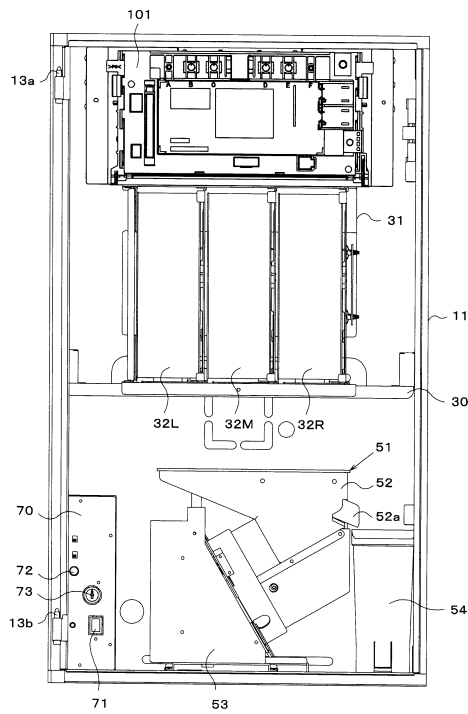
【図 3】



【図 4】



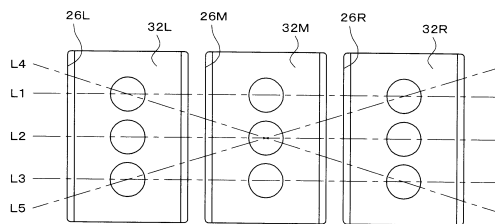
【図 5】



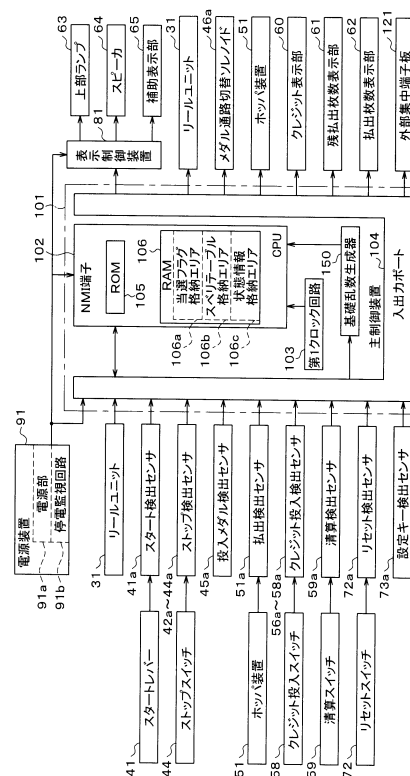
【図 6】

左	中	右
20	★	★
19	★	★
18	R	7
17	7	7
16	R	R
15	★	7
14	R	7
13	7	R
12	7	7
11	★	★
10	R	7
9	★	R
8	7	★
7	R	7
6	★	R
5	7	R
4	R	7
3	7	7
2	★	7
1	R	7
0	R	R

【図 7】



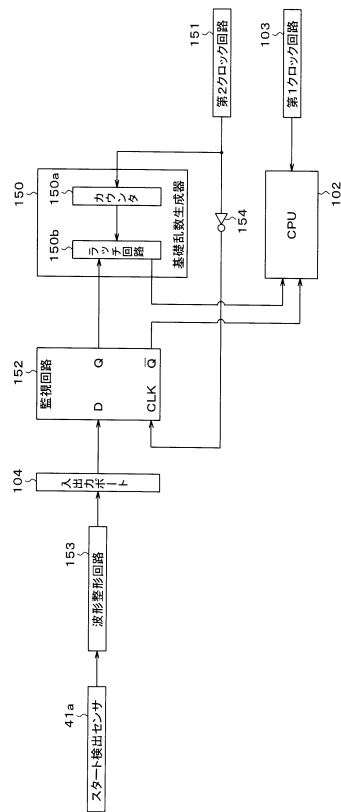
【図 9】



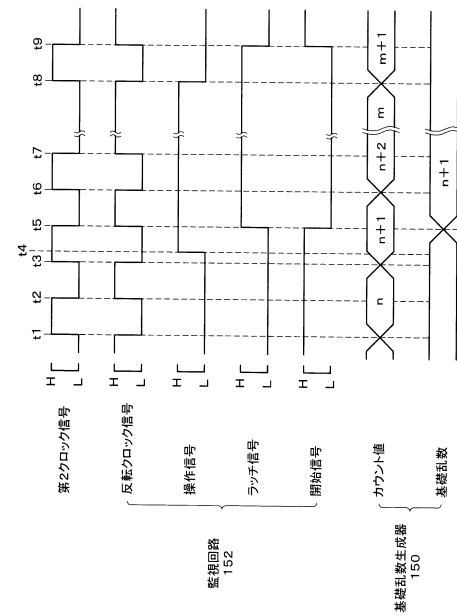
【図 8】

入賞態様	停止図柄			特典	
	左リール	中リール	右リール	メダル払出数	状態移行
ベル	7	7	7	8	—
スイカ	★	★	★	6	—
1枚役	7	★	7	1	—
チェリー	7	—	—	4	—
BB	7	7	7	0	BB状態
再遊技	R	R	R	—	—

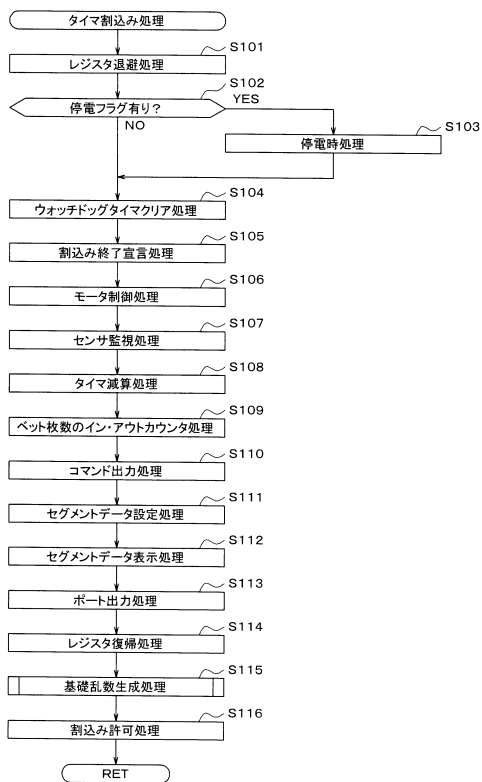
【図10】



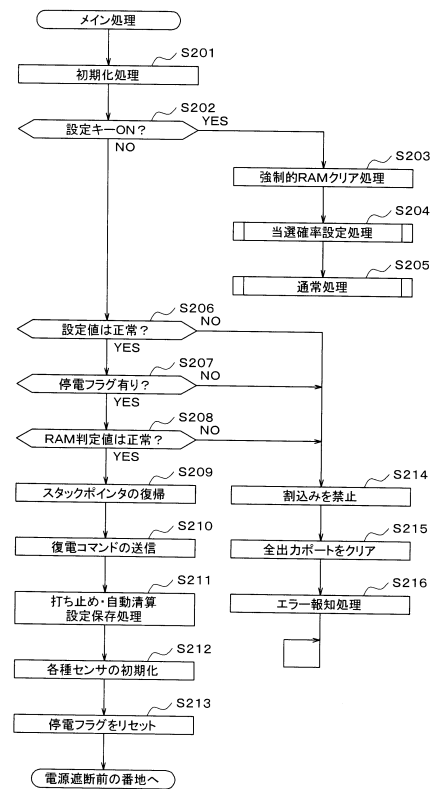
【図11】



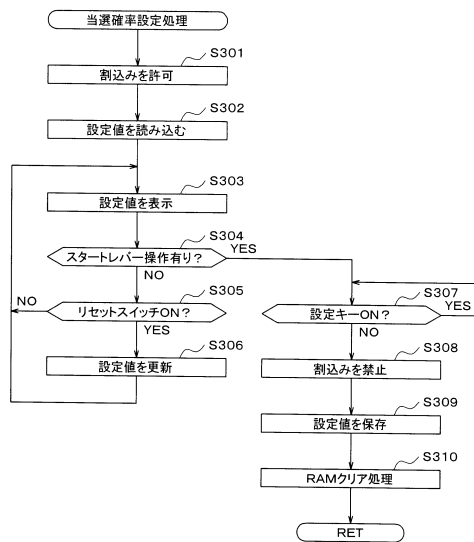
【図12】



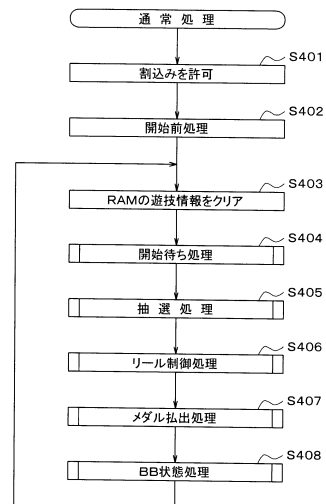
【図13】



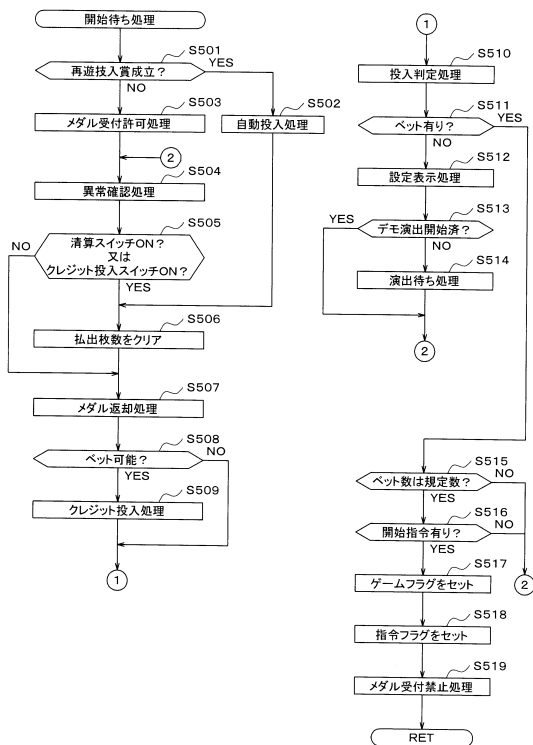
【図 14】



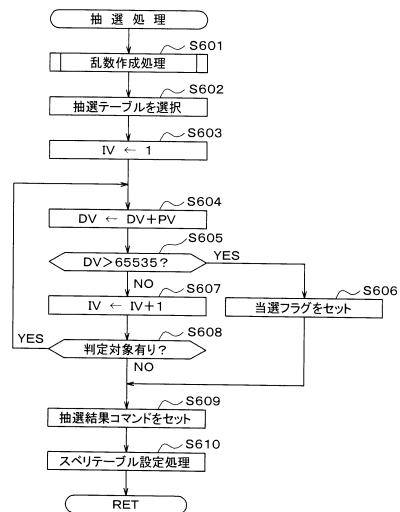
【図 15】



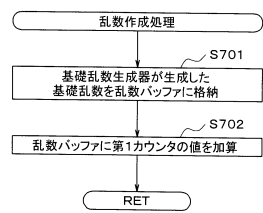
【図 16】



【図 17】



【図 18】



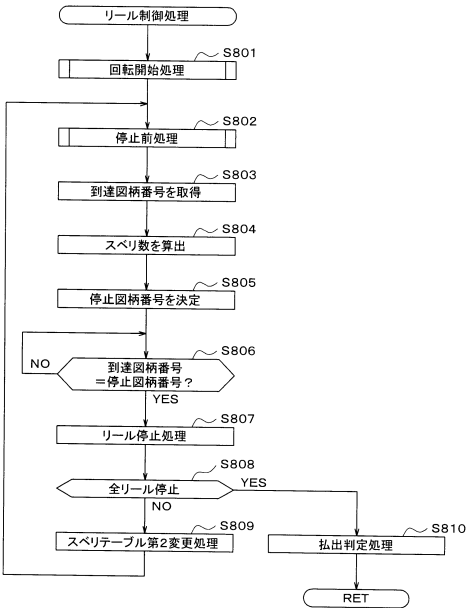
【図 20】

	左滑り数	中滑り数	右滑り数
20	★ 1	🍒 1	🍒 0
19	🍒 2	★ 2	🍒 1
18	👤 3	R 3	7 2
17	👤 4	👤 0	👤 3
16	R 0	🍒 1	R 4
15	7 1	🍒 2	7 0
14	🍒 0	R 3	👤 1
13	👤 1	👤 0	R 2
12	R 0	7 1	7 0
11	👤 1	👤 2	🍒 1
10	🍒 2	R 3	👤 2
9	👤 3	👤 0	R 3
8	👤 4	★ 1	🍒 0
7	R 0	🍒 2	7 1
6	★ 1	R 3	👤 2
5	👤 0	👤 0	R 3
4	R 0	🍒 1	7 0
3	7 1	7 2	🍒 1
2	🍒 0	🍒 3	7 2
1	👤 1	R 4	👤 3
0	R 0	👤 0	R 4

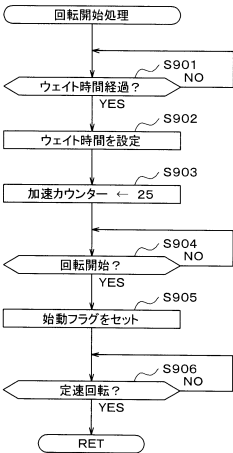
【図 19】

IV	当選役	PV
1	再遊技	8976
2	ベル	6029
3	スイカ	512
4	チェリー	897
5	1枚役	512
6	BB	327

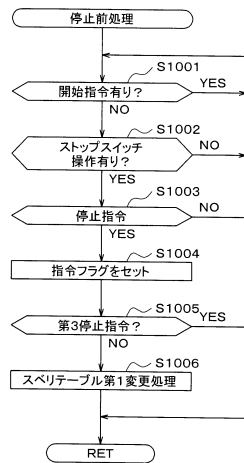
【図 21】



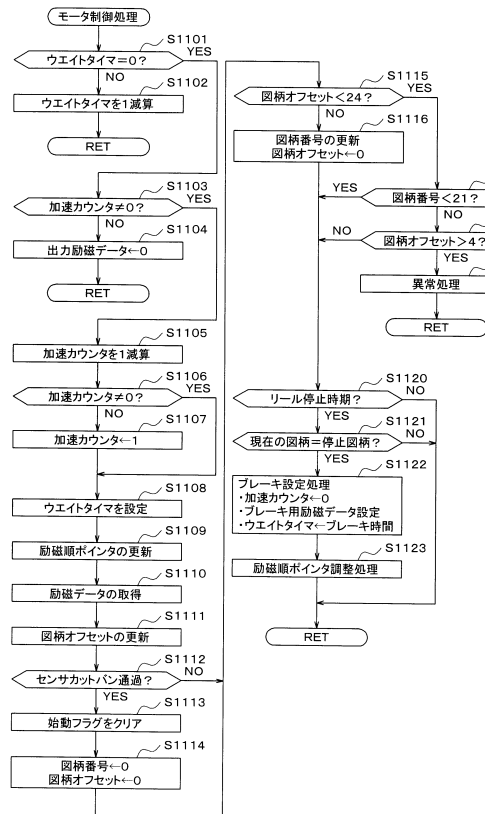
【図 22】



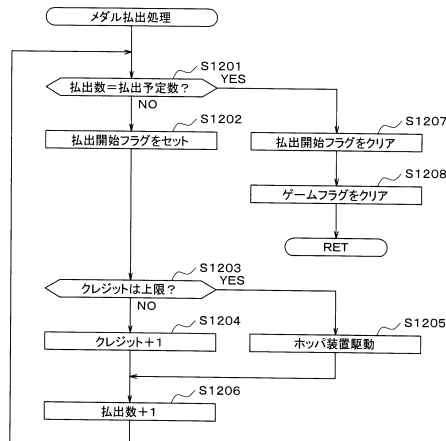
【図 23】



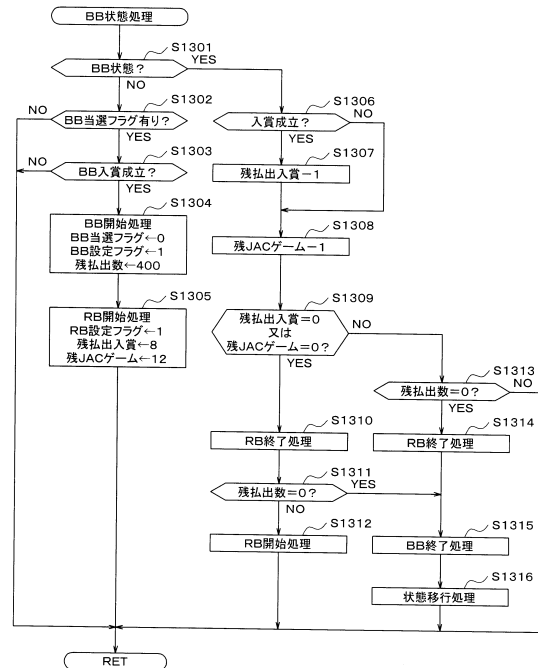
【図 24】



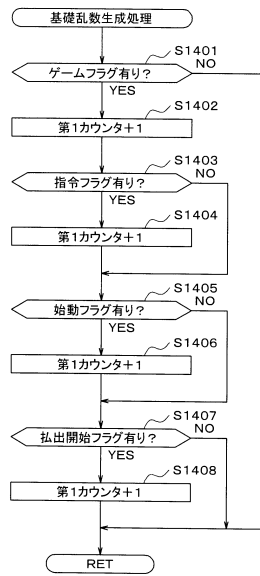
【図 25】



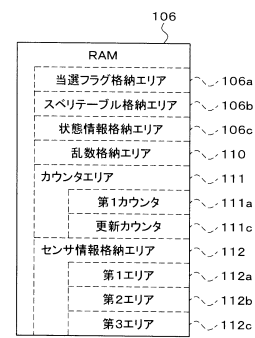
【図 26】



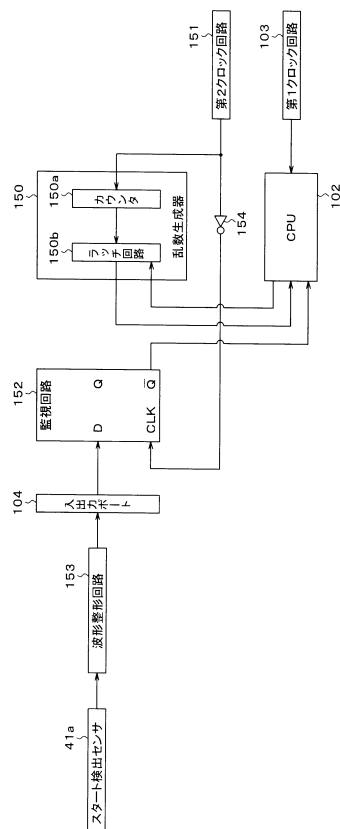
【図 27】



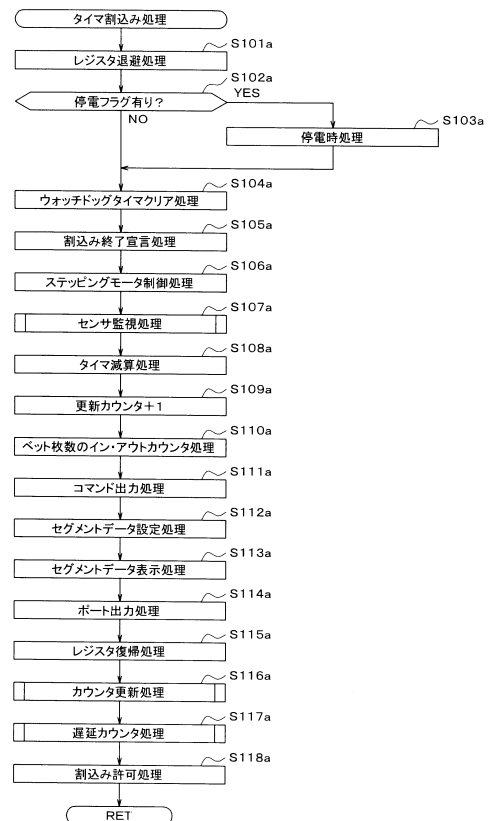
【図 28】



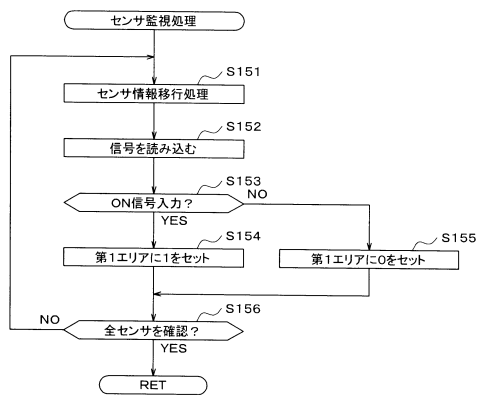
【図 29】



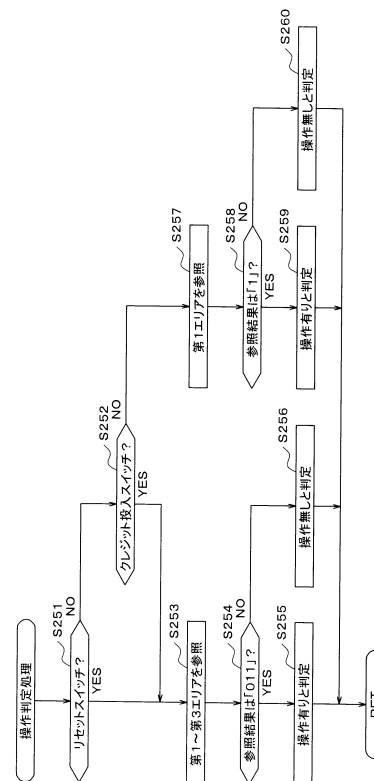
【図 30】



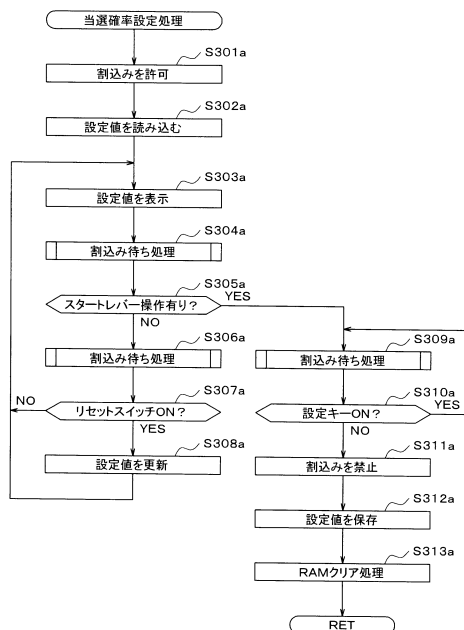
【図 3 1】



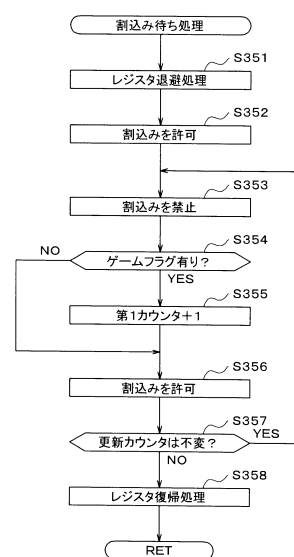
【図 3 2】



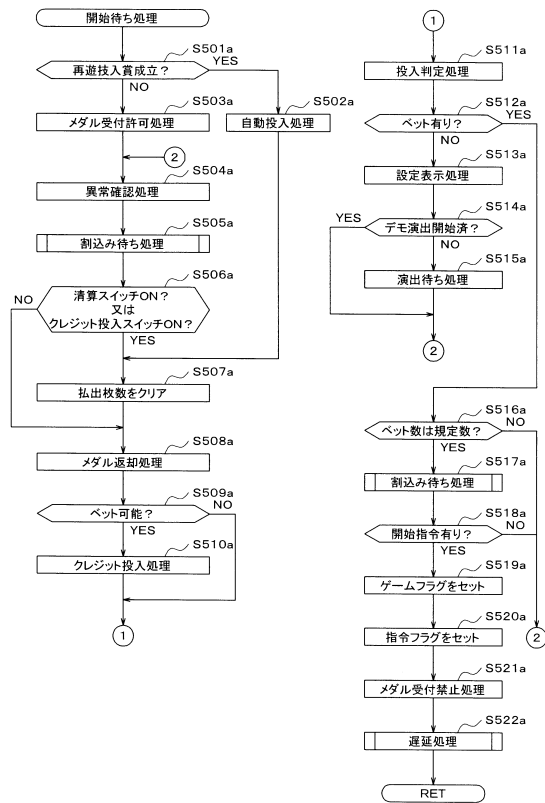
【図 3 3】



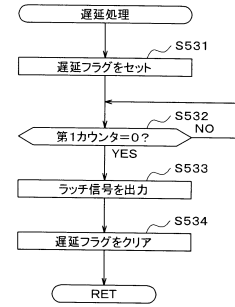
【図 3 4】



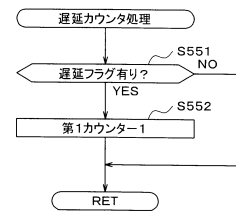
【図 35】



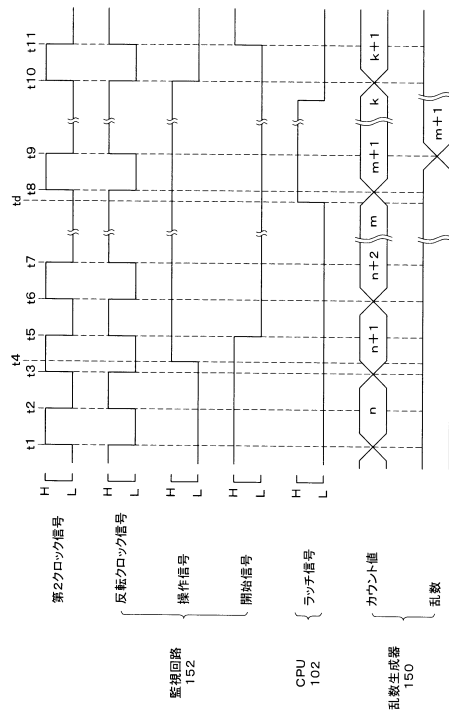
【図 36】



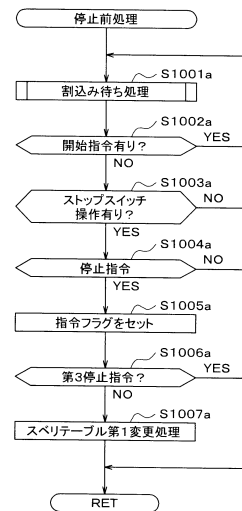
【図 37】



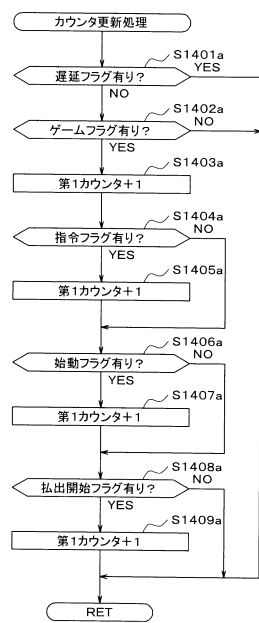
【図 38】



【図 39】



【図 40】



フロントページの続き

(72)発明者 浜島 泰治

愛知県名古屋市千種区春岡通7丁目49番地 株式会社ジェイ・ティ内

審査官 古屋野 浩志

(56)参考文献 特開平11-207004 (JP, A)

特開2003-126333 (JP, A)

特開2005-066306 (JP, A)

特開2005-111147 (JP, A)

特開2004-298555 (JP, A)

(58)調査した分野(Int.Cl., DB名)

A63F 5/04