

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第7部門第3区分
 【発行日】平成17年9月29日(2005.9.29)

【公開番号】特開2004-23402(P2004-23402A)
 【公開日】平成16年1月22日(2004.1.22)
 【年通号数】公開・登録公報2004-003
 【出願番号】特願2002-174882(P2002-174882)
 【国際特許分類第7版】

H 0 3 K 19/0185

H 0 1 L 21/822

H 0 1 L 27/04

H 0 3 K 19/0175

【F I】

H 0 3 K 19/00 1 0 1 B

H 0 3 K 19/00 1 0 1 K

H 0 1 L 27/04 H

【手続補正書】

【提出日】平成17年4月27日(2005.4.27)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

プルアップ抵抗とプルダウン抵抗とを内蔵し、制御信号によってプルアップ機能或いはプルダウン機能を活性化するI Oセル回路において、

前記プルダウン抵抗と前記プルアップ抵抗との接続点は、外部電圧に耐えうるM O S トランジスタを介して外部端子に接続されていることを特徴とするI Oセル回路。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 8

【補正方法】変更

【補正の内容】

【0 0 0 8】

【課題を解決するための手段】

上記目的を達成するために、本発明は、プルアップ抵抗とプルダウン抵抗とを内蔵し、制御信号によってプルアップ機能或いはプルダウン機能を活性化するI Oセル回路において、プルダウン抵抗とプルアップ抵抗との接続点は、外部電圧に耐えうるM O S トランジスタを介して外部端子に接続されているI Oセル回路を最も主要な特徴とする。