

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(51) Int. Cl.<sup>4</sup>  
G06F 9/38

(11) 공개번호 특1985-0002907  
(43) 공개일자 1985년05월20일

(21) 출원번호	특1984-0005996
(22) 출원일자	1984년09월28일
(30) 우선권주장	537886 1983년09월29일 미국(US)
(71) 출원인	탄뎀 컴퓨터스 인코포레이티드
(72) 발명자	미합중국, 캘리포니아주, 쿠퍼티노, 발코 파크웨이 19333(우편번호 95014) 로버트 화이팅 호스트
(74) 대리인	미합중국, 캘리포니아주, 쿠퍼티노, 프라임로즈 웨이 1538(우편번호 95014) 장수길, 이세진

심사청구 : 없음

(54) CPU 마이크로 분기구조

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

CPU 마이크로 분기구조

[도면의 간단한 설명]

제1도는 본 발명의 양호한 실시예에서 이중 속도 마이크로 분기 하드웨어에 관한 블록도. 제4도는 본 발명에 따른 귀환 어드레스 스택의 양호한 실시예의 블록도. 제5도는 복수개의 이용할 수 있는 테스트 조건으로부터 선택될 수 있는 마이크로 분기의 결정을 실행하기 위한 블록도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

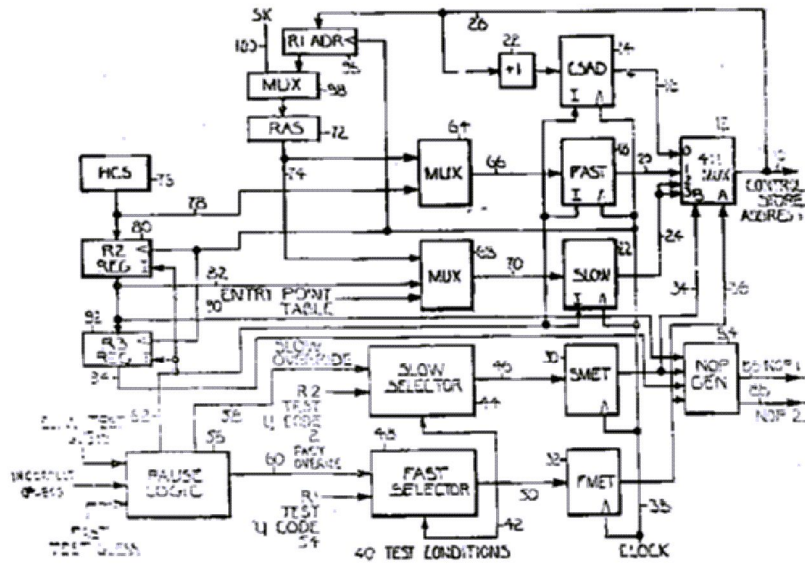
청구항 1

자료 처리 시스템의 중앙 처리 장치(CPU) 내에서 마이크로 분기를 수행하는 하드웨어에 있어서, 다음 순차 마이크로 명령이 실행될 수 있도록 첫번째 어드레스를 유지하는 수단과 고속 마이크로 분기용의 제2 어드레스를 유지하는 수단과 저속 마이크로 분기용의 제3 어드레스를 유지하는 수단과 상기의 제1, 제2 및 제3의 어드레스 중의 하나를 선택하여 제어 스토어 어드레스 버스상에 두게하는 선택 수단과 상기 선택 수단을 마이크로 코드에 의해 선택된 테스트 조건에 반응하여 제어하는 수단을 구비한 중앙 처리 장치 마이크로 분기 구조.

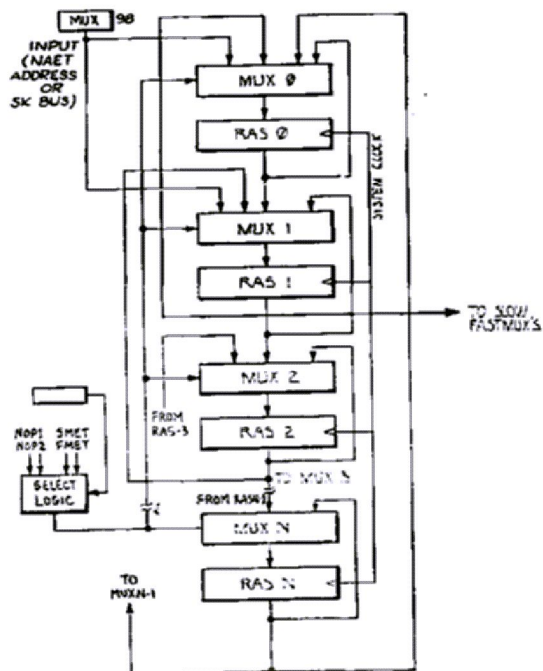
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면4



도면5

