

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成24年2月16日 (2012.2.16)

【公表番号】特表2011-508338(P2011-508338A)

【公表日】平成23年3月10日 (2011.3.10)

【年通号数】公開・登録公報2011-010

【出願番号】特願2010-540662(P2010-540662)

【国際特許分類】

G 0 6 T 15/00 (2011.01)

【 F I 】

G 0 6 T 15/00 1 0 0 A

【手続補正書】

【提出日】平成23年12月22日 (2011.12.22)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

状態依存処理を実行するためのコンピュータベースのシステムであって、

コマンドストリームにおけるコマンドを受け取り、前記コマンドストリームにおけるグローバルコンテキストイベントに応答するグローバル状態を管理するコマンドプロセッサと、

前記コマンドストリームにおける前記コマンドを受け取り、前記コマンドストリームにおけるブロックコンテキストイベントに応答するそれぞれのブロック状態を管理する複数の処理ブロックとを備え、

それぞれの処理ブロックの各々は前記グローバル状態および当該処理ブロックのブロック状態に基づいてデータストリームにおけるデータに対して処理を実行する、システム。

【請求項 2】

前記それぞれの処理ブロックに記憶された状態の数に対応する、各処理ブロックのためのカウンタを管理するとともに、前記処理ブロックのいずれかのための前記カウンタが閾値を超えた場合に前記コマンドストリームにおける前記コマンドを待機させるインタフェースブロックを更に備える、請求項 1 記載のシステム。

【請求項 3】

特定用途向け集積回路 (ASIC) における状態依存処理を実行するための方法であって、

コマンドストリームにおけるグローバルコンテキストイベントに応答する、前記 ASIC のグローバル状態を管理するステップと、

前記コマンドストリームにおけるブロックコンテキストイベントに応答する、複数の処理ブロックにおける各処理ブロックのブロック状態を個別に管理するステップと、

前記グローバル状態およびそれぞれの処理ブロックの前記ブロック状態に基づいて、前記複数の処理ブロックの各処理ブロックにおいてデータストリームにおけるデータに対する処理を実行するステップとを含む、方法。

【請求項 4】

前記コマンドストリームにおけるグローバルコンテキストイベントに応答する、前記 ASIC のグローバル状態を管理するステップは、

前記複数の処理ブロックにおける最後の処理ブロックからの空き信号を受け取った後に

のみ第 1 のグローバル状態を再割り当てするステップを含む、請求項 3 記載の方法。