

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第3区分
 【発行日】平成17年3月3日(2005.3.3)

【公開番号】特開2002-196890(P2002-196890A)
 【公開日】平成14年7月12日(2002.7.12)
 【出願番号】特願2001-378134(P2001-378134)
 【国際特許分類第7版】

G 0 6 F 3/06

【F I】

G 0 6 F 3/06 3 0 4 B

G 0 6 F 3/06 5 4 0

【手続補正書】

【提出日】平成16年4月1日(2004.4.1)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

高稼働率大容量記憶システムであって、

2つ又はそれより多い電源であって、各電源は、他のすべての電源が故障した際に前記高稼働率大容量記憶システムに独立して電力を供給する能力を有する、2つ又はそれより多い電源と、

多数の大容量記憶装置と、及び

それぞれが前記多数の大容量記憶装置を前記2つ又はそれより多い電源と外部通信媒体とに相互接続する2つ又はそれより多い冗長なI/Oコントローラカードであって、各I/Oコントローラカードが、前記多数の大容量記憶装置を独立して制御し、かつ前記多数の大容量記憶装置を前記2つ又はそれより多い電源と外部通信媒体とに独立して相互接続する能力を有し、各I/Oコントローラカードが、前記多数の大容量記憶装置と前記2つ又はそれより多い電源とに直接的に結合されている、2つ又はそれより多い冗長なI/Oコントローラカードとを含む、高稼働率大容量記憶システム。

【請求項2】

2つ又はそれより多い電源、多数の大容量記憶装置、及びそれぞれが前記多数の大容量記憶装置を前記2つ又はそれより多い電源と外部通信媒体とに相互接続する2つ又はそれより多い冗長なI/Oコントローラカードを有する高稼働率大容量記憶システムを作成するための方法であって、

各I/Oコントローラカードを前記多数の大容量記憶装置に直接的に結合するステップと、及び

各I/Oコントローラカードを前記2つ又はそれより多い電源に直接的に結合するステップとを含む、方法。

【請求項3】

各I/Oコントローラカード上のデータと信号と電源とのアダプタを、各大容量記憶装置の2つ又はそれより多い相補的なデータと信号と電源とのアダプタのうちの1つに結合することにより、各I/Oコントローラカードを前記多数の大容量記憶装置に直接的に結合するステップを更に含む、請求項2の方法。