



(12) 发明专利申请

(10) 申请公布号 CN 115292000 A

(43) 申请公布日 2022. 11. 04

(21) 申请号 202210877002.3

(22) 申请日 2022.07.25

(71) 申请人 天翼云科技有限公司  
地址 100007 北京市东城区青龙胡同甲1号、3号2幢2层205-32室

(72) 发明人 刘强 王夕波 王春林 阳春光  
李成 韩丁 湛松涛

(74) 专利代理机构 北京同达信恒知识产权代理有限公司 11291  
专利代理师 赵小霞

(51) Int. Cl.  
G06F 9/455 (2006.01)  
G06F 9/50 (2006.01)

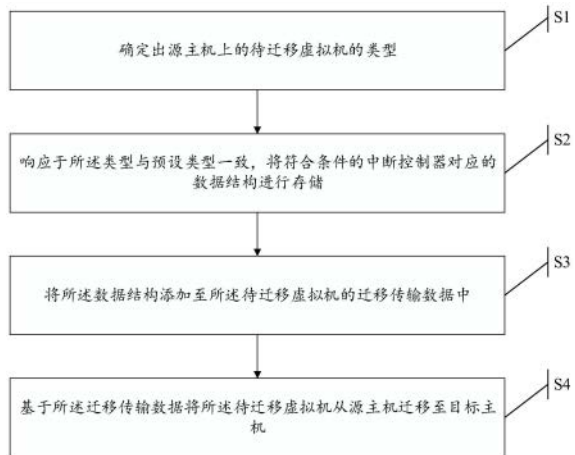
权利要求书2页 说明书7页 附图4页

(54) 发明名称

一种虚拟机动态迁移的方法、装置及电子设备

(57) 摘要

一种虚拟机动态迁移的方法、装置及电子设备,该方法包括:确定出源主机上的待迁移虚拟机的类型,响应于类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储,将数据结构添加至待迁移虚拟机的迁移传输数据中,基于迁移传输数据将待迁移虚拟机从源主机迁移至目标主机。通过上述的方法,将迁移传输数据从源主机迁移至目标主机,从而实现基于硬件透传虚拟机的迁移,将迁移传输数据传输至目标主机之后,能够使得虚拟机在目标主机上恢复运行。



1. 一种虚拟机动态迁移的方法,其特征在于,包括:  
确定出源主机上的待迁移虚拟机的类型;  
响应于所述类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储;  
将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;  
基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。
2. 如权利要求1所述的方法,其特征在于,响应于所述类型与预设类型一致,包括:  
将所述待迁虚拟机的类型与预设类型集中的各个预设类型进行匹配;  
当匹配出与所述类型一致的预设类型时,响应于所述类型与预设类型一致。
3. 如权利要求1所述的方法,其特征在于,将符合条件的中断控制器对应的数据结构进行存储,包括:  
提取出所述类型的中断控制器,以及提取出所述中断控制器中寄存器的寄存器类型和所述寄存器对应的数据;  
将所述寄存器类型与所述数据进行关联,生成数据结构,并将所述数据结构进行存储。
4. 如权利要求1所述的方法,其特征在于,基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机之后,包括:  
控制所述目标主机上的CPU启动并恢复所述类型的中断控制器的虚拟机;  
提取出所述类型的中断控制器中的预设寄存器,并读取所述预设寄存器;  
将所述寄存器数据输入预设寄存器中,实现寄存器数据的注入。
5. 一种虚拟机动态迁移的装置,其特征在于,所述装置包括:  
确定模块,用于确定出源主机上的待迁移虚拟机的类型;  
存储模块,用于响应于所述类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储;  
匹配模块,用于将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;  
迁移模块,用于基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。
6. 如权利要求5所述的装置,其特征在于,所述存储模块,具体用于将所述待迁虚拟机的类型与预设类型集中的各个预设类型进行匹配,当匹配出与所述类型一致的预设类型时,响应于所述类型与预设类型一致。
7. 如权利要求5所述的装置,其特征在于,所述存储模块,还用于提取出所述类型的中断控制器,以及提取出所述中断控制器中寄存器的寄存器类型和所述寄存器对应的数据,将所述寄存器类型与所述数据进行关联,生成数据结构,并将所述数据结构进行存储。
8. 如权利要求5所述的装置,其特征在于,所述迁移模块,具体用于控制所述目标主机上的CPU启动并恢复所述类型的中断控制器的虚拟机,提取出所述类型的中断控制器中的预设寄存器,并读取所述预设寄存器,将所述寄存器数据输入预设寄存器中,实现寄存器数据的注入。
9. 一种电子设备,其特征在于,包括:  
存储器,用于存放计算机程序;  
处理器,用于执行所述存储器上所存放的计算机程序时,实现权利要求1-4任一项所述

的方法步骤。

10. 一种计算机可读存储介质,其特征在于,所述计算机可读存储介质内存储有计算机程序,所述计算机程序被处理器执行时实现权利要求1-4任一项所述的方法步骤。

## 一种虚拟机动态迁移的方法、装置及电子设备

### 技术领域

[0001] 本申请涉及云计算虚拟化技术领域,尤其涉及一种虚拟机动态迁移的方法、装置及电子设备。

### 背景技术

[0002] 随着云计算虚拟化技术的发展,虚拟机的动态迁移是在确保虚拟机服务正常运行的同时,将一个虚拟机系统从一个物理主机移动到另一个物理主机的过程,该过程不会对用户造成明显的影响,从而使得管理员能够在不影响用户正常使用的情况下,对物理主机进行离线维修或升级。

[0003] 为了确保迁移过程中虚拟机服务可用,迁移过程仅占据非常短暂的停机时间,动态迁移实际上是将虚拟机的配置封装在一个文件中,然后通过高速网络,把虚拟机配置和内存运行状态从源主机迅速传送到目的主机上,从而达到源主机将控制权转移到目的主机,并使得虚拟机系统在目的主机上继续运行,进而实现虚拟机的动态迁移。

[0004] 目前,虚拟机的动态迁移是基于软件实现,缺乏硬件透传虚拟机的迁移技术。

### 发明内容

[0005] 本申请提供了一种虚拟机动态迁移的方法、装置及电子设备,基于硬件实现虚拟机的动态迁移。

[0006] 第一方面,本申请提供了一种虚拟机动态迁移的方法,所述方法包括:

[0007] 确定出源主机上的待迁移虚拟机的类型;

[0008] 响应于所述类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储;

[0009] 将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;

[0010] 基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。

[0011] 通过上述的方法,将源主机上的虚拟机的类型进行分类之后,通过将包含数据结构的迁移传输数据进行存储,从而能够实现将虚拟机从源主机迁移至目标主机,并且,也能够恢复目标主机的寄存器。

[0012] 在一种可能的设计中,响应于所述类型与预设类型一致,包括:

[0013] 将所述待迁虚拟机的类型与预设类型集中的各个预设类型进行匹配;

[0014] 当匹配出与所述类型一致的预设类型时,响应于所述类型与预设类型一致。

[0015] 通过上述的方法,将待迁移虚拟机的类型与虚拟机的各个预设类型进行匹配,当待迁移虚拟机匹配到与预设类型一致的虚拟机时,确定待迁移虚拟机符合预设类型的虚拟机,从而实现基于虚拟机的类型对虚拟机进行筛选。

[0016] 在一种可能的设计中,将符合条件的中断控制器对应的数据结构进行存储,包括:

[0017] 提取出所述类型的中断控制器,以及提取出所述中断控制器中寄存器的寄存器类型和所述寄存器对应的数据;

[0018] 将所述寄存器类型与所述数据进行关联,生成数据结构,并将所述数据结构进行存储。

[0019] 通过上述的方法,确定出该类型的中断控制器,并提取出中断控制器中的寄存器的类型以及数据,并将该类型以及数据进行关联,生成数据结构,并将该数据结构进行存储,确保了能够实现对虚拟机的恢复。

[0020] 在一种可能的设计中,基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机之后,包括:

[0021] 控制所述目标主机上的CPU启动并恢复所述类型的中断控制器的虚拟机;

[0022] 提取出所述类型的中断控制器中的预设寄存器,并读取所述预设寄存器;

[0023] 将所述寄存器数据输入预设寄存器中,实现寄存器数据的注入。

[0024] 通过上述的方法,服务器控制目标主机启动并恢复中断控制器对应的虚拟机,并将寄存器数据输入中断控制器中的寄存器中,实现终端程序的注入。

[0025] 第二方面,本申请提供了一种虚拟机动态迁移的装置,所述装置包括:

[0026] 确定模块,用于确定出源主机上的待迁移虚拟机的类型;

[0027] 存储模块,用于响应于所述类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储;

[0028] 匹配模块,用于将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;

[0029] 迁移模块,用于基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。

[0030] 在一种可能的设计中,所述存储模块,具体用于将所述待迁虚拟机的类型与预设类型集中的各个预设类型进行匹配,当匹配出与所述类型一致的预设类型时,响应于所述类型与预设类型一致。

[0031] 在一种可能的设计中,所述存储模块,还用于提取出所述类型的中断控制器,以及提取出所述中断控制器中寄存器的寄存器类型和所述寄存器对应的数据,将所述寄存器类型与所述数据进行关联,生成数据结构,并将所述数据结构进行存储。

[0032] 在一种可能的设计中,所述迁移模块,具体用于控制所述目标主机上的CPU启动并恢复所述类型的中断控制器的虚拟机,提取出所述类型的中断控制器中的预设寄存器,并读取所述预设寄存器,将所述寄存器数据输入预设寄存器中,实现寄存器数据的注入。

[0033] 第三方面,本申请提供了一种电子设备,包括:

[0034] 存储器,用于存放计算机程序;

[0035] 处理器,用于执行所述存储器上所存放的计算机程序时,实现上述的一种虚拟机动态迁移的方法步骤。

[0036] 第四方面,一种计算机可读存储介质,所述计算机可读存储介质内存储有计算机程序,所述计算机程序被处理器执行时实现上述的一种虚拟机动态迁移的方法步骤。

[0037] 上述第一方面至第四方面中的各个方面以及各个方面可能达到的技术效果请参照上述针对第一方面或第一方面中的各种可能方案可以达到的技术效果说明,这里不再重复赘述。

## 附图说明

- [0038] 图1为本申请提供了一种虚拟机动态迁移的方法步骤的流程图；  
[0039] 图2为本申请提供的物理lapic动态迁移源主机流程图；  
[0040] 图3为本申请提供的物理lapic动态迁移目标主机流程图；  
[0041] 图4为本申请提供了一种虚拟机动态迁移的装置的结构示意图；  
[0042] 图5为本申请提供了一种电子设备的结构示意图。

## 具体实施方式

[0043] 为了使本申请的目的、技术方案和优点更加清楚，下面将结合附图对本申请作进一步地详细描述。方法实施例中的具体操作方法也可以应用于装置实施例或系统实施例中。需要说明的是，在本申请的描述中“多个”理解为“至少两个”。“和/或”，描述关联对象的关联关系，表示可以存在三种关系，例如，A和/或B，可以表示：单独存在A，同时存在A和B，单独存在B这三种情况。A与B连接，可以表示：A与B直接连接和A与B通过C连接这两种情况。另外，在本申请的描述中，“第一”、“第二”等词汇，仅用于区分描述的目的，而不能理解为指示或暗示相对重要性，也不能理解为指示或暗示顺序。

[0044] 目前，为了实现虚拟机的动态迁移，采用的方式为基于软件以及apic模拟实现，在“lapic”透传的高性能虚拟机上，虚拟机直接使用物理lapic，由于物理lapic的状态在物理寄存器中，而基于软件以及lapic模拟是在软件的基础上实现的，因此，缺乏一种硬件透传虚拟机的动态迁移的方法。

[0045] 为了解决上述描述的问题，本申请实施例提供了一种虚拟机动态迁移的方法，用以基于硬件透传的虚拟机的动态迁移。其中，本申请实施例所述方法和装置基于同一技术构思，由于方法及装置所解决问题的原理相似，因此装置与方法的实施例可以相互参见，重复之处不再赘述。

[0046] 下面结合附图，对本申请实施例进行详细描述。

[0047] 参照图1，本申请提供了一种虚拟机动态迁移的方法，该方法可以实现基于硬件透传虚拟机的动态迁移，该方法的实现流程如下：

[0048] 步骤S1：确定出源主机上的待迁移虚拟机的类型。

[0049] 由于本申请实施例是为了实现基于硬件透传虚拟机动态迁移，因此，为了能够实现上述虚拟机的动态迁移，首先，需要确定出源主机上待迁移虚拟机的源主机的类型，待迁移主机的类型在本申请实施例中可以为能够增加“lapic”透传的虚拟机，本申请实施例中待迁移虚拟机为能够进行透传的虚拟机，需要补充的是，本申请文件中的lapic为中断控制器。

[0050] 步骤S2：响应于所述类型与预设类型一致，将符合条件的中断控制器对应的数据结构进行存储。

[0051] 上述已经确定出了待迁移虚拟机的类型，为了确保待迁移虚拟机为指定类型的虚拟机，需要将待迁移虚拟机的类型与预设类型集中的各个预设类型进行匹配，若该类型匹配出一致的预设类型，则代表该类型在预设类型中；若该类型未匹配出一致的预设类型，则代表该类型不在预设类型中。

[0052] 当该类型与预设类型一致时，将确定出该类型对应的中断控制器，每一个中断控

制器都存在一个寄存器,该寄存器用于读和/或写,再从该中断控制器中提取出寄存器的寄存器类型以及该寄存器对应的数据,该寄存器的类型可以为:TPR、APR、PPR、RRD、LDR、DFR、ICR、IRR、ISR、TMR、LVTT等,寄存器类型还可以为其他的类型,这里不做过多阐述。

[0053] 获得寄存器的类型以及该寄存器对应的数据之后,将该类型以及数据进行关联,生成数据结构,并将该数据结构进行存储,需要进行说明的是,可以在调用kvm\_vcpu\_ioctl以及KVM\_GET\_LAPIC时,将数据结构添加至前述调用程序中,以及在kvm\_apic\_get\_state函数中增加保存物理lapic数据结构的实现,主要实现为保存所有可读的物理lapic寄存器。

[0054] 步骤S3:将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;

[0055] 上述描述数据结构的存储,在虚拟机的迁移过程中,KVM与QEMU结合用于实现虚拟机的迁移,QEMU是一款开源的模拟器以及虚拟机监管器,QEMU可以作为用户态模拟器,利用动态代码翻译机制来执行不同于主机架构的代码,QEMU还可以作为虚拟机监管器,模拟全系统,利用其他VMM(Xen,KVM,etc)来使用硬件提供的虚拟化支持,创建接近于主机性能的虚拟机,每个虚拟机对应主机(host)中的一个QEMU进程,而虚拟机的vcpu对应QEMU进程的一个线程,该vcpu为虚拟机的cpu。

[0056] 将数据结构进行存储之后,将数据结构添加至待迁移虚拟机的迁移传输数据中,并在目的端调用kvm\_vcpu\_ioctl或者KVM\_SET\_LAPIC时增加保存的物理lapic的数据结构。

[0057] 基于上述的描述,将数据结构存储至迁移传输数据中,由于迁移传输数据保存在KVM中,因此,能够实现物理lapic状态的保存与恢复。

[0058] 步骤S4:基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。

[0059] 上述描述了将数据结构添加至待迁移虚拟机的迁移传输数据中,源主机向目标主机进行虚拟机的动态迁移时,服务器控制源主机将迁移传输数据迁移至目标主机,从而实现基于硬件透传虚拟机的动态迁移。

[0060] 目标主机在接收迁移传输数据之后,目标主机将起启动并恢复上述类型的中断控制器对应的虚拟机,也可以根据qemu xml配置启动新的透传lapic的虚机,并恢复物理lapic。

[0061] 为了在寄存器中实现寄存器数据的注入,目标主机将关闭host下对应cpu中断,并恢复物理lapic普通寄存器,再读取irr/isr寄存器,按中断号向寄存器中重新注入对应中断,最后,服务器将控制目标主机恢复虚机运行。

[0062] 具体的,物理lapic动态迁移源主机流程图如图2所示,在图2中,源主机中有QEMU以及KVM,QEMU为硬件虚拟化程序,调用函数kvm\_get\_apic调取kvm\_vcpu\_ioctl或者KVM\_GET\_LAPIC,由于源主机在迁移动态虚拟机时,guest存在于虚拟机上,host存在于主机上,在实现虚拟机的迁移的过程中,需要保证host中断关闭,指定cpu退出到host,再通过程序kvm\_vcpu\_ioctl\_get\_lapic获取lapic状态,包括物理lapic的所有可读寄存器,通过bm\_apic\_get\_state获取物理lapic状态,只保存非Reserved寄存器,再通过程序kvm\_apic\_get\_state保存获取到的lapic状态,包括物理lapic状态,再将已保存的lapic状态迁移到目标主机,从而实现虚拟机从源主机上的迁移。

[0063] 源主机将虚拟机发送至目标主机之后,物理lapic动态迁移目标主机流程图如图3所示,在图3中,目标主机的QEMU接收到源主机发送的lapic状态数据之后,程序kvm\_put\_apic\_state将读取保存的lapic状态信息,包括物理lapic,再基于程序kvm\_apic\_put以及

程序kvm\_vcpu\_ioctl或者KVM\_SET\_LAPIC在关闭host中断的情况下,读取lapic状态,包括物理lapic寄存器到kvm中,通过程序bm\_apic\_set\_state设置物理lapic状态,对部分可读写寄存器直接写入kvm中,由于中断请求寄存器以及中断处理寄存器为只读寄存器,因此,需要在中断请求寄存器以及中断处理寄存器中重新注入对应中断,上述已经描述了在寄存器中注入对应中断,当在寄存器中程序注入中断之后,返回QEMU,并完成后续迁移恢复流程,目标主机上的迁移恢复流程借宿之后,启动指定的cpu,最后通过程序kvm\_vcpu\_ioctl以及KVM\_RUN重新进入KVM中的guest,物理lapic恢复运行,从而实现虚拟机从源主机迁移至目标主机以及迁移的虚拟机在目标主机上恢复运行的目的。

[0064] 基于上述的方法,基于待迁移虚拟机的类型对数据结构进行存储,并将数据结构添加至迁移传输数据中,并通过将迁移传输数据从源主机发送至目标主机的方式,实现基于硬件透传虚拟机的动态迁移。

[0065] 基于同一发明构思,本申请实施例中还提供了一种虚拟机动态迁移的装置,该虚拟机动态迁移的装置用于实现了一种虚拟机动态迁移的方法的功能,参照图4,所述装置包括:

[0066] 确定模块401,用于确定出源主机上的待迁移虚拟机的类型;

[0067] 存储模块402,用于响应于所述类型与预设类型一致,将符合条件的中断控制器对应的数据结构进行存储;

[0068] 匹配模块403,用于将所述数据结构添加至所述待迁移虚拟机的迁移传输数据中;

[0069] 迁移模块404,用于基于所述迁移传输数据将所述待迁移虚拟机从源主机迁移至目标主机。

[0070] 在一种可能的设计中,所述存储模块402,具体用于将所述待迁虚拟机的类型与预设类型集中的各个预设类型进行匹配,当匹配出与所述类型一致的预设类型时,响应于所述类型与预设类型一致。

[0071] 在一种可能的设计中,所述存储模块402,还用于提取出所述类型的中断控制器,以及提取出所述中断控制器中寄存器的寄存器类型和所述寄存器对应的数据,将所述寄存器类型与所述数据进行关联,生成数据结构,并将所述数据结构进行存储。

[0072] 在一种可能的设计中,所述迁移模块404,具体用于控制所述目标主机上的CPU启动并恢复所述类型的中断控制器的虚拟机,提取出所述类型的中断控制器中的预设寄存器,并读取所述预设寄存器,将所述寄存器数据输入预设寄存器中,实现寄存器数据的注入。

[0073] 基于同一发明构思,本申请实施例中还提供了一种电子设备,所述电子设备可以实现前述一种虚拟机动态迁移的装置的功能,参考图5,所述电子设备包括:

[0074] 至少一个处理器501,以及与至少一个处理器501连接的存储器502,本申请实施例中不限定处理器501与存储器502之间的具体连接介质,图5中是以处理器501和存储器502之间通过总线500连接为例。总线500在图5中以粗线表示,其它部件之间的连接方式,仅是进行示意性说明,并不引以为限。总线500可以分为地址总线、数据总线、控制总线等,为便于表示,图5中仅用一条粗线表示,但并不表示仅有一根总线或一种类型的总线。或者,处理器501也可以称为控制器,对于名称不做限制。

[0075] 在本申请实施例中,存储器502存储有可被至少一个处理器501执行的指令,至少

一个处理器501通过执行存储器502存储的指令,可以执行前文论述的一种虚拟机动态迁移的方法。处理器501可以实现图4所示的装置中各个模块的功能。

[0076] 其中,处理器501是该装置的控制中心,可以利用各种接口和线路连接整个该控制设备的各个部分,通过运行或执行存储在存储器502内的指令以及调用存储在存储器502内的数据,该装置的各种功能和处理数据,从而对该装置进行整体监控。

[0077] 在一种可能的设计中,处理器501可包括一个或多个处理单元,处理器501可集成应用处理器和调制解调处理器,其中,应用处理器主要处理操作系统、用户界面和应用程序等,调制解调处理器主要处理无线通信。可以理解的是,上述调制解调处理器也可以不集成到处理器501中。在一些实施例中,处理器501和存储器502可以在同一芯片上实现,在一些实施例中,它们也可以在独立的芯片上分别实现。

[0078] 处理器501可以是通用处理器,例如中央处理器(CPU)、数字信号处理器、专用集成电路、现场可编程门阵列或者其他可编程逻辑器件、分立门或者晶体管逻辑器件、分立硬件组件,可以实现或者执行本申请实施例中公开的各方法、步骤及逻辑框图。通用处理器可以是微处理器或者任何常规的处理器等。结合本申请实施例所公开的一种虚拟机动态迁移的方法的步骤可以直接体现为硬件处理器执行完成,或者用处理器中的硬件及软件模块组合执行完成。

[0079] 存储器502作为一种非易失性计算机可读存储介质,可用于存储非易失性软件程序、非易失性计算机可执行程序以及模块。存储器502可以包括至少一种类型的存储介质,例如可以包括闪存、硬盘、多媒体卡、卡型存储器、随机访问存储器(Random Access Memory, RAM)、静态随机访问存储器(Static Random Access Memory, SRAM)、可编程只读存储器(Programmable Read Only Memory, PROM)、只读存储器(Read Only Memory, ROM)、带电可擦除可编程只读存储器(Electrically Erasable Programmable Read-Only Memory, EEPROM)、磁性存储器、磁盘、光盘等等。存储器502是能够用于携带或存储具有指令或数据结构形式的期望的程序代码并能够由计算机存取的任何其他介质,但不限于此。本申请实施例中的存储器502还可以是电路或者其它任意能够实现存储功能的装置,用于存储程序指令和/或数据。

[0080] 通过对处理器501进行设计编程,可以将前述实施例中介绍的一种虚拟机动态迁移的方法所对应的代码固化到芯片内,从而使芯片在运行时能够执行图1所示的实施例的一种虚拟机动态迁移的步骤。如何对处理器501进行设计编程为本领域技术人员所公知的技术,这里不再赘述。

[0081] 基于同一发明构思,本申请实施例还提供一种存储介质,该存储介质存储有计算机指令,当该计算机指令在计算机上运行时,使得计算机执行前文论述的一种虚拟机动态迁移的方法。

[0082] 在一些可能的实施方式中,本申请提供一种虚拟机动态迁移的方法的各个方面还可以实现为一种程序产品的形式,其包括程序代码,当程序产品在装置上运行时,程序代码用于使该控制设备执行本说明书上述描述的根据本申请各种示例性实施方式的一种虚拟机动态迁移的方法中的步骤。

[0083] 本领域内的技术人员应明白,本申请的实施例可提供为方法、系统、或计算机程序产品。因此,本申请可采用完全硬件实施例、完全软件实施例、或结合软件和硬件方面的实

施例的形式。而且,本申请可采用在一个或多个其中包含有计算机可用程序代码的计算机可用存储介质(包括但不限于磁盘存储器、CD-ROM、光学存储器等)上实施的计算机程序产品的形式。

[0084] 本申请是参照根据本申请的方法、设备(系统)、和计算机程序产品的流程图和/或方框图来描述的。应理解可由计算机程序指令实现流程图和/或方框图中的每一流程和/或方框、以及流程图和/或方框图中的流程和/或方框的结合。可提供这些计算机程序指令到通用计算机、专用计算机、嵌入式处理机或其他可编程数据处理设备的处理器以产生一个机器,使得通过计算机或其他可编程数据处理设备的处理器执行的指令产生用于实现在流程图一个流程或多个流程和/或方框图一个方框或多个方框中指定的功能的装置。

[0085] 这些计算机程序指令也可存储在能引导计算机或其他可编程数据处理设备以特定方式工作的计算机可读存储器中,使得存储在该计算机可读存储器中的指令产生包括指令装置的制造品,该指令装置实现在流程图一个流程或多个流程和/或方框图一个方框或多个方框中指定的功能。

[0086] 这些计算机程序指令也可装载到计算机或其他可编程数据处理设备上,使得在计算机或其他可编程设备上执行一系列操作步骤以产生计算机实现的处理,从而在计算机或其他可编程设备上执行的指令提供用于实现在流程图一个流程或多个流程和/或方框图一个方框或多个方框中指定的功能的步骤。

[0087] 显然,本领域的技术人员可以对本申请进行各种改动和变型而不脱离本申请的精神和范围。这样,倘若本申请的这些修改和变型属于本申请权利要求及其等同技术的范围之内,则本申请也意图包含这些改动和变型在内。

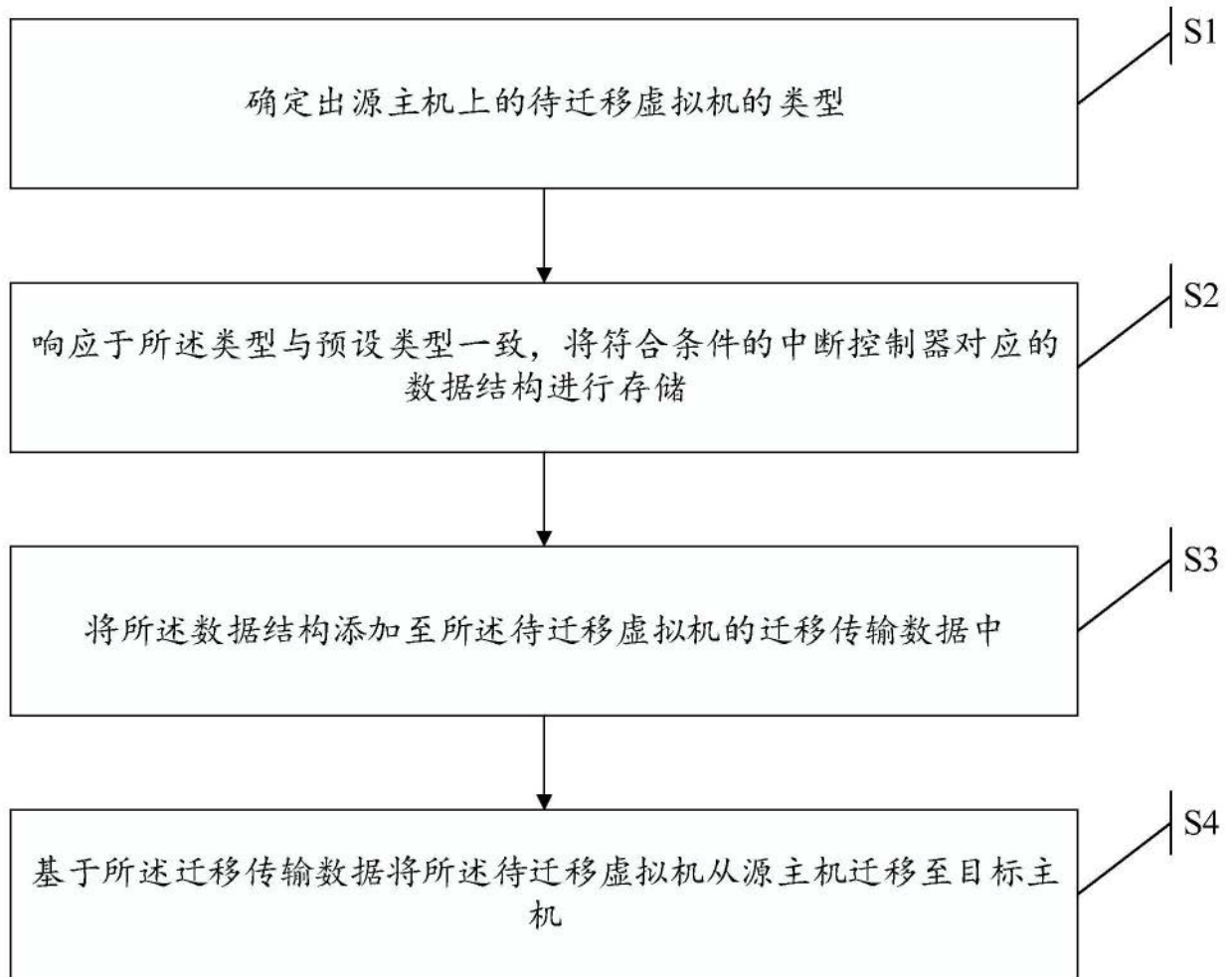


图1

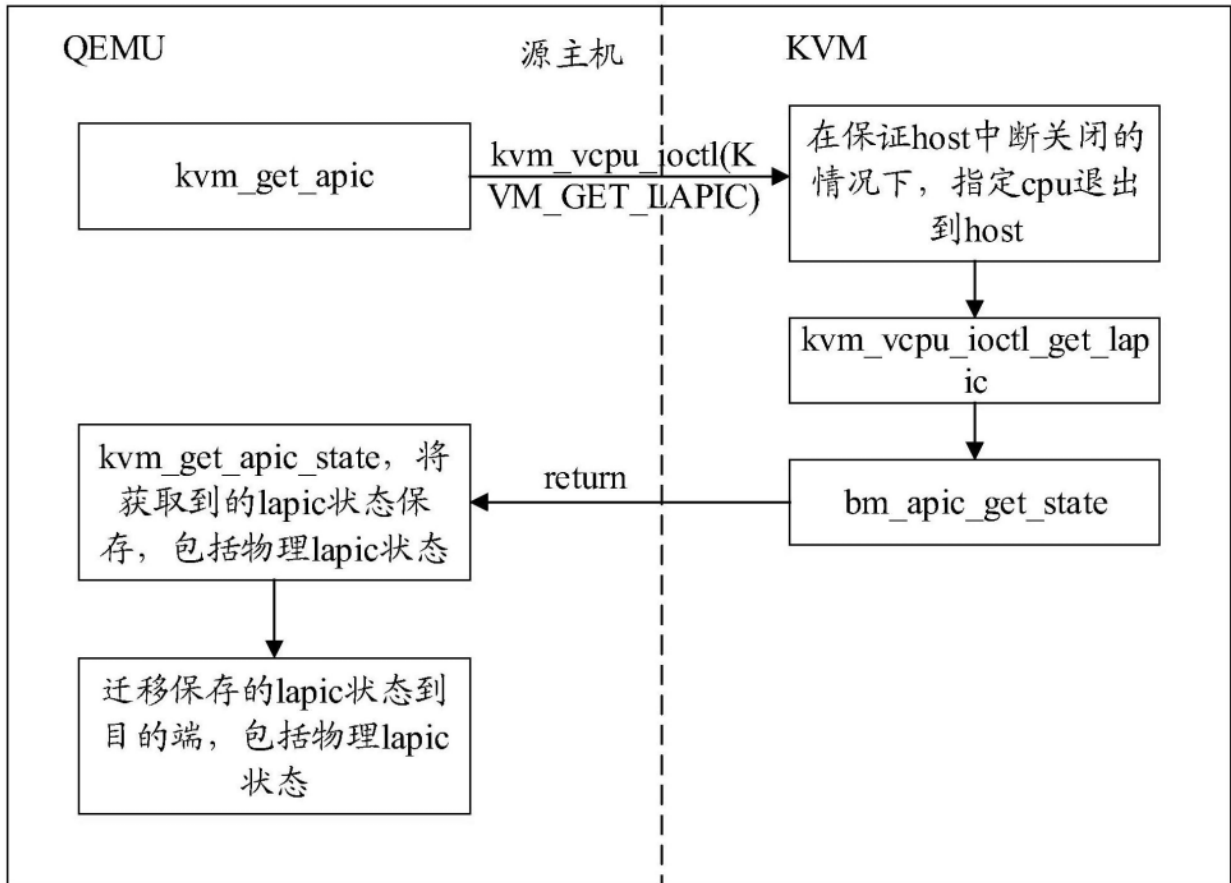


图2

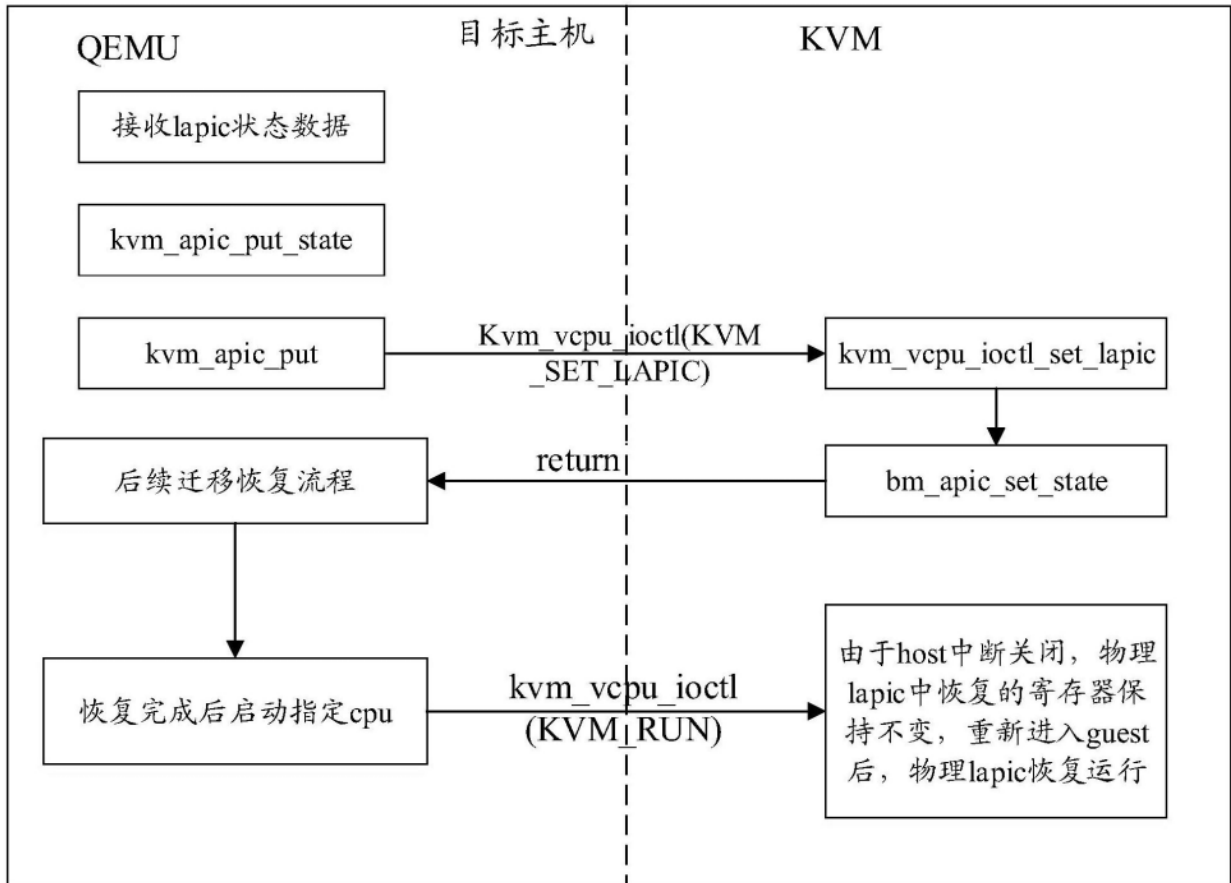


图3

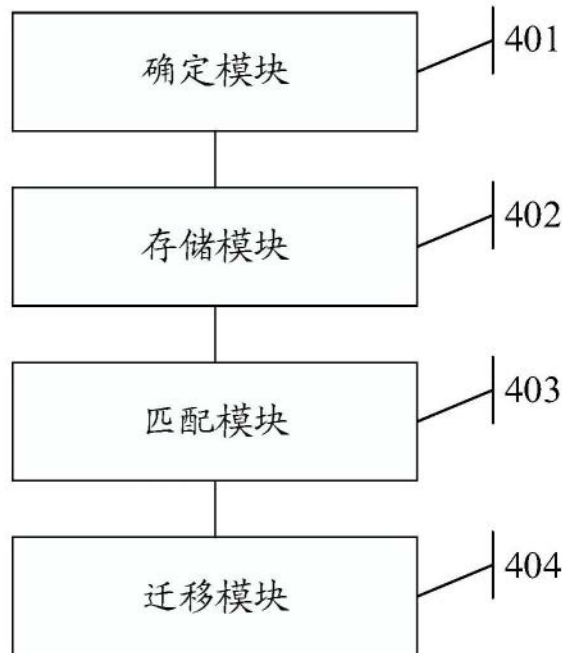


图4

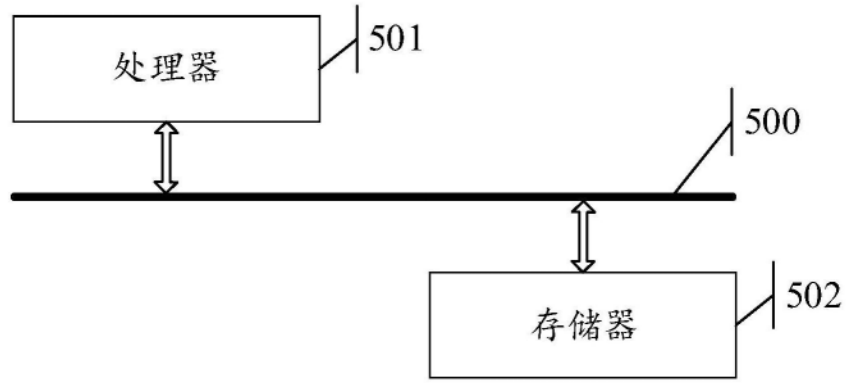


图5