

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
【部門区分】第 7 部門第 3 区分  
【発行日】令和 4 年 4 月 25 日(2022.4.25)

【国際公開番号】WO2020/008103  
【公表番号】特表 2021-530900(P2021-530900A)  
【公表日】令和 3 年 11 月 11 日(2021.11.11)  
【出願番号】特願 2021-500125(P2021-500125)  
【国際特許分類】

H 0 4 N 19/70(2014.01)

10

H 0 4 N 19/52(2014.01)

【F I】

H 0 4 N 19/70

H 0 4 N 19/52

【手続補正書】

【提出日】令和 4 年 4 月 15 日(2022.4.15)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

20

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

ピクチャを受信することと、

前記ピクチャを 1 つ以上のスライスにエンコードすることと、

前記 1 つ以上のスライスのうちの 1 つのスライスのスライスヘッダに、前記 1 つのスライスの第 1 のブロックを含むタイルのタイル位置を示すタイル識別子をエンコードすること、ここで該タイル識別子は、前記 1 つのスライスの 1 つ以上のタイルについての 1 つ以上のタイル位置を示す 1 つ以上のタイル識別子に含まれる、前記エンコードすることと、パラメータセットファイル内の 1 つ以上のタイル位置を示す前記 1 つ以上のタイル識別子についての 1 つ以上のタイル識別子値の 1 つ以上の割り当てをエンコードすることと、を含む方法。

30

【請求項 2】

前記 1 つ以上のタイルのうちの 1 つのタイルについてのブロックインデックスを前記スライスヘッダにエンコードすることをさらに含み、

前記ブロックインデックスは、前記 1 つのタイル内のブロックについてのブロック位置を示すシンタックス要素を含む、請求項 1 に記載の方法。

【請求項 3】

前記 1 つ以上のタイル識別子のうちの 1 つのタイル識別子は、前記スライスの既定のブロックを含むタイルを示す、請求項 1 に記載の方法。

40

【請求項 4】

前記 1 つ以上のタイルで 1 つ以上のコーディングユニット内の 1 つ以上の予測ユニットに対応付けられる 1 つ以上の動きベクトルを構築することをさらに含み、

前記 1 つ以上の動きベクトルは、前記 1 つ以上のタイル識別子によって示される前記 1 つ以上のタイルについての位置を定義する 1 つ以上のアンカー場所識別子から導出される 1 つ以上のアンカー場所で適用される、請求項 1 に記載の方法。

【請求項 5】

前記ピクチャに対応付けられるデコーディング順序制限ファイルを構築することをさらに含み、

50

前記デコーディング順序制限ファイルは、前記 1 つ以上のタイルがそのデコーダビリティに影響を及ぼすことなく並べ替えることが可能であるかどうかを示す並べ替え標示を含む、請求項 1 に記載の方法。

【請求項 6】

少なくとも 1 つのプロセッサと、 1 つ以上のプログラムのためのコンピュータプログラムコードを含む少なくとも 1 つのメモリと、を備える装置であって、  
前記コンピュータプログラムコードは、前記少なくとも 1 つのプロセッサに実行されると、前記装置に少なくとも、  
ピクチャを受信させ、  
前記ピクチャを 1 つ以上のスライスにエンコードさせ、  
前記 1 つ以上のスライスのうちの 1 つのスライスのスライスヘッダに、前記 1 つのスライスの第 1 のブロックを含むタイルのタイル位置を示すタイル識別子をエンコードさせ、  
前記 1 つ以上のスライスのうちの前記 1 つのスライスの前記スライスヘッダに、前記 1 つのスライス内の 1 つ以上のタイルについての 1 つ以上のタイル位置を示す 1 つ以上のタイル識別子の 1 つ以上の割り当てをエンコードさせ、  
パラメータセット内のタイル位置を示す前記 1 つ以上のタイル識別子についての 1 つ以上のタイル識別子値の 1 つ以上の割り当てをエンコードさせる  
ように構成されている、装置。

10

【請求項 7】

前記 1 つ以上のタイルのうちの 1 つのタイルについてのブロックインデックスを前記スライスヘッダにエンコードするように構成され、  
前記ブロックインデックスは、前記 1 つのタイル内のブロックについてのブロック位置を示すシンタックス要素を含む、  
請求項 6 に記載の装置。

20

【請求項 8】

前記 1 つ以上のタイル識別子のうちの 1 つのタイル識別子は、前記スライスの既定のブロックを含むタイルを示す、請求項 7 に記載の装置。

【請求項 9】

前記 1 つ以上のタイルで 1 つ以上のコーディングユニット内の 1 つ以上の予測ユニットに対応付けられる 1 つ以上の動きベクトルを構築するように構成され、  
前記 1 つ以上の動きベクトルは、前記 1 つ以上のタイル識別子によって示される前記 1 つ以上のタイルについての位置を定義する 1 つ以上のアンカー場所識別子から導出される 1 つ以上のアンカー場所で適用される、  
請求項 6 に記載の装置。

30

【請求項 10】

前記ピクチャに対応付けられるデコーディング順序制限ファイルを構築するように構成され、  
前記デコーディング順序制限ファイルは、前記 1 つ以上のタイルがそのデコーダビリティに影響を及ぼすことなく並べ替えることが可能であるかどうかを示す並べ替え標示を含む、  
請求項 6 に記載の装置。

40

【請求項 11】

1 つ以上のスライスを含むコード化されたピクチャを受信することと、  
前記 1 つ以上のスライスのうちの 1 つのスライスのスライスヘッダから、前記 1 つのスライスの第 1 のブロックを含むタイルのタイル位置を示すタイル識別子をデコードすることと、  
前記 1 つ以上のスライスのうちの前記 1 つのスライスの前記スライスヘッダから、前記 1 つのスライス内の 1 つ以上のタイルについての 1 つ以上のタイル位置を示す 1 つ以上のタイル識別子の 1 つ以上の割り当てをデコードすることと、  
前記スライス内の 1 つ以上のタイルについての 1 つ以上のタイル位置から始まる、デコー

50

ドされたピクチャに、前記スライスのスライスデータをデコードすることと、を含む方法。

【請求項 1 2】

前記スライスヘッダから、前記 1 つ以上のタイルのうちの 1 つのタイルについてのブロックインデックスをデコードすることをさらに含み、

前記ブロックインデックスは、前記 1 つのタイル内のブロックについてのブロック位置を示すシンタックス要素を含む、請求項 1 1 に記載の方法。

【請求項 1 3】

前記 1 つ以上のタイルで 1 つ以上のコーディングユニット内の 1 つ以上の予測ユニットに対応付けられる 1 つ以上の動きベクトルをデコードすることをさらに含み、

前記 1 つ以上の動きベクトルは、前記 1 つ以上のタイル識別子によって示される前記 1 つ以上のタイルについての位置を定義する 1 つ以上のアンカー場所識別子から導出される 1 つ以上のアンカー場所で適用される、請求項 1 1 に記載の方法。

【請求項 1 4】

パラメータセットから、前記 1 つ以上のタイル位置を示す前記 1 つ以上のタイル識別子についての 1 つ以上のタイル識別子値の 1 つ以上の割り当てをデコードすることをさらに含む、請求項 1 1 に記載の方法。

【請求項 1 5】

前記ピクチャに対応付けられるデコーディング順序制限ファイルに従って前記 1 つ以上のタイルをデコードすることをさらに含み、

前記デコーディング順序制限ファイルは、前記 1 つ以上のタイルがそのデコーダビリティに影響を及ぼすことなく並べ替えることが可能であるかどうかを示す並べ替え標示を含む、請求項 1 1 に記載の方法。

【請求項 1 6】

少なくとも 1 つのプロセッサと、 1 つ以上のプログラムのためのコンピュータプログラムコードを含む少なくとも 1 つのメモリと、を備える装置であって、

前記コンピュータプログラムコードは、前記少なくとも 1 つのプロセッサに実行されると、前記装置に少なくとも、

1 つ以上のスライスを含むコード化されたピクチャを受信させ、

前記 1 つ以上のスライスのうちの 1 つのスライスのスライスヘッダから、前記スライス内の 1 つ以上のタイルについての 1 つ以上のタイル位置を示す 1 つ以上のタイル識別子をデコードさせ、

前記スライス内の 1 つ以上のタイルについての 1 つ以上のタイル位置から始まる、デコードされたピクチャに、前記スライスのスライスデータをデコードさせるように構成されている、装置。

【請求項 1 7】

前記スライスヘッダから、前記 1 つ以上のタイルのうちの 1 つのタイルについてのブロックインデックスをデコードするように構成され、

前記ブロックインデックスは、前記 1 つのタイル内のブロックについてのブロック位置を示すシンタックス要素を含む、

請求項 1 6 に記載の装置。

【請求項 1 8】

前記 1 つ以上のタイルで 1 つ以上のコーディングユニット内の 1 つ以上の予測ユニットに対応付けられる 1 つ以上の動きベクトルをデコードするように構成され、

前記 1 つ以上の動きベクトルは、前記 1 つ以上のタイル識別子によって示される前記 1 つ以上のタイルについての位置を定義する 1 つ以上のアンカー場所識別子から導出される 1 つ以上のアンカー場所で適用される、

請求項 1 6 に記載の装置。

【請求項 1 9】

パラメータセットから、前記 1 つ以上のタイル位置を示す前記 1 つ以上のタイル識別子に

10

20

30

40

50

ついで、1つ以上のタイル識別子値の1つ以上の割り当てをデコードするように構成される、請求項16に記載の装置。

【請求項20】

前記ピクチャに対応付けられるデコーディング順序制限ファイルに従って前記1つ以上のタイルをデコードするように構成され、

前記デコーディング順序制限ファイルは、前記1つ以上のタイルがそのデコーダビリティに影響を及ぼすことなく並べ替えることが可能であるかどうかを示す並べ替え標示を含む、

請求項16に記載の装置。

【請求項21】

シンタックス要素の中で、スライスヘッド内の前記1つ以上のタイル識別子の長さを示すことを含む、請求項1に記載の方法。

【請求項22】

前記パラメータセット又はシーケンスパラメータセットが前記シンタックス要素を含む、請求書21に記載の方法。

【請求項23】

ビットストリーム内で若しくは前記ビットストリームと共に、前記1つ以上のタイル位置を示す前記1つ以上の識別子値の前記1つ以上の割り当てが、タイルのラスタスキャン順の既定の手法で割り当てられたこと、又は、前記ビットストリーム内で若しくは前記ビットストリームと共に明示的に示されたことを、示すことを含む、請求項1に記載の方法。

【請求項24】

前記ビットストリーム内で若しくは前記ビットストリームと共に、前記1つ以上のタイル位置を示す前記1つ以上の識別子値の前記1つ以上の割り当てを、タイルのラスタスキャン順で、タイル識別子値のリストとして示すことを含む、請求項23に記載の方法。

【請求項25】

前記パラメータセット又はシーケンスパラメータセットが、前記タイル識別子値のリストを含む、請求書24に記載の方法。

【請求項26】

前記パラメータセット内で、前記1つ以上のタイル位置を示す前記1つ以上の識別子値の前記1つ以上の割り当てを、タイルのラスタスキャン順で、タイル識別子値のリストとして示すことを含む、請求項1に記載の方法。

【請求項27】

シンタックス要素から、スライスヘッド内の前記1つ以上のタイル識別子の長さをデコードすることを含む、請求項11に記載の方法。

【請求項28】

前記パラメータセット又はシーケンスパラメータセットが前記シンタックス要素を含む、請求書27に記載の方法。

【請求項29】

ビットストリームから若しくは前記ビットストリームと共に、前記1つ以上のタイル位置を示す前記1つ以上の識別子値の前記1つ以上の割り当てが、タイルのラスタスキャン順の既定の手法で割り当てられたこと、又は、前記ビットストリーム内で若しくは前記ビットストリームと共に明示的に示されたことを、デコードすることを含む、請求項11に記載の方法。

【請求項30】

前記ビットストリームから若しくは前記ビットストリームと共に、前記1つ以上のタイル位置を示す前記1つ以上の識別子値の前記1つ以上の割り当てを、タイルのラスタスキャン順で、タイル識別子値のリストとしてデコードすることを含む、請求項29に記載の方法。

【請求項31】

前記パラメータセット又はシーケンスパラメータセットが、前記タイル識別子値のリスト

10

20

30

40

50

を含む、請求書 3 0 に記載の方法。

【請求項 3 2】

前記パラメータセットから、前記 1 つ以上のタイル位置を示す前記 1 つ以上の識別子値の前記 1 つ以上の割り当てを、タイルのラスタスキャン順で、タイル識別子値のリストとしてデコードすることを含む、請求項 1 1 に記載の方法。

10

20

30

40

50