

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成24年2月16日(2012.2.16)

【公開番号】特開2007-188473(P2007-188473A)

【公開日】平成19年7月26日(2007.7.26)

【年通号数】公開・登録公報2007-028

【出願番号】特願2006-270333(P2006-270333)

【国際特許分類】

G 05 B 13/02 (2006.01)

G 06 F 19/00 (2011.01)

G 05 B 11/32 (2006.01)

【F I】

G 05 B 13/02 C

G 06 F 19/00 1 1 0

G 05 B 11/32 A

【誤訳訂正書】

【提出日】平成23年12月22日(2011.12.22)

【誤訳訂正1】

【訂正対象書類名】特許請求の範囲

【訂正対象項目名】全文

【訂正方法】変更

【訂正の内容】

【特許請求の範囲】

【請求項1】

前記推定値を前記バッチプロセスを制御するためのプロセス制御ルーチンに提供するステップと、
前記バッチプロセスを制御するために、前記プロセス制御ルーチンを用いて、前記推定値に基づいて信号を発生するステップと、

前記バッチプロセスを制御するために、前記プロセス制御ルーチンを用いて、前記推定値に基づいて信号を発生するステップと、

前記バッチプロセスを制御するために、前記プロセス制御ルーチンを用いて、前記推定値に基づいて信号を発生するステップと、

前記バッチプロセスを制御するために、前記プロセス制御ルーチンを用いて、前記推定値に基づいて信号を発生するステップと、

を含む、バッチプロセスを制御する方法。

【請求項2】

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

請求項1に記載の方法。

【請求項3】

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

前記バッチプロセスを制御するために、前記バッチプロセスの追加の測定不可能なリアルタイム変数の一つ以上の追加の推定値を発生するステップと、

請求項 1 に記載の方法。

【請求項 4】

前記プロセス制御ルーチンは、多重入力 / 多重出力制御ルーチンを含む、
請求項 1 に記載の方法。

【請求項 5】

前記プロセス制御ルーチンは、モデル予測制御ルーチンを含む、
請求項 4 に記載の方法。

【請求項 6】

前記測定不可能なリアルタイム変数の推定値を発生するステップは、バッチプロセスの要素の成分変化速度の推定値を発生するステップを含む、

請求項 1 に記載の方法。

【請求項 7】

前記バッチプロセスを制御するために信号を発生するステップは、

前記バッチプロセスと関連した維持時間を制御するために信号を発生するステップ、

前記バッチプロセスと関連した変数の変化速度を制御するために信号を発生するステップ、または

前記バッチプロセスと関連したバッチサイクル時間を制御するために信号を発生するステップのうち少なくとも一つを含む、

請求項 1 に記載の方法。

【請求項 8】

前記バッチプロセスを制御するために信号を発生するステップは、他のプロセス制御ルーチンに用いるための設定点を発生するステップを含み、

前記設定点を追加のプロセス制御ルーチンに提供するステップをさらに含む、

請求項 1 に記載の方法。

【請求項 9】

前記第 1 原理モデルはプロセス障害入力を受信し、該プロセス障害入力は前記プロセス制御ルーチンに推定値と共に提供される、

請求項 1 に記載の方法。

【請求項 10】

コンピュータ可読媒体と、

バッチプロセスの少なくとも一つの測定不可能なリアルタイム変数に対応する、少なくとも一つの推定値を発生するように構成された第 1 原理モデルと、

前記少なくとも一つの推定値を前記第 1 原理モデルから受信し、前記少なくとも一つの推定値に基づいて前記バッチプロセスを制御するための制御信号を発生するように構成された、前記コンピュータ可読媒体に格納された第 1 の多重入力 / 多重出力制御ルーチンと、

前記第 1 原理モデルの出力と前記バッチプロセスからの測定値との比較に基づいて前記第 1 原理モデルの少なくとも 1 つの変数をアップデートするよう構成された、前記コンピュータ可読媒体に格納された第 2 の多重入力 / 多重出力制御ルーチンと、
を含む、バッチプロセスを制御するためのシステム。

【請求項 11】

前記第 1 の多重入力 / 多重出力制御ルーチンは、モデル予測制御ルーチンを含む、
請求項 10 に記載のシステム。

【請求項 12】

前記第 1 の多重入力 / 多重出力制御ルーチンは、前記バッチプロセスの少なくとも一つの測定された変数を受信するように通信可能に接続され、

前記第 1 の多重入力 / 多重出力制御ルーチンは、前記少なくとも一つの推定値および前記少なくとも一つの測定された変数に基づいて、前記バッチプロセスを制御するための制御信号を発生するように構成される、

請求項 10 に記載のシステム。

【請求項 1 3】

前記第1の多重入力／多重出力制御ルーチンにより発生した前記制御信号は、前記第1原理モデルの入力に通信可能に接続される、

請求項1 0に記載のシステム。

【請求項 1 4】

前記少なくとも一つの推定値を前記第1原理モデルから受信し、前記少なくとも一つの推定値に基づいて前記バッチプロセスを制御するための制御信号を発生するように構成され、前記コンピュータ可読媒体に格納された第3の多重入力／多重出力制御ルーチンをさらに含み、

前記第3の多重入力／多重出力制御ルーチンにより発生した制御信号は、前記第1原理モデルの入力に通信可能に接続される、

請求項1 0に記載のシステム。

【請求項 1 5】

前記第1原理モデルはプロセス障害入力を受信し、該プロセス障害入力は前記プロセス制御ルーチンに推定値と共に提供される、

請求項1 0に記載のシステム。

【請求項 1 6】

バッチプロセスと関連した測定値を、多重入力／多重出力制御ルーチンに入力として提供するステップと、

前記バッチプロセスの第1原理モデルにより発生する推定値を、入力として前記多重入力／多重出力制御ルーチンに提供するステップと、

前記多重入力／多重出力制御ルーチンにより発生した出力を用いて、前記第1原理モデルの変数をアップデートするステップと、

を含む、バッチプロセスのモデルをアップデートする方法。

【請求項 1 7】

前記多重入力／多重出力制御ルーチンは、モデル予測制御ルーチンを含む、

請求項1 6に記載の方法。

【請求項 1 8】

前記第1原理モデルはプロセス障害入力を受信し、該プロセス障害入力は前記プロセス制御ルーチンに推定値と共に提供される、

請求項1 6に記載の方法。

【誤訳訂正 2】

【訂正対象書類名】明細書

【訂正対象項目名】全文

【訂正方法】変更

【訂正の内容】

【発明の詳細な説明】

【発明の名称】バッチプロセスを制御するためのシステムおよび方法

【技術分野】

【0 0 0 1】

本発明は、一般のプロセス制御システムに関し、より詳しくは、バッチプロセスを制御および／またはモデリングするためのシステムに関する。

【背景技術】

【0 0 0 2】

一般に、化学、石油またはその他のプロセスに用いられる分散型またはスケーラブルプロセス制御システムのような、プロセス制御システムは、アナログバス、デジタルバス、またはアナログ／デジタル統合バスを介して、互いに通信可能に接続され、少なくとも一つのホストまたは操作者のワークステーションに通信可能に接続され、また一つ以上のフィールド装置に通信可能に接続された一つ以上のプロセス制御器を備える。フィールド装

置は、例えば、バルブ、バルブ位置調整器で、スイッチおよび送信器（例えば、温度、圧力および流量センサ等）であってもよく、バルブを開閉してプロセス変数を測定するような、プロセス中の機能を行う。プロセス制御器は、フィールド装置によりなされるプロセス測定値および／またはそのフィールド装置に伴うその他の情報を示す信号を受信し、この情報を用いて制御ルーチンを行うことにより、プロセスの動作を制御するために、バスを介してフィールド装置に伝送される制御信号を発生する。一般に、フィールド装置および制御器の情報は、操作者にプロセスの現在の状態の閲覧、プロセスの動作の変更など、該当のプロセスに対して所定の好ましい機能を行わせるように、操作者のワークステーションによって実行される一つ以上のアプリケーションに用いられ得る。

【0003】

従来のフィールド装置は、アナログバスまたはアナログラインを介してプロセス制御器に送信し、または受信するために、アナログ（例えば、4乃至20mA）信号を用いた。この4乃至20mAの信号が、フィールド装置により得られる測定値、またはフィールド装置の動作を制御するのに要求される、制御器により発生される制御信号を示すという点で、元から制限があった。しかし、この十年ほど、プロセス制御産業では、マイクロプロセッサおよびメモリを備えるスマートフィールド装置が広く普及してきた。このスマートフィールド装置は、プロセス中の1次機能を行うことに加えて、その装置に伴われるデータを保存し、制御器および／またはその他の装置とデジタル、またはデジタルとアナログとの統合フォーマットで通信し、自己較正、検証、診断のような2次動作を行う。異なる製造者により製造されたスマートフィールド装置を、同一のプロセス制御ネットワーク内において一緒に使用可能にするために、HART（登録商標）、PROFIBUS（登録商標）、WORLDVIP（登録商標）、DEVICE NET（登録商標）、およびCANプロトコルのような、多くの標準および公開スマート装置通信プロトコルが開発されてきた。また、FOUNDATION Fieldbus（以下、「フィールドバス」という）プロトコルとして知られている、Foundation Fieldbusにより公表されたデジタル、ツーワイヤバスプロトコル（all digital、two wire bus protocol）は、集中式制御器内において以前に行われた制御動作を行うために、異なるフィールド装置に設けられた機能ブロックを用いる。この場合、このフィールドバスフィールド装置は、一つ以上の機能ブロックを保存して実行することができ、各機能ブロックは、（同じ装置の内部または異なる装置の内部の）残りの機能ブロックからの入力および／または残りの機能ブロックへの出力を受信し、比例積分微分（proportional - integral - derivative；PID）の制御ルーチンを行うように、プロセス変数を測定し、または検出すること、装置を制御すること、または制御動作を行うことのよう、所定のプロセス制御動作を行う。一つのプロセス制御システム内のこれらの異なる機能ブロックは、（例えば、バスを介して）互いに通信し、一つ以上のプロセス制御ループ、プロセス全体にかけて拡散し分散する個別の動作を形成するように構成される。

【0004】

ともかく、一般に、プロセス制御器（またはフィールド装置）は、流量制御ループ、温度制御ループ、圧力制御ループのような、一プロセスに対して規定され、または一プロセス中に含まれた多数の異なるループ毎に、異なるアルゴリズム、サブルーチンまたは制御ルーチン（いずれも制御ルーチン）を実行するようにプログラムされている。一般に、このような制御ループのそれぞれは、アナログ入力（AI）機能ブロックのような一つ以上の入力ブロック、PIDまたはファジー理論制御機能ブロックのような单一出力制御ブロック、およびアナログ出力（AO）機能ブロックのような单一出力ブロックを含む。この制御ループは、バルブ位置などのような、单一制御入力を制御するのに用いられる单一出力を生成するので、典型的には单一入力／单一出力制御を行う。しかし、ある場合は、多数の、独立的に動作する、单一入力／单一出力制御ループの使用は、制御されるプロセス変数またはプロセス出力が、一つ以上の单一プロセス入力により影響を受けるため、実際に、各プロセス入力が多数のプロセス出力の状態に影響を及ぼすので、ほとんど效果がな

い。この例は、例えば、2つの入力ラインによりタンクを満たし、一つの出力ラインにより排出するが、各ラインを異なるバルブにより制御し、そのタンクの温度、圧力および生産量を好ましい数値やその付近になるように制御するプロセスにおいて、生じ得る。上述のように、タンクの生産量、温度、圧力の制御は、別のスループット制御ループ、別の温度制御ループ、および別の圧力制御ループを用いて行われてもよい。しかし、この場合、タンクの内部の温度を制御するために入力バルブの中の一つの設定値を変更する温度制御ループの動作は、タンク内部の圧力の増大を引き起こし、これは、例えば、圧力制御ループにより出力バルブを開放して減圧するようになる。このような機能は、その後、スループット制御ループが入力バルブ中の一つを閉じるので、温度に影響を及ぼし、温度制御ループが所定の他の措置を取るように誘発する。この例から明らかなように、单一入力／单一出力制御ループは、プロセス出力（この例では、スループット、温度および圧力）が所望しない定常状態条件に到達せずに、振動するように誘発してもよい。

【0005】

従来、この種の状況で、制御を行うために、モデル予測制御（MPC）または他の類型の拡張された制御が使われてきた。一般に、モデル予測制御は、多重入力／多重出力制御戦略として、多数のプロセス入力それぞれを変更することが、プロセス出力それぞれに及ぶ影響が測定された後、その測定された応答値を用いて、そのプロセスの代表的な線形モデルが生成される。このプロセスの線形モデルは、数学的にインバートされた後、プロセス入力に与えられた変化に基づいてプロセス出力を制御するために、プロセス制御器として用いられる。ある場合は、このプロセスモデルは、それぞれのプロセス入力毎にプロセス出力応答曲線を含み、この曲線は例えば、それぞれのプロセス入力に伝達する一連の疑似ランダムステップ変更に基づいて生成してもよい。この応答曲線は、公知の方法でプロセスをモデリングするのに用いられ得る。モデル予測制御は、当業界に知られているので、その詳細は、省略する。しかし、モデル予測制御は、1996、A I C h E Conference、Q i n 、S . J o e と T o m a s A . B a d g w e l l の「工業モデル予測制御技術概要（An Overview of Industrial Model Predictive Control Technology）」に大部分説明されている。また、本明細書に参照され組み込まれる特許公報である、米国特許第6,445,963号に、モデル予測制御ブロックをプロセス制御用のプロセス制御システムに統合する方法が開示されている。

【0006】

プロセスは、一般的に連続プロセス、半連続プロセス、およびバッチプロセスの3種に分類され得る。連続プロセスは、原材料または供給物質を連続的な速度で処理して、生産物の連続的なストリームを生産して出力する。この連続プロセスの例としては、石油精製プロセス、ビタミンC製造プロセスおよび所定の汎用化学製品を製造するプロセスが挙げられる。温度、圧力、流量のような、プロセス変数の数値は一般に連続プロセス中の任意の位置で、続けて同一に維持される。

【0007】

バッチプロセスは、限定された量の原材料または供給要素を一つのグループとして処理し、そして、これらの供給要素を一連のプロセスステップを通じて継続してプロセス段階の完了時に生産された生産物を製造させる。通常、このプロセスステップの動作の間には、バッチプロセスに新たな供給要素が導入されない。このバッチプロセスの例として、ビールの製造、一部医薬品の製造および多くの特殊化学製品の生産が挙げられる。温度、圧力、流量のようなプロセス変数の数値は、一般的に、一バッチプロセス中の一つ以上の位置で継続して変化する。

【0008】

半連続プロセスは、その内部にバッチプロセスを有する連続プロセスである。一般に、半連続プロセスは、連続的な原材料の供給を処理し、生産された生産物を連続的なストリームで製造するが、例えば、そのプロセスの何処かで限定されたある時間の間、限定されたある量の被処理物質を混合する一組のミキサを有する。

【0009】

バッチプロセス（および半連続プロセスのバッチプロセス部分）では、たびたび、プロセスの動作の間に適当なプロセス変数を測定することができず、またはプロセスを調節するのにその測定値を用いるだけの短時間内に適当なプロセス変数を測定することができない。例えば、製造プロセス間に容器中に製造されるペニシリンの濃度を測定するために、容器からサンプルが抽出された後、分析のために実験室に送られる。その実験室分析からの結果は、そのサンプルが取れた後から一定期間の間、用いることができず、さらにはそのバッチプロセスが完了するまで用いることができないかも知れない。よって、このような測定値は、そのプロセスの間に例えば、バッチの収率、バッチの完了速度を増大させるための調整用としては、たびたび有用ではない。また、このような測定値は、粗悪な品質のために、そのバッチを早期に終了することができるほどに充分に適時ではなく、収率等を増大させるためには、そのバッチプロセスが延長され得る。

【0010】

バッチプロセスを処理するための一つの代表的なアプローチとして、操作者は成功したバッチプロセスの間に発生するプロセス条件を記録することができる。その後、バッチプロセスの後、操作者が、その既知の成功したバッチプロセスのバッチプロセス条件に近いバッチプロセス条件を正確に維持するように試みることができる。このアプローチでは、バッチプロセス状態が既知の成功したバッチプロセスの条件に近く維持される場合は、最終のバッチプロセス状態が、その既知の成功したバッチプロセスの状態に近くなると仮定される。しかし、他の未測定の条件または正確に制御できない条件が、最終バッチプロセス状態に影響を及ぼすことがある。そのため、多数のバッチプロセス条件が正確に維持されても、そのバッチプロセスの最終結果は、既知の成功したバッチプロセスの結果と異なることもある。

【0011】

プロセスの反応速度を推測するために、数式または数式等（すなわち、変数モデル）を作成することもできるが、ここで、前記数式は測定されるプロセス条件の関数である。しかし、このような多くのプロセス条件を考慮した数式の作成は、たいていとても難しい。たびたび、その作成された数式が様々な仮定をして単純化されるので、ただその反応速度の大略的な近似値のみを提供することになる。よって、そのような数式に基づいたバッチプロセスの現在状態に関するいずれの推定値も、ただバッチプロセスの現在状態に関する大略的な近似値のみを提供することができる。また、装置条件およびバッチプロセスに関係したその他の条件が、継続して変わってもよい。よって、数式により算出される推定値は、継続して若干正確でないこともあります。

【発明の開示】**【0012】**

バッチプロセスをシミュレートするのに第1原理モデルを用いることができ、バッチプロセスを制御するため、この第1原理モデルを用いて、多重入力／多重出力制御ルーチンを構成してもよい。この第1原理モデルは、実際のバッチプロセスの動作の間に測定することができず、または測定されないバッチ変数の推定値を発生することができる。このような変数の例としては、バッチプロセスの構成要素（例えば、生成速度、細胞成長速度等）の変化速度であってもよい。この第1原理モデルおよびその構成された多重入力／多重出力制御ルーチンを用いて、バッチプロセスの制御を容易にすることができる。

【0013】

例えば、第1原理モデルおよび構成された多重入力／多重出力制御ルーチンを、バッチプロセスの制御をシミュレートするのに用いることができる。これは、実際のバッチプロセスを制御するための制御戦略を支援し、バッチプロセスと関連した異常状態を検出するための戦略を作成するのに役に立つ。また、第1原理モデルは、実際のバッチプロセスの制御間に用いることができる。例えば、実際のバッチプロセスの動作の間に測定できず、または測定されないバッチ変数の推定値を、バッチプロセスを制御し、完了時間を予測し、製品の収率を予測するのに用いることができる。

【発明を実施するための最良の形態】**【0014】**

図1を参照すると、プロセス制御システム10は、通信ネットワーク18を通じて、データヒストリアン14、および一つ以上のホストワークステーションまたはコンピュータ16（ディスプレイスクリーン17をそれぞれ有する、いずれの類型のパーソナルコンピュータ、ワークステーションであってもよい）に接続されたプロセス制御器12を備える。また、プロセス制御器12は、入力／出力（I/O）カード28および29を介して、フィールド装置20～27に接続されている。通信ネットワーク18は、例えば、イーサネット（登録商標）通信ネットワークまたはいずれの他の適当なまたは好みの通信ネットワークであってもよく、データヒストリアン14は、データを保存するための、いずれの好みの類型のメモリと、いずれの好みまたは既知のソフトウェア、ハードウェアまたはファームウェアを有する、いずれの類型のデータ収集ユニットであってもよい。制御器12は、例えばFisher-Rosemount Systems, Incで市販されDelta V™（登録商標）制御器であってもよく、例えば標準4-20mA装置および／またはFieldbusプロトコル、HARTプロトコルのようないずれのスマート通信プロトコルに関連する、いずれの好みのハードウェアおよびソフトウェアを用いて、フィールド装置20～27に通信可能に接続されている。

【0015】

フィールド装置20～27は、センサ、バルブ、送信器、位置調整器のような、いずれの類型の装置であってもよく、またI/Oカード28および29は、いずれの好みの通信または制御プロトコルに準拠するいずれの類型のI/O装置であってもよい。図1に示した実施の形態において、フィールド装置20～23は、アナログラインを介して、I/Oカード28と通信する標準4-20mA装置であるか、またはアナログとデジタルとの統合ラインを介して、I/Oカード28と通信するHART装置であり、またフィールド装置24～27は、フィールドバスプロトコル通信を用いて、デジタルバスを介して、I/Oカード29と通信する、フィールドバスフィールド装置のような、スマート装置である。一般に、このフィールドバスプロトコルは、フィールド装置を相互接続する2-ワイヤループまたはバスに、標準化された物理的インターフェースを提供する、オール-デジタル、シリアル、ツー-ウェイ通信プロトコルである。実際、このフィールドバスプロトコルは、プロセス中のフィールド装置にローカルエリアネットワークを提供することにより、これらのフィールド装置が一プロセス設備に散在された位置において、（そのフィールドバスプロトコルに従って規定される機能ブロックを用いて）、プロセス制御機能を行い、これらのプロセス制御機能の遂行前後に互いに通信して全般的な制御戦略を実現するようになる。勿論、このフィールド装置20～27は、将来開発されるいずれの標準またはプロトコルを含む、いずれの他の好みの標準またはプロトコルに準拠させることができる。

【0016】

制御器12は、制御器12内の又はそれと関連する、コンピュータで読み取可能なメモリ12bに保存され、コントロールループを含む一つ以上の制御ルーチンを実施及び遂行し、好みの方法によりプロセスを制御するために、装置20～27、ホストコンピュータ16およびデータヒストリアン14と、通信するプロセッサ12aとを備える。なお、本明細書で説明する任意の制御ルーチンまたは構成要素は、所望に応じて、その一部が、互いに異なる制御器または一つ以上のフィールド装置24～27のような他の装置において、プロセッサにより行わせることもできる。これと同様に、本明細書で説明する、プロセス制御システム10内において行われる、制御ルーチンまたは構成要素は、ソフトウェア、ファームウェア、ハードウェア等を含む、いずれの形態を取ることもできる。プロセス制御構成要素は、例えば、コンピュータで読み取可能な如何なる媒体上に保存されるルーチン、ブロックまたはモジュールを含む、プロセス制御システムのある一部または部分であってもよい。制御ルーチンは、サブルーチン、（コードのラインのような）サブルーチンの一部のような、モジュールまたはいずれの制御プロシージャーの一部であってもよく、

ラダーロジック、シーケンシャル機能チャート、機能ブロックダイヤグラム、またはある他のソフトウェアプログラミング言語または設計パラダイムのような、好ましいソフトウェアフォーマットで行われてもよい。これと同様に、制御ルーチンは、例えば、一つ以上のEEPROM、EEPROM、特定用途集積回路（ASICs）、または他のハードウェアまたはファームウェア構成要素でハードコードされてもよい。また、制御ルーチンは、グラフィック設計ツール、または他の類型のソフトウェア／ハードウェア／ファームウェアプログラミングまたは設計ツールを含む、設計ツールを用いて設計されてもよい。その結果、制御器12は、制御戦略または制御ルーチンがある好ましい方法で行うように構成されてもよいことが理解されよう。

【0017】

—実施の形態において、制御器12は、全体制御ルーチンの一部（例えば、サブルーチン）である機能ブロックとして主に称されるものを用いて制御戦略を行い、他の機能ブロック（と通信呼出リンクを通じて）結合して動作し、プロセス制御システム10内でプロセス制御ループを行う。機能ブロックは一般に、主に送信器、センサまたはその他のプロセス変数測定装置と結合されるような入力機能、PID、ファジーロジック等、制御を行う制御ルーチンと結合されるような制御機能、またはバルブのような一部装置の動作を制御して、プロセス制御システム10内においてある物理的機能を行う出力機能のうちの一つを行う。勿論、ハイブリッドおよびその他の類型の機能ブロックも存在する。機能ブロックは、一般に標準4-20mA装置およびHART装置のようなある類型のスマートフィールド装置に使われ、またはそれと結合される場合に制御器12に保存されて実行され、またはフィールド装置自体に保存されてフィールド装置により実行され得るが、これは、フィールドバス装置の場合によくある。本明細書では、制御システムの説明を機能ブロック制御戦略を用いてしているが、制御戦略または制御ループまたはモジュールも、ラダーロジック、シーケンシャル機能チャートなどのような他の従来技術を用い、または他の好ましいプログラミング言語またはパラダイムを用いて行われまたは設計されてもよい。

【0018】

制御器12の一つ以上は、多数の他の独立的に実行される制御モジュール32を用いて制御戦略を行う制御器アプリケーション30を保存して実行することもできる。制御器モジュール32は、プロセス制御システム10内においてプロセス制御ループを行うために、他の機能ブロック（と通信呼出リンクを通じて）結合して動作する機能ブロックを含む。しかし、制御モジュール32は、例えば、シーケンシャル機能ブロック、ラダーロジックなどのような、ある好ましい制御プログラミング方式を用いて設計されてもよい。

【0019】

図1の拡大ブロック34で示すように、制御器12は、ルーチン36および38で表示された多数の単一ループ制御ルーチンを備えることができ、所望に応じて、制御ループ40で表示された一つ以上の拡張制御ループを行うこともできる。これらの各ループは、制御モジュールであってもよい。単一ループ制御ルーチン36および38は、バルブのようなプロセス制御装置、温度および圧力送信器のような測定装置、またはプロセス制御システム10内における他の装置と関連可能な適当なアナログ入力（AI）およびアナログ出力（AO）機能ブロックにそれぞれ接続された单一入力／单一出力ファジーロジック制御ブロックおよび单一入力／单一出力PID制御ブロックを用いて、単一ループ制御を行うものと図示されている。この拡張制御システム42の入力と出力は、他の類型の入力を受信し他の類型の出力を提供するために、他の望ましい機能ブロックまたは制御構成要素に接続されてもよいが、この拡張制御ループ40は、多数のAI機能ブロックに通信可能に接続された入力と、多数のAO機能ブロックに通信可能に接続された出力とを有する拡張制御システム42を備えるものと図示されている。この拡張制御システム42は、本明細書でさらに詳述した非線形入力／出力特性を示す制御プロセスに適合しており、一般に、（2以上のプロセス入力に制御信号を提供することにより、2以上のプロセス出力を制御するのに一般に用いられる）ある類型の多重入力／多重出力制御ルーチン、およびプロセスの非線形特性を正確にモデリングするように開発された一つ以上の非線形または改善し

たプロセスモデルを含むこともできる。よって、本明細書で、この拡張制御システム42がモデル予測制御（MPC）ブロックを用いるものと説明するが、他の実施形態として、この拡張制御システム42は、ニューラルネットワーク制御ブロック、多重変数ファジィロジック制御ブロック、リアルタイム最適化ツールブロックのような、他の多重入力／多重出力ブロックを含み、または用いることができる。

【0020】

図1に示した機能ブロックは、一つ以上の相互接続された機能ブロックとして実現され得る改善された制御システム42を含む、制御器12により実行され得ることが理解されよう。例えば、機能ブロックは、制御器アプリケーション30により実行され得る。付加的にまたは選択的に、機能ブロックは、ワークステーション16中の一つまたはさらにはフィールド装置24～27中の一つのような、ある他のプロセッシング装置に搭載され実行されてもよい。

【0021】

一つ以上のワークステーション16は、プロセス制御モジュール30を生成または変更し、これらの制御モジュールをネットワーク18を通じて、制御器12中の一つおよび／またはフィールド装置24～27中の一つのようなフィールド装置にダウンロードするのに用いられる構成アプリケーション50を保存して実行することもできる。また、ワークステーション16は、ネットワーク18を通じて、制御器12からデータを受信し、この情報を予め定められたユーザインターフェース54、または、一般に、構成アプリケーション50を用いて生成される画面を用いてディスプレイメカニズムを経由して表示する表示アプリケーション52を保存して実行することもできる。ある場合は、この表示アプリケーション52は、設定点変更のような入力を使用者から受信し、これらの入力を一つ以上のワークステーション16および／または制御器12の内部の制御器アプリケーション30に提供する。

【0022】

プロセスプラント10の構成は、ネットワーク18に連結された構成データベース60に保存されてもよい。この構成データベース60は、プロセス制御システムの現在構成と、それと関連したデータを保存する構成データベースアプリケーション62を行うことができる。付加的に、または選択的に、この構成データベースアプリケーション62は一つ以上のワークステーション16上において実行されてもよい。

【0023】

また、一つ以上のワークステーション16は、訓練、テストおよび／またはシミュレーションアプリケーション70のような、他のアプリケーションを保存して実行することができる。これらのアプリケーションは、一般に制御器12、およびプロセス制御システムの動作およびセットアップに関連した構成アプリケーション60と相互作用してそれからデータを受信する。ワークステーション16内のプロセス制御モジュール32、制御器12、および／またはフィールド装置24～27の中の一つ以上は、制御器アプリケーション30に用いられる制御モジュール32および表示アプリケーション52に用いられるユーザインターフェース54をテスト可能にするために、予め定められたまたは操作者が提供した数値が、シミュレーションソフトウェア70にさらに提供される、シミュレーションモードまたは状態に設定されてもよい。ある場合は、シミュレーションアプリケーション70は、制御器12において付加的にまたは選択的に行われてもよい。

【0024】

構成アプリケーション50は、改善された制御システム42を生成、ダウンロードおよび／または行うのに用いられ得る。改善された制御システムを生成、ダウンロードおよび／または行う技術は、本譲受人に譲渡され、本出願で参照され組み入れられる、米国特許第6,445,963号に開示されている。しかし、米国特許第6,445,963号に開示されたシステムとは異なり、構成アプリケーション50は、次に詳述するように、バッチプロセスのモデルと結合して動作可能に、使用者がその改善された制御システム42を構成するようにしてもよい。構成アプリケーション50は、ワークステーション16内

のメモリに保存され、ワークステーション 16 内のプロセッサにより実行され得るが、所望に応じて、このルーチン（またはそのある一部）は、付加的にまたは選択的にプロセス制御システム 10 内の他の装置に保存されて実行されてもよい。当業者であれば、米国特許第 6,445,963 号に開示された技術を必ずしも用いる必要はなく、他の適当な技術を用いることもできることを理解するであろう。

【0025】

上述のように、この改善された制御システム 42 は MPC ブロックを含むことができる。図 2 は、バッチプロセスの第 1 原理モデル 108 と通信可能に結合された MPC ブロック 104 のブロック図である。後述のように、この第 1 原理モデル 108 は、バッチプロセスを制御するために、MPC ブロック 104 を用いるのに先立って、MPC ブロック 104 を構成するために用いられる。付加的にまたは選択的に、第 1 原理モデル 108 は、バッチプロセスを制御するために、MPC ブロック 104 と結合して用いられる。図 2 の MPC ブロック 104 および第 1 原理モデル 108 は、例えば、シミュレーションアプリケーション 70 および / または制御器アプリケーション 30 により実行され得る。

【0026】

MPC ブロック 104 は、3 つの入力 IN₁ ~ IN₃ および 3 つの出力 OUT₁ ~ OUT₃ を有する 3 × 3 の制御ブロックであるが、第 1 原理モデル 108 は、入力 X₁ ~ X₅ および出力 Y₁ ~ Y₆ を有するバッチプロセスの部分に対応する。勿論、MPC ブロック 104 および第 1 原理モデル 108 は、他の多数の入力および出力を含むこともできる。MPC ブロック 104 は、一般に例えば、出力と同一の個数の入力を有する、四角形ブロックであってもよく、この構成は、必須ではなく、MPC ブロック 104 は、異なる個数の入力と出力を有してもよい。図 2 に示すように、モデル出力 Y₁ ~ Y₃ は、MPC ブロック入力 IN₁ ~ IN₃ にそれぞれ通信可能に結合され、MPC ブロック出力 OUT₁ ~ OUT₃ は、モデル入力 X₁ ~ X₃ にそれぞれ通信可能に結合されている。勿論、ある第 1 原理モデルの入力と出力も（図 2 にプロセス入力および出力に接続された点線で示すように）プロセス制御システム 10 に関連する他の制御ルーチン、モデルおよび / またはシミュレーション内の他の制御ループまたは他の構成要素に接続されてもよい。選択的に、MPC ブロック 104 および（プロセス入力 X₁ ~ X₃ に接続された点線で示すように）モデル 108 に制御入力を提供可能な、残りのブロックはある類型のスイッチを通じて接続され得るが、これらのスイッチは、図 2 においてボックス 110 で表示されている。スイッチ 110 は、ハードウェアまたはソフトウェアスイッチであってもよく、所望に応じて、他の制御入信号がフィールドバス機能ブロックのような機能ブロックにおける異なる入力に伝達されることにより提供され得て、MPC ブロック 104 からの制御信号と、PID 機能ブロックのような他の機能ブロックからの制御信号との間に、その 2 つの信号を受信する機能ブロックのモードに基づいて、選択可能である。

【0027】

当業者に周知のように、図 2 において、MPC ブロック 104 の出力が接続されるモデル入力 X₁ ~ X₃ は、例えば、既存の制御戦略内に定義された制御ループへの入力、バルブまたはバッチプロセスと関連する他の装置への入力などを含む、いずれの好ましいバッチプロセス入力にも対応することができる。これと同様に、MPC ブロック 104 の入力に接続される一つ以上のモデル出力 Y₁ ~ Y₃ は、例えば、バルブまたは他のセンサの出力、AO または AI 機能ブロックの出力、または他の制御構成要素またはルーチンの出力などを含む、いずれの好ましいバッチプロセス出力にも対応することができる。また、0 個、1 個、それ以上のモデル出力 Y₁ ~ Y₃ がバッチプロセスに関連する、測定不可能なリアルタイム変数に対応することができる。測定不可能なリアルタイム変数とは、測定値を用いて現在のバッチプロセスを制御することができる時間フレーム内では、事実上、その測定値が得られないバッチプロセス変数を称する。リアルタイム変数は、決定するのに数分または数時間が必要となるバッチプロセス変数の測定値を含まない。例えば、結果を決定するのに数分乃至数時間を必要とする実験室テストは、リアルタイム変数ではない。また、リアルタイム変数は、現在のバッチを制御するのに用いられた以前のバッチからのバッチ

プロセス変数の測定値を含めていない。また、測定不可能なリアルタイム変数は、ある時点においてリアルタイムで測定されたバッチプロセス変数を含まないが、不良または故障したセンサにより推定されているバッチプロセス変数は含める。測定不可能なリアルタイム変数の例としては、成分の濃度、成分濃度の変化速度等が挙げられる。一般に、バッチプロセスの間、このような変数の測定はサンプルを採取した後、そのサンプルに対して実験室分析を行うことを伴う。実験室分析は、数分乃至数時間必要となることもある。

【0028】

第1原理モデル108は、物理法則に基づいた一つ以上の数式を用いて、測定不可能なリアルタイム変数に対応するモデル出力を発生することができる。例えば、一バッチプロセスでの化学反応は、質量保存、エネルギー保存のような原理に充実な一つ以上の数式にモデリングされ得る。

【0029】

例示的なMPCブロック104は、データ収集ユニット110、信号発生器112、汎用制御ロジック114、および制御変数116と制御予測プロセスモデル118を保存するための記憶領域を備える。汎用ロジック114は、例えば、特定の場合に制御を行うように動作可能な係数または他の制御変数を要求する汎用MPCルーチンを含めてもよい。また、ある場合、この汎用ロジック114は、MPCブロック104により制御されるプロセスに対応するプロセスモデルを必要とすることもあり得る。訓練期間に、MPCブロック104は、制御予測プロセスモデル118を生成するのに用いるためのデータを収集することができる。例えば、操作者からそのような指示を受けたとき（または、ある他の好ましい時間において）、MPCブロック104の信号発生器112は、それぞれのモデル入力 $X_1 \sim X_3$ に励起波形を提供するように、その出力OUT₁～OUT₃において一連の波形を発生することができる。所望に応じて、これらの波形はMPCブロック104の外部にあるハードウェアおよび／またはソフトウェアにより（例えば、ワークステーション16、制御器12、または他の装置から）信号発生器112に提供され得る。また、付加的にまたは選択的に、波形は、信号発生器112により生成されてもよい。これらの波形は、第1原理モデル108が、バッチプロセスの正常動作の間に予想される異なる入力範囲にかけて動作するように設計され得る。MPC制御ルーチンに対する制御予測プロセスモデル118を作成するために、信号発生器112は、それぞれのモデル入力 $X_1 \sim X_3$ に一連の異なるパルスセットを伝達することができ、ここで、各パルスセット内のパルスは、同一の振幅を有するが、疑似ランダムの長さを有し、そして、その異なるパルスセット内のパルスは、異なる振幅を有する。このような一連のパルスセットは、生成された後、異なるモデル入力 $X_1 \sim X_3$ のそれに順次に一つずつ伝達することができる。この時間の間、MPCブロック104内のデータ収集ユニット110は、信号発生器112により発生したそれぞれの波形に係るモデル出力Y₁～Y₃の応答を示す収集データを収集し又は収集を調整し、そして発生する励起波形に係るデータを収集し又は収集を調整することができる。このデータは、MPCブロック104に保存されてもよい。付加的にまたは選択的に、このデータは、保存のためにデータヒストリアン14および／またはワークステーション16に自動で伝送され、ワークステーションにおいて、このデータはディスプレー17上に表示され得る。

【0030】

勿論、信号発生器112により発生した励起波形は、任意の改善された制御ルーチン用の生成制御ロジック変数に有用なプロセスモデルを生成するように開発された、ある好ましい波形であり得る。この例で、信号発生器112は、モデル予測制御器用の制御予測プロセスモデルを作成するのに有用なものと知られているある波形セットを発生し、これらの波形は現在知られているか、またはこの目的ために将来作成される、ある形態を有することができる。モデル予測制御用の制御予測プロセスモデルを作成するために、データを収集する目的にプロセスを励起するのに用いられる波形は、当業者に広く知られているので、本明細書では、これらの波形を詳述しない。これと同様に、拡張制御（これはモデリングを含む）ユニットに対してプロセスモデルを作成するのに用いるために、いずれの他

のまたは好ましい類型の波形も、ニューラルネットワーク、多重変数ファジーロジックのような他の制御技術を活用し、信号発生器 112 により発生され得る。

【0031】

なお、信号発生器 112 は、ある好ましい形態を取ることもでき、例えば、ハードウェア、ソフトウェアまたはその組み合わせで行われる。ソフトウェアで行われる場合、信号発生器 112 は、好ましい波形を発生するのに用いられるアルゴリズムを保存し、または、発生すべき波形のデジタル表示を保存し、またはいずれの他のルーチンまたは保存されたデータを用いて、そのような波形を生成することができる。ハードウェアで行われる場合、信号発生器 112 は、例えば、オシレーターまたは方形波発生器の形態を取ることができる。所望に応じて、操作者は、第1原理モデル 108 に対応するプロセスの近似応答時間、プロセス入力に伝達されるべき波形振幅のステップサイズのような、波形を設計するのに要求される所定の変数を入力するように要請されることもある。操作者は、MPC ブロック 104 が、初めて生成されるとき、または操作者が MPC ブロック 104 に第1原理モデル 108 をアップセットまたは励起してプロセスデータを収集し始めるように指示するとき、この情報をプロンプトされ得る。一実施の形態において、データ収集ユニット 110 は、完全かつ正確なプロセスモデルが作成されることを保障するために、操作者により入力された応答時間の 3 または 5 倍の応答時間の間、それぞれの励起波形に応答してデータを収集する（または、そうでなければ、データの収集を保障する）。しかし、他の時間量間にもデータが収集され得る。データ収集ユニット 110 は、例えば、第1原理モデル 108 またはデータヒストリアンから直接データを収集することができる。

【0032】

とにかく、MPC 制御ブロック 104 は、信号発生器 112 が、全ての必要な励起波形をそれぞれのモデル入力 $X_1 \sim X_3$ に伝達することを完了した後、データ収集ユニット 110 は、モデル出力 $Y_1 \sim Y_3$ のためのデータを収集完了するまで、動作することができる。勿論、MPC ブロック 104 の動作は、所望または必要に応じて、このデータ収集過程間にインターラプトされ得る。

【0033】

制御予測プロセスモデル 118 は、既知のモデルを含む、様々なモデルを含むことができ、数学的なアルゴリズム、一連の応答曲線等を含むことができる。制御変数 116 はマトリックス、MPC 係数等のうち一つ以上を含むことができる。MPC 以外の制御ユニットが用いられる実施形態において、制御変数は、例えばチューニング変数、ニューラルネットワーク変数、多重変数ファジーロジックに対するスケーリング因子等を含むことができる。

【0034】

当業者であれば、MPC 制御ブロック 104 が、単に、活用され得る MPC の一例であることを理解するだろう。このような一つの付加的な例として、MPC、外部信号発生器、および外部データ収集ユニットが用いられ得る。当業者であれば、多くの他の構成も、この例示的な MPC 制御ブロック 104 の代りに用いられることを理解するだろう。

【0035】

さらに図 1 を参照すると、MPC ブロック 104 および第1原理モデル 108 は、プラント 10 において様々なコンピュータ装置により実行され得る。例えば、MPC ブロック 104 および第1原理モデル 108 は、一つ以上のワークステーション 16 により行われ得る。また、MPC ブロック 104 の少なくとも一部および / または第1原理モデル 108 の少なくとも一部が、制御器 12 および / またはフィールド装置により行われ得る。当業者であれば、MPC ブロック 104 および第1原理モデル 108 の一部分を行う多くの他の方法を理解するだろう。

【0036】

図 3 は、バッチプロセスの第1原理モデルと結合して MPC を動作させるための例示的な方法 150 のフローチャートである。この方法 150 は、例えばバッチプロセスを制御するのに用いるための MPC を構成するのに用いられ得る。方法 150 は、図 2 の MPC

ブロック 104 および第1原理モデル 108 と結合して行われ得る。しかし、当業者であれば、方法 150 が、多様な MPC と第1原理モデルで行われ得るということを理解するだろう。

【0037】

ブロック 154 において、MPC の出力がバッチプロセスの第1原理モデルに提供される。例えば、図 2 について説明したように、MPC は、構成期間の間に励起信号を第1原理モデルに提供することができる。代替として、MPC から分離された信号発生器が構成期間の間に励起信号を提供することができる。付加的にまたは選択的に、後述するように、MPC は、バッチプロセスの動作の間に第1原理モデルに制御信号を提供することができる。

【0038】

ブロック 158 において、第1原理モデルの出力が MPC に提供される。第1原理モデルの出力は、例えば、バルブまたは他のセンサの出力、AO または AI 機能ブロックの出力、他の制御構成要素またはルーチンの出力等を含む、バッチプロセス出力に対応する一つ以上の出力を含むことができる。また、第1原理モデルの出力は、バッチプロセスに関連した測定不可能なリアルタイム変数に対応する一つ以上の出力を含むことができる。第1原理モデルの出力は、MPC に直接または間接的に提供され得る。例えば、MPC には、データヒストリアンから検索されたデータが提供され得る。

【0039】

ブロック 162 において、MPC の制御予測プロセスモデルが、第1原理モデルの出力の少なくとも一部に基づいて発生され得る。また、MPC の制御予測プロセスモデルが、機能ブロック、制御ブロック等のシミュレートされた出力のような、付加的な情報に基づいて発生され得る。また、このような付加的な情報は、実際のバッチプロセスから獲得した情報を含むことができる。既知の技術を含めた、種々の技術のいずれも、MPC の制御予測プロセスモデルを発生するのに用いられ得る。そのような技術は、データ異常値、明白なエラーデータ等を取り除くために、スクリーニング過程を行うことを含むことができる。

【0040】

ブロック 166 において、MPC の制御変数が、第1原理モデルの出力の少なくとも一部に基づいて発生され得る。例えば、制御変数は、ブロック 162 において、第1原理モデルの出力に基づいて発生した制御予測プロセスモデルをインパートすることにより発生され得る。既知の技術を含めた、種々の技術のいずれも、制御変数を発生するのに用いられ得る。

【0041】

一旦、制御変数が発生したら、MPC は、バッチプロセスを制御し、および / またはバッチプロセスの制御をシミュレートするのに用いられ得る。また、図 2 を参照すると、構成された MPC ブロック 104 および第1原理モデル 108 が、シミュレーションアプリケーションと結合し、バッチプロセスの動作をシミュレートするのに用いられ得る。当業者に周知のように、バッチプロセスのシミュレーションは、実際のバッチプロセスが完了するのに必要となる時間よりもさらに速い速度で行うことができる。よって、多数制御戦略が比較的短期間の間にシミュレートされ得る。例えば、エンジニアは「what-if」シナリオを行い、優秀な戦略を決め、または既存戦略を向上させることができる。シミュレーションで制御戦略を決めるることは、アドホックな過程と一部のシステム的な過程を含む。例えば、さらに速いリアルタイムシミュレーションが、異常バッチを診断し、防止するために、MSPEC (multivariate statistical process control) のような他の技術により分析される「what-if シナリオ」で、現在および将来のバッチに対して入力および出力されるプロセスプロファイルを発生するのに用いられ得る。

【0042】

また、第1原理モデルに結合された多重入力 / 多重出力制御システムが、バッチプロセ

スを制御することを助けるためにバッチプロセスの動作間に用いられ得る。図4は、バッチプロセスを制御するための例示的なシステムのブロック図であって、ここで、システム200は多重入力／多重出力制御ブロックを含めるが、この場合、この制御ブロックは、第1原理モデル208に通信可能に接続されたMPCブロック204として図示されている。また、MPCブロック204は、バッチプロセス212に通信可能に接続されている。図4において、一組の信号が明瞭性のために單一ラインに表示されている。よって、單一ラインは一つ以上の信号を示すことができる。MPCブロック204は、図2のMPCブロック104またはある適當なMPCブロックを備えることができ、第1原理モデル208は、図2について説明したように、第1原理モデルであってもよい。

【0043】

バッチプロセス212の、（例えば、制御および制約測定値または変数であってもよい）バッチプロセス出力216で示された、少なくとも一部のバッチプロセス出力は、通常、MPC制御において、MPCブロック204の入力にフィードバックされ得る。これと同様に、一組の測定され又は既知のプロセス障害入力220が、また、一般に、既知のMPC技術において、バッチプロセス204およびMPCブロック204の入力に提供され得る。

【0044】

また、第1原理モデル208の一組の出力がMPCブロック204の入力に提供され、第1原理モデル208のこれらの出力は、図4に224で示されている。第1原理モデル208の出力224は、バッチプロセス212の測定不可能なリアルタイム変数に対応することができる。すなわち、MPCブロック204には、バッチプロセス212の測定不可能なリアルタイム変数の推定値が提供され得る。選択的に、第1原理モデル208によって発生し、測定された変数216に対応する一組の推定された変数228が、MPCブロック204の入力に提供され得る。

【0045】

MPC制御ブロック204は、線形プロセスモデル（すなわち、制御予測プロセスモデル）を有する標準MPCロジックを備えてもよく、一般に一組のプロセス制御信号または操作された変数制御信号232を作成するために、一般または既知の方法で動作することができる。この操作された変数制御信号232は、バッチプロセス212の入力および第1原理モデル208の入力に提供され得る。選択的に、スイッチ236が、その操作された変数制御信号232と異なる制御信号238の間でスイッチングすることができるよう、提供される。選択的に、他のプロセス入力信号240が、バッチプロセス212および第1原理モデル208に提供され得る。

【0046】

第1原理モデル208は、上述のように、測定不可能なリアルタイム変数だけでなく、バッチプロセス212の出力のうち少なくとも一部に対応する変数を発生することができる。第1原理モデル208はMPCブロック204の出力232、既知のプロセス障害入力220、およびプロセス入力240の少なくとも一部に基づいて、これらの変数を発生することができる。上述のように、第1原理モデル208の出力のうち少なくとも一部は、MPCブロック204に提供され得る。

【0047】

一般に、MPCブロック204は、バッチプロセス212を制御することを助けるために、第1原理モデル208により発生する測定不可能なリアルタイム変数の推定値を用いることができる。また、測定不可能なリアルタイム変数の推定値がMPCブロック204への入力として提供されるので、MPCブロック204は、例えば、既知のMPC技術を用いて、一つ以上の測定不可能なリアルタイム変数を制御することを助けるのに用いられる。例えば、MPCブロック204は、変化速度（例えば、生産物濃度の変化速度、副産物濃度の変化速度、充填物濃度の変化速度、汚染物濃度の変化速度）を制御することを試みることができる。バッチプロセスに関連した変化速度を、ある好みのプロファイルに近く維持するのに有用であることもある。例えば、バッチプロセス間で生産物濃度の変化

速度を好ましいレベルで一定にすることは、生産物の収率を向上させ、生産物の品質を向上させ、バッチサイクル期間を予測し、バッチサイクル期間を短縮するのに役に立つ。ある場合、速いバッチ反応速度は、反応を暴走させ、または好ましくない副産物を生成させる可能性がある。遅い速度は、さらに長いバッチ時間を招き、遅くなれば得られる収率よりも、収率が減少される。制御された速度は、遅延および異常動作により引き起こされる時間シフトの影響を減少させることにより、より正確なバッチ実行の予測およびさらに高速かつ正確なバッチプロファイルの補正が可能となる。

【0048】

一般に、システム200は、生産能力および／または品質を増大させることと関連して、バッチプロセスの終点を向上するのに役に立つ。システム200のようなシステムは、バッチの変数ランプ応答および非定常の動作を解決するのに役に立つが、従来技術のモデル識別およびMPCシステムは、連続プロセスに特有の定常状態または一定のランプ速度を保障する。

【0049】

また図1を参照すると、システム200の一部が様々なコンピュータ装置により行われる。例えば、第1原理モデル208は、例えば一つ以上のワークステーション16によって行われる。一実施の形態において、一つ以上のワークステーション16上で実行される、制御器アプリケーション30および／またはシミュレーションアプリケーション70は、第1原理モデル208を行うことができる。また、一つ以上の制御器12および／または一つ以上のフィールド装置24～27は、MPCブロック204と、そのバッチプロセス212と関連した他の制御ルーチンを行うことができる。一実施の形態において、MPCブロック204は、制御器12および／または一つ以上のフィールド装置24～27によって行われる制御器アプリケーション30により行われ得る。当業者であれば、システム200の一部分を行う多くの他の方法を理解する。その一例として、第1原理モデル208の少なくとも一部が、制御器12および／またはフィールド装置により行われ、MPCブロック204の少なくとも一部が一つ以上のワークステーション16により行われる。

【0050】

図5は、バッチプロセスを制御するための例示的な方法260のフローチャートである。この方法260は、例えは図4のシステム200を用いて行われ、容易な説明のために、方法260は、図4を参照して説明する。しかし、当業者であれば、この方法260もまた、他のシステムを用いて行われることを理解するだろう。

【0051】

ブロック264において、バッチプロセスの第1原理モデルがバッチプロセスと関連した測定不可能なリアルタイム変数の推定値を発生するのに用いられる。例えは、第1原理モデル208は、バッチプロセスと関連した変化速度の推定値のような測定不可能なリアルタイム変数の推定値を発生することができる。ブロック268において、ブロック264で発生した推定値が、制御ルーチンに提供され得る。その制御ルーチンは、MPCブロック204のような多重入力／多重出力制御ルーチンを含むことができる。選択的に、ファジーロジックルーチン、ニューラルネットワークなどのような、他の類型の制御ルーチンも用いられ得る。

【0052】

ブロック272において、ブロック264で発生した推定値に基づいて制御信号が発生し、制御ルーチンにより発生する制御信号は、バッチプロセスを制御することを助ける。勿論、この制御信号もまた、実際のバッチプロセスからの測定値のような他の情報、および選択的には第1原理モデルにより発生する他の出力に基づいて発生され得る。この制御信号は、バッチプロセスを様々な方法で制御するのに用いることができる。例えは、この制御信号は、バッチプロセスと関連した変化速度、バッチプロセスの終点、バッチの末期での生成物の品質、生成物の収率等を制御しようと試みることができる。また他の例として、制御信号は、変化速度を好ましいプロファイルに維持しようと試みることができる。

好みのプロファイルは、バッチプロセスの間、いくらかの期間の間に一定の変化速度であることもある。当業者は、好みのプロファイルが制御すべき特定のバッチプロセスにより変わることができると理解する。よって、好みの変化速度プロファイルは、変化速度が一定しない少なくともいくらかの期間を含むことができる。

【0053】

ブロック264において発生した推定値を用いる制御ルーチンは、第1原理モデル、そして選択的に、実際のバッチプロセスと関連したデータを用いて構成されてもよい。一般に、この制御ルーチンは、第1原理モデルにより発生する測定不可能なリアルタイム変数データを用いることにより、様々なバッチプロセスの状況を制御するために、既知の技術を含む、多様な制御技術を用いることができる。

【0054】

図6は、バッチプロセスを制御するためのまた他の例示的な方法280のフローチャートである。この方法280は、例えば、図4のシステム200が行われ、容易な説明のために、この方法280を図4を参照して説明する。しかし、当業者であれば、この方法280もまた、他のシステムを用いて行うことができることを理解するだろう。

【0055】

ブロック284において、バッチプロセス構成要素の変化速度のリアルタイム推定値が発生され得る。例えば、第1原理モデル208が、この推定値を発生することができる。選択的に、ファジーロジックシステム、ニューラルネットワーク等のような、他のモデリング/推定システムもまた推定値を発生するのに用いられ得る。ブロック288において、ブロック284で発生した推定値が、制御ルーチンに提供され得る。この制御ルーチンは、MPCブロック204のような多重入力/多重出力制御ルーチンを含むことができる。選択的に、ファジーロジックルーチン、ニューラルネットワークなどのような、他の類型の制御ルーチンも用いることができる。

【0056】

ブロック292において、制御信号がブロック284で発生した推定値に基づいて発生され、この制御ルーチンにより発生した制御信号は変化速度を制御することを助ける。勿論、この制御信号もまた、実際のバッチプロセスからの測定値のような他の情報、そして選択的に測定不可能なリアルタイム変数の推定値のような他の推定値に基づいて発生され得る。この制御信号は、例えば、好みのプロファイルに近い変化速度を維持するために用いられる。この好みのプロファイルは、バッチプロセス間のいくらかの期間の間、一定の変化速度であってもよい。当業者であれば、この好みのプロファイルが制御すべき特定のバッチプロセスにより変わることができると理解するだろう。よって、好みの変化速度プロファイルは、その変化速度が一定しない少なくともいくらかの期間を含むことができる。例えば、変化速度は、バッチプロセスのいくらかの期間の間で一定するように、または指数的に増加または減少するのが好みのことがある。

【0057】

図7は、バッチプロセスを制御するためのまた他のシステムのブロック図である。このシステム300は、図4の例示的なシステム200と同様の、番号を表示した多くの構成要素を備える。また、図5および6の方法260および280も、選択的にシステム300のようなシステムにより行われる。一般に、このシステム300は、仮想プラント304および実際プラント308を備える。実際プラント308は、バッチプロセスを行うのに用いられる実際の物理的装置の制御に対応するが、仮想プラント304は、実際プラント308のシミュレーションに対応する。図7には、一組の信号が明瞭性のために単一ラインに表示されている。そのため、単一ラインは、一つ以上の信号を示すことがわかる。後述するように、バッチプロセスの動作間に、バッチプロセスを制御することを助けるために仮想プラント304と実際プラント308との間には、データが交換され得る。

【0058】

実際プラント308は、図4のシステム200と同様に構成された、MPCブロック204およびバッチプロセス212を含む。仮想プラント304は、仮想プラントMPCブ

ロック 312 に通信可能に接続された第1原理モデル 208 を含む。この仮想プラント MPC ブロック 312 には、測定不可能なリアルタイム変数 228 が提供され得る。選択的に、第1原理モデル 208 により発生した推定された変数 228 のセットが、仮想プラント MPC ブロック 312 の入力に供給される。また、仮想プラント MPC ブロック 312 には、測定されたまたは既知のプロセス障害入力 220 のシミュレートされた数値、または測定されたまたは既知のプロセス障害入力 220 自体に対応する信号 316 が提供され得る。

【0059】

仮想プラント MPC 制御ブロック 312 は、それ自体に線形プロセスモデルを有した標準 MPC ロジックを含むことができ、一般に、一組のプロセス制御信号または操作された変数制御信号 320 を作成するために、代表的なまたは既知の方法で動作することができる。この操作された変数制御信号 320 は、第1原理モデル 208 の入力に提供され得る。選択的に、その操作された変数制御信号 320 と異なる信号 328 との間のスイッチングが可能になるようにスイッチが提供され、ここで、他の信号 328 は、制御信号 238 に対応するシミュレートされた信号または制御信号 238 自体であってもよい。選択的に、プロセス入力信号 240 のシミュレーション値またはそのプロセス入力信号 240 自体であってもよい、他の信号 332 が第1原理モデル 208 に提供され得る。

【0060】

MPC ブロック 204 および仮想プラント MPC ブロック 312 は、少なくとも類似に構成され得る。その一例として、MPC ブロック 204 は、バッチプロセス 212 を制御するために公知の方法で構成され得る（例えば、制御予測プロセスモデルおよび制御変数が発生され得る）。すると、同一の制御予測プロセスモデルおよび／または制御変数が、仮想プラント MPC ブロック 312 に提供され得る。勿論、当業者であれば、MPC ブロック 204 および仮想プラント MPC ブロック 312 を類似に構成するための多くの他の技術を理解するだろう。

【0061】

一般に、仮想プラント 304 はバッチプロセス間に実際プラント 308 の動作をシミュレートすることができる。例えば、第1原理モデル 208 は、バッチプロセス 212 に反映する入力を受信し、第1原理モデル 208 は、一般にバッチプロセス 212 の動作をモデリングするように構成される。よって、第1原理モデル 208 の出力 228 は、一般にバッチプロセス 212 の出力 216 を追跡しなければならない。また、MPC ブロック 204 および仮想プラント MPC ブロック 312 は、これらが同一または類似の構成を有しなければならないので、また、これらがそれぞれ同一または類似の入力を受信しなければならないので、同一または類似の操作された変数制御信号を発生しなければならない。

【0062】

仮想プラント 304 と実際プラント 308 との間には、バッチプロセスの動作間に情報が通信され得る。例えば、測定不可能なリアルタイム変数 224 が MPC 204 に提供される。他の例として、実際プラント 308 でのその測定された変数 216 は、仮想プラント 304 が選択的にその測定された変数 216 を利用可能に、仮想プラント 304 に通信されてもよい。当業者であれば、仮想プラント 304 と実際プラント 308 との間に通信され得る、多くの他の類型の程度を理解するだろう。

【0063】

一実施の形態において、この仮想プラント 304 は選択的に、質量伝達速度、残留物の練りおよび泡沫、モジュラー圧力流れ解法等を用いることができるプロセスモジュールを活用することができる。これにより、仮想プラント 304 が、空きプロセスボリューム、ゼロフロー、非平衡条件等を処理可能となる。また、この実施の形態において、仮想プラント 304 は、混合および輸送遅延のシミュレーションを可能にするために、セクタ化した容積および循環流れを有するプロセスモジュールを選択的に用いることができる。

【0064】

さらに図 1 を参照すると、仮想プラント 304 および実際プラント 308 の一部が、多

くのコンピュータ装置によって行われ得る。例えば、仮想プラント 304 の一部が、一つ以上のワークステーション 16 により行われてもよい。一実施の形態において、一つ以上のワークステーション 16 上で実行される、制御器アプリケーション 30 および / またはシミュレーションアプリケーション 70 が、仮想プラント 304 の少なくとも一部を行うことができる。また、一つ以上の制御器 12 および / または一つ以上のフィールド装置 24 ~ 27 が、MPC ブロック 204、およびそのバッチプロセスと関連した他の制御ルーチンのような実際プラント 308 の一部を行うことができる。一実施の形態で、MPC ブロック 204 は、制御器 12 および / または一つ以上のフィールド装置 24 ~ 27 により行われる制御器アプリケーション 30 により行われ得る。当業者であれば、仮想プラント 304 および実際プラント 308 の一部を行う多くの他の方法を理解するだろう。その一例として、仮想プラント 304 の一部が制御器 12 および / またはフィールド装置上で行われ、実際プラント 308 の一部が一つ以上のワークステーション 16 により行われる。

【0065】

図 8 は、バッチプロセスを制御するためのまた他の例示的なシステムのブロック図である。このシステム 400 は、図 7 のシステムと類似しており、その例示的なシステム 300 と類似して番号を表示した多くの構成要素を含む。また、図 5 および 6 の方法 260 および 280 は、選択的にシステム 280 のようなシステムにより行われてもよい。

【0066】

周知のように、装置条件およびバッチプロセスと関連した他の条件も続けて変化することができる。これは、第1原理モデル 208 が継続して多少正確でなくなる。このような潜在的問題を解決するために、システム 400 は、バッチプロセス 212 での変化を、継続して反映するように第1原理モデル 208 をアップデートするためのモデルアップデーティシステム 402 を含む。

【0067】

一般に、モデルアップデーティシステム 404 は、バッチプロセス 212 の出力を第1原理モデル 208 の対応出力と比べた後、その比較に基づいて第1原理モデル 208 を調整する。このモデルアップデーティシステム 404 は、第1原理モデル 208 と通信可能に接続されたモデルアップデーティ MPC ブロック 408 を含む。すなわち、第1原理モデル 208 の変数がモデルアップデーティ MPC ブロック 408 によって操作される。すなわち、操作された変数制御信号とよく称される、MPC ブロック 408 の出力が、第1原理モデル 208 とバッチプロセス 212 の出力との間の比較に基づいて第1原理モデル 208 での変数をアップデート可能に、第1原理モデル 208 に通信可能に接続される。

【0068】

周知のように、MPC は、一般に MPC により発生した操作された変数制御信号であり、摂動に対するプロセスの応答をモデリングする制御予測プロセスモデルを含むことができる。このモデルアップデーティ MPC ブロック 408 は、一般に第1原理モデル 208 の変数の摂動に対して第1原理モデル 208 の応答をモデリングする制御予測プロセスモデルを含むことができる。また、モデルアップデーティ MPC ブロック 408 は、マトリックス、MPC 係数等のような制御変数を含むことができ、その制御変数は、一般に MPC ブロック 408 の制御予測プロセスモデルに基づき、または MPC ブロック 408 の制御予測プロセスモデルを用いて決定される。

【0069】

MPC ブロック 408 は、バッチプロセス 212 の入力および出力の両者および第1原理モデル 208 の対応する入力および出力の中で一部または全部を入力として受信することができる。バッチプロセス 212 の入力および出力は、ヒストリアンを通じて得られ、またはプラント内のフィールド装置、制御器等から得られることができる。選択的に、このモデルアップデーティシステム 404 は、リアルタイムで得られない変数の測定値を得るためにシステムを含むことができる。本明細書では、そのようなシステムを実験室 412 という。例えば、バッチから得たサンプルは、容器内の成分の濃度、成分の変化速度等のようなリアルタイムで測定されないバッチの変数測定するのを発生するように、実験室に

より処理され得る。このような測定値は、バッチプロセスを制御するのにリアルタイムで用いることができないが、これらは、これらの測定値に対応する第1原理モデル208により発生する推定値を比べることにより、第1原理モデル208を調整するのに用いることができる。よって、実験室412によって発生する測定値に対応するデータ、そして、第1原理モデル208により発生する測定不可能なリアルタイム変数の測定値に対応するデータが、MPCブロック408に提供され得る。また、第1原理モデル208により発生する測定不可能なリアルタイム変数の推定値が、MPCブロック408に提供され得る。

【0070】

MPCブロック408は、提供されるデータを第1原理モデル208の変数を調整するために用いることができる。これは、続けてバッチプロセス212が変化する場合、第1原理モデル208を調整するための一つの技術を提供する。勿論、上述したモデルアップデータシステム404は、単にバッチプロセスの第1原理モデルを調整するための一つの例示的システムであるだけである。例えば、MPCブロックの代替として、ファジーロジックシステム、ニューラルネットワーク等のような、他の多重入力／多重出力システムが用いられてもよい。

【0071】

さらに図1を参照すると、モデルアップデータシステム404は、多くのコンピュータ装置により行われる。例えば、モデルアップデータシステム404の一部が一つ以上のワークステーション16により行われ得る。一実施の形態において、一つ以上のワークステーション16上で行う、制御器アプリケーション30および／またはシミュレーションアプリケーション70が、MPCブロック408のような、モデルアップデータシステム404の少なくとも一部を行うことができる。また、一つ以上の制御器12および／または一つ以上のフィールド装置24～27が、MPCブロック408のようなモデルアップデータシステム404の一部を行うことができる。当業者であれば、モデルアップデータシステム404を行う多くの他の方法を理解するだろう。

【0072】

図9は、バッチプロセスの第1原理モデルをアップデートするための例示的な方法450のフローチャートである。この方法450は、例えば、図8のシステム404を用いて行われ、容易な説明のために、この方法450を図8を参照して説明する。しかし、当業者であれば、この方法450もまた、他のシステムを用いて行われることを理解するだろう。

【0073】

ブロック454において、第1原理モデルの出力が多重入力／多重出力制御ルーチンに提供され得る。例えば、図8では、第1原理モデル208の出力がモデルアップデータMPCブロック408に提供され得る。第1原理モデルの出力は、バッチプロセスの測定可能なリアルタイム変数の推定値を含むことができる。付加的にまたは選択的に、第1原理モデルの出力は、バッチプロセスの測定不可能なリアルタイム変数の推定値を含むことができる。ブロック454において提供されたデータは、例えば、データヒストリアンから検索されたデータを含むことができる。付加的にまたは選択的に、ブロック454に提供されるデータは、ワークステーション16、制御器12、フィールド装置等から検索されたデータを含むことができる。

【0074】

ブロック458において、バッチプロセスと関連した出力データおよび第1原理モデルの出力に対応する出力データが多重入力／多重出力制御ルーチンに提供される。例えば、図8において、バッチプロセス212のデータ出力がモデルアップデータMPCブロック408に提供され得る。選択的に、その提供された出力データは実験室408からのデータを含むことができる。よって、その提供された出力データは第1原理モデルにより発生した測定不可能なリアルタイム変数の推定値に対応する出力データを付加的にまたは選択的に含むことができる。

【 0 0 7 5 】

ブロック 4 6 2において、多重入力 / 多重出力制御システムは、第1原理モデルの変数を変更するように、ブロック 4 5 4 および 4 5 8において受信されたデータに基づいて出力を発生することができる。例えば、第1原理モデルにより発生した推定する制御された変数と見なされ、実際プラントからの対応する測定された変数は、設定点と見なされ得る。その後、多重入力 / 多重出力制御システムは、その推定値が、その対応する測定された変数の追跡を試みることにより、第1原理モデルの変数を変更するように、データを発生することができる。調整されるモデル変数の一例は、Henry係数である。このHenry係数は、気相と液相との間の酸素の質量伝達を決める溶解酸素の平衡濃度を決めるための変数である。調整されるモデル変数の他の例では、活性化工エネルギー、特定の反応、成長、質量伝達に対する係数、生成物および副産物の形成速度、酸素限界、基質抑制、細胞扶養、イオン解離、収率およびサイクル時間が挙げられる。

【 0 0 7 6 】

当業者であれば、多くの変更が可能であることを理解するだろう。例えば、第1原理モデルの出力および / または多重入力 / 多重出力制御システムに提供される対応する測定された変数は、短期的滞留をフィルタするためにフィルタリングされ得る。他の例として、多重入力 / 多重出力制御システムに提供される第1原理モデルの出力は、プロセスゲインと調整の範囲が相当な範囲内に維持されるようにスケーリングされ得る。また他の例として、バッチサイクルの適当な部分のみで、適合した変更が可能になるように、バッチサイクル間に、適合した変更が自動に開始および中止され得る。

【 0 0 7 7 】

図 1 0 は、本明細書で説明した技術を用いる例示的なバッチプロセスシステム 5 0 0 のブロック図である。このバッチプロセスシステム 5 0 0 は、ペニシリソを製造するように構成されている。このシステム 5 0 0 の多くの構成要素は、容易な説明のために図 1 0 に示されていない。このシステム 5 0 0 は、基質、塩基性試薬、酸性試薬および空気を収容する生物反応器 5 0 4 を含む。バッチの完了時、この生物反応器 5 0 4 は、バッチ排出管 5 0 8 を経由して排出される。ポンプ 5 1 2 は、塩基性試薬を生物反応器 5 0 4 に提供し、ポンプ 5 1 4 は、酸性試薬を生物反応器 5 0 4 に提供する。ポンプ 5 1 2 は、制御ルーチン 5 1 6 により制御され、ポンプ 5 1 4 は、制御ルーチン 5 1 8 により制御され得る。pHセンサ 5 2 0 は、生物反応器中の pH に関するデータを発生することができる。この pH データは、スプリッタ 5 2 2 に提供され、すると、スプリッタ 5 2 2 は分割された pH データを制御ルーチン 5 1 6 および 5 1 8 に提供し、制御ルーチンは、生物反応器中の pH を制御するためにポンプ 5 1 2 および 5 1 4 を制御する。

【 0 0 7 8 】

ポンプ 5 2 8 は、生物反応器 5 0 4 に基質を提供し、ポンプ 5 2 8 は、制御ルーチン 5 3 0 により制御され得る。この基質は、グルコースを含むことができる。グルコース濃度センサ 5 3 2 が制御ルーチン 5 3 0 に生物反応器 5 0 4 内のグルコース濃度に関したデータを提供することができる。ポンプ 5 3 6 は、生物反応器 5 0 4 に空気を提供し、ポンプ 5 3 6 は、制御ルーチン 5 3 8 により制御され得る。生物反応器 5 0 4 へのベント 5 4 2 は、制御ルーチン 5 4 4 により制御され得る。

【 0 0 7 9 】

溶解酸素センサ 5 2 0 は、生物反応器 5 0 4 中の溶解酸素の濃度に関したデータを発生することができる。この溶解酸素データは、制御ルーチン 5 5 0 に提供される。今度は、制御ルーチン 5 5 0 は、スプリッタ 5 5 4 を経由して制御ルーチン 5 3 8 および制御ルーチン 5 4 4 に制御データを提供することができる。

【 0 0 8 0 】

MPC 制御ブロック 5 6 0 は、上述した仮想プラントのような、バッチプロセスの第1原理モデルを有する仮想プラントからバイオマス成長速度および生成物形成速度の推定値を受信する。この推定されたバイオマス成長速度と推定された生成物の形成速度は、生物反応器 5 0 4 内の対応速度のリアルタイム推定値である。特に、この推定されたバイオマ

ス成長速度は、生物反応器 504 内の菌細胞の成長速度の推定値であってもよく、この推定された生成物の形成速度は、生物反応器 504 内のペニシリン濃度の推定値であってもよい。

【0081】

MPC ブロック 560 は、第 1 の制御信号出力を発生し、制御ルーチン 530 に提供し、また第 2 の制御信号を発生し、制御ルーチン 550 に提供する。MPC ブロック 560 により発生した出力は、制御ルーチン 530 および制御ルーチン 550 により使われる設定点であってもよい。例えば、制御ルーチン 530 に提供される第 1 の制御信号は、グルコース濃度設定点であってもよく、制御ルーチン 550 に提供される第 2 の制御信号は、溶解酸素濃度設定点であってもよい。よって、MPC ブロック 560 は、推定されたバイオマス成長速度および推定された生成物形成速度に応答して、バッチの動作の間に、グルコース濃度設定点、溶解酸素濃度設定点を調整することができる。今度は、制御ルーチン 530 は、ポンプ 536 が、生物発生器 504 に多少の空気を付加するようにする制御データを発生することができ、生物発生器 504 内の多少の空気が排出するために、ベント 542 を調整するようにする制御データを発生することができる。

【0082】

ペニシリンを製造するバッチプロセスでは、菌細胞にグルコースおよび溶解酸素が提供される。継続して、この菌細胞は、ペニシリンを分泌し、また二酸化炭素を発生する。一実施形態において、MPC ブロック 260 を用いる制御は、バッチの開始後、生成速度がほぼ最大であると推定された時間まで用いられなかった。よって、MPC ブロック 260 は、生成速度を一定して維持しようと試みるのに用いられた。

【0083】

細胞濃度が増加されることにより、さらに高い溶解酸素濃度が、バイオマス成長および生成物形成速度を徐々に増加させたものと観察された。しかし、高い空気流量は、ガス処理費用を増大させ、高い圧力は溶解した二酸化炭素を増加させ、よって、最小で有益な効果を有する場合は、溶解酸素がバッチの初期に低く維持された。低い基質濃度は、減少された基質抑制因子のため、バイオマス成長を減少させたが、生成物形成速度を増加させた。その結果、基質濃度は初期に細胞を成長するように高くしたが、その後、バッチが生成物形成を促進するように進行されるにつれて低くなった。MPC ブロック 560 のチューニングは、バッチサイクルのフェドバッチ部分の間に、成長速度よりさらに重要であるので、移動に関するさらに高いペナルティーおよび生成速度誤差に関するさらに高いペナルティーを用いることを含んでもよい。

【0084】

MPC ブロック 560 は、純粋生成速度が低下しないようにすることができる。よって、MPC ブロック 560 は、生成物濃度を一定の傾きで増加させることができ、バッチサイクル時間を短くすることができる。また、生成物濃度が一定の傾きで増加するので、バッチが完了する時間の推定が比較的正確ではなければならない。当業者であれば、システム 500 に多くの変更が可能であることを理解するだろう。その一例として、基質消耗速度を減少させ、純粋生成速度をさらによく維持するように制御器を自由に更新するために、バッチの末期付近では、バイオマス濃度プロファイルを減少させるとが好ましいとすると、生成物濃度がその終点に近付くにつれ、成長速度に対する設定点が減少してもよい。

【0085】

システム 500 により発生するバッチにおいて、残った時間量を予測するために、現在生成物濃度と終点濃度との間の差を係数化された純粋生成速度で割ることができる。以後、その残った時間量を現在のバッチ時間に加え、予測されたバッチサイクル時間を算出することができる。バッチ内の残った時間量に、係数化されたグルコース供給速度を掛けた後、現在のグルコースの総充填物に加えると、グルコース消費量を予測することができる。生成物終点濃度をその予測されたグルコース消費量で割ると、単位グルコースキログラム当たりの生成物キログラムで、予測された収率が算出される。今度は、予測された収率

が、最小実際収率と最大実際収率との間の差のパーセントとして表現され得る。

【0086】

勿論、図10のシステム500は、上述した技術を用いることができる生化学バッチプロセスシステムの一例に過ぎない。他の例では、他の抗生剤、合成タンパク質、成長ホルモン、抗体、調剤薬、添加剤、ビール、ワイン、ポリマー、滑剤、特殊化学品等を製造するためのシステムが挙げられる。

【0087】

本明細書で説明した技術とシステムの他の実施形態は、多くの方法に活用され得る。例えば、図2に示したシステム、仮想プラント304のようなシステムは、正常バッチ動作および／または異常状況を制御および／または処理するための戦略を開発するのに用いられ得る。また、このようなシステムは、異常状況を検出するための戦略を開発するのに用いられ得る。また、ここで説明した技術とシステムの実施形態は、経済的目標を満たすバッチプロファイルを識別、予測、および／または達成するのに用いられ得る。バッチの終点は、予測され得、および／または、バッチプロセスは、生産能力および／または品質が増大するように制御され得る。バッチサイクル時間は、予測され得、および／またはバッチプロセスは、バッチサイクル時間が減少するように制御され得る。識別されたプロファイルは、保存され得、バッチでの変化量、動作条件、原材料（例えば、微量の栄養物、添加剤等）を検出し、および／または定量化するのに用いられ得る。プロファイルは、多変数統計的プロセス制御のようなツールにより分析されたア・プリオリであってもよい。

【0088】

本明細書では、MPCブロックのような、多くの多重入力／多重出力制御システムについて説明した。当業者であれば、既知のシステムを含む、多様な多重入力／多重出力制御システムが、本明細書で説明した技術の様々な実施形態に用いられ得ることを理解するだろう。例えば、次のいずれも譲渡された特許および特許出願は、選択的に用いられ得る技術およびシステムを開示している。次のいずれも譲渡された特許および特許出願は、本明細書に全体が参照され組み込まれる。米国特許第6,445,963号は、多重入力／多重出力制御を行う拡張制御ブロックのみならず、そのような制御ブロックを生成して構成する技術を開示している。米国特許第6,721,609号は、操作された制御変数が制限を超過し、または違反しないことを保障するために、制御ロジックの最適化を行う多重入力／多重出力制御ブロックを開示している。米国特許第6,901,308号は、プロセスの相違した動作領域に対して、多重入力／多重出力制御ブロックの実行期間を変更する補償ブロックまたはアルゴリズムを含む多重入力／多重出力制御ブロックを開示している。米国特許出願第10/241,350号は、操作された変数に対して、最適の動作目標値を計算する最適化ルーチンを含む多重入力／多重出力制御ブロックを開示している。米国特許出願第10/454,937号は、制御されたプロセスをモデリングする線形プロセスモデルおよび線形プロセスモデルの予測値に対する補正值を発生する非線形プロセスモデルを含む多重入力／多重出力制御ブロックを開示している。これは、非線形特性を持つプロセスの制御を向上させることができる。

【0089】

本明細書で説明した、多重入力／多重出力制御システム、第1原理モデル、制御ルーチン、方法ブロック等は、いかなるハードウェア、ファームウェア、およびソフトウェアの組合せを用いても実行され得る。従って、本明細書で説明したシステムと技術は、標準的な多目的プロセッサで行われ、または所望に応じて、特に設計されたハードウェアまたはファームウェアを用いて行われ得る。ソフトウェアで行われる場合、ソフトウェアは、マグネットックディスク、レザーディスク（登録商標）、または他の格納媒体のような、いかなるコンピュータで読み取可能なメモリ、RAMまたはROMまたはコンピュータまたはプロセッサのフラッシュメモリ等に保存されることが可能である。これと同様に、ソフトウェアは、使用者またはプロセス制御システムに、例えばコンピュータで読み取可能なディスクまたは他の伝達可能なコンピュータ保存メカニズムを含む、いかなる公知または好適な伝達方法を通じて、または通信媒体を通じて伝達され得る。一般に、通信媒体は、コンピ

データで読み取可能な命令語、データ構造、プログラムモジュール、または他のデータを、搬送波または他の伝達メカニズムのような変調されたデータ信号で含む。「変調されたデータ信号」との用語は、その一つ以上の特性が信号内の情報をエンコードすることができる方式で設定され、または変更された信号を意味する。例として、通信媒体としては、有線網または直通有線接続のような有線媒体、そして、音波、RF、超音波および他の有線媒体のような無線媒体が挙げられ、これに限らない。よって、ソフトウェアは、（同一のものと視認され、または伝達保存媒体を通じてそのようなソフトウェアを提供して相互交換することが可能な）電話線、インターネット等のような通信チャンネルを通じて、使用者またはプロセス制御システムに伝達され得る。

【0090】

よって、本発明を特定例を参考して説明したが、これは、単に例示に過ぎず、本発明を限定するものではなく、本発明の精神と範疇から逸脱しない範囲内で、開示された実施形態に対して、変更、追加または削除が可能であることは当業者にとって明白であるだろう。

【画面の簡単な説明】

【0091】

【図1】例示的なプロセス制御システムのブロック図である。

【図2】バッチプロセスの第1原理モデルに結合されたモデル予測制御ブロックのブロック図である。

【図3】バッチプロセスの第1原理モデルに結合されたモデル予測制御ブロックを処理するための例示的な方法のフローチャートである。

【図4】バッチプロセスを制御するための、例示的なシステムのブロック図である。

【図5】バッチプロセスを制御するための、例示的な方法のフローチャートである。

【図6】バッチプロセスを制御するための、他の例示的な方法のフローチャートである。

【図7】バッチプロセスを制御するための、他の例示的なシステムのブロック図である。

【図8】バッチプロセスを制御するための、また他の例示的なシステムのブロック図である。

【図9】バッチプロセスの第1原理モデルをアップデートするための、例示的な方法のフローチャートである。

【図10】ペニシリンを製造するための、例示的なバッチプロセスシステムのブロック図である。

【誤訳訂正3】

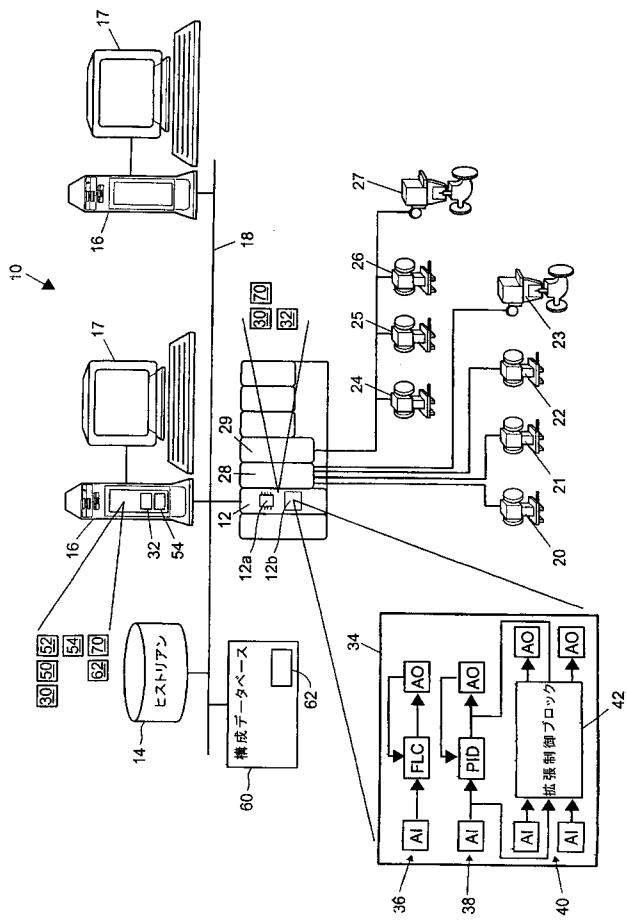
【訂正対象書類名】図面

【訂正対象項目名】全図

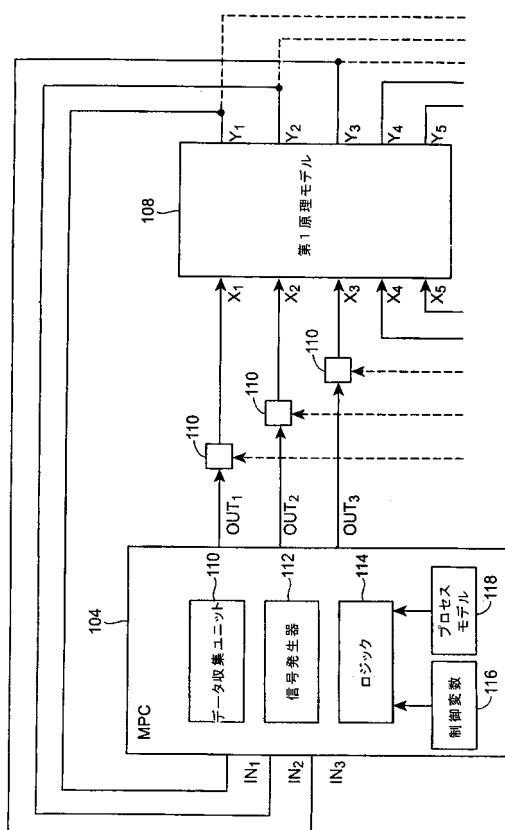
【訂正方法】変更

【訂正の内容】

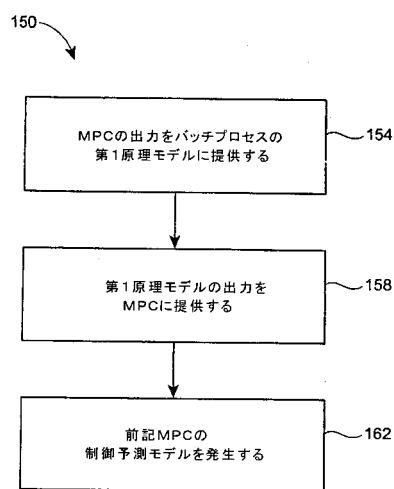
【図1】



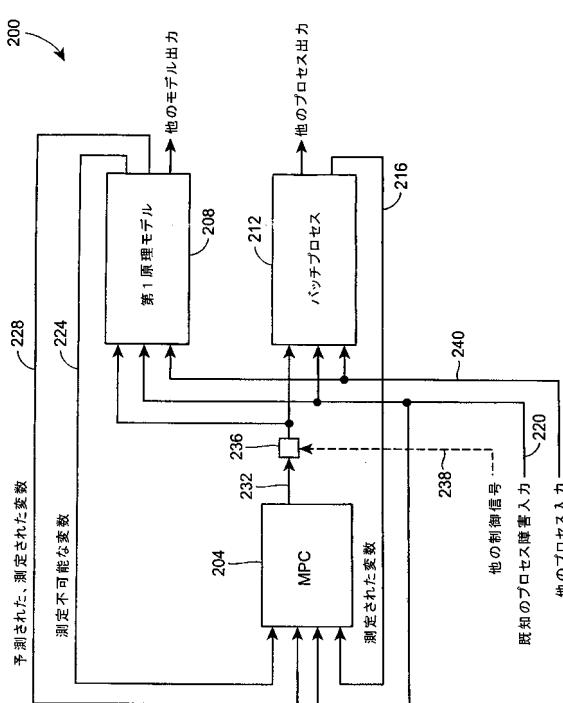
【図2】



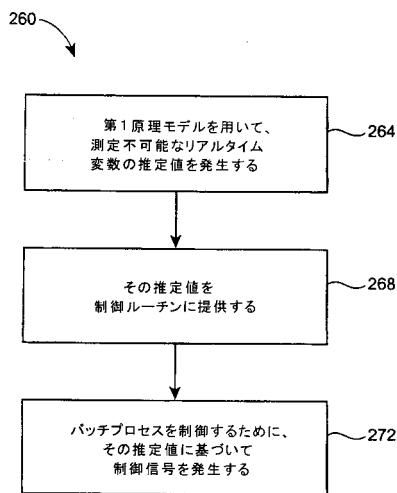
【図3】



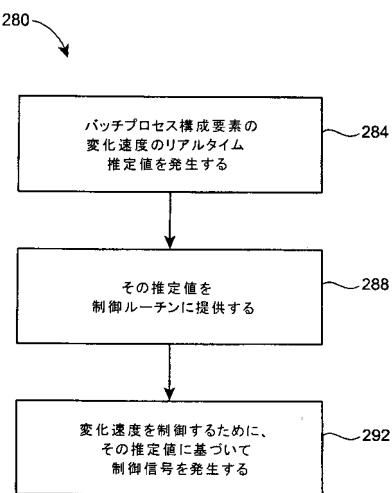
【図4】



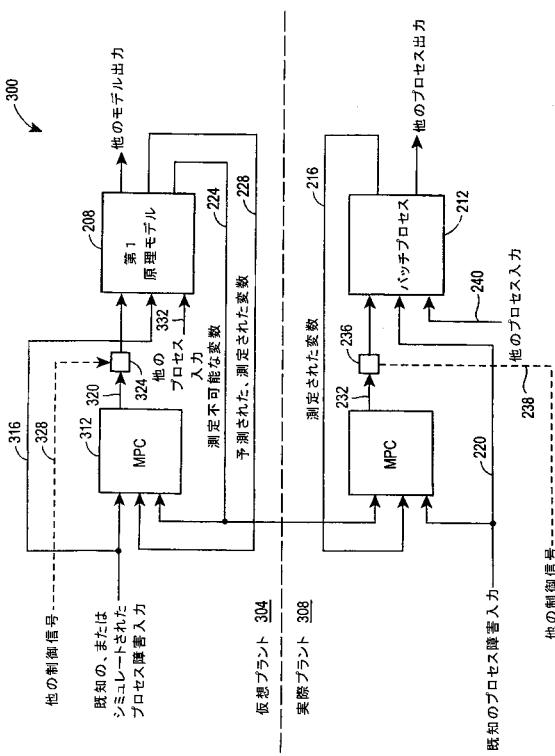
【図5】



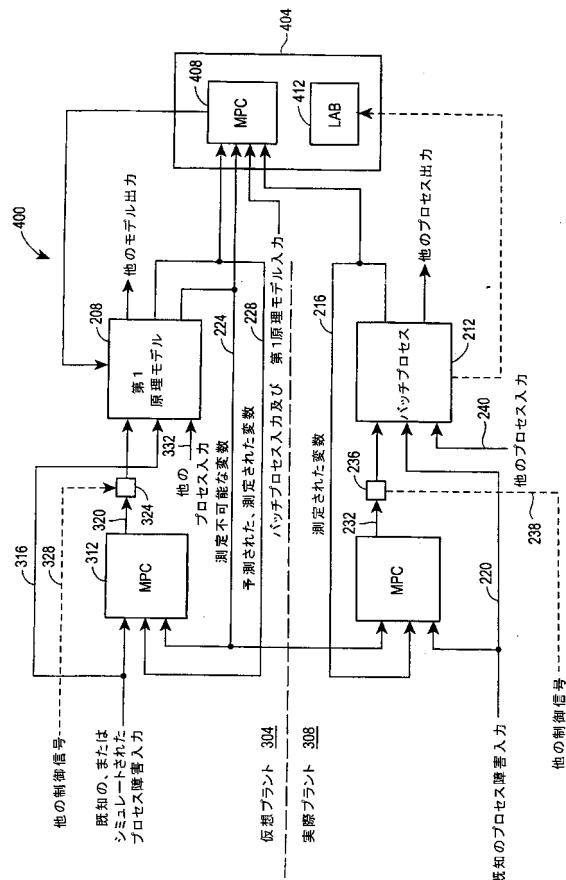
【図6】



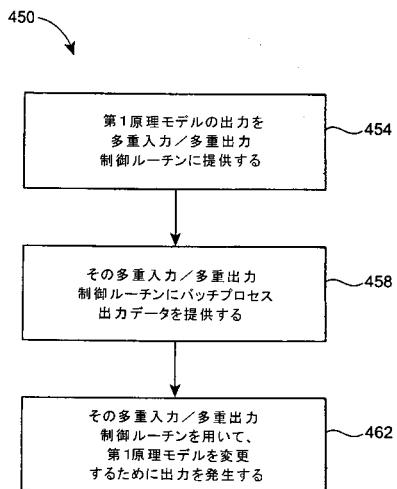
【図7】



【図8】



【図9】



【図10】

