【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】令和4年5月10日(2022.5.10)

【国際公開番号】WO2021/059381
【出願番号】特願2021-548030(P2021-548030)
【国際特許分類】
H03F 3/68(2006.01)
H03F 1/02(2006.01)
H03F 3/21(2006.01)
【FI】
H03F 3/68 220
H03F 1/02
H03F 3/21

【手続補正書】
【提出日】令和4年2月25日(2022.2.25)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
複数の増幅回路の出力を合成する電力増幅器であって、
複数の前記増幅回路の飽和電力の個体差に基づき、複数の前記増幅回路の出力割合を制御し、
複数の前記増幅回路の飽和電力が低い増幅回路の出力割合を下げる、
ことを特徴とする電力増幅器。
【請求項２】
請求項１に記載の電力増幅器であって、
複数の前記増幅回路の飽和電力が高い増幅回路の出力割合を上げる、
ことを特徴とする電力増幅器。
【請求項３】
請求項２に記載の電力増幅器であって、
複数の前記増幅回路は並列配置されている、
ことを特徴とする電力増幅器。
【請求項４】
請求項３に記載の電力増幅器であって、
前記増幅回路は電界効果型トランジスタ（ＦＥＴ）を含み、複数の前記ＦＥＴの飽和電力に個体差に基づき、前記ＦＥＴのゲート電圧を個別に調整して、前記ＦＥＴの出力割合を制御する、
ことを特徴とする電力増幅器。