

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成 29 年 3 月 23 日 (2017.3.23)

【公表番号】特表 2016-510170 (P2016-510170A)

【公表日】平成 28 年 4 月 4 日 (2016.4.4)

【年通号数】公開・登録公報 2016-020

【出願番号】特願 2015-559577 (P2015-559577)

【国際特許分類】

H 0 1 L 33/62 (2010.01)

H 0 1 L 33/52 (2010.01)

H 0 1 L 33/50 (2010.01)

H 0 1 L 23/12 (2006.01)

H 0 1 L 23/14 (2006.01)

【F I】

H 0 1 L 33/00 4 4 0

H 0 1 L 33/00 4 2 0

H 0 1 L 33/00 4 1 0

H 0 1 L 23/12 F

H 0 1 L 23/14 R

【手続補正書】

【提出日】平成 29 年 2 月 14 日 (2017.2.14)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

それぞれ少なくとも 1 つの対の逆並列配向 L E D を含む、容量性駆動に適した複数の L E D パッケージであって、前記 L E D は、当該 L E D の対向する表面においてアノード端子及びカソード端子を具備されており、前記 L E D は、誘電材料の 2 つの実質的に平行の基板の間に挟まれており、前記基板は、当該基板の対向する面において電気伝導性材料の薄膜を設けられており、これにより、前記端子と前記電気伝導性材料の薄膜との間において電氣的コンタクトが存在するように構成されている、複数の L E D パッケージを含む L E D アセンブリであって、前記 L E D パッケージは、2 つの支持層の間に挟まれており、前記支持層は、当該支持層の対向する面において電極層を具備されており、前記電極層のそれぞれは、前記 L E D パッケージの前記基板と接触しており、前記電極層は、A C 電源に電氣的に接続するための電源端子を備えられている、L E D アセンブリ。

【請求項 2】

請求項 1 に記載の L E D アセンブリであって、前記電気伝導性材料は、金属又は合金、好ましくは貴金属（合金）、より好ましくは金（合金）を含む、L E D アセンブリ。

【請求項 3】

請求項 1 又は 2 に記載の L E D アセンブリであって、前記基板は、一層の樹脂材料、好ましくはポリフッ化ビニリデン樹脂材料、を含む、L E D アセンブリ。

【請求項 4】

請求項 1 乃至 3 の何れか一項に記載の L E D アセンブリであって、前記基板の間における空間の少なくとも一部は、光学的に透明な封止材料で充填されている、L E D アセンブリ。

【請求項 5】

請求項 4 に記載の L E D アセンブリであって、前記封止材料は、散乱粒子を含む、L E D アセンブリ。

【請求項 6】

請求項 4 又は 5 に記載の L E D アセンブリであって、前記封止材料は蛍光体粒子を含む、L E D アセンブリ。

【請求項 7】

請求項 1 乃至 6 の何れか一項に記載の L E D アセンブリであって、前記支持層の両方は、前記 L E D パッケージにより発せられ得る L E D 光に関して光学的に透明である、L E D アセンブリ。

【請求項 8】

請求項 7 に記載の L E D アセンブリであって、前記支持層のうちの少なくとも 1 つは、ガラスからなっている、L E D アセンブリ。

【請求項 9】

請求項 1 乃至 8 の何れか一項に記載の L E D アセンブリであって、前記電極層は、透明材料、好ましくは I T O 及び A T O のうちの少なくとも 1 つ、を含む、L E D アセンブリ。

【請求項 10】

請求項 1 乃至 9 の何れか一項に記載の L E D アセンブリであって、前記電源端子は、前記支持層の縁部に配置される、L E D アセンブリ。

【請求項 11】

請求項 10 に記載の L E D アセンブリであって、前記電極層は、前記支持層の前記縁部まで延在し、前記電源端子は、前記支持層の前記縁部の周りにおいてクランプする、L E D アセンブリ。

【請求項 12】

L E D パッケージの容量性駆動のための回路であって、請求項 1 乃至 11 の何れか一項に記載の L E D アセンブリ、及び前記電極層へ接続される A C 電源を含む、回路。