

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成20年1月31日(2008.1.31)

【公開番号】特開2001-242827(P2001-242827A)

【公開日】平成13年9月7日(2001.9.7)

【出願番号】特願2000-388114(P2000-388114)

【国際特許分類】

G 09 G	3/30	(2006.01)
G 09 G	3/20	(2006.01)
H 05 B	33/08	(2006.01)
H 01 L	51/50	(2006.01)

【F I】

G 09 G	3/30	J
G 09 G	3/30	K
G 09 G	3/20	6 2 4 B
G 09 G	3/20	6 4 1 E
G 09 G	3/20	6 8 0 V
G 09 G	3/20	6 8 0 A
G 09 G	3/20	6 8 0 S
G 09 G	3/20	6 8 0 P
H 05 B	33/08	
H 05 B	33/14	B

【手続補正書】

【提出日】平成19年12月10日(2007.12.10)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

第1及び第2のソース信号線駆動回路と、第1及び第2のゲート信号線駆動回路と、画素部とを有する電子装置であって、

前記画素部は複数の画素を有しており、

前記複数の画素は、発光素子と、第1及び第2の駆動用TFTと、第1及び第2のスイッチング用TFTと、第1及び第2の消去用TFTとをそれぞれ有し、

前記発光素子の発光は、前記第1及び第2の駆動用TFTによって制御され、

前記第1の駆動用TFTは、前記第1のスイッチング用TFTと、前記第2の消去用TFTとによって制御され、

前記第2の駆動用TFTは、前記第2のスイッチング用TFTと、前記第1の消去用TFTとによって制御され、

前記発光素子の発光する時間を制御することで階調表示を行うことを特徴とする電子装置。

【請求項2】

第1及び第2のソース信号線駆動回路と、第1及び第2のゲート信号線駆動回路と、画素部と、前記第1のソース信号線駆動回路に電気的に接続された複数の第1のソース信号線と、前記第2のソース信号線駆動回路に電気的に接続された複数の第2のソース信号線と、前記第1のゲート信号線駆動回路に電気的に接続された複数の第1のゲート信号線と

、前記第2のゲート信号線駆動回路に電気的に接続された複数の第2のゲート信号線と、電源供給線とを有する電子装置であって、

前記画素部は複数の画素を有しており、

前記複数の画素は、発光素子と、第1及び第2のスイッチング用TFTと、第1及び第2の消去用TFTと、第1及び第2の駆動用TFTとをそれぞれ有し、

前記第1のスイッチング用TFTのゲート電極は、前記第1のゲート信号線と電気的に接続されており、

前記第2のスイッチング用TFTのゲート電極は、前記第2のゲート信号線と電気的に接続されており、

前記第1のスイッチング用TFTのソース領域とドレイン領域は、一方は前記第1のソース信号線と、他方は前記第1の駆動用TFTのゲート電極と電気的に接続されており、

前記第2のスイッチング用TFTのソース領域とドレイン領域は、一方は前記第2のソース信号線と、他方は前記第2の駆動用TFTのゲート電極と電気的に接続されており、

前記第1の消去用TFTのゲート電極は、前記第1のゲート信号線と電気的に接続されており、

前記第2の消去用TFTのゲート電極は、前記第2のゲート信号線と電気的に接続されており、

前記第1の消去用TFTのソース領域とドレイン領域は、一方は前記電源供給線と、他方は前記第2の駆動用TFTのゲート電極と電気的に接続されており、

前記第2の消去用TFTのソース領域とドレイン領域は、一方は前記電源供給線と、他方は前記第1の駆動用TFTのゲート電極と電気的に接続されており、

前記第1の駆動用TFTのソース領域とドレイン領域はそれぞれ、一方は前記電源供給線に、他方は前記発光素子に電気的に接続されており、

前記第2の駆動用TFTのソース領域とドレイン領域はそれぞれ、一方は前記電源供給線に、他方は前記発光素子に電気的に接続されていることを特徴とする電子装置。

【請求項3】

請求項2において、

前記第1のスイッチング用TFTと前記第1の消去用TFTは、同時にオンの状態またはオフの状態に切り替わり、

前記第2のスイッチング用TFTと前記第2の消去用TFTは、同時にオンの状態またはオフの状態に切り替わることを特徴とする電子装置。

【請求項4】

請求項2または請求項3において、

前記第1の駆動用TFT及び前記第2の駆動用TFTはそれぞれ、前記第1及び第2の駆動用TFTのゲート電極に前記電源供給線の電位が与えられるとオフの状態になることを特徴とする電子装置。

【請求項5】

請求項2乃至請求項4のいずれか1項において、

1フレーム期間内にn個の書き込み期間Ta1、Ta2、…、TaNとn個の表示期間Tr1、Tr2、…、Trnとが設けられており、

前記n個の書き込み期間Ta1、Ta2、…、TaNはこの順序で出現し、

前記n個の表示期間Tr1、Tr2、…、Trnはこの順序で出現し、

前記n個の書き込み期間Ta1、Ta2、…、TaNのそれぞれが開始されてから、前記n個の書き込み期間Ta1、Ta2、…、TaNのそれぞれの次の書き込み期間が開始されるまでの期間が、前記表示期間Tr1、Tr2、…、Trnであり、

前記書き込み期間TaNの次に出現する書き込み期間は次のフレーム期間において最初に出現する書き込み期間Ta1'であり、

前記表示期間Trnの次に出現する表示期間は次のフレーム期間において最初に出現する表示期間Tr1'であり、

前記n個の書き込み期間Ta1、Ta2、…、TaNは、i個の書き込み期間(i

は 0 以上 n 以下の整数) と ($n - i$) 個の書き込み期間とに分けられ、

前記 i 個の書き込み期間においてそれぞれ、前記第 1 のソース信号線駆動回路から前記第 1 のソース信号線を介して、デジタルデータ信号が前記複数の画素の全てに入力され、

前記 ($n - i$) 個の書き込み期間においてそれぞれ、前記第 2 のソース信号線駆動回路から前記第 2 のソース信号線を介して、デジタルデータ信号が前記複数の画素の全てに入力され、

前記 i 個の書き込み期間においてそれぞれ、前記 i 個の書き込み期間以前に前記第 2 のソース信号線駆動回路から入力された前記デジタルデータ信号が前記複数の画素の全てにおいて消去され、

前記 ($n - i$) 個の書き込み期間においてそれぞれ、前記 ($n - i$) 個の書き込み期間以前に前記第 1 のソース信号線駆動回路から入力された前記デジタルデータ信号が前記複数の画素の全てにおいて消去され、

前記 n 個の書き込み期間 T_{a1} 、 T_{a2} 、 \dots 、 T_{an} のそれと、前記 n 個の書き込み期間 T_{a1} 、 T_{a2} 、 \dots 、 T_{an} のそれの次の書き込み期間 T_{a2} 、 T_{a3} \dots 、 $T_{a1'}$ とからなる 2 つのとなりあう書き込み期間の組 (T_{a1} 、 T_{a2})、(T_{a2} 、 T_{a3})、 \dots 、($T_{a(n-1)}$ 、 T_{an})、(T_{an} 、 $T_{a1'}$) は、 j 個のとなりあう書き込み期間の組 (j は 0 以上 ($n - 1$) 以下の整数) と ($n - j$) 個のとなりあう書き込み期間の組とに分けられ、

前記 j 個のとなりあう書き込み期間の組のそれにおいて、2 つの書き込み期間は互いに一部重なり、

前記 ($n - j$) 個のとなりあう書き込み期間の組のそれにおいて、2 つの書き込み期間は互いに重ならず、

前記 j 個のとなりあう書き込み期間の組のそれにおいて、一方の書き込み期間は、前記第 1 のソース信号線駆動回路からデジタルデータ信号が前記複数の画素の全てに入力され、他方の書き込み期間は、前記第 2 のソース信号線駆動回路からデジタルデータ信号が前記複数の画素の全てに入力され、

前記 n 個の書き込み期間 T_{a1} 、 T_{a2} 、 \dots 、 T_{an} においてそれぞれ、前記複数の画素がそれ有する前記発光素子は、前記複数の画素に入力された前記デジタルデータ信号に基づいて、発光状態となるか非発光状態となるかを選択され、

前記 n 個の表示期間 T_{r1} 、 T_{r2} 、 \dots 、 T_{rn} においてそれぞれ、前記複数の画素がそれ有する前記発光素子は、前記デジタルデータ信号に基づいて、それぞれ発光状態または非発光状態となり、

前記 n 個の表示期間 T_{r1} 、 T_{r2} 、 \dots 、 T_{rn} のうちの m 個の表示期間 (m は 0 以上 n 以下の整数) においてそれぞれ、前記複数の画素がそれ有する前記発光素子の全てが非発光状態となり、

前記 n 個の表示期間 T_{r1} 、 T_{r2} 、 \dots 、 T_{rn} のそれと、前記 n 個の表示期間 T_{r1} 、 T_{r2} 、 \dots 、 T_{rn} のそれの次の表示期間 T_{r2} 、 T_{r3} 、 \dots 、 $T_{r1'}$ とからなる 2 つのとなりあう表示期間の長さの和 $T_{r1} + T_{r2}$ 、 $T_{r2} + T_{r3}$ 、 \dots 、 $T_{rn} + T_{r1'}$ はそれぞれ、前記書き込み期間 T_{a1} 、 T_{a2} 、 \dots 、 T_{an} の長さ以上であることを特徴とする電子装置。

【請求項 6】

請求項 5 において、

前記 ($n - m$) 個の表示期間の長さの比が、 k 個の期間 T_1 、 T_2 、 \dots 、 T_k (k は 1 以上 ($n - m$) 以下の整数) を ($n - m - k$) 回分割した結果できる ($n - m$) 個の期間の長さの比と一致し、

前記 k 個の期間 T_1 、 T_2 、 \dots 、 T_k の長さの比は、短い順に並べた場合、 2^0 : 2^1 : \dots : $2^{(k-1)}$ で表されることを特徴とする電子装置。

【請求項 7】

請求項 5 または請求項 6 において、

前記 n 個のとなりあう書き込み期間の組 (T_{a1} 、 T_{a2})、(T_{a2} 、 T_{a3})、 \dots

・・・(T_an、T_a1')のうち少なくとも1つのとなりあう書き込み期間の組は、2つの書き込み期間が互いに一部重なることを特徴とする電子装置。

【請求項8】

請求項5乃至請求項7のいずれか1項において、

前記n個の表示期間T_r1、T_r2、…、T_rnのうち少なくとも1つの表示期間において、前記複数の画素がそれぞれ有する前記発光素子の全てが非発光状態となることを特徴とする電子装置。

【請求項9】

請求項5乃至請求項7のいずれか1項において、

前記n個の表示期間T_r1、T_r2、…、T_rnにおいて、前記複数の画素がそれぞれ有する前記発光素子の全てが非発光状態となる表示期間がないことを特徴とする電子装置。

【請求項10】

請求項5乃至請求項9のいずれか1項において、

前記i個の書き込み期間の長さは全て同じであり、

前記(n-i)個の書き込み期間の長さは全て同じであることを特徴とする電子装置。

【請求項11】

請求項5乃至請求項9のいずれか1項において、

前記n個の書き込み期間T_a1、T_a2、…、T_anの長さは全て同じであることを特徴とする電子装置。

【請求項12】

請求項5乃至請求項11のいずれか1項において、

前記i個の書き込み期間と前記(n-i)個の書き込み期間は、交互に出現することを特徴とする電子装置。

【請求項13】

請求項5乃至請求項12のいずれか1項において、

前記(n-m)個の表示期間の長さの比は、短い順に並べた場合、2⁰ : 2¹ : … : 2^(n-m-1)で表されることを特徴とする電子装置。

【請求項14】

請求項1乃至請求項13のいずれか1項において、

前記第1及び第2のソース信号線駆動回路と、前記第1及び第2のゲート信号線駆動回路とは、前記画素部と同一の基板上にTFTを用いて形成され、

前記第1及び第2のソース信号線駆動回路の駆動周波数は10MHz以上であることを特徴とする電子装置。

【請求項15】

請求項1乃至請求項14のいずれか1項において、

前記発光素子は、画素電極と、対向電極と、前記画素電極と前記対向電極の間に設けられた有機化合物層とを有することを特徴とする電子装置。

【請求項16】

請求項2乃至請求項14のいずれか1項において、

前記発光素子は、画素電極と、対向電極と、前記画素電極と前記対向電極の間に設けられた有機化合物層とを有し、

前記対向電極は一定の電位に保たれ、

前記電源供給線は一定の電位に保たれることを特徴とする電子装置。

【請求項17】

請求項15または請求項16において、

前記有機化合物層は低分子系有機物質またはポリマー系有機物質であることを特徴とする電子装置。

【請求項18】

請求項17において、

前記低分子系有機物質は、Alq₃（トリス-8-キノリライト-アルミニウム）またはTPD（トリフェニルアミン誘導体）を含むことを特徴とする電子装置。

【請求項19】

請求項17において、

前記ポリマー系有機物質は、PPV（ポリフェニレンビニレン）、PVK（ポリビニルカルバゾール）またはポリカーボネートを含むことを特徴とする電子装置。

【請求項20】

請求項1乃至請求項19のいずれか1項に記載の前記電子装置を用いることを特徴とする表示装置、ビデオカメラ、頭部取り付け型の表示装置、DVDプレーヤー、ヘッドマウントディスプレイ、パソコンコンピュータ、携帯電話、カーオーディオ。