

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成20年5月1日(2008.5.1)

【公開番号】特開2004-302485(P2004-302485A)

【公開日】平成16年10月28日(2004.10.28)

【年通号数】公開・登録公報2004-042

【出願番号】特願2004-201159(P2004-201159)

【国際特許分類】

G 0 9 G 3/30 (2006.01)

G 0 9 G 3/20 (2006.01)

H 0 1 L 51/50 (2006.01)

【F I】

G 0 9 G 3/30 K

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 1 2 R

G 0 9 G 3/20 6 2 1 A

G 0 9 G 3/20 6 2 3 D

G 0 9 G 3/20 6 2 3 G

G 0 9 G 3/20 6 2 3 H

G 0 9 G 3/20 6 2 3 R

G 0 9 G 3/20 6 4 1 P

G 0 9 G 3/20 6 5 0 M

G 0 9 G 3/20 6 6 0 H

G 0 9 G 3/20 6 8 0 A

G 0 9 G 3/20 6 8 0 S

G 0 9 G 3/20 6 8 0 T

G 0 9 G 3/20 6 8 0 V

H 0 5 B 33/14 A

【手続補正書】

【提出日】平成20年3月11日(2008.3.11)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

複数の画素を有する画素部と、ソース信号線駆動回路とを有し、

前記複数の画素は、陽極と、陰極と、前記陽極及び前記陰極の間に挟まれた有機化合物を含む層とを有する発光素子をそれぞれ有し、

前記ソース信号線駆動回路は、切り替え回路を有し、

前記切り替え回路に入力されたビデオ信号は、前記切り替え回路に入力される切り替え信号によって極性が反転し、前記複数の画素に入力される表示装置であって、

前記切り替え回路は、インバーターと、第 1 のアナログスイッチと、第 2 のアナログスイッチとを有し、

前記ビデオ信号は、前記インバーターを介して前記第 1 のアナログスイッチの入力端子に入力され、

前記ビデオ信号は、前記第 2 のアナログスイッチの入力端子に入力され、

前記切り替え信号は、前記第 1 のアナログスイッチの第 1 の制御入力端子及び前記第 2 のアナログスイッチの第 2 の制御入力端子に入力され、

前記切り替え信号の極性が反転した信号は、前記第 1 のアナログスイッチの第 2 の制御入力端子及び前記第 2 のアナログスイッチの第 1 の制御入力端子に入力され、

前記第 1 のアナログスイッチ及び前記第 2 のアナログスイッチの出力端子から出力される信号は、前記複数の画素に入力されることを特徴とする表示装置。

【請求項 2】

複数の画素を有する画素部と、ソース信号線駆動回路とを有し、

前記複数の画素は、陽極と、陰極と、前記陽極及び前記陰極の間に挟まれた有機化合物を含む層とを有する発光素子をそれぞれ有し、

前記ソース信号線駆動回路は、シフトレジスタと、第 1 のラッチと、第 2 のラッチと、切り替え回路とを有し、

前記シフトレジスタの出力と前記第 1 のラッチの入力とが電氣的に接続され、

前記第 1 のラッチの出力と前記第 2 のラッチの入力とが電氣的に接続され、

前記第 2 のラッチから前記切り替え回路に入力されたデジタルビデオ信号は、前記切り替え回路に入力される切り替え信号によって極性が反転し、前記複数の画素に入力される表示装置であって、

前記切り替え回路は、インバーターと、第 1 のアナログスイッチと、第 2 のアナログスイッチとを有し、

前記デジタルビデオ信号は、前記インバーターを介して前記第 1 のアナログスイッチの入力端子に入力され、

前記デジタルビデオ信号は、前記第 2 のアナログスイッチの入力端子に入力され、

前記切り替え信号は、前記第 1 のアナログスイッチの第 1 の制御入力端子及び前記第 2 のアナログスイッチの第 2 の制御入力端子に入力され、

前記切り替え信号の極性が反転した信号は、前記第 1 のアナログスイッチの第 2 の制御入力端子及び前記第 2 のアナログスイッチの第 1 の制御入力端子に入力され、

前記第 1 のアナログスイッチ及び前記第 2 のアナログスイッチの出力端子から出力される信号は、前記複数の画素に入力されることを特徴とする表示装置。

【請求項 3】

複数の画素を有する画素部と、ソース信号線駆動回路とを有し、

前記複数の画素は、陽極と、陰極と、前記陽極及び前記陰極の間に挟まれた有機化合物を含む層とを有する発光素子をそれぞれ有し、

前記ソース信号線駆動回路は、切り替え回路を有し、

前記切り替え回路に入力されたビデオ信号は、前記切り替え回路に入力される切り替え信号によって極性が反転し、前記複数の画素に入力される表示装置であって、

前記切り替え回路は、インバーターと、第 1 の N A N D と、第 2 の N A N D と、N O R とを有し、

前記第 1 の N A N D に、前記切り替え信号と、前記インバーターを介して前記ビデオ信号とが入力され、

前記第 2 の N A N D に、前記切り替え信号の極性を反転させた信号と、前記ビデオ信号とが入力され、

前記第 1 の N A N D から出力された信号と、前記第 2 の N A N D から出力された信号とが前記 N O R に入力され、

前記 N O R から出力された信号は、前記複数の画素に入力されることを特徴とする表示装置。

【請求項 4】

複数の画素を有する画素部と、ソース信号線駆動回路とを有し、

前記複数の画素は、陽極と、陰極と、前記陽極及び前記陰極の間に挟まれた有機化合物を含む層とを有する発光素子をそれぞれ有し、

前記ソース信号線駆動回路は、シフトレジスタと、第 1 のラッチと、第 2 のラッチと、

切り替え回路とを有し、

前記シフトレジスタの出力と前記第 1 のラッチの入力とが電氣的に接続され、

前記第 1 のラッチの出力と前記第 2 のラッチの入力とが電氣的に接続され、

前記第 2 のラッチから前記切り替え回路に入力されたデジタルビデオ信号は、前記切り替え回路に入力される切り替え信号によって極性が反転し、前記複数の画素に入力される表示装置であって、

前記切り替え回路は、インバーターと、第 1 の N A N D と、第 2 の N A N D と、N O R とを有し、

前記第 1 の N A N D に、前記切り替え信号と、前記第 2 のラッチから前記インバーターを介して前記デジタルビデオ信号とが入力され、

前記第 2 の N A N D に、前記切り替え信号の極性を反転させた信号と、前記第 2 のラッチから前記デジタルビデオ信号とが入力され、

前記第 1 の N A N D から出力された信号と、前記第 2 の N A N D から出力された信号とが前記 N O R に入力され、

前記 N O R から出力された信号は、前記複数の画素に入力されることを特徴とする表示装置。

【請求項 5】

請求項 1 乃至 4 のいずれか一において、

1 フレーム期間中における全ての前記発光素子の発光する期間の長さの平均が、1 フレーム期間中における全ての前記発光素子の発光する期間の長さの最大値の半分以下であることを特徴とする表示装置。

【請求項 6】

請求項 1 乃至 5 のいずれか一において、

定電流源と、

入力された電位と等しい電位を出力する回路と、

二つの電極を有し、該二つの電極のうちの一方の電極が前記定電流源の出力及び前記入力された電位と等しい電位を出力する回路の入力に電氣的に接続されるモニター用の発光素子とを有し、

前記発光素子は、前記陽極、前記陰極のうちの一方が前記入力された電位と等しい電位を出力する回路の出力に電氣的に接続されることを特徴とする表示装置。

【請求項 7】

請求項 1 乃至 5 のいずれか一において、

定電流源と、

入力された電位と等しい電位を出力する回路と、

二つの電極を有し、該二つの電極のうちの一方の電極が前記定電流源の出力及び前記入力された電位と等しい電位を出力する回路の入力に電氣的に接続されるモニター用の発光素子とを有し、

前記発光素子は、前記陽極、前記陰極のうちの一方に前記入力された電位と等しい電位を出力する回路の出力の電位が与えられることを特徴とする表示装置。

【請求項 8】

請求項 6 または 7 において、

前記モニター用の発光素子は、前記画素部が形成された基板と同じ基板上に形成されていることを特徴とする表示装置。