

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成21年11月5日(2009.11.5)

【公表番号】特表2009-509471(P2009-509471A)

【公表日】平成21年3月5日(2009.3.5)

【年通号数】公開・登録公報2009-009

【出願番号】特願2008-532364(P2008-532364)

【国際特許分類】

H 0 3 K 19/0175 (2006.01)

【F I】

H 0 3 K 19/00 1 0 1 K

【手続補正書】

【提出日】平成21年9月11日(2009.9.11)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

設定可能制御システムであって、
同期制御モジュール、
前記同期制御モジュールと接続された複数の設定可能信号取得モジュール、
前記複数の信号取得モジュールと接続された制御ロジック、
前記複数の信号取得モジュール及び対応する複数の入力ピンとそれぞれ接続された複数の
の同一の入力セル、及び

前記同期制御モジュール及び前記複数の入力セルと接続された同期信号生成器、を有し、
前記複数の入力セルのそれぞれは入力信号パラメーターを時間に基づくパラメーターに変換し、
前記複数の信号取得モジュールのそれぞれは前記時間に基づくパラメーターを所要のデジタル形式に変換し、
前記入力セルは、

第1の入力、第2の入力、及び出力を有する比較器、

第1の基準電源電圧と前記比較器の第1の入力との間に直列に接続された第1の抵抗器の結合、

前記信号取得モジュールからのバイアス制御信号に応じ、前記入力ピンの1つにプルアップ・バイアスを加える1つのスイッチ状態と、前記入力ピンの前記1つにプルダウン・バイアスを加えるもう1つのスイッチ状態との間を切り替える、前記結合の中の抵抗器の少なくとも1つと接地との間に直列に接続された第1の電磁気制御スイッチ、

第2の基準電源電圧、前記同期制御モジュールからの波形信号を受信する入力、及び前記比較器の第2の入力との間に接続された第2の抵抗器の結合、及び

前記信号取得モジュールからのバイアス制御信号に応じ、前記波形信号を前記比較器に加える1つのスイッチ状態と、前記波形信号のバイアス及び減衰を前記比較器に加えるもう1つのスイッチ状態との間で切り替える、前記第2の結合の中の抵抗器の少なくとも1つと第2の基準電源電圧との間に直列に接続された第2の電磁気制御スイッチ、を有する、
設定可能制御システム。

【請求項2】

複数の信号を取得する方法であって、

同期制御モジュールを設け、前記同期制御モジュールと接続された複数の設定可能信号取得モジュールを設定する段階、

前記複数の信号取得モジュールと接続された制御ロジックを設ける段階、

それぞれ入力信号パラメーターを複数の時間に基づくパラメーターに変換する、前記複数の信号取得モジュールとそれぞれ接続された複数の入力セルを設ける段階、

それぞれ複数の入力セルの1つにより取得される複数の入力信号を取得する前記複数の入力セルと接続された同期信号生成器を設ける段階、

前記取得された入力信号を複数の時間に基づくパラメーターに変換する段階、及び

前記複数の時間に基づくパラメーターをデジタル形式に変換する段階、を有し、

前記取得された入力信号を複数の時間に基づくパラメーターに変換する段階は、前記複数の入力セルの中の第1及び第2の電磁気制御スイッチにより制御される、方法。

【請求項3】

入力セルであって、

第1の入力、第2の入力、及び出力を有し、第1の比較器入力と第2の比較器入力の信号の比較に基づき出力信号を生成する比較器、

センサーから信号を受信し及び前記センサー信号を前記比較器の前記第1の入力へ供給するセンサー信号入力を有するセンサー信号取得回路、

第1の基準電圧と前記センサー信号入力との間に直列に接続された複数のバイアス抵抗器を有する抵抗器回路、

前記複数のバイアス抵抗器の少なくとも2つと接地との間に接続され、第1のバイアス制御信号に応じ、前記第1の抵抗器回路と前記接地との間の電気接続を設ける状態と、前記電気接続を設けない状態との間を遷移する第1の電磁気制御スイッチ、及び

前記比較器の第2の入力と接続された同期入力と、それらの間に接続された第1の基準抵抗器とを有する外部制御可能な基準制御回路、

第2の基準電源電圧と前記比較器の第2の入力との間に接続され、それらの間に接続された第2の基準抵抗器を有し、第2のバイアス制御信号に応じ、前記第2の基準電圧、前記第2の基準抵抗器、及び前記比較器の第2の入力の間の電気接続を定める状態と、前記電気接続を定めない状態との間を遷移し、従って前記比較器の第2の入力で前記同期入力バイアスされ減衰されるようにする第2の電磁気制御スイッチ、を有する入力セル。