

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号
特許第6932596号
(P6932596)

(45) 発行日 令和3年9月8日 (2021. 9. 8)

(24) 登録日 令和3年8月20日 (2021. 8. 20)

(51) Int.Cl.	F I	
H O 5 B 33/26 (2006. 01)	H O 5 B 33/26	Z
H O 1 L 51/50 (2006. 01)	H O 5 B 33/14	A
H O 1 L 27/32 (2006. 01)	H O 1 L 27/32	
H O 5 B 33/12 (2006. 01)	H O 5 B 33/12	B
H O 5 B 33/22 (2006. 01)	H O 5 B 33/22	Z
請求項の数 19 (全 14 頁) 最終頁に続く		

(21) 出願番号	特願2017-183510 (P2017-183510)	(73) 特許権者	000001007 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
(22) 出願日	平成29年9月25日 (2017. 9. 25)	(74) 代理人	100126240 弁理士 阿部 琢磨
(65) 公開番号	特開2019-61777 (P2019-61777A)	(74) 代理人	100124442 弁理士 黒岩 創吾
(43) 公開日	平成31年4月18日 (2019. 4. 18)	(72) 発明者	曾田 岳彦 東京都大田区下丸子3丁目30番2号キヤ ノン株式会社内
審査請求日	令和2年7月20日 (2020. 7. 20)	審査官	越河 勉
		最終頁に続く	

(54) 【発明の名称】 有機E L表示装置

(57) 【特許請求の範囲】

【請求項1】

第一の副画素と、前記第一の副画素とは異なる発光色の第二の副画素とを有し、前記第一の副画素と、前記第二の副画素とが隣接して配置されている画素を備えた表示装置であって、

前記第一の副画素及び前記第二の副画素は、第一電極と、第二電極と、前記第一電極と前記第二電極との間に配置されている機能層とを有し、

前記第一の副画素の前記第一電極は、第一画素電極と前記第一画素電極と隣り合う第二画素電極とを有し、

前記第一の副画素の第一画素電極に電流を供給する第一のトランジスタと、前記第一の副画素の第二画素電極に電流を供給する第二のトランジスタとを有し、

いずれの前記第一の副画素及び前記第二の副画素においても、前記第一の副画素の前記第一画素電極と前記第二の副画素の前記第一電極との間に、前記第一の副画素の前記第二画素電極が配置され、

前記第一のトランジスタは、前記第二のトランジスタを介して前記第二の画素電極に電流を供給することを特徴とする表示装置。

【請求項2】

第一の副画素と、前記第一の副画素とは異なる発光色の第二の副画素とを有し、前記第一の副画素と、前記第二の副画素とが隣接して配置されている画素を備えた表示装置であって、

前記第一の副画素及び前記第二の副画素は、第一電極と、第二電極と、前記第一電極と前記第二電極との間に配置されている機能層とを有し、

前記第一の副画素の前記第一電極は、第一画素電極と前記第一画素電極と隣り合う第二画素電極とを有し、前記第一の副画素のみが、前記第一画素電極及び前記第二画素電極を有し、

前記第一の副画素の前記第一画素電極と前記第二の副画素の前記第一電極との間に、前記第一の副画素の前記第二画素電極が配置されていることを特徴とする表示装置。

【請求項 3】

前記第一画素電極及び前記第二画素電極は、いずれも、第一の色を発するための電極であることを特徴とする請求項 1 または 2 に記載の表示装置。

10

【請求項 4】

前記第一画素電極及び前記第二画素電極に供給する電流を制御する制御部をさらに有することを特徴とする請求項 1 乃至 3 のいずれか一項に記載の表示装置。

【請求項 5】

前記制御部は、表示する輝度が小さいほど、前記第二画素電極に供給する電流に対する前記第一画素電極に供給する電流の比率を大きくすることを特徴とする請求項 4 に記載の表示装置。

【請求項 6】

前記制御部は、H D R 表示を行う制御をすることを特徴とする請求項 4 または 5 に記載の表示装置。

20

【請求項 7】

前記第二画素電極は、前記第一画素電極の周囲を囲って配置されていることを特徴とする請求項 1 乃至 6 のいずれか一項に記載の表示装置。

【請求項 8】

前記第一画素電極の平面における形状が、多角形であり、前記第一画素電極の少なくともいずれか一边は、前記第二画素電極に隣接していないことを特徴とする請求項 1 乃至 7 のいずれか一項に記載の表示装置。

【請求項 9】

前記第一の副画素のみが、前記第一画素電極及び前記第二画素電極を有することを特徴とする請求項 1 乃至 8 のいずれか一項に記載の表示装置。

30

【請求項 10】

前記機能層が有機 E L 層であることを特徴とする請求項 1 乃至 9 のいずれか一項に記載の表示装置。

【請求項 11】

前記有機 E L 層は、複数の副画素に亘って配置されている共通層であることを特徴とする請求項 10 に記載の表示装置。

【請求項 12】

カラーフィルタをさらに有し、前記有機 E L 層は、白色を発光することを特徴とする請求項 11 に記載の表示装置。

【請求項 13】

40

前記第一の副画素が、基板、前記第一電極、前記機能層、前記第二電極をこの順で有し、前記第一電極が反射電極であることを特徴とする請求項 10 乃至 12 のいずれか一項に記載の表示装置。

【請求項 14】

前記第一の副画素が、基板、前記第一電極、前記機能層、前記第二電極をこの順で有し、前記第一電極が透過電極であることを特徴とする請求項 10 乃至 12 のいずれか一項に記載の表示装置。

【請求項 15】

前記第一電極がアノード電極であることを特徴とする請求項 13 または 14 に記載の表示装置。

50

【請求項 16】

前記第一電極がカソード電極であることを特徴とする請求項 13 または 14 に記載の表示装置。

【請求項 17】

前記第二のトランジスタを有し、前記第二のトランジスタは、入力信号の大きさに応じて、前記第二画素電極に供給する電流を大きくすることを特徴とする請求項 1 に記載の表示装置。

【請求項 18】

請求項 1 乃至 17 のいずれか一項に記載の表示装置と、前記表示装置を支持する基板を有し、前記基板がシリコン基板であることを特徴とする表示装置。

10

【請求項 19】

複数のレンズを有する光学系と、前記光学系を通過した光を受光する撮像素子と、撮像した画像を表示する表示装置とを有する撮像装置であって、

前記表示装置は、請求項 1 乃至 18 のいずれか一項に記載の表示装置であることを特徴とする撮像装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示装置、それを備えた撮像装置に関する。

【背景技術】

20

【0002】

近年、表示装置は、様々な種類の方式の装置が知られており、それぞれ高い色再現性を実現しようとしている。表示装置は、画素を複数有している装置である。そして画素は発光色が異なる複数の副画素を有している。

【0003】

有機エレクトロルミネッセンス（以下有機 EL という。）素子を用いた表示装置は、薄型化、高コントラスト比などの特徴を有し、次世代ディスプレイデバイスとして注目されている。

【0004】

有機 EL 表示装置としては、赤（R）、緑（G）、青（B）の有機 EL 材料を蒸着する際にマスクを利用して塗り分ける方式や、RGB の有機 EL 材料の塗り分けを行わずに白色光を発光する有機 EL 素子とカラーフィルタの組み合わせにより RGB の各色光を取り出す方式がある。

30

【0005】

また、有機 EL 表示装置の駆動方法として、表示素子に供給する映像用の信号を、画素内のトランジスタを使用して制御するアクティブマトリックス方式が知られている。

【0006】

有機 EL 表示装置においては、その発光特性を最適化するために、電極を分割して個々を独立して制御することで、より正確な発光特性の制御を行うことが知られている。

【0007】

40

特許文献 1 には、副画素を発光させる電極を、発光面積の大きな画素電極と発光面積の小さい画素電極に画素面内で分割することが記載されている。発光量が大きい高輝度時には発光面積の大きな画素電極に電流を供給し、発光量が小さい低輝度時には発光面積の小さい画素電極に電流を供給することで低輝度時においても供給電流を精度よく制御して階調に応じた輝度をより正確に表現できるとしている。

【先行技術文献】

【特許文献】

【0008】

【特許文献 1】特開 2015 - 102723 号公報

【発明の概要】

50

【発明が解決しようとする課題】

【0009】

発光色が異なる複数種類の画素を有する表示装置においては、一の画素が発光する場合に、隣接画素への影響を考慮することが好ましい。特に有機EL表示装置では、各画素で共通に形成される共通層が存在する場合があります、その共通層を流れるリーク電流を抑制することが好ましい。このリーク電流によって隣接画素もわずかに発光してしまうために色再現性が悪化してしまう。

【0010】

特許文献1に記載の有機EL表示装置は、正確な階調を表現するために、一副画素に大発光素子と小発光素子とを設けているが、副画素間のリーク電流の対策は十分ではない。

10

【0011】

小発光素子の画素電極と大発光素子の画素電極との距離が小さい場合、小発光素子の画素電極に電流を供給しようとしても隣接画素の大発光素子の画素電極へリーク電流が発生する。そして、当該大発光素子の発光色が、小発光素子の発光色と異なる場合、色再現性が悪化する。

【0012】

本発明は、上述の課題に鑑みてなされたものであり、画素から、当該画素と異なる発光色である隣接画素への影響を抑制することで、色再現性に優れた表示装置を提供することを目的とする。

【課題を解決するための手段】

20

【0013】

そこで、本発明は、第一の副画素と、前記第一の副画素とは異なる発光色の第二の副画素とを有し、前記第一の副画素と、前記第二の副画素とが隣接して配置されている画素を備えた表示装置であって、前記第一の副画素及び前記第二の副画素は、第一電極と、第二電極と、前記第一電極と前記第二電極との間に配置されている機能層とを有し、前記第一の副画素の前記第一電極は、第一画素電極と前記第一画素電極と隣り合う第二画素電極とを有し、前記第一の副画素の第一画素電極に電流を供給する第一のトランジスタと、前記第一の副画素の第二画素電極に電流を供給する第二のトランジスタとを有し、いずれの前記第一の副画素及び前記第二の副画素においても、前記第一の副画素の前記第一画素電極と前記第二の副画素の前記第一電極との間に、前記第一の副画素の前記第二画素電極が配置され、前記第一のトランジスタは、前記第二のトランジスタを介して前記第二の画素電極に電流を供給することを特徴とする表示装置を提供する。

30

【発明の効果】

【0014】

本発明によれば、副画素から、当該副画素と異なる発光色である隣接副画素への影響を抑制することで、色再現性に優れた表示装置を提供できる。

【図面の簡単な説明】

【0015】

【図1】本発明に係る画素の一例の平面図である。

【図2】本発明に係る画素の一例の断面図である。

40

【図3】本発明に係る画素の一例の平面図である。

【図4】本発明に係る画素回路の一例の等価回路図である。

【図5】本発明に係る表示装置の一例の全体概念図である。

【図6】本発明に係る画素の一例の平面図である。

【図7】本発明に係る画素の一例の平面図である。

【発明を実施するための形態】

【0016】

本発明は、発光色が異なる複数種類の画素を有する表示装置において、副画素から、当該副画素と異なる発光色である隣接副画素への影響を抑制することで、副画素が発光する際に当該副画素の隣接副画素が、意図せずに発光することを抑制した表示装置である。

50

【 0 0 1 7 】

本明細書において、画素が発光するとは、画素から光が出ている状態を指し、その光は自発光であっても、透過光であってもよい。すなわち、表示装置が、有機 E L 表示装置であっても、液晶表示装置であってもよい。

【 0 0 1 8 】

副画素が有する電極の一方は、第一画素電極と第二画素電極とを有し、第一画素電極と、隣接副画素の電極との間に、第二画素電極が配置されているため、隣接副画素への影響を抑制することができる。当該影響とは、有機 E L 表示装置においては、隣接画素へのリーク電流である。

【 0 0 1 9 】

本発明に係る表示装置は、画素を有し、前記画素は第一電極と、第二電極と、前記第一電極と前記第二電極との間に配置されている機能層とを有する。機能層は有機化合物で構成されても、無機化合物で構成されてもよい。また、機能層は自発光であっても、透過光を制御するものであってよい。自発光である場合は、有機 E L 素子の発光層が挙げられ、透過光を制御する場合には、液晶などが挙げられる。

【 0 0 2 0 】

本発明に係る表示装置は、第二画素電極が第一画素電極の周囲を囲って配置されているもよい。また第一画素電極の一部が第二画素電極に隣接していなくてもよい。

【 0 0 2 1 】

本発明に係る表示装置は、すべての副画素が第一画素電極及び第二画素電極を有してもよい。また、一部の副画素のみが、第一画素電極及び第二画素電極を有してもよい。

【 0 0 2 2 】

以下、有機 E L 表示装置を例にとって、本発明に係る表示装置を説明する。

【 0 0 2 3 】

[第一の実施形態]

[有機 E L 表示装置の電極構成]

図 1 は、画素の第一電極の平面図である。画素 1 は、R 画素、G 画素、B 画素の 3 つの副画素を有している。各副画素の第一電極 4 は第一画素電極 2 と第二画素電極 3 とを有している。第一画素電極 2 と隣接する副画素の第一画素電極 2 との間には、第二画素電極 3 が配置されている。例えば、G 画素の第一画素電極 2 G と B 画素の第一画素電極 2 B との間には、第二画素電極 3 G 及び第二画素電極 3 B が配置されている。各第一電極上には不図示の有機 E L 層が複数の画素に亘って共通層として設けられている。共通層とは、平面内において分離されることなく形成されている層である。

【 0 0 2 4 】

表示装置は、第一画素電極及び第二画素電極に供給する電流の比率を制御する制御部を有してよい。

【 0 0 2 5 】

制御部は副画素間のリーク電流を低減するために、表示しようとする輝度が小さいほど第二画素電極 3 に対して第一画素電極 2 に流れる電流の比率が大きくなるよう制御してよい。反対に、表示しようとする輝度が大きいほど、第二画素電極 3 に対して第一画素電極 2 に流れる電流の比率は小さくなるよう制御してよい。さらには、H D R 表示を行うために高輝度の発光が必要な場合は、上記の比率を考慮せずに第一及び第二画素電極に電流を供給してもよい。表示装置は、第一画素電極及び第二画素電極に供給する電流の比率を考慮しない、H D R モードを有してよい。特に有機 E L 素子を用いる場合は、コントラスト比が高いので、H D R 表示を有利に行うことができる。

【 0 0 2 6 】

図 2 は赤 (R)、緑 (G)、青 (B) の 3 つの副画素から成る画素の断面図である。図 1 と同じ構成部材には同じ符号が付されている。各副画素の画素電極は第一画素電極 2 と第二画素電極 3 に分割されている。副画素電極と副画素電極の間には絶縁層である素子分離層 5 が配置されている。素子分離層はバンクとも呼ばれる。

10

20

30

40

50

【 0 0 2 7 】

各画素電極及び素子分離層 5 の上には白色を発光する有機 E L 層 6 が平面的に分離されることなく共通層として設けられている。有機 E L 層 6 には例えば電荷注入層や発光層等を順に堆積させることで、機能に応じた有機層を形成する。有機 E L 層 6 の上には第二電極 7 が全副画素共通に設けられている。第二電極は、全画素に共通で設けられてもよい。共通で設けられるとは、平面的に分離されることなく配置されることを指す。

【 0 0 2 8 】

第二電極 7 の上には絶縁層 8 が積層され、絶縁層 8 の上にはカラーフィルタ 9 が形成されている。赤 (R)、緑 (G)、青 (B) の 3 つの副画素に対応したカラーフィルタと白色に発光する有機 E L 素子と組み合わせることにより、白色光から R、G、B の各色光を取り出すことができる。

【 0 0 2 9 】

次に低輝度時に色再現性が向上する理由を G 画素のみ低輝度を表示させる場合の例を用いて説明する。G 画素に低輝度を表示させる場合、画素電極 3 G に対して画素電極 2 G に流れる電流比率が大きくなってよい。画素電極 2 G は画素電極 3 G よりも隣接する副画素の画素電極 (2 R、3 R、2 B、3 B) との距離が十分に大きいため、隣接副画素へのリーク電流が発生しがたい画素である。そのため、隣接する副画素へのリーク電流を抑制することができる。隣接する副画素に流れるリーク電流が低減すると、隣接する副画素がリーク電流によって発光する量を抑制できるため、色再現性を向上させることができる。

【 0 0 3 0 】

色再現性の低下は、特に低輝度時において顕著である。それは、微小な電流を画素電極に流して発光させる場合、隣接画素へリークする電流の割合が増加するからである。

【 0 0 3 1 】

色再現性を向上させる効果は、表示装置が低輝度を表示しようとする場合に効果が高いので、上記の制御は、所定以下の輝度を表示しようとする場合に用いてもよい。

【 0 0 3 2 】

具体的には、G 画素が発光する際に、R 画素又は B 画素の発光を抑制することができるので、意図した緑色を発光することができる。R 画素や B 画素においても同様である。その結果、R G B の発光色を色度座標上に表し、それぞれを線分で繋ぐことで描いた三角形の面積を大きくすることができる。

【 0 0 3 3 】

一方、G 画素に高輝度を表示させようとする場合は、画素電極 3 G に対して画素電極 2 G に流れる電流比率が小さくなってよい。画素電極 3 G は隣接する副画素の画素電極、特に第一電極 4 R 及び第一電極 4 B との距離が、画素電極 2 G の場合よりも小さいため、リーク電流は流れやすい。しかし、低輝度を表示させようとする場合よりも大きな電流が画素電極 3 G に流れるため、画素電極 3 G に流れる電流に対するリーク電流の比率は低輝度を表示する場合に比べて小さい。そのため、低輝度を表示させる場合よりもリーク電流の影響が軽微であり、色再現性への影響も小さい。

【 0 0 3 4 】

図 1 では、第一電極がストライプ状に配置される例を示しているが、これに限らない。例えば、図 3 に示す平面図のようにデルタ配列であってよい。デルタ配列は、各副画素を頂点として、三角形 (デルタ) の形状に配置される配列である。

【 0 0 3 5 】

〔 有機 E L 表示装置の回路構成 〕

図 4 は、本発明の有機 E L 表示装置に用いられる画素回路の一例である。図 4 において、副画素 1 0 は、有機 E L 素子 1 1 と、有機 E L 素子 1 1 を駆動する駆動回路とによって構成されている。有機 E L 素子 1 1 は、1 1 a と 1 1 b とに分けて記載されている。有機 E L 素子 1 1 は全副画素 1 0 に対して共通に設けられた第二電極 1 8 が接続されている。第二電極はカソード電極であってよい。有機 E L 素子 1 1 の第一電極である、アノード電極は、副画素毎に 2 つに分割されているため有機 E L 素子 1 1 a、有機 E L 素子 1 1 b と

10

20

30

40

50

表すことができる。有機EL素子11aは、第一画素電極に電流を供給する回路であり、有機EL素子11bは第二画素電極に電流を供給する回路である。

【0036】

有機EL素子11を駆動する駆動回路は、駆動トランジスタ12、選択トランジスタ13、スイッチングトランジスタ14、電流制御用トランジスタ15及び第一容量素子16、第二容量素子17を有する。駆動トランジスタ12、選択トランジスタ13、スイッチングトランジスタ14、電流制御用トランジスタ15は、Pチャネル型のトランジスタであってよい。

【0037】

駆動トランジスタ12は、有機EL素子11a及び有機EL素子11bに接続されており、有機EL素子11a及び有機EL素子11bに駆動電流を供給する。具体的には、駆動トランジスタ12のドレイン電極が有機EL素子11a及び有機EL素子11bのアノード電極に接続されている。

10

【0038】

選択トランジスタ13は、ゲート電極が走査線19に接続され、ソース電極が信号線20に接続され、ドレイン電極が駆動トランジスタ12のゲート電極に接続されている。選択トランジスタ13のゲート電極には、不図示の垂直駆動回路から走査線19を通して書き込まれた信号が印加される。

【0039】

スイッチングトランジスタ14は、ゲート電極が走査線21に接続され、ソース電極が第一電源電位VDDに接続され、ドレイン電極が駆動トランジスタ12のソース電極に接続されている。スイッチングトランジスタ14のゲート電極には、垂直駆動回路から走査線21を通して発光を制御するための信号が印加される。

20

【0040】

第一容量素子16は、駆動トランジスタ12のゲート電極とソース電極との間に接続されている。第二容量素子17は、駆動トランジスタ12のソース電極と第一電源電位VDDとの間に接続されている。

【0041】

走査線19、21が接続されている垂直駆動回路は、行単位で順次信号を供給することによって、信号電圧及び基準電圧を各画素の保持容量素子に保持させ、信号電圧に応じた輝度で画素が発光するように制御する。

30

【0042】

上記構成の副画素10において、選択トランジスタ13は、垂直駆動回路から走査線19を通してゲート電極に印加される書き込み信号に応答して導通状態になる。この動作によって輝度情報に応じた信号電圧又は基準電圧をサンプリングして副画素10内に書き込む。基準電圧を印加することによって各画素の駆動トランジスタ12の閾値電圧ばらつきを補正し、閾値電圧ばらつきによる各画素の輝度ばらつきを低減することができる。書き込まれた信号電圧又は基準電圧は駆動トランジスタ12のゲート電極に印加されるとともに第一容量素子16に保持される。

【0043】

40

スイッチングトランジスタ14は、垂直駆動回路から走査線21を通して発光を制御するための信号がゲート電極に印加されることで導通状態になる。すなわち、有機EL素子11の発光、非発光を制御する機能を有している。

【0044】

駆動トランジスタ12は飽和領域で動作するように設計されている。駆動トランジスタ12は電源電位VDDからスイッチングトランジスタ14を介して電流の供給を受けて有機EL素子11a及び有機EL素子11bを電流駆動にて発光させる。この際、第一容量素子16に保持された電圧に応じて有機EL素子11に流れる電流量が決まるため、有機EL素子の発光量を制御することができる。

【0045】

50

電流制御用トランジスタ１５は有機ＥＬ素子１１ｂに流れる電流を制御するためのトランジスタである。ゲート電極が駆動トランジスタ１２のゲート電極と接続されているため、第一容量素子１６に保持された電圧に応じて導通状態を制御することができる。すなわち、駆動トランジスタ１２を通して供給される電流に対して有機ＥＬ素子１１ａと有機ＥＬ素子１１ｂに流す電流の比率を制御することができる。

【００４６】

電流制御用トランジスタ１５は、第二画素電極に接続されたトランジスタであり、入力信号の大きさに応じて、第二画素電極に供給する電流を大きくする構成であってよい。

【００４７】

本実施形態の場合、入力される信号電圧が表示される輝度として小さいほど有機ＥＬ素子１１ｂよりも有機ＥＬ素子１１ａに流れる電流の比率が大きくなってよい。また、入力される信号電圧が表示される輝度として大きいほど有機ＥＬ素子１１ｂに流れる電流は大きくなってよい。輝度によって有機ＥＬ素子１１ａと１１ｂに流れる電流の比率をどの程度にするかは、電流制御用トランジスタ１８の閾値を調整するなどして制御することが可能である。

【００４８】

本実施形態においては、電流制御用トランジスタ１５を用いた回路で有機ＥＬ素子１１ａと有機ＥＬ素子１１ｂに流れる電流を制御している。しかし、有機ＥＬ素子１１ａと有機ＥＬ素子１１ｂに流れる電流の比率を制御できるのであれば、この回路構成に限られるものではない。

【００４９】

図４では、ＭＯＳトランジスタとしてＰＭＯＳを用いているが、ＮＭＯＳを用いてもよい。また、駆動回路として３つのトランジスタと２つの容量素子からなる回路構成のものに限られるものではない。また、ＭＯＳトランジスタとしては、シリコンウェーハ上に形成したトランジスタを用いてもよいし、ガラス基板上に形成した薄膜トランジスタを用いてもよい。

【００５０】

図５は、本発明の有機ＥＬ表示装置の一例を示す全体概略図である。有機ＥＬ表示装置２２は、表示領域２３、水平駆動回路２４、垂直駆動回路２５、接続端子部２６を備えている。表示領域２３には、複数の画素がマトリックス状に配置されている。各画素は、赤（Ｒ）、緑（Ｇ）、青（Ｂ）の副画素を有している。各副画素には、図４の画素回路が配置されている。

【００５１】

水平駆動回路２４はデータ信号を出力する回路であり、データ線２０と接続されている。垂直駆動回路２５は選択信号を出力する回路である。接続端子部２６は水平駆動回路２４、垂直駆動回路２５にクロック信号、画像データ信号等を入力する端子であり、配線（不図示）によって水平駆動回路２４、垂直駆動回路２５と接続されている。

【００５２】

以上述べたように、本発明では、低輝度を表示する場合に主に電流を流す第一画素電極２を隣接する副画素の第一電極から遠い位置に配置することが好ましい。

【００５３】

〔第二の実施形態〕

図６は、本実施形態に係る画素の平面図である。本実施形態は、特定の副画素の第一電極のみが、第一画素電極及び第二画素電極を有し、その他の副画素の第一電極は分割されていないことを除いて、第一の実施形態と同じである。第一の実施形態の構造及び説明は本実施形態においても同様に適用することが可能である。

【００５４】

図６ではＧ画素のみ画素電極が第一画素電極２Ｇ、第二画素電極３Ｇに分割されている。Ｒ画素及びＢ画素は画素電極４が分割されていない。Ｇ画素の画素回路は図４のように有機ＥＬ素子１１ａと有機ＥＬ素子１１ｂに流す電流比率を制御するための電流制御用ト

10

20

30

40

50

ランジスタ 18 が設けられている。一方、R 画素及び B 画素は画素電極が分割されていないため、図 11 に示すように 1 つの有機 EL 素子 11 のみ設けられていて電流制御用トランジスタは設けられていない。

【0055】

本実施形態では、R 画素及び B 画素に比べて G 画素を多く発光させる場合の低輝度時の色再現性を向上させたい場合に有効である。R 画素及び B 画素の画素電極は分割されていないため、分割させた場合に比べて発光面積を大きく確保することが可能になり、発光効率を向上させることができる。

【0056】

[第三の実施形態]

図 7 は、本実施形態に係る画素の平面図である。本実施形態は、同じ色を発光する副画素の第一画素電極同士の間には、第二画素電極を設けないことを除いて、第一の実施形態と同じである。実施例 1 の構造及び説明は本実施例においても同様に適用することが可能である。

【0057】

本実施形態では、異なる色を表示する副画素間においては、第一画素電極と隣接する副画素における第一電極の間に第二画素電極が配置されているが、同じ色を発光する副画素間においては第二画素電極を設けない。すなわち、第一画素電極の平面における形状が、多角形であり、前記第一画素電極の少なくともいずれか一辺は、前記第二画素電極に接していない構成としてよい。

【0058】

例えば、G 画素の第一画素電極と隣接する G 画素の第一画素電極の間には第二画素電極は設けられていないため、G 画素の第一画素電極間の距離は異色の第一画素電極間の距離よりも小さい。そのため、隣接する同色の画素電極間のリーク電流は、隣接する異色の画素電極間のリーク電流よりも大きくなるが、同じ色の画素同士のリーク電流なので色再現性に与える影響は小さい。

【0059】

また、第一の実施形態に比べて、第一画素電極の発光面積を大きく確保することが可能になり、発光効率を向上させることができる。

【0060】

[その他の形態]

本発明に係る表示装置は、基板を有してよい。基板は、高い強度を有する基板であっても、フレキシブル基板であってもよい。具体的には、ガラス基板、シリコン基板等の強度が高い基板であってもよい。また、ポリアクリル基板、ポリイミド基板等のフレキシブル基板であってもよい。

【0061】

本発明に係る表示装置は、基板から、第一電極、機能層、第二電極、の順に配置されてよい。また、第一電極側から発光を取り出すボトムエミッションタイプであっても、第二電極側から発光を取り出すトップエミッションタイプであってもよい。

【0062】

本発明に係る表示装置は、第一電極がアノード電極であってもよい。また、第一電極がカソード電極であってもよい。また、第一電極が反射電極であってもよい。また第一電極が透過電極であってもよい。第一電極が基板側に配置され、反射性を有するアノード電極であってもよい。第一電極が基板側に配置され、かつカソード電極である場合は、耐水性が比較的低い電子注入層や電子輸送層が、外気と離れて配置されるので、表示装置として耐水性が高い。この場合、カソード電極は、反射性であっても、透過性であってもよい。

【0063】

アノード電極の構成材料としては、例えば、金、白金、銀、銅、アルミニウム、チタン、ニッケル、パラジウム、コバルト、セレン、バナジウム、タンゲステン等の金属単体あるいはこれらを組み合わせた合金、酸化錫、酸化亜鉛、酸化インジウム、酸化錫インジウ

10

20

30

40

50

ム（ITO）、酸化亜鉛インジウム等の金属酸化物が使用できる。またポリアニリン、ポリピロール、ポリチオフェン等の導電性ポリマーも使用できる。

【0064】

これらの電極物質は一種類を単独で使用してもよいし、二種類以上を併用して使用してもよい。また、アノード電極は一層で構成されていてもよく、複数の層で構成されていてもよい。

【0065】

一方、陰極の構成材料としては、例えばリチウム等のアルカリ金属、カルシウム等のアルカリ土類金属、アルミニウム、チタニウム、マンガン、銀、鉛、クロム等の金属単体が挙げられる。あるいはこれら金属単体を組み合わせた合金も使用することができる。例えばマグネシウム - 銀、アルミニウム - リチウム、アルミニウム - マグネシウム等が使用できる。酸化錫インジウム（ITO）等の金属酸化物の利用も可能である。これらの電極物質は一種類を単独で使用してもよいし、二種類以上を併用して使用してもよい。また陰極は一層構成でもよく、多層構成でもよい。

【0066】

本発明に係る有機EL素子を構成する有機EL層は、一層であっても、多層で構成されてもよい。多層で構成される場合は、正孔注入層、正孔輸送層、電子阻止層、発光層、正孔阻止層、電子輸送層、電子注入層等が挙げられる。

【0067】

本発明に係る有機EL素子を構成する有機EL層は、真空蒸着法、イオン化蒸着法、スパッタリング、プラズマ等のドライプロセスを用いて製造することができる。またドライプロセスに代えて、適当な溶媒に溶解させて公知の塗布法（例えば、スピンコーティング、ディッピング、キャスト法、LB法、インクジェット法等）により層を形成するウェットプロセスを用いることもできる。

【0068】

ここで真空蒸着法や溶液塗布法等によって層を形成すると、結晶化等が起こりにくく経時安定性に優れる。また塗布法で成膜する場合は、適当なバインダー樹脂と組み合わせて膜を形成することもできる。

【0069】

上記バインダー樹脂としては、ポリビニルカルバゾール樹脂、ポリカーボネート樹脂、ポリエステル樹脂、ABS樹脂、アクリル樹脂、ポリイミド樹脂、フェノール樹脂、エポキシ樹脂、シリコン樹脂、尿素樹脂等が挙げられるが、これらに限定されるものではない。

【0070】

また、これらバインダー樹脂は、ホモポリマー又は共重合体として一種類を単独で使用してもよいし、二種類以上を混合して使用してもよい。さらに必要に応じて、公知の可塑剤、酸化防止剤、紫外線吸収剤等の添加剤を併用してもよい。

【0071】

表示装置はPC用のディスプレイ等の表示装置として用いることができる。また、エリアCCD、リニアCCD、メモリーカード等からの画像情報を入力する入力部を有し、入力された情報を処理する情報処理部を有し、入力された画像を表示部に表示する画像表示装置であってよい。

【0072】

また、撮像装置やインクジェットプリンタが有する表示部として用いられてもよい。表示部は、撮像素子により撮像された画像を表示する表示部であってよい。その場合、表示装置は、外部から入力された画像情報を表示する画像出力機能と操作パネルとして画像への加工情報を入力する入力機能との両方を有していてもよい。入力機能を有する場合は、タッチパネル機能を有していてもよい。タッチパネル機能の方式は、静電容量方式でも、抵抗膜方式でも、赤外線方式であってもよい。また、入力機能は音声入力であってもよい。

10

20

30

40

50

【 0 0 7 3 】

また、撮像装置の表示装置に用いられる場合は、撮像装置の筐体に設けられる表示装置であっても、ビューファインダーとして用いられてもよい。

【 0 0 7 4 】

撮像装置は、複数のレンズを有する光学系と、前記レンズを通過した光を受光する撮像素子とを有してよい。

【 0 0 7 5 】

また撮像装置は、筐体とこの筐体に格納された撮像素子を有し、この筐体は、複数のレンズを有する光学系が接続可能であってよい。

【 0 0 7 6 】

以上の通り、本発明によれば、副画素から、当該副画素と異なる発光色である隣接副画素への影響を抑制することで、色再現性に優れた表示装置を提供できる。

【 符号の説明 】

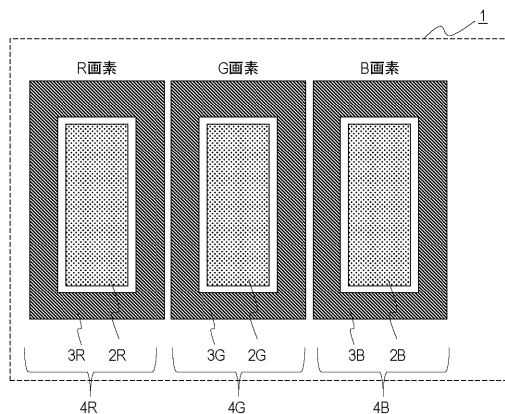
【 0 0 7 7 】

- 1 画素
- 2 第一画素電極
- 3 第二画素電極
- 4 第一電極
- 5 素子分離層
- 6 有機 E L 層
- 7 第二電極
- 8 絶縁層
- 9 カラーフィルタ

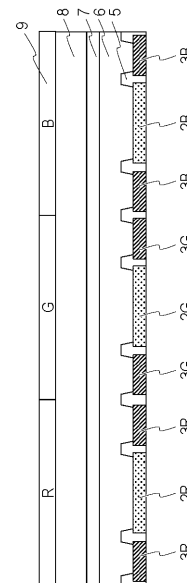
10

20

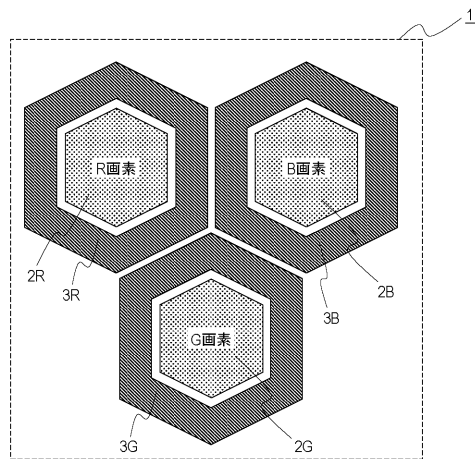
【 図 1 】



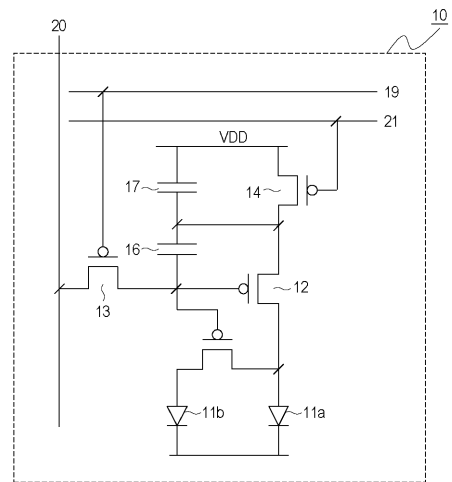
【 図 2 】



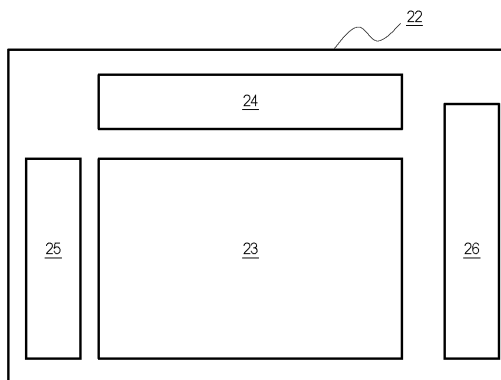
【図 3】



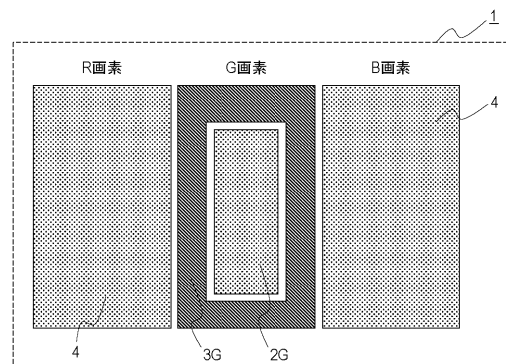
【図 4】



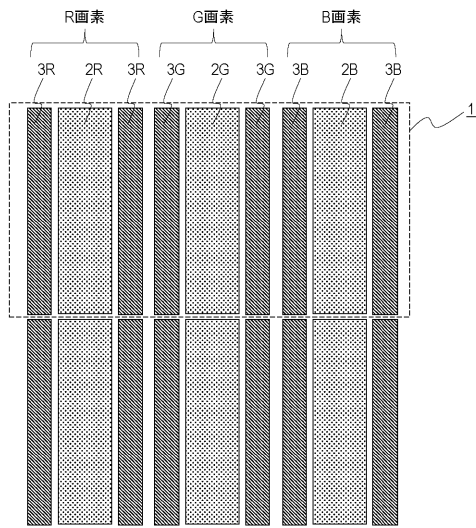
【図 5】



【図 6】



【図 7】



フロントページの続き

(51)Int.Cl.			F I		
<i>H 0 5 B</i>	<i>33/28</i>	<i>(2006.01)</i>	<i>H 0 5 B</i>	<i>33/12</i>	<i>E</i>
<i>G 0 2 B</i>	<i>5/20</i>	<i>(2006.01)</i>	<i>H 0 5 B</i>	<i>33/28</i>	
<i>G 0 9 F</i>	<i>9/30</i>	<i>(2006.01)</i>	<i>G 0 2 B</i>	<i>5/20</i>	<i>1 0 1</i>
<i>G 0 9 F</i>	<i>9/302</i>	<i>(2006.01)</i>	<i>G 0 9 F</i>	<i>9/30</i>	<i>3 3 8</i>
<i>G 0 9 G</i>	<i>3/3233</i>	<i>(2016.01)</i>	<i>G 0 9 F</i>	<i>9/30</i>	<i>3 6 5</i>
<i>G 0 9 G</i>	<i>3/20</i>	<i>(2006.01)</i>	<i>G 0 9 F</i>	<i>9/302</i>	<i>C</i>
			<i>G 0 9 G</i>	<i>3/3233</i>	
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 2 4 B</i>
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 1 1 D</i>
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 1 2 U</i>
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 4 2 A</i>
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 8 0 H</i>
			<i>G 0 9 G</i>	<i>3/20</i>	<i>6 8 0 V</i>

(56)参考文献 特開 2 0 1 4 - 0 8 6 2 3 6 (J P , A)
 特開 2 0 0 2 - 2 3 6 4 6 9 (J P , A)
 特開 2 0 1 5 - 1 1 1 2 3 4 (J P , A)
 特開 2 0 1 0 - 0 2 1 1 3 8 (J P , A)
 特開 2 0 1 0 - 2 3 0 7 9 7 (J P , A)
 特表 2 0 1 1 - 5 2 8 1 3 7 (J P , A)
 特開 2 0 0 4 - 1 0 1 7 4 7 (J P , A)
 米国特許出願公開第 2 0 1 7 / 0 1 1 7 3 3 7 (U S , A 1)
 米国特許出願公開第 2 0 1 2 / 0 0 0 1 8 3 8 (U S , A 1)
 特開 2 0 1 4 - 0 2 1 2 7 7 (J P , A)
 特開 2 0 0 4 - 1 3 9 8 2 5 (J P , A)
 特開 2 0 1 5 - 0 7 9 2 0 7 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)

H 0 5 B *3 3 / 0 0 - 3 3 / 2 8*
H 0 1 L *2 7 / 3 2*
H 0 1 L *5 1 / 5 0*
G 0 2 B *5 / 2 0*