

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 3 区分
 【発行日】平成 18 年 4 月 27 日 (2006.4.27)

【公表番号】特表 2005-527896 (P2005-527896A)
 【公表日】平成 17 年 9 月 15 日 (2005.9.15)
 【年通号数】公開・登録公報 2005-036
 【出願番号】特願 2003-582615 (P2003-582615)
 【国際特許分類】

G 0 6 F 21/24 (2006.01)

H 0 4 L 9/10 (2006.01)

【F I】

G 0 6 F 12/14 5 4 0 A

G 0 6 F 12/14 5 4 0 P

H 0 4 L 9/00 6 2 1 A

【手続補正書】
 【提出日】平成 18 年 3 月 8 日 (2006.3.8)
 【手続補正 1】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】
 【特許請求の範囲】
 【請求項 1】

チップカードのメモリー (4) に格納され暗号化キーを用いて事前に暗号化されたデジタルデータを保護する方法であって、前記暗号化キーは、チップカードに本質的に備えられたオペレーティング・パラメータの少なくとも一つの関数として動的に定められていることを特徴とするデジタルデータの保護方法。

【請求項 2】

チップカードのメモリー (4) に格納され暗号化キーを用いて事前に暗号化されたデジタルデータを保護するための装置であって、前記チップカードに本質的に備えられたオペレーティング・パラメータの少なくとも一つの関数として前記データを暗号化するキーを定義する計算モジュール (10) が備えられたことを特徴とするデジタルデータの保護装置。

【請求項 3】

データ処理のための中央処理ユニット、データを格納する少なくとも一つのメモリー、前記デジタルデータを暗号化するための暗号化モジュール (6) および前記データを暗号化するキーを少なくとも一つ計算するための計算モジュール (10) を備え、前記計算モジュール (10) は、前記メモリー (4) に本質的に備えられたオペレーティング・パラメータの少なくとも一つを関数として暗号化キーを定義する手段と、格納されたデータの各読み取りにおいて前記暗号化キーを動的に再計算する手段とを備えたことを特徴とするアクセスコントロールカード。