

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号
特許第5836283号
(P5836283)

(45) 発行日 平成27年12月24日(2015.12.24)

(24) 登録日 平成27年11月13日(2015.11.13)

(51) Int.Cl.	F I
HO 2 J 7/02 (2006.01)	HO 2 J 7/02 H
HO 1 M 10/44 (2006.01)	HO 2 J 7/02 J
HO 1 M 2/10 (2006.01)	HO 1 M 10/44 Q
	HO 1 M 2/10 E

請求項の数 15 (全 18 頁)

(21) 出願番号	特願2012-551641 (P2012-551641)	(73) 特許権者	510132347
(86) (22) 出願日	平成23年2月4日(2011.2.4)		コミサリア ア レネルジ アトミク エ
(65) 公表番号	特表2013-519351 (P2013-519351A)		オウ エネルジ アルタナティヴ
(43) 公表日	平成25年5月23日(2013.5.23)		フランス国 75015 パリ リュ ル
(86) 国際出願番号	PCT/EP2011/051691		ブラン 25 パティマン ル ボナン
(87) 国際公開番号	W02011/095610		デ
(87) 国際公開日	平成23年8月11日(2011.8.11)	(74) 代理人	100060759
審査請求日	平成26年1月8日(2014.1.8)		弁理士 竹沢 莊一
(31) 優先権主張番号	10/03087	(74) 代理人	100087893
(32) 優先日	平成22年7月22日(2010.7.22)		弁理士 中馬 典嗣
(33) 優先権主張国	フランス (FR)	(74) 代理人	100086726
(31) 優先権主張番号	10/03071		弁理士 森 浩之
(32) 優先日	平成22年7月21日(2010.7.21)	(72) 発明者	シルヴァン メルシエ
(33) 優先権主張国	フランス (FR)		フランス国 エフ-38120 サン テ
			グレーブ リュ デュ フォイエ 21
			最終頁に続く

(54) 【発明の名称】 電池のための充電均等化システム

(57) 【特許請求の範囲】

【請求項 1】

直列に接続された、少なくとも2つのアキュムレータステージ ($E t_i$) を備える充電均等化システムであって、各アキュムレータステージ ($E t_i$) は、前記アキュムレータステージ ($E t_i$) の負極 (N_i) と正極 (P_i) の間に配置された少なくとも1つのアキュムレータ ($A_{i,j}$) を備えるシステムにおいて、

- 少なくとも1つの正端子 (v_2) と、少なくとも1つの負端子 (v_1) とを備える、電圧発生器 (7) と、
- 各アキュムレータステージ ($E t_i$) に接続され、前記電圧発生器 (7) から給電される充電デバイス (5) であって、
 - ・ 少なくとも1つのインダクタ ($L 1_i$ 、 $L 2_i$ 、 $L 10_i$) と、
 - ・ 第1の端子が前記電圧発生器 (7) の端子 (v_2 、 v_1) に接続され、第2の端子が接続されたインダクタ ($L 1_i$ 、 $L 10_i$) に接続されている、第1のキャパシタ ($C 1_i$) と、
 - ・ 第1の端子が前記電圧発生器 (7) の端子 (v_1 、 v_2) に接続され、第2の端子が接続されたインダクタ ($L 2_i$ 、 $L 10_i$) に接続されている、第2のキャパシタ ($C 2_i$) と、
 - ・ アノードが、前記接続されたアキュムレータステージの負極 (N_i) に接続され、カソードが、前記第1のキャパシタ ($C 1_i$) の第2の端子に接続されている、第1のダイオード ($D 1_i$) と、

・アノードが、前記接続されたアキュムレータステージの負極 (N_i) に接続され、カソードが、前記第2のキャパシタ ($C2_i$) の第2の端子に接続されている、第2のダイオード ($D2_i$) と、

・アノードが前記接続されたアキュムレータステージの前記負極 (N_i) に接続され、かつ接続されたインダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) の1つの端子に接続された少なくとも1つのダイオード ($D1_i$ 、 $D2_i$ ； $D11_i$ 、 $D21_i$ ； $D100_i$) であって、前記ダイオード ($D1_i$ 、 $D2_i$ ； $D11_i$ 、 $D21_i$ ； $D100_i$) がオンの時に、充電電流が前記接続されたアキュムレータステージ、前記ダイオード ($D1_i$ 、 $D2_i$ ； $D11_i$ 、 $D21_i$ ； $D100_i$)、および前記接続されたインダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) を通るようになっていくダイオードと、

・インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) に接続され、かつ前記接続されたアキュムレータステージの電極 (P_i) に接続されている、少なくとも1つのスイッチ ($SW1_i$ 、 $SW11_i$) であって、充電デバイス (5) の接続されたスイッチ ($SW1_i$ 、 $SW11_i$)、インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) およびキャパシタ ($C1_i$ 、 $C2_i$) が、電圧発生器 (7) の端子 ($v2$ 、 $v1$) と前記接続されたアキュムレータステージの電極との間に直列に接続されているスイッチとを備える充電デバイス (5) と、

- 制御デバイス (3) であって

・導電時間に、前記電圧発生器 (7) の端子 ($v2$ 、 $v1$) 間の電圧変化を加えるように前記電圧発生器 (7) を制御し、充電されるべきアキュムレータステージ (Et_i) に接続された充電デバイス (5) の前記スイッチ ($SW1_i$ 、 $SW11_i$) を閉塞することにより、電圧発生器 (7) から給電された次第に増大する電圧発生器電流が、前記インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) および前記スイッチ ($SW1_i$ 、 $SW11_i$) を通って流れるようにし、かつ前記接続されたインダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) にエネルギーを蓄えるようにし、

・導電時間の終了時に、前記接続されたインダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) を通って流れる電源電流を遮断するように前記電圧発生器 (7) および/または前記スイッチ ($SW1_i$ 、 $SW11_i$) を制御し、

前記インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) および前記接続されたダイオード ($D1_i$ 、 $D2_i$ ； $D11_i$ 、 $D21_i$ ； $D100_i$) に減少する充電電流を循環させることにより、前記接続されたインダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) に蓄えられたエネルギーのアキュムレータステージ (Et_i) への転送が可能となるように構成された制御デバイス (3)、

とを含むことを特徴とする充電均等化システム。

【請求項2】

前記電圧発生器 (7) が、両端子 ($v1$ 、 $v2$) の間に、正電圧または負電圧を印加することができる、かつ前記制御デバイス (3) が

- 第1の導電時間の間は正電圧を、第2の導電時間の間は負電圧を印加するように前記電圧発生器 (7) を制御し、電流が、第1の導電時間の間は第1の方向へ、第2の導電時間の間は第1の方向とは反対方向である第2の方向へ、第1のキャパシタ ($C1_i$) および第2のキャパシタ ($C2_i$) を通って流れるように構成されており、

- 前記第1の導電時間と前記第2の導電時間との間の前記電源電流を遮断するように前記電圧発生器 (7) および/または前記スイッチ ($SW1_i$ 、 $SW11_i$) を制御して、減少する充電電流を前記インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) および前記接続されたダイオード ($D1_i$ 、 $D2_i$ ； $D11_i$ 、 $D21_i$ ； $D100_i$) で循環させることにより、インダクタ ($L1_i$ 、 $L2_i$ 、 $L10_i$) に蓄えられたエネルギーを、前記接続されたアキュムレータステージ (Et_i) へ転送できるように構成されていることを特徴とする、請求項1に記載の充電均等化システム。

【請求項3】

前記第1のキャパシタ ($C1_i$) が、前記電圧発生器 (7) の正端子 ($v2$) に接続されている第1の端子を備え、前記第2のキャパシタ ($C2_i$) が、前記電圧発生器 (7)

10

20

30

40

50

の負端子 (v_1) に接続されている第 1 の端子を備えていることを特徴とする、請求項 1 または 2 に記載の充電均等化システム。

【請求項 4】

前記スイッチ (SW_{1i}) は、第 1 の端子が少なくとも 1 つのインダクタ (L_{1i} 、 L_{2i} 、 L_{10i}) に接続され、第 2 の端子が前記接続されたアキュムレータステージの正極 (P_i) に接続されていることを特徴とする、請求項 1 ~ 3 のいずれか 1 項に記載の充電均等化システム。

【請求項 5】

前記制御デバイス (3) が、電圧発生器 (7) の前記端子においてゼロ電圧にするために前記電圧発生器 (7) を制御することにより前記インダクタ (L_{1i} 、 L_{2i} 、 L_{10i}) を通して流れる電源電流を遮断するように構成されていることを特徴とする、請求項 1 ~ 4 のいずれか 1 項に記載の充電均等化システム。

【請求項 6】

- 前記充電デバイス (5) が、第 1 のインダクタ (L_{1i}) および第 2 のインダクタ (L_{2i}) を備え、

・前記第 1 のインダクタ (L_{1i}) が、前記第 1 のキャパシタ (C_{1i}) の第 2 の端子と第 1 のダイオード (D_{1i}) のカソードとに接続された第 1 の端子を有し、

・前記第 2 のインダクタ (L_{2i}) が、前記第 2 のキャパシタ (C_{2i}) の第 2 の端子と第 2 のダイオード (D_{2i}) のカソードとに接続された第 1 の端子を有するようになっており、

- 前記充電デバイス (5) が、前記 2 つのインダクタ (L_{1i}) および (L_{2i}) に接続された共通のスイッチ (SW_{1i})、または第 1 のインダクタ (L_{1i}) に接続された第 1 のスイッチ (SW_{1i}) および第 2 のインダクタ (L_{2i}) に接続された第 2 のスイッチ (SW_{11i}) を備えることを特徴とする、請求項 1 ~ 5 のいずれか 1 項に記載の充電均等化システム。

【請求項 7】

第 1 のダイオード (D_{1i}) は、アノードが前記接続されたアキュムレータステージの前記負極 (N_i) に接続され、かつカソードが前記第 1 のキャパシタ (C_{1i}) の第 2 の端子および第 1 のインダクタ (L_{1i}) の 1 つの端子に接続されることにより、第 1 のダイオード (D_{1i}) がオンの時に、充電電流が、前記接続されたアキュムレータステージ、前記第 1 のダイオード (D_{1i}) および第 1 のインダクタ (L_{1i}) を循環するようになっていることを特徴とする、請求項 6 に記載の充電均等化システム。

【請求項 8】

第 2 のダイオード (D_{2i}) は、アノードが前記接続されたアキュムレータステージの負極 (N_i) に接続され、かつカソードが前記第 2 のキャパシタの第 2 の端子および前記接続された第 2 のインダクタ (L_{2i}) の 1 つの端子に接続されることにより、第 2 のダイオード (D_{2i}) がオンの時に、充電電流が、前記接続されたアキュムレータステージ、前記第 2 のダイオード (D_{2i}) および前記第 2 のインダクタ (L_{2i}) を循環するようになっていることを特徴とする、請求項 6 または 7 に記載の充電均等化システム。

【請求項 9】

- カソードが接続されたインダクタ (L_{1i} 、 L_{10i}) の第 1 の端子に接続され、アノードが前記第 1 のダイオード (D_{1i}) の前記カソードに接続されている、少なくとも 1 つの第 3 のダイオード (D_{10i}) と、

- カソードが接続されたインダクタ (L_{2i} 、 L_{10i}) の第 1 の端子に接続され、アノードが前記第 2 のダイオード (D_{2i}) の前記カソードに接続されている、少なくとも 1 つの第 4 のダイオード (D_{20i}) とをさらに備えることを特徴とする、請求項 1 ~ 8 のいずれか 1 項に記載の充電均等化システム。

【請求項 10】

前記第 3 のダイオード (D_{10i}) は、第 1 のインダクタ (L_{1i}) に接続され、前記第 4 のダイオード (D_{20i}) は、第 2 のインダクタ (L_{2i}) に接続されていることを

特徴とする、請求項 9 に記載の充電均等化システム。

【請求項 1 1】

前記充電デバイス (5) は、

- カソードが前記第 1 のインダクタ (L_{1i}) の前記第 1 の端子に接続され、アノードが前記接続されたアキュムレータステージの前記負極 (N_i) に接続されている、少なくとも 1 つの第 5 のダイオード (D_{11i}) と、

- カソードが前記第 2 のインダクタ (L_{2i}) の前記第 1 の端子に接続され、アノードが前記接続されたアキュムレータステージの前記負極 (N_i) に接続されている、少なくとも 1 つの第 6 のダイオード (D_{21i}) とをさらに含むことを特徴とする、請求項 1 0 に記載の充電均等化システム。

10

【請求項 1 2】

前記第 3 のダイオード (D_{10i})、および前記第 4 のダイオード (D_{20i}) は、同一のインダクタ (L_{10i}) に接続されていることを特徴とする、請求項 9 に記載の充電均等化システム。

【請求項 1 3】

前記充電デバイス (5) は、カソードが前記インダクタ (L_{10i}) の前記第 1 の端子に接続され、アノードが前記接続されたアキュムレータステージの前記負極 (N_i) に接続されている、少なくとも 1 つの第 5 のダイオード (D_{100i}) をさらに備えることを特徴とする、請求項 1 2 に記載の充電均等化システム。

【請求項 1 4】

前記充電デバイス (5) は、充電段階の間は、前記接続されたアキュムレータステージ (E_{ti}) の電圧レベルおよび電池 (1) の電圧レベルとは無関係に、不連続導電のもとで動作するように構成され、

前記電池 (1) は、直列に接続された少なくとも 2 つの前記アキュムレータステージ (E_{ti}) を備えていることを特徴とする、請求項 1 ~ 1 3 のいずれか 1 項に記載の充電均等化システム。

20

【請求項 1 5】

前記アキュムレータ (A_{ij}) が、リチウムイオンタイプであるか、または電池が、スーパーキャパシタを含むことを特徴とする、請求項 1 ~ 1 3 のいずれか 1 項に記載の充電均等化システム。

30

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、電気化学アキュムレータ電池のための充電均等化システムに関する。特に、電気転送システム、ハイブリッド転送システム、および搭載システムの分野で使用することができる電気化学アキュムレータ電池のための均等化システムに関する。本発明は、特に、ここで述べる応用に適するリチウムイオン (Li イオン) タイプの電池に関する。これは、リチウムイオンタイプの電池は、小さな質量で高いエネルギーを蓄積できる可能性があるからである。本発明はまた、スーパーキャパシタに対しても適用可能である。

【背景技術】

40

【0002】

電気化学アキュムレータは、数ボルト程度の値の公称電圧値を有する。より正確に言うと、磷酸鉄に基づいた Li イオン電池では、3 . 3 V であり、また、酸化コバルトに基づいた Li イオン技術を使用すれば、4 . 2 V が得られる。この電圧が、給電されるべきシステムの要求条件と比較して低過ぎる場合には、いくつかのアキュムレータを直列に接続して配置する。また、直列に接続した各アキュムレータを、並列に接続して配置することも可能である。複数のアキュムレータを並列に接続することにより、利用可能な容量が増大し、より大きな電流および電力を供給することができる。従って、並列に接続したアキュムレータは、ステージを形成する。1 つのステージは、最も小さい場合で 1 つのアキュムレータから構成される。これらのステージを直列に接続して、所望の電圧レベルを得る

50

ことができる。接続されたアキュムレータは、アキュムレータ電池と呼ばれる。

【 0 0 0 3 】

アキュムレータの充電または放電が行われると、その端子間電圧は、それぞれ、増大または減衰して行く。アキュムレータは、電気化学的過程によって規定される電圧レベルに到達した時に、充電された、または放電したと考えることができる。いくつかのアキュムレータステージを使用している回路では、それらのステージを通して流れる電流は、同じである。従って、ステージの充電または放電のレベルは、アキュムレータの本来固有の特性に依存する。すなわち、電解質の、または電極と電解質との間の、本来固有の容量と、直列および並列の内部寄生抵抗とに依存する。従って、ステージの間の電圧の差は、製造時およびエージングのばらつきによって生ずる可能性がある。

10

【 0 0 0 4 】

Ｌｉイオン技術のアキュムレータに対しては、閾値電圧と呼ばれる値よりも、高いまたは低い電圧は、アキュムレータを損傷または破壊する可能性がある。例えば、酸化コバルトに基づいたＬｉイオンアキュムレータの過充電は、それらの熱的暴走を引き起こし、発火させる可能性がある。磷酸鉄に基づいたＬｉイオンアキュムレータに対しては、過充電は、電解質の分解を引き起こし、それにより、その寿命が低下する、またはアキュムレータに障害を与える可能性がある。大きすぎる放電は、電圧を、例えば２Ｖよりも低くしてしまい、負電極電流コレクタが銅でできている場合には、主として、その電極の酸化を引き起こし、これによりアキュムレータの障害が発生する。従って、充電および放電している時には、安全性と信頼性の上から、各アキュムレータステージの端子間電圧を監視することが是非とも必要になる。各ステージに並列に接続されたデバイス（監視デバイスと呼ばれる）によって、この機能を確保することができる。

20

【 0 0 0 5 】

監視デバイスの機能は、各アキュムレータステージの充電および放電の状態を追尾し、その情報を駆動回路に送信することにより、ステージがその閾値電圧に到達したときには、電池の充電または放電を停止させることである。しかしながら、直列に接続されて配置されているいくつかのアキュムレータステージを有する電池では、最も高く充電されたステージが、その閾値電圧に到達した時に充電が停止されたとしても、他のステージはまだ十分に充電されていない可能性がある。また反対に、最も多く放電したステージが、その閾値電圧に到達した時に放電を停止したとしても、他のステージはまだ十分に放電していない可能性がある。従って、各アキュムレータステージに充電された電気は、最適には利用されてはならず、これは、高い自律性が要求される転送タイプおよび搭載タイプの応用においては、重要な問題である。この問題を緩和するために、一般的に均等化デバイスには監視デバイスが接続されている。

30

【 0 0 0 6 】

従って、均等化デバイスの機能は、直列に接続されて構成されているアキュムレータステージの充電および／または放電の状態を、各ステージで同一の状態にすることにより、電池の充電と、動作の自律性とを最適にすることである。均等化デバイスには、２つのカテゴリが存在する。これらは、エネルギー消費均等化デバイス、およびエネルギー転送均等化デバイスと呼ばれるタイプである。

40

【 0 0 0 7 】

エネルギー消費均等化デバイスでは、閾値電圧に到達した１つ以上のステージの充電電流をバイパスさせて、抵抗体にエネルギーを消費させることにより、ステージの端子間電圧を、を均一にするものである。この変形として、閾値電圧に到達した１つ以上のステージを放電させることにより、ステージの端子間電圧を均一にするというデバイスもある。しかしながら、これらのエネルギー消費均等化デバイスは、電池を充電するために必要なエネルギーよりも多くのエネルギーが消費されるということが主要な欠点である。実際、この回路では、いくつかのアキュムレータを放電させ、またはいくつかのアキュムレータでは充電電流を変化させることにより、まだ十分には充電されていない、最後の１つまたは複数のアキュムレータの充電を完了させるということが必要になる。従って、充電を

50

完了するまでに必要なエネルギーよりも、ずっと多くのエネルギーが消費される可能性がある。さらに、過剰なエネルギーは熱として消費され、これは、転送タイプおよび搭載タイプの応用の中で一体化しようとする場合の制約条件には適合しないものである。また、温度上昇によって、アキュムレータの寿命は、大幅に短縮される。

【0008】

エネルギー転送均等化デバイスでは、アキュムレータ電池または補助エネルギーネットワークと、アキュムレータステージとの間でエネルギーの交換を行う。

【0009】

例えば、特許文献1には、1つのデバイスが開示されている。このデバイスは、いくつかの出力を有する「フライバック」構造を通して、補助ネットワークからステージへ、エネルギーを転送するができ、また、蓄積要素として結合インダクタを使用している。結合インダクタは、特定の構成要素である。その理由は、この結合インダクタは、この応用に対して専用の構成要素であるからである。このような構成要素にかかる経費は、実行すべき機能に対して、余りにも高いものになる。

【0010】

特許文献2には、別のデバイスが開示されている。このデバイスは、ステージから電池へ、エネルギーを転送することができ、この場合には、蓄積要素としてアキュムレータ毎に1つのインダクタを使用している。しかしながら、このデバイスは、転送タイプおよび搭載タイプの利用における電池の均等化に対して、最適なエネルギー転送を選択しているものではない。実際、電池の充電の完了は、最後に閾値電圧に到達したステージによって決定される。電池の充電を完了するために、1つ以上のステージからエネルギーがタップオフされて、エネルギーは全てのステージに戻ってくる。従って、1つ以上のアキュムレータステージが十分な充電の僅かに手前にある場合に、エネルギーは、エネルギーを必要とするステージに優先的に転送されるのではなく、エネルギーがタップオフされたステージにも等しく転送される。従って、充電の終了時に、全てのステージからエネルギーをタップオフすることにより、各ステージの充電電圧が高過ぎないようにする均等化が必要になる。従って、この場合の均等化では、動作する変換器の数が多いので、高い損失が伴う。さらに、電流の無効な交流または直流成分が、既に充電を完了したアキュムレータを通過することになる。

【先行技術文献】

【0011】

【特許文献】

【特許文献1】 米国特許第5659237号明細書

【特許文献2】 中国特許第1905259号明細書

【発明の概要】

【発明が解決しようとする課題】

【0012】

従って、本発明の目的は、従来技術のこれらの欠点を示さない、改善された充電均等化デバイスを提案することである。

【課題を解決するための手段】

【0013】

本発明の主題は、充電均等化システムであり、この充電均等化システムは、直列に接続された、少なくとも2つのアキュムレータステージ (E_{t_i}) を備える充電均等化システムであって、各アキュムレータステージ (E_{t_i}) は、アキュムレータステージ (E_{t_i}) の負極 (N_{i-}) と正極 (P_{i+}) の間に配置された少なくとも1つのアキュムレータ (A_{i-j}) を備えるシステムにおいて、

- 少なくとも1つの正端子 (v_2) と、少なくとも1つの負端子 (v_1) とを備える、電圧発生器 (7) と、

- 各アキュムレータステージ (E_{t_i}) に接続され、電圧発生器 (7) から給電される充電デバイス (5) であって、

・少なくとも1つのインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) と、
 ・第1の端子が電圧発生器 (7) の端子 (v_2 、 v_1) に接続され、第2の端子が接続されたインダクタ (L_{1j} 、 L_{10j}) に接続されている、第1のキャパシタ (C_{1j}) と、

・第1の端子が電圧発生器 (7) の端子 (v_1 、 v_2) に接続され、第2の端子が接続されたインダクタ (L_{2j} 、 L_{10j}) に接続されている、第2のキャパシタ (C_{2j}) と、

・アノードが、接続されたアキュムレータステージの負極 (N_j) に接続され、カソードが、第1のキャパシタ (C_{1j}) の第2の端子に接続されている、第1のダイオード (D_{1j}) と、

・アノードが、接続されたアキュムレータステージの負極 (N_j) に接続され、カソードが、第2のキャパシタ (C_{2j}) の第2の端子に接続されている、第2のダイオード (D_{2j}) と、

・アノードが接続されたアキュムレータステージの負極 (N_j) に接続され、かつ接続されたインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) の1つの端子に接続された少なくとも1つのダイオード (D_{1j} 、 D_{2j} ； D_{11j} 、 D_{21j} ； D_{100j}) であって、ダイオード (D_{1j} 、 D_{2j} ； D_{11j} 、 D_{21j} ； D_{100j}) がオンの時に、充電電流が接続されたアキュムレータステージ、ダイオード (D_{1j} 、 D_{2j} ； D_{11j} 、 D_{21j} ； D_{100j})、および接続されたインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) を通るようになっているダイオードと、

・インダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) に接続され、かつ接続されたアキュムレータステージの電極 (P_j) に接続されている、少なくとも1つのスイッチ (SW_{1j} 、 SW_{11j}) であって、充電デバイス (5) の接続されたスイッチ (SW_{1j} 、 SW_{11j})、インダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) およびキャパシタ (C_{1j} 、 C_{2j}) が、電圧発生器 (7) の端子 (v_2 、 v_1) と接続されたアキュムレータステージの電極との間に直列に接続されているスイッチとを備える充電デバイス (5) と、

- 制御デバイス (3) であって

・導電時間に、電圧発生器 (7) の端子 (v_2 、 v_1) 間の電圧変化を加え、充電されるべきアキュムレータステージ (Et_j) に接続された充電デバイス (5) のスイッチ (SW_{1j} 、 SW_{11j}) を閉塞することにより、電圧発生器 (7) から給電された次第に増大する電源電流が、インダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) およびスイッチ (SW_{1j} 、 SW_{11j}) を通って流れるようにし、かつ接続されたインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) にエネルギーを蓄えるようにし、

・導電時間の終了時に、接続されたインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) を通って流れる電源電流を遮断し、

インダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) および接続されたダイオード (D_{1j} 、 D_{2j} ； D_{11j} 、 D_{21j} ； D_{100j}) に減少する充電電流を循環させることにより、接続されたインダクタ (L_{1j} 、 L_{2j} 、 L_{10j}) に蓄えられたエネルギーのアキュムレータステージ (Et_j) への転送が可能となるように構成された制御デバイス (3)、とを含むことを特徴としている。

【0014】

本発明の充電均等化システムは、次に示す特徴の中の1つ以上を、個別に、または組み合わせることで具備することができる。

- 前記システムは、カソードが前記インダクタの第1の端子に接続され、アノードが前記少なくとも1つの第1のダイオードのカソードに接続されている、少なくとも1つの第3のダイオードと、カソードが前記インダクタの第1の端子に接続され、アノードが前記少なくとも1つの第2のダイオードのカソードに接続されている、少なくとも1つの第4のダイオードとをさらに含んでいる。

- 前記少なくとも1つの第3のダイオードは、第1のインダクタに接続され、前記少なくとも1つの第4のダイオードは第2のインダクタに接続されている。

10

20

30

40

50

- 前記充電デバイスは、カソードが前記第 1 のインダクタの第 1 の端子に接続され、アノードが、対応したアキュムレータステージの負極に接続されている、少なくとも 1 つの第 5 のダイオードと、カソードが前記第 2 のインダクタの第 1 の端子に接続され、アノードが、対応したアキュムレータステージの負極に接続されている、少なくとも 1 つの第 6 のダイオードとを更に含んでいる。

- 前記少なくとも 1 つの第 3 のダイオード、および前記少なくとも 1 つの第 4 のダイオードは、1 つかつ同一のインダクタに接続されている。

- 前記充電デバイスは、カソードが前記インダクタの第 1 の端子に接続され、アノードが、対応したアキュムレータステージの負極に接続されている、少なくとも 1 つの第 5 のダイオードとをさらに含んでいる。

- 前記充電デバイスは、充電段階では、対応したアキュムレータステージの電圧レベルと電池の電圧レベルとは無関係に、不連続導電のもとで動作するように構成されている。

- アキュムレータは、リチウムイオンタイプである。

- 電池は、スーパーキャパシタを含んでいる。

【0015】

本発明のその他の特徴および利点は、例示的かつ非限定的な例として示す、以下の記述を読み、また添付の図面を参照することによって、より明らかになると思う。

【図面の簡単な説明】

【0016】

【図 1】アキュムレータステージの直列接続を含む電池と、この電池のための充電均等化システムとを示す図であり、充電均等化システムは、アキュムレータステージごと 1 つの充電デバイスと電圧発生器とを含んでいる。

【図 2】各充電デバイスに対する電圧発生器を含む、図 1 に示す均等化システムの 1 つの変形を示す図である。

【図 3】要素モジュールごと 1 つの電圧発生器を含む、図 1 に示す均等化システムの別の変形を示す図であり、要素モジュールは、直列に接続された所定の数のアキュムレータステージを含んでいる。

【図 4】要素モジュールごと更なる充電デバイスを含む、図 3 に示す均等化システムの別の変形を示す図である。

【図 5 a】均等化システムのための充電デバイスの第 1 の実施形態を示す図である。

【図 5 b】図 5 a に示す充電デバイスの実施形態に対する第 1 の変形を示す図である。

【図 5 c】図 5 a に示す充電デバイスの実施形態に対する第 2 の変形を示す図である。

【図 6】図 5 a ~ 図 5 c、図 11、図 12、および図 13 に示す充電デバイスに接続される電圧発生器の典型的な実施形態を示す図である。

【図 7】図 6 に示す電圧発生器の実施形態の変形を示す図である。

【図 8】図 6 に示す電圧発生器の実施形態の第 2 の変形を示す図である。

【図 9】図 6 に示す電圧発生器の実施形態の第 3 の変形を示す図である。

【図 10】図 5 a、図 5 b、および図 5 c に示す充電デバイスにおける種々の電流の変化を時間の関数として示す図である。

【図 11】均等化システムのための充電デバイスの第 2 の実施形態を示す図である。

【図 12】均等化システムのための充電デバイスの第 3 の実施形態を示す図である。

【図 13】均等化システムのための充電デバイスの第 4 の実施形態を示す図である。

【発明を実施するための形態】

【0017】

これらの図においては、実質的に同一の要素には、同じ符号を付してある。

【0018】

図 1 は、アキュムレータ電池 1 を示す。この電池 1 は、直列に接続された N ステージ (

10

20

30

40

50

$E t_{ij}$ で示す)から構成されている。各ステージ $E t_{ij}$ は、1つのアキュムレータまたは並列に接続された複数のアキュムレータ(A_{ij})から構成されている。ここで、下添え字 i は、ステージの数を表し、この下添え字 i は、図1に示された例では、1から N まで変化する。また、下添え字 j は、所与のステージの中の各アキュムレータの数を表し、この下添え字 j は、ここに示された例では、1から M まで変化する。1つかつ同一のステージ $E t_{ij}$ の各アキュムレータ A_{ij} の端子は、電気接続により互いに結合されており、各ステージ $E t_{ij}$ もまた、電気接続によって隣接したステージ $E t_{ij}$ に結合している。

【0019】

本発明の主題は、上記で述べたアキュムレータ電池1のための充電均等化システム2に関し、アキュムレータ電池1は、直列に接続された少なくとも2つのステージ $E t_{ij}$ を含んでいる。

10

【0020】

更に、充電均等化システム2は、制御デバイス3、および複数の同一の充電デバイス5を含んでいる。充電デバイス5は、それぞれ、アキュムレータステージ $E t_{ij}$ 、および1つの電圧発生器7(図1)または複数の電圧発生器7(図2、図3、および図4)に接続されている。

【0021】

充電デバイス5および電圧発生器7は、制御デバイス3によって制御される。

【0022】

均等化システム2は、各ステージ $E t_{ij}$ の電圧を測定し、電圧情報を制御デバイス3に転送するための電圧測定デバイス(図示せず)をさらに含むことができる。制御デバイス3は、この電圧情報に基づいて、アキュムレータステージ $E t_{ij}$ は充電されるべきか否かを判定することができ、従って、アキュムレータステージに並列に接続された充電デバイス5とそれに対応する電圧発生器7を制御することができる。

20

【0023】

充電デバイス5は、一方は、各アキュムレータステージ $E t_{ij}$ の負極(N_{ij} で示されている)と正極(P_{ij} で示されている)とに接続され、他方は、1つ以上の電圧発生器7の正極(v_2 で示されている)と負極(v_1 で示されている)とに接続されている。

【0024】

単一の電圧発生器7が使用される場合(図1)には、電圧発生器7は、全ての充電デバイス5に接続される。

30

【0025】

複数の電圧発生器7が使用される場合には、電圧発生器7の数がステージ $E t_{ij}$ の数に等しければ、各電圧発生器7は、1つの充電デバイス5に接続される。その例が、図2に示されている。

【0026】

図3に示されている別の代替的实施形態のように、電圧発生器7の数がステージ $E t_{ij}$ の数よりも少ない場合には、電圧発生器7は、複数の充電デバイス5に接続することができる。

【0027】

40

例として、電気車両の場合のように、直列に接続された非常に多くの数のアキュムレータステージ $E t_{ij}$ が使用される場合(例えば、100個のアキュムレータが直列に接続される場合)には、電池1は、要素モジュール9(図3)の直列接続で構成することができる。この場合、各要素モジュール9は、例えば、直列に接続された10ないし12のアキュムレータステージ $E t_{ij}$ を含んでいる。従って、電圧発生器7は、10ないし12の要素の端子の両端に接続される。ダイオードおよび制御スイッチの絶縁耐圧は、Liイオン電池の技術によって決まり、約45Vから60Vである。この値は、半導体分野では、規格化された絶縁耐圧値である。電気車両に対する場合のように、非常に多くの数の要素モジュール9を維持することが容易になる。

【0028】

50

さらに、アキュムレータステージ E_{t_i} ごとの充電デバイス 5 に加えて、直列に接続された N ステージに対して 1 つの充電デバイス 5 を使用する構成とすることも可能である。これは、図 4 に示されている。この変形によって、これら N 個の隣接したステージの間で、従って直列に接続された要素モジュール 9 の間で、エネルギーを転送することが可能になる。この場合には、1 つ以上の追加的な電圧発生器 7 を使用して、 N 個のステージの端子に接続された充電デバイス 5 に対してエネルギーを供給する。

【0029】

電圧発生器 7 は、充電デバイス 5 に対して電圧パルスを供給する。この電圧パルスは、正または負の電圧パルスであるか、または正極性および負極性を有する電圧パルス、更には、異なる波形（例えば、矩形波または正弦波）である。

10

【0030】

次に、充電均等化システム 2 の種々の実施形態について説明する。

[第 1 の実施形態]

【0031】

[充電デバイス]

図 5 a に示すように、第 1 の実施形態においては、充電デバイス 5 は、

- 第 1 のインダクタ L_{1_i} と、
- 第 2 のインダクタ L_{2_i} と、
- 第 1 の端子が電圧発生器 7 の極 v_2 に接続され、第 2 の端子が第 1 のインダクタ L_{1_i} の第 1 の端子に接続されている、第 1 のキャパシタ C_{1_i} と、
- 第 1 の端子が電圧発生器 7 の極 v_1 に接続され、第 2 の端子が第 2 のインダクタ L_{2_i} の第 1 の端子に接続されている、第 2 のキャパシタ C_{2_i} と、
- アノードおよびカソードが、それぞれ、ステージの極 N_i およびキャパシタ C_{1_i} の第 2 の端子に接続されている、第 1 のダイオード D_{1_i} と、
- アノードおよびカソードが、それぞれ、ステージの極 N_i および第 2 のインダクタ L_{2_i} の第 1 の端子に接続されている、第 2 のダイオード D_{2_i} と、
- 第 1 の端子が 2 つのインダクタ L_{1_i} および L_{2_i} の第 2 の端子に接続され、第 2 の端子がアキュムレータステージの極 P_i に接続されているスイッチ SW_{1_i} （例えば、MOSFET トランジスタ）とを含んでいる。

20

【0032】

この充電デバイス 5 は、正電圧および負電圧の矩形波を供給する電圧発生器 7 とともに使用されるようになっている。

30

【0033】

充電デバイス 5 のこの実施形態に対するスイッチ SW_{1_i} を異なる位置に置いた例を、図 5 b および図 5 c に示す。

【0034】

図 5 b では、スイッチ SW_{1_i} は、その第 1 の端子は、電圧発生器 7 の正極 v_2 に接続され、その第 2 の端子は、第 1 のキャパシタ C_{1_i} の第 1 の端子に接続されている。2 つのインダクタ L_{1_i} および L_{2_i} は、アキュムレータステージの極 P_i に接続されている。

40

【0035】

図 5 c では、スイッチ SW_{1_i} の第 1 の端子は、第 1 のキャパシタ C_{1_i} の第 2 の端子に接続され、スイッチ SW_{1_i} の第 2 の端子は、第 1 のダイオード D_{1_i} のカソードに接続されている。

【0036】

さらに、図 5 b および図 5 c に示すように、追加的なスイッチ $SW_{1_{i+1}}$ は、電圧発生器 7 の出力 v_1 および第 2 のキャパシタ C_{2_i} の第 1 の端子（図 5 b）に、または、第 2 のキャパシタ C_{2_i} の第 2 の端子および第 2 のダイオード D_{2_i} のカソード（図 5 c）に接続される。

【0037】

50

スイッチ $SW1_{\perp}$ を、これらの2つの他の可能な位置（例として、図5bおよび5cに示されている）に置くことによって、充電デバイス5のスイッチ $SW1_{\perp}$ が開放状態になって電圧発生器7が制御されているときに、電圧発生器7の構成要素と充電デバイス5の構成要素との間でエネルギーの交換が行われることを回避することが可能になる。

【0038】

制御デバイス3によって、スイッチ $SW1_{\perp}$ および/またはスイッチ $SW11_{\perp}$ （スイッチ $SW11_{\perp}$ が存在する場合には）を開閉することが可能になる。

【0039】

上記で述べた充電デバイス5は、連続導電状態、また不連続導電状態のどちらにおいても、同様に良好に動作する。

10

【0040】

不連続導電状態において動作することが望ましい。その理由は、その方が充電デバイス5の実施が容易であり、また費用も低くて済むからである。

【0041】

実際、不連続導電モードでは、インダクタ $L1_{\perp}$ を通して流れる電流は、充電デバイス5の各動作期間Tの前にはゼロになるようになっている。電圧発生器7がエネルギーを供給しているときには、インダクタ $L1_{\perp}$ を通して流れる電流の値は、インダクタ $L1_{\perp}$ の両端に印加された電圧と、インダクタ $L1_{\perp}$ の中にエネルギーが蓄積される時間と、インダクタ $L1_{\perp}$ の値とから導き出すことができる。これに引き続いて、電圧発生器7を、固定した導電時間で制御することができる。

20

【0042】

別の実施形態は、各充電デバイス5に対して、それぞれのダイオードの代わりに、1つの制御スイッチを使用することである。これにより、同期型と呼ばれる整流が可能になる。構成要素が導通状態の時の電圧降下が減少することにより、充電デバイス5の効率を上昇させることができる。

[電圧発生器]

【0043】

出力として正電圧と負電圧とを有する矩形波を生成する、電圧発生器7の種々の実施形態を、図6～図9に示す。

【0044】

電圧発生器7は、要素モジュール9の端子、また電池1の端子、さらには、補助電源（例えば、12V車両電源）に接続することもできる。

30

【0045】

電圧発生器の第1の典型的な実施形態では、完全ブリッジを使用する。この完全ブリッジは、4つのスイッチ $SW2_{\perp}$ ～ $SW5_{\perp}$ と、変成器 $T1_{\perp}$ （図6に示す）、または変成器 $T1_{\perp}$ の変形（図7に示す）とを有する。この変形例においては、変成器 $T1_{\perp}$ は、1つの1次巻線と複数の2次巻線とから構成されている。

【0046】

複数の2次巻線を使用することによって、充電デバイス5のキャパシタの絶縁耐圧を減少させることが可能になる。

40

【0047】

電圧発生器7の第2の典型的な実施形態を図8に示す。この実施形態では、2つのスイッチ $SW2_{\perp}$ および $SW3_{\perp}$ を有するハーフブリッジと変成器 $T1_{\perp}$ とを使用している。変成器 $T1_{\perp}$ の1次巻線は、2つのスイッチ $SW2_{\perp}$ および $SW3_{\perp}$ の中点と、2つのキャパシタ $C4_{\perp}$ および $C5_{\perp}$ の中点との間に接続されている。

【0048】

この第2の典型的な実施形態は、第1の例と比較して、スイッチの数を減少させることができ、また、変成器 $T1_{\perp}$ の1次巻線に直列に接続されたキャパシタ $C4_{\perp}$ および $C5_{\perp}$ によって、スイッチに対する制御シーケンスの不平衡による、変成器の飽和が生ずる危険を防ぐことができるという利点を有する。

50

【 0 0 4 9 】

電圧発生器の第 3 の典型的な実施形態では、1 次巻線のところに中点を有する変成器 T_{1_1} と 2 つのスイッチ SW_{2_1} および SW_{3_1} とを使用している（図 9）。この第 3 の典型的な実施形態の利点は、2 つのスイッチ SW_{2_1} および SW_{3_1} の制御に対して、共通の基準があるということである。

【 0 0 5 0 】

いずれの電圧発生器 7 を使用する場合でも、スイッチ SW_{2_1} および SW_{3_1} の導電時間は、各充電デバイス 5 が不連続導電状態の中で動作するように定めることができる。

[動作]

【 0 0 5 1 】

次に、充電デバイス 5 と電圧発生器 7 とを含む充電等化システム 2 の動作について説明する。この充電デバイス 5 は、例として、図 5 a に第 1 の実施形態として示されており、また電圧発生器 7 は図 8 に示されている。

【 0 0 5 2 】

充電デバイス 5 によって、充電されている特定のステージにおける充電動作を追尾することが可能になる。以前に説明した理由から、不連続導電状態の中で動作するように設定することが望ましい。

【 0 0 5 3 】

例えば、制御デバイス 3 がステージ E_{t_1} に対するエネルギーの転送を制御するときには、これを例えば、ステージ E_{t_1} に転送するとすれば、対応するステージ E_{t_1} と並列に接続されている充電デバイス 5 のスイッチ SW_{1_1} は、制御デバイス 3 によって閉塞される。

【 0 0 5 4 】

充電デバイス 5 に給電している電圧発生器 7 もまた、制御デバイス 3 によって活性化される。

【 0 0 5 5 】

各ステージと並列に接続されている充電デバイス 5 のスイッチ SW_{1_1} が開放状態である限り、ステージ E_{t_1} に直列に接続されているステージは、充電されない。

【 0 0 5 6 】

充電デバイス 5 が動作状態に設定され、電圧発生器 7 が事前に動作している場合には、スイッチ SW_{1_1} の閉塞速度を、ステージに過大な電流を供給しないように制御されなければならない。

【 0 0 5 7 】

スイッチがブロック状態にあり、かつこの状態の時にいずれの電流も通過させないという場合には、スイッチは完全であると考えられる。

【 0 0 5 8 】

図 5 a、図 8、および図 10 に示すように、導電時間 t_1 の間は、電圧発生器 7 の端子 v_2 と端子 v_1 との間には、正電圧が印加される。

【 0 0 5 9 】

スイッチ SW_{2_1} は閉塞され、スイッチ SW_{3_1} は開放されている。従って、電圧発生器 7 は、スイッチ SW_{2_1} が閉塞され、スイッチ SW_{3_1} が開放されている間は、正電圧の矩形波を供給する。

【 0 0 6 0 】

時間 t_1 の間は、エネルギーは、インダクタ L_{1_1} の中に蓄えられる。インダクタ L_{1_1} を通して流れる電流は、その端子に印加された電圧に比例して増加する。この電圧は、変成器 T_{1_1} の 2 次巻線の電圧から、充電されているステージ E_{t_1} の電圧を差し引いた値と近似的に等しい。

【 0 0 6 1 】

電流は、ステージ E_{t_1} だけを通して流れる。

【 0 0 6 2 】

10

20

30

40

50

動作状態にある充電デバイス 5 のキャパシタ C_{1_1} および C_{2_1} を通して流れる電流は、インダクタ L_{1_1} を通して流れる電流と等しい。キャパシタ C_{1_1} および C_{2_1} は、十分に大きな値を有するので、インダクタ L_{1_1} および L_{2_1} の端子間の電圧を殆ど一定値に保つために必要な電流を送ることができる。

【0063】

この時間 t_1 の間は、充電デバイス 5 の第 2 のダイオード D_{2_1} は、導通状態となり、第 1 のダイオード D_{1_1} はブロック状態になる。

【0064】

時間 t_1 の後に、電圧発生器 7 のスイッチ SW_{2_1} は開放される。

【0065】

この時刻に、インダクタ L_{1_1} を流れる電流は、ピーク値 I_{pic} に到達する。このピーク値 I_{pic} は、電圧発生器がエネルギーを供給しているときにインダクタ L_{1_1} の両端に印加された電圧に、 t_1 を乗じてインダクタ L_{1_1} の値で割った値と近似的に等しい。この公式は、充電デバイス 5 の各動作期間の前には、インダクタを流れる電流がゼロであると考えられる限り、近似的に成り立つ。

【0066】

時間 t_1 の後で、動作期間の半分の時間 ($T/2$) の間は、電圧発生器 7 は、ステージ E_{t_1} の充電デバイス 5 の端子 v_2 および v_1 に対して、電圧値ゼロを与える (図 6 および図 9) か、または電圧を与えない (図 8)。スイッチ SW_{3_1} および SW_{2_1} は開放状態である。インダクタ L_{1_1} を通して流れる電流は、その両端子に印加された電圧に比例して減少する。

【0067】

この段階にある間は、第 2 のダイオード D_{2_1} はブロック状態にある。

【0068】

インダクタ L_{1_1} および L_{2_1} を通して流れる電流が、互いに打ち消されてその和がゼロになるまで、第 1 のダイオード D_{1_1} は、導通状態にある。従って、第 1 のダイオード D_{1_1} は、インダクタ L_{1_1} を通して電流を流し、またインダクタ L_{2_1} を通しても電流を流す。インダクタ L_{2_1} を通して流れる電流は、変成器の 2 次巻線のインピーダンスが、インダクタ L_{1_1} および L_{2_1} のインピーダンスと比較して、十分に大きな値である限り、この段階の間は、一定であると考えられる。インダクタ L_{2_1} を通して流れる電流は、変成器磁化電流と等しい。これは、図 10 では I_m で示されている。

【0069】

第 1 のダイオード D_{1_1} がブロック状態であるときには、インダクタ L_{2_1} を通して流れる電流は、もはやステージを通しては流れず、その値は、インダクタ L_{1_1} を通して反対方向に流れる電流値に等しくなる。

【0070】

半分の期間 $T/2$ の後で、時間 $T/2$ に時間 t_1 を加えた時刻までは、電圧発生器の端子 v_2 および v_1 の間には、負電圧が印加される。スイッチ SW_{3_1} は閉塞され、スイッチ SW_{2_1} は開放される。エネルギーはインダクタ L_{2_1} の中に蓄えられる。インダクタ L_{2_1} を通して流れる電流は、その両端に印加された電圧に比例して増加する。電流は、充電状態にあるステージ E_{t_1} を通してのみ流れる。動作状態にある充電デバイスのキャパシタ C_{1_1} および C_{2_1} を通して流れる電流は、インダクタ L_{2_1} を通して流れる電流と等しい。

【0071】

この段階の間は、第 1 のダイオード D_{1_1} は、導通状態にある。第 2 のダイオード D_{2_1} は、ブロック状態にある。

【0072】

時間 $T/2$ プラス t_1 の後には、スイッチ SW_{3_1} は開放される。この時刻に、インダクタ L_{2_1} を流れる電流は、ピーク値 I_{pic} に到達する。このピーク値 I_{pic} は、電圧発生器 7 がエネルギーを供給しているときにインダクタ L_{2_1} の両端に印加された電圧

10

20

30

40

50

に、 t_1 を乗じてインダクタの値で割った値に近似的に等しい。以前と同様に、この公式は、充電デバイス 5 の各動作時間の前には、インダクタを流れる電流がゼロであると考えられる限り、近似的に成り立つ。

【0073】

時間 $(T/2 + t_1)$ の後は、期間 T の最後まで、電圧発生器 7 は、ステージ E_{t_1} の充電デバイス 5 の端子 v_2 および v_1 の間に、電圧値を与えない。スイッチ SW_{3_1} および SW_{2_1} は、開放状態にある。インダクタ L_{2_1} を通して流れる電流は、その両端に印加された電圧に比例して減少する。

【0074】

この段階の間は、第 1 のダイオード D_{1_1} はブロック状態にある。

10

【0075】

充電状態にあるインダクタ L_{1_1} および L_{2_1} を通して流れる電流が、打ち消し合って合計がゼロになるまで、第 2 のダイオード D_{2_1} は、導通状態にある。第 2 のダイオード D_{2_1} は、インダクタ L_{2_1} を通して電流を流し、またインダクタ L_{1_1} を通しても電流を流す。インダクタ L_{1_1} を通して流れる電流は、変成器磁化電流 (I_m) と等しい。

【0076】

第 2 のダイオード D_{2_1} がブロック状態であるときには、インダクタ L_{1_1} を通して流れる電流は、もはやステージを通しては流れず、その値は、インダクタ L_{2_1} を通して反対方向に流れる電流値と等しくなる。

【0077】

20

期間 T の終わりに、スイッチ SW_{1_1} がまだ閉塞状態にある場合には、新しい動作シーケンスが開始される。電圧発生器 7 は、電池が短絡されることがないように、2 つのスイッチ SW_{2_1} および SW_{3_1} が、同時にオン状態にはならないように制御される。

[第 2 の実施形態]

【0078】

図 11 に示す第 2 の実施形態においては、充電デバイス 5 は、

- 第 1 のインダクタ L_{1_1} に直列にマウントされ、カソードが第 1 のインダクタ L_{1_1} の第 1 の端子に接続され、アノードが第 1 のダイオード D_{1_1} のカソードに接続されている、第 3 のダイオード D_{10_1} と、

- 第 2 のインダクタ L_{2_1} に直列にマウントされ、カソードが第 2 のインダクタ L_{2_1} の第 1 の端子に接続され、アノードが第 2 のダイオード D_{2_1} のカソードに接続されている、第 4 のダイオード D_{20_1} とを更に含んでいる。

30

【0079】

第 2 の実施形態における充電デバイス 5 を有する充電均等化システム 2 の動作は、第 1 の実施形態の動作と実質的に同一である。

【0080】

しかしながら、第 1 のインダクタ L_{1_1} が時間 t_1 の間にエネルギーを蓄積しているときには、第 2 のダイオード D_{2_1} は導通状態になり、第 1 のダイオード D_{1_1} はブロック状態になる。また、第 2 のインダクタ L_{2_1} に直列にマウントされている第 4 のダイオード D_{20_1} もまたブロック状態になって、電流が第 2 のインダクタ L_{2_1} を通して流れるのを防いでいる。

40

【0081】

同様に、第 2 のインダクタ L_{2_1} がエネルギーを蓄積するときには、第 1 のダイオード D_{1_1} が導通状態になり、第 2 のダイオード D_{2_1} はブロック状態になる。そして、第 1 のインダクタ L_{1_1} と直列にマウントされている第 3 のダイオード D_{10_1} もまたブロック状態になって、電流が第 1 のインダクタ L_{1_1} を通して流れるのを防いでいる。

【0082】

上記のように、スイッチ SW_{3_1} または SW_{2_1} が開放になった時に、それぞれ、インダクタ L_{1_1} または L_{2_1} の両端に発生する過電圧を防いでいる。

[第 3 の実施形態]

50

【 0 0 8 3 】

図 1 2 に示す第 3 の実施形態では、充電デバイス 5 は、第 2 の実施形態と比較して、

- カソードが第 1 のインダクタ L_{1_j} の第 1 の端子と第 3 のダイオード D_{10_j} のカソードとに接続され、アノードが、対応するアキュムレータステージの負極 $N_{_j}$ に接続されている、第 5 のダイオード D_{11_j} と、

- カソードが第 2 のインダクタ L_{2_j} の第 1 の端子と第 4 のダイオード D_{20_j} のカソードとに接続され、アノードが、対応するアキュムレータステージの負極 $N_{_j}$ に接続されている、第 6 のダイオード D_{21_j} とを更に含んでいる。

【 0 0 8 4 】

第 3 の実施形態における充電デバイス 5 を有する充電均等化システム 2 の動作は、第 2 の実施形態の動作と同一である。しかしながら、第 5 のダイオード D_{11_j} と第 6 のダイオード D_{21_j} とによって、第 2 の実施形態と比較して、より高いエネルギー転送効率を得ることができる。この理由は、第 3 の実施形態では、インダクタ L_{1_j} および L_{2_j} を通して流れる電流が減少する時に、エネルギー転送効率は、ダイオード D_{11_j} またはダイオード D_{21_j} の単一の閾値に依存するからであり、第 2 の実施形態におけるように、ダイオード D_{11_j} および D_{10_j} 、または D_{21_j} および D_{20_j} の 2 つの閾値に依存している場合とは異なるからである。これによって、時刻 t_1 からインダクタを通して流れる電流がゼロになる時刻までのフリーホイール段階でのダイオードによる損失が最小になる。このフリーホイール段階は、最も長い時間を占めている。

【 第 4 の実施形態 】

【 0 0 8 5 】

最後に、第 4 の実施形態を図 1 3 に示す。この場合には、充電デバイス 5 は、第 3 の実施形態の場合とは異なっている。第 4 の実施形態では、以前説明したように、第 1 のインダクタ L_{1_j} および第 2 のインダクタ L_{2_j} があるのではなく、1 つのインダクタ L_{10_j} だけを使用している。

【 0 0 8 6 】

更に正確に言うと、このインダクタ L_{10_j} は、前の実施形態における 2 つのインダクタ L_{1_j} および L_{2_j} に対応しており、2 つのインダクタ L_{1_j} および L_{2_j} は、2 つの第 1 の端子が互いに接続されている。並列に接続されていたインダクタ L_{1_j} および L_{2_j} は、単一のインダクタ L_{10_j} と置換されている。

【 0 0 8 7 】

第 4 の実施形態における充電デバイス 5 を有する均等化システム 2 の動作は、第 3 の実施形態における動作と同様であるが、次の点が第 3 の実施形態とは異なっている。すなわち、第 4 の実施形態では、電圧発生器 7 の出力電圧の極性に拘わらず、時間 t_1 の間は、単一のインダクタ L_{10_j} がエネルギーを蓄える。電圧発生器 7 が、変成器 T_{1_j} の入力をゼロ電圧にするか、または電圧を与えないときにも、単一のダイオード D_{100_j} によって、インダクタ L_{10_j} を通して流れる電流の連続性が確保される。このダイオード D_{100_j} は、第 3 の実施形態と対応させて考えると、並列に接続されている第 5 のダイオード D_{11_j} および第 6 のダイオード D_{21_j} と対応している。

【 0 0 8 8 】

これにより、第 3 の実施形態と比較して、構成要素の数は減少し、しかも、第 3 の実施形態と同程度のエネルギー転送効率を発揮させることができる。

【 符号の説明 】

【 0 0 8 9 】

- 1 アキュムレータ電池
- 2 充電均等化システム
- 3 制御デバイス
- 5 充電デバイス
- 7 電圧発生器
- 9 要素モジュール

10

20

30

40

50

【図 1】

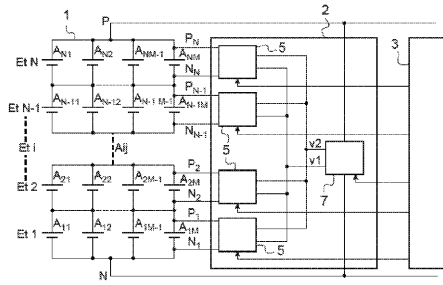


Fig. 1

【図 2】

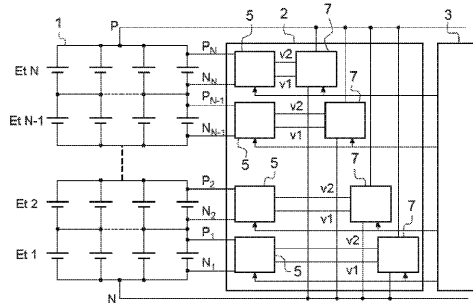


Fig. 2

【図 4】

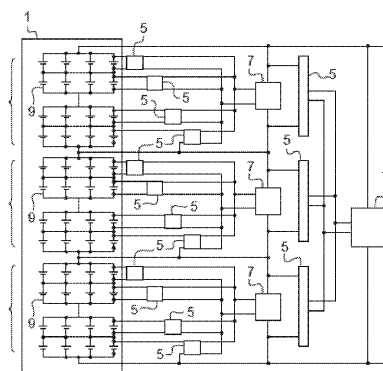


Fig. 4

【図 5 a】

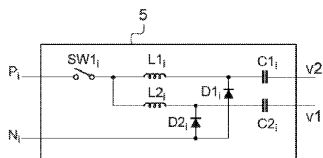


Fig. 5a

【図 3】

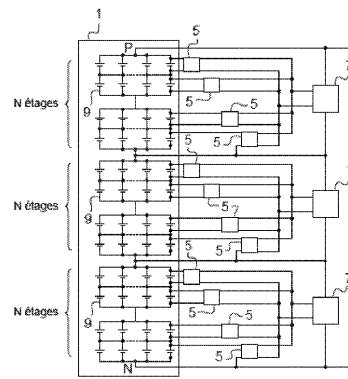


Fig. 3

【図 5 b】

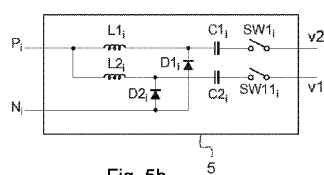


Fig. 5b

【図 5 c】

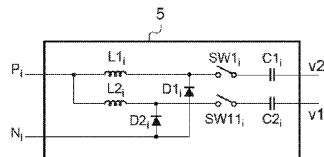


Fig. 5c

【図 6】

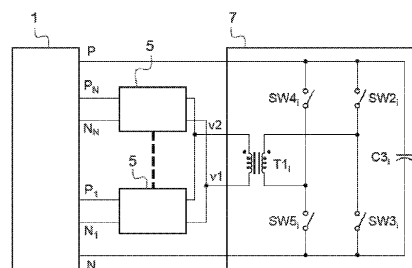


Fig. 6

【図 7】

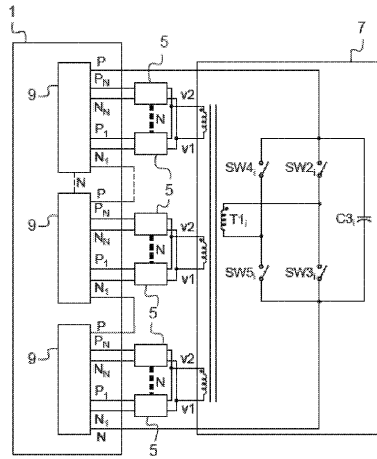


Fig. 7

【図 8】

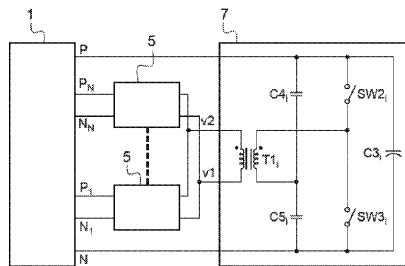


Fig. 8

【図 9】

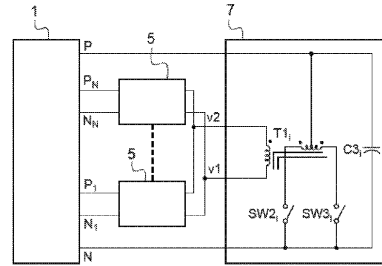


Fig. 9

【図 10】

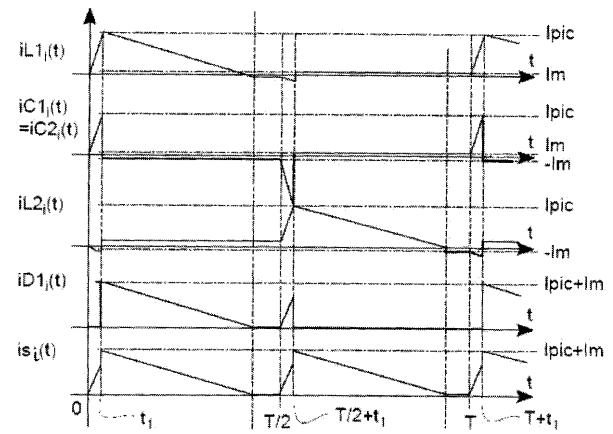


Fig. 10

【図 11】

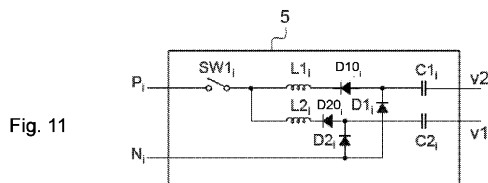


Fig. 11

【図 12】

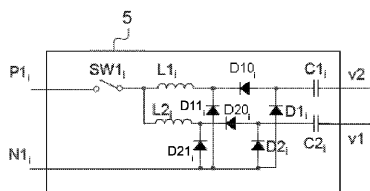


Fig. 12

【図 13】

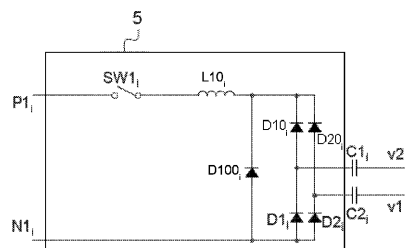


Fig. 13

フロントページの続き

(31)優先権主張番号 10/00478

(32)優先日 平成22年2月5日(2010.2.5)

(33)優先権主張国 フランス(FR)

(72)発明者 ダニエル シャトルー

フランス国 エフ - 3 8 4 7 0 テッシュ リュ デュ ブール 6 6 0

(72)発明者 ジュリアン ドーシー

フランス国 エフ - 3 8 1 6 0 シャット ル ジェルヴァン

(72)発明者 エリック フェルナンデス

フランス国 エフ - 3 8 7 6 0 サン ポール ドゥ ヴァルス ロティスマン ル ムーラン
1 6

審査官 高野 誠治

(56)参考文献 米国特許出願公開第2008/0116850(US, A1)

特開2001-008374(JP, A)

特表2006-507790(JP, A)

国際公開第2009/051414(WO, A1)

特開2006-223088(JP, A)

(58)調査した分野(Int.Cl., DB名)

H02J 7/00 - 7/12

H02J 7/34 - 7/36

H01M 2/10

H01M 10/44