

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. Cl.⁵
H03K 17/00

(11) 공개번호 특1990-0007181
(43) 공개일자 1990년05월09일

(21) 출원번호	특1989-0014495
(22) 출원일자	1989년 10월 07일
(30) 우선권주장	P3834143.3 1988년 10월 07일 독일(DE)
(71) 출원인	도이체 톰손-브란트 게엠베하 루프-디이터 베르거 독일연방공화국 데7730 빌링엔-쉬베닝엔 헤르만-쉬베이-스트라쎄 3
(72) 발명자	빌헬름 탄하이저 독일연방공화국 데-7730 빌링엔-쉬베닝엔 브라이자허 스트라쎄 1
(74) 대리인	남상선

심사청구 : 없음

(54) 신호의 레벨을 전자적으로 제어하기 위한 회로장치

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

신호의 레벨을 전자적으로 제어하기 위한 회로장치

[도면의 간단한 설명]

제1도는 본 발명의 블록 다이어그램.

제2도는 본 발명의 동작모드에 관한 다이어그램

제3도는 본 발명의 상세한 회로도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

디지털형으로 제어가능한 C-MOS-스위치에 의한 개개의 스텝에서의 신호레벨을 전자적으로 조정하기 위한 회로장치에 있어서, 장치(R)는 C-MOS-스위치에 연결되고 보상값을 발생시키고, 이 보상값은 먼저 C-MOS-스위치에 의해 발생되는 타지탈스텝을 보상하고, 그리고 상기 보상값은 미리 정해진 일정시간에 따라 간접적으로 강하하여 개개의 스텝이 완전히 유효하게 되게하는것을 특징으로 하는 신호 레벨을 전자적으로 조정하기 위한 회로 장치.

청구항 2

제1항에 있어서, 회로장치(R)는 연산 증폭기(op)를 포함하고, 연산증폭기(op)의 무반전 입력에는 스위치 단(S)으로 부터의 신호가 공급되고, 연산증폭기(op)의 출력은 저항기(RG)를 통해 반전 입력에 연결되고, 그리고 반전 입력은 저항기(R₄)와 저항기(R₄)와 직렬인 스위치(F₂)를 통해 접지전위에 접속되므로서 전자스위칭(F₂)는 전자스위치(F₂)휴지상태에서 도전적으로 바이어스되고, 저항기(R₄)와 저항기(RG)는 연산증폭기(OP)가 스위치 스텝의 증폭을 갖는 식으로 치수가 정해지는 것을 특징으로 하는 신호레벨을 전자적으로 조정하기 위한 회로장치.

청구항 3

제2항에 있어서, 바이어스 전압(+)은 저항기(R₃)을 통해 전자스위치(F₂)의 제어전극에 연결되고, 상기 제어전극은 캐패시터(C₃)를 통해 기준전위에 연결되고, 그리고 캐패시터(C₃)를 통해 기준전위에 연결되고, 그리고 캐패시터(C₃)는 스위치(T₂)에 의해 브리지 될 수 있는 것을 특징으로 하는 신호레벨을 전자적으로

조정하기위한 회로 장치.

청구항 4

제2항에 있어서, 저항기(R_4)와 병렬인 저항기(R_1)는 휴지상태에서 고임피던스인 전자스위치(F_1)에 직렬로 연결되고, 전자스위치(F_1)의 제어전극은 캐패시터(C_2)와 저항기(R_2)로 구성된 병렬회로를 통해 접지전 위에 연결되고, 그리고 상기 제어 전극은 스위치(T_1)를 사용하며 전자스위치(F_1)를 도통시키는 바이어스 전압에 잠깐 연결될 수 있는 것을 특징으로하는 신호레벨을 전자적으로 조정하기 위한 회로 장치.

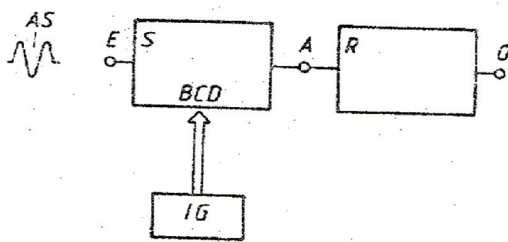
청구항 5

제1항, 제2항, 제3항 또는 제4항에 있어서, 시간요소(R_2 , C_2 , R_3 , C_3)의 일정시간은 스위치 단(S)을 제어하는 증분송신기(IG)의 서로 이어지는 2펄스의 시간거리 보다 더 짧게되도록 선택되는 것을 특징으로하는 신호레벨을 전자적으로 조정하기위한 회로장치.

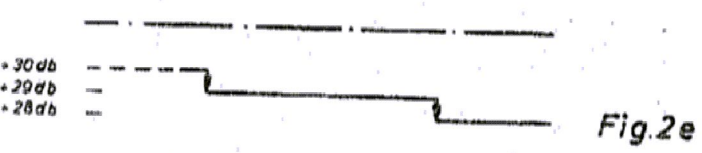
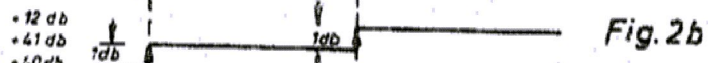
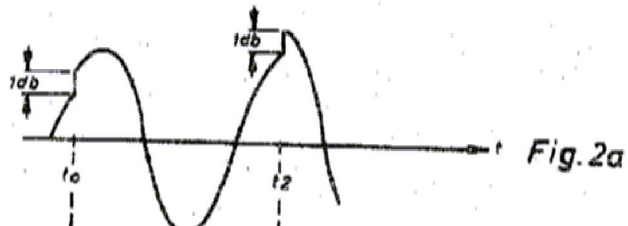
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2



도면3

