

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 793 159 A3

(12)

EUROPÄISCHE PATENTANMELDUNG

(88) Veröffentlichungstag A3:
11.03.1998 Patentblatt 1998/11

(51) Int. Cl.⁶: G05F 1/46

(43) Veröffentlichungstag A2:
03.09.1997 Patentblatt 1997/36

(21) Anmeldenummer: 97101955.9

(22) Anmeldetag: 07.02.1997

(84) Benannte Vertragsstaaten:
DE ES FR GB IT SE

(30) Priorität: 01.03.1996 DE 19607802

(71) Anmelder:
TEMIC TELEFUNKEN microelectronic GmbH
74072 Heilbronn (DE)

(72) Erfinder: Schropp, Roland
74235 Erlenbach (DE)

(74) Vertreter:
Maute, Hans-Jürgen, Dipl.-Ing.
TEMIC TELEFUNKEN microelectronic GmbH
Postfach 35 35
74025 Heilbronn (DE)

(54) Schaltungsanordnung zum Erzeugen einer Versorgungsspannung

(57) Die Erfindung betrifft eine Schaltungsanordnung zum Erzeugen einer Versorgungsspannung in Abhängigkeit von einer der Schaltungsanordnung zugeführten Eingangsspannung. Es ist dazu ein erster Widerstand einerseits mit der Eingangsspannung und andererseits über eine steuerbare Stromquelle mit dem Massepotential verbunden, so daß am Verbindungspunkt des ersten Widerstands mit der steuerbaren Stromquelle (I_1) eine reduzierte Spannung anliegt. Einem Impedanzwandler wird die reduzierte Spannung an seinem Eingang zugeführt. Er stellt die Versorgungsspannung an seinem Ausgang bereit. Die steuerbare Stromquelle wird in Abhängigkeit der Versorgungsspannung gesteuert. Damit erreicht man eine Verringerung von Störungen auf der Versorgungsspannung bzgl. der Eingangsspannung.

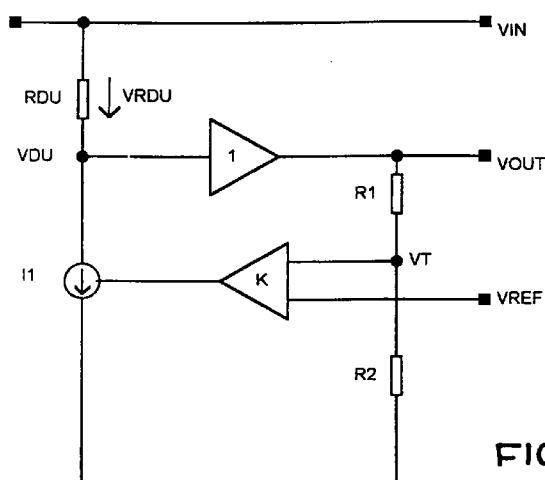


FIG. 1

EP 0 793 159 A3



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 97 10 1955

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
X	EP 0 600 527 A (UNITED MEMORIES INC ;NIIPON STEEL SEMICONDUCTOR (JP))	1-4	G05F1/46
A	* das ganze Dokument *	5-7	

X	EP 0 613 071 A (NIPPON ELECTRIC CO)	1-4	
A	* das ganze Dokument *	5-7	

X	TANAKA H ET AL: "SUB-1-MUA DYNAMIC REFERENCE VOLTAGE GENERATO FOR BATTERY-OPERATED DRAM'S" IEEE JOURNAL OF SOLID-STATE CIRCUITS, Bd. 29, Nr. 4, 1.April 1994, Seiten 448-453, XP000450867	1-4	
A	* das ganze Dokument *	5-7	

X	MASASHI HORIGUCHI ET AL: "DUAL-REGULATOR DUAL-DECODING-TRIMMER DRAM VOLTAGE LIMITER FOR BURN-IN TEST" IEEE JOURNAL OF SOLID-STATE CIRCUITS, Bd. 26, Nr. 11, 1.November 1991, Seiten 1544-1549, XP000266661	1-4	
A	* das ganze Dokument *	5-7	

Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort DEN HAAG		Abschlußdatum der Recherche 16. Januar 1998	Prüfer Schobert, D
KATEGORIE DER GENANNTEN DOKUMENTE X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : mündliche Offenbarung P : Zwischenliteratur		T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus anderen Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	

EPO FORM 1503 03 82 (F04C03)