



# [12] 发明专利申请公布说明书

[21] 申请号 200480044774.9

[43] 公开日 2007年12月19日

[11] 公开号 CN 101091397A

[22] 申请日 2004.12.31  
 [21] 申请号 200480044774.9  
 [86] 国际申请 PCT/CN2004/001584 2004.12.31  
 [87] 国际公布 WO2006/069489 中 2006.7.6  
 [85] 进入国家阶段日期 2007.6.29  
 [71] 申请人 UT 斯达康通讯有限公司  
 地址 中国浙江省杭州市滨江区六和路368号  
 [72] 发明人 乔 嘉

[74] 专利代理机构 中国专利代理(香港)有限公司  
 代理人 程天正 刘宗杰

## [54] 发明名称

UTRA TDD 系统中上行链路时隙分配的方法及其基站系统

## [57] 摘要

本发明提供一种 UTRA TDD 系统中上行链路时隙分配的方法，所述方法包括以下步骤：对于其中交叉时隙被分配用于上行链路的小区，确定交叉时隙被分配用于下行链路的邻区的下行发射信号对本小区的干扰，其中根据交叉时隙被分配用于下行链路的邻区中的基站负载控制来限定所述下行发射信号的功率；确定所述下行发射信号对本小区的干扰与本小区的系统噪声的累加和；对于其中交叉时隙被分配用于上行链路的小区，确定路损门限值，其中该门限值与所述累加和为反比关系；基站系统将用户设备测得的路损与该门限值进行比较；以及只在用户设备测得的路损小于该门限值时，才允许该用户设备将交叉时隙分配用于上行链路。本发明还提供一种相应的 UTRA TDD 系统中的基站系统。

