

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成17年5月26日(2005.5.26)

【公開番号】特開2004-72763(P2004-72763A)

【公開日】平成16年3月4日(2004.3.4)

【年通号数】公開・登録公報2004-009

【出願番号】特願2003-281394(P2003-281394)

【国際特許分類第7版】

H 04 L 7/00

【F I】

H 04 L 7/00 Z

【手続補正書】

【提出日】平成16年2月27日(2004.2.27)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

デジタルデータ受信装置において、受信した同一の信号を2系統以上に分配し、各々の系統で復調して得られた複数のデータストリーム(データ、クロック)を受け取り、該データストリームのうちの1系統を選択し出力するデジタルデータ切替部を備えることを特徴とするデジタルデータ受信装置。

【請求項2】

請求項1記載のデジタル受信装置のデジタルデータ受信部において、2系統以上入力されるデータストリームをその系統のクロックで一時記憶する記憶部と、該記憶部に一時記憶されたデータストリームを各系統同時に読み出すデータ読み出し制御部と、読み出されたデータストリームのうちの1系統を選択し出力する選択部と、該選択部で選択しデジタルデータ受信装置から出力するデータストリームと対で出力されるクロックを生成するクロック制御部とから構成されていることを特徴とするデジタルデータ受信装置。

【請求項3】

請求項2記載のデジタルデータ受信部のクロック制御部において、各系統のクロック周波数 $f_s$ の $1/N$ (Nは正数)クロックを生成する分周器と、該各系統のクロック周波数 $f_s$ の $1/N$ クロックを生成する分周器の同期をとる分周同期器と、各系統のクロック周波数 $f_s$ の $1/N$ クロックを選択するセレクタと、該セレクタで選択されたクロック周波数 $f_s$ の $1/N$ クロックをN倍する倍増器とから構成されることを特徴とするデジタルデータ受信装置。

【請求項4】

デジタルデータ受信方法において、受信した同一の信号を2系統以上に分配し、各々の系統で復調して得られた複数のデータストリーム(データ、クロック)を受け取り、該データストリームのうちの1系統を選択し出力することを特徴とするデジタルデータ受信方法。

【請求項5】

請求項4記載のデジタル受信方法において、2系統以上入力されるデータストリームをその系統のクロックで一時記憶し、該一時記憶されたデータストリームを各系統同時に読み出し、読み出されたデータストリームのうちの1系統を選択して出力し、該選択出力するデータストリームと対で出力されるクロックを生成することを特徴とするデジタルデータ

受信方法。