

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5004775号  
(P5004775)

(45) 発行日 平成24年8月22日 (2012. 8. 22)

(24) 登録日 平成24年6月1日 (2012. 6. 1)

(51) Int. Cl.

F 1

HO 4 N 5/359 (2011. 01)

HO 4 N 5/335 5 9 0

HO 4 N 5/374 (2011. 01)

HO 4 N 5/335 7 4 0

HO 4 N 5/378 (2011. 01)

HO 4 N 5/335 7 8 0

請求項の数 5 (全 17 頁)

(21) 出願番号	特願2007-313951 (P2007-313951)	(73) 特許権者	000001007
(22) 出願日	平成19年12月4日 (2007. 12. 4)		キヤノン株式会社
(65) 公開番号	特開2009-141528 (P2009-141528A)		東京都大田区下丸子3丁目30番2号
(43) 公開日	平成21年6月25日 (2009. 6. 25)	(74) 代理人	100076428
審査請求日	平成22年11月18日 (2010. 11. 18)		弁理士 大塚 康德
		(74) 代理人	100112508
			弁理士 高柳 司郎
		(74) 代理人	100115071
			弁理士 大塚 康弘
		(74) 代理人	100116894
			弁理士 木村 秀二
		(74) 代理人	100130409
			弁理士 下山 治
		(74) 代理人	100134175
			弁理士 永川 行光

最終頁に続く

(54) 【発明の名称】 撮像装置及び撮像システム

(57) 【特許請求の範囲】

【請求項 1】

第1の画素と第2の画素とを含む複数の画素が配列された画素配列と、  
 前記画素配列から信号を読み出すとともに、複数の信号を出力する読み出し部と、  
 出力部と、  
 を備え、  
 前記出力部は、  
 前記読み出し部から出力された前記第1の画素についての第1の信号を伝達する第1の  
 出力線と、  
 前記読み出し部から出力された前記第1の画素についての第2の信号を伝達する第2の  
 出力線と、  
 前記読み出し部から出力された前記第2の画素についての第1の信号を伝達する第3の  
 出力線と、  
 前記読み出し部から出力された前記第2の画素についての第2の信号を伝達する第4の  
 出力線と、  
 前記第1の画素についての前記第1の信号と前記第2の信号との差分を演算することによ  
 り第1の画像信号を生成する第1の差分回路と、  
 前記第2の画素についての前記第1の信号と前記第2の信号との差分を演算することによ  
 り第2の画像信号を生成する第2の差分回路と、  
 を含み、

10

20

前記第 1 の出力線は、前記第 3 の出力線と前記第 4 の出力線との間に配され、  
前記第 3 の出力線は、前記第 1 の出力線と前記第 2 の出力線との間に配され、  
前記第 1 の画素についての第 1 の信号および前記第 2 の画素についての第 1 の信号は、  
画像信号にノイズ信号が重畳された光信号であり、

前記第 1 の画素についての第 2 の信号および前記第 2 の画素についての第 2 の信号は、  
ノイズ信号である

ことを特徴とする撮像装置。

【請求項 2】

前記複数の画素は、第 3 の画素をさらに含み、

前記出力部は、

前記読み出し部から出力された前記第 3 の画素についての第 2 の信号を伝達する第 5 の  
出力線と、

前記読み出し部から出力された前記第 3 の画素についての第 1 の信号を伝達する第 6 の  
出力線と、

前記第 3 の画素についての前記第 1 の信号と前記第 2 の信号との差分を演算すること  
により第 3 の画像信号を生成する第 3 の差分回路と、

を更に含み、

前記第 5 の出力線は、前記第 2 の出力線と前記第 6 の出力線との間に配され、

前記第 3 の画素についての第 1 の信号は、画像信号にノイズ信号が重畳された光信号で  
あり、

前記第 3 の画素についての第 2 の信号は、ノイズ信号である

ことを特徴とする請求項 1 に記載の撮像装置。

【請求項 3】

第 1 の画素と第 2 の画素とを含む複数の画素が配列された画素配列と、

前記画素配列から信号を読み出すとともに、複数の信号を出力する読み出し部と、

出力部と、

を備え、

前記出力部は、

前記読み出し部から出力された前記第 1 の画素についての第 1 の信号を伝達する第 1 の  
出力線と、

前記読み出し部から出力された前記第 1 の画素についての第 2 の信号を伝達する第 2 の  
出力線と、

前記読み出し部から出力された前記第 2 の画素についての第 1 の信号を伝達する第 3 の  
出力線と、

前記読み出し部から出力された前記第 2 の画素についての第 2 の信号を伝達する第 4 の  
出力線と、

前記第 1 の画素についての前記第 1 の信号と前記第 2 の信号との差分を演算すること  
により第 1 の画像信号を生成する第 1 の差分回路と、

前記第 2 の画素についての前記第 1 の信号と前記第 2 の信号との差分を演算すること  
により第 2 の画像信号を生成する第 2 の差分回路と、

を含み、

前記第 1 の出力線は、前記第 3 の出力線と前記第 4 の出力線との間に配され、

前記第 3 の出力線は、前記第 1 の出力線と前記第 2 の出力線との間に配され、

前記読み出し部は、

前記画素配列の各列の画素から異なるタイミングで読み出された 2 つの信号の差分を演  
算して、各列の画素の画像信号を求める複数の演算部と、

前記複数の演算部から出力された各列の画素の画像信号を増幅する複数の増幅部と、  
を含み、

前記第 1 の画素についての第 1 の信号および前記第 2 の画素についての第 1 の信号は、  
画像信号に前記増幅部のオフセットが重畳された信号であり、

10

20

30

40

50

前記第 1 の画素についての第 2 の信号および前記第 2 の画素についての第 2 の信号は、  
前記増幅部のオフセットの信号である  
ことを特徴とする撮像装置。

【請求項 4】

前記複数の画素は、第 3 の画素をさらに含み、  
前記出力部は、  
前記読み出し部から出力された前記第 3 の画素についての第 2 の信号を伝達する第 5 の  
出力線と、

前記読み出し部から出力された前記第 3 の画素についての第 1 の信号を伝達する第 6 の  
出力線と、

前記第 3 の画素についての前記第 1 の信号と前記第 2 の信号との差分を演算することによ  
り第 3 の画像信号を生成する第 3 の差分回路と、  
を更に含み、

前記第 3 の画素についての第 1 の信号は、画像信号に前記増幅部のオフセットが重畳さ  
れた信号であり、

前記第 3 の画素についての第 2 の信号は、前記増幅部のオフセットの信号である  
ことを特徴とする請求項 3 に記載の撮像装置。

【請求項 5】

請求項 1 から 4 のいずれか 1 項に記載の撮像装置と、  
前記撮像装置の撮像面へ像を形成する光学系と、  
前記撮像装置から出力された信号を処理して画像データを生成する信号処理部と、  
を備えたことを特徴とする撮像システム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、撮像装置及び撮像システムに関する。

【背景技術】

【0002】

MOS 型センサなどの撮像装置は、複数の画素が配列された画素配列と、その画素配列  
から信号を読み出すとともに複数の信号を出力する読み出し部と、読み出し部から出力さ  
れた複数の信号に応じて画像信号を求めて出力する出力部とを備える。この出力部は、相  
関 2 重サンプリング (Correlated Double Sampling; 以下、  
CDS と略す) 処理を行う。

【0003】

読み出し部は、画素配列の各列の画素の光信号とノイズ信号とを異なるタイミングで読  
み出して、両者を一時的にそれぞれラインメモリに保持する。その読み出し部は、ライン  
メモリに保持された光信号とノイズ信号とを、それぞれ、出力部における光信号用の出力  
線 (以下、S 出力線とする) とノイズ信号用の出力線 (以下、N 出力線とする) とへ出力  
する。読み出し部は、このような動作を各列について順次に行う。

【0004】

出力部では、S 出力線と N 出力線との後段に設けられた差分回路が、S 出力線に転送さ  
れた光信号と N 出力線に転送されたノイズ信号との差分を演算する (CDS 処理を行う)  
ことにより、各列の画素の画像信号を順次に求める。

【0005】

ここで、第 1 の列の画素から光信号とノイズ信号とがそれぞれ第 1 S 出力線と第 1 N 出  
力線とへ出力され、第 2 の列の画素から光信号とノイズ信号とがそれぞれ第 2 S 出力線と  
第 2 N 出力線とへ出力される場合を考える。この場合、第 1 の差分回路は、第 1 S 出力線  
に出力された光信号と第 1 N 出力線に出力されたノイズ信号との差分を演算する (CDS  
処理を行う) ことにより、第 1 の列の画素の画像信号を求める。第 2 の差分回路は、第 2  
S 出力線に出力された光信号と第 2 N 出力線に出力されたノイズ信号との差分を演算する

10

20

30

40

50

(CDS処理を行う)ことにより、第2の列の画素の画像信号を求める。この構成によれば、光信号及びノイズ信号についての動作を第1の列及び第2の列について並行して行うことができるので、出力部の動作を高速化できる。

【0006】

この構成では、第1S出力線及び第1N出力線が第1の列の画素に対応し、第2S出力線及び第2N出力線が第2の列の画素に対応していることから、第1S出力線、第1N出力線、第2S出力線、第2N出力線の順に配されることが一般的である。この場合、第1N出力線は、第2S出力線に隣接しているので、光信号に応じたクロストークを第2S出力線から受けやすい。

【0007】

それに対して、特許文献1に示された撮像装置では、2組のN出力線及びS出力線を、第1S出力線、第1N出力線、第2N出力線、第2S出力線の順に配している。これにより、第1N出力線は、第2N出力線に隣接することになるので、光信号よりも信号レベルの時間的な変動が小さいノイズ信号に応じたクロストークを第2N出力線から受ける。これにより、特許文献1によれば、第1N出力線が受けるクロストークに起因したノイズを低減できるとされている。

【特許文献1】特開2004-153682号公報

【発明の開示】

【発明が解決しようとする課題】

【0008】

特許文献1に示された構成、すなわち、第1S出力線、第1N出力線、第2N出力線、第2S出力線の順に配された構成において、出力線の間隔を狭くしていくと、第1S出力線及び第1N出力線と第2S出力線との間の距離が小さくなる。これにより、第1S出力線及び第1N出力線のそれぞれが第2S出力線から受けるクロストークが増加する可能性がある。さらに、第1N出力線と第2S出力線との距離が第1S出力線と第2S出力線との距離と異なる。これにより、第1N出力線が第2S出力線から受けるクロストークに起因したノイズと、第1S出力線が第2S出力線から受けるクロストークに起因したノイズとは異なる可能性が高い。この場合、第1S出力線に出力された信号と第1N出力線に出力された信号との差分を第1の差分回路により演算しても、クロストークに起因したノイズを低減できない。すなわち、第1S出力線及び第1N出力線のそれぞれが第2S出力線から受けるクロストークに起因したノイズを低減することが困難になる。

【0009】

本発明の目的は、複数の画素についての複数の信号を並行してそれぞれ伝達する複数の出力線の間隔を狭くした場合でも、クロストークに起因したノイズを低減することにある。

【課題を解決するための手段】

【0010】

本発明の第1側面に係る撮像装置は、第1の画素と第2の画素とを含む複数の画素が配列された画素配列と、前記画素配列から信号を読み出すとともに、複数の信号を出力する読み出し部と、出力部とを備え、前記出力部は、前記読み出し部から出力された前記第1の画素についての第1の信号を伝達する第1の出力線と、前記読み出し部から出力された前記第1の画素についての第2の信号を伝達する第2の出力線と、前記読み出し部から出力された前記第2の画素についての第1の信号を伝達する第3の出力線と、前記読み出し部から出力された前記第2の画素についての第2の信号を伝達する第4の出力線と、前記第1の画素についての前記第1の信号と前記第2の信号との差分を演算することにより第1の画像信号を生成する第1の差分回路と、前記第2の画素についての前記第1の信号と前記第2の信号との差分を演算することにより第2の画像信号を生成する第2の差分回路とを含み、前記第1の出力線は、前記第3の出力線と前記第4の出力線との間に配され、前記第3の出力線は、前記第1の出力線と前記第2の出力線との間に配されていることを特徴とする。

## 【 0 0 1 1 】

本発明の第 2 側面に係る撮像システムは、上記の撮像装置と、前記撮像装置の撮像面へ像を形成する光学系と、前記撮像装置から出力された信号を処理して画像データを生成する信号処理部とを備えたことを特徴とする。

## 【 発明の効果 】

## 【 0 0 1 2 】

本発明によれば、複数の画素についての複数の信号を並行してそれぞれ伝達する複数の出力線の間隔を狭くした場合でも、クロストークに起因したノイズを低減することができる。

## 【 発明を実施するための最良の形態 】

10

## 【 0 0 1 3 】

本発明の第 1 実施形態に係る撮像装置 1 0 0 について、図 1 及び図 2 を用いて説明する。図 1 は、本発明の第 1 実施形態に係る撮像装置 1 0 0 の構成図である。図 2 は、画素の構成図である。

## 【 0 0 1 4 】

撮像装置 1 0 0 は、図 1 に示すように、画素配列 P A、選択部 1 0、読み出し部 2 0、及び出力部 3 0 を備える。

## 【 0 0 1 5 】

画素配列 P A では、複数の画素 1 1 0 が 2 次元状に（行方向及び列方向に）配列されている。各画素 1 1 0 は、図 2 に示すように、リセットトランジスタ 2 5、光電変換部 2 7、転送ゲート 9、フローティングディフュージョン（以下、F D とする）7、及び、増幅トランジスタ 2 9 を含む。リセットトランジスタ 2 5 は、F D 7 をリセットする。光電変換部 2 7 は、光電変換により、入射した光に応じた電荷（信号）を発生させるとともに蓄積する。光電変換部 2 7 は、例えば、フォトダイオードである。転送ゲート 9 は、光電変換部 2 7 により蓄積された電荷（信号）を F D 7 へ転送する。F D 7 は、電荷（信号）を電圧（信号）に変換する。増幅トランジスタ 2 9 は、F D 7 から入力された信号を増幅して列信号線 R L へ出力する。このようにして、画素 P から信号が読み出される。

20

## 【 0 0 1 6 】

なお、以下では、画素配列 P A における列を数える際に、図面上の左から右へ、かつ、上から下へ数えるものとする。画素配列 P A では、複数の画素 1 1 0 が 1 次元的に配列されていても良い。

30

## 【 0 0 1 7 】

選択部 1 0 は、画素配列 P A において信号を読み出すべき画素の領域（行）を選択する。選択部 1 0 は、垂直シフトレジスタ回路 1 2 0 を含む。垂直シフトレジスタ回路 1 2 0 は、例えば、シフト動作により、画素配列 P A から画素 1 1 0 の行を順次選択する。

## 【 0 0 1 8 】

読み出し部 2 0 は、画素配列 P A において選択部 1 0 により選択された領域（行）の画素から信号を読み出す。読み出し部 2 0 は、ラインメモリ回路 3 0 5、及び転送回路 3 1 0 を含む。

## 【 0 0 1 9 】

40

ラインメモリ回路 3 0 5 は、信号電荷保持容量  $C_{ts}$  及びノイズ信号保持容量  $C_{tn}$  を画素配列 P A の列ごとに含む。信号電荷保持容量  $C_{ts}$  は、選択行における各列の画素 1 1 0 から読み出された光信号（第 1 の信号）を保持する。ノイズ信号保持容量  $C_{tn}$  は、選択行における各列の画素 1 1 0 から読み出されたノイズ信号（第 2 の信号）を保持する。ここで、光信号は、画像信号にノイズ信号が重畳された信号である。画像信号は、光電変換部 2 7 により蓄積された信号である。ノイズ信号は、画素 1 1 0 におけるトランジスタのオフセットなどの固定パターンノイズに応じた信号である。

## 【 0 0 2 0 】

転送回路 3 1 0 は、ラインメモリ回路 3 0 5 に保持された信号を出力線群 1 6 0 へ転送する。転送回路 3 1 0 は、信号電荷保持容量  $C_{ts}$  及びノイズ信号保持容量  $C_{tn}$  に対応

50

して、信号転送用トランジスタ  $T_{rs}$  及びノイズ転送用トランジスタ  $T_{rn}$  を画素配列  $PA$  の列ごとを含む。

【0021】

出力部 30 は、水平シフトレジスタ回路 140、出力線群 160、第 1 の差分回路 150、及び第 2 の差分回路 151 を含む。

【0022】

水平シフトレジスタ回路 140 は、ラインメモリ回路 305 が保持する各列の信号が 2 列単位で順次に出力線群 160 へ転送されるように、転送回路 310 を制御する。例えば、水平シフトレジスタ回路 140 は、ラインメモリ回路 305 に保持された 1 列目及び 2 列目の画素の光信号及びノイズ信号を出力線群 160 へ転送した後、3 列目及び 4 列目の画素の光信号及びノイズ信号を出力線群 160 へ転送する。

10

【0023】

出力線群 160 は、ラインメモリ回路 305 に保持された信号が転送される。すなわち、出力線群 160 には、選択部 10 により選択された行における各列の画素から、光信号及びノイズ信号が 2 列単位で順次に出力される。

【0024】

出力線群 160 は、第 1 S 出力線（第 1 の出力線）210、第 1 N 出力線（第 2 の出力線）220、第 2 S 出力線（第 3 の出力線）230、及び第 2 N 出力線（第 4 の出力線）240 を含む。

【0025】

第 1 S 出力線 210 には、画素配列  $PA$  の第 1 の画素（例えば、選択部 10 により選択された行における 1 列目の画素）から光信号が出力される。第 1 S 出力線 210 は、読み出し部 20 から出力された第 1 の画素についての光信号を伝達する。

20

【0026】

第 1 N 出力線 220 は、第 1 S 出力線 210 に並ぶように配されている。第 1 N 出力線 220 には、画素配列  $PA$  の第 1 の画素からノイズ信号が出力される。第 1 N 出力線 220 は、読み出し部 20 から出力された第 1 の画素についてのノイズ信号を伝達する。

【0027】

第 2 S 出力線 230 は、第 1 S 出力線 210 と第 1 N 出力線 220 との間に並ぶように配されている。第 2 S 出力線 230 には、画素配列  $PA$  の第 2 の画素（例えば、選択部 10 により選択された行における 2 列目の画素）から光信号が出力される。第 2 S 出力線 230 は、読み出し部 20 から出力された第 2 の画素についての光信号を伝達する。

30

【0028】

第 2 N 出力線 240 は、第 1 S 出力線 210 に対して第 2 S 出力線 230 と反対側に並んで隣接するように配されている。第 2 N 出力線 240 には、画素配列  $PA$  の第 2 の画素からノイズ信号が出力される。第 2 N 出力線 240 は、読み出し部 20 から出力された第 2 の画素についてのノイズ信号を伝達する。

【0029】

なお、光信号用の出力線を S 出力線と表し、ノイズ信号用の出力線を N 出力線と表している。第 1 S 出力線 210、第 1 N 出力線 220、第 2 S 出力線 230、第 2 N 出力線 240 は、第 1 の差分回路 150 及び第 2 の差分回路 151 の手前で互いに交差する配線交差部 300 を形成している。

40

【0030】

第 1 の差分回路 150 は、第 1 S 出力線 210 に出力された信号と第 1 N 出力線 220 に出力された信号との差分を演算する。すなわち、第 1 の差分回路 150 は、第 1 S 出力線 210 からの光信号と第 1 N 出力線 220 からのノイズ信号との差分を演算及び増幅することにより、第 1 の画像信号を求めて出力端子 170 から後段へ出力する。

【0031】

第 2 の差分回路 151 は、第 2 S 出力線 230 に出力された信号と第 2 N 出力線 240 に出力された信号との差分を演算する。すなわち、第 2 の差分回路 151 は、第 2 S 出力

50

線 2 3 0 からの光信号と第 2 N 出力線 2 4 0 からのノイズ信号との差分を演算及び増幅することにより、第 2 の画像信号を求めて出力端子 1 8 0 から後段へ出力する。

#### 【 0 0 3 2 】

次に、出力線群における出力線の間働くクロストークについて、図 3 を用いて説明する。図 3 は、図 1 の構成図に対応した構造の A - A 断面図である。

#### 【 0 0 3 3 】

出力線群 1 6 0 において、各出力線 2 1 0 ~ 2 4 0 は、金属で形成されており、図 3 に示すように、グラウンドレベルとの間で寄生容量  $C_h$  を形成している。出力線 2 1 0 ~ 2 4 0 の間に絶縁材料（層間膜）が存在しており、出力線 2 1 0 ~ 2 4 0 の間は絶縁されている。出力線 2 1 0 ~ 2 4 0 の間にはカップリング容量  $C_{p1} \sim C_{p3}$  が形成される。出力線 2 1 0 ~ 2 4 0 の間のクロストークの大きさは、このカップリング容量  $C_{p1} \sim C_{p3}$  に依存している。出力線 2 1 0 ~ 2 4 0 の間隔が小さくなるほど、出力線 2 1 0 ~ 2 4 0 の間のクロストークはそれぞれ大きくなる。

#### 【 0 0 3 4 】

ここで、第 1 N 出力線 2 2 0 や第 2 N 出力線 2 4 0 には、光信号（第 1 の信号）よりも信号レベルの時間的な変動が小さいノイズ信号（第 2 の信号）が出力される。第 1 S 出力線 2 1 0 や第 2 S 出力線 2 3 0 が他の出力線に及ぼすクロストークは、第 1 N 出力線 2 2 0 や第 2 N 出力線 2 4 0 が他の出力線に及ぼすクロストークに比べて、その大きさの時間的な変動が大きい。時間的な変動が小さいクロストークに比べて、時間的な変動が大きいクロストークは、その影響が大きくなる傾向にある。すなわち、出力線 2 1 0 ~ 2 4 0 の間で発生するクロストークのうち、S 出力線から他の出力線へ及ぼされるクロストークが特に問題となる。言い換えれば、問題となるクロストークは、S 出力線からの距離に依存したものとなる。

#### 【 0 0 3 5 】

例えば、特許文献 1 に示された構成、すなわち、第 1 S 出力線、第 1 N 出力線、第 2 N 出力線、第 2 S 出力線の順に配された構成において、出力線の間隔を狭くしていくと、第 1 S 出力線及び第 1 N 出力線と第 2 S 出力線との間の距離が小さくなる。これにより、第 1 S 出力線及び第 1 N 出力線のそれぞれが第 2 S 出力線から受けるクロストークが増加する可能性がある。この場合、特許文献 1 に示された構成では、第 1 N 出力線と第 2 S 出力線との距離が第 1 S 出力線と第 2 S 出力線との距離に比べて小さくなることが多い。これにより、第 1 N 出力線が第 2 S 出力線から受けるクロストークに起因したノイズ（例えば、 $C_{N1N}$  とする）は、第 1 S 出力線が第 2 S 出力線から受けるクロストークに起因したノイズ（例えば、 $C_{N1S}$  とする）に比べて大きくなる。この結果、第 1 の差分回路 1 5 0 は、下記の数式 1 及び数式 2 に示すように、第 1 の画像信号  $D_{S1}$  を求める際にクロストークに起因したノイズを低減することができない。

#### 【 0 0 3 6 】

$$C_{N1S} < C_{N1N} \cdots \text{数式 1}$$

$$D_{S1} = | \{ ( \text{光信号} ) + C_{N1S} \} - \{ ( \text{ノイズ信号} ) + C_{N1N} \} | \\ = | ( \text{光信号} ) - ( \text{ノイズ信号} ) + ( C_{N1S} - C_{N1N} ) | \cdots \text{数式 2}$$

それに対して、本実施形態では、第 2 S 出力線 2 3 0 は、第 1 S 出力線 2 1 0 と第 1 N 出力線 2 2 0 との間に並ぶように配されている。これにより、第 1 S 出力線及び第 1 N 出力線のそれぞれが第 2 S 出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くすることにより増加した場合でも、互いに等しい大きさ（例えば、 $C_{N1}$  とする）になるようにできる。この結果、第 1 の差分回路 1 5 0 は、下記の数式 3 及び数式 4 に示すように、第 1 の画像信号  $D_{S1}$  を求める際にクロストークに起因したノイズを低減することができる。

#### 【 0 0 3 7 】

$$C_{N1S} = C_{N1N} = C_{N1} \cdots \text{数式 3}$$

$$D_{S1} = | \{ ( \text{光信号} ) + C_{N1S} \} - \{ ( \text{ノイズ信号} ) + C_{N1N} \} | \\ = | ( \text{光信号} ) - ( \text{ノイズ信号} ) + ( C_{N1} - C_{N1} ) |$$

$$= |(\text{光信号}) - (\text{ノイズ信号})| \cdots \text{数式 4}$$

同様に、第1 S出力線210は、第2 S出力線230と第2 N出力線240との間に並ぶように配されている。これにより、第2 S出力線及び第2 N出力線のそれぞれが第1 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くすることにより増加した場合でも、互いに等しい大きさ（例えば、CN2とする）になるようにできる。この結果、第2の差分回路151は、下記の数式5及び数式6に示すように、第2の画像信号DS2を求める際にクロストークに起因したノイズを低減することができる。

【0038】

$$CN2S = CN2N = CN2 \cdots \text{数式 5}$$

$$\begin{aligned} DS2 &= | \{ (\text{光信号}) + CN2S \} - \{ (\text{ノイズ信号}) + CN2N \} | \\ &= | (\text{光信号}) - (\text{ノイズ信号}) + (CN2 - CN2) | \\ &= | (\text{光信号}) - (\text{ノイズ信号}) | \cdots \text{数式 6} \end{aligned}$$

10

このように、本実施形態によれば、複数の画素についての複数の信号を並行してそれぞれ伝達する複数の出力線の間隔を狭くした場合でも、クロストークに起因したノイズを低減することができる。したがって、撮像装置のチップサイズを低減した場合でも、クロストークの影響を抑制できる。

【0039】

なお、図3に示すように、転送回路310のTrsは、そのソースが第1 S出力線210に接続されており、そのドレインが信号電荷保持容量Ctsに接続されている。また、出力線群160の外側に隣接する位置には、各出力線210～240に並ぶように、第1のシールド線320及び第2のシールド線330（ともに図1に図示せず）が配されている。第1のシールド線320は、第2 N出力線240に隣接し、第2 N出力線240との間でカップリング容量Cp4を形成している。第2のシールド線330は、第1 N出力線220に隣接し、第1 N出力線220との間でカップリング容量Cp5を形成している。

20

【0040】

次に、発明の効果を明らかにするために、カップリング容量Cp1を介して第1 S出力線210から第2 N出力線240へのクロストークによって電荷が注入され、その結果出力がどのように変動するかを定量的に説明する。

【0041】

図3において、第1 S出力線210上の電位をVch1s、第2 N出力線240上の電位をVch2n、信号電荷保持容量Cts上の電位をVctとする。仮に、第1 S出力線210と第2 N出力線240との間のカップリング容量Cp1をa×Ch（aはChに対するCp1の割合を示す正の数）とする。第1 S出力線210と第2 S出力線230との間のカップリング容量Cp2をb×Ch（bはChに対するCp2の割合を示す正の数）とする。第2 S出力線230と第1 N出力線220との間のカップリング容量Cp3をc×Ch（cはChに対するCp3の割合を示す正の数）とする。第2 N出力線240と第1のシールド線320との間のカップリング容量Cp4をd×Ch（dはChに対するCp4の割合を示す正の数）とする。

30

【0042】

転送回路310のTrsがオフの時、Vct = Vs、Vch2n = 0、Vch1s = 0とする。

40

【0043】

次に、転送回路310のTrsをオンして第1 S出力線210に信号を出力すると、Vct = Vch1sと同電位になる。この状態において、Vct = Vch1s = V1とすると、第1 S出力線210の電位は、

$$\begin{aligned} V1 &= (Cts / [Cts + \{ 1 + a / (1 + a) + b / (1 + b) \} Ch]) \\ &\quad \times Vs \cdots \text{数式 7} \end{aligned}$$

となる。Vch1sが0から数式7で示すV1へ増加するときに、第1 S出力線210から第2 N出力線240へのクロストークによりVch2nが増加する。増加量をV2とすると、第2 N出力線240の電位の増加量は、

50



$V2 = [a / \{1 + a / (1 + a) + d / (1 + d)\}] \times V1 \cdots$  数式 8  
 となる。よって、第 2 N 出力線 2 4 0 の第 1 S 出力線 2 1 0 からのクロストークによる電位変動は数式 8 のようになる。

【 0 0 4 4 】

同様にして、第 2 S 出力線 2 3 0 の第 1 S 出力線からのクロストークによる電位変動  $V3$  は、

$$V3 = [b / \{1 + b / (1 + b) + c / (1 + c)\}] \times V1 \cdots \text{数式 9}$$

となる。よって、第 2 の差分回路 1 5 1 のゲインを  $A$  とし、また同相除去比が充分大きいとすると、第 2 の画像信号  $DS2$  に現れるクロストーク  $CN$  は、

$$CN = V3 - V2$$

$$= A [b / \{1 + b / (1 + b) + c / (1 + c)\}$$

$$- a / \{1 + a / (1 + a) + d / (1 + d)\}] \times V1 \cdots \text{数式 10}$$

ここで、図 3 において例えば、カップリング容量  $Cp1$ ,  $Cp2$ ,  $Cp3$ ,  $Cp4$  の差を十分に小さくして、 $a$   $b$   $c$   $d$  に設計すれば、数式 10 に示す  $CN$  がほぼ 0 となるので、第 2 の画像信号におけるクロストーク成分を十分に小さくすることができる。カップリング容量の差は各出力線の配線幅や配線間距離等をできるだけそろえることで十分に小さくすることができる。

【 0 0 4 5 】

なお、第 2 S 出力線 2 3 0 から第 1 の画像信号へのクロストークに関しても同様である。

【 0 0 4 6 】

次に、配線交差部 3 0 0 のレイアウト構成例を、図 4 を用いて説明する。図 4 は、図 1 の配線交差部 3 0 0 の詳細レイアウト構成例を示す図である。

【 0 0 4 7 】

出力線群（第 1 の配線層）1 6 0 は、ビア配線 1 6 5 ~ 1 6 8（図 4 に黒丸で示す）を介して第 2 の配線層 1 6 1 に接続されている。第 2 の配線層 1 6 1 は、ビア配線 1 7 5 ~ 1 7 8（図 4 に黒丸で示す）を介して第 3 の配線層 1 6 2 に接続されている。第 3 の配線層 1 6 2 は、第 1 の差分回路 1 5 0 及び第 2 の差分回路 1 5 1 に接続されている。

【 0 0 4 8 】

第 2 の配線層 1 6 1 は、第 1 S 連絡線 2 1 1、第 1 N 連絡線 2 2 1、第 2 S 連絡線 2 3 1、及び第 2 N 連絡線 2 4 1 を含む。第 1 S 連絡線 2 1 1 は、ビア配線 1 6 6 を介して、第 1 S 出力線 2 1 0 と第 1 の差分回路 1 5 0 とを連絡する。第 1 N 連絡線 2 2 1 は、ビア配線 1 6 8 を介して、第 1 N 出力線 2 2 0 と第 1 の差分回路 1 5 0 とを連絡する。第 2 S 連絡線 2 3 1 は、ビア配線 1 6 7 を介して、第 2 S 出力線 2 3 0 と第 2 の差分回路 1 5 1 とを連絡する。第 2 N 連絡線 2 4 1 は、ビア配線 1 6 5 を介して、第 2 N 出力線 2 4 0 と第 2 の差分回路 1 5 1 とを連絡する。

【 0 0 4 9 】

第 3 の配線層 1 6 2 は、第 1 S 接続線 2 1 2、第 1 N 接続線 2 2 2、第 2 S 接続線 2 3 2、及び第 2 N 接続線 2 4 2 を含む。第 1 S 接続線 2 1 2 は、ビア配線 1 7 6 を介して、第 1 S 連絡線 2 1 1 と第 1 の差分回路 1 5 0 とを接続する。第 1 N 接続線 2 2 2 は、ビア配線 1 7 8 を介して、第 1 N 連絡線 2 2 1 と第 1 の差分回路 1 5 0 とを接続する。第 2 S 接続線 2 3 2 は、ビア配線 1 7 7 を介して、第 2 S 連絡線 2 3 1 と第 2 の差分回路 1 5 1 とを接続する。第 2 N 接続線 2 4 2 は、ビア配線 1 7 5 を介して、第 2 N 連絡線 2 4 1 と第 2 の差分回路 1 5 1 とを接続する。

【 0 0 5 0 】

ここで、第 1 S 出力線 2 1 0、第 1 S 連絡線 2 1 1、及び第 1 S 接続線 2 1 2 は、他の出力線、連絡線、及び接続線と交差する部分において、他の出力線、連絡線、及び接続線へクロストークを及ぼす。

【 0 0 5 1 】

例えば、第 1 S 出力線 2 1 0 は、第 2 S 連絡線 2 3 1 及び第 2 N 連絡線 2 4 1 にそれぞ

10

20

30

40

50

れ1箇所(図4に白四角で示す)で交差している。第1S連絡線211は、第2S出力線230及び第2N出力線240にそれぞれ1箇所(図4に白三角で示す)で交差し、第2S接続線232及び第2N接続線242にそれぞれ1箇所(図4に白丸で示す)で交差している。第1S接続線212は、第2S連絡線231及び第2N連絡線241にそれぞれ1箇所(図4に白星印で示す)で交差している。すなわち、第1の画素の光信号が伝達される経路(第1S出力線210、第1S連絡線211、及び第1S接続線212)は、第2の画素の光信号及びノイズ信号が伝達される経路のそれぞれと等しい回数だけ層間膜を介して交差している。この場合、第2の画素の光信号及びノイズ信号が伝達される経路のそれぞれが第1の画素の光信号が伝達される経路に交差する部分に受けるクロストークの大きさは、互いに等しい大きさにすることができる。

10

#### 【0052】

同様に、第2の画素の光信号が伝達される経路は、第1の画素の光信号及びノイズ信号が伝達される経路のそれぞれと等しい回数だけ層間膜を介して交差している。この場合、第1の画素の光信号及びノイズ信号が伝達される経路のそれぞれが第2の画素の光信号が伝達される経路に交差する部分に受けるクロストークの大きさは、互いに等しい大きさにすることができる。

#### 【0053】

なお、画素配列PAの各列の画素と各列のラインメモリ回路305との間には、クランプ回路(図示せず、演算部)と列アンプ(図示せず、増幅部)とがさらに設けられていても良い。この場合、クランプ回路は、画素配列の各列の画素から異なるタイミングで読み出された光信号(第1の信号)とノイズ信号(第2の信号)との差分を演算して、各列の画素の画像信号を求める。列アンプは、出力線群160とクランプ回路との間に設けられている。列アンプは、クランプ回路により求められた各列の画素の画像信号を増幅する。これにより、信号電荷保持容量 $C_{ts}$ は、選択行における各列の画素110から読み出された第1の信号を保持する。ノイズ信号保持容量 $C_{tn}$ は、選択行における各列の画素110から読み出された第2の信号を保持する。第1の信号は、画像信号に列アンプのオフセットが重畳された信号である。第2の信号は、増幅部のオフセットの信号である。第2の信号は、ノイズ信号(第2の信号)が画素から読み出されることに応じて列アンプから出力されるので、実質的に画素から出力されるものとみなすことができる。

20

#### 【0054】

次に、本発明の撮像装置を適用した撮像システムの一例を図5に示す。

30

#### 【0055】

撮像システム90は、図5に示すように、主として、光学系、撮像装置100及び信号処理部を備える。光学系は、主として、シャッター91、撮影レンズ92及び絞り93を備える。信号処理部は、主として、撮像信号処理回路95、A/D変換器96、画像信号処理部97、メモリ部87、外部I/F部89、タイミング発生部98、全体制御・演算部99、記録媒体88及び記録媒体制御I/F部94を備える。なお、信号処理部は、記録媒体88を備えなくても良い。

#### 【0056】

シャッター91は、光路上において撮影レンズ92の手前に設けられ、露出を制御する。

40

#### 【0057】

撮影レンズ92は、入射した光を屈折させて、撮像装置100の画素配列PA(撮像面)に被写体の像を形成する。

#### 【0058】

絞り93は、光路上において撮影レンズ92と撮像装置100との間に設けられ、撮影レンズ92を通過後に撮像装置100へ導かれる光の量を調節する。

#### 【0059】

撮像装置100は、画素配列PAに形成された被写体の像を画像信号に変換する。撮像装置100は、その画像信号を画素配列から読み出して出力する。

50

## 【 0 0 6 0 】

撮像信号処理回路 9 5 は、撮像装置 1 0 0 に接続されており、撮像装置 1 0 0 から出力された画像信号を処理する。

## 【 0 0 6 1 】

A / D 変換器 9 6 は、撮像信号処理回路 9 5 に接続されており、撮像信号処理回路 9 5 から出力された処理後の画像信号（アナログ信号）をデジタル信号へ変換する。

## 【 0 0 6 2 】

画像信号処理部 9 7 は、A / D 変換器 9 6 に接続されており、A / D 変換器 9 6 から出力された画像信号（デジタル信号）に各種の補正等の演算処理を行い、画像データを生成する。この画像データは、メモリ部 8 7、外部 I / F 部 8 9、全体制御・演算部 9 9 及び記録媒体制御 I / F 部 9 4 などへ供給される。

10

## 【 0 0 6 3 】

メモリ部 8 7 は、画像信号処理部 9 7 に接続されており、画像信号処理部 9 7 から出力された画像データを記憶する。

## 【 0 0 6 4 】

外部 I / F 部 8 9 は、画像信号処理部 9 7 に接続されている。これにより、画像信号処理部 9 7 から出力された画像データを、外部 I / F 部 8 9 を介して外部の機器（パソコン等）へ転送する。

## 【 0 0 6 5 】

タイミング発生部 9 8 は、撮像装置 1 0 0、撮像信号処理回路 9 5、A / D 変換器 9 6 及び画像信号処理部 9 7 に接続されている。これにより、撮像装置 1 0 0、撮像信号処理回路 9 5、A / D 変換器 9 6 及び画像信号処理部 9 7 へタイミング信号を供給する。そして、撮像装置 1 0 0、撮像信号処理回路 9 5、A / D 変換器 9 6 及び画像信号処理部 9 7 がタイミング信号に同期して動作する。

20

## 【 0 0 6 6 】

全体制御・演算部 9 9 は、タイミング発生部 9 8、画像信号処理部 9 7 及び記録媒体制御 I / F 部 9 4 に接続されており、タイミング発生部 9 8、画像信号処理部 9 7 及び記録媒体制御 I / F 部 9 4 を全体的に制御する。

## 【 0 0 6 7 】

記録媒体 8 8 は、記録媒体制御 I / F 部 9 4 に取り外し可能に接続されている。これにより、画像信号処理部 9 7 から出力された画像データを、記録媒体制御 I / F 部 9 4 を介して記録媒体 8 8 へ記録する。

30

## 【 0 0 6 8 】

以上の構成により、撮像装置 1 0 0 において良好な画像信号が得られれば、良好な画像（画像データ）を得ることができる。

## 【 0 0 6 9 】

次に、本発明の第 2 実施形態に係る撮像装置 4 0 0 について、図 6 を用いて説明する。以下では、第 1 実施形態と異なる部分を中心に説明し、同様の部分の説明を省略する。

## 【 0 0 7 0 】

撮像装置 4 0 0 は出力部 4 3 0 を備える。出力部 4 3 0 は、出力線群 4 6 0 及び第 3 の差分回路 4 5 2 を含む。

40

## 【 0 0 7 1 】

出力線群 4 6 0 には、選択部 1 0 により選択された行における各列の画素から、光信号及びノイズ信号が 3 列単位で順次出力される。出力線群 4 6 0 は、第 3 N 出力線（第 5 の出力線）4 6 1 及び第 3 S 出力線（第 6 の出力線）4 5 0 をさらに含む。

## 【 0 0 7 2 】

第 3 N 出力線 4 6 1 は、第 1 N 出力線 2 2 0 と第 3 S 出力線 4 5 0 との間に配されている。第 3 N 出力線 4 6 1 は、第 1 N 出力線 2 2 0 に対して第 2 S 出力線 2 3 0 と反対側に並んで隣接するように配されている。第 3 N 出力線 4 6 1 には、画素配列の第 3 の画素（例えば、選択部 1 0 により選択された行における 3 列目の画素）からノイズ信号が出力さ

50

れる。第3 N出力線4 6 1は、読み出し部2 0から出力された第3の画素についてのノイズ信号を伝達する。

【0 0 7 3】

第3 S出力線4 5 0は、第3 N出力線4 6 1に対して第1 N出力線2 2 0と反対側に並んで隣接するように配されている。第3 S出力線4 5 0には、画素配列PAの第3の画素から光信号が出力される。第3 S出力線4 5 0は、読み出し部2 0から出力された第3の画素についての光信号を伝達する。

【0 0 7 4】

第3の差分回路4 5 2は、第3 N出力線4 6 1に出力された信号と第3 S出力線4 5 0に出力された信号との差分を演算する。すなわち、第3の差分回路4 5 2は、第3 S出力線4 5 0からの光信号と第3 N出力線4 6 1からのノイズ信号との差分を演算及び増幅することにより、第3の画像信号を求めて出力端子1 9 0から後段へ出力する。

【0 0 7 5】

ここで、第3 S出力線4 5 0ではなく第3 N出力線4 6 1が第1 N出力線2 2 0に隣接するようにしているので、第3 S出力線4 5 0が他の出力線に及ぼすクロストークの影響が低減されている。

【0 0 7 6】

このような実施形態によっても、第1 S出力線及び第1 N出力線のそれぞれが第2 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くした場合に、互いに等しい大きさになるようにできる。また、第2 S出力線及び第2 N出力線のそれぞれが第1 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くした場合に、互いに等しい大きさになるようにできる。したがって、複数の画素についての複数の信号を並行してそれぞれ伝達する複数の出力線の間隔を狭くした場合でも、第1 S出力線及び第2 S出力線が他の出力線に及ぼすクロストークに起因したノイズを低減することができる。

【0 0 7 7】

なお、第4 S出力線と第2 N出力線2 4 0との間に配されるように、第4 N出力線がさらに配されても良い。この場合、第4 S出力線（図示せず）ではなく第4 N出力線（図示せず）が第2 N出力線2 4 0に隣接する。

【0 0 7 8】

第4 N出力線は、第2 N出力線2 4 0と第4 S出力線との間に配される。第4 N出力線は、第2 N出力線2 4 0に対して第1 S出力線2 1 0と反対側に並んで隣接するように配される。第4 N出力線には、画素配列の第4の画素（例えば、選択部1 0により選択された行における4列目の画素）からノイズ信号が出力される。第4 N出力線は、読み出し部2 0から出力された第4の画素についてのノイズ信号を伝達する。

【0 0 7 9】

第4 S出力線は、第4 N出力線に対して第2 N出力線2 4 0と反対側に並んで隣接するように配されている。第4 S出力線には、画素配列PAの第4の画素から光信号が出力される。第4 S出力線は、読み出し部2 0から出力された第4の画素についての光信号を伝達する。

【0 0 8 0】

第4の差分回路（図示せず）は、第4 N出力線に出力された信号と第4 S出力線に出力された信号との差分を演算する。すなわち、第4の差分回路は、第4 S出力線からの光信号と第4 N出力線からのノイズ信号との差分を演算及び増幅することにより、第4の画像信号を求めて出力端子（図示せず）から後段へ出力する。

【0 0 8 1】

ここで、第4 S出力線ではなく第4 N出力線が第2 N出力線2 4 0に隣接するようにしているので、第4 S出力線が他の出力線に及ぼすクロストークの影響が低減されている。

【0 0 8 2】

また、図7に示すように、画素配列PA aは、R（赤）、G（緑）、B（青）に対応し

10

20

30

40

50

た画素 1 1 0 a の列を複数含んでも良い。さらに、第 1 S 出力線 2 1 0 及び第 1 N 出力線 2 2 0 にその信号が出力される第 1 の画素は、B ( 青 ) のカラーフィルターに対応した画素であっても良い。第 2 S 出力線 2 3 0 及び第 2 N 出力線 2 4 0 にその信号が出力される第 2 の画素は、G ( 緑 ) のカラーフィルターに対応した画素であっても良い。第 3 S 出力線 4 5 0 及び第 3 N 出力線 4 6 1 にその信号が出力される第 3 の画素は、R ( 赤 ) のカラーフィルターに対応した画素であっても良い。この場合、出力線間のクロストークは色成分間のクロストークとなる。色成分間のクロストークは画像の色味を変化させてしまうために目立ちやすく、同色成分同士のクロストークと比較して問題となりやすい。第 2 の実施形態と同様の構成 ( 図 7 参照 ) によれば、複数の画素についての複数の信号を並行してそれぞれ伝達する複数の出力線の間隔を狭くした場合でも、第 1 S 出力線及び第 2 S 出力線が及ぼすクロストークに起因したノイズを低減することができる。

10

**【 0 0 8 3 】**

また、図 7 では、異なる色成分として、R G B を用いた原色系カラーフィルタの場合を例にとって説明したが、特にこの構成に限られるものではなく、例えば補色系のカラーフィルタを用いた場合にも同様な効果を得られる事は言うまでもない。

**【 0 0 8 4 】**

次に、本発明の第 3 実施形態に係る撮像装置 5 0 0 について、図 8 を用いて説明する。以下では、第 1 実施形態と異なる部分を中心に説明し、同様の部分の説明を省略する。

**【 0 0 8 5 】**

撮像装置 5 0 0 は出力部 5 2 0 を備える。出力部 5 2 0 は、出力線群 5 6 0、第 4 の差分回路 5 5 2、及び第 5 の差分回路 5 5 3 を含む。出力線群 5 6 0 は、第 3 N 出力線 ( 第 7 の出力線 ) 5 8 0 及び第 3 S 出力線 ( 第 9 の出力線 ) 5 7 0 をさらに含む。

20

**【 0 0 8 6 】**

出力線群 5 6 0 には、選択部 1 0 により選択された行における各列の画素から、光信号及びノイズ信号が 4 列単位で順次出力される。出力線群 5 6 0 は、第 3 N 出力線 ( 第 7 の出力線 ) 5 8 0、第 4 S 出力線 ( 第 8 の出力線 ) 5 5 0、第 3 S 出力線 ( 第 9 の出力線 ) 5 7 0、及び第 4 N 出力線 ( 第 1 0 の出力線 ) 5 6 1 を含む。

**【 0 0 8 7 】**

第 3 N 出力線 5 8 0 は、第 1 N 出力線 2 2 0 と第 4 S 出力線 5 5 0 との間に配されている。第 3 N 出力線 5 8 0 は、第 1 N 出力線 2 2 0 に対して第 2 S 出力線 2 3 0 と反対側に並んで隣接するように配されている。第 3 N 出力線 5 8 0 には、画素配列 P A の第 3 の画素 ( 例えば、選択部 1 0 により選択された行における 3 列目の画素 ) からノイズ信号が出力される。第 3 N 出力線 5 8 0 は、読み出し部 2 0 から出力された第 3 の画素についてのノイズ信号を伝達する。

30

**【 0 0 8 8 】**

第 4 S 出力線 5 5 0 は、第 3 N 出力線 5 8 0 と第 3 S 出力線 5 7 0 との間に配されている。第 4 S 出力線 5 5 0 は、第 3 N 出力線 5 8 0 に対して第 1 N 出力線 2 2 0 と反対側に並んで隣接するように配されている。第 4 S 出力線 5 5 0 には、画素配列 P A の第 4 の画素 ( 例えば、選択部 1 0 により選択された行における 4 列目の画素 ) から光信号が出力される。第 4 S 出力線 5 5 0 は、読み出し部 2 0 から出力された第 4 の画素についての光信号を伝達する。

40

**【 0 0 8 9 】**

第 3 S 出力線 5 7 0 は、第 4 S 出力線 5 5 0 と第 4 N 出力線 5 6 1 との間に配されている。第 3 S 出力線 5 7 0 は、第 4 S 出力線 5 5 0 に対して第 3 N 出力線 5 8 0 と反対側に並んで隣接するように配されている。第 3 S 出力線 5 7 0 には、画素配列 P A の第 3 の画素から光信号が出力される。第 3 S 出力線 5 7 0 は、読み出し部 2 0 から出力された第 3 の画素についての光信号を伝達する。

**【 0 0 9 0 】**

第 4 N 出力線 5 6 1 は、第 3 S 出力線 5 7 0 に対して第 4 S 出力線 5 5 0 と反対側に並んで隣接するように配されている。第 4 N 出力線 5 6 1 には、画素配列 P A の第 4 の画素

50

からノイズ信号が出力される。第4 N出力線561は、読み出し部20から出力された第4の画素についてのノイズ信号を伝達する。

【0091】

第5の差分回路553は、第3 S出力線570に出力された信号と第3 N出力線580に出力された信号との差分を演算する。すなわち、第5の差分回路553は、第3 S出力線570からの光信号と第3 N出力線580からのノイズ信号との差分を演算及び増幅することにより、第4の画像信号を求めて出力端子200から後段へ出力する。

【0092】

第4の差分回路552は、第4 S出力線550に出力された信号と第4 N出力線561に出力された信号との差分を演算する。すなわち、第4の差分回路552は、第4 S出力線550からの光信号と第4 N出力線561からのノイズ信号との差分を演算及び増幅することにより、第5の画像信号を求めて出力端子200から後段へ出力する。

【0093】

ここで、第4 S出力線550は、第3 S出力線570と第3 N出力線580との間に並ぶように配されている。これにより、第3 S出力線及び第3 N出力線のそれぞれが第4 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くすることにより増加した場合でも、互いに等しい大きさになるようにできる。これにより、第5の差分回路553は、第4の画像信号を求める際にクロストークに起因したノイズを低減することができる。

【0094】

また、第3 S出力線570は、第4 S出力線550と第4 N出力線561との間に並ぶように配されている。これにより、第4 S出力線及び第4 N出力線のそれぞれが第3 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くすることにより増加した場合でも、互いに等しい大きさになるようにできる。これにより、第4の差分回路552は、第5の画像信号を求める際にクロストークに起因したノイズを低減することができる。

【0095】

このように、第3 S出力線及び第3 N出力線のそれぞれが第4 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くした場合に、互いに等しい大きさになるようにできる。また、第4 S出力線及び第4 N出力線のそれぞれが第3 S出力線から受けるクロストークに起因したノイズは、出力線の間隔を狭くした場合に、互いに等しい大きさになるようにできる。したがって、複数の出力線の間隔を狭くした場合でも、第1 S出力線及び第2 S出力線が及ぼすクロストークに起因したノイズを低減できるだけでなく、第3 S出力線及び第4 S出力線が及ぼすクロストークに起因したノイズを低減することができる。

【図面の簡単な説明】

【0096】

【図1】本発明の第1実施形態に係る撮像装置100の構成図。

【図2】画素の構成図。

【図3】出力線群における出力線の間働くクロストークについて説明するための図。

【図4】配線交差部300の詳細レイアウト構成例を示す図。

【図5】第1実施形態に係る光電変換装置を適用した撮像システムの構成図。

【図6】本発明の第2実施形態に係る撮像装置400の構成図。

【図7】本発明の第2実施形態の変形例に係る撮像装置400aの構成図。

【図8】本発明の第3実施形態に係る撮像装置500の構成図。

【符号の説明】

【0097】

20, 420, 520 読み出し部

100, 400, 500 撮像装置

PA, PAa 画素配列

10

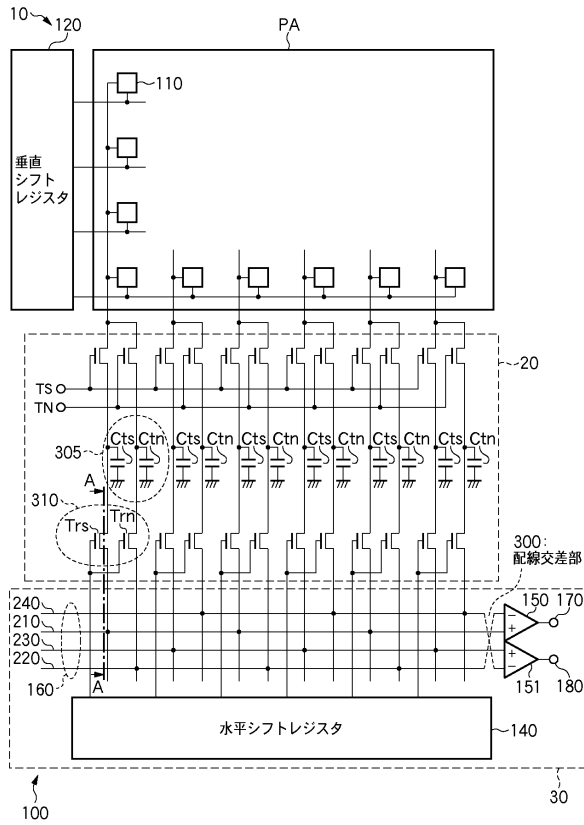
20

30

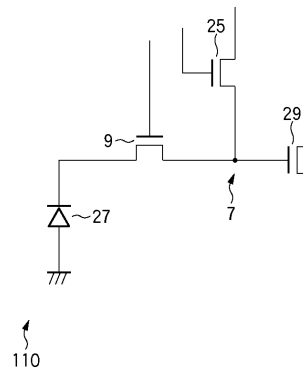
40

50

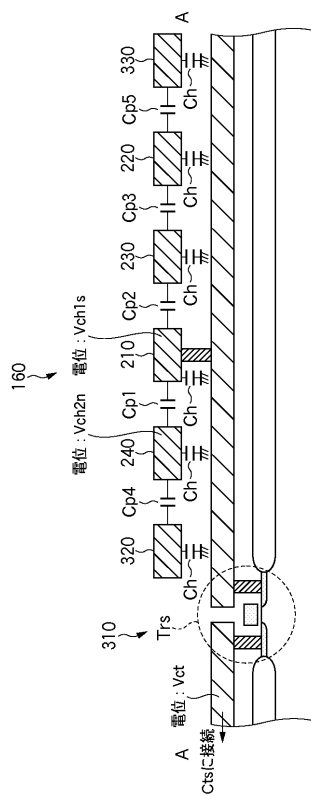
【図 1】



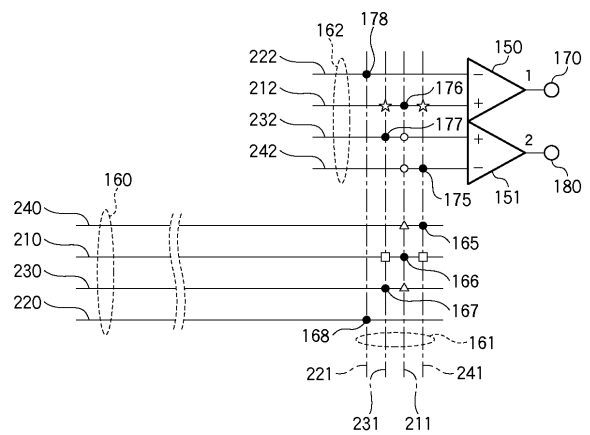
【図 2】



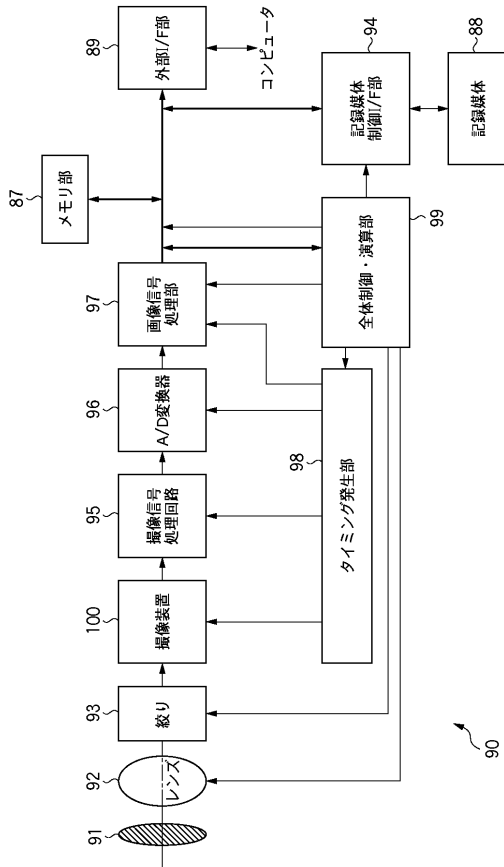
【図 3】



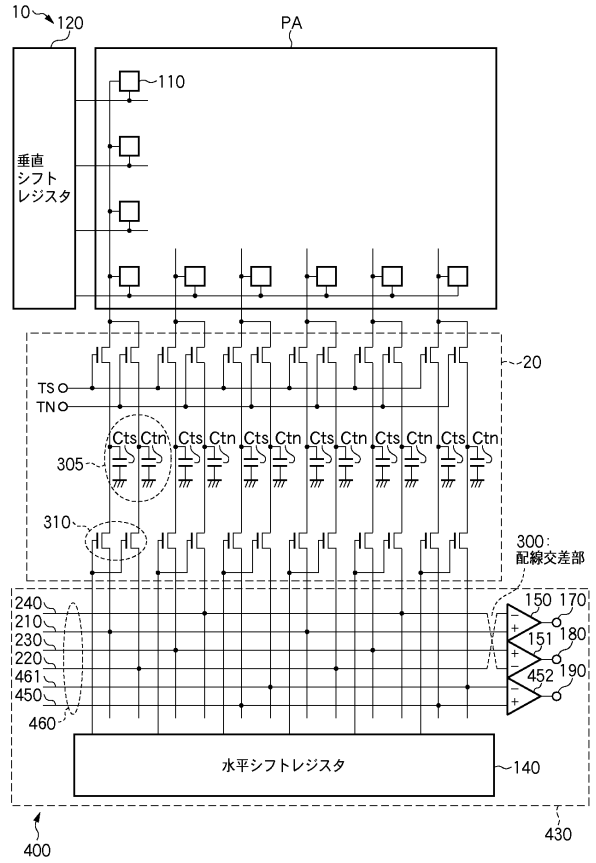
【図 4】



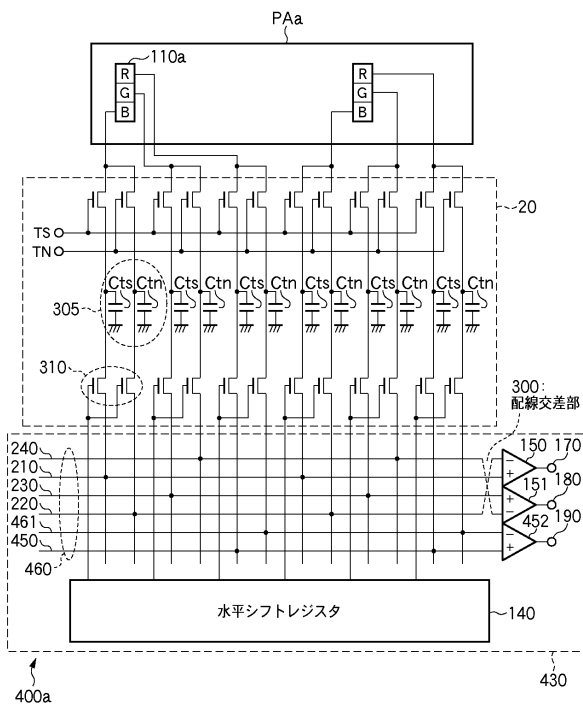
【 図 5 】



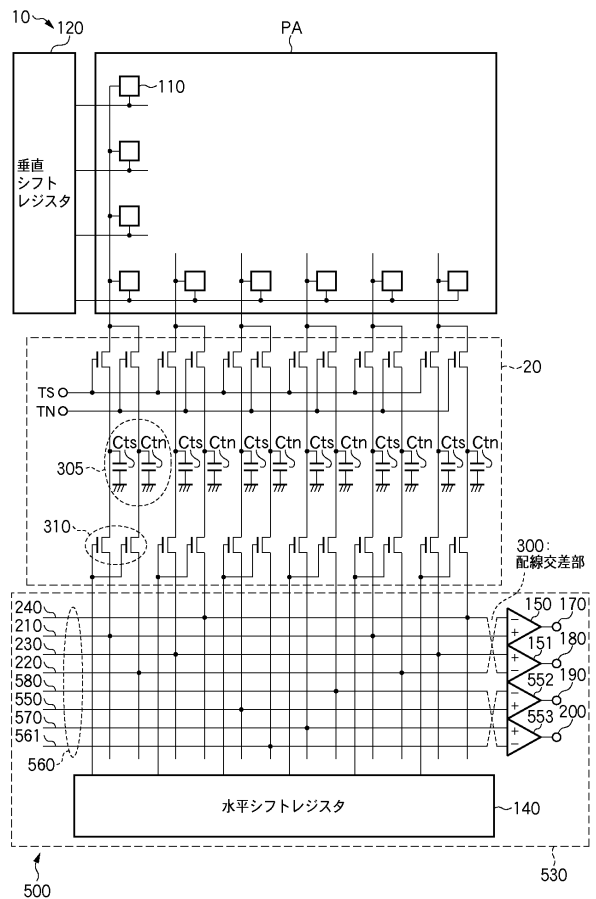
【 図 6 】



【 圖 7 】



【 図 8 】





---

フロントページの続き

- (72)発明者 小林 秀央  
東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
- (72)発明者 光地 哲伸  
東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
- (72)発明者 戸塚 洋史  
東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

審査官 鈴木 肇

- (56)参考文献 特開2004-153682(JP,A)  
特開昭63-114251(JP,A)  
特開2008-067062(JP,A)  
特開2005-328275(JP,A)  
特開2005-341410(JP,A)  
特開2003-259227(JP,A)  
特開2000-059696(JP,A)  
特開2001-045378(JP,A)  
特開2000-059697(JP,A)  
特開2002-165132(JP,A)  
特開平09-246517(JP,A)  
特開平06-311432(JP,A)  
特開2005-167918(JP,A)

(58)調査した分野(Int.Cl., DB名)

H04N	5/30	-	5/378
H04N	9/04	-	9/11
H01L	21/339		
H01L	27/14	-	27/148
H01L	29/762		