



Patent dodatkowy
do patentu nr _____

Zgłoszono: 21.12.74 (P. 176717)

Pierwszeństwo: _____

Zgłoszenie ogłoszono: 03.07.76

Opis patentowy opublikowano: 15.03.1978

MKP G01r 13/02
G01r 19/26
H04L 15/30

Int. Cl.² G01R 13/02
G01R 19/26
H04L 15/30

CZYTELNIA

Urzędu Patentowego
Fakcyjny Adres _____

Twórca wynalazku: Michał Karkoszka

Uprawniony z patentu: Zjednoczone Zakłady Elektronicznej Aparatury
Pomiarowej „MERATRONIK”,
Warszawa (Polska)

Układ sterujący rejestratorem wskazań woltomierza cyfrowego

1

Przedmiotem wynalazku jest układ sterujący rejestratorem wskazań woltomierza cyfrowego, zwłaszcza drukarką.

Znany jest z polskiego opisu patentowego nr 71 853 układ umożliwiającyysterowanie drukarki z woltomierza cyfrowego. Znany układ sterujący zawiera układy przetwarzania informacji cyfrowej oraz wykonawczej. Układ przetwarzania informacji cyfrowej zawiera zespoły inwerterów, odpowiednio do liczby pól odczytowych woltomierza oraz jeden zespół inwerterów do przetwarzania informacji o zakresie pomiarowym woltomierza. Układ przetwarzania informacji wykonawczej zawiera przerzutnik monostabilny pobudzany, poprzez układ różniczkujący, sygnałem końca pomiaru oraz bramkę logiczną otwieraną sygnałem informacyjnym znaku mierzonego napięcia. Układ przetwarzania informacji cyfrowej realizuje dopasowanie poziomu napięć wyjściowych stanu dekad woltomierza do poziomu wymaganego dla wejść drukarki oraz przetworzenie wyjściowej informacji zakresu pomiarowego z kodu jeden z dziesięciu na kod dwójkowo-dziesiętny. Układ przetwarzania informacji wykonawczej wytwarza sygnały uruchomienia drukarki, uruchomienia druku znaku „plus” mierzonego napięcia oraz sygnał unieruchomienia woltomierza.

Znany układ umożliwiającyysterowanie drukarki z woltomierzy zbudowanych na elementach

2

dyskretnych, zasilany jest napięciem dostarczanym przez woltomierze. Układ nie nadaje się doysterowania drukarki z woltomierzy zbudowanych na układach scalonych. Woltomierze te mają znormalizowane napięcia wyjściowe o wartości jak dla układów TTL mniejszej od wymaganych poziomów napięć wejściowych drukarki i polaryzacji dodatniej. Dostosowanie znanego układu sterującego do współpracy z woltomierzami zbudowanymi w oparciu o układy scalone, wymagałoby dodatkowego zasilacza napięcia o wartości większej niż dla układów TTL i polaryzacji ujemnej, wbudowanego do woltomierza lub sieciowego zasilacza układu sterującego.

Układ sterujący według wynalazku, zawierający układy przetwarzania informacji cyfrowej oraz wykonawczej, posiada przetwornik napięcia stałego dołączony do wyjścia sygnału jedynkowego woltomierza, przy czym do wyjścia przetwornika dołączone są punkty zasilania układów przetwarzania informacji cyfrowej i wykonawczej. Przetwornik napięcia stałego, przetwarzając sygnał jedynkowy z wyjścia woltomierza, dostarcza do układów przetwarzania informacji, napięcia o wymaganej wartości i polaryzacji.

Układ umożliwia wykonanie bloku sterującego zapewniającego współpracę woltomierzy z drukarkami nie posiadającymi wejść przystosowanych do sygnałów układów TTL.

Przedmiot wynalazku przedstawiony jest w przykładzie wykonania na rysunku, który przedstawia układ sterujący w postaci blokowej, współpracujący z woltomierzem i drukarką.

Układ sterujący 1 zawiera przetwornik napięcia stałego 2 dołączony do wyjścia sygnału jedynkowego woltomierza cyfrowego. 5. Do wyjścia przetwornika 2 dołączone są punkty zasilania układów przetwarzania informacji cyfrowej 3 i wykonawczej 4. Układ przetwarzania informacji cyfrowej 3 przekazuje informację o stanie dekad i zakresie pomiarowym z wyjścia woltomierza 5 na wejście drukarki 6, natomiast układ przetwarzania informacji wykonawczej 4, sterowany sygnałem końca pomiaru i sygnałem znaku „plus” z woltomierza 5, wytwarza sygnały uruchomienia

drukarki 6, uruchomienia druku znaku „plus” mierzonego napięcia oraz sygnał unieruchomienia woltomierza 5.

Zastrzeżenie patentowe

Układ sterujący rejestratorem wskazań woltomierza cyfrowego, zawierający układy przetwarzania informacji cyfrowej oraz wykonawczej, znamienny tym, że posiada przetwornik napięcia stałego (2) dołączony do wyjścia sygnału jedynkowego woltomierza (5), przy czym do wyjścia przetwornika (2) dołączone są punkty zasilania układów przetwarzania informacji cyfrowej (3) i wykonawczej (4).

